

User's Guide

LMK3H2108 配置摘要



摘要

本文档概要介绍 LMK3H2108 器件的可用配置。有关每个 OTP 页面上设置的详细说明，请参阅所需 OPN 对应的配置指南文档。有关完整的寄存器设置，请参阅所需 OPN 对应的寄存器映射文档。

内容

1 简介.....	2
2 LMK3H2108 配置摘要.....	3
2.1 LMK3H2108A01.....	3
2.2 LMK3H2108A03.....	3
2.3 LMK3H2108A04.....	3
2.4 LMK3H2108A05.....	3
2.5 LMK3H2108A06.....	5
2.6 LMK3H2108A07.....	5
2.7 LMK3H2108A0D.....	5
2.8 LMK3H2108A0E.....	6
2.9 LMK3H2108A0F.....	7
2.10 LMK3H2108A11.....	7
2.11 LMK3H2108A14.....	7
2.12 LMK3H2108A15.....	8
2.13 LMK3H2108A16.....	8
2.14 LMK3H2108A17.....	8
2.15 LMK3H2108A18.....	9
3 修订历史记录.....	9

商标

所有商标均为其各自所有者的财产。

1 简介

该配置摘要可帮助设计人员简要了解 LMK3H2108 器件中提供的每种配置。每个 LMK3H2108Axx 和 LMK3H2108Txx 器件型号都是不同的配置，可能具有不同的频率和输出格式。参考本指南可以确定一个已发布的配置是否满足应用要求。

2 LMK3H2108 配置摘要

2.1 LMK3H2108A01

[LMK3H2108A01 配置指南](#)

[LMK3H2108A01 寄存器映射](#)

表 2-1. LMK3H2108A01 配置摘要

OTP 页面	OUT0 Config	OUT1 Config	OUT2 Config	OUT3 Config	OUT4 Config	OUT5 Config	OUT6 Config	OUT7 Config
页面 0	100MHz 100Ω LP- HCSL	100MHz 100Ω LP- HCSL	100MHz 100Ω LP- HCSL	100MHz 100Ω LP- HCSL	100MHz 100Ω LP- HCSL	100MHz 100Ω LP- HCSL	100MHz 100Ω LP- HCSL	禁用
页面 1	IN1 100Ω LP- HCSL	IN1 100Ω LP- HCSL	IN1 100Ω LP- HCSL	IN1 100Ω LP- HCSL	IN1 100Ω LP- HCSL	IN1 100Ω LP- HCSL	IN1 100Ω LP- HCSL	禁用
页面 2	100MHz 100 Ω LP- HCSL - 0.5% 向下展频 SSC	100MHz 100 Ω LP- HCSL - 0.5% 向下展频 SSC	100MHz 100 Ω LP- HCSL - 0.5% 向下展频 SSC	100MHz 100 Ω LP- HCSL - 0.5% 向下展频 SSC	100MHz 100 Ω LP- HCSL - 0.5% 向下展频 SSC	100MHz 100 Ω LP- HCSL - 0.5% 向下展频 SSC	100MHz 100 Ω LP- HCSL - 0.5% 向下展频 SSC	禁用
页面 3	禁用	禁用	禁用	禁用	禁用	禁用	禁用	禁用

2.2 LMK3H2108A03

[LMK3H2108A03 配置指南](#)

[LMK3H2108A03 寄存器映射](#)

表 2-2. LMK3H2108A03 配置摘要

OTP 页面	OUT0 Config	OUT1 Config	OUT2 Config	OUT3 Config	OUT4 Config	OUT5 Config	OUT6 Config	OUT7 Config
页面 0	禁用	24MHz 同相 LVCMOS	24MHz 同相 LVCMOS	24MHz 同相 LVCMOS	24MHz 同相 LVCMOS	50MHz 同相 LVCMOS	50MHz 同相 LVCMOS	50MHz 同相 LVCMOS
页面 1	禁用	24MHz 同相 LVCMOS	24MHz 同相 LVCMOS	24MHz 同相 LVCMOS	24MHz 同相 LVCMOS	50MHz 同相 LVCMOS	50MHz 同相 LVCMOS	50MHz 同相 LVCMOS
页面 2	禁用	24MHz 同相 LVCMOS	24MHz 同相 LVCMOS	24MHz 同相 LVCMOS	24MHz 同相 LVCMOS	50MHz 同相 LVCMOS	50MHz 同相 LVCMOS	50MHz 同相 LVCMOS
页面 3	禁用	24MHz 同相 LVCMOS	24MHz 同相 LVCMOS	24MHz 同相 LVCMOS	24MHz 同相 LVCMOS	50MHz 同相 LVCMOS	50MHz 同相 LVCMOS	50MHz 同相 LVCMOS

2.3 LMK3H2108A04

[LMK3H2108A04 配置指南](#)

[LMK3H2108A04 寄存器映射](#)

表 2-3. LMK3H2108A04 配置摘要

OTP 页面	OUT0 Config	OUT1 Config	OUT2 Config	OUT3 Config	OUT4 Config	OUT5 Config	OUT6 Config	OUT7 Config
页面 0	禁用	禁用	禁用	禁用	禁用	禁用	禁用	禁用
页面 1	禁用	禁用	禁用	禁用	禁用	禁用	禁用	禁用
页面 2	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL
页面 3	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL

2.4 LMK3H2108A05

[LMK3H2108A05 配置指南](#)

[LMK3H2108A05 寄存器映射](#)

表 2-4. LMK3H2108A05 配置摘要

OTP 页面	OUT0 Config	OUT1 Config	OUT2 Config	OUT3 Config	OUT4 Config	OUT5 Config	OUT6 Config	OUT7 Config
页面 0	IN0 85Ω LP-HCSL	IN0 85Ω LP-HCSL	IN0 85Ω LP-HCSL	IN0 85Ω LP-HCSL	IN0 85Ω LP-HCSL	禁用	禁用	禁用
页面 1	IN0 85Ω LP-HCSL	IN0 85Ω LP-HCSL	IN0 85Ω LP-HCSL	IN0 85Ω LP-HCSL	IN0 85Ω LP-HCSL	禁用	禁用	禁用
页面 2	IN2 85Ω LP-HCSL	IN2 85Ω LP-HCSL	IN2 85Ω LP-HCSL	IN2 85Ω LP-HCSL	IN2 85Ω LP-HCSL	禁用	禁用	禁用
页面 3	IN2 85Ω LP-HCSL	IN2 85Ω LP-HCSL	IN2 85Ω LP-HCSL	IN2 85Ω LP-HCSL	IN2 85Ω LP-HCSL	禁用	禁用	禁用

2.5 LMK3H2108A06

[LMK3H2108A06 配置指南](#)

[LMK3H2108A06 寄存器映射](#)

表 2-5. LMK3H2108A06 配置摘要

OTP 页面	OUT0 Config	OUT1 Config	OUT2 Config	OUT3 Config	OUT4 Config	OUT5 Config	OUT6 Config	OUT7 Config
页面 0	禁用	禁用	IN2 85Ω LP-HCSL	禁用	禁用	禁用	禁用	禁用
页面 1	禁用	禁用	禁用	禁用	禁用	禁用	禁用	禁用
页面 2	IN0 85Ω LP-HCSL	IN0 85Ω LP-HCSL	禁用	IN0 85Ω LP-HCSL	IN0 85Ω LP-HCSL	IN0 85Ω LP-HCSL	IN0 85Ω LP-HCSL	IN0 85Ω LP-HCSL
页面 3	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	禁用	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL

2.6 LMK3H2108A07

[LMK3H2108A07 配置指南](#)

[LMK3H2108A07 寄存器映射](#)

表 2-6. LMK3H2108A07 配置摘要

OTP 页面	OUT0 Config	OUT1 Config	OUT2 Config	OUT3 Config	OUT4 Config	OUT5 Config	OUT6 Config	OUT7 Config
页面 0	IN0 85Ω LP-HCSL	IN0 85Ω LP-HCSL	IN0 85Ω LP-HCSL	IN0 85Ω LP-HCSL	IN0 85Ω LP-HCSL	IN0 85Ω LP-HCSL	IN0 85Ω LP-HCSL	禁用
页面 1	IN0 85Ω LP-HCSL	IN0 85Ω LP-HCSL	IN0 85Ω LP-HCSL	IN0 85Ω LP-HCSL	IN0 85Ω LP-HCSL	IN0 85Ω LP-HCSL	IN0 85Ω LP-HCSL	禁用
页面 2	IN2 85Ω LP-HCSL	IN2 85Ω LP-HCSL	IN2 85Ω LP-HCSL	IN2 85Ω LP-HCSL	IN2 85Ω LP-HCSL	IN2 85Ω LP-HCSL	IN2 85Ω LP-HCSL	禁用
页面 3	IN2 85Ω LP-HCSL	IN2 85Ω LP-HCSL	IN2 85Ω LP-HCSL	IN2 85Ω LP-HCSL	IN2 85Ω LP-HCSL	IN2 85Ω LP-HCSL	IN2 85Ω LP-HCSL	禁用

2.7 LMK3H2108A0D

[LMK3H2108A0D 配置指南](#)

[LMK3H2108A0D 寄存器映射](#)

表 2-7. LMK3H2108A0D 配置摘要

OTP 页面	OUT0 Config	OUT1 Config	OUT2 Config	OUT3 Config	OUT4 Config	OUT5 Config	OUT6 Config	OUT7 Config
页面 0	IN0 85Ω LP-HCSL	IN1 85Ω LP-HCSL	IN1 85Ω LP-HCSL	IN2 85Ω LP-HCSL	IN2 85Ω LP-HCSL	禁用	100MHz 85Ω LP-HCSL	IN0 85Ω LP-HCSL
页面 1	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	禁用	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL
页面 2	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	禁用	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL
页面 3	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	禁用	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL

2.8 LMK3H2108A0E

[LMK3H2108A0E 配置指南](#)
[LMK3H2108A0E 寄存器映射](#)
表 2-8. LMK3H2108A0E 配置摘要

OTP 页面	OUT0 Config	OUT1 Config	OUT2 Config	OUT3 Config	OUT4 Config	OUT5 Config	OUT6 Config	OUT7 Config
页面 0	IN0 85Ω LP-HCSL	IN2 85Ω LP-HCSL	IN2 85Ω LP-HCSL	IN2 85Ω LP-HCSL	IN2 85Ω LP-HCSL	IN0 85Ω LP-HCSL	IN0 85Ω LP-HCSL	IN0 85Ω LP-HCSL
页面 1	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL
页面 2	100MHz 85 Ω LP-HCSL - 0.25% 向下展频 SSC	100MHz 85 Ω LP-HCSL - 0.25% 向下展频 SSC	100MHz 85 Ω LP-HCSL - 0.25% 向下展频 SSC	100MHz 85 Ω LP-HCSL - 0.25% 向下展频 SSC	100MHz 85 Ω LP-HCSL - 0.25% 向下展频 SSC	100MHz 85 Ω LP-HCSL - 0.25% 向下展频 SSC	100MHz 85 Ω LP-HCSL - 0.25% 向下展频 SSC	100MHz 85 Ω LP-HCSL - 0.25% 向下展频 SSC
页面 3	100MHz 85 Ω LP-HCSL - 0.5% 向下展频 SSC	100MHz 85 Ω LP-HCSL - 0.5% 向下展频 SSC	100MHz 85 Ω LP-HCSL - 0.5% 向下展频 SSC	100MHz 85 Ω LP-HCSL - 0.5% 向下展频 SSC	100MHz 85 Ω LP-HCSL - 0.5% 向下展频 SSC	100MHz 85 Ω LP-HCSL - 0.5% 向下展频 SSC	100MHz 85 Ω LP-HCSL - 0.5% 向下展频 SSC	100MHz 85 Ω LP-HCSL - 0.5% 向下展频 SSC

2.9 LMK3H2108A0F

[LMK3H2108A0F 配置指南](#)

[LMK3H2108A0F 寄存器映射](#)

表 2-9. LMK3H2108A0F 配置摘要

OTP 页面	OUT0 Config	OUT1 Config	OUT2 Config	OUT3 Config	OUT4 Config	OUT5 Config	OUT6 Config	OUT7 Config
页面 0	100MHz 100Ω LP- HCSL	25MHz 差分 LVCMOS	25MHz 差分 LVCMOS	100MHz 100Ω LP- HCSL	100MHz 100Ω LP- HCSL	禁用	156.25MHz DC-LVDS	156.25MHz DC-LVDS
页面 1	100MHz 100Ω LP- HCSL	25MHz 差分 LVCMOS	25MHz 差分 LVCMOS	100MHz 100Ω LP- HCSL	100MHz 100Ω LP- HCSL	禁用	156.25MHz DC-LVDS	156.25MHz DC-LVDS
页面 2	100MHz 100Ω LP- HCSL	25MHz 差分 LVCMOS	25MHz 差分 LVCMOS	100MHz 100Ω LP- HCSL	100MHz 100Ω LP- HCSL	禁用	156.25MHz DC-LVDS	156.25MHz DC-LVDS
页面 3	100MHz 100Ω LP- HCSL	25MHz 差分 LVCMOS	25MHz 差分 LVCMOS	100MHz 100Ω LP- HCSL	100MHz 100Ω LP- HCSL	禁用	156.25MHz DC-LVDS	156.25MHz DC-LVDS

2.10 LMK3H2108A11

[LMK3H2108A11 配置指南](#)

[LMK3H2108A11 寄存器映射](#)

表 2-10. LMK3H2108A11 配置摘要

OTP 页面	OUT0 配置	OUT1 配置	OUT2 配置	OUT3 配置	OUT4 配置	OUT5 配置	OUT6 配置	OUT7 配置
页面 0	IN0 100Ω LP- HCSL	IN0 100Ω LP- HCSL	IN0 100Ω LP- HCSL	IN0 100Ω LP- HCSL	IN0 100Ω LP- HCSL	IN0 100Ω LP- HCSL	IN0 100Ω LP- HCSL	IN0 100Ω LP- HCSL
页面 1	100MHz 100Ω LP- HCSL	100MHz 100Ω LP- HCSL	100MHz 100Ω LP- HCSL	100MHz 100Ω LP- HCSL	100MHz 100Ω LP- HCSL	100MHz 100Ω LP- HCSL	100MHz 100Ω LP- HCSL	100MHz 100Ω LP- HCSL
页面 2	100MHz 100Ω LP- HCSL - 0.2% 向下展频 SSC	100MHz 100Ω LP- HCSL - 0.2% 向下展频 SSC	100MHz 100Ω LP- HCSL - 0.2% 向下展频 SSC	100MHz 100Ω LP- HCSL - 0.2% 向下展频 SSC	100MHz 100Ω LP- HCSL - 0.2% 向下展频 SSC	100MHz 100Ω LP- HCSL - 0.2% 向下展频 SSC	100MHz 100Ω LP- HCSL - 0.2% 向下展频 SSC	100MHz 100Ω LP- HCSL - 0.2% 向下展频 SSC
页面 3	100MHz 85Ω LP-HCSL - 0.3% 向下展 频 SSC	100MHz 85Ω LP-HCSL - 0.3% 向下展 频 SSC	100MHz 85Ω LP-HCSL - 0.3% 向下展 频 SSC	100MHz 85Ω LP-HCSL - 0.3% 向下展 频 SSC	100MHz 85Ω LP-HCSL - 0.3% 向下展 频 SSC	100MHz 85Ω LP-HCSL - 0.3% 向下展 频 SSC	100MHz 85Ω LP-HCSL - 0.3% 向下展 频 SSC	100MHz 85Ω LP-HCSL - 0.3% 向下展 频 SSC

2.11 LMK3H2108A14

[LMK3H2108A14 配置指南](#)

[LMK3H2108A14 寄存器映射](#)

表 2-11. LMK3H2108A14 配置摘要

OTP 页面	OUT0 配置	OUT1 配置	OUT2 配置	OUT3 配置	OUT4 配置	OUT5 配置	OUT6 配置	OUT7 配置
页面 0	禁用	禁用	禁用	禁用	禁用	禁用	禁用	禁用
页面 1	IN0 85Ω LP- HCSL	IN0 85Ω LP- HCSL	IN0 85Ω LP- HCSL	IN0 85Ω LP- HCSL	IN0 85Ω LP- HCSL	IN0 85Ω LP- HCSL	IN0 85Ω LP- HCSL	IN0 85Ω LP- HCSL
页面 2	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL
页面 3	禁用	禁用	禁用	禁用	禁用	禁用	禁用	禁用

2.12 LMK3H2108A15

[LMK3H2108A15 配置指南](#)
[LMK3H2108A15 寄存器映射](#)
表 2-12. LMK3H2108A15 配置摘要

OTP 页面	OUT0 配置	OUT1 配置	OUT2 配置	OUT3 配置	OUT4 配置	OUT5 配置	OUT6 配置	OUT7 配置
页面 0	IN0 85Ω LP-HCSL	IN0 85Ω LP-HCSL	禁用	IN0 85Ω LP-HCSL	IN0 85Ω LP-HCSL	IN1 85Ω LP-HCSL	IN1 85Ω LP-HCSL	IN0 85Ω LP-HCSL
页面 1	IN2 85Ω LP-HCSL	IN2 85Ω LP-HCSL	禁用	IN2 85Ω LP-HCSL	IN2 85Ω LP-HCSL	IN2 85Ω LP-HCSL	IN2 85Ω LP-HCSL	IN2 85Ω LP-HCSL
页面 2	禁用	禁用	禁用	禁用	禁用	禁用	禁用	禁用
页面 3	禁用	禁用	禁用	禁用	禁用	禁用	禁用	禁用

2.13 LMK3H2108A16

[LMK3H2108A16 配置指南](#)
[LMK3H2108A16 寄存器映射](#)
表 2-13. LMK3H2108A16 配置摘要

OTP 页面	OUT0 配置	OUT1 配置	OUT2 配置	OUT3 配置	OUT4 配置	OUT5 配置	OUT6 配置	OUT7 配置
页面 0	156.25MHz 100Ω LP-HCSL	156.25MHz 100Ω LP-HCSL	156.25MHz 100Ω LP-HCSL	156.25MHz 100Ω LP-HCSL	156.25MHz 100Ω LP-HCSL	156.25MHz 100Ω LP-HCSL	156.25MHz 100Ω LP-HCSL	156.25MHz 100Ω LP-HCSL
页面 1	100MHz 100Ω LP-HCSL	100MHz 100Ω LP-HCSL	100MHz 100Ω LP-HCSL	100MHz 100Ω LP-HCSL	100MHz 100Ω LP-HCSL	100MHz 100Ω LP-HCSL	100MHz 100Ω LP-HCSL	100MHz 100Ω LP-HCSL
页面 2	156.25MHz 85Ω LP-HCSL	156.25MHz 85Ω LP-HCSL	156.25MHz 85Ω LP-HCSL	156.25MHz 85Ω LP-HCSL	156.25MHz 85Ω LP-HCSL	156.25MHz 85Ω LP-HCSL	156.25MHz 85Ω LP-HCSL	156.25MHz 85Ω LP-HCSL
页面 3	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL

2.14 LMK3H2108A17

[LMK3H2108A17 配置指南](#)
[LMK3H2108A17 寄存器映射](#)
表 2-14. LMK3H2108A17 配置摘要

OTP 页面	OUT0 配置	OUT1 配置	OUT2 配置	OUT3 配置	OUT4 配置	OUT5 配置	OUT6 配置	OUT7 配置
页面 0	100MHz 85Ω LP-HCSL	100MHz LVCMOS P	禁用	100MHz 85Ω LP-HCSL	禁用	100MHz LVCMOS P	100MHz 85Ω LP-HCSL	禁用
页面 1	100MHz 85Ω LP-HCSL - 0.5% 向下展 频 SSC	100MHz LVCMOS P - 0.5% 向下展 频 SSC	禁用	100MHz 85Ω LP-HCSL - 0.5% 向下展 频 SSC	禁用	100MHz LVCMOS P - 0.5% 向下展 频 SSC	100MHz 85Ω LP-HCSL - 0.5% 向下展 频 SSC	禁用
页面 2	100MHz 85Ω LP-HCSL - 0.3% 向下展 频 SSC	100MHz LVCMOS P - 0.3% 向下展 频 SSC	禁用	100MHz 85Ω LP-HCSL - 0.3% 向下展 频 SSC	禁用	100MHz LVCMOS P - 0.3% 向下展 频 SSC	100MHz 85Ω LP-HCSL - 0.3% 向下展 频 SSC	禁用
页面 3	100MHz 85Ω LP-HCSL - 0.25% 向下展 频 SSC	100MHz LVCMOS P - 0.25% 向下展 频 SSC	禁用	100MHz 85Ω LP-HCSL - 0.25% 向下展 频 SSC	禁用	100MHz LVCMOS P - 0.25% 向下展 频 SSC	100MHz 85Ω LP-HCSL - 0.25% 向下展 频 SSC	禁用

2.15 LMK3H2108A18

[LMK3H2108A18 配置指南](#)

[LMK3H2108A18 寄存器映射](#)

表 2-15. LMK3H2108A18 配置摘要

OTP 页面	OUT0 配置	OUT1 配置	OUT2 配置	OUT3 配置	OUT4 配置	OUT5 配置	OUT6 配置	OUT7 配置
页面 0	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL	100MHz 85Ω LP-HCSL
页面 1	100MHz 85 Ω LP-HCSL - 0.25% 向下展 频 SSC	100MHz 85 Ω LP-HCSL - 0.25% 向下展 频 SSC	100MHz 85 Ω LP-HCSL - 0.25% 向下展 频 SSC	100MHz 85 Ω LP-HCSL - 0.25% 向下展 频 SSC	100MHz 85 Ω LP-HCSL - 0.25% 向下展 频 SSC	100MHz 85 Ω LP-HCSL - 0.25% 向下展 频 SSC	100MHz 85 Ω LP-HCSL - 0.25% 向下展 频 SSC	100MHz 85 Ω LP-HCSL - 0.25% 向下展 频 SSC
页面 2	100MHz 85 Ω LP-HCSL - 0.3% 向下展 频 SSC	100MHz 85 Ω LP-HCSL - 0.3% 向下展 频 SSC	100MHz 85 Ω LP-HCSL - 0.3% 向下展 频 SSC	100MHz 85 Ω LP-HCSL - 0.3% 向下展 频 SSC	100MHz 85 Ω LP-HCSL - 0.3% 向下展 频 SSC	100MHz 85 Ω LP-HCSL - 0.3% 向下展 频 SSC	100MHz 85 Ω LP-HCSL - 0.3% 向下展 频 SSC	100MHz 85 Ω LP-HCSL - 0.3% 向下展 频 SSC
页面 3	100MHz 85 Ω LP-HCSL - 0.5% 向下展 频 SSC	100MHz 85 Ω LP-HCSL - 0.5% 向下展 频 SSC	100MHz 85 Ω LP-HCSL - 0.5% 向下展 频 SSC	100MHz 85 Ω LP-HCSL - 0.5% 向下展 频 SSC	100MHz 85 Ω LP-HCSL - 0.5% 向下展 频 SSC	100MHz 85 Ω LP-HCSL - 0.5% 向下展 频 SSC	100MHz 85 Ω LP-HCSL - 0.5% 向下展 频 SSC	100MHz 85 Ω LP-HCSL - 0.5% 向下展 频 SSC

3 修订历史记录

注：以前版本的页码可能与当前版本的页码不同

日期	修订版本	注释
2025 年 12 月	*	初始发行版

重要通知和免责声明

TI“按原样”提供技术和可靠性数据（包括数据表）、设计资源（包括参考设计）、应用或其他设计建议、网络工具、安全信息和其他资源，不保证没有瑕疵且不做任何明示或暗示的担保，包括但不限于对适销性、与某特定用途的适用性或不侵犯任何第三方知识产权的暗示担保。

这些资源可供使用 TI 产品进行设计的熟练开发人员使用。您将自行承担以下全部责任：(1) 针对您的应用选择合适的 TI 产品，(2) 设计、验证并测试您的应用，(3) 确保您的应用满足相应标准以及任何其他安全、安保法规或其他要求。

这些资源如有变更，恕不另行通知。TI 授权您仅可将这些资源用于研发本资源所述的 TI 产品的相关应用。严禁以其他方式对这些资源进行复制或展示。您无权使用任何其他 TI 知识产权或任何第三方知识产权。对于因您对这些资源的使用而对 TI 及其代表造成的任何索赔、损害、成本、损失和债务，您将全额赔偿，TI 对此概不负责。

TI 提供的产品受 [TI 销售条款](#)、[TI 通用质量指南](#) 或 [ti.com](#) 上其他适用条款或 TI 产品随附的其他适用条款的约束。TI 提供这些资源并不会扩展或以其他方式更改 TI 针对 TI 产品发布的适用的担保或担保免责声明。除非德州仪器 (TI) 明确将某产品指定为定制产品或客户特定产品，否则其产品均为按确定价格收入目录的标准通用器件。

TI 反对并拒绝您可能提出的任何其他或不同的条款。

版权所有 © 2025，德州仪器 (TI) 公司

最后更新日期：2025 年 10 月