

EVM User's Guide: DAC80508-04EVM

DAC80508-04 评估模块



说明

DAC80508-04EVM 是一个易于使用的平台，用于评估 **DACx0508** 和 **DACx0504** 系列器件的功能和性能。

DAC80508-04EVM 具有可选电路和跳线，可针对不同的应用配置器件。**DAC80508** 安装在 **EVM** 上。用户可以用 **DAC80504** 替换 **DAC80508**。

DAC80508 和 **DAC80504** 是 16 位缓冲电压输出数模转换器 (DAC)。**DAC80508** 有 8 个 DAC，**DAC80504** 有 4 个 DAC。该器件包含一个 2.5V、5ppm/°C 内部基准和一个用户可选增益配置，可提供 1.25V、2.5V 或 5V 的满量程输出电压。该器件由 2.7V 至 5.5V 的单电源供电，经验证具有单调性，并提供 $\pm 1\text{LSB INL}$ 的出色线性度。

开始使用

1. 订购 [EVM](#)。
2. 配置 **EVM** 跳线。

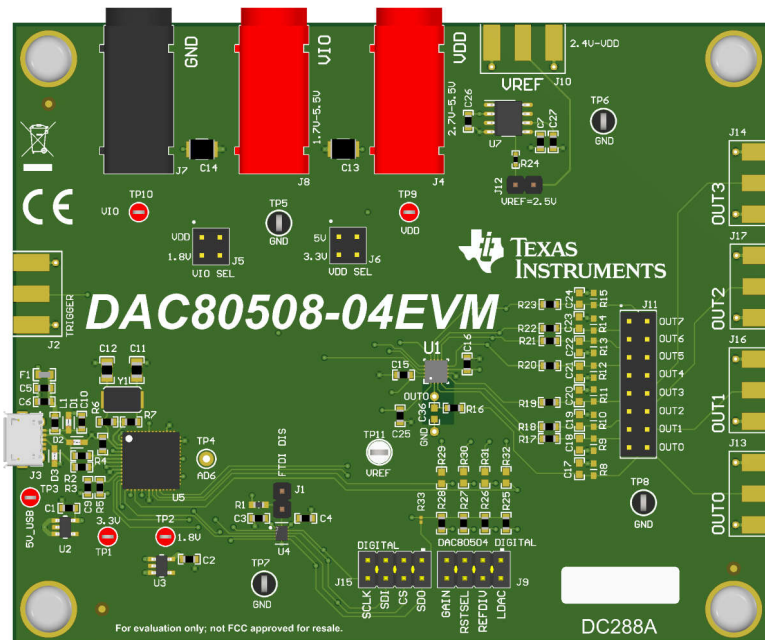
3. 从 [ti.com](#) 安装 **DAC805xxEVM GUI**。
4. 连接 **USB** 和外部电源。
5. 启动 **DAC805xxEVM GUI**。

特性

- 用于评估 **DACx0508** 和 **DACx0504** 系列器件的可配置电路
- 通过 **USB** 和板载稳压器提供板载 **VDD** (5V 或 3.3V) 和 **VIO** (5V、3.3V 或 1.8V) 支持
- 可选择外部基准电压或板载 2.5V 基准电压
- 触发器输出可用于同步测量
- **FT4232** 使用 **DAC805xxEVM GUI** 轻松写入 **DAC**
- 提供外部 **SPI** 连接

应用

- [光纤网络](#)
- [无线基础设施](#)
- [工业自动化](#)
- [数据采集系统](#)



1 评估模块概述

1.1 简介

DACx050x 是低功耗、多通道、缓冲电压输出数模转换器 (DAC) 的引脚兼容系列。DACx050x 包括一个 2.5V、5ppm/°C 内部基准，因此在大多数应用中无需使用外部精密基准。用户可选增益配置提供 1.25V (增益 = 1/2)、2.5V (增益 = 1) 或 5V (增益 = 2) 满量程输出电压。该器件由单个 2.7V 至 5.5V 电源供电，具有单调性，并能提供 ± 1 LSB INL 的高线性度。

DACx050x 通过一个运行时钟速率高达 50MHz 的串行接口进行通信。VIO 引脚使串行接口可在 1.7V 至 5.5V 电压范围内运行。DACx050x 灵活接口使其能够用于广泛的业界通用微处理器和微控制器。

DACx050x 采用了上电复位电路，上电后可以零电平或中间电平保持 DAC 输出，直到在器件中写入一个有效代码。这些器件在 5.5V 时消耗 0.6mA/通道的低电流，因此非常适用于依靠电池供电的设备。每通道断电特性可将器件电流消耗量降低至 15 μ A。

本用户指南介绍了 DAC80508-04EVM 的特性、操作和推荐用例。本文档提供了有关如何使用 DAC80508-04EVM 电路板和所含软件的示例和说明。本文档中的评估板、评估模块和 EVM 等术语指的是 DAC80508-04EVM。本文档还包含原理图、参考印刷电路板 (PCB) 布局布线和完整的物料清单 (BOM)。

1.2 套件内容

表 1-1 详细说明了 EVM 套件的内容。如果缺少任何元件，请通过 (972) 644-5580 联系 TI 产品信息中心。在 TI 网站 www.ti.com 上下载相关软件的最新版本。

表 1-1. DAC80508-04EVM 套件内容

条目	数量
DAC80508-04EVM 电路板	1
USB Micro-B 型插头转 USB-A 型插头电缆	1

1.3 规格

此 EVM 旨在对该器件的基本功能进行评估，此布局并非作为目标电路的模型使用，也不针对电磁兼容性 (EMC) 测试进行布局。此 EVM 包含一个安装了 DAC80508 的印刷电路板 (PCB)。

1.4 器件信息

表 1-2 列出了 DAC80508-04EVM 支持的器件。DACx050x 用作这些器件的通用名称。本文档重点介绍 DAC80508 (预安装在 EVM 上) 和 DAC80504。

表 1-2. DAC80508-04EVM 支持的器件

DACx050x	DAC 精度	DAC 数量
DAC60504	12 位	4
DAC70504	14 位	4
DAC80504	16 位	4
DAC60508	12 位	8
DAC70508	14 位	8
DAC80508	16 位	8

2 硬件

2.1 硬件设置

本节介绍 EVM 的总体系统设置。计算机运行使用 SPI 协议与板载 FTDI 控制器进行通信的软件。

2.1.1 硬件工作原理

DAC80508-04EVM 使用 EVM 随附的 USB 电缆通过板载 FTDI 数字控制器连接到计算机。该评估板具有适用于所有通信线路、DAC 输出和电源的连接器和测试点。图 2-1 展示了 DAC80508-04EVM 的方框图。

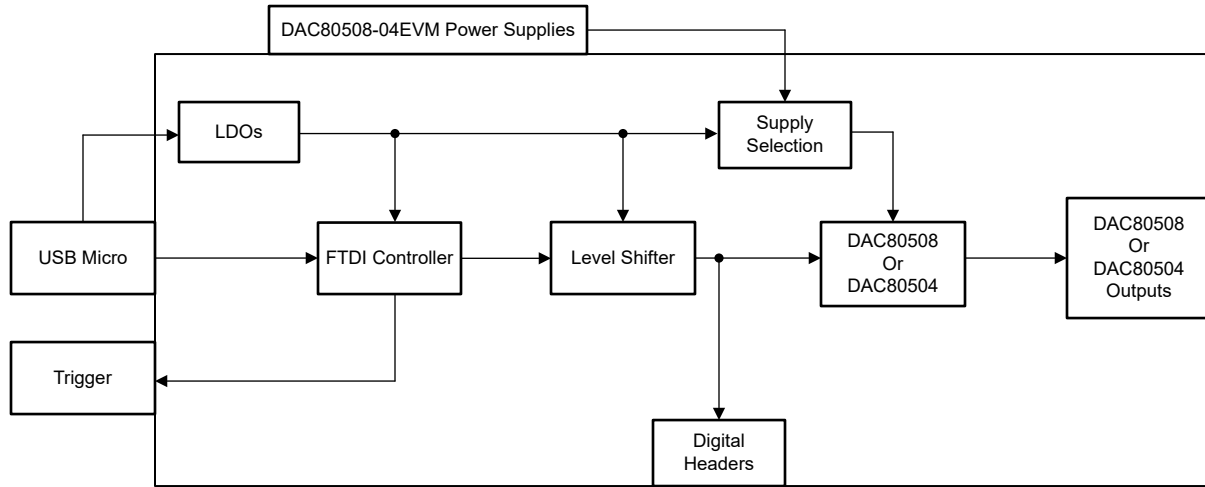


图 2-1. 工作原理方框图

USB 连接为 EVM 提供 5V 的电源。稳压器从 USB 5V 电源生成 3.3V 和 1.8V 电压。这些 3.3V 和 1.8V 电源用于为 FTDI 控制器供电。

VDD 电源可以使用板载 5V 或 3.3V 电源，具体取决于跳线 J6 设置。默认情况下，VDD 连接到板载 5V 电源。或者，VDD 可由香蕉插孔 J4 从外部供电。在将外部电源连接到 VDD 之前，请移除 J6 上的跳线连接器。

VIO 电源可以使用板载 1.8V 或使用与 VDD 相同的电压，具体取决于跳线 J5 设置。默认情况下，VIO 连接到 VDD。或者，VIO 可由香蕉插孔 J8 从外部供电。在将外部电源连接到 VIO 之前，请移除 J5 上的跳线连接器。

可通过短接跳线 J12 由板载 2.5V 稳压器提供器件基准电压，或通过带有 SMA 连接器 J10 的外部电源提供器件基准电压。在将任何其他电压电源连接到 REF 引脚之前，请确保内部基准已断电。

每个 DAC 输出都为默认未组装的电容器和电阻器负载提供了封装结构。

2.1.2 跳线定义

必须正确连接跳线才能运行 DAC80508-04EVM。表 2-1 提供了 DAC80508-04EVM 的可配置跳线设置的详细信息。图 2-2 显示了电路板上的默认跳线连接。

表 2-1. DAC80508-04EVM 跳线定义

标识符	名称	职位
J1	FTDI DIS	短接 1-2 - FTDI 通信已禁用。 OPEN - FTDI 通信已启用 (默认)。
J5	VIO SEL	短接 1-2 - VIO 连接到 VDD (默认)。 短接 3-4 - VIO 连接到 1.8V 稳压器。 OPEN - VIO 不由板载电源供电 不允许其他跳线方向。
J6	VDD SEL	短接 1-2 - VDD 连接到 USB 电源的 5V 电压 (默认)。 短接 3-4 - VSSB 连接到 3.3V 稳压器。 OPEN - VDD 不由板载电源供电。 不允许其他跳线方向。
J12	VREF = 2.5V	短接 1-2 - 将 DAC80508 REF 引脚连接到板载 2.5V 基准。 在闭合此跳线之前, 确保内部基准已断电。 OPEN - 如果使用内部基准或通过 J10 使用外部基准, 则为开路 (默认) 如果使用外部基准, 则关闭内部基准。

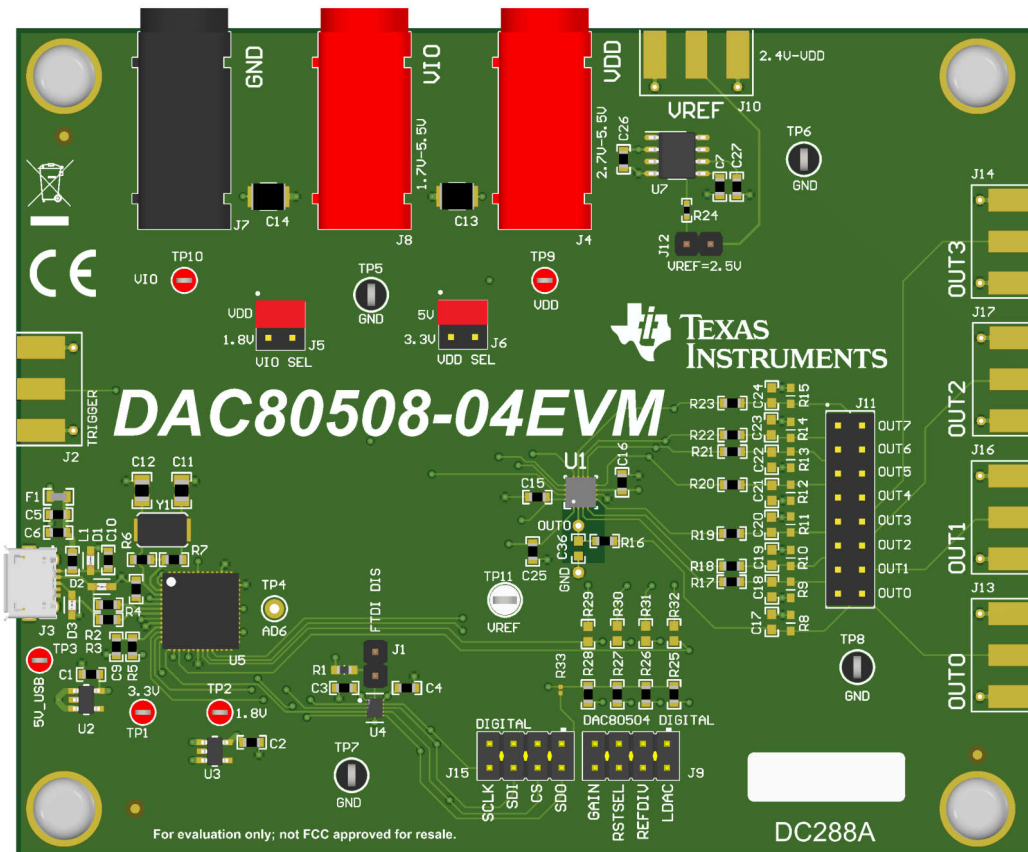


图 2-2. DAC80508-04EVM 默认跳线设置

2.1.3 连接器定义

表 2-2 显示了 DAC80508-04EVM 的电源连接器定义。

表 2-2. 电源连接器定义

位号	定义
J2	SMA 连接器 FTDI 触发输入 (未组装)
J3	USB 连接器
J4	DAC80508 VDD 电源 (2.7V 至 5.5V)
J7	DAC80508 接地
J8	DAC80508 VIO 电源 (1.7V 至 5.5V)
J10	DAC80508 外部 REF (未组装)

表 2-3 显示了 DAC80508-04EVM 的输出连接器定义。

表 2-3. 输出连接器定义

位号	定义
J13	OUT0 的 SMA 连接器 (未组装)
J14	OUT3 的 SMA 连接器 (未组装)
J16	OUT1 的 SMA 连接器 (未组装)
J17	OUT2 的 SMA 连接器 (未组装)

表 2-4 显示了 DAC80508-04EVM 的输出接头 J11 定义。

表 2-4. 输出接头 J11 定义

引脚	定义
2	DAC80508 : OUT7 DAC80504 : LDAC
4	DAC80508 : OUT6 DAC80504 : REFDIV
6	DAC80508 : OUT5 DAC80504 : RSTSEL
8	DAC80508 : OUT4 DAC80504 : 增益
10	OUT3
12	OUT2
14	OUT1
16	OUT0
1、3、5、7、9、11、13、15	地

2.1.4 测试点

DAC80508-04EVM 具有各种用于测量和调试的测试点。表 2-5 说明了每个测试点的功能。

表 2-5. DAC80508-04EVM 测试点

测试点	网	说明
TP1	3P3V	板载 3.3V 电源
TP2	1p8V	板载 1.8V 电源
TP3	5V_USB	板载 5V USB 电源
TP4	AD6	FTDI 触发测试点 (未组装)
TP5、TP6、TP7、 TP8	GND	接地测试点
TP9	VDD	VDD 测试点
TP10	VIO	VIO 测试点
TP11	VREF	REF 测试点
TP12	OUT0	用于测量 OUT 噪声的专用 OUT0 测试点
TP13	GND	用于测量 OUT 噪声的专用接地测试点

2.2 硬件预览

本节详细介绍了如何使用 SPI 针对电压输出配置 EVM。以下各小节提供了有关 EVM 硬件的详细信息。

2.2.1 静电放电警告

小心

DAC80508-04EVM 上的许多元件都容易因静电放电 (ESD) 而损坏。建议客户在开箱和搬运 EVM 时遵守适当的 ESD 处理预防措施，包括在经批准的 ESD 工作站上使用接地腕带。

2.2.2 连接 FTDI 数字控制器

要将 EVM 板上的 FTDI 数字控制器连接到计算机，请将 USB 连接器与 J3 连接器对齐并连接牢固。验证连接是否紧密；连接松动可能会导致运行时断断续续。100mil 接头 (J15) 用于外部通信。表 2-6 列出了 J15 引脚定义。要使用外部通信，请闭合跳线 J1 以禁用与 FTDI 控制器的连接。

表 2-6. 数字接头 J15 引脚定义

引脚	定义
2	DAC80508 : POCI DAC80508C : $\overline{\text{CLEAR}}$ 如果使用 DAC80508 的 $\overline{\text{CLEAR}}$ 版本， TI 建议使用 R33 安装一个上拉至 VIO 的 电阻器。
4	$\overline{\text{CS}}$
6	PICO
8	SCLK
1、3、5、7	地

此外，该电路板还为 DAC80504 数字引脚提供了专用的 100mil 接头。DUT 通过 0Ω 电阻器连接到此接头，默认情况下未组装这些电阻器。如果使用 DAC80504，则 TI 建议组装 R29、R30、R31 和 R32，以将 GAIN、RSTSEL、REFDIV 和 LDAC 连接到 FTDI 和数字接头。表 2-7 列出了引脚定义。

表 2-7. 数字接头 J9 引脚定义

引脚	定义
2	增益
4	RSTSEL
6	REFDIV
8	LDAC
1、3、5、7	地

3 软件

3.1 软件设置

本节介绍了 EVM 软件安装过程。

3.1.1 软件安装

备注

请勿在安装软件时将 EVM 连接到计算机。

从 TI.com 上 [DAC80508-04EVM 工具文件夹](#)的 *订购和开始开发* 部分下载最新版本的 EVM 图形用户界面 (GUI) 安装程序。运行 GUI 安装程序，以在您的计算机上安装 DAC805xxEVM GUI 软件。软件安装会自动将所需的 LabVIEW™ 软件文件和驱动程序复制到计算机。

启动 DAC805xx GUI 后，系统会打开一个安装对话框窗口，提示用户选择安装目录。如果不进行选择操作，[图 3-1](#) 会显示软件路径默认为 *C:\Program Files (x86)\Texas Instruments\DAC805xxEVM*。

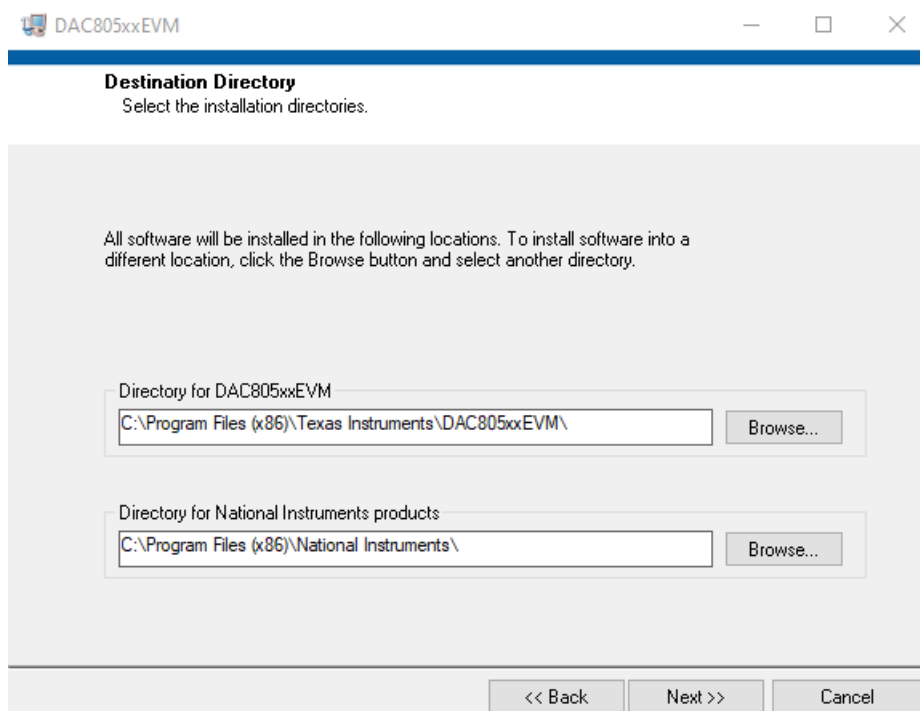


图 3-1. 软件安装路径

该 EVM 软件还使用单独的可执行文件来安装 Future Technology Devices International Limited (FTDI) USB 驱动程序。图 3-2 展示了在完成 DAC805xxEVM 软件安装之后自动启动的 FTDI USB 驱动程序安装窗口。

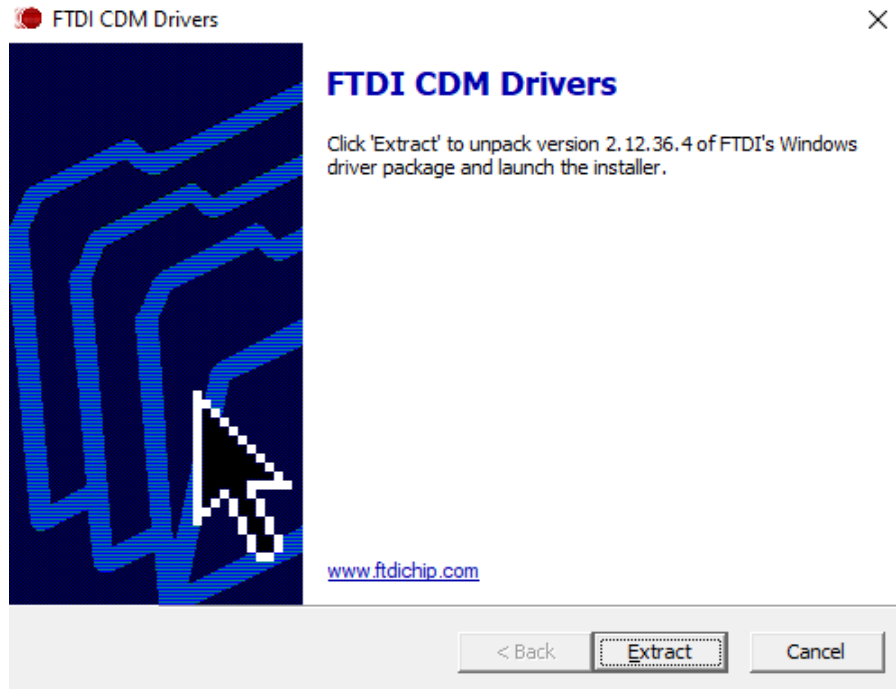


图 3-2. FTDI USB 驱动程序

3.2 软件概述

本节讨论如何使用 DAC805xxEVM 软件。

3.2.1 启动软件

如果安装在默认目录中，则通过在 Windows® 开始菜单中搜索 *DAC805xxEVM GUI* 来启动 DAC805xxEVM 软件。

图 3-3 显示了 GUI 启动时出现的“Device Setting”配置菜单。从下拉菜单中选择 DAC80504 或 DAC80508 器件，然后点击 **CONFIG**。该软件一次仅支持一个器件。

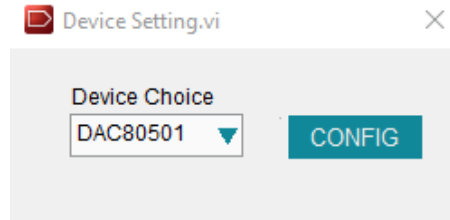


图 3-3. 启动时 DAC805xxEVM GUI 中的“Device Setting”

图 3-4 显示了启动后加载了 DAC80504 寄存器映射的 GUI。图 3-5 显示了启动后加载了 DAC80508 寄存器映射的 GUI。

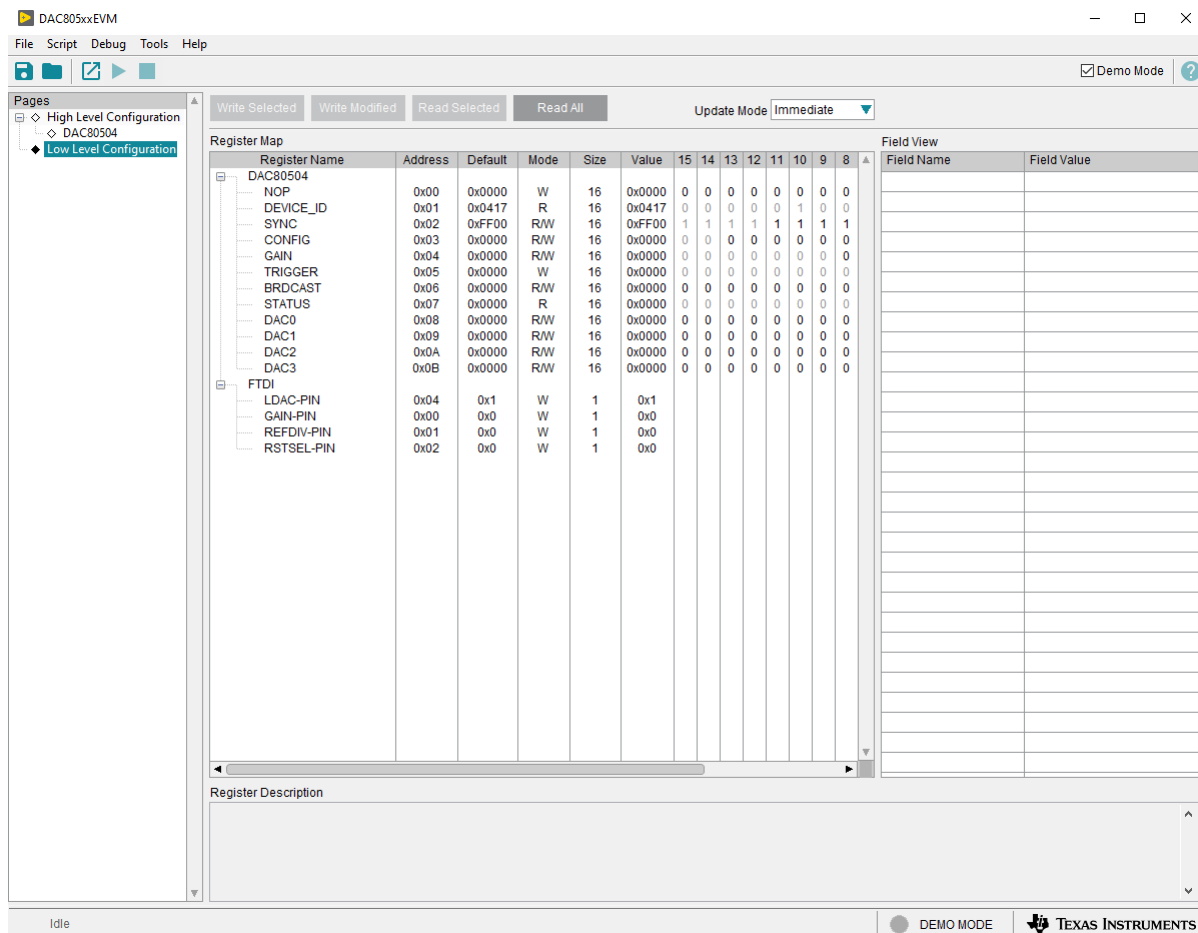


图 3-4. DAC805xxEVM GUI 启动时选择 DAC80504

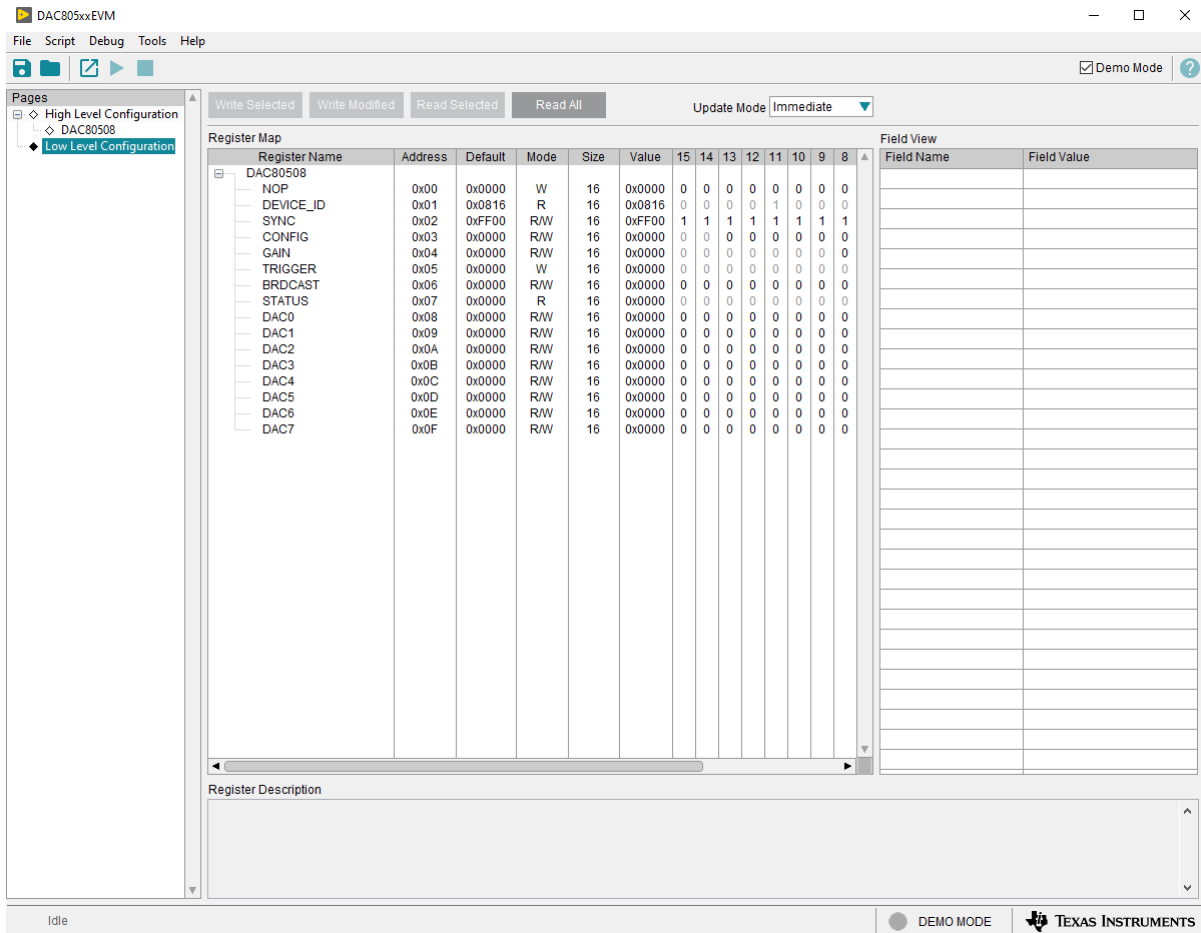


图 3-5. DAC805xxEVM GUI 启动时选择 DAC80508

如果软件启动时 FTDI 控制器未连接到计算机，则 GUI 默认为 *demo* 模式。图 3-6 展示了该 GUI 的左下角，此处显示了硬件连接状态：DEMO MODE 或 CONNECTED。将 FTDI 控制器正确连接到计算机后，重新启动 DAC805xxEVM 软件以检测器件。



图 3-6. FTDI 数字控制器连接状态

3.2.2 软件特性

DAC805xxEVM GUI 允许与 DAC80508 或 DAC80504 进行 SPI 通信并控制数字引脚。虽然整个寄存器映射可供用户使用，但为了便于操作，某些特性已抽象到 *High-Level Configuration* 页面中的用户控件。

3.2.2.1 “Low Level Configuration” 页面

图 3-7 展示了在 DAC805xxEVM GUI 中选择 DAC80504 器件时的 *Low Level Configuration* 页面。此页面允许直接访问 DAC80504 上的所有寄存器。图 3-8 展示了 DAC80508 的 *Low Level Configuration* 页面。

页面中央的 *Register Map* 部分列出了所有寄存器。*Register Map* 部分正上方有四个按钮，可用于对所有寄存器进行读写访问。

在“Register Map”列表中选择一个寄存器，即可显示该寄存器中值的说明，以及有关寄存器地址、默认值、大小和当前值的信息。通过在 GUI 的值列中输入值，即可将数据写入寄存器。

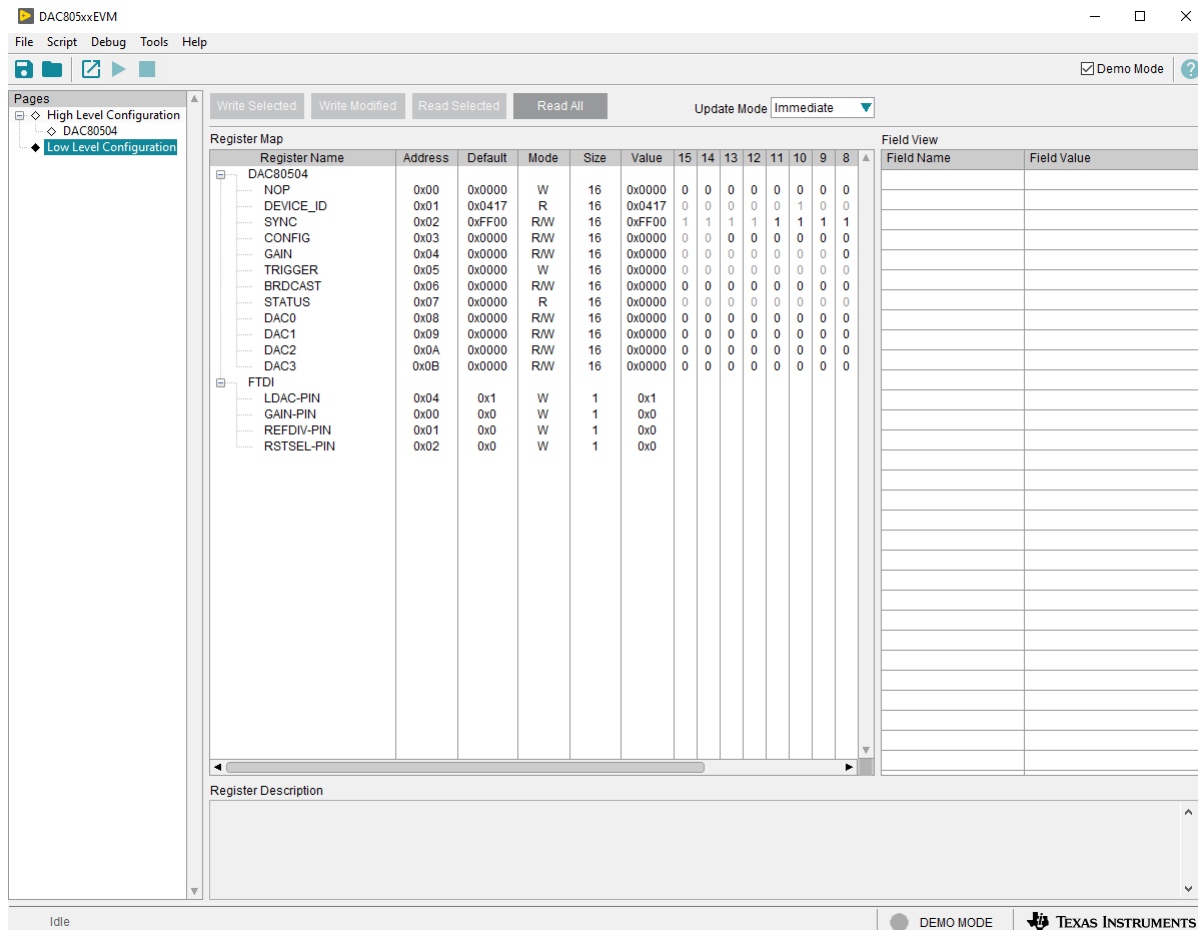


图 3-7. DAC80504 “Low Level Configuration” 页面

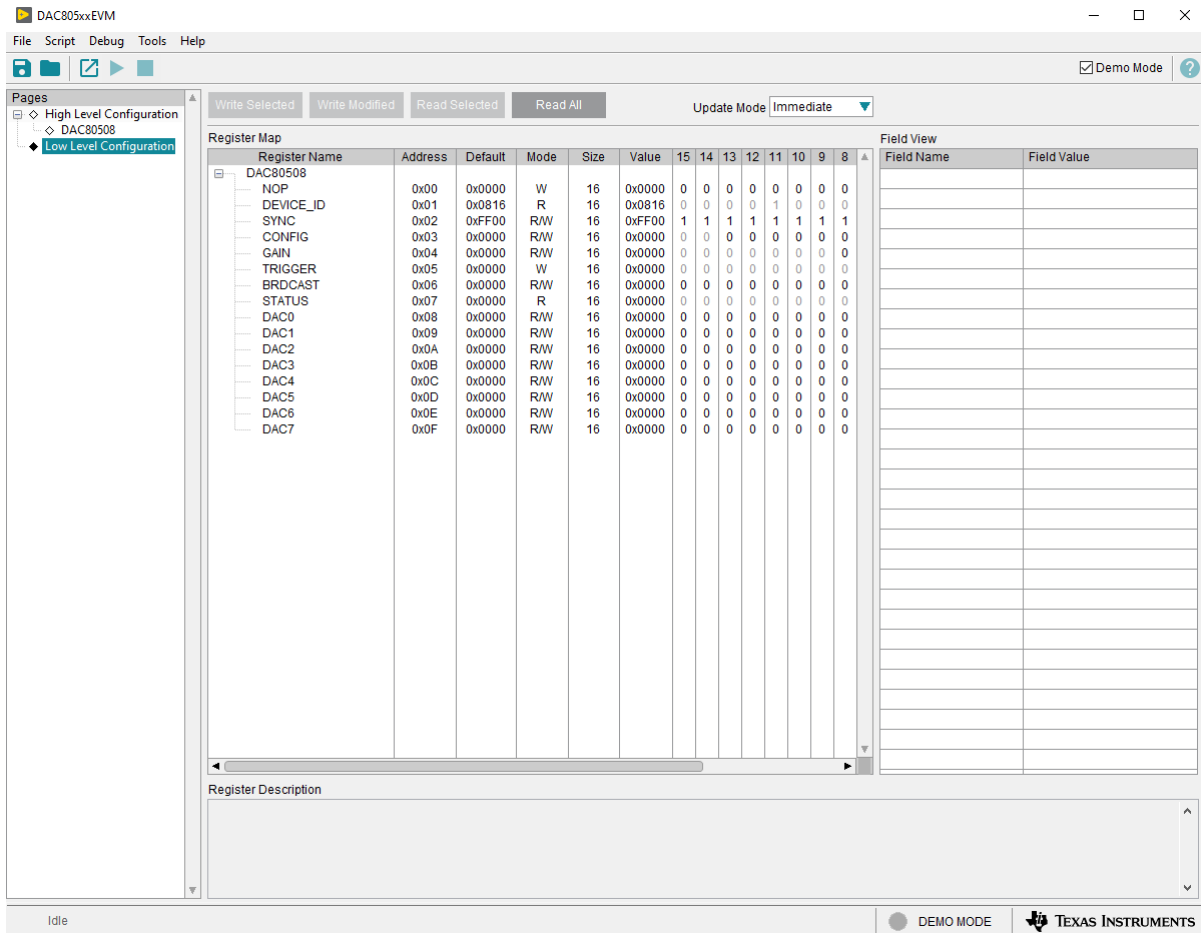


图 3-8. DAC80508 “Low Level Configuration” 页面

3.2.2.2 “High Level Configuration” 页面

High Level Configuration 页面用于设置 DAC805xxEVM GUI 的配置。该页面包含一个选项卡：如果选择了 DAC80504 器件，则为 *DAC80504*；如果选择了 DAC80508 器件，则为 *DAC80508*。这两个选项卡可作为配置 DAC80504 和 DAC80508 的基本功能和测试的快捷方式。

图 3-9 展示了 *High Level Configuration* 页面的 *DAC80504* 选项卡。此选项卡用于设置 DAC 的增益和输出。DAC80504 数字引脚也可以在此处控制。要使用数字引脚 GUI 功能，需要在电阻器 R29、R30、R31 和 R32 中组装 $0\ \Omega$ 电阻器。这些电阻器将数字引脚连接到 FTDI GPIO 引脚。默认情况下，GAIN、REFDIV 和 RSTSEL GPIO 设置为 0V。如果 GAIN、REFDIV 或 RSTSEL 选项发生更改，DAC80504 需要进行上电复位，更改才会生效。请勿拔下 USB 电缆以复位电源，因为这也会复位 GPIO 引脚。也可以在此处开启和关闭内部基准和基准分频。

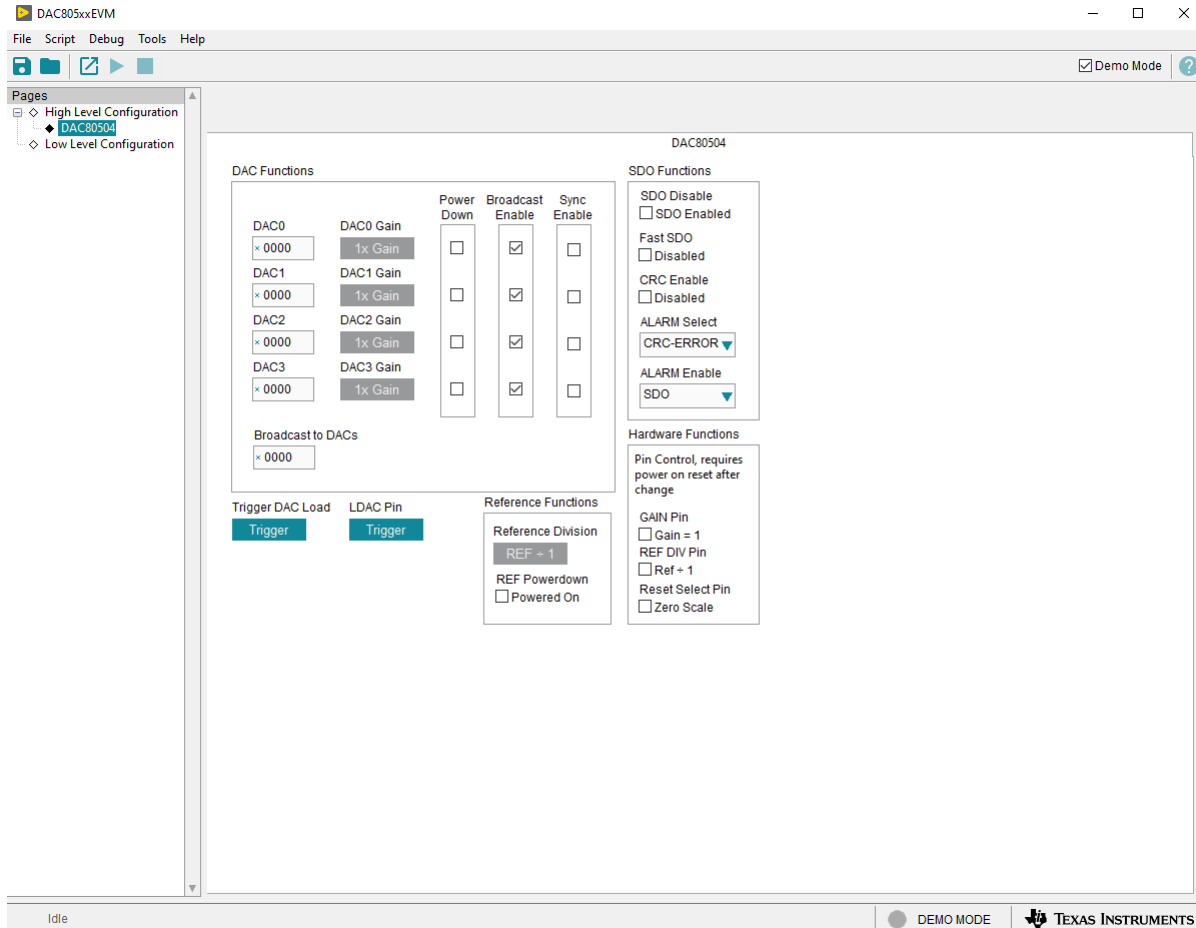


图 3-9. “High Level Configuration” 页面的 “DAC80504” 选项卡

图 3-10 展示了 *High Level Configuration* 页面中的 *DAC80508* 选项卡。此选项卡用于设置 DAC 的增益和输出。也可以在此处开启和关闭内部基准和基准分频。

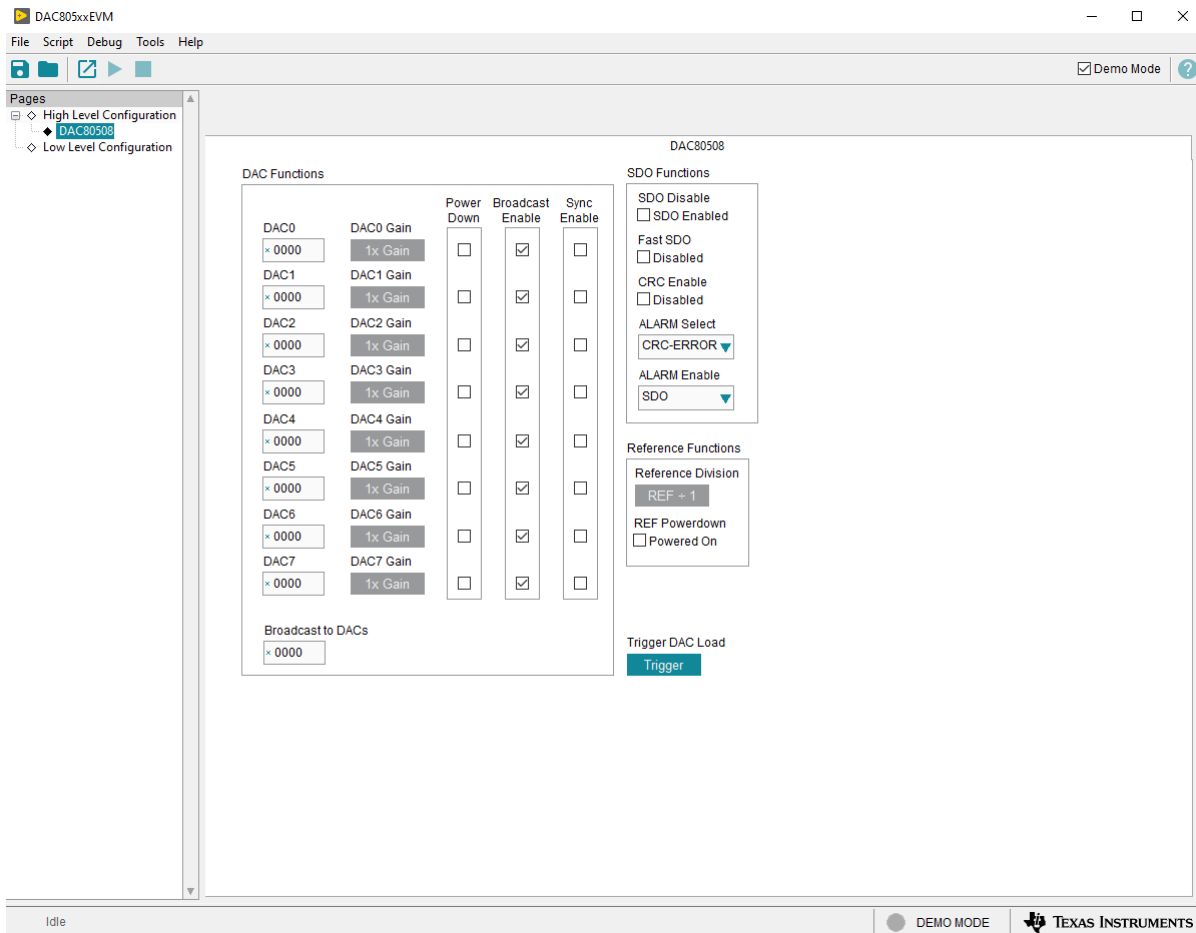


图 3-10. “High Level Configuration” 页面的 “DAC80508” 选项卡

4 硬件设计文件

4.1 原理图

图 4-1 至图 4-2 显示了 DAC80508-04EVM 原理图。

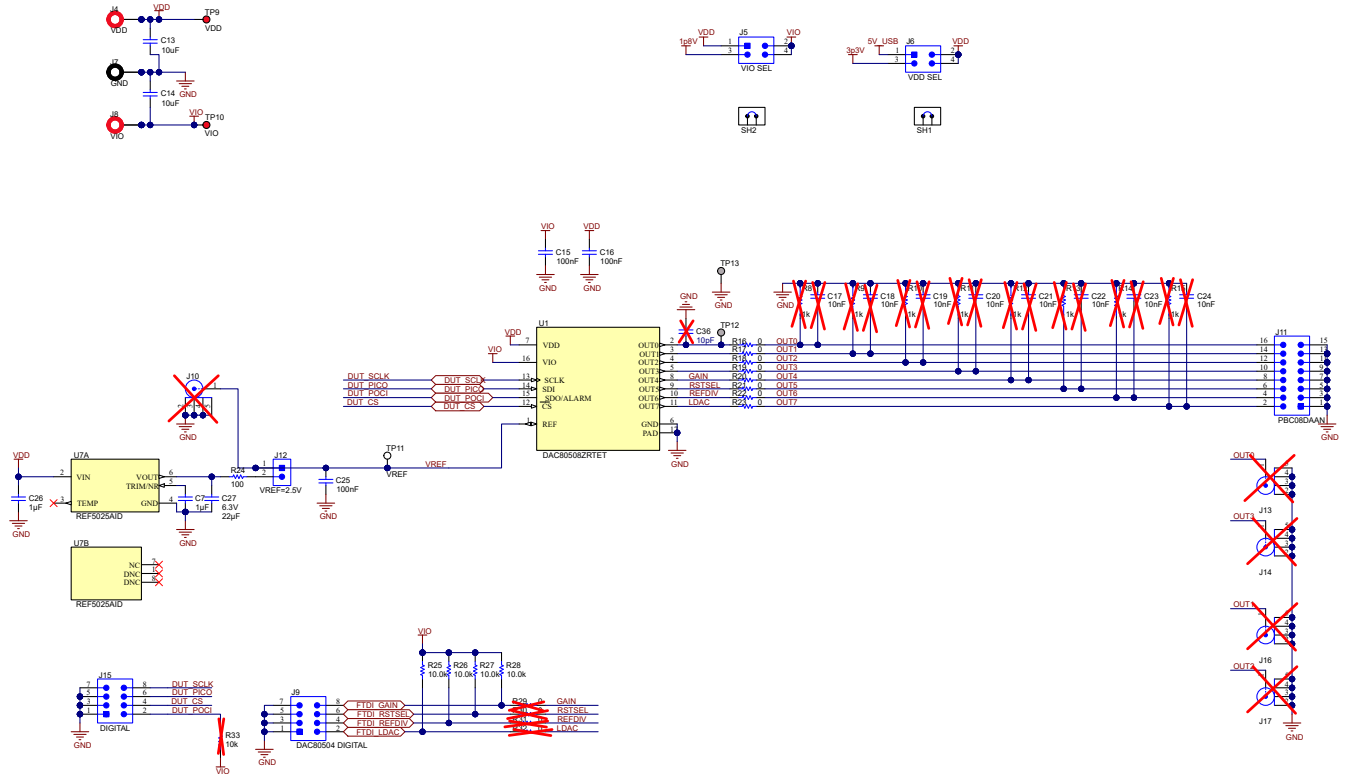


图 4-1. DAC80508-04EVM DUT 原理图

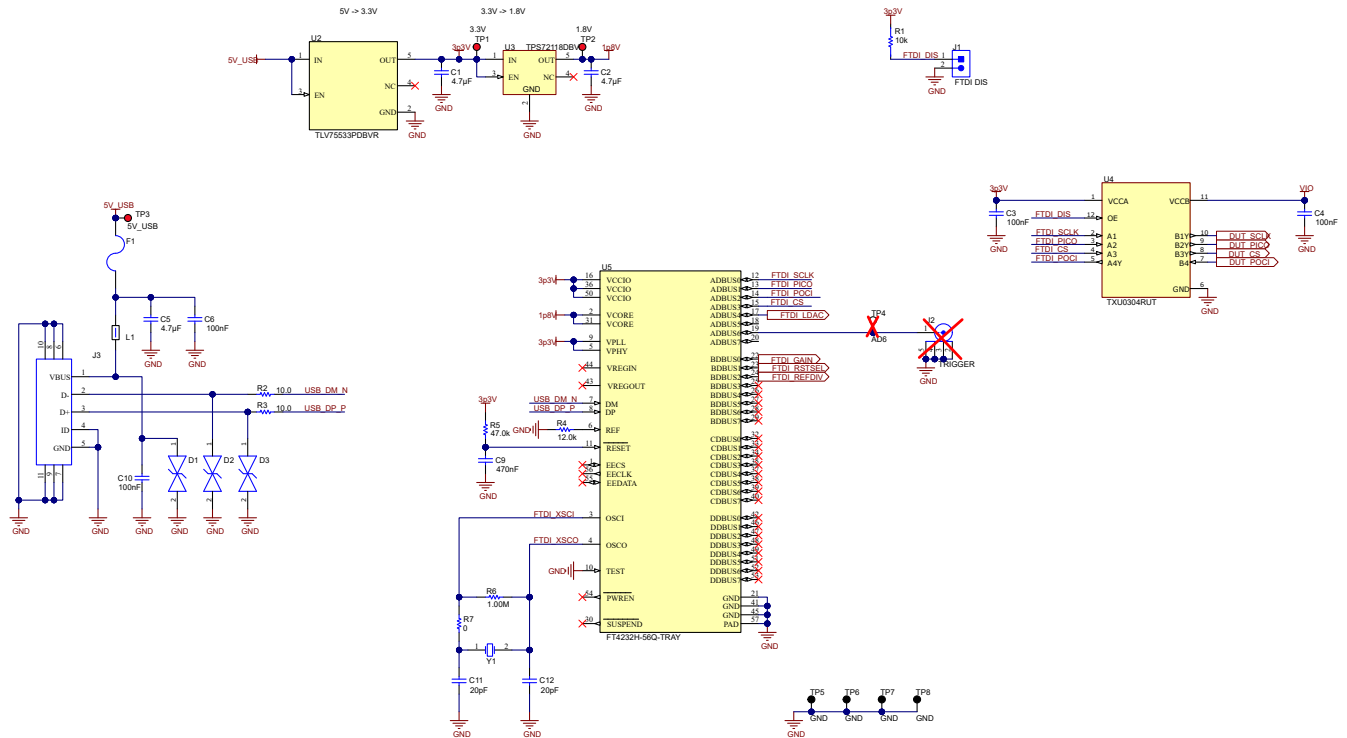


图 4-2. DAC80508-04EVM FTDI 原理图

4.2 PCB 布局

图 4-3 至图 4-6 显示了 DAC80508-04EVM 的电路板布局布线。

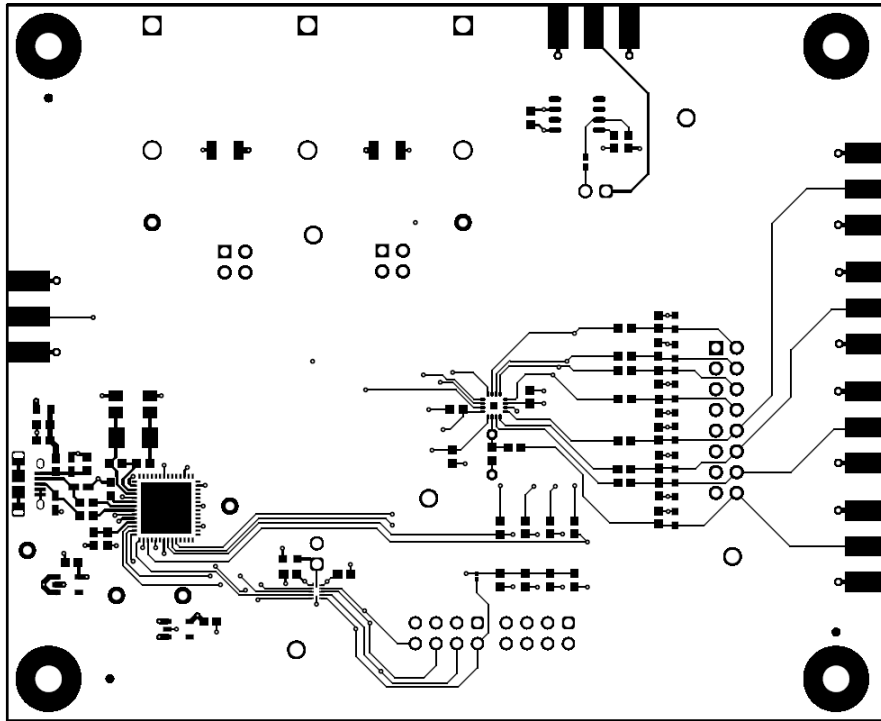


图 4-3. DAC80508-04EVM PCB 顶层布局

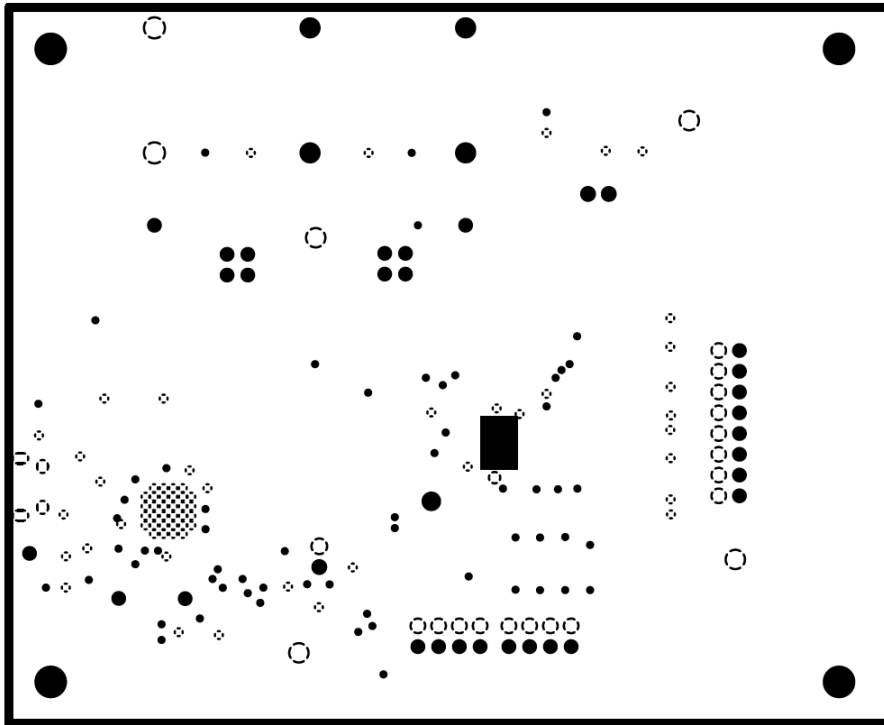


图 4-4. DAC80508-04EVM PCB 中层 1 布局 (接地平面)

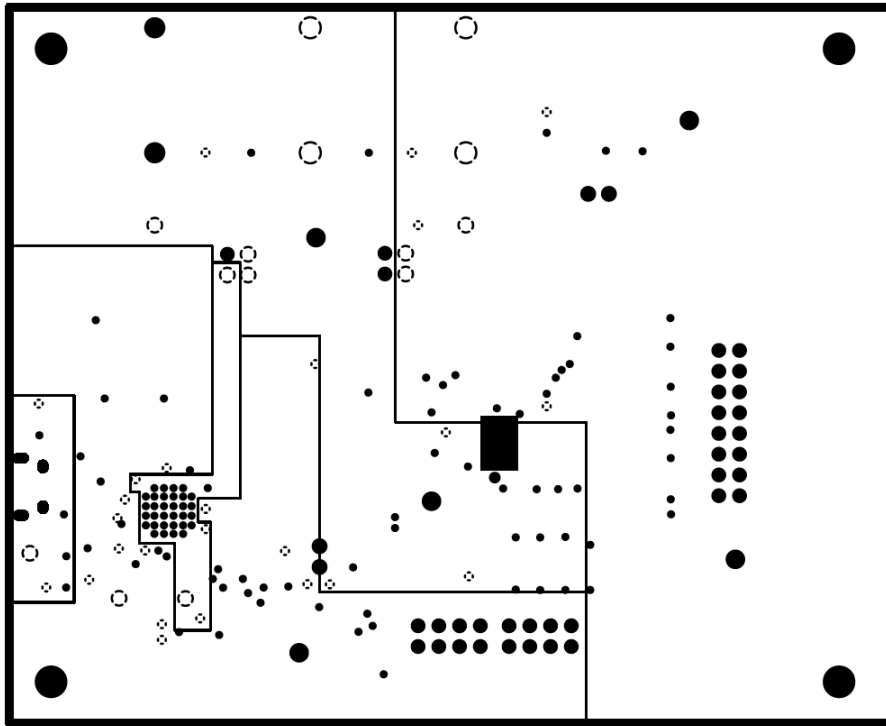


图 4-5. DAC80508-04EVM PCB 中层 2 布局 (电源平面)

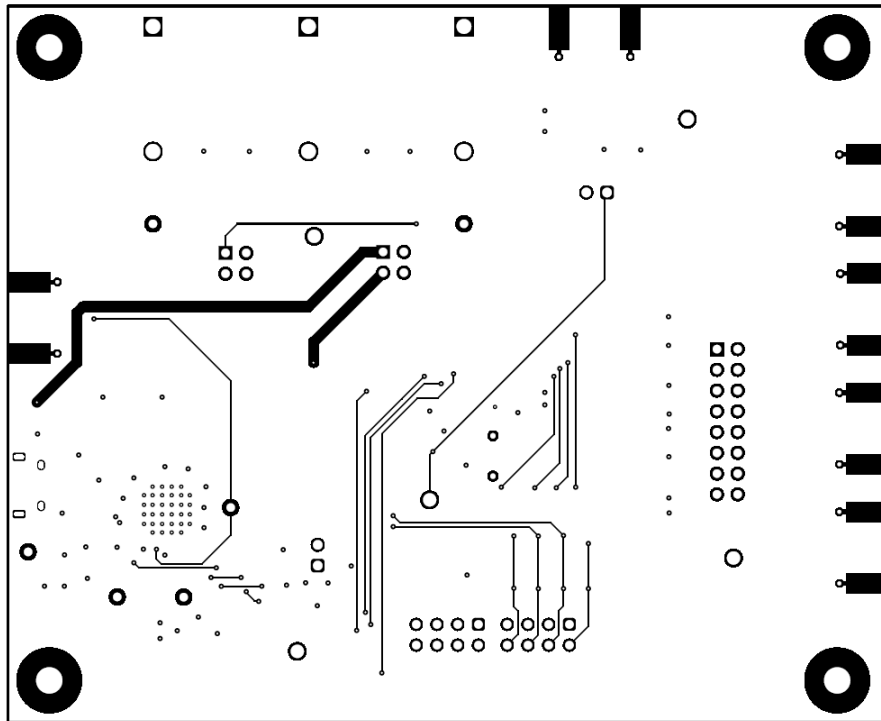


图 4-6. DAC80508-04EVM PCB 底层布局

4.3 物料清单

表 4-1 列出了 DAC80508-04EVM BOM。

表 4-1. DAC80508-04EVM 物料清单

位号	数量	值	说明	封装参考	器件型号	制造商
C1、C2、C5	3	4.7 μ F	电容, 陶瓷, 4.7 μ F, 16V, +/-10%, X7R, 0603	0603	GRM188Z71C475KE21D	MuRata
C3、C4、C6、C10、C15、C16、C25	7	0.1 μ F	电容, 陶瓷, 0.1 μ F, 50V, +/-10%, X7R, AEC-Q200 0级, 0603	0603	06035C104K4Z4A	AVX
C7、C26	2	1 μ F	电容, 陶瓷, 1 μ F, 25V, +/-20%, X7R, AEC-Q200 1级, 0603	0603	CGA3E1X7R1E105M080AC	TDK
C9	1	0.47 μ F	电容, 陶瓷, 0.47 μ F, 25V, +/-10%, X7R, 0603	0603	GRM188R71E474KA12D	MuRata
C11、C12	2	20pF	电容, 陶瓷, 20pF, 100V, +/-5%, C0G/NP0, 0805	0805	08051A200JAT2A	AVX
C13、C14	2	10 μ F	电容, 陶瓷, 10 μ F, 25V, +/-10%, X7R, 1210	1210	C1210C106K3RACTU	Kemet
C27	1	22 μ F	电容, 陶瓷, 22 μ F, 6.3V, +/-20%, X5R, 0603	0603	GRM186R60J226ME15D	MuRata
D1、D2、D3	3		150V (典型值) 钳位, Ipp, Tvs 二极管, 表面贴装, 0603 (公制 1608)	0603	PGB1010603MRHF	Littelfuse Inc
F1	1		保险丝, 0.5A, 50VDC, SMD	0603	SF-0603F050-2	Bourns
H1、H2、H3、H4	4		机械螺钉, 圆头, #4-40 x 1/4, 尼龙, 飞利浦盘形头	螺钉	NY PMS 440 0025 PH	B&F Fastener Supply
H5、H6、H7、H8	4		六角螺柱, 0.5"L #4-40, 尼龙	螺柱	1902C	Keystone
J1、J12	2		接头, 2.54mm, 2x1, 金, TH	接头, 2.54mm, 2x1, TH	61300211121	Würth Elektronik
J3	1		插座, USB 2.0, Micro-USB Type B, R/A, SMT	USB-micro B USB 2.0, 0.65mm, 5 Pos, R/A, SMT	10118194-0001LF	FCI
J4、J8	2		标准香蕉插孔, 绝缘, 10A, 红色	571-0500	571-0500	DEM Manufacturing
J5、J6	2		接头, 100mil, 2x2, 金, TH	2x2 接头	TSW-102-07-G-D	Samtec
J7	1		标准香蕉插孔, 绝缘, 10A, 黑色	571-0100	571-0100	DEM Manufacturing
J9、J15	2		接头, 2.54mm, 4x2, 金, TH	接头, 2.54mm, 4x2, TH	TSW-104-08-L-D	Samtec
J11	1		接头, 100mil, 8x2, 金, TH	PBC08DAAN	PBC08DAAN	Sullins Connector Solutions
L1	1	600 Ω	铁氧体磁珠, 600 Ω (在 100MHz 时), 1A, 0603	0603	782633601	Würth Elektronik

表 4-1. DAC80508-04EVM 物料清单 (续)

位号	数量	值	说明	封装参考	器件型号	制造商
LBL1	1		热转印打印标签， 0.650" (宽) x 0.200" (高) - 10,000/卷	PCB 标签， 0.650 x 0.200 英寸	THT-14-423-10	Brady
R1	1	10k Ω	10k Ω \pm 0.1%，0.1W，1/10W 片上电阻 0603 (公制 1608)，电流检测，薄膜	0603	CRT0603-BY-1002ELF	Bourns Inc.
R2、R3	2	10 Ω	电阻，10.0 Ω ，1%，0.1W， 0603	0603	RC0603FR-0710RL	Yageo
R4	1	12.0k Ω	电阻，12.0k Ω ，1%， 0.1W，0603	0603	RC0603FR-0712KL	Yageo
R5	1	47.0k Ω	电阻，47.0k Ω ，1%， 0.1W，0603	0603	RC0603FR-0747KL	Yageo
R6	1	1.00M Ω	电阻，1.00M Ω ，1%， 0.1W，AEC-Q200 0 级， 0603	0603	RMCF0603FG1M00	Stackpole Electronics Inc
R7、R16、 R17、R18、 R19、R20、 R21、R22、 R23	9	0 Ω	电阻，0 Ω ，5%，0.1W， 0603	0603	RC0603JR-070RL	Yageo
R24	1	100 Ω	电阻，100 Ω ，1%， 0.063W，0402	0402	RC0402FR-07100RL	Yageo America
R25，R26， R27，R28	4	10.0k Ω	电阻，10.0k Ω ，1%， 0.1W，0603	0603	M55342K12B10E0T	TT Electronics/IRC
SH1，SH2	2		分流器，100mil，镀金，黑色	分流器，2 位， 100mil	881545-2	TE Connectivity
TP1、TP2、 TP3、TP9、 TP10	5		测试点，微型，红色，TH	红色微型测试点	5000	Keystone、 Keystone Electronics
TP5、TP6、 TP7、TP8	4		测试点，多用途，黑色，TH	黑色多用途测试点	5011	Keystone Electronics
TP11	1		测试点，紧凑型，白色，TH	白色紧凑型测试点	5007	Keystone Electronics
U1	1		具有内部基准的八通道 16 位 SPI 电压输出 DAC， RTE0016D (WQFN-16)	RTE0016D	DAC80508ZRTET	德州仪器 (TI)
U2	1		500mA 低 IQ 小型低压降稳 压器，DBV0005A (SOT-23-5)	DBV0005A	TLV75533PDBVR	德州仪器 (TI)
U3	1		单路输出低输入电压要求 LDO，150mA，固定 1.8V 输 出，1.8 至 5.5V 输入，具有 低 IQ，5 引脚 SOT-23 (DBV)，-40 至 125°C，绿色 环保 (符合 RoHS 标准，无 铈/溴)	DBV0005A	TPS72118DBVR	德州仪器 (TI)

表 4-1. DAC80508-04EVM 物料清单 (续)

位号	数量	值	说明	封装参考	器件型号	制造商
U4	1		具有施密特触发输入和三态输出的汽车类 4 位定向电压电平转换器	UQFN12	TXU0304RUT	德州仪器 (TI)
U5	1		Future Technology Devices International Ltd FT4232H 四路高速 USB 转通用 UART/MPSSE IC, VQFN-56	VQFN-56	FT4232H-56Q-TRAY	FTDI
U7	1		低噪声, 极低温漂, 精密电压基准, -40°C 至 125°C, 8 引脚 SOIC (D), 绿色 (RoHS, 无镉/溴)	D0008A	REF5025AID	德州仪器 (TI)
Y1	1		晶振, 12MHz, 18pF, SMD	ABM3	ABM3-12.000MHZ-B2-T	Abracon Corporation
C17、C18、C19、C20、C21、C22、C23、C24	0			0603		
C36	0			0603		
J2、J10、J13、J14、J16、J17	0		连接器, 末端发射 SMA, 50Ω, SMT	末端发射 SMA	142-0701-801	Cinch Connectivity
R8、R9、R10、R11、R12、R13、R14、R15	0			0603		
R29, R30, R31, R32	0	0 Ω		0603	RC0603JR-070RL	Yageo
R33	0	10k Ω	电阻, 10k Ω, 5%, 0.05W, 0201	0201	RC0201JS-7D10KL	Yageo America

5 其他信息

商标

LabVIEW™ is a trademark of National Instruments Corporation.

Windows® is a registered trademark of Microsoft Corporation.

所有商标均为其各自所有者的财产。

6 相关文档

表 6-1 中的文档提供了有关组装 DAC80508-04EVM 中所用德州仪器 (TI) 集成电路的信息。本用户指南可从 TI 网站上获得，文献编号为 SLAU920。附加到文献编号的任何字母对应于撰写本文档时已有的最新文档修订版。较新的修订版可从 TI 网站 www.ti.com 获得，也可以致电德州仪器 (TI) 文献响应中心 (电话为 (800) 477-8924) 或产品信息中心 (电话为 (972) 644-5580)。订购时，可通过文档标题或文献编号识别文档。

表 6-1. 相关器件文档

文档	文献编号
DAC80508 产品数据表	SLASEL1
DAC80504 产品数据表	SBAS871

重要声明和免责声明

TI“按原样”提供技术和可靠性数据（包括数据表）、设计资源（包括参考设计）、应用或其他设计建议、网络工具、安全信息和其他资源，不保证没有瑕疵且不做任何明示或暗示的担保，包括但不限于对适销性、某特定用途方面的适用性或不侵犯任何第三方知识产权的暗示担保。

这些资源可供使用 TI 产品进行设计的熟练开发人员使用。您将自行承担以下全部责任：(1) 针对您的应用选择合适的 TI 产品，(2) 设计、验证并测试您的应用，(3) 确保您的应用满足相应标准以及任何其他功能安全、信息安全、监管或其他要求。

这些资源如有变更，恕不另行通知。TI 授权您仅可将这些资源用于研发本资源所述的 TI 产品的应用。严禁对这些资源进行其他复制或展示。您无权使用任何其他 TI 知识产权或任何第三方知识产权。您应全额赔偿因在这些资源的使用中对 TI 及其代表造成的任何索赔、损害、成本、损失和债务，TI 对此概不负责。

TI 提供的产品受 [TI 的销售条款](#) 或 [ti.com](#) 上其他适用条款/TI 产品随附的其他适用条款的约束。TI 提供这些资源并不会扩展或以其他方式更改 TI 针对 TI 产品发布的适用的担保或担保免责声明。

TI 反对并拒绝您可能提出的任何其他或不同的条款。

邮寄地址：Texas Instruments, Post Office Box 655303, Dallas, Texas 75265

Copyright © 2023，德州仪器 (TI) 公司