

A

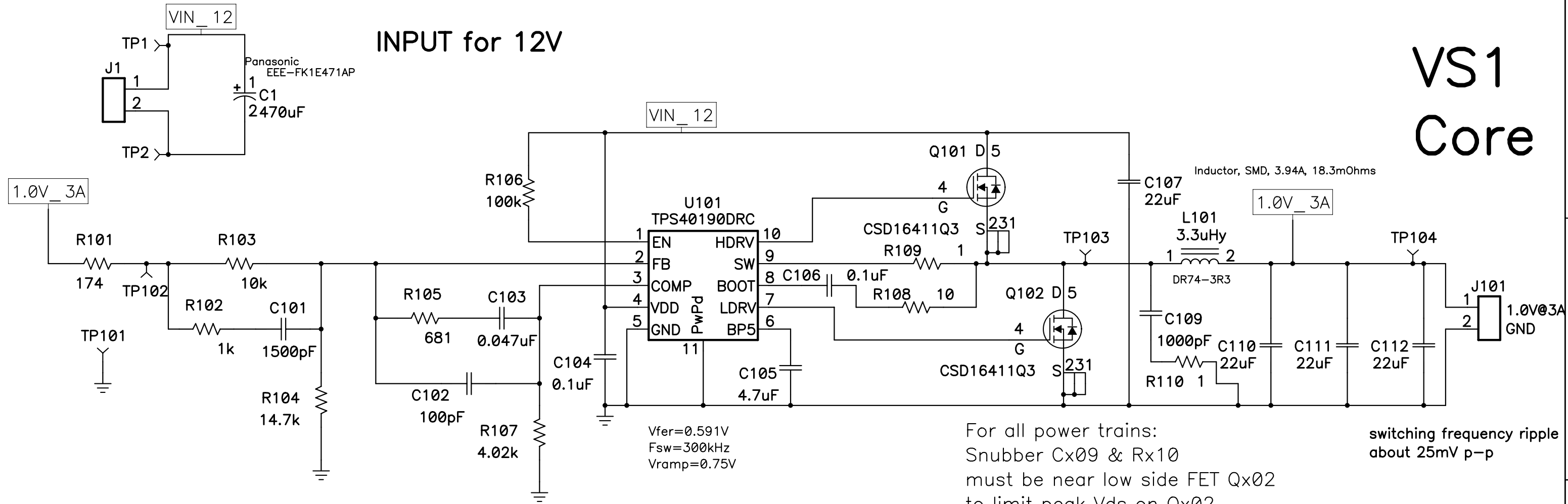
B

C

D

INPUT for 12V

VS1
Core



Vfer=0.591V
 Fsw=300kHz
 Vramp=0.75V

For all power trains:
 Snubber Cx09 & Rx10
 must be near low side FET Qx02
 to limit peak Vds on Qx02

switching frequency ripple
 about 25mV p-p

Texas Instruments

Title 8 switchers & DDR3 off 12V TPS40190		
Size B	Number PMP5018	Rev A
Date August 28, 2009	Drawn by Mandelcorn	
Filename PMP5018_REVA.SCH	Sheet 1 of 7	

1V@3A

A

B

C

D

A

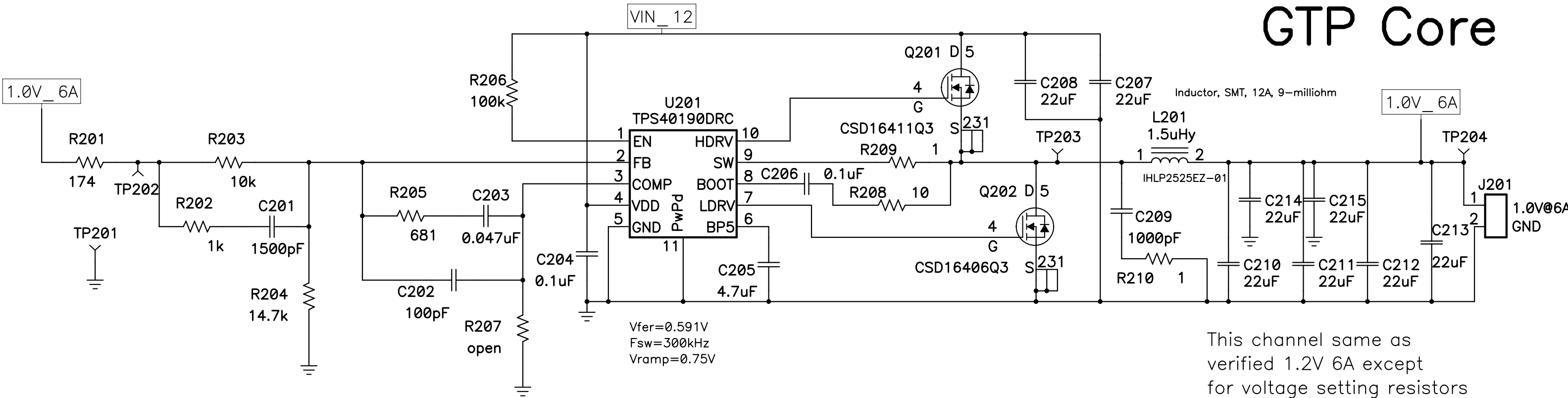
B

C

D

target 100mV p-p on input

VS2 GTP Core



This channel same as verified 1.2V 6A except for voltage setting resistors

1V@6A

Texas Instruments

Title 8 switchers & DDR3 off 12V TPS40190		
Size B	Number PMP5018	Rev A
Date August 28, 2009	Drawn by Mandelcorn	
Filename PMP5018_REVA.SCH	Sheet 2 of 7	

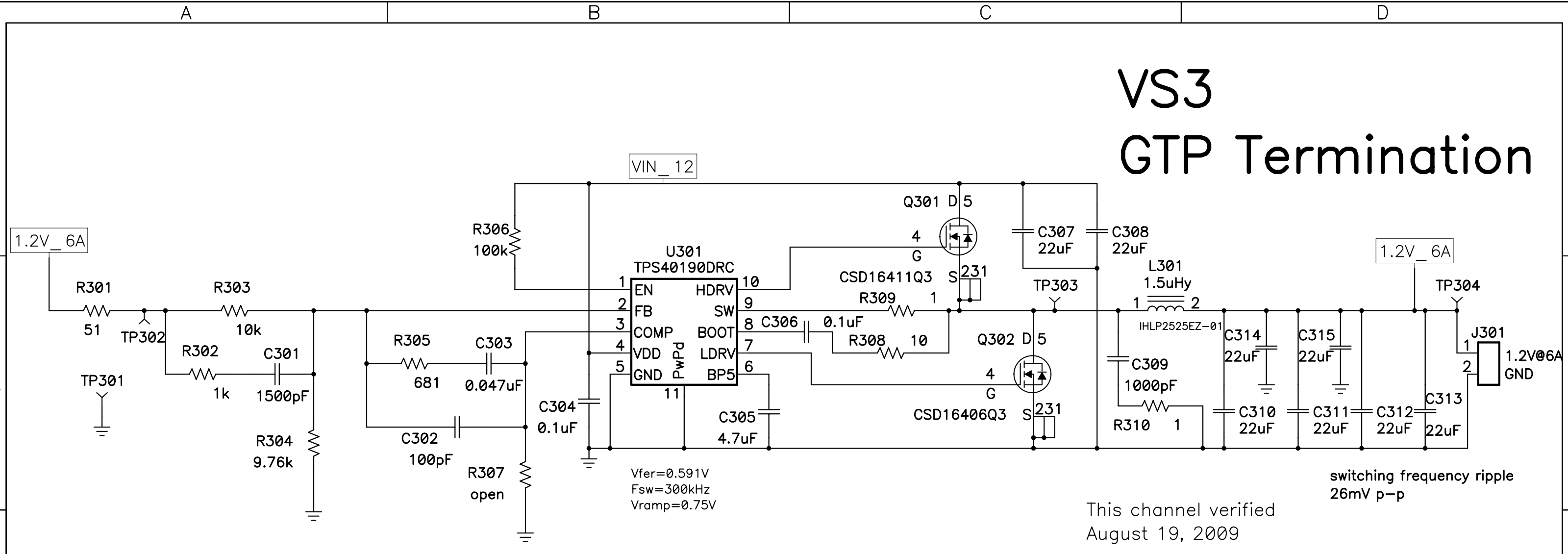
A

B

C

D

VS3 GTP Termination

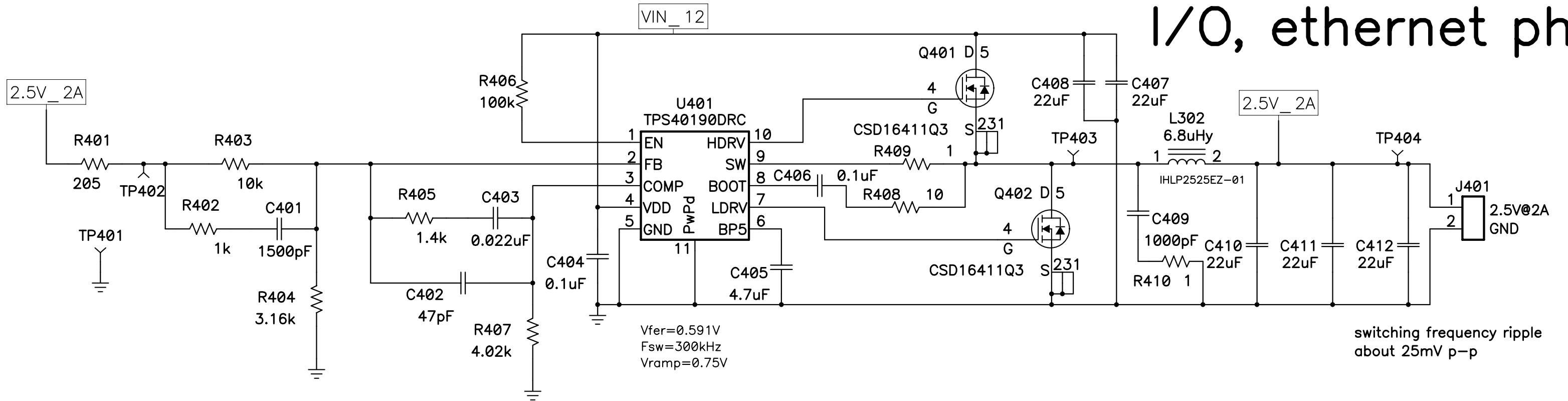


Texas Instruments

Title 8 switchers & DDR3 off 12V TPS40190		
Size B	Number PMP5018	Rev A
Date August 28, 2009	Drawn by Mandelcorn	
Filename PMP5018_REVA.SCH	Sheet 3 of 7	

1.2V@6A

VS4 I/O, ethernet phy



Texas Instruments

Title 8 switchers & DDR3 off 12V TPS40190		
Size B	Number PMP5018	Rev A
Date August 28, 2009	Drawn by Mandelcorn	
Filename PMP5018_REVA.SCH	Sheet 4 of 7	

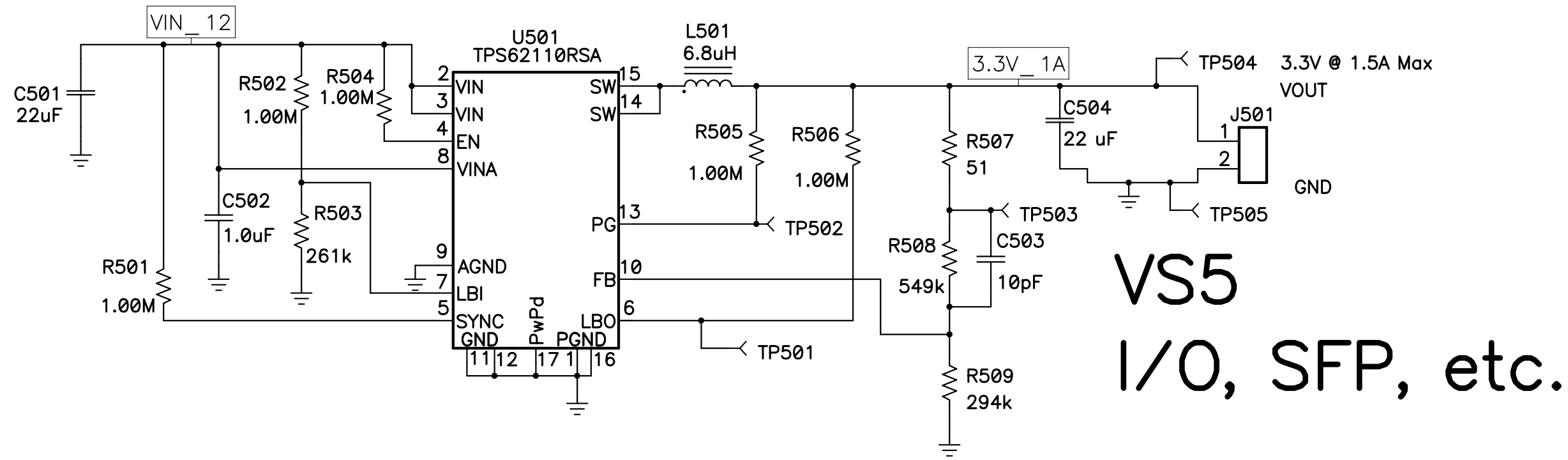
2.5V@2A

A

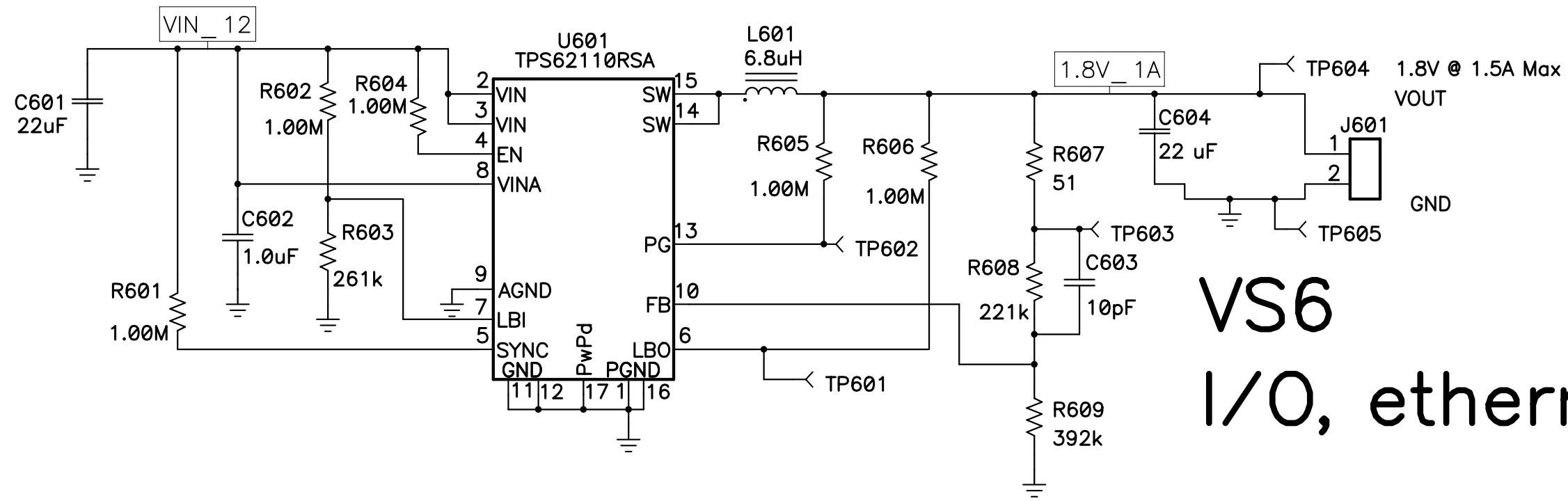
B

C

D



VS5
I/O, SFP, etc.



VS6
I/O, ethernet phy, etc.

Texas Instruments

Title 8 switchers & DDR3 off 12V TPS40190		
Size B	Number PMP5018	Rev A
Date August 28, 2009	Drawn by Mandelcorn	
Filename PMP5018_REVA.SCH	Sheet 5 of 7	

3.3V1A & 1.8V1A

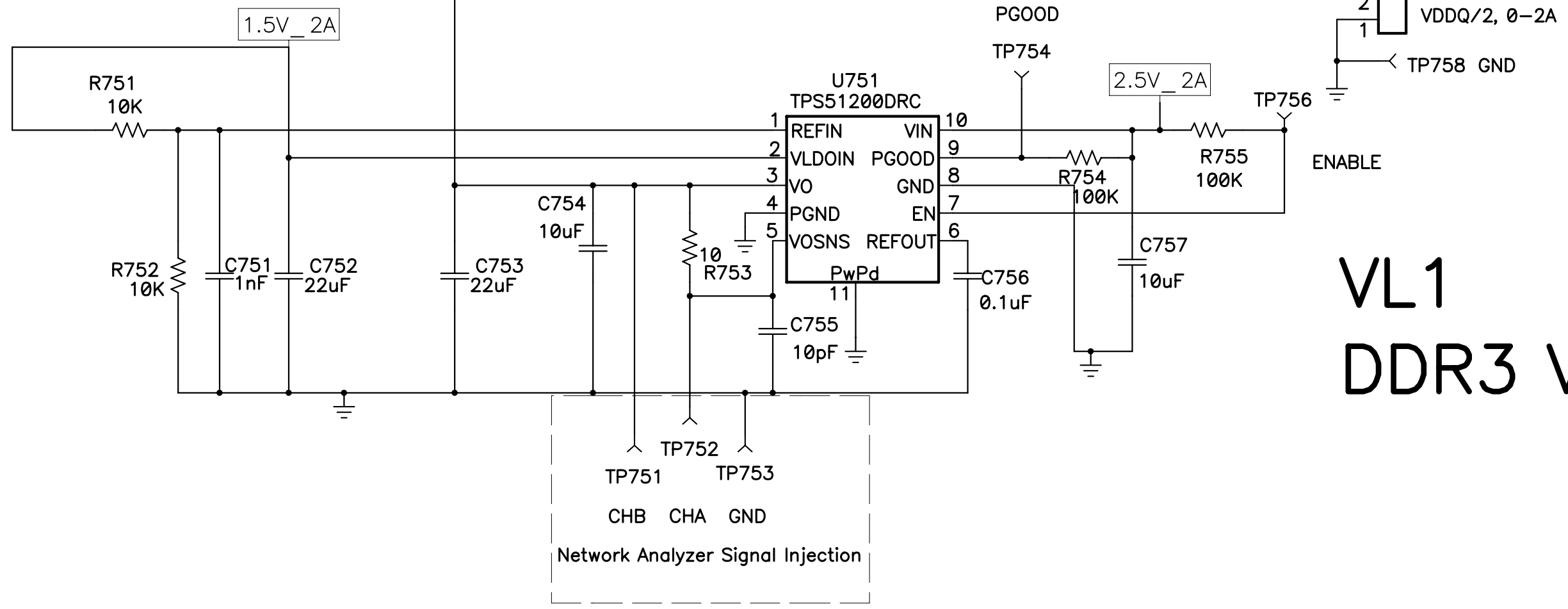
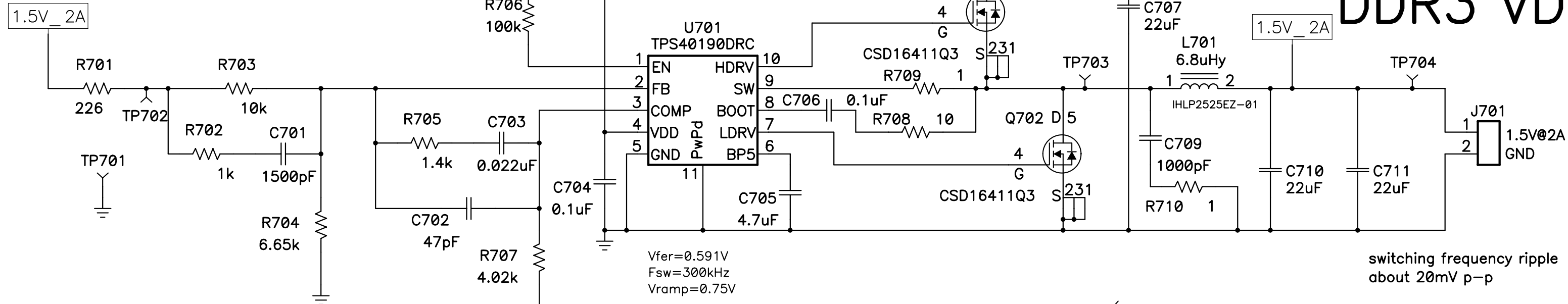
A

B

C

D

VS7 DDR3 VDD



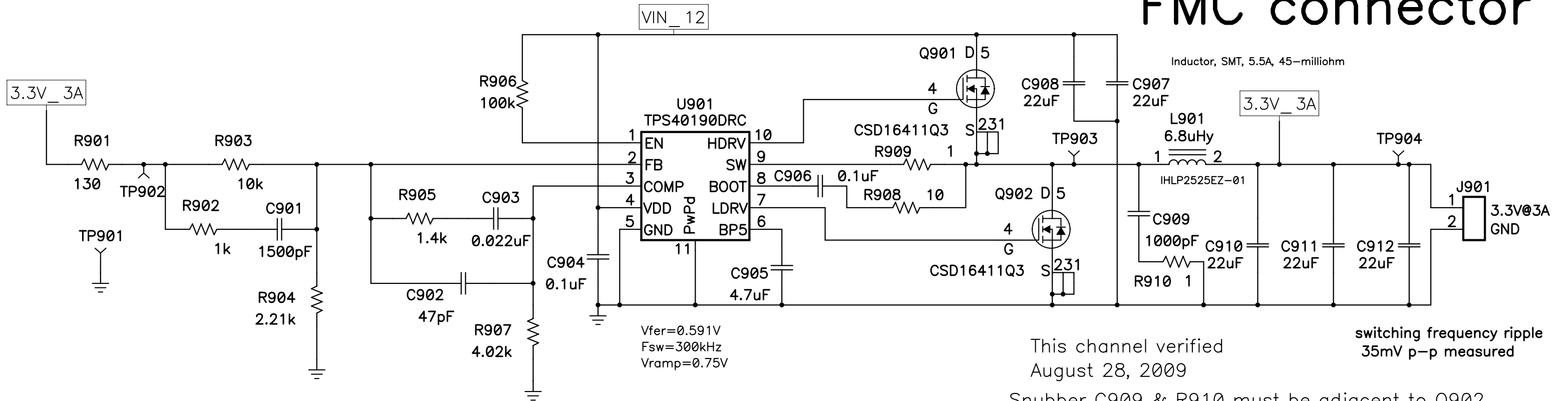
VL1 DDR3 VTT

1.5V & 0.75V 2A

Texas Instruments

Title 8 switchers & DDR3 off 12V TPS40190		
Size B	Number PMP5018	Rev A
Date August 28, 2009	Drawn by Mandelcorn	
Filename PMP5018_REVA.SCH	Sheet 6 of 7	

VS9 FMC connector



Texas Instruments

Title 8 switchers & DDR3 off 12V TPS40190		
Size B	Number PMP5018	Rev A
Date August 28, 2009	Drawn by Mandelcorn	
Filename PMP5018_REVA.SCH	Sheet 7 of 7	

3.3V@3A

重要声明

德州仪器 (TI) 及其下属子公司有权在不事先通知的情况下, 随时对所提供的产品和服务进行更正、修改、增强、改进或其它更改, 并有权随时中止提供任何产品和服务。客户在下订单前应获取最新的相关信息, 并验证这些信息是否完整且是最新的。所有产品的销售都遵循在订单确认时所提供的 TI 销售条款与条件。

TI 保证其所销售的硬件产品的性能符合 TI 标准保修的适用规范。仅在 TI 保修的范围内, 且 TI 认为有必要时才会使用测试或其它质量控制技术。除非政府做出了硬性规定, 否则没有必要对每种产品的所有参数进行测试。

TI 对应用帮助或客户产品设计不承担任何义务。客户应对其使用 TI 组件的产品和应用自行负责。为尽量减小与客户产品和应用相关的风险, 客户应提供充分的设计与操作安全措施。

TI 不对任何 TI 专利权、版权、屏蔽作品权或其它与使用了 TI 产品或服务的组合设备、机器、流程相关的 TI 知识产权中授予的直接或隐含权限作出任何保证或解释。TI 所发布的与第三方产品或服务有关的信息, 不能构成从 TI 获得使用这些产品或服务的许可、授权、或认可。使用此类信息可能需要获得第三方的专利权或其它知识产权方面的许可, 或是 TI 的专利权或其它知识产权方面的许可。

对于 TI 的数据手册或数据表, 仅在没有对内容进行任何篡改且带有相关授权、条件、限制和声明的情况下才允许进行复制。在复制信息的过程中对内容的篡改属于非法的、欺诈性商业行为。TI 对此类篡改过的文件不承担任何责任。

在转售 TI 产品或服务时, 如果存在对产品或服务参数的虚假陈述, 则会失去相关 TI 产品或服务的明示或暗示授权, 且这是非法的、欺诈性商业行为。TI 对此类虚假陈述不承担任何责任。

可访问以下 URL 地址以获取有关其它 TI 产品和应用解决方案的信息:

产品

放大器	http://www.ti.com.cn/amplifiers
数据转换器	http://www.ti.com.cn/dataconverters
DSP	http://www.ti.com.cn/dsp
接口	http://www.ti.com.cn/interface
逻辑	http://www.ti.com.cn/logic
电源管理	http://www.ti.com.cn/power
微控制器	http://www.ti.com.cn/microcontrollers

应用

音频	http://www.ti.com.cn/audio
汽车	http://www.ti.com.cn/automotive
宽带	http://www.ti.com.cn/broadband
数字控制	http://www.ti.com.cn/control
光纤网络	http://www.ti.com.cn/opticalnetwork
安全	http://www.ti.com.cn/security
电话	http://www.ti.com.cn/telecom
视频与成像	http://www.ti.com.cn/video
无线	http://www.ti.com.cn/wireless

邮寄地址: Texas Instruments, Post Office Box 655303, Dallas, Texas 75265
Copyright © 2006, Texas Instruments Incorporated