



摘要

本应用手册可协助您从 Microchip 的 8 位 AVR® MCU 平台迁移至德州仪器 (TI) 的 Arm® Cortex®-M0+ MSPM0 MCU 生态系统。本指南介绍了 MSPM0 开发和工具生态系统、内核架构、外设注意事项以及软件开发套件。目的是突出两个系列之间的差异，并利用现有的 Microchip AVR® 生态系统知识快速提升 MSPM0 系列 MCU 的性能。

内容

1 MSPM0 产品系列概述	3
1.1 简介	3
1.2 Microchip AVR ATmega 和 ATiny MCU 与 MSPM0 的产品系列比较	3
2 生态系统和迁移	4
2.1 软件生态系统比较	4
2.2 硬件生态系统	5
2.3 调试工具	6
2.4 迁移过程	7
2.5 迁移和移植示例	8
3 内核架构比较	14
3.1 CPU	14
3.2 嵌入式存储器比较	15
3.3 上电和复位总结 and 比较	16
3.4 时钟总结和比较	19
3.5 MSPM0 工作模式总结和比较	20
3.6 中断和事件比较	22
3.7 调试和编程比较	24
4 数字外设比较	25
4.1 通用 I/O (GPIO、IOMUX)	25
4.2 通用异步接收器/发送器 (UART)	26
4.3 串行外设接口 (SPI)	27
4.4 I2C	28
4.5 计时器 (TIMGx、TIMAx)	29
4.6 窗口化看门狗计时器 (WWDT)	29
4.7 实时时钟 (RTC)	30
5 模拟外设比较	30
5.1 模数转换器 (ADC)	30
5.2 比较器 (COMP)	32
5.3 数模转换器 (DAC)	33
5.4 运算放大器 (OPA)	34
5.5 电压基准 (VREF)	35
6 参考资料	35
7 修订历史记录	35

插图清单

图 2-1. MSPM0 SysConfig	5
图 2-2. LP-MSPM0G3507 LaunchPad 开发套件	6
图 2-3. MSPM0 调试	7
图 2-4. MSPM0 迁移流程图	7
图 2-5. Code Composer Studio IDE	8

图 2-6. uart_echo_interrupts_standby.....	10
图 2-7. Sysconfig UART 选项卡.....	11
图 2-8. Sysconfig GPIO 选项卡.....	11
图 2-9. uart_echo_interrupts_standby.c.....	12
图 2-10. 逻辑分析仪捕获结果.....	13
图 2-11. 串行终端.....	13
图 3-1. MSPM0 复位级别.....	18
图 3-2. 通用事件路由.....	23

表格清单

表 1-1. MSPM0 与 Microchip 8 位 AVR MCU 比较.....	3
表 2-1. 与 Microchip 软件工具等效的 MSPM0 软件工具.....	4
表 2-2. MSPM0 支持的 IDE.....	4
表 3-1. CPU 功能集比较.....	14
表 3-2. 闪存功能比较.....	15
表 3-3. SRAM 功能比较.....	16
表 3-4. 上电比较.....	16
表 3-5. ATmega 和 ATtiny 器件中的复位类型.....	17
表 3-6. 复位域比较.....	17
表 3-7. 振荡器比较.....	19
表 3-8. 时钟比较.....	19
表 3-9. 外设时钟源.....	19
表 3-10. Microchip 8 位 AVR 与 MSPM0 器件的工作模式比较.....	20
表 3-11. 中断比较.....	22
表 3-12. 编程/调试接口特性比较.....	24
表 3-13. BSL 功能比较.....	24
表 4-1. GPIO 功能比较.....	25
表 4-2. UART 功能集比较.....	26
表 4-3. SPI 功能比较.....	27
表 4-4. I2C 功能比较.....	28
表 4-5. 计时器功能比较.....	29
表 4-6. WWDTC 命名.....	29
表 4-7. WDT 功能比较.....	29
表 4-8. RTC 功能比较.....	30
表 5-1. 功能集比较.....	30
表 5-2. 转换模式.....	31
表 5-3. COMP 功能集比较.....	32
表 5-4. DAC 功能集比较.....	33
表 5-5. MSPM0 OPA 功能集.....	34
表 5-6. 功能集比较.....	35

商标

MSP430™, TI E2E™, Code Composer Studio™, LaunchPad™, EnergyTrace™, and BoosterPack™ are trademarks of Texas Instruments.

Arm® and Cortex® are registered trademarks of Arm Limited (or its subsidiaries) in the US and/or elsewhere.

所有商标均为其各自所有者的财产。

1 MSPM0 产品系列概述

1.1 简介

MSP430™ MCU 是 TI 的经典微控制器，已有近 30 年的历史。最新一代推出了 MSPM0 系列。MSPM0 微控制器 (MCU) 是 MSP 高度集成的超低功耗 32 位 MCU 系列的一员，基于增强型 Arm® Cortex®-M0+ 32 位内核平台。这些成本优化型 MCU 提供高性能模拟外设集成，支持扩展的工作温度范围并提供小尺寸封装。TI MSPM0 系列低功耗 MCU 包含具有不同模拟和数字集成度的器件，使工程师能够找到满足其工程需求的 MCU。MSPM0 MCU 系列将 Arm Cortex-M0+ 平台与超低功耗系统架构相结合，使系统设计人员能够在降低能耗的同时提高性能。

MSPM0 MCU 是 Microchip 8 位 AVR MCU 的替代产品，具有很强的竞争力。本应用手册通过比较器件功能和生态系统，有助于完成从这些 Microchip MCU 到 TI MSPM0 MCU 的迁移。

1.2 Microchip AVR ATmega 和 ATiny MCU 与 MSPM0 的产品系列比较

表 1-1. MSPM0 与 Microchip 8 位 AVR MCU 比较

	Microchip ATmega 169A/ 329A 系列	Microchip ATmega 48/88/168 系列	Microchip ATtiny 42x/82x 系列	MSPM0Gx 系列	MSPM0Lx 系列	MSPM0Cx 系列
内核/频率	AVR RISC 16MHz/20MHz	AVR RISC 20MHz	AVR RISC 20MHz	CM0+/ 32MHz-80MHz	CM0+/32MHz	CM0+ / 24-32MHz
电源电压	1.8V 至 5.5V	1.8V 至 5.5V	1.8V 至 5.5V	1.62V 至 3.6V	1.62V 至 3.6V	1.62V 至 3.6V
温度	-40°C 至 85°C	-40°C 至 85°C	-40°C 至 85°C	-40°C 至 125°C	-40°C 至 125°C	-40°C 至 125°C
存储器	64KB 至 16KB	16KB 至 4KB	8KB 至 4KB	512KB 至 32KB	256KB 至 8KB	64KB 至 8KB
RAM	高达 4 KB	高达 1 KB	高达 1 KB	高达 128 KB	高达 32 KB	高达 8 KB
EEPROM	高达 2 KB	高达 512B	128B	如果器件小于 32KB 闪存，则仿 真容量高达 32KB 或整个闪存	如果器件小于 32KB 闪存，则仿 真容量高达 32KB 或整个闪存	如果器件小于 32KB 闪存，则仿 真容量高达 32KB 或整个闪存
GPIO (最大值)	54/69	23	12	高达 94	高达 73	高达 45
模拟	1 个 15ksps、10 位 ADC 1 个比较器	1 个 15ksps、10 位 ADC 1 个比较器	1 个 375ksps、12 位 ADC 1 个比较器	2 个 4Msps、12 位 ADC 3 个高速比较器 2 个运算放大器 1 个通用放大器 1 个 12 位 DAC	1 个 1.68Msps、 12 位 ADC 1 个高速比较器 1 个通用放大器 2 个运算放大器	1 个 1.68Msps、 12 位 ADC 1 个高速比较器
通信 (最大值)	1 个 SPI 1 个 I2C 1 个 UART	1 个 SPI 1 个 I2C 1 个 UART	1 个 SPI 1 个 I2C 2 个 UART	3 个 SPI 3 个 I2C Fast+ 7 个 UART 2 个 UART -LIN 2 个 CAN-FD	2 个 SPI 3 个 I2C Fast+ 5 个 UART 2 个 UART (LIN)	1 个 SPI 2 个 I2C Fast+ 3 个 UART 1 个 UART (LIN)
计时器	2 个 8 位 1 个 16 位	2 个 8 位 1 个 16 位	1 个 16 位 Type A 2 个 16 位 Type B	6 个 16 位、 1 个 32 位	4 个 16 位、 1 个 32 位	4 x 16bit
高级计时器	否	否	否	2 个 16 位高级	1 个 16 位高级	1 个 16 位高级
硬件加速器	硬件 2 周期乘法器	硬件 2 周期乘法器	硬件 2 周期乘法器	MATHACL	不适用	不适用
安全性	否	否	CRC	CRC、TRNG、 AES256	CRC、TRNG、 AES256	CRC
低功耗	有效：250µA/MHz 待机 15µA	有效：281µA/MHz 待机 2.5µA	有效：455µA/MHz 待机 0.7µA	有效：123µA/MHz 待机：1.7µA	有效：106µA/MHz 待机：1.1µA	有效：100µA/MHz 待机：2.5µA

2 生态系统和迁移

MSPM0 MCU 由广泛的硬件和软件生态系统提供支持，随附参考设计和代码示例，便于您快速开始设计。MSPM0 MCU 还具有在线资源、MSP Academy 培训支持和 [TI E2E™ 支持论坛](#) 提供的在线支持。

2.1 软件生态系统比较

表 2-1. 与 Microchip 软件工具等效的 MSPM0 软件工具

	Microchip	MSPM0
IDE	MPLAB X IDE	Code Composer Studio™ IDE
软件配置	MPLAB 代码配置	SysConfig ZeroCode
独立编程	MPLAB IPE	UniFlash
显示/演示 GUI 编辑器	MPLAV Garniby 图形编辑器	GuiComposer

2.1.1 MSPM0 软件开发套件 (MSPM0 SDK)

MSPM0 SDK 提供软件 API、示例、文档和库，可帮助工程师在德州仪器 (TI) MSPM0+ 微控制器器件上快速开发应用程序。提供了各种示例来展示如何在每个受支持的器件上使用各功能区，这些示例可用作您开发自己的工程的起点。此外，MSPM0 SDK 中还包含交互式 MSP Academy 培训，以提供引导式学习路径。

示例文件夹分为 RTOS 和非 RTOS 子文件夹。这些文件夹包含每个 LaunchPad™ 开发套件的示例，并且按类别有序分类，例如较低级别的 DriverLib 示例、较高级别的 TI 驱动程序示例以及 GUI Composer、LIN、IQMath 等中间件示例等等。有关详细信息，请参阅 [MSPM0 SDK 用户指南](#)。

2.1.2 MPLAB X IDE 与 Code Composer Studio IDE (CCS)

[Code Composer Studio™ Theia IDE \(CCS\)](#) 是与 Microchip MPLAB X IDE 等效的 TI 产品。CCS 是一款基于 Eclipse 的免费 IDE，支持 TI 的微控制器 (MCU) 和嵌入式处理器产品系列。CCS 包含一整套用于开发和调试嵌入式应用程序的工具，其中包含优化的 C/C++ 编译器、源代码编辑器、工程构建环境、调试器、性能评测工具和许多其他功能。CCS 可作为桌面或基于云的 IDE 提供。

CCS 集成了 SysConfig 的 MSPM0 器件配置和自动代码生成功能，并在集成式 TI Resource explorer 中集成了 MSPM0 代码示例和 Academy 培训。CCS 提供一体式开发工具体验。

除 CCS 之外，[表 2-2](#) 中列出的业界通用 IDE 也支持 MSPM0 器件。

表 2-2. MSPM0 支持的 IDE

IDE	MSPM0
CCS	✓
IAR	✓
Keil	✓

2.1.3 MPLAB 代码配置器与 SysConfig

SysConfig 是一个直观而全面的图形实用程序集合，用于配置引脚、外设、无线电、子系统和其他组件。它是与 Microchips MPLAB 代码配置器等效的 TI 产品。SysConfig 可帮助您直观地管理、发现和解决冲突，以便您有更多时间创建差异化应用程序。该工具的输出包括 C 头文件和代码文件，这些文件可与 MSPM0 SDK 示例配合使用，或用于配置定制软件。SysConfig 集成在 CCS 中，但也可以用作独立的程序。

有关详细信息，请参阅 [MSPM0 SysConfig 指南](#)。

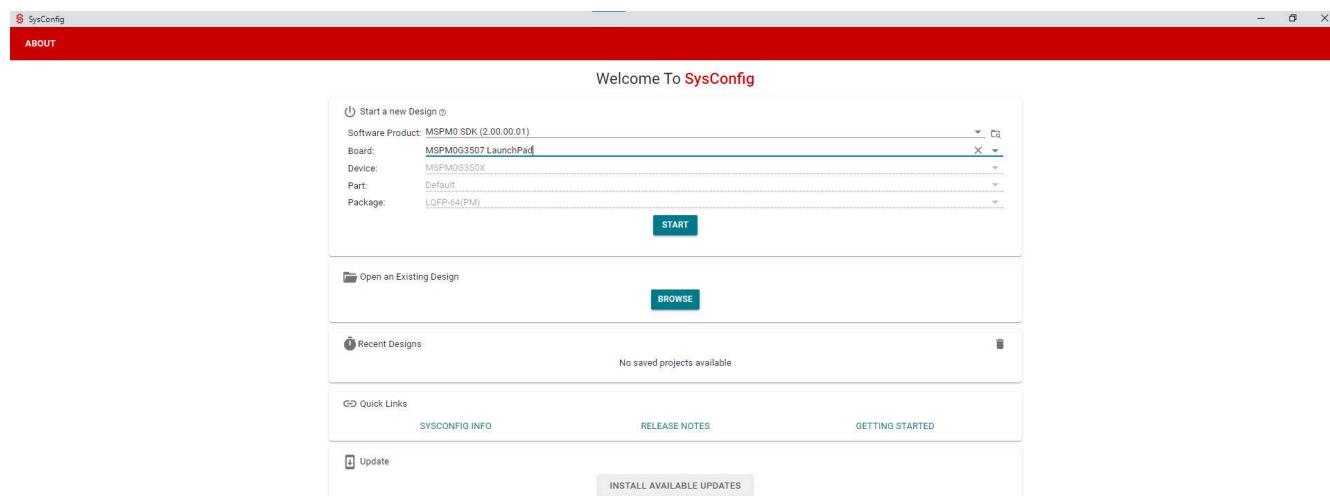


图 2-1. MSPM0 SysConfig

2.2 硬件生态系统

LaunchPad 开发套件是适用于 MSPM0 的唯一评估模块。LaunchPad 套件是易于使用的 EVM，其中包含在 MSPM0 上开始开发所需的一切内容。这包括一个板载调试探针，用于使用 EnergyTrace™ 技术进行编程、调试和测量功耗。MSPM0 LaunchPad 套件还具有板载按钮、LED 和温度传感器以及其他电路。40 引脚 BoosterPack™ 插件模块接头简化了快速原型设计，支持市面上的多种 BoosterPack 插件模块。您可快速添加无线连接、图形显示、环境检测等功能。

- [LP-MSPM0G3507 LaunchPad 开发套件](#)
- [LP-MSPM0L1306 LaunchPad 开发套件](#)
- [LP-MSPM0C1104 Launchpad 开发套件](#)

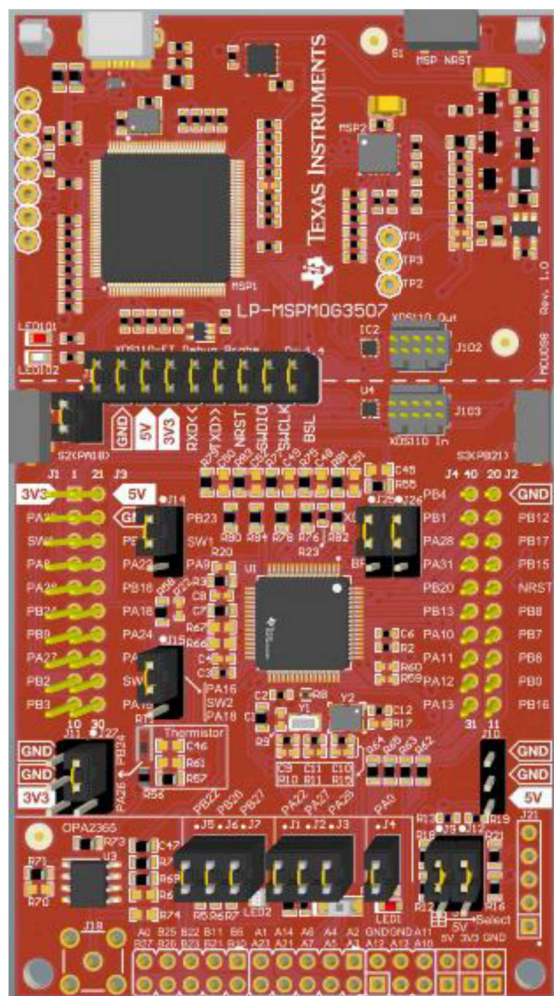


图 2-2. LP-MSPM0G3507 LaunchPad 开发套件

2.3 调试工具

调试子系统 (DEBUGSS) 将串行线调试 (SWD) 两线制物理接口连接到器件内的多个调试功能。MSPM0 器件支持调试处理器执行情况、器件状态和电源状态 (使用 EnergyTrace 技术)。图 2-3 显示了调试器的连接。

MSPM0 支持用于标准串行线调试的 XDS110 和 J-Link 调试器。

德州仪器 (TI) XDS110 专为 TI 嵌入式处理器而设计。XDS110 通过 TI 20 引脚连接器 (带有用于 TI 14 引脚以及 Arm 10 引脚和 Arm 20 引脚的多个适配器) 连接到目标板, 并通过 USB2.0 高速 (480Mbps) 连接到主机 PC。它在单个壳体中支持更广泛的标准 (IEEE1149.1、IEEE1149.7、SWD)。所有 XDS 调试探针都支持所有具有嵌入式跟踪缓冲器 (ETB) 的 Arm 和 DSP 处理器中的内核和系统跟踪。有关详细信息, 请参阅 [XDS110 调试探针](#)。

J-Link 调试探针是优化调试和闪存编程体验的最常见的选择。这得益于其创纪录的闪存加载程序、高达 3MiB/s 的 RAM 下载速度以及在 MCU 闪存中设置无限数量断点的能力。J-Link 还支持各种 CPU 和架构, 包括 Cortex M0+。有关详细信息, 请访问 [Segger J-Link 调试探针页面](#)。

图 2-3 展示了连接到 MSPM0 目标的 XDS110 探针的主要功能区域和接口的简要示意图。

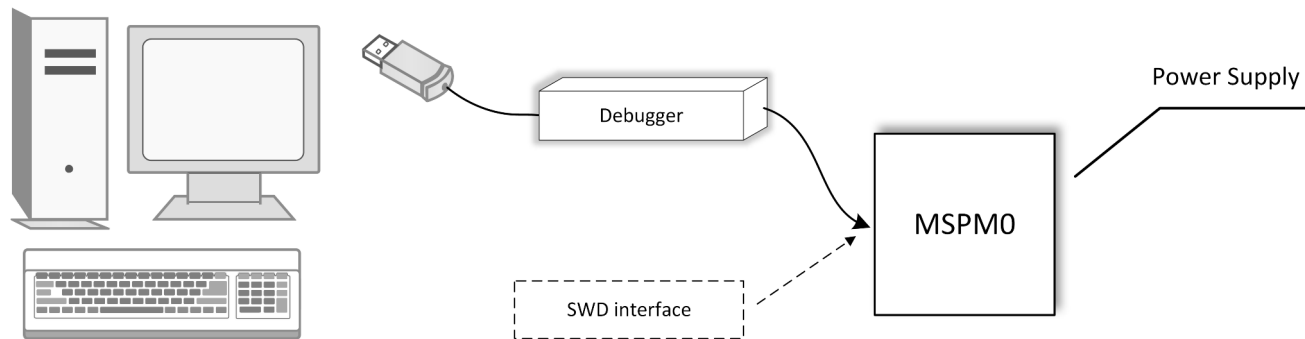


图 2-3. MSPM0 调试

2.4 迁移过程

迁移的第一步是查看产品系列并选择最佳的 MSPM0 MCU。选择 MSPM0 MCU 后，选择开发套件。开发套件包括可供购买的 LaunchPad 套件和适用于目标插座板的设计文件。TI 还提供免费的 MSPM0 软件开发套件 (SDK)，该套件在 TI Resource Explorer 中作为 [Code Composer Studio IDE](#) 桌面版和云版组件提供。可使用本应用手册的外设部分来帮助将软件从 Microchip 器件移植到 MSPM0。最后，软件移植后，使用我们的调试工具下载并调试应用程序。

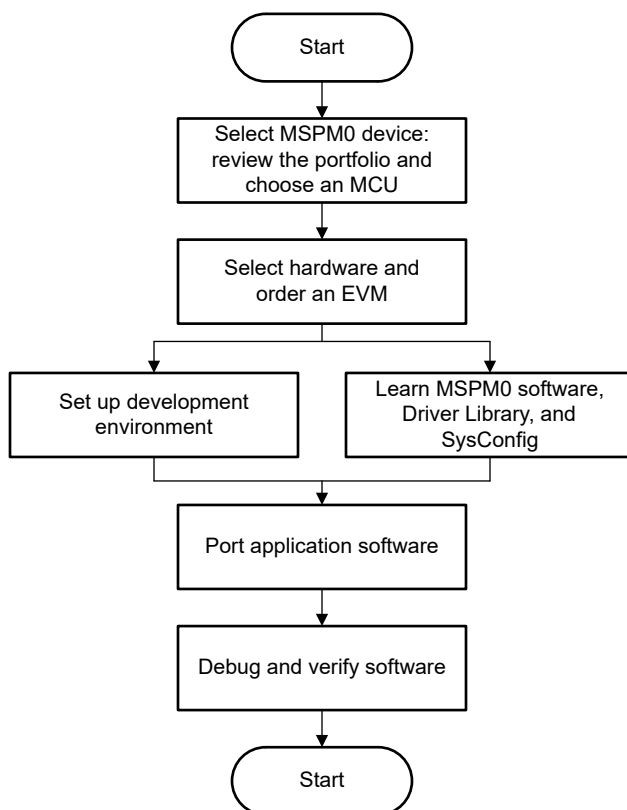


图 2-4. MSPM0 迁移流程图

2.5 迁移和移植示例

为了让您更加熟悉 TI 生态系统并更好地开始使用 MSPM0，本节说明了基本应用程序的逐步迁移过程。

为了演示从 Microchip 器件移植到 MSPM0 的过程，本说明以现有 UART 示例为起点，来介绍将基本低功耗 UART 应用程序从 Microchip 8 位器件移植到 MSPM0 器件的步骤。此示例首先介绍具有 USART 模块的 Microchip ATtiny 和 ATmega 器件的 USART 示例。

1. 选择合适的 MSPM0 MCU。

迁移的第一步是为应用程序选择正确的 MSPM0 器件。为此，可使用本指南的产品系列部分选择 MSPM0 系列。可以使用[产品选择工具](#)将范围缩小至特定的器件。

在选择 Microchip ATtiny 或 ATmega 器件的替代器件时，只要选择正确的替换器件，MSPM0 器件就可以匹配几乎所有功能。务必确保所选的 MSPM0 具有可用于要迁移的代码的外设集。MSPM0 还提供许多引脚对引脚可扩展选项，从而能够轻松扩展到存储器更大或更小的器件，而无需更改系统中的任何其他内容。

在本示例中，我们选择了 MSPM0C1104 作为该应用的最佳器件。

2. 选择硬件并订购 EVM。

使用评估模块 (EVM) 可以加快迁移过程。对于 MSPM0 MCU，LaunchPad 套件是最容易上手的硬件。LaunchPad 套件易于使用，因为它们附带内置编程器，旨在实现快速开发。

MSPM0C1104 具有可用于移植软件的 LaunchPad 开发套件 ([LP-MSPM0C1104](#))。

3. 设置软件 IDE 和 SDK。

在移植软件之前，必须选择并设置软件开发环境。[节 2.1](#) 显示了 MSPM0 支持的所有 IDE。对于所选的任何 IDE，迁移和移植过程都是类似的。应使用最新版本的 [MSPM0 SDK](#)。

在本示例中，TI 的 CCS-Theia 是所选的 IDE。

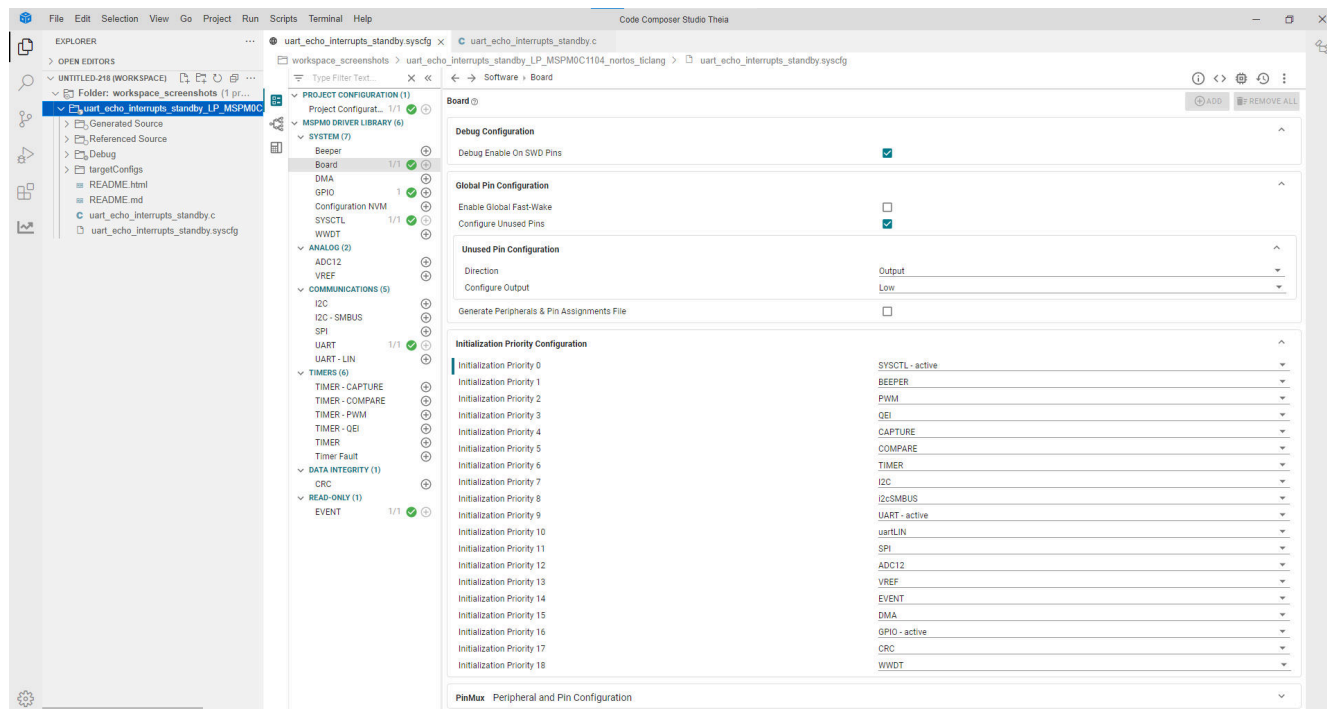


图 2-5. Code Composer Studio IDE

4. 软件移植。

准备好环境后，开始使用 MSPM0 SDK。如前所述，MSPM0 SDK 与 MPLAB Harmony 软件包类似。

MSPM0 SDK 为软件开发提供了不同的层。对于与 Microchip 器件驱动程序等效的驱动程序，请查看 MSPM0

的 TI 驱动程序和 Driverlib 支持。大多数 MSPM0 用户发现 DriverLib 级别的软件最适合其应用程序，因此大多数 MSPM0 软件示例也基于 DriverLib。本示例使用 DriverLib。

移植工程时的一个选项是尝试使用等效的 MSPM0 DriverLib API 替换代码的每个部分，但这通常不是最简单的方法。通常，最好先了解被移植的应用程序代码。然后，从最接近的 MSPM0 示例工程开始，对其进行修改以匹配原始代码功能。下面将使用 MPLAB Discover 中的低功耗 UART 示例展示该过程。对于使用许多外设的更复杂的工程，通常会针对每个外设重复该过程。

a. 了解应用程序。

以下说明来自 Microchip 的“USART 入门”用户指南中的示例工程。

```
The following code continually sends the string "Hello world!". A string is sent character by character. The 'USART0_sendString' function calls the 'USART0_sendCharacter' function for each character in "Hello word!" string. Before sending each character, the 'USART0_sendChar' function waits for the previous character transmission to be completed. This is done by polling the status register, until the data register empty flag, STATUS.DREIF, is set.
```

了解 MCU 的主要设置。这通常是时钟速度和电源策略。在本示例中，未指定通用时钟频率，因为唯一重要的设置是 UART 在低功耗停止 0 模式下工作。它指出低功耗 UART 时钟基于“HIS”或高速内部振荡器，这意味着没有使用外部晶体。UART 以 9600 波特运行，具有 8 个数据位、1 个起始位和停止位，无奇偶校验。没有使用硬件流控制。应用程序侧检查是否收到“S”或“s”并使 LED 闪烁。

b. 找到最接近的 MSPM0 示例。

了解 ATmega/ATtiny 和 MSPM0 的 UART 模块之间的任何差异，然后在 MSPM0 SDK 中找到最接近的示例。这可以通过参考以下小节中的 UART 部分轻松完成：

节 4。该部分重点介绍 UART 模块之间的差异以及指向与 UART 相关的 MSPM0 SDK 代码示例的链接。对于本示例，SDK 中最接近的示例可能是 [uart_echo_interrupts_standby](#)，其中“当器件处于待机模式时 UART RX/TX 使用中断回显”。

该 MSPM0 示例与要移植的工程类似，但不完全相同。此示例仅回传在器件的 TX 引脚上接收到的数据。对该 C 代码进行小幅调整即可与原始示例保持一致。

c. 导入并修改示例。

找到类似的示例后，打开 CCS 并导入代码示例，方法是转到 **Project > Import CCS Projects...** 并导航至 MSPM0 SDK 的示例文件夹。导入示例。以下是导入的 [uart_echo_interrupts_standby](#) 示例。这是一个 SysConfig 工程，因此主 C 文件很简单。它首先调用 SysConfig driverlib 初始化，这是 SysConfig 自动生成的用于配置器件的函数。然后它启用 UART 中断。最后，它进入睡眠状态，等待任何 UART 事务。如果接收到 UART 事务，它会以“Hello World!”进行响应。

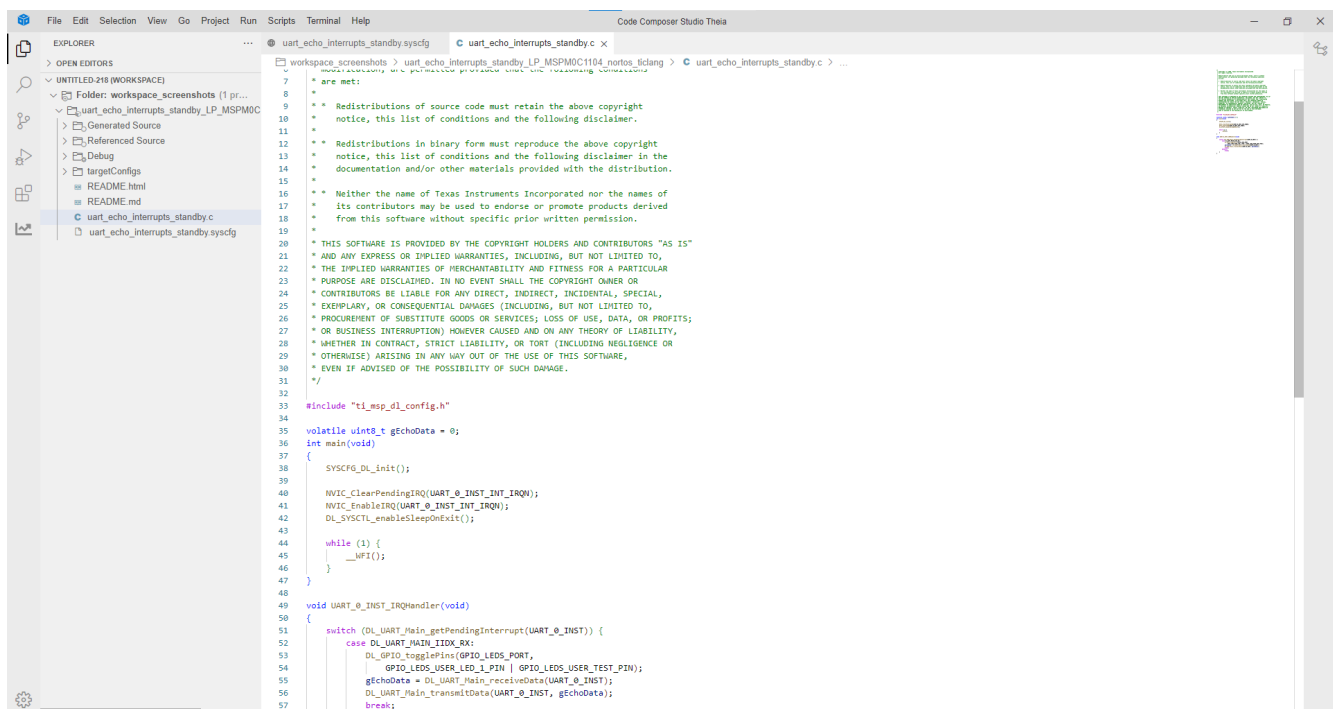


图 2-6. [uart_echo_interrupts_standby](#)

要查看 SysConfig 配置，请打开 `.syscfg` 文件，该文件默认在“SYSCTL”选项卡上打开。有关使用 SysConfig 的详细指南，请参阅 MSPM0 SDK 中的 [SysConfig 指南](#)。

此示例已设置 UART 外设，因此无需更改在此文件中找到的任何配置。如果需要，可以更改时钟源、时钟分频器、目标波特率等设置。在此迁移演示中，配置保持不变。

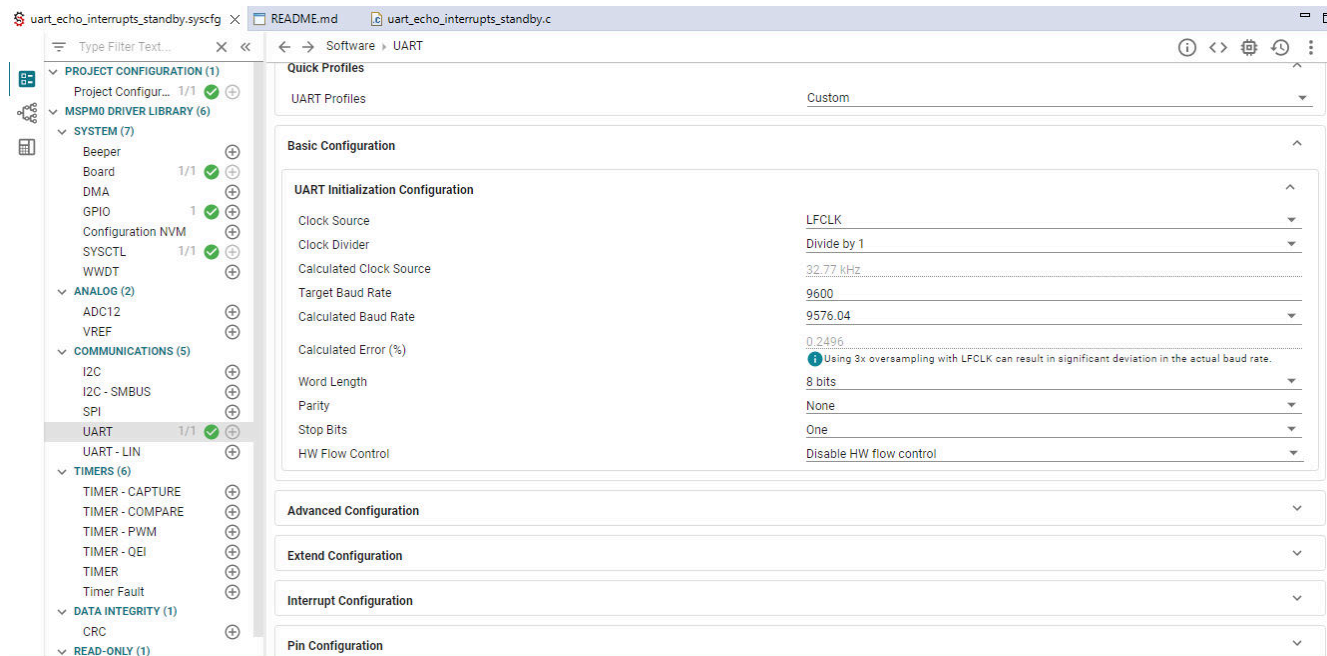


图 2-7. Sysconfig UART 选项卡

该示例还使用了一些 Microchip 示例中不包含的 GPIO。这些 GPIO 仅用于调试目的，其中一个用于驱动 LED。可以在演示时保留这些内容，或者如果更合适的话，可以将其删除。

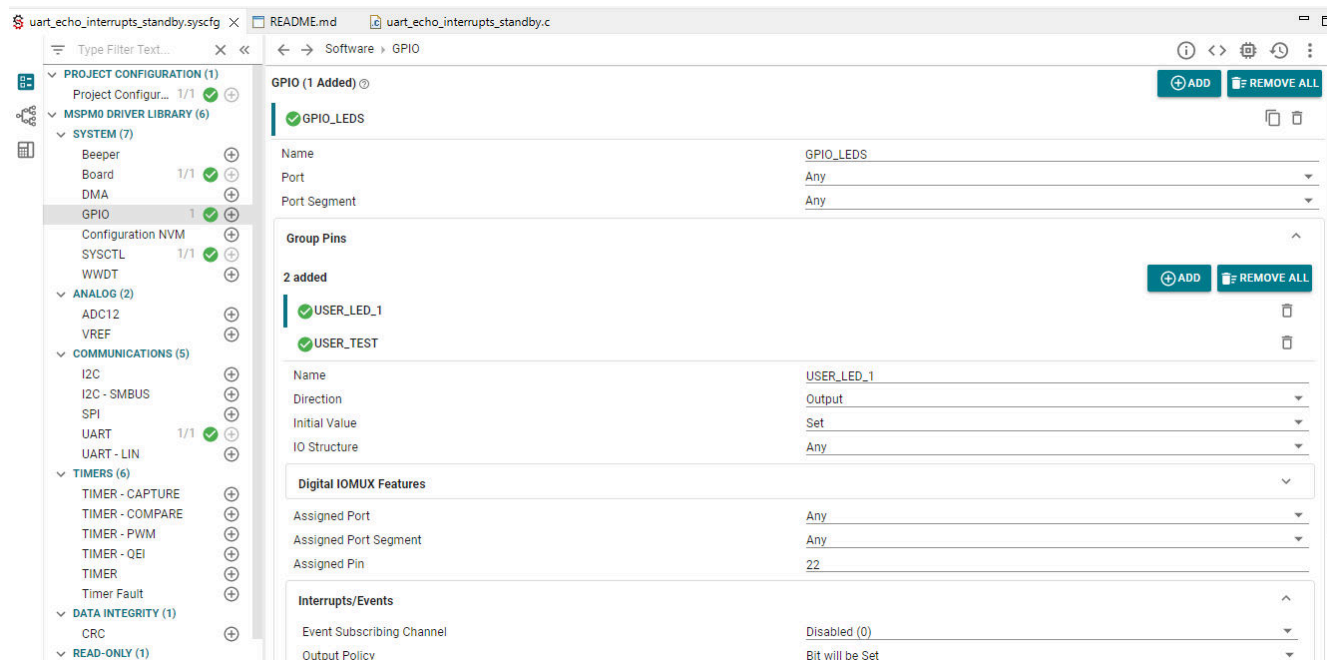


图 2-8. Sysconfig GPIO 选项卡

保存并重建工程后，SysConfig 会更新该示例的 `ti_msp_dl_config.c` 和 `ti_msp_dl_config.h` 文件。此时，已修改示例硬件配置，以匹配正在移植的原始软件的全部功能。唯一剩下的工作是应用程序级软件检查传入的 UART 字节，以切换 LED 并使用“Hello World!”进行响应。这可以通过编辑 `uart_echo_interrupts_standby.c` 文件中的少量代码来实现。

```

uart_echo_interrupts_standby.syscfg  README.md  uart_echo_interrupts_standby.c X
26 * PROCUREMENT OF SUBSTITUTE GOODS OR SERVICES; LOSS OF USE, DATA, OR PROFITS;
27 * OR BUSINESS INTERRUPTION) HOWEVER CAUSED AND ON ANY THEORY OF LIABILITY,
28 * WHETHER IN CONTRACT, STRICT LIABILITY, OR TORT (INCLUDING NEGLIGENCE OR
29 * OTHERWISE) ARISING IN ANY WAY OUT OF THE USE OF THIS SOFTWARE,
30 * EVEN IF ADVISED OF THE POSSIBILITY OF SUCH DAMAGE.
31 */
32
33 #include "ti_msp_dl_config.h"
34
35 volatile uint8_t gEchoData = 0;
36 static uint8_t gMessage[12] = {'H', 'e', 'l', 'l', 'o', ' ', ' ', 'W', 'o', 'r', 'l', 'd', '!'};
37
38 int main(void)
39 {
40     SYSCFG_DL_init();
41
42     NVIC_ClearPendingIRQ(UART_0_INST_INT_IRQN);
43     NVIC_EnableIRQ(UART_0_INST_INT_IRQN);
44     DL_SYSCTL_enableSleepOnExit();
45
46     while (1) {
47         __WFI();
48     }
49 }
50
51 void UART_0_INST_IRQHandler(void)
52 {
53     switch (DL_UART_Main_getPendingInterrupt(UART_0_INST)) {
54         case DL_UART_MAIN_IIDX_RX:
55             DL_GPIO_togglePins(GPIO_LEDS_PORT,
56                               GPIO_LEDS_USER_LED_1_PIN | GPIO_LEDS_USER_TEST_PIN);
57             gEchoData = DL_UART_Main_receiveData(UART_0_INST);
58             for(int i = 0; i < 12; i++){
59                 DL_UART_Main_transmitDataBlocking(UART_0_INST, gMessage[i]);
60             }
61             break;
62         default:
63             break;
64     }
65 }
66

```

图 2-9. uart_echo_interrupts_standby.c

对应用程序代码进行了两处更改。首先，消息阵列必须进行初始化，以便器件可以正确响应 UART 消息。为此，在 gEchoData 初始化下方插入以下行：

```
static uint8_t gMessage[12] = {'H', 'e', 'l', 'l', 'o', ' ', ' ', 'W', 'o', 'r', 'l', 'd', '!'};
```

第二步实际是使用 for 循环和 UART 发送函数的阻塞版本来处理数据发送，因此一次只发送一个字符，Tx 缓冲区中没有数据冲突。这通过将以下代码添加到 UART RX ISR 来实现：

```
for(int i = 0; i < 12; i++){
    DL_UART_Main_transmitDataBlocking(UART_0_INST, gMessage[i]);
}
```

5. 调试和验证。

以下各图演示了该代码示例的正确功能。如第一个图所示，在 PC 上使用终端程序将 UART 字符发送到 LP-MSPM0C1104 时，器件会以 “Hello World!” 进行响应。

在第二个图中，逻辑分析仪的捕获结果显示了器件的 RX 和 TX 线路，其中显示了传入的字符和传出的 “Hello World!”。

每收到一个字符时，板载 LED 会亮起再熄灭。

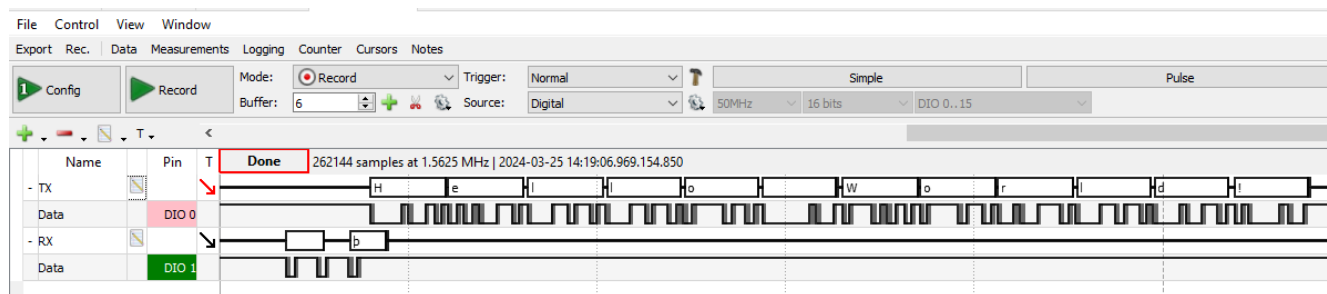


图 2-10. 逻辑分析仪捕获结果

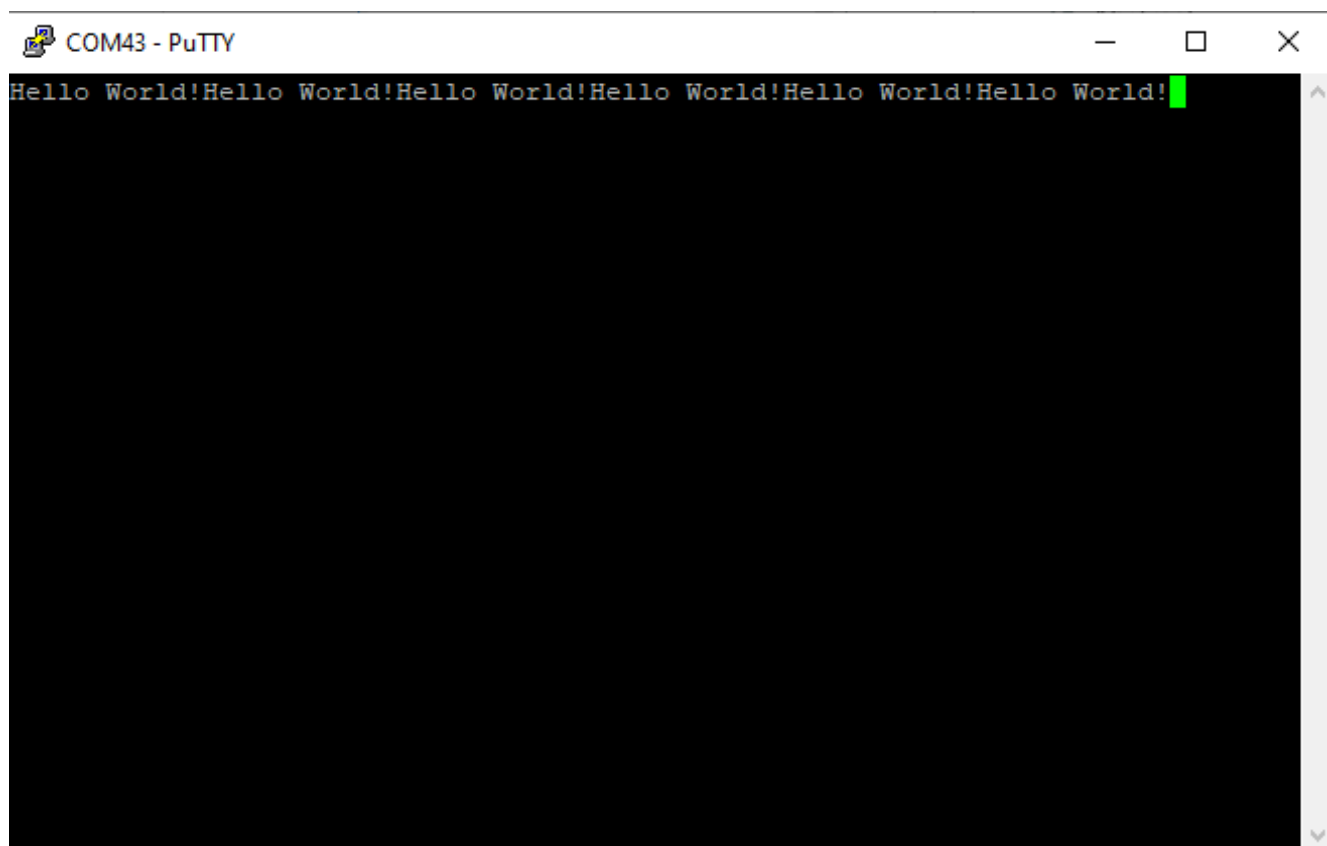


图 2-11. 串行终端

软件移植成功！如果这只是许多外设的第一个外设，请继续重复该过程并使用 SysConfig 组合每个块。

3 内核架构比较

3.1 CPU

ATmega/ATtiny 和 MSPM0 系列器件相互之间存在很大差异。这些 Microchip 器件使用专有的 8 位 CPU 内核，而 MSPM0 器件使用 ARM M0+ 32 位内核。表 3-1 简要概述了 MSPM0G 和 MSPM0L 系列与 ATtiny 和 ATmega 器件中 CPU 之间的一般功能比较。节 3.6.1 比较了中断和异常以及它们在每款器件 M0 架构中包含的嵌套矢量中断控制器 (NVIC) 外设中的映射方式。

表 3-1. CPU 功能集比较

特性	ATmega	ATtiny	MSPM0G	MSPM0L	MSPM0C
架构	Microchip 8 位 AVR	Microchip 8 位 AVR	Arm Cortex-M0+	Arm Cortex-M0+	Arm Cortex-M0+
最大 MCLK	16MHz	20MHz	32MHz 至 80MHz	32MHz	24 MHz/32 MHz
CPU 指令缓存	无	无	4x64 位行 (32 字节)	2x64 位行 (16 字节)	2x64 位行 (16 字节)
处理器跟踪功能	否	否	是，集成微跟踪缓冲器	否	否
存储器保护单元 (MPU)	否	否	是	是	否
系统计时器 (SYSTICK)	否	否	是 (24 位)	是 (24 位)	是 (24 位)
NVM 预取	否	是	是	是	是
硬件乘法	是	是	是	是	是
硬件断点/观察点	0	2/0	4/2	2/1	4/2
引导例程	闪存 (系统存储器)	闪存 (系统存储器)	ROM	ROM	ROM
引导加载程序存储器	闪存 (系统存储器)	闪存 (系统存储器)	ROM	ROM	否
引导加载程序接口支持 ^{(1) (2)}	适用于所有数据接口	适用于所有数据接口	UART、I2C、用户可扩展	UART、I2C、用户可扩展	用户自定义
DMA	否	否	是 - 12 通道	是 - 7 通道	是 - 3 通道

(1) 有关可用性，请参阅器件特定数据表。

(2) 其他接口将在以后的器件版本中提供。

3.2 嵌入式存储器比较

3.2.1 闪存功能

MSPM0 和 Microchip 8 位 MCU 系列器件具有非易失性闪存，用于存储可执行程序代码和应用程序数据。

表 3-2. 闪存功能比较

特性	ATmega	ATtiny	MSPM0G	MSPM0L	MSPM0C
闪存	64KB 至 4KB	32KB 至 4KB	512KB 至 32KB	256KB 至 8KB	64KB 至 8KB
存储器组织	单个单元		单块		
闪存字大小	8 位	64 位	64 位 + 8 个 ECC 位	64 位 + 8 个 ECC 位 (如果支持 ECC, 请参阅器件特定数据表)	64 位
编程分辨率	8 位		64 位闪存字 (32 位、16 位或 8 位, 请参阅器件特定的技术参考手册)		
擦除	页擦除 芯片擦除 (所有组)		扇区擦除 1KB/库擦除 (最大 256KB)		
写保护	是		是, 静态和动态		
读保护	否		是		
闪存读取操作	8 位		64 位闪存字大小加 8 个 ECC 位	64 位闪存字大小 + 8 个 ECC 位 (如果支持 ECC, 请参阅器件特定数据表)	64 位闪存字大小
闪存写入操作	8 位		64 位闪存字大小加 8 个 ECC 位	64 位闪存字大小 + 8 个 ECC 位 (如果支持 ECC, 请参阅器件特定数据表)	64 位闪存字大小
纠错码 (ECC)	否		对于 64 位为 8 位	如果支持 ECC, 请参阅器件特定数据表	否
预取	否	是	是		
CPU 指令缓存	不适用		四个 64 位缓存行、8 条 32 位指令或 16 条 16 位指令	两个 64 位缓存行、4 条 32 位指令或 8 条 16 位指令	两个 64 位缓存行、4 条 32 位指令或 8 条 16 位指令

除了上表中列出的闪存功能外，MSPM0 闪存还具有以下功能：

- 在整个电源电压范围内支持电路内编程和擦除操作
- 内部编程电压生成
- 支持 EEPROM 仿真，在低 32KB 闪存上支持多达 100 000 个编程/擦除周期，在剩余闪存上支持多达 10 000 个编程/擦除周期 (32KB 的器件在整个闪存上支持 100 000 个周期)

3.2.2 闪存组织

闪存用于存储应用程序代码和数据、器件引导配置以及 TI 在出厂时预编程的参数。闪存分为一个或多个存储体，每个存储体中的存储器进一步映射到一个或多个逻辑存储区域，并分配有系统地址空间以供应用程序使用。

3.2.2.1 存储组

大多数 MSPM0 器件会实现单个闪存组 (BANK0)。在具有单个闪存组的器件上，一个正在进行的编程/擦除操作会暂停对闪存的所有读取请求，直到操作完成并且闪存控制器已经释放了对组的控制。在具有多个闪存组的器件上，一个组上的编程/擦除操作也会暂停向正在执行编程/擦除操作的组发出的读取请求，但不会暂停向另一个组发出的读取请求。因此，存在多个组可实现以下应用案例：

- 双映像固件更新 (应用程序可以从一个闪存存储体中执行代码，同时将第二个映像编程到第二个对称的闪存存储体，而不会暂停应用程序的执行)

- EEPROM 仿真 (应用程序可以从一个闪存存储体中执行代码，第二个闪存存储体用于写入数据，而不会暂停应用程序的执行)

3.2.2.2 闪存区域

根据每个组中存储器所支持的功能，每个组中的存储器映射到一个或多个逻辑区域。有四个区域：

- FACTORY - 器件 ID 和其他参数
- NONMAIN - 器件引导配置 (BCR 和 BSL)
- MAIN - 应用程序代码和数据
- DATA - 数据或 EEPROM 仿真

具有一个存储体的器件在 **BANK0** (唯一存在的存储体) 上实现 **FACTORY**、**NONMAIN** 和 **MAIN** 区域，并且数据区域不可用。具有多个存储体的器件也在 **BANK0** 上实现 **FACTORY**、**NONMAIN** 和 **MAIN** 区域，但包括可实现 **MAIN** 或 **DATA** 区域的其他存储体 (**BANK1** 至 **BANK4**)。

3.2.2.3 NONMAIN 存储器

NONMAIN 是闪存的专用区域，用于存储 **BCR** 和 **BSL** 用于引导器件的配置数据。该区域不用于任何其他目的。**BCR** 和 **BSL** 都具有配置策略，这些策略可以保留为默认值 (在开发和评估期间是典型值)，也可以通过更改编程到 **NONMAIN** 闪存区域中的值来针对特定用途进行修改 (在生产编程期间是典型值)。

3.2.3 嵌入式 SRAM

MSPM0 和 Microchip 8 位 AVR MCU 系列器件具有用于存储应用程序数据的 **SRAM**。

表 3-3. SRAM 功能比较

特性	ATmega	ATtiny	MSPM0G	MSPM0L	MSPM0C
SRAM 存储器	512B 至 1KB	512B 至 3KB	128KB 至 16KB	32KB 至 2KB	8KB 至 1KB
			部分器件包括 SRAM 奇偶校验和 ECC。有关 详细信息，请参阅器件特定数据表。		
访问分辨率	字节	字节	字节、半字 (16 位) 或全字 (32 位)		
奇偶效验检查	否	否	是	是	否

MSPM0 MCU 包含低功耗高性能 **SRAM**，可在器件支持的 CPU 频率范围内实现零等待状态访问。除代码之外，**SRAM** 存储器还可用于存储易失性信息，例如调用栈、堆和全局数据。**SRAM** 内容在运行、睡眠、停止和待机工作模式下完全保留，但在关断模式下会丢失。提供了一种写保护机制，允许应用程序以 **1KB** 的分辨率对低 **32KB** **SRAM** 进行动态写保护。在 **SRAM** 小于 **32KB** 的器件上，器件为整个 **SRAM** 提供了写保护。在将可执行代码放入 **SRAM** 时写保护很有用，因为它可以针对 CPU 或 DMA 无意覆盖代码提供一定程度的保护。将代码放置在 **SRAM** 中可以通过实现零等待状态操作和降低功耗来提高关键循环的性能。

3.3 上电和复位总结和比较

与 Microchip 32 位器件类似，**MSPM0** 器件具有极低工作电压，并具有相应的模块，可通过将器件或器件的某些部分保持在复位状态来确保器件正常启动。表 3-4 比较了这两个系列的实现方式以及哪些模块控制整个系列的上电过程和复位。

表 3-4. 上电比较

ATmega		ATtiny	MSPM0 器件	
控制上电和复位的模块	电源管理器模块、系统控制器和复位模块	欠压检测器、复位控制器	控制加电和复位的模块	电源管理和时钟单元 (PMCU)
基于电压电平复位				
POR (上电复位)	完整的器件复位。上电时发生第一级电压释放。断电时具有最低电压电平。		POR (上电复位)	完整的器件复位。上电时发生第一级电压释放。断电时具有最低电压电平。
电平可配置的 BOR (欠压复位)	用于触发复位或中断的可编程阈值		可配置 BOR (欠压复位)	可配置为复位或中断，具有不同的电压阈值。

Microchip 器件定义了多个不同的复位类型，而 MSPM0 器件具有多个不同级别的复位状态。对于 MSPM0 器件，复位级别具有设定的顺序，当一个级别被触发时，所有后续级别都会被复位，直到器件被释放至运行模式。表 3-5 显示了 Microchip 8 位 AVR MCU 器件中的复位类型。表 3-6 简要说明了 MSPM0 复位状态。图 3-1 显示了所有 MSPM0 复位状态之间的关系。

表 3-5. ATmega 和 ATtiny 器件中的复位类型

ATmega 和 ATtiny 复位类型			
复位源	电源复位	用户复位	
复位名称	上电复位、欠压检测复位	外部复位	WDT 复位、软件复位、统一编程和调试接口复位

表 3-6. 复位域比较

MSPM0 复位状态 ⁽¹⁾	
POR	典型的触发器：POR 电压电平、SW 触发、NRST 保持低电平的时长大于 1s。复位会关断存储器，重新启用 NRST 和 SWD，触发 BOR
BOR	典型的触发器：POR 或 BOR 电压电平、退出关断模式。复位 PMU、VCORE 和相关逻辑。触发 BOOTRST。
引导复位 (BOOTRST)	典型的触发器：BOR 或软件触发、致命时钟故障、NRST 保持低电平的时长小于 1s。执行引导配置例程。复位大多数内核逻辑和寄存器，包括 RTC、时钟和 IO 配置。 无法自动生成链接文本 SRAM 下电上电并丢失。触发 SYSRST。
系统复位 (SYSRST)	典型的触发器：BOOTRST、BSL 进入或退出、看门狗计时器、软件触发、调试子系统。复位 CPU 状态和除 RTC、LFCLK、LFXT 和 SYSOSC 频率校正环路之外的所有外设。器件在退出时进入运行模式。
仅 CPU 复位 (CPURST)	仅限软件和调试子系统触发器。仅复位 CPU 逻辑。外设状态不受影响。
RTC 和相关时钟通过 BOOTRST、BOR 或 POR 复位。 ⁽²⁾	

(1) 并未说明所有复位条件。有关所有可用的复位触发器，请参阅器件 TRM 的 PMCU 章节。

(2) 如果 BOOTRST 是 NRST 或软件触发导致的，则 RTC、LFCLK 和 LFXT/LFCLK_IN 配置和 IOMUX 设置不会复位，从而允许 RTC 在外部复位时保持运行。

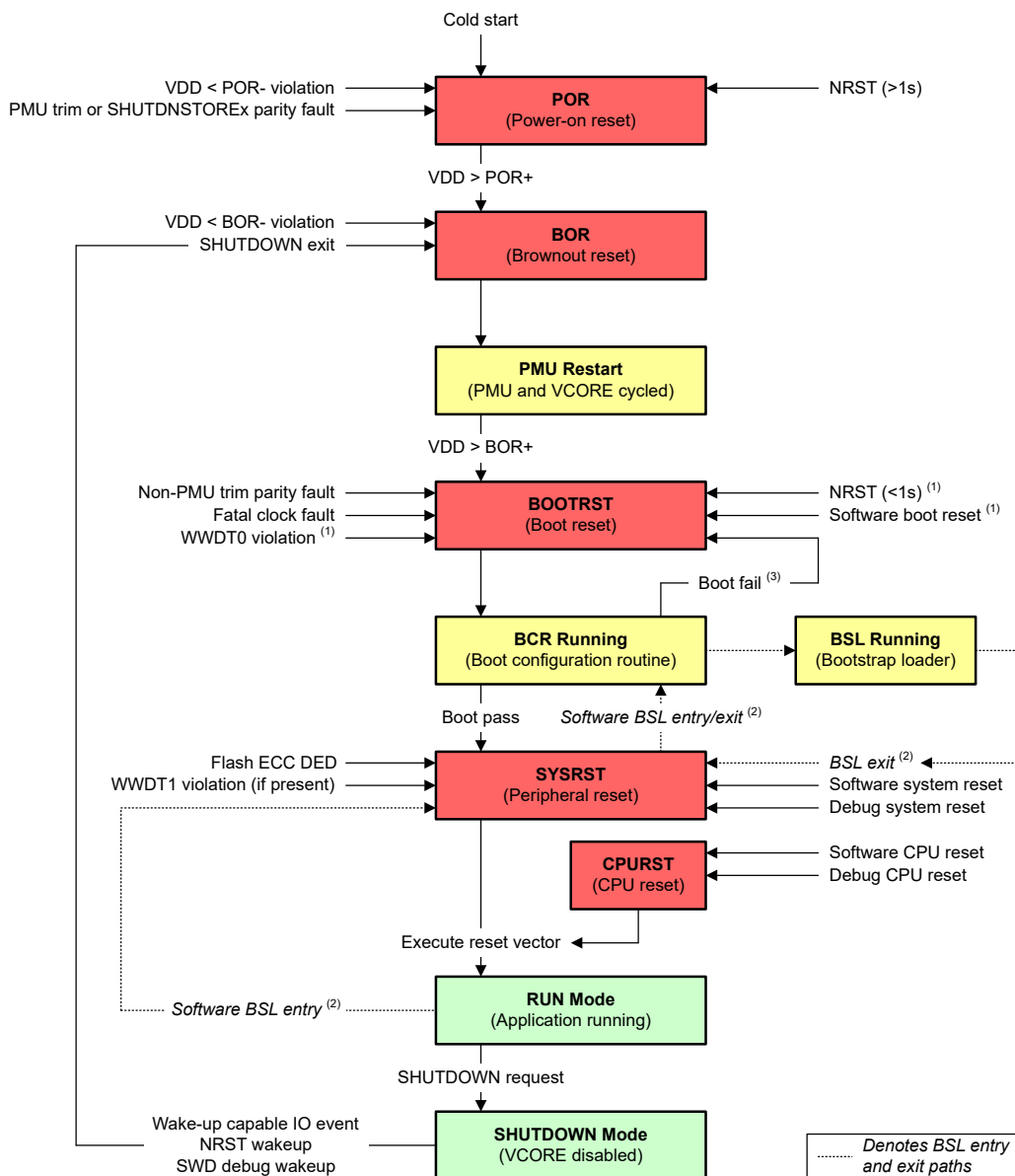


图 3-1. MSPM0 复位级别

3.4 时钟总结和比较

Microchip 8 位 AVR MCU 和 MSPM0 都包含提供主时钟的内部振荡器。这些时钟可被分频，从而为其他时钟提供源并被分配到多个外设上。

表 3-7. 振荡器比较

ATmega	ATtiny	MSPM0
校准后的内部 RC 8MHz	OSC20M	SYSOSC
全摆幅晶体	不适用	HFXT
外部	外部	HFCLK_IN (数字时钟)
内部 128kHz RC	OSCULP32K	LFOSC - 32kHz
低频晶体	XOSC32K	LFXT - 32kHz
不适用	不适用	LFCLK_IN
低功耗晶体	不适用	LFXT - 32kHz

表 3-8. 时钟比较

ATmega	ATtiny	MSPM0G	MSPM0L/C
ICSOUTCLK	OSC20M	SYSOSC	SYSOSC
不适用	不适用	SYSPLLCLK1	不适用
不适用	不适用	SYSPLLCLK0	不适用
不适用	不适用	SYSPLLCLK2x ⁽¹⁾	不适用
CLK_cpu	CLK_CPU	BUSCLK/ULPCLK ⁽²⁾	BUSCLK/ULPCLK ⁽²⁾
CLK_cpu	CLK_CPU	BUSCLK/ULPCLK ⁽²⁾	BUSCLK/ULPCLK ⁽²⁾
CLK_flash	CLK_CPU	BUSCLK/ULPCLK ⁽²⁾	BUSCLK/ULPCLK ⁽²⁾
CLK_adc	CLK_PER	SYSOSC/ULPCLK/HFCLK	SYSOSC/ULPCLK/HFCLK
CLK_io	CLK_PER	BUSCLK/ULPCLK ⁽²⁾	BUSCLK/ULPCLK ⁽²⁾
CLK_async	CLK_RTC	LFCLK (32kHz)	LFCLK (32kHz)

(1) SYSPLLCLK2x 的速度是 PLL 模块输出速度的两倍，可进行分频。

(2) BUSCLK 取决于电源域。对于电源域 0，BUSCLK 为 ULPCLK。对于电源域 1，BUSCLK 为 MCLK。

表 3-9. 外设时钟源

外设	ATmega	ATtiny 系列	MSPM0
RTC	CLK_async	CLK_RTC	LFCLK (LFOSC、LFXT)
UART	CLK_io	CLK_PER	BUSCLK、ULPCLK、MFCLK、LFCLK
SPI			BUSCLK、ULPCLK、MFCLK、LFCLK
I2C			BUSCLK、MFCLK、BUSCLK、ULPCLK、MFCLK、LFCLK
ADC	CLK_adc		ULPCLK、HFCLK、SYSOSC
计时器	CLK_io		LFCLK、ULPCLK、LFCLK_IN
LPTIM 1/2 (TIMG0/1)	CLK_async		BUSCLK、ULPCLK、MFCLK、LFCLK

每个器件系列的器件特定 TRM 都有一个时钟树，可帮助使时钟系统可视化。Sysconfig 可以帮助您选择时钟分频以及为外设提供源。

3.5 MSPM0 工作模式总结和比较

MSPM0 MCU 提供五种主要工作模式（电源模式），可根据应用要求优化器件功耗。这些模式按照功耗从高到低排列如下：RUN、SLEEP、STOP、STANDBY 和 SHUTDOWN。CPU 会在运行模式中执行代码。外设中断事件可将器件从睡眠、停止或待机模式唤醒至运行模式。关断模式会完全禁用内部内核稳压器，以最大限度地降低功耗，并且只能通过 NRST、SWD 或某些 IO 上的逻辑电平匹配来实现唤醒。运行、睡眠、停止和待机模式还包括多个可配置的策略选项（例如，RUN.x），用于平衡性能与功耗。

为了进一步平衡性能和功耗，MSPM0 器件实现了两个电源域：PD1（用于 CPU、存储器和高性能外设）和 PD0（用于低速、低功耗外设）。在运行和睡眠模式下，PD1 始终通电，但在所有其他模式下会禁用。PD0 在运行、睡眠、停止和待机模式下始终通电。PD1 和 PD0 在关断模式下都会禁用。

低功耗模式代码示例

导航至 SDK 安装目录，在 examples > nortos > LP name > driverlib 中找到低功耗模式代码示例

3.5.1 工作模式比较

Microchip 8 位 AVR 器件具有类似的工作模式。表 3-10 简要比较了 Microchip 器件和 MSPM0 器件。

表 3-10. Microchip 8 位 AVR 与 MSPM0 器件的工作模式比较

Microchip ATmega 系列		Microchip ATtiny 系列		MSPM0		
模式	说明	模式	说明	模式	说明	
运行	提供完整的时钟和外设	运行	提供完整的时钟和外设	运行	0	提供完整的时钟和外设
					1	SYSOSC 处于设定的频率；CPUCLK 和 MCLK 限制为 32kHz
					2	SYSOSC 被禁用；CPUCLK 和 MCLK 限制为 32kHz
空闲	CPU 停止，但所有外设保持启用	空闲	CPU 停止，但所有外设保持启用	睡眠		
ADC 降噪	与断电相同，但 OSC 保持启用状态	STANDBY	CPU 停止；外设单独启用不适用	不适用	不适用	不适用
待机	与断电相同，但 OSC 保持启用状态	STANDBY	CPU 停止；外设单独启用	睡眠	0	不对 CPU 计时
					1	与运行 1 相同，但不对 CPU 计时
					2	与运行 2 相同，但不对 CPU 计时
				停止	0	睡眠 0 + PD1 被禁用
					1	睡眠 1 + SYSOSC 档位切换至 4MHz
					2	睡眠 2 + ULPCLK 限制为 32kHz
节能	与断电相同，但可以启用计时器/计数器 2	断电	BOD、WDT 和 PIT（RTC 的一个组件）处于活动状态	待机	0	具有 BOR 功能的最低功耗；所有 PD0 外设都可以接收 32kHz 的 ULPCLK 和 LFCLK；RTC 可用于 RTCCLK
					1	只有 TIMG0 和 TIMG1 可以接收 32kHz 的 ULPCLK 或 LFCLK；RTC 可用于 RTCCLK

表 3-10. Microchip 8 位 AVR 与 MSPM0 器件的工作模式比较 (续)

Microchip ATmega 系列		Microchip ATtiny 系列		MSPM0	
模式	说明	模式	说明	模式	说明
断电	CPU 停止, 无时钟	不适用	不适用	关断	没有时钟、BOR 或 RTC。内核稳压关闭。PD1 和 PD0 被禁用。退出触发复位级别 BOR。

3.5.2 低功耗模式下的 MSPM0 功能

如表 3-10 所示, 在低功耗工作模式下, MSPM0 外设或外设模式的可用性或运行速度可能会受到限制。有关更多信息, 请参阅特定于 MSPM0 器件的数据表中的 *按操作模式支持的功能表*。

- 附有 CAN-FD 接口数据表的 [MSPM0G350x 混合信号微控制器](#)
- [MSPM0L130x 混合信号微控制器数据表](#)
- [MSPM0C110x、MSPS003 混合信号微控制器数据表](#)

MSPM0 器件的另一项功能是某些外设能够执行异步快速时钟请求。这使 MSPM0 器件能够处于低功耗模式, 在该模式下外设未处于活动状态, 但仍然能够触发或激活外设。当异步快速时钟请求发生时, MSPM0 器件能够快速将内部振荡器提升至更高的速度和/或暂时使其进入更高的工作模式以处理即将发生的操作。这允许通过计时器、比较器、通用的输入/输出 (GPIO) 和 RTC 快速唤醒 CPU; 接收串行外设接口 (SPI)、通用异步接收器/发送器 (UART) 和内部集成电路 (I2C); 或触发 DMA 传输和模数转换器 (ADC) 转换, 同时在最低功耗模式下睡眠。有关异步时钟请求实现以及外设支持和用途的具体详细信息, 请参阅器件特定 MSPM0 TRM 中相应的章节。

- [MSPM0 G 系列 80MHz 微控制器技术参考手册](#)
- [MSPM0 L 系列 32MHz 微控制器技术参考手册](#)
- [MSPM0 C 系列 24MHz 微控制器技术参考手册](#)

3.5.3 进入低功耗模式

与 Microchip 器件类似, MSPM0 器件在执行等待事件 `__WFE()`; 或等待中断 `__WFI()`; 指令时会进入低功耗模式。低功耗模式由当前电源策略设置决定。器件电源策略由驱动程序库函数设置。以下函数调用将该电源策略设置为待机 0。

```
DL_SYSCTL_setPowerPolicySTANDBY0();
```

STANDBY0 可替换为选择的工作模式。有关管理电源策略的 driverlib API 的完整列表, 请参阅 [MSPM0 SDK DriverLib API 指南](#) 的这一部分。另请参阅以下代码示例, 这些示例演示了如何进入不同的工作模式。每个 MSPM0 器件都有类似的示例。

3.6 中断和事件比较

3.6.1 中断和异常

MSPM0 和 Microchip 8 位 AVR 都根据器件的可用外设来寄存和映射中断和异常矢量。表 3-11 中包含每个器件系列的中断矢量的总结和比较。中断或异常的优先级值越低，优先级就越高。对于其中的一些矢量，优先级是用户可选的，而对于其他矢量，优先级是固定的。

在 MSPM0 和 Microchip 8 位 AVR 中，NMI、复位和硬故障处理程序等异常被赋予负优先级值，以指示它们的优先级始终高于外设中断的优先级。对于具有可选中断优先级的外设，两个器件系列均提供多达 4 个可编程优先级。

表 3-11. 中断比较

IRQ 编号	MICROCHIP		MSPM0	
	中断/异常	优先级	中断/异常	优先级
-	复位	固定：-3	Re	固定：-3
-	NMI 处理程序	固定：-2	NMI 处理程序	固定：-2
-	硬故障处理程序	固定：-1	硬故障处理程序	固定：-1
-	SVCALL 处理程序	可选	SVCALL 处理程序	可选
-	PendSV	可选	PendSV	可选
-	SysTick	可选	SysTick	可选
0	窗口看门狗中断	可选	INT_GROUP0：WWDT0、 DEBUGSS、FLASHCTL、WUC FSUBx 和 SYSCTL	可选
1	电源电压检测器中断	可选	INT_GROUP1：GPIO0 和 COMP0	可选
2	RTC 和时间戳	可选	计时器 G1 (TIMG1)	可选
3	闪存全局中断	可选	UART3:M0G	可选
4	RCC 全局中断	可选	ADC：M0L、M0C	可选
5	EXTI0 和 EXTI1 中断	可选	ADC1：M0G	可选
6	EXTI2 和 EXTI3 中断	可选	CANFD0：M0G	可选
7	EXTI4-EXTI15 中断	可选	DAC0：M0G	可选
8	UCPD1/UCPD2/USB	可选	保留	可选
9	DMA1 通道 1	可选	SPI0：M0G、M0L、M0C	可选
10	DMA1 通道 2 和 3	可选	SPI1：M0G、M0L、M0C	可选
11	DMA1 通道 4-6 和 DMA2 通道 1-5	可选	保留	可选
12	ADC 和比较器	可选	保留	可选
13	计时器 1 (TIM1)、中断、更新、触发和 换向	可选	UART1：M0G、M0L	可选
14	TIM1 捕捉比较	可选	UART2	可选
15	TIM2 全局中断	可选	UART0：M0G、M0L、M0C	可选
16	TIM3 和 TIM4 全局中断	可选	TIMG14：M0C	可选
17	TIM6、LPTIM1 和 DAC 中断	可选	TIMG6：M0G	可选
18	TIM6 和 LPTIM2 全局中断	可选	TIMG2：M0L	可选
			TIMA0：M0C	
19	TIM14 全局中断	可选	TIMA1：M0G	可选
20	TIM15 全局中断	可选	TIMG4：M0L	可选
21	TIM16 和 FDCAN0 全局中断	可选	TIMG12：M0G	可选
22	TIM17 和 FDCAN1 全局中断	可选	保留	可选
23	12C1 全局中断	可选	保留	可选
24	I2C2 和 I2C3 全局中断	可选	I2C0：M0G、M0L、M0C	可选

表 3-11. 中断比较 (续)

IRQ 编号	MICROCHIP		MSPM0	
	中断/异常	优先级	中断/异常	优先级
25	SPI1 全局中断	可选	I2C1 : M0G、M0L、M0C	可选
26	SPI2 和 SPI3 全局中断	可选	保留	可选
27	USART1 全局中断	可选	保留	可选
28	USART2 和 LPUART2 全局中断	可选	AES : M0G	可选
29	USART 3-6 和 LPUART1 全局中断	可选	保留	可选
30	CEC 全局中断	可选	RTC : M0G	可选
31	AES 和 RNG 全局中断	可选	DMA : M0G、M0L、M0C	可选

3.6.2 事件处理程序和 EXTI (扩展中断和事件控制器)

MSPM0 器件包含一个专用事件管理器外设，它扩展了 NVIC 的概念，允许将来自外设的数字事件作为中断传输到 CPU，作为触发器传输到 DMA，或传输到另一个外设以触发硬件操作。事件管理器还可以与电源管理和时钟单元 (PMCU) 进行握手，以确保存在必要的时钟和电源域，从而执行触发事件操作。

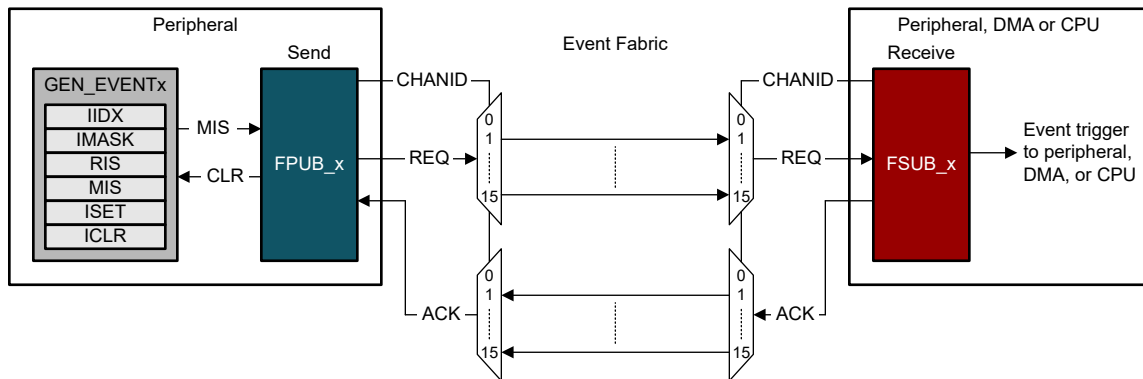


图 3-2. 通用事件路由

在 MSPM0 事件管理器中，生成事件的外设称为发布者，而基于发布者执行操作的外设、DMA 或 CPU 称为订阅者。可用发布者和订阅者的潜在组合非常灵活，可以在移植软件时使用，以替代以前由中断矢量和 CPU 处理的功能，从而完全绕过 CPU。例如，I2C 转 UART 桥接器可能先前在接收到 I2C 停止时触发了 UART 传输，使用 ISR 设置标志，或直接加载 UART TX 缓冲区。利用 MSPM0 事件处理程序，I2C 事务完成事件可以触发 DMA 直接加载 UART TX 缓冲区，因此无需 CPU 进行任何操作。

要获取有关在 MSPM0 中使用事件处理程序的更多详细信息，请参阅 [MSPM0 G 系列 80MHz 微控制器技术参考手册](#) 或 [MSPM0 L 系列 32MHz 微控制器技术参考手册](#) 的事件部分。

3.7 调试和编程比较

Arm SWD 两线制 JTAG 端口是 MSPM0 的主要调试和编程接口，而 Microchip 8 位 AVR 器件则是单线制统一编程和调试接口 (UPDI)。该接口通常在应用程序开发期间和生产编程期间使用。表 3-12 比较了两个器件系列的功能。有关 MSPM0 调试接口安全功能的其他信息，请参阅 [MSPM0 MCU 中的网络安全机制](#)。

表 3-12. 编程/调试接口特性比较

	Microchip	MSPM0
调试端口	Arm SWD 端口 (两线制)	Arm SWD 端口 (两线制)
断点单元 (BPU)	两个硬件断点；无限的用户软件断点	四个硬件断点 ⁽²⁾
数据观察单元 (DWT)	两个观察点	两个观察点 ⁽²⁾
微跟踪缓冲器 (MTB)	否	4 个跟踪数据包支持 MTB ⁽¹⁾
低功耗调试支持	否	是
EnergyTrace 支持	否	EnergyTrace+ 支持 (CPU 状态与功耗性能评测)
调试期间的外设运行支持	是	是
调试接口锁定	否	可以永久禁用调试功能，或者可以使用密码锁定

(1) 仅限 MSPM0Gxxx 器件

(2) 请检查器件系列以了解可用性

3.7.1 引导加载程序 (BSL) 编程选项

引导加载程序 (BSL) 编程接口是 Arm SWD 的替代编程接口。该接口仅提供编程功能，通常通过标准嵌入式通信接口使用。这允许通过与系统中用于连接其他嵌入式器件的现有接头或外部端口进行固件更新。尽管编程更新是该接口的主要用途，但它也可用于初始生产编程。表 3-13 比较了 MSPM0 和 Microchip ATmega 及 ATtiny 器件系列的不同选项和功能。

表 3-13. BSL 功能比较

BSL 特性	Microchip ATmega 系列	Microchip ATtiny 系列	MSPM0
BSL 在空白器件上启动	是	否	是
自动检测编程接口	否	否	是
安全性	启动锁定位，仅 ATmega88 和 ATmega168	否	安全启动选项；CRC 保护
可定制	否	是	是，可配置调用引脚和插件功能
调用方法	跳转/调用指令	跳转/调用指令	在发生 BOOTRST、SW 进入时 1 个引脚处于高电平
支持的接口			
UART	是	不适用	是
I2C	是	不适用	是
SPI	是 ⁽¹⁾	不适用	需要自定义插件
CAN	是 ⁽¹⁾	不适用	已计划插件 ⁽¹⁾
USB	是 ⁽¹⁾	不适用	目前没有具有 USB 功能的 MSPM0 器件。

(1) 模式选项可用性取决于器件。

4 数字外设比较

4.1 通用 I/O (GPIO、IOMUX)

MSPM0 GPIO 功能涵盖了 ATmega 和 ATtiny 器件提供的所有功能，并额外提供了一些功能。Microchip 使用术语 GPIO 来指代负责管理器件引脚的所有功能。不过，MSPM0 使用稍微不同的命名法，即：

- MSPM0 GPIO 指能够读取和写入 IO、生成中断等的硬件。
- MSPM0 IOMUX 指负责将不同内部数字外设连接到引脚的硬件。IOMUX 为许多不同的数字外设提供服务，包括但不限于 GPIO。

MSPM0 GPIO 和 IOMUX 共同涵盖了与 Microchip GPIO 相同的功能。MSPM0 器件还提供了许多其他功能，而 Microchip ATmega 和 ATtiny 器件不提供这些功能。

表 4-1. GPIO 功能比较

特性	ATmega	ATtiny	MSPM0G、MSPM0L、MSPM0C
输出模式	推挽 具有下拉的开漏	推挽 具有下拉的开漏	推挽 具有上拉或下拉的开漏
GPIO 速度选择	数据不可用	2.5ns 上升时间，2.0ns 下降时间	ODIO 引脚：120ns 所有其他：0.3* fmax = 3.75ns (80MHz 时)
高驱动 GPIO	数据不可用	每个引脚组合为 100mA	等效，称为高驱动 IO (HDIO)
输入模式	悬空 上拉 模拟	悬空 上拉 模拟	等效
原子位设置和复位	是	是	等效
替代功能	使用配置寄存器进行配置	使用配置寄存器进行配置	等效 MSPM0 使用 IOMUX
唤醒	GPIO 引脚状态更改	GPIO 引脚状态更改	等效
DMA 控制的 GPIO	否	否	是
用户控制的输入滤波，可抑制小于 1、3 或 8 个 ULPCLK 周期的干扰	否	否	是
用户可控制的输入迟滞	否	否	是

GPIO 代码示例

有关 GPIO 代码示例的信息，请参阅 [MSPM0 SDK 示例指南](#)。

4.2 通用异步接收器/发送器 (UART)

Microchip 8 位 MCU 和 MSPM0 都提供用于执行异步 (无时钟) 通信的外设。在 MSPM0 中，这些 UART 外设有两种型号，一种具有标准功能，另一种具有高级功能。在 Microchip 的器件中，UART 提供单一版本。表 4-2 比较了 MSPM0 的 UART 与 Microchip 的 ATtiny 和 ATmega UART。

表 4-2. UART 功能集比较

特性	ATmega	ATtiny	MSPM0
硬件流控制	否	否	是
使用 DMA 的连续通信	否	否	是
多处理器	否	否	是
同步模式	是	是	否
单线半双工通信	是	是	是 ⁽¹⁾
从低功耗模式唤醒	是	是	是
数据长度	5,6,7,8,9	5,6,7,8,9	5、6、7、8
Tx/Rx FIFO 深度	2	不适用	4
IrDA 支持	否	是	仅限扩展的 UART
LIN 支持	仅 ATmega48/88 上提供客户端支持	客户端支持	仅限扩展的 UART
DALI 支持	否	否	仅限扩展的 UART
曼彻斯特编码支持	否	否	仅限扩展的 UART

(1) 需要在发送和接收之间重新配置外设

UART 代码示例

有关 UART 代码示例的信息，请参阅 [MSPM0 SDK 示例指南](#)。

4.3 串行外设接口 (SPI)

MSPM0 和 Microchip 8 位 MCU 都支持串行外设接口 (SPI)。总的来说，MSPM0 和 ATtiny/ATmega 支持是相当的，但存在表 4-3 中列出的差异。

表 4-3. SPI 功能比较

特性	ATmega	ATtiny	MSPM0
控制器或外设操作	是	是	是
数据位宽 (控制器模式)	8 位	8 位	4 至 16 位
数据位宽 (外设模式)	8 位	8 位	7 至 16 位
最大速度	8MHz	10MHz	MSPM0C : 16MHz
			MSPM0L : 16MHz
			MSPM0G : 32MHz
全双工传输	是	是	是
半双工传输 (双向数据线)	否	否	否
单工传输 (单向数据线)	是	是	是
硬件芯片选择管理	否	否	是
可编程时钟极性和相位	是	是	是
具有 MSB 优先或 LSB 优先移位的可编程数据顺序	是	是	是
SPI 格式支持	否	否	Motorola、TI、MICROWIRE
硬件 CRC	否	否	否，MSPM0 提供 SPI 奇偶校验模式
TX FIFO 深度	1	1	4
RX FIFO 深度	1	2	4

SPI 代码示例

有关 SPI 代码示例的信息，请参阅 [MSPM0 SDK 示例指南](#)。

4.4 I2C

MSPM0 和 Microchip 8 位 MCU 都支持 I2C。在 MSPM0 中，I2C 功能由 I2C 模块处理。在 Microchip 器件中，这略有不同。在 ATmega169/329 器件中，I2C 由通用串行接口处理。在 ATmega48/88 中，它由两线制串行接口管理。在 ATtiny 中，两线制接口或者 TWI 负责处理 I2C 通信。

表 4-4. I2C 功能比较

特性	ATmega	ATtiny	MSPM0
控制器和目标模式	是	是	是
多控制器功能	是	是	是
标准模式 (最高 100kHz)	是	是	是
快速模式 (最高 400kHz)	是	是	是
超快速模式 (最高 1MHz)	否	是	是
寻址模式	7 位	7 位或 10 位	7 位或 10 位
外设地址	1 个地址	1 个地址	2 个地址
常规调用	否 (ATmega169/329)/是 (ATmega48/88)	是	是
可编程设置时间和保持时间	否	否	否
事件管理	否	否	是
时钟延展	否 (ATmega169/329)/是 (ATmega48/88)	是	是
软件复位	是	是	是
FIFO/缓冲器	否	否	TX : 8 字节
			RX : 8 字节
DMA	否	否	是
可编程模拟和数字噪声滤波器	不适用 (ATmega169/329)/输入滤波器不可编程 (ATmega48/88)	输入滤波器不可编程	是

I2C 代码示例

有关 I2C 代码示例的信息，请参阅 [MSPM0 SDK 示例指南](#)。

4.5 计时器 (TIMGx、TIMAx)

MSPM0 与 Microchip 的 ATmega 和 ATtiny 都提供各种计时器。MSPM0 提供具有不同功能的计时器，支持从低功耗监控到高级电机控制的各种用例。

表 4-5. 计时器功能比较

特性	ATmega 计时器	ATtiny 计时器	MSPM0G 和 MSPM0L 计时器	MSPM0C 计时器
分辨率	16 位	16 位	16 位、32 位	16 位
PWM	是	是	是	是
捕获	是	是	是	是
比较	是	是	是	是
单次触发	否	是	是	是
向上/向下计数功能	是	是	是	是
电源模式	是	是	是	是
QEI 支持	否	否	是	是
可编程预分频器	是	是	是	是
影子寄存器模式	否	否	是	是
事件/中断	是	是	是	是
故障事件机制	否	否	是	是
自动重新加载功能	是	是	是	是

计时器代码示例

有关计时器代码示例的信息，请参阅 [MSPM0 SDK 示例指南](#)。

4.6 窗口化看门狗计时器 (WWDT)

Microchip 8 位 MCU 和 MSPM0 都提供窗口看门狗计时器。当应用程序未能在指定的时间窗口内签入时，窗口看门狗计时器 (WWDT) 会启动系统复位。

表 4-6. WWDT 命名

密钥	ATmega 和 ATtiny	MSPM0
名称	看门狗计时器	窗口化看门狗计时器
缩写名称 (相同的顺序)	WDT	WWDT

表 4-7. WDT 功能比较

特性	ATmega	ATtiny	MSPM0
窗口模式	否	是	是
间隔计时器模式	否	否	是
LFCLK 源	是	是	是
中断	否	否	是
计数器分辨率	14 位 (ATmega169/329)、11 位 (ATmega48/88)	11 位	25 位
时钟分频器	是	是	是

WWDT 代码示例

有关 WWDT 代码示例的信息，请参阅 [MSPM0 SDK 示例指南](#)。

4.7 实时时钟 (RTC)

MSPM0 和一些 Microchip 8 位 MCU 提供实时时钟 (RTC)。Microchip 的 ATmega48/88 型号和 ATtiny 器件都包含 RTC 功能，而 ATmega169/329 型号则不包含。ATmega48/88 型号在其中一个计时器模块中提供 RTC 功能，而 ATtiny 器件包含一个专用的 RTC 模块。实时时钟 (RTC) 模块为应用程序提供时间跟踪，并以可选的二进制或二进制编码十进制数格式提供秒、分钟、小时、星期几、一月中的第几日和年的计数器。

表 4-8. RTC 功能比较

特性	ATmega48/88	ATtiny	MSPM0
电源模式	是	是	是
二进制编码格式	是	是	是
闰年校正	否	是	是
可定制警报的数量	1	1	2
内部或/和外部晶体	外部	是	是
晶体偏移校准	否	是	是
预分频器块	是	是	是
中断	是	是	是

RTC 代码示例

有关 RTC 代码示例的信息，请参阅 [MSPM0 SDK 示例指南](#)。

5 模拟外设比较

5.1 模数转换器 (ADC)

Microchip 8 位 AVR 和 MSPM0 都提供 ADC 外设来将模拟信号转换为数字等效信号。这两个器件系列都具有 10 位或 12 位 ADC。下表比较了 ADC 的不同功能和模式。

表 5-1. 功能集比较

特性	Microchip ATmega	Microchip ATtiny	MSPM0
分辨率 (位)	10	12	2012/10/08
转换速率 (MSPS) (12 位)	15ksps	375ksps	MSPM0Gx - 4
			MSPM0Lx - 1.68
			MSPM0Cx - 1.68
过采样 (位)	否	17	14
硬件过采样	否	是	128x
FIFO	否	否	是
ADC 基准 (V)	内部 : 1.1 AVCC	内部 : 1.024、2.048、2.500、 4.096 VDD	内部 : 1.4、2.5 VDD
	外部 : $1.0 \leq V_{REF} \leq V_{DD}$	外部 : $1.0 \leq V_{REF} \leq V_{DD}$	外部 : $1.4 \leq V_{REF} \leq V_{DD}$
工作电源模式	活动、空闲、ADC 降噪	活动、空闲、ADC 降噪	运行、睡眠、停止、待机 ⁽¹⁾
自动断电	否	否	是
外部输入通道 ⁽²⁾	高达 8	高达 15	MSPM0Gx/Cx - 高达 27
			MSPM0Lx - 高达 26
内部输入通道	温度传感器、VREF、VBAT	否	温度传感器、电源监控、模拟信号链
DMA 支持	是	否	是
ADC 窗口比较器单元	否	否	是

表 5-1. 功能集比较 (续)

特性	Microchip ATmega	Microchip ATTiny	MSPM0
同时采样	否	否	MSPM0Gx - 是
			MSPM0Lx/Cx - 否
ADC 数量 ⁽³⁾	1	1	MSPM0Gx -2
			MSPM0Lx/Cx - 1

(1) ADC 可以在待机模式下触发，从而改变工作模式。

(2) 外部输入通道的数量因器件而异。

(3) ADC 的数量因器件而异。

表 5-2. 转换模式

模式	Microchip ATmega	Microchip ATTiny	MSPM0	注释
单次转换模式	是	是	单通道单次转换	ADC 对单个通道进行一次采样和转换
扫描一个通道序列	否	否	序列通道单次转换	ADC 对序列通道进行采样并转换一次。
连续转换模式	是	是	单通道重复转换	重复单通道连续采样，转换一个通道
	否	否	序列通道重复转换	对序列通道进行采样和转换，然后重复相同的序列
不连续模式	否	否	序列通道重复转换	对一组不连续的通道进行采样和转换。通过将 MEMCTRLx 映射到不同的通道，可在 MSPM0 上完成该操作。

ADC 代码示例

有关 ADC 代码示例的信息，请参阅 [MSPM0 SDK 示例指南](#)。

5.2 比较器 (COMP)

Microchip 8 位 AVR MCU 系列器件和 MSPM0 系列器件都在某些器件上提供集成比较器作为可选外设。在 MSPM0 系列器件中，比较器表示为 COMPx，其中最后一个字符“x”指所考虑的特定比较器模块。ATmega 系列器件具有单个比较器和一对输入，而 ATtiny 系列器件具有多达三对输入。MSPM0 比较器模块使用其具有两个可编程电平的 DAC 提供窗口比较器功能。MSPM0 和 AVR 都具有可从各种内部和外部源获取输入的多个通道，并可用于触发电源模式变化或截断/控制 PWM 信号。表 5-3 汇总了 MSPM0 和 AVR 比较器模块逐功能比较结果。

表 5-3. COMP 功能集比较

特性	ATmega	ATtiny	MSPM0G	MSPM0L	MSPM0C
可用的比较器	1	1	高达 3	1	1
正负输入数量	1 个正输入、1 个负输入	多达 4 个正输入、3 个负输入	多达 4 个正输入、3 个负输入	多达 4 个正输入、3 个负输入	多达 4 个正输入、3 个负输入
输出路由	否	多路复用 I/O 引脚	多路复用 I/O 引脚	多路复用 I/O 引脚	多路复用 I/O 引脚
	中断	中断/事件接口	中断/事件接口	中断/事件接口	中断/事件接口
同相输入源	1 个正输入源	多路复用 I/O 引脚	多路复用 I/O 引脚	多路复用 I/O 引脚	多路复用 I/O 引脚
			DAC12 输出 ⁽¹⁾	DAC8 输出	
			DAC8 输出	OPA1 输出 ⁽²⁾	DAC8 输出
			内部 V _{REF} : 1.4V 和 2.5V		
			OPA1 输出 ⁽²⁾		
反相输入源	多路复用 I/O 引脚	多路复用 I/O 引脚	多路复用 I/O 引脚	多路复用 I/O 引脚	多路复用 I/O 引脚
	否	否	内部温度传感器	内部温度传感器	
	带隙 : 1.1V	内部 V _{REF} : 1.024V、2.056V、2.500V、4.096V 和 VDD	内部 V _{REF} : 1.4V 和 2.5V	DAC8 输出	DAC8 输出
	否	DAC8 输出	DAC8 输出	OPA0 ⁽³⁾ 输出	
	否	否	OPA0 输出 ⁽³⁾		
可编程迟滞	否	无、小、中、大	无、10mV、20mV、30mV	无、10mV、20mV、30mV	无、10mV、20mV、30mV
		否	从 0V 到 V _{REF} /V _{DD} 的其他值 (使用 DAC8)	从 0V 到 V _{DD} 的其他值 (使用 DAC8)	从 0V 到 V _{DD} 的其他值 (使用 DAC8)
寄存器锁	否	否	是, 某些 COMP 寄存器 (写入时需要密钥)	是, 某些 COMP 寄存器 (写入时需要密钥)	是, 某些 COMP 寄存器 (写入时需要密钥)
窗口比较器配置	是	否	是	否 (单个 COMP)	否 (单个 COMP)
输入短路模式	否	否	是	是	是
工作模式	否	活动、低功耗	高速, 低功耗	高速, 低功耗	高速, 低功耗
快速 PWM 关断	否	否	是 (通过 TIMA 故障处理程序)	是 (通过 TIMA 故障处理程序)	是 (通过 TIMA 故障处理程序)
输出滤波	否	否	消隐滤波器	消隐滤波器	可调节模拟滤波器
			可调节模拟滤波器	可调节模拟滤波器	
输出极性控制	否	是	是	是	是
中断	上升沿	上升沿	上升沿	上升沿	上升沿
	下降沿	下降沿	下降沿	下降沿	下降沿
	双边沿	双边沿	输出就绪	输出就绪	输出就绪
交换输入模式	是	是	是	是	是

(1) 仅适用于具有 DAC12 外设的器件

(2) 仅适用于具有 OPA1 外设的器件

(3) 仅适用于具有 OPA0 外设的器件

COMP 代码示例

有关 COMP 代码示例的信息，请参阅 [MSPM0 SDK 示例指南](#)。

5.3 数模转换器 (DAC)

Microchip AVR 系列器件不提供集成式数模转换器 (DAC) 外设，但在从 AVR 系列迁移到 MSPM0 系列后，可以使用 MSPM0 内部的 12 位 DAC 来生成模拟电压。MSPM0 系列器件提供 12 位 DAC 外设，用于为各种应用执行数模转换。在 [MSPM0 G 系列 80MHz 微控制器技术参考手册](#)、MSPM0 系列器件数据表和 MSPM0 SDK 中，12 位 DAC 外设称为 DAC12。这将 DAC12 与 8 位 DAC 区分开来，后者可用于给定 MSPM0 器件中包含的每个比较器外设。本文档的比较器部分介绍了这些额外的 8 位 DAC。该 DAC12 外设仅在 MSPM0G 系列器件上可用。

[表 5-4](#) 总结了 MSPM0G 的 12 位 DAC 外设的功能。

表 5-4. DAC 功能集比较

特性	MSPM0G
分辨率	12 位 (11 ENOB)
输出速率	1MSPS
输出通道	1 ⁽¹⁾
数据格式	8 位右对齐，12 位右对齐，二进制补码或直接二进制
DMA 集成	是
输出路由	外部引脚 内部外设连接：OPA IN+、COMP IN+、ADC0
内部基准电压	是，2.5V 或 1.4V
外部基准电压	是
FIFO	是
输出缓冲器	是
可配置输出失调电压	是
自校准模式	是
自动波形生成	否
采样保持模式	否
触发源	内部专用采样时间发生器、DMA 中断/事件、FIFO 阈值中断/事件、两个硬件触发器（可从事件结构获得）

(1) 双 DAC 通道计划用于未来的 MSPM0G 器件。

DAC12 代码示例

有关 DAC12 代码示例的信息，请参阅 [MSPM0 SDK 示例指南](#)。

5.4 运算放大器 (OPA)

Microchip AVR 系列器件不提供集成运算放大器 (OPA) 外设。但是，从 AVR 系列迁移至 MSPM0 系列时，您可以根据需要使用 MSPM0 内部 OPA 替换外部分立器件或缓冲内部信号。具有 OPA 模块的系列是 MSPM0L 和 MSPM0G (MSPM0C 系列目前没有 OPA 模块)。MSPM0 OPA 模块非常灵活，可以单独或组合替换检测或控制应用中的许多分立式放大器。表 5-5 包含了 MSPM0 OPA 模块的主要功能，OPA 代码示例包含您可以重新创建的常见 OPA 配置示例。

表 5-5. MSPM0 OPA 功能集

特性	MSPM0G/L
输入类型	轨至轨 (可以启用或禁用)
增益带宽	1MHz (低功耗模式)
	6MHz (标准模式)
放大器配置	通用模式
	缓冲器模式
	PGA 模式 (反相或同相)
	差分放大器模式
	级联放大器模式
输入/输出路由	外部引脚布线
	ADC 和 COMP 模块的内部连接
故障检测	烧毁电流源 (BCS)
斩波稳定	标准 (可选斩波频率)
	ADC 辅助斩波
	禁用
基准电压	内部 VREF (仅限 MSPM0G 器件)
	DAC12 (仅限 MSPM0G 器件)
	DAC8 (仅限具有 COMP 模块的器件)

OPA 代码示例

有关 OPA 代码示例的信息，请参阅 [MSPM0 SDK 示例指南](#)。

5.5 电压基准 (VREF)

Microchip AVR 和 MSPM0 都具有内部基准，可用于为内部外设提供基准电压并输出到外部外设。

表 5-6. 功能集比较

特性	ATmega	ATtiny	MSPM0G	MSPM0L/C
内部基准 (V)	1.1	1.024、2.048、2.500、 4.096、VDD	1.4、2.5	1.4、2.5
外部基准 (V)	高达 VDD	高达 VDD	外部：1.4 ≤ V _{REF} ≤ V _{DD}	外部：1.4 ≤ V _{REF} ≤ V _{DD}
输出内部基准	否	否	是	是
在内部连接到 ADC	是	是	是	是
在内部连接到 DAC	不适用	不适用	是	否
在内部连接到 COMP	否	是	是	否
在内部连接到 OPA	不适用	不适用	是	否

对于 MSPM0 VREF，您必须启用电源位 PWREN 位 0 (ENABLE)。

VREF 代码示例

有关使用 VREF 的代码示例，请参阅 [MSPM0 SDK 示例指南](#)。

6 参考资料

- 德州仪器 (TI)： [MSPM0G350x 混合信号微控制器数据表](#)
- 德州仪器 (TI)： [MSPM0L130x 混合信号微控制器数据表](#)
- 德州仪器 (TI)： [MSPM0C110x、MSPS003 混合信号微控制器数据表](#)
- 德州仪器 (TI)： [MSPM0 MCU 中的网络安全机制](#)
- 德州仪器 (TI)： [MSPM0 G 系列 80MHz 微控制器技术参考手册](#)
- 德州仪器 (TI)： [MSPM0 L 系列 32MHz 微控制器技术参考手册](#)
- 德州仪器 (TI)： [MSPM0 C 系列 24MHz 微控制器技术参考手册](#)

7 修订历史记录

注：以前版本的页码可能与当前版本的页码不同

Changes from Revision * (April 2024) to Revision A (June 2025)	Page
• 整个文档通篇将 MSPM0C 系列最新发布的器件规格添加到了所有比较表中.....	3
• 通篇更新了整个文档中 MSPM0L/G 系列比较表中的规格，以考虑最新器件版本。.....	3
• 在表 2-1 的“软件配置”部分中添加了 ZeroCode。.....	4
• 已在表 3-1 中更新 MSPM0C 系列的硬件断点/观察点可用性。.....	14
• 表 3-12 添加了表注。.....	24

重要通知和免责声明

TI“按原样”提供技术和可靠性数据（包括数据表）、设计资源（包括参考设计）、应用或其他设计建议、网络工具、安全信息和其他资源，不保证没有瑕疵且不做任何明示或暗示的担保，包括但不限于对适销性、某特定用途方面的适用性或不侵犯任何第三方知识产权的暗示担保。

这些资源可供使用 TI 产品进行设计的熟练开发人员使用。您将自行承担以下全部责任：(1) 针对您的应用选择合适的 TI 产品，(2) 设计、验证并测试您的应用，(3) 确保您的应用满足相应标准以及任何其他功能安全、信息安全、监管或其他要求。

这些资源如有变更，恕不另行通知。TI 授权您仅可将这些资源用于研发本资源所述的 TI 产品的相关应用。严禁以其他方式对这些资源进行复制或展示。您无权使用任何其他 TI 知识产权或任何第三方知识产权。您应全额赔偿因在这些资源的使用中对 TI 及其代表造成的任何索赔、损害、成本、损失和债务，TI 对此概不负责。

TI 提供的产品受 [TI 的销售条款](#) 或 [ti.com](#) 上其他适用条款/TI 产品随附的其他适用条款的约束。TI 提供这些资源并不会扩展或以其他方式更改 TI 针对 TI 产品发布的适用的担保或担保免责声明。

TI 反对并拒绝您可能提出的任何其他或不同的条款。

邮寄地址：Texas Instruments, Post Office Box 655303, Dallas, Texas 75265
版权所有 © 2025，德州仪器 (TI) 公司