Application Note

MSPM0 MCU 上的 MCAN (CAN FD) 模块入门

TEXAS INSTRUMENTS

摘要

模块化控制器局域网 (MCAN) 外设是在 MSPM0™ 实时微控制器 (MCU) 系列内的部分器件上实现的 CAN 灵活数据速率 (CAN FD)。一些配有 MCAN 外设的器件包括 MSPM0G350x 和 MSPM0G351x 器件。所述的示例将在任何配有 MCAN 模块的 MSPM0 MCU 中运行。本应用手册介绍了几个编程示例，旨在说明如何针对不同的运行模式设置 MCAN 模块。其目的是帮助用户了解 MCAN 外设的编程。

已经在 MSPM0G3507 上测试了示例代码。不过，可以轻松调整这些示例，使其在任何配有 MCAN 模块的 MSPM0 器件上运行。大多数示例都需要第二个 CAN FD 节点才能运行。另一个配有 CAN FD 或配有任何 CAN 总线分析工具的 MCU 可以满足此要求，其中 CAN 总线分析工具能够同时使用经典 CAN 和 CAN FD 协议。目前有许多基于 USB 总线的工具可用。除了提供总线流量的可见性，这些工具还能够生成帧，对调试十分有用。配有内置 CAN FD 触发或解码功能的示波器对调试至关重要。

在本文档中，术语 MCAN 和 CAN FD 可以互换使用。*CAN FD* 是指协议，而 *MCAN* 是指 MCU 中实现协议的外设。本文档中所述的工程文件示例作为 MSPM0-SDK 的一部分提供，可下载。

内容

1 CAN 简介 3
1.1 CAN 标准 3
1.2 MSPM0 MCAN 模块 5
2 MCAN 模块的 Sysconfig 配置 6
2.1 MCAN 时钟频率 6
2.2 MCAN 基本配置 6
2.3 高级配置 16
2.4 保留配置 16
2.5 中断 17
2.6 引脚配置和 PinMux 19
3 SDK 示例代码简介 20
3.1 mcan_loopback 20
3.2 mcan_message_rx 20
3.3 mcan_message_rx_tcan114x 20
3.4 mcan_multi_message_tx 20
3.5 mcan_multi_message_tx_tcan114x 21
3.6 mcan_single_message_tx 21
4 MCAN 用例 22
4.1 TX 缓冲区元素 22
4.2 RX 缓冲区元素 23
4.3 TX 缓冲区处理模式 24
4.4 TX FIFO 处理模式 24
4.5 RX 缓冲区处理模式 26
4.6 RX FIFO 处理模式 28
4.7 在低功耗模式下使用 MSPM0 MCAN 30
4.8 总线关闭处理 30
5 设计测试和调试提示 33
5.1 所需的最少节点数 33
5.2 为何需要收发器 33
5.3 调试检查清单 33

English Document: SLAAET4
Copyright © 2026 Texas Instruments Incorporated

6 总结.....34
7 参考资料.....34
8 修订历史记录.....35

插图清单

图 1-1. 典型 CAN 总线.....3
图 1-2. CAN FD 帧.....3
图 1-3. 位时间的划分.....4
图 2-1. MCAN 时钟频率.....6
图 2-2. MCAN 基本配置.....6
图 2-3. 发送器延迟补偿 (TDC).....7
图 2-4. 位时序参数.....8
图 2-5. 标准和扩展 ID 滤波器配置.....11
图 2-6. TX MSG RAM.....14
图 2-7. RX MSG RAM.....15
图 2-8. 高级配置.....16
图 2-9. 保留配置.....17
图 2-10. MCAN 集成.....17
图 2-11. 中断.....17
图 2-12. 引脚配置和 PinMux.....19
图 3-1. MCAN 环回消息.....20
图 3-2. 用于 mcan_multi_message_tx 的总线监控工具输出.....20
图 3-3. mcan_multi_message_tx_tcan114x 的总线监控工具输出.....21
图 3-4. mcan_single_message_tx 总线监控工具的输出.....21

商标

MSPM0™, Code Composer Studio™, LaunchPad™, and BoosterPack™ are trademarks of Texas Instruments.
所有商标均为其各自所有者的财产。

Copyright © 2026 Texas Instruments Incorporated

1 CAN 简介

本节介绍 CAN 标准和 MSPM0 MCAN 模块。

1.1 CAN 标准

本节介绍 CAN 总线和帧结构，以及 CAN 位时序。

有关更多 CAN 标准规范，请参阅官方文档。

1.1.1 CAN 总线

CAN 是最初为汽车应用开发的串行协议。由于稳健性和可靠性，CAN 可用于工业设备、医疗电子产品、火车、飞机等各种应用中。CAN 协议具有复杂的错误检测和限制机制，能够在物理层进行简单布线。最初的 CAN 协议标准现在被称为*传统* CAN，以区别于较新的 CAN FD 标准。图 1-1 所示的是 CAN 总线的典型接线。

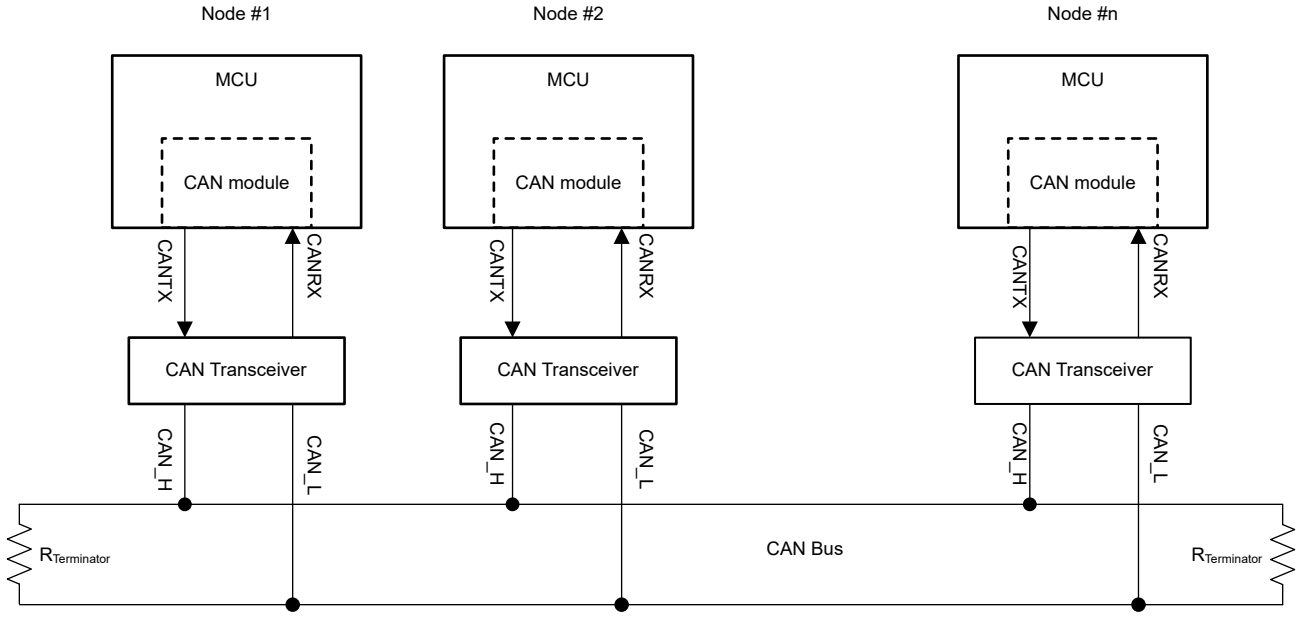


图 1-1. 典型 CAN 总线

1.1.2 CAN 帧

CAN 灵活数据速率 (CAN FD) 在较高的位速率和一帧中传输的字节数方面增强了传统 CAN，从而提高了通信的有效吞吐量。经典 CAN 支持高达 1Mbps 的比特率和每帧八字节的有效载荷大小，而 CAN FD 支持高达 5Mbps 的比特率和每帧最多 64 字节的有效载荷大小。图 1-2 展示了 CAN FD 帧的帧结构。

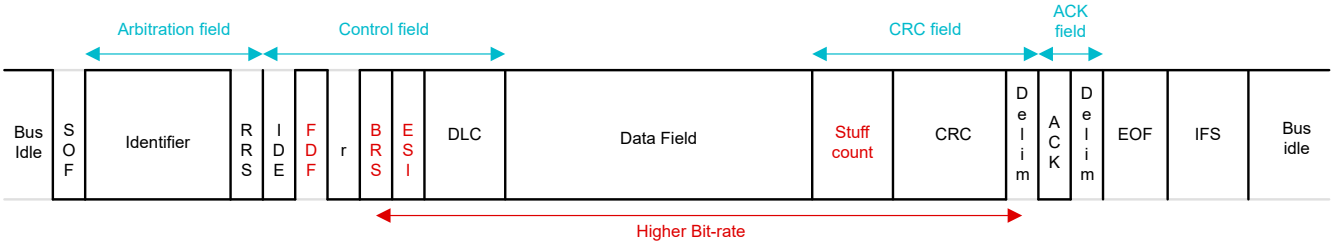


图 1-2. CAN FD 帧

1.1.3 CAN 位时序

CAN 比特率是理想发送器在无重同步情况下每秒发送的位数。

在 CAN-FD 协议中，使用两种比特率：仲裁比特率用于低速的仲裁阶段，数据比特率用于高速的数据阶段。

English Document: SLAAET4
Copyright © 2026 Texas Instruments Incorporated

仲裁比特率和数据比特率都可以划分为独立的非重叠时间段。

- 同步段 (Sync_Seg)：Sync_Seg 用于同步总线上的各个节点。期望边沿位于该段内。
- 传播段 (Prop_Seg)：Prop_Seg 用于补偿网络内的物理延迟时间。Prog_Seg = 2* (信号传播 + 输入比较器延迟 + 输出驱动器延迟) 。
- 相位缓冲段 1 (Phase_Seg1)
- 相位缓冲段 2 (Phase_Seg2)：Phase_Seg1 和 Phase_Seg2 用于补偿边沿相位误差。这些段可以通过重同步来加长或缩短。

这些段构成位时间，如图 1-3 所示。

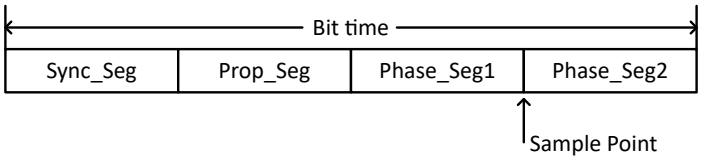


图 1-3. 位时间的划分

其他相关 CAN 位时序如下所示。

- 采样点：采样点是读取总线电平并将其解释为相应位值的时间点。其位置在 Phase_Seg1 的末尾。
- 时间量子 (tq)：*tq* 是从振荡器周期推导出来的固定时间单位。存在一个可编程预分频器，其整数值范围至少为 1 到 32。从最小时间量子开始，时间量子的长度可以为 *tq = BRP * 最小时间量子*，其中 BRP 是比特率预分频器的值，最小时间量子通常是 CAN 模块时钟源。

English Document: SLAAET4
Copyright © 2026 Texas Instruments Incorporated

1.2 MSPM0 MCAN 模块

MCAN 模块的显著特性如下：

- 符合 CAN 协议 2.0A、B 和 ISO 11898-1:2015 标准
- 完全支持 CAN FD（最多 64 个数据字节）
- 支持 AUTOSAR 和 SAE J1939
- 多达 32 个专用发送缓冲器
- 可配置的发送 FIFO，最多 32 个元素
- 可配置的发送队列，最多 32 个元素
- 可配置的发送 Event FIFO，最多 32 个元素
- 多达 14 个专用接收缓冲器
- 两个可配置的接收 FIFO，每个 FIFO 最多 14 个元素，具有 1kB 的消息 RAM
- 多达 128 个滤波器元素
- 用于自检的环回模式
- 可屏蔽中断（两条可配置的中断线路、可纠正的 ECC、计数器溢出和时钟停止或唤醒）
- 不可屏蔽中断（不可纠正的 ECC）
- 两个时钟域（CAN 时钟和主机时钟）
- 消息 RAM 的 ECC 检查
- 支持时钟停止和唤醒
- 时间戳计数器
- 1Mbps 标称比特率；8Mbps 数据比特率

不支持的特性：

- 主机总线防火墙
- 时钟校准
- 通过 CAN 进行调试

English Document: SLAAET4
Copyright © 2026 Texas Instruments Incorporated

2 MCAN 模块的 Sysconfig 配置

SysConfig 是一款配置工具，旨在简化硬件和软件配置挑战，从而加速软件开发。SysConfig 可作为 Code Composer Studio™ 集成开发环境的一部分以及作为独立应用提供。此外，可以通过访问 TI 开发人员专区，在云中运行 SysConfig。SysConfig 提供直观的图形用户界面，用于配置引脚、外设、无线电、软件栈、RTOS、时钟树和其他元件。SysConfig 将自动检测、发现和解决冲突，来加快软件开发。

TI 建议用户使用 SysConfig 在应用程序中配置 MCAN 模块。SysConfig 可帮助用户轻松地根据需要快速设置 MCAN 模块。接下来的章节以 LP-MSPM0G3507 为例，基于 Sysconfig 工具 1.25.0，介绍如何使用 Sysconfig 配置 MCAN。

2.1 MCAN 时钟频率

图 2-1 中列示了 MCAN 时钟频率块中包含哪些参数。

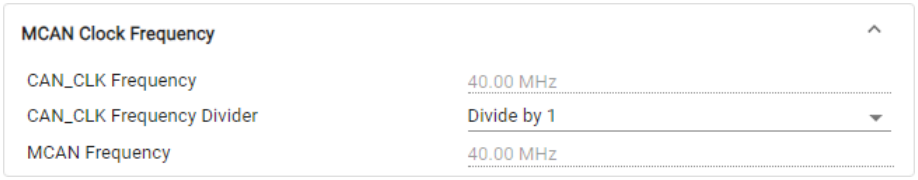


图 2-1. MCAN 时钟频率

可以通过 HFXT 或 SYSPLL 为 MCAN 的外设异步时钟 (CAN_CLK) 计时。选择 SYSCTL 来完成该时钟配置。TI 建议将 MCAN 频率配置为 40MHz。

备注

TI 建议使用 HFXT 作为 CAN_CLK 的时钟源。SYSOSC 的精度不能满足特殊情况下应用的要求，会导致出现更多的错误帧。CAN_CLK 的建议频率为 20MHz、40MHz 和 80MHz。

2.2 MCAN 基本配置

图 2-2 中列示了 MCAN 基本频率块中包含哪些参数。

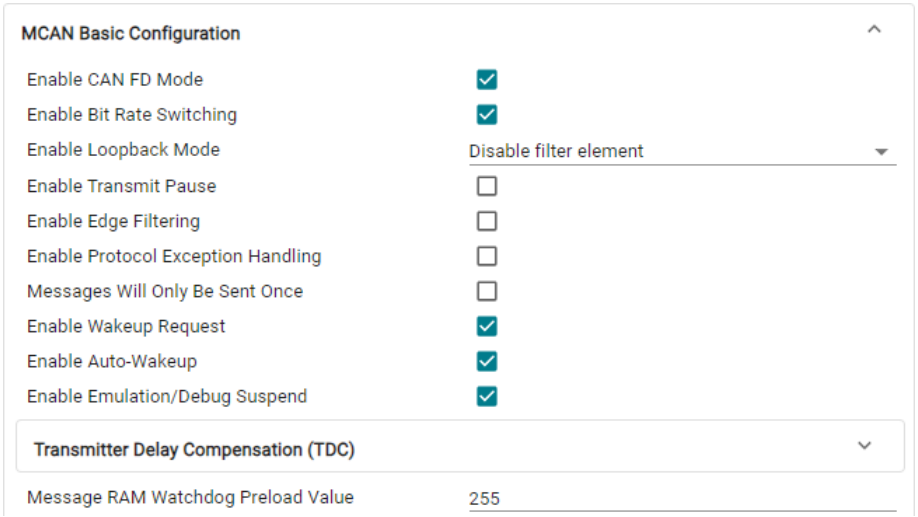


图 2-2. MCAN 基本配置

- Enable CAN FD Mode：在此模式下，需要启用 CAN 灵活数据模式。
- Enable Bit Rate Switching：通过启用该功能，MCAN 以更高的速率（而不是调停速率）发送数据。此功能仅在启用 CAN FD 模式时有效。对于 MSPM0 MCAN 模块的 Tx 消息，用户可以在源代码中控制每条消息的比特率切换。

English Document: SLAAET4
Copyright © 2026 Texas Instruments Incorporated

- Enable Loopback Mode：发送的消息成为了接收的消息。这使用户可以在无需 CAN 收发器的情况下监控 CAN_TX 引脚上的 CAN 消息。
- Enable Transmit Pause：在下一次传输之前暂停两个 CAN 位时间。传输暂停功能适用于 CAN 消息 ID 是特定的且无法轻易更改的 CAN 网络。这些消息 ID 可能具有比其他定义的消息 ID 更高的优先级，而在特定的应用中其相对优先级可能是相反的。这允许出现以下情况：一个 ECU 发送 CAN 消息突发，导致另一条 ECU 的 CAN 消息延迟（暂停）。
- Enable Edge Filtering：为实现硬同步在检测边沿时，需要两个连续的显性时间份额。启用此功能是为了确保节点可以准确检测信号边沿，并在数据位时间更长的情况下执行硬同步，从而提高 CAN 总线通信的稳定性和可靠性。
- Enable Protocol Exception Handling：检测为将来的协议扩展而保留的位。
- Messages Will Only Be Sent Once：如果禁用了自动重新发送，则在出现传输错误和 NACK 时或 MCAN 模块丢失调停时，MCAN 模块将不再重新发送。
- Enable Wakeup Request：在 CAN RXD 活动时唤醒 MCAN 模块。
- Enable Auto-Wakeup：使 MCAN 模块能够根据已启用的唤醒请求自动将 MCAN CCCR.INIT 位清零，从而完全唤醒 MCAN。发出时钟停止请求会使 MCAN 模块进入断电模式（睡眠模式）。在从空闲状态转换到激活状态期间，如果启用唤醒请求和启用自动唤醒功能，则发出读取-修改-写入命令以将 MCAN_CCCR.INIT 位清零。在 MCAN 内核响应删除时钟停止请求并删除时钟停止确认后，MCAN 内核恢复运行。

备注

请注意，硬件删除时钟停止请求后，不会收到第一个帧（唤醒帧）。这是因为此操作是在发出时钟停止后发生的，IP 中没有运行活动时钟。因此，在删除时钟停止请求之后，必须重新发送启用时钟的唤醒帧。

- Enable Emulation or Debug Suspend：MCAN 模块可以挂起以进行仿真或调试。
- Message RAM Watchdog Preload Value：RAM Watchdog 监控消息 RAM 的 READY 输出。通过 MCAN 的 Generic Master Interface 访问消息 RAM 时，以配置的值启动消息 RAM 监视器计数器。当消息 RAM 通过激活 READY 输出发出成功完成信号时，计数器将重新加载。如果在计数器倒计时至零之前消息 RAM 没有响应，则计数器停止并设置中断标志 MCAN_IR.WDI。RAM 看门狗计数器由主机（系统）时钟计时。

2.2.1 发送器延迟补偿 (TDC)

图 2-3 中列示了发送器延迟补偿 (TDC) 块中包含哪些参数。

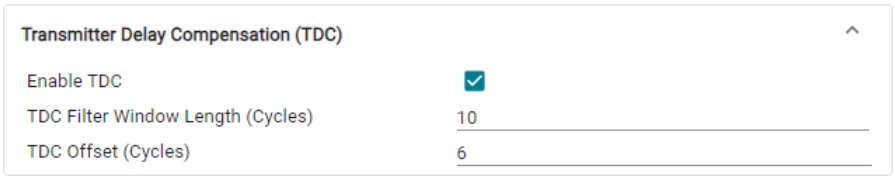


图 2-3. 发送器延迟补偿 (TDC)

TDC 机制用于补偿 CAN FD 系统中收发器环路延迟引起的延迟。这种延迟可以防止节点在高比特率数据传输期间在采样点执行有意义的位错误检查。具体而言，TDC 在数据阶段引入了辅助采样点（辅助采样点，即 SSP），在考虑延迟后，将传输的位与接收的位进行比较。这可确保正确检测和处理位错误。

在比特率很高时，TDC 是必需的，这会导致数据位短和明显的环路延迟。这些延迟可能会导致节点错过位错误检测所需的正确采样点。TDC 仅在数据阶段处于活动状态，不会影响调停阶段。

通过使用 TDC，数据阶段的位时间可以比标称位时间更短，从而在不影响错误检测的情况下实现更高的数据速率。

- TDC Filter Window Length (Cycles)：该滤波器功能定义了 SSP 位置的最小值，以避免接收到的 FDF 位内的显性干扰在接收到的 res 位的下降沿之前结束延迟补偿测量（从而导致过早采用 SSP 位置）的情况。
- TDC Offset (Cycles)：该偏移用于调整接收位内 SSP 的位置（例如：数据阶段中位时间的一半）。

有关如何测量 TDC 的更多信息，请参阅 MSPM0 G 系列 80MHz 微控制器技术参考手册。

English Document: SLAAET4
Copyright © 2026 Texas Instruments Incorporated

2.2.2 位时序参数

图 2-4 中列示了哪些参数包含在 Bit Timing Parameters 块中。

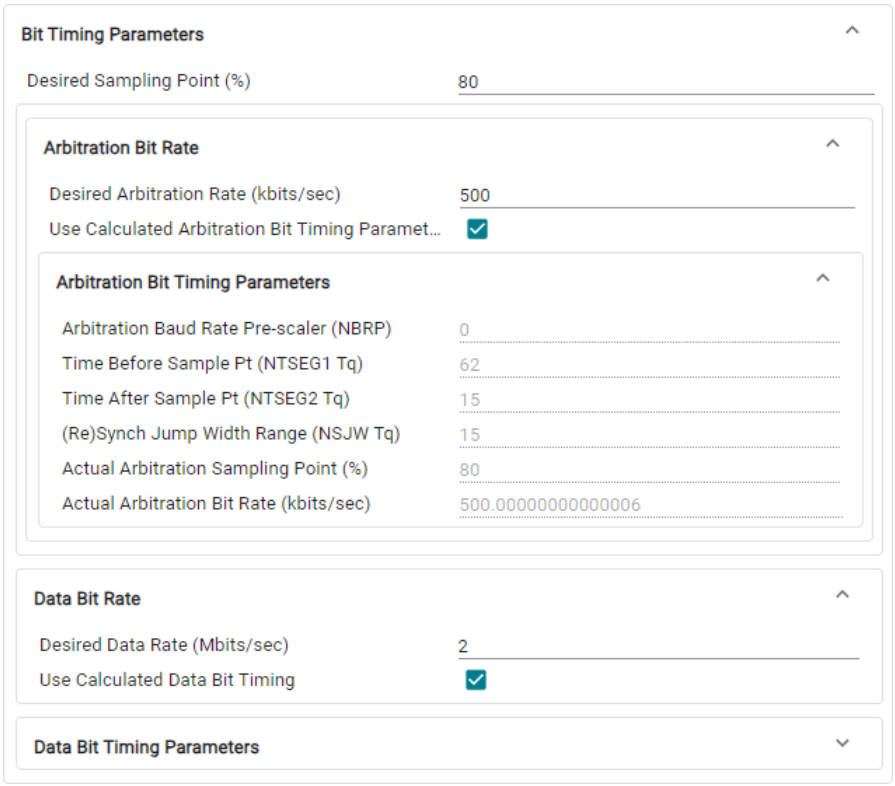


图 2-4. 位时序参数

CAN 总线中的位时序是指用于同步和控制 CAN 通信中数据传输的关键参数。这会将每个位的时间划分为多个时间段（称为时间量子 (tq)），以确保网络上的所有节点都能准确地接收和发送数据。位时序的设置包括几个关键组成部分：时间量子 (tq)、同步段 (Sync_Seg)、传播段 (Prop_Seg)、相位缓冲段 1 (Phase_Seg1)、相位缓冲段 2 (Phase_Seg2) 和采样点。位时序在数据传输中的作用体现在同步和一致性、数据完整性、容错、数据速率和网络性能以及抗干扰能力等方面。有关这些段的详细说明，请参阅 CAN 位时序。

以下是图 2-4 中的参数介绍。

- Desired Sampling Point (%)：在 CAN FD 中，所需采样点百分比为 15% 至 95%。此参数始终与总线上的其他 CAN 节点相匹配。
- Arbitration Bit Rate Configuration：desired arbitration rate (kbits/sec)：定义仲裁速率。
- Use Calculated Arbitration Bit Timing Parameters：启用该配置后，SysConfig 会根据所需的采样点和调停速率，自动计算调停波特率预分频器、采样点前的时间、采样点后时间和 (Re) 同步跳转宽度范围。
- Data Bit Rate Configuration：desired data rate (kbits/sec)：定义数据速率。
- Use Calculated Data Bit Timing Parameters：启用该配置后，SysConfig 会根据所需的采样点和数据速率，自动计算数据波特率预分频器、采样点前的时间、采样点后时间和 (Re) 同步跳转宽度范围。

CAN 位时序的命名在不同系统之间总是各不相同，例如上位机 CAN Analyzer 软件、MCAL 中的 EB tresos 以及 MCU 文档。用户可以参考表 2-1 来快速理解 MSPM0 CAN 位时序命名差异，以及 MSPM0 系统配置工具与常见 CAN 规范文档之间的映射。在表 2-1 中，带有 x 的名称表示 x 可以是 N 或 D，例如 xBRP 可以是 NBRP（仲裁波特率预分频器）或 DBRP（数据波特率预分频器）。有关详细的 MSPM0 寄存器描述，

表 2-1. 位时序命名

通用 CAN	SysConfig	MSPM0 寄存器
tq	MCAN 频率/xBRP	MCAN_FCLK/xBRP
Sync_Seg	不适用	固定为 1

English Document: SLAAET4
Copyright © 2026 Texas Instruments Incorporated

表 2-1. 位时序命名（续）

通用 CAN	SysConfig	MSPM0 寄存器
Prop_Seg	xTSEG1	
Phase_Seg1		
Phase_Seg2	xTSEG2	
SJW		

在 MSPM0 SysConfig 和寄存器级别，MSPM0 中的 Sync_Seg 在硬件上固定为 1 tq，xTSEG1 对应于常见 CAN 中的 Prop_Seg 和 Phase_Seg1 两个段的组合。Sysconfig 中一个位时间的总 tq 为 *tq count = 1 + xTSEG1 + xTSEG2*。采样点位于 xTSEG1 和 xTSEG2 之间。

Syscfg 位时序配置示例 展示了常见 CAN、SysConfig 和 MSPM0 寄存器之间 CAN 位时序配置的简单比较/映射表。MSPM0 MCAN 模块的位时序设置为 CAN-FD，启用比特率切换，500kbit/s + 2Mbit/s，采样率为 80%。时钟源 MCAN_FCLK 为 40MHz，不分频。

表 2-2. Syscfg 位时序配置示例

	仲裁		数据		
位长度	80tq = 2us		20tq = 0.5us		
比特率	0.5MBit/s		2MBit/s		
时钟源	40MHz				
时间量子 (tq)	25ns				
常用 CAN 参数			常用 CAN 参数		
位时间参数	仲裁	数据	位时间参数	仲裁	数据
不适用			xBRP	0	0
Sync_Seg	1	1	硬件固定为 1		
Prop_Seg	63	15	xTSEG1	62	14
Phase_Seg1					
Phase_Seg2	16	4	xTSEG2	15	3
SJW	16	4	xSJW	15	3

English Document: SLAAET4
Copyright © 2026 Texas Instruments Incorporated

2.2.3 消息 RAM 配置

MCAN 模块有一个消息 RAM。消息 RAM 的主要目的是存储多个过滤器、发送消息和接收消息；可以在 MCAN 消息 RAM 中配置多个段，并通过相互比较相应的起始地址和结束地址，确保任何段都不重叠。

1. 消息 ID 过滤器元素：标准 11 位过滤器和扩展 29 位过滤器。
2. 发送消息：TX 缓冲区、TX FIFO 和 TX 事件 FIFO。
3. 接收消息：Rx FIFO0、Rx FIFO1 和 Rx 缓冲区。

本应用手册介绍了消息 RAM 配置为 1KB 大小，宽度为 32 位。

备注

TI 建议通过 SysConfig 配置消息 RAM。SysConfig 会通知用户当前配置占用的地址空间。这有助于用户避免地址重叠问题。

MCAN 消息 RAM 配置示例给出一个如何配置 MCAN 消息 RAM 的示例，示例工程请参阅 MCAN 模块的 Sysconfig 配置，本节将介绍每种配置的详细信息。

表 2-3. MCAN 消息 RAM 配置示例

部分	尺寸	数量	起始地址	终止地址
标准 ID 过滤器	4	4	0	16
扩展 ID 过滤器	8	4	16	48
TX 缓冲器	72	0	不适用	
TX FIFO	72	4	48	336
TX 事件 FIFO	8	4	336	368
RX FIFO0	72	6	368	800
RX FIFO1	72	2	800	944
RX 缓冲器	72	1	944	1016

2.2.3.1 标准和扩展 ID 滤波器配置

图 2-5 中列示了标准和扩展 ID 滤波器配置块中包含哪些参数。

English Document: SLAAET4
Copyright © 2026 Texas Instruments Incorporated

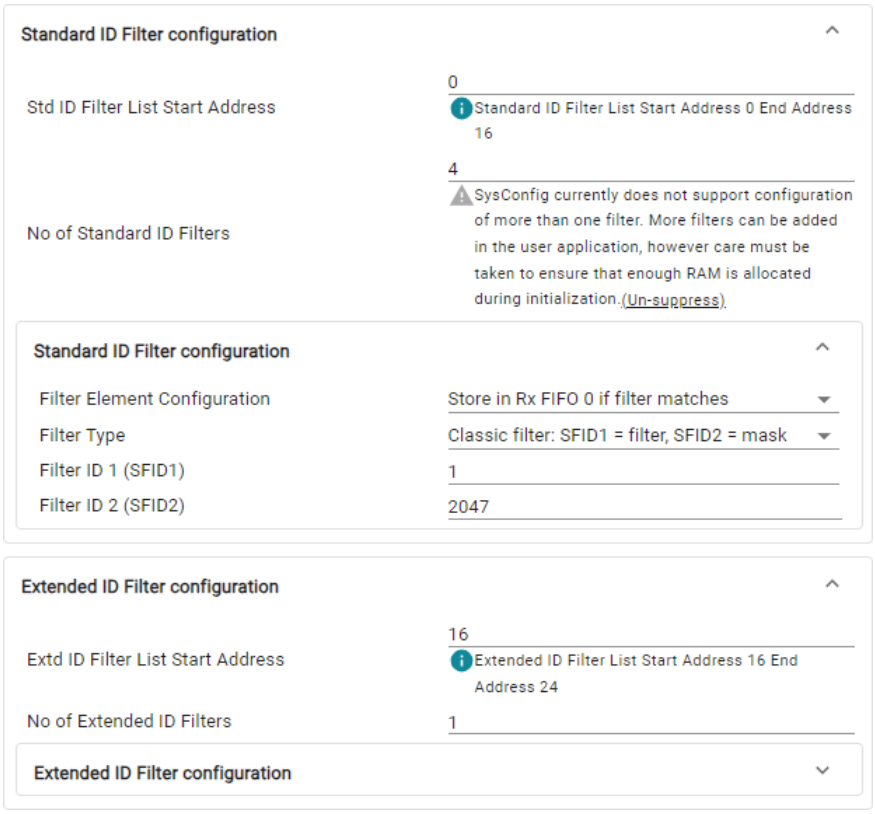


图 2-5. 标准和扩展 ID 滤波器配置

- Std ID Filter List Start Address：每个标准 ID 滤波器占用 4 个消息 RAM 地址。
- Number of Standard ID Filters：最多可以为 11 位标准 ID 配置 128 个滤波器元素。SysConfig 当前不支持配置多个滤波器。可以在用户应用程序中添加更多过滤器，但请确保在初始化期间分配足够的 RAM，并且不存在地址重叠问题。
- Standard ID Filter configuration → Filter Element Configuration：所有启用的滤波器元素均用于标准帧的接受过滤。接受过滤在第一个匹配的已启用过滤器元素处或到达过滤器列表末尾时停止。该参数的选项如下所示。
  - 0x0：禁用滤波器元素
  - 0x1：如果滤波器匹配，则存储在 Rx FIFO 0 中
  - 0x2：如果滤波器匹配，则存储在 Rx FIFO 1 中
  - 0x3：如果滤波器匹配，则拒绝 ID
  - 0x4：如果滤波器匹配，则设置优先级
  - 0x5：如果滤波器匹配，则设置优先级并存储在 FIFO 0 中
  - 0x6：如果滤波器匹配，则设置优先级并存储在 FIFO 1 中
  - 0x7：存储到 Rx 缓冲器中，忽略标准滤波器类型的配置
- Standard ID Filter configuration → Filter Type：标准滤波器类型配置。该参数的选项如下所示。
  - 0x0：从 SFID1 到 SFID2 的范围滤波器 (SFID2 ≥ SFID1)
  - 0x1：用于 SFID1 或 SFID2 的双 ID 滤波器
  - 0x2：经典过滤器：SFID1 = 过滤器；SFID2 = 掩码
  - 0x3：禁用的滤波器元素
- Standard ID Filter configuration → Filter ID 1 (SFID1)：标准过滤器 ID 1。在过滤 Rx 缓冲区时，该字段定义要存储的标准消息的 ID。接收到的标识符必须完全匹配，不使用掩码机制。
- Standard ID Filter configuration → Filter ID 2 (SFID2)：标准过滤器 ID 2。根据滤波器元素配置，此 ID 具有不同的定义。如果滤波器元素配置为 0x1 至 0x6，则 SFID2 是标准 ID 滤波器元素的第二个 ID。如果滤波器元素配置为 0x7，则 SFID2 是 Rx 缓冲器的滤波器。

扩展 ID 滤波器的配置如下所示。

English Document: SLAAET4
Copyright © 2026 Texas Instruments Incorporated

- Extd ID Filter List Start Address：每个扩展 ID 滤波器占用 8 个消息 RAM 地址。
- Number of Extended ID Filters：最多可以为 29 位扩展 ID 配置 64 个滤波器元素。SysConfig 当前不支持配置多个滤波器。可以在用户应用程序中添加更多滤波器，但请确保在初始化期间分配足够的 RAM。
- Extended ID Filter configuration → Filter Element Configuration：所有启用的滤波器元素均用于扩展帧的接受过滤。接受过滤在第一个匹配的已启用过滤器元素处或到达过滤器列表末尾时停止。
  - 0x0：禁用滤波器元素
  - 0x1：如果滤波器匹配，则存储在 Rx FIFO 0 中
  - 0x2：如果滤波器匹配，则存储在 Rx FIFO 1 中
  - 0x3：如果滤波器匹配，则拒绝 ID
  - 0x4：如果滤波器匹配，则设置优先级
  - 0x5：如果滤波器匹配，则设置优先级并存储在 FIFO 0 中
  - 0x6：如果滤波器匹配，则设置优先级并存储在 FIFO 1 中
  - 0x7：存储到 Rx 缓冲区中或存储为调试消息，忽略扩展滤波器类型配置
- Extended ID Filter configuration → Filter Type：已扩展的滤波器类型配置。该参数的选项如下所示。
  - 0x0：从 EFID1 到 EFID2 的范围滤波器 (EFID2 ≥ EFID1)
  - 0x1：用于 EFID1 或 EFID2 的双 ID 滤波器
  - 0x2：经典过滤器：EFID1 = 过滤器，EFID2 = 掩码
  - 0x3：从 EFID1 到 EFID2 的范围滤波器 (EFID2 ≥ EFID1)，未应用扩展 ID 和掩码
- Extended ID Filter configuration → Filter ID 1 (EFID1)：已扩展的滤波器 ID 1。已扩展 ID 的滤波器元素的第一个 ID。在过滤 Rx 缓冲区时，该字段定义要存储的扩展消息的 ID。
- Extended ID Filter configuration → Filter ID 2 (EFID2)：已扩展的滤波器 ID 2。根据扩展滤波器元素配置，此 ID 具有不同的定义。如果扩展滤波器元素配置为 0x1 至 0x6，则 EFID2 是扩展 ID 滤波器元素的第二个 ID。如果扩展滤波器元素配置为 0x7，则 EFID2 是 Rx 缓冲器的滤波器。

2.2.3.1.1 如何配置多个过滤器

SysConfig 当前不支持多个滤波器的配置。可以在用户应用程序中添加更多滤波器，但请确保在初始化期间分配足够的 RAM。在应用程序代码中配置滤波器之前，请记住在 SysConfig 中配置滤波器数量。

下面的示例展示了如何在应用代码中添加更多标准过滤器。*gMCAN0StdFltWr* 过滤器元素被配置为标准过滤器 *sfid1*，以 *sfid2* 为掩码，并将匹配的消息存储到 FIFO0。然后使用 *DL_MCAN_addStdMsgIDFilter* 将 *gMCAN0StdFltWr* 写入第二个过滤器的 RAM 地址 (*filterIndex* = 1) (通常，第一个过滤器 (*filterIndex* = 0) 可以在 Sysconfig 中配置) 。

```
uint8_t filterIndex = 1U;
static const DL_MCAN_StdMsgIDFilterElement gMCAN0StdFltWr = {
    .sfec  = 0x1,    // Save to FIFO0
    .sft   = 0x2,    // Filter sfid1 with mask sfid2
    .sfid1 = 3,
    .sfid2 = 0x7FF,
};
/* Configure Standard ID filter element */
DL_MCAN_addStdMsgIDFilter(MCAN0_INST, filterIndex, &gMCAN0StdFltWr);
```

下面的示例展示了如何在应用代码中添加更多扩展过滤器。*gMCAN0ExtFltWr* 过滤器元素被配置为匹配 efid1 与 efid2 之间的过滤器 ID 范围 (例如 0x10 - 0x20) ，从而匹配 id = 0x15 的扩展消息，并将匹配的消息保存到 FIFO0。然后使用 *DL_MCAN_addExtMsgIDFilter* 将 *gMCAN0ExtFltWr* 写入第四个过滤器的 RAM 地址 (*filterIndex* = 3)。

```
uint8_t filterIndex = 3U;
static const DL_MCAN_ExtMsgIDFilterElement gMCAN0ExtFltWr = {
    .efec = 0x1,    // Save to FIFO0
    .eft  = 0x0,    // Range filter from efid1 to efid2
    .efid1 = 0x10,
    .efid2 = 0x20,
};
/* Configure Extended ID filter element */
DL_MCAN_addExtMsgIDFilter(MCAN0_INST, filterIndex, &gMCAN0ExtFltWr);
```


English Document: SLAAET4
Copyright © 2026 Texas Instruments Incorporated

为了读取并验证所配置的过滤器，用户可以添加以下 API 将过滤器从消息 RAM 读回 MSPM0 RAM 变量；以下代码包含标准和扩展过滤器的读取函数。

通过调用 *DL_MCAN_readStdMsgIDFilter* API，CPU 读取索引为 *filtNum* 的消息 RAM 过滤器元素，并将过滤器值复制到 *gMCAN0StdFltRd*。

```
uint32_t filtNum = 2;
DL_MCAN_StdMsgIDFilterElement gMCAN0StdFltRd;
void DL_MCAN_readStdMsgIDFilter(MCAN_Regs *mcan, uint32_t filtNum,
    DL_MCAN_StdMsgIDFilterElement *elem)
{
    uint32_t startAddr, elemAddr, regVal;

    //startAddr = HW_RD_FIELD32(&mcan->MCANSS.MCAN.MCAN_SIDFC, MCAN_SIDFC_FLSSA);
    startAddr = *(volatile uint32_t *)(&mcan->MCANSS.MCAN.MCAN_SIDFC);
    startAddr = (startAddr & 0x0000FFFC) >> 2;
    startAddr = (uint32_t)(startAddr << 2U);
    elemAddr  = startAddr + (filtNum * 1U * 4U);
    elemAddr += 0x0U;

    //regVal = HW_RD_REG32(((uint32_t) mcan + (uint32_t) elemAddr));
    regVal = *(volatile uint32_t *)( (uint32_t) mcan + (uint32_t) elemAddr );
    elem->sfid2 = (regVal >> 0U)  & 0x000007FF;
    elem->sfid1 = (regVal >> 16U) & 0x000007FF;
    elem->sfec  = (regVal >> 27U) & 0x00000007;
    elem->sft   = (regVal >> 30U) & 0x00000003;
};
DL_MCAN_readStdMsgIDFilter(MCAN0_INST, filtNum, &gMCAN0StdFltRd);
```

通过调用 *DL_MCAN_readExtMsgIDFilter* API，CPU 读取索引为 *filtNum* 的消息 RAM 过滤器元素，并将过滤器值复制到 *gMCAN0ExtFltRd*。

```
uint32_t filtNum = 2;
DL_MCAN_ExtMsgIDFilterElement gMCAN0ExtFltRd[CANEXTFLTNUM] = {0};
void DL_MCAN_readExtMsgIDFilter(MCAN_Regs *mcan, uint32_t filtNum,
    DL_MCAN_ExtMsgIDFilterElement *elem)
{
    uint32_t startAddr, elemAddr, regVal;

    //startAddr = HW_RD_FIELD32(&mcan->MCANSS.MCAN.MCAN_XIDFC, MCAN_XIDFC_FLESA);
    startAddr = *(volatile uint32_t *)(&mcan->MCANSS.MCAN.MCAN_XIDFC);
    startAddr = (startAddr & 0x0000FFFC) >> 2;
    startAddr = (uint32_t)(startAddr << 2U);
    elemAddr  = startAddr + (filtNum * 2U * 4U);
    elemAddr += 0x0U;

    //regVal = HW_RD_REG32(((uint32_t) mcan + (uint32_t) elemAddr));
    regVal = *(volatile uint32_t *)( (uint32_t) mcan + (uint32_t) elemAddr );
    elem->efid1 = (regVal >> 0U)  & 0x1FFFFFFF;
    elem->efec  = (regVal >> 29U) & 0x00000007;

    elemAddr += 4U;
    //regVal = HW_RD_REG32(((uint32_t) mcan + (uint32_t) elemAddr));
    regVal = *(volatile uint32_t *)( (uint32_t) mcan + (uint32_t) elemAddr );
    elem->efid2 = (regVal >> 0U)  & 0x1FFFFFFF;
    elem->eft   = (regVal >> 30U) & 0x00000003;
};
DL_MCAN_readExtMsgIDFilter(MCAN0_INST, filtNum, &gMCAN0ExtFltRd);
```

2.2.3.2 TX MSG RAM

图 2-6 中列示了 TX MSG RAM 块中包含哪些参数。

English Document: SLAAET4
Copyright © 2026 Texas Instruments Incorporated

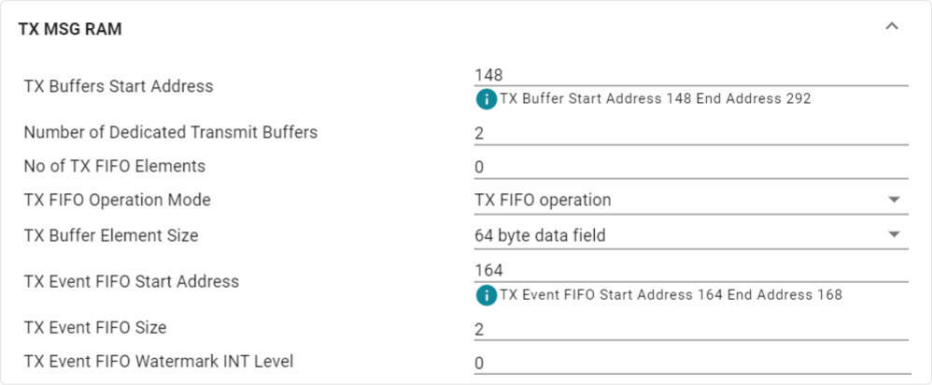


图 2-6. TX MSG RAM

Tx 缓冲区部分可配置为保存专用 Tx 缓冲区、Tx FIFO 和 Tx Queue。如果 Tx 缓冲区部分由专用 Tx 缓冲区、Tx FIFO 和 Tx Queue 共享，则专用 Tx 缓冲区从 Tx 缓冲区部分的开头开始，后跟分配给 Tx FIFO 或 Tx Queue 的缓冲区。

- TX Buffers Start Address：消息 RAM 中 Tx 缓冲区的起始地址。
- Number of Dedicated Transmit Buffers：定义配置为专用 Tx 缓冲区的元素数量。
- No of TX FIFO Elements：定义配置为 Tx FIFO 或 Tx 队列的元素数量。
- TX FIFO Operation Mode：定义 Tx FIFO 模式或 Tx 队列模式。
- TX Buffer Element Size：定义 Tx 缓冲区数据字段大小。如果 Tx 缓冲区元素的数据长度代码 (DLC) 配置为一个高于 Tx 缓冲区数据字段大小的值，则未由 Tx 缓冲区定义的字节将作为 *0xCC*（填充字节）传输。
- TX Event FIFO Start Address：Tx 事件 FIFO 存储有关已发送消息的信息。为了支持 Tx 事件处理，消息 RAM 实现了 Tx 事件 FIFO 段。通过读取 Tx 事件 FIFO，主机 CPU 按照消息发送的顺序获取该信息。在 CAN 总线上传输消息后，消息 ID 和时间戳存储在 Tx 事件 FIFO 元素中。为了将 Tx 事件链接到 Tx 事件 FIFO 元素，发送的 Tx 缓冲区中的消息标记被复制到 Tx 事件 FIFO 元素中。
- TX Event FIFO Size：最多可配置 32 个 Tx 事件 FIFO 元素。
- TX Event FIFO Watermark INT Level：定义 Tx 事件 FIFO 填充级别阈值。可以配置 Tx 事件 FIFO 水线，以避免 Tx 事件 FIFO 溢出。

表 2-4 展示了 Tx 缓冲区模式，Tx FIFO 模式和 Tx 队列模式之间的差异。

表 2-4. Tx 模式之间的差异

Tx 模式	说明
Tx 缓冲模式	专用 Tx 缓冲区用于在主机 CPU 完全控制下的消息传输。
Tx FIFO 模式	Tx FIFO 允许从不同的 Tx 缓冲区发送具有相同消息 ID 的消息，其发送顺序为这些消息写入 Tx FIFO 的顺序。
Tx 队列模式	存储在 Tx 队列中的消息从优先级最高的消息（最低消息 ID）开始发送。

2.2.3.3 RX MSG RAM

图 2-7 中列示了 RX MSG RAM 块中包含哪些参数。

English Document: SLAAET4
Copyright © 2026 Texas Instruments Incorporated

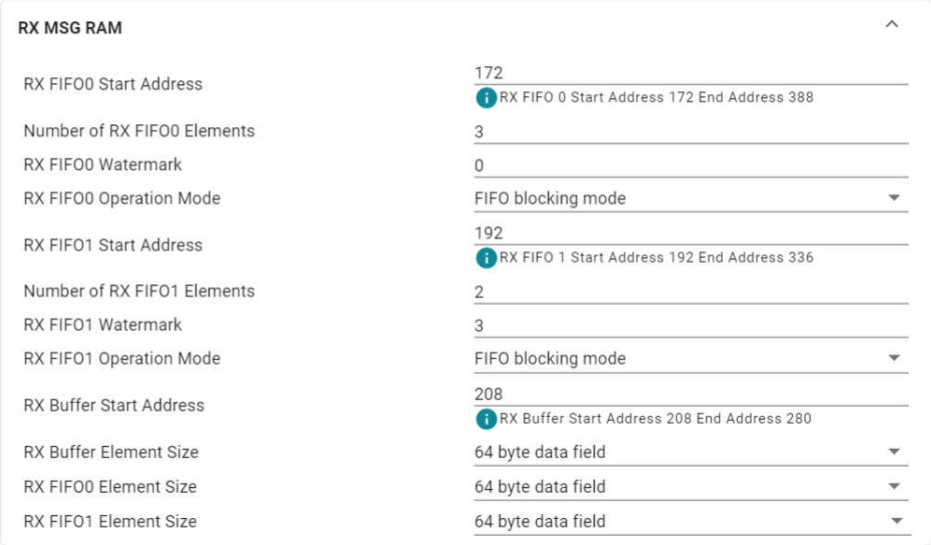


图 2-7. RX MSG RAM

消息 RAM 中最多可配置 64 个 Rx 缓冲区和两个 Rx FIFO。每个 Rx FIFO 段可配置为存储最多 64 条接收到的消息。通过配置元素大小，存储最多 64 字节数据字段的 CAN FD 消息。

- RX FIFO0, and RX FIFO1 Start Address：定义消息 RAM 中 Rx FIFO 的起始地址。
- Number of RX FIFO0, and RX FIFO1 Elements：每个 Rx FIFO 可配置为最多存储 64 条接收消息。
- RX FIFO0, and RX FIFO1 Watermark：Rx FIFO 水线可用于防止 Rx FIFO 溢出。如果 Rx FIFO 填充级别达到 Rx FIFO 水线，则会设置中断标志 MCAN_IR.RF0W/MCAN_IR.RF1W。
- RX FIFO0, and RX FIFO1 Operation Mode：
  - Rx FIFO Blocking Mode：Rx FIFO 阻塞模式是 Rx FIFO 的默认工作模式。如果达到 Rx FIFO 已满状态，则不会再将任何消息写入相应的 Rx FIFO，直到至少一条消息被读出并且 Rx FIFO Get 索引已递增。
  - Rx FIFO Overwrite Mode：当达到 Rx FIFO 已满状态时，FIFO 的下一条被接受的消息将覆盖最早的 FIFO 消息。
- RX FIFO0, and RX FIFO1 Element Size：定义 Rx FIFO 元素大小。
- RX Buffer Start Address：定义消息 RAM 中 Rx 缓冲区的起始地址。
- RX Buffer, RX FIFO0, and RX FIFO1 Element Size：定义 Rx 缓冲区或 FIFO 元素大小。

缓冲区、FIFO0 和 FIFO1 在消息 RAM 中使用独立的起始地址，不能重叠。用户可以自由控制每个段的长度以满足应用需求。

没有 *Number of RX Buffer Elements* 段，当 sfec 或 efec 设置为 0x7 时，用户可以在过滤器元素 sfid2 或 efid2 中控制缓冲区写入索引。或参考本应用在 MCAN 模块的 Sysconfig 配置中使用的示例代码。最大索引需要用户根据为 RX 缓冲区留下的空闲空间来处理；在本例中，仅为 Rx 缓冲区留下一个 RX 缓冲区大小的空间。

English Document: SLAAET4
Copyright © 2026 Texas Instruments Incorporated

2.3 高级配置

图 2-8 展示了高级配置块中包含哪些参数。

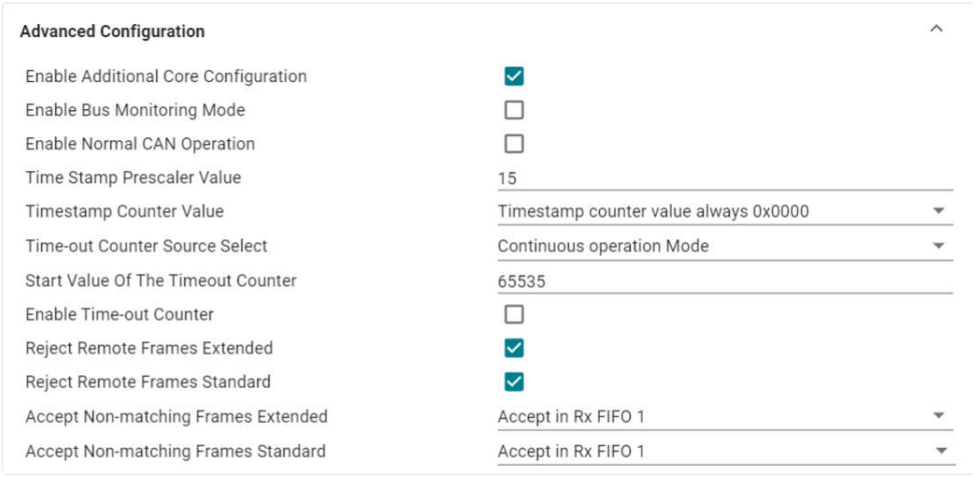


图 2-8. 高级配置

- Enable Additional Core Configuration：启用或禁用附加功能，例如时间戳和处理不匹配的帧。
- Enable Bus Monitoring Mode：在总线监控模式中（请参阅 ISO 11898-1:2015 总线监控部分），MCAN 模块能够接收有效数据和远程帧，但无法开始传输。MCAN 模块仅在 CAN 总线上发送隐性位。如果 MCAN 模块需要发送显性位（ACK 位、过载标志和活动错误标志），则该位会在内部重新路由，以便 MCAN 模块监控该显性位。CAN 总线可能仍处于隐性状态。总线监控模式可用于分析 CAN 总线上的流量，而不会因显性位的传输而影响总线。
- Enable Normal CAN Operation：将正常 CAN 运行模式定义为受限运行模式。在受限运行模式下，CAN 节点能够接收数据和远程帧并对有效帧进行确认，但节点不会发送数据帧、远程帧、活动错误帧或过载帧。如果出现错误情况或过载情况，则节点不会发送显性位；相反，节点等待出现总线空闲条件，以将自身重新与 CAN 通信同步。当 Tx 处理程序无法及时从消息 RAM 读取数据时，会自动进入受限运行模式。要离开受限运行模式，主机 CPU 必须重置 MCAN_CCCR.ASM 位。该模式可用于需要适应不同 CAN 比特率的应用。在这种情况下，应用会测试不同的比特率，并在节点接收到有效帧后退出受限运行模式。
- Time Stamp Prescaler Value：MCAN 模块集成了一个用于时间戳生成的 16 位绕回计数器。时间戳计数器预分频器 MCAN_TSCC.TCP 字段可配置为以 CAN 位时间 (1-16) 的倍数对计数器进行计时。在帧接收/传输开始时，会捕获计数器值并将其存储到 Rx 缓冲区、Rx FIFO 或 Tx Event FIFO 元素的时间戳部分中。
- Timestamp Counter Value：将时间戳计数器值配置为 0x0，来自内部 16 位计数器或外部时间戳。
- Time-out Counter Source Select：MCAN 模块集成了一个 16 位超时计数器。超时计数器用于为 Rx FIFO 0、Rx FIFO 1 和 Tx 事件 FIFO 消息 RAM 元素指示超时状态。在连续模式下，计数器立即以 MCAN_TOCC.TOP 字段配置的值重新启动。如果超时计数器由 FIFO 之一控制，则空 FIFO 会将计数器预设为 MCAN_TOCC.TOP 字段配置的值。存储第一个 FIFO 元素时，开始向下计数。
- Start Value Of The Timeout Counter：定义超时持续时间。
- Enable Time-out Counter：使能超时功能。
- Reject Remote Frames Extended：过滤或拒绝所有具有 29 位扩展 ID 的远程帧。
- Reject Remote Frames Standard：过滤或拒绝所有具有 11 位标准 ID 的远程帧。
- Accept Non-matching Frames Extended：定义如何处理接收到的具有 29 位 ID 且与滤波器列表中任何元素均不匹配的消息。
- Accept Non-matching Frames Standard：定义如何处理接收到的具有 11 位 ID 且与滤波器列表中任何元素均不匹配的消息。

2.4 保留配置

图 2-9 展示了保留配置块中包含哪些参数。

English Document: SLAAET4
Copyright © 2026 Texas Instruments Incorporated

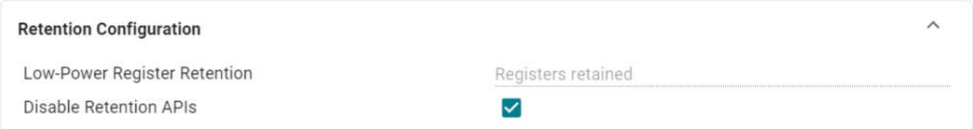


图 2-9. 保留配置

- Low-Power Register Retention：驻留在 PD1 域中的一些 MSPM0G 外设在进入停止或待机模式时不保留寄存器内容。开发人员可以决定在应用中使用 SysConfig 的默认初始化来重新初始化外设。这种方法更节省内存。或者，用户也可以使用提供的 DriverLib API 在进入低功耗模式之前和之后保存和恢复外设的寄存器配置。如果在运行时修改外设配置，建议使用此方法。
- Disable Retention APIs：选中时，无论选择何种外设，都不会生成保留 API。

2.5 中断

MCAN 模块包含一个事件发布者 (CPU_INT)，用于通过静态事件路由管理发往 CPU NVIC 的 MCAN 中断请求 (IRQ)。图 2-10 展示了器件中的 MCAN 模块集成。

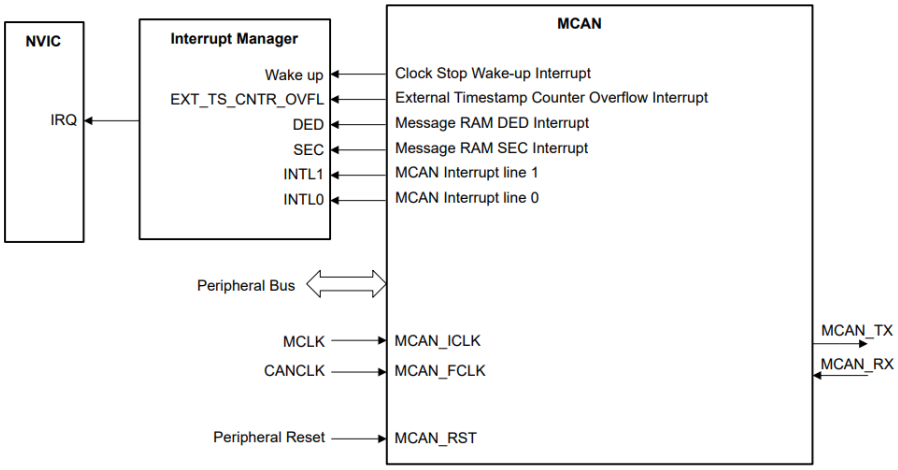


图 2-10. MCAN 集成

图 2-11 中列示了中断块中包含哪些参数。

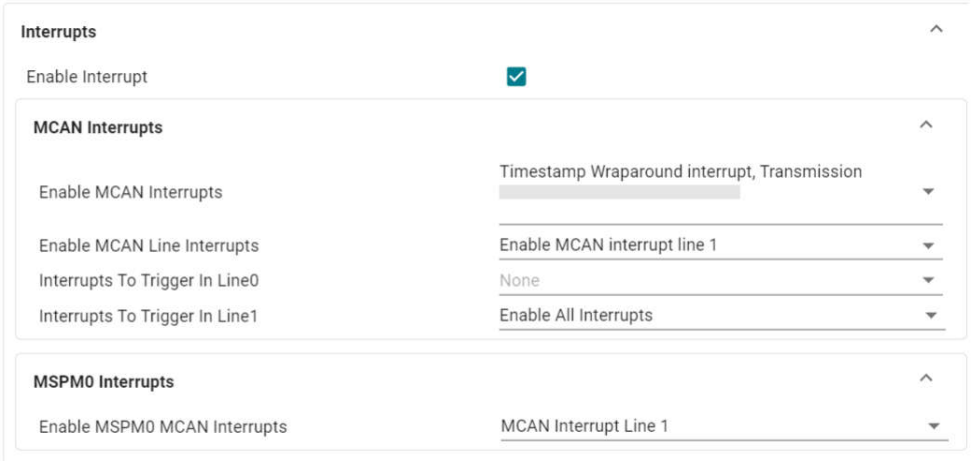


图 2-11. 中断

- MCAN 中断 - 图 2-10 中的 MCAN 块

English Document: SLAAET4
Copyright © 2026 Texas Instruments Incorporated

  - Enable MCAN Interrupts：MCAN 内核有 2 条中断线路和 30 个内部中断源。每个源都可以配置为驱动两条中断线路之一。MCAN 内核提供两个中断请求，即，中断 Line0 和中断 Line1。
  - Enable MCAN Line Interrupts：定义应用中使用的中断线路。
  - Interrupts To Trigger In Line0：定义了哪些中断源被分配给了 Interrupt Line0。
  - Interrupts To Trigger In Line1：定义了哪些中断源被分配给了 Interrupt Line1。
- MSPM0 中断 - 图 2-10 中的中断管理器
  - Enable MSPM0 MCAN Interrupts：MCAN 模块提供多个不同的中断源，这些中断源可配置为产生 CPU 中断事件。为了降低中断优先级，在此配置 MCAN 的 CPU 中断事件。

用户可以自由地将 MCAN 中断分配给 Line0 或 Line1。在图 2-11 的示例中，所有中断都分配给 Line1，没有中断分配给 Line0。

English Document: SLAAET4
Copyright © 2026 Texas Instruments Incorporated

2.6 引脚配置和 PinMux

图 2-12 中列示了引脚配置和 PinMux 块中包含哪些参数。

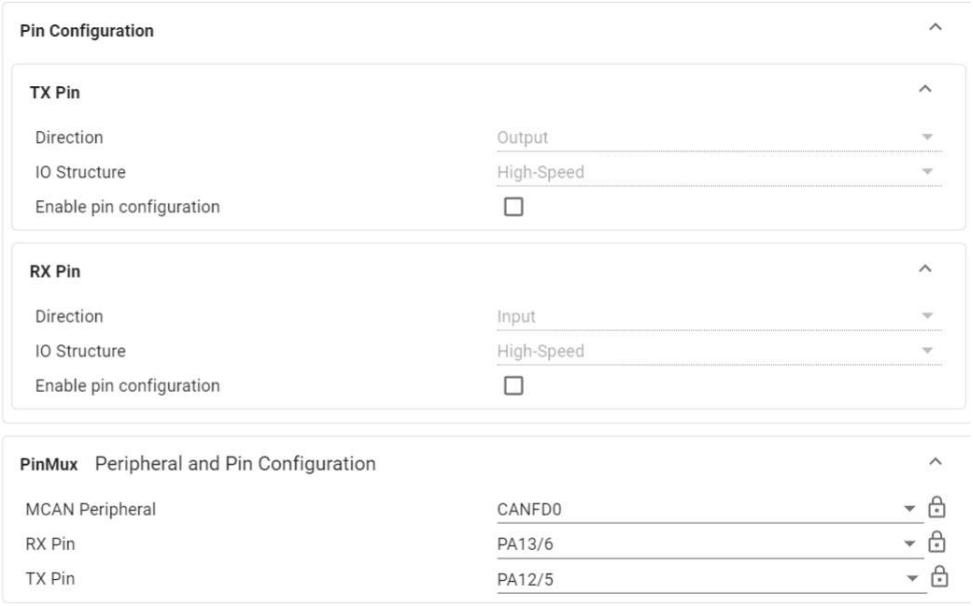


图 2-12. 引脚配置和 PinMux

- 引脚配置
  - TX 引脚和 RX 引脚：在专用引脚上配置数字 IOMUX 功能。例如内部上拉或下拉电阻、反相输出、驱动强度和高阻抗设置。TI 建议为 CAN 应用保留 IOMUC 配置的默认配置。
- 引脚 Mux
  - MCAN 外设：一些 MSPM0 器件集成了多个 MCAN 模块。用户可以选择在此处配置哪个 MCAN 模块。
  - TX/RX 引脚：为 MCAN TX 和 RX 功能配置 GPIO 引脚。

English Document: SLAAET4
Copyright © 2026 Texas Instruments Incorporated

3 SDK 示例代码简介

SDK 示例代码简介介绍了 driverlib 文件夹中的六个 MSPM0 MCAN 代码示例。用户可在以下文件夹中访问源代码：{mspm0_root_folder}\examples\nortos\LP_MSPM0G3507\driverlib\mcan_*。有关 MSPM0 SDK 文档，请参阅在线文档。

3.1 mcan_loopback

此示例说明了 MCAN 模块的环回功能。回送操作完全在模块内部执行。然而，传输的数据在 MCANTX 引脚中可见。该测试用例的一个优势是不需要收发器，因此环回操作可以在 LaunchPad™ 板上运行。为了便于轻松分析逻辑分析仪上的数据，仅传输四个字节的数据。然而，数据在禁用比特率切换的情况下作为 CAN 帧发送。

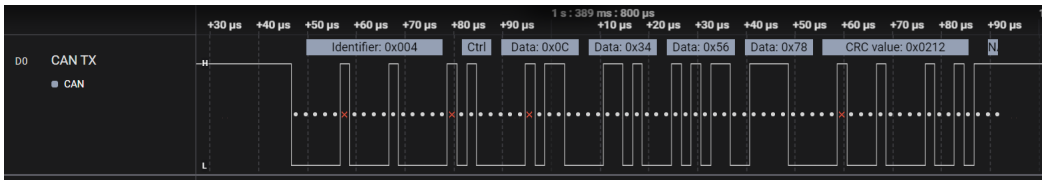


图 3-1. MCAN 环回消息

3.2 mcan_message_rx

该示例演示了 MCAN 接收功能。传输节点可以是另一个能够传输 CAN FD 帧的 MCU 或 CAN 总线分析工具。使用 250kbps 的标称比特率和 2Mbps 的数据比特率。仅接收标准消息 ID 为 0x3 和 0x4 的帧。如果将另一个具有 MCAN 模块的 MCU 用作发送器，则可以为传输功能运行 mcan_multi_message_tx 示例项目。

3.3 mcan_message_rx_tcan114x

此示例使用 BOOSTXL-TCAN1145 BoosterPack 演示了 MCAN 接收功能。传输节点可以是另一个能够传输 CAN FD 帧的 MCU 或 CAN 总线分析工具。使用 250kbps 的标称比特率和 2Mbps 的数据比特率。仅接收标准消息 ID 为 0x3 和 0x4 的帧。如果使用另一个配有 MCAN 模块的 MCU 作为发送器，则可为发送功能运行 mcan_multi_message_tx_tcan114x 示例项目。

3.4 mcan_multi_message_tx

该示例演示了用于发送多条消息的 MCAN 外部传输功能。在两个 CAN 节点之间进行外部通信。接收节点可以是另一个能够接收或确认已发送帧的 MCU 或 CAN 总线分析工具。通过 CAN 收发器连接两个 CAN 节点。此示例可与 mcan_multi_message_rx 示例项目一起使用。使用 250kbps 标称比特率和数据比特率。

TX 消息在缓冲模式下存储在 CAN 消息 RAM 中。然后，使用软件调用添加请求让传输 API 在所需的 TX 缓冲区中传输消息。

Index	Time	Device	Channel	Frame ID	Type	CANType	RT	Len	Data
					ALL	ALL	ALL		
0	0.000000	Devic...	0	0x3	StandardFrame	CANFD Accelerate	Rx	1	00
1	0.000200	Devic...	0	0x4	StandardFrame	CANFD Accelerate	Rx	1	00

图 3-2. 用于 mcan_multi_message_tx 的总线监控工具输出

English Document: SLAAET4
Copyright © 2026 Texas Instruments Incorporated

3.5 mcan_multi_message_tx_tcan114x

该示例演示了使用 BOOSTXL-TCAN1145 BoosterPack™ 发送多条消息的 MCAN 外部发送功能。在两个 CAN 节点之间进行外部通信。接收节点可以是另一个能够接收或确认已发送帧的 MCU 或 CAN 总线分析工具。通过 CAN 收发器连接两个 CAN 节点。可将此示例与 mcan_multi_message_rx_tcan114x 示例项目一同使用。使用 250kbps 的标称比特率和 2Mbps 的数据比特率。

软件首先通过 SPI 初始化 TCAN114x 模块。同时，TX 消息在缓冲模式下被存储在 CAN 消息 RAM 中。然后，使用软件调用添加请求让传输 API 在所需的 TX 缓冲区中传输消息。

Index	Time	Device	Channel	Frame ID	Type	CANType	RT	Len	Data
					ALL	ALL	ALL		
0	0.000000	Devic...	0	0x4	StandardFrame	CANFD Accelerate	Rx	1	00
1	2.122000	Devic...	0	0x3	StandardFrame	CANFD Accelerate	Rx	1	00

图 3-3. mcan_multi_message_tx_tcan114x 的总线监控工具输出

3.6 mcan_single_message_tx

该示例演示了用于发送信号消息的 MCAN 外部发送功能。在两个 CAN 节点之间进行外部通信。接收节点可以是另一个能够接收或确认已发送帧的 MCU 或 CAN 总线分析工具。通过 CAN 收发器连接两个 CAN 节点。此示例可与 mcan_multi_message_rx 示例项目一起使用。使用 250kbps 的标称比特率和 2Mbps 的数据比特率。

TX 消息在缓冲模式下存储在 CAN 消息 RAM 中。使用软件调用添加请求让传输 API 在 TX 缓冲区中传输消息。

Index	Time	Device	Channel	Frame ID	Type	CANType	RT	Len	Data
					ALL	ALL	ALL		
0	0.000000	Devic...	0	0x4	StandardFrame	CANFD Accelerate	Rx	1	00

图 3-4. mcan_single_message_tx 总线监控工具的输出

English Document: SLAAET4
Copyright © 2026 Texas Instruments Incorporated

4 MCAN 用例

除 Sysconfig 配置指南和 SDK 示例介绍外，MCAN 用例还进一步介绍了几种实用的 MSPM0 MCAN TX/RX 处理机制，以及如何在低功耗模式和 CAN 总线关闭状态下控制 MCAN 模块。为了帮助用户更好地了解 MSPM0 MCAN 模块并加快开发，提供了以下内容。用户可以下载 MCAN 模块的 Sysconfig 配置中的示例代码以供参考。

4.1 TX 缓冲区元素

MCAN TX 缓冲区元素是一个 MSPM0 RAM 变量，用于存储需要发送的消息 ID、数据以及 CAN 控制字段信息。TX 缓冲区元素可以通过 API DL_MCAN_writeMsgRam 写入 MCAN 消息 RAM。

以下代码展示了如何定义并初始化 TX 缓冲区元素变量，以及如何使用 driverlib API 写入 MCAN 消息 RAM。

```
DL_MCAN_TxBufElement txMsg;
txMsg.id = ((uint32_t)(0x4)) << 18U;    // ID = 0x4
txMsg.rtr = 0U;     // Transmit data frame
txMsg.xtd = 0U;     // 11-bit standard identifier
txMsg.esi = 0U;     // ESI bit in CAN FD format depends only on error passive flag
txMsg.dlc = 1U;     // Transmitting 1 bytes
txMsg.brs = 1U;     // CAN FD frames transmitted with bit rate switching
txMsg.fdf = 1U;     // Frame transmitted in CAN FD format
txMsg.efc = 1U;     // Store Tx events
txMsg.mm = 0xAAU;   // Message marker = 0xAA
txMsg.data[0] = 0x01;   // Data bytes
/* Write Tx Message to the Message RAM. */
DL_MCAN_writeMsgRam(MCAN0_INST, DL_MCAN_MEM_TYPE, Index, &txMsg);
```

表 4-1 展示了 Tx 缓冲区元素各成员的说明。

表 4-1. MCAN Tx 缓冲区元素结构

成员	名称	说明
id	标识符	标识符，11 位标准标识符需要在赋值之前左移 18 位。
rtr	远程传输请求	0 = 发送数据帧 1 = 发送远程帧
xtd	扩展标识符	0 = 11 位标准标识符 1 = 29 位扩展标识符
esi	错误状态指示器	0 = CAN FD 格式的 ESI 位仅取决于错误被动标志 1 = CAN FD 格式的 ESI 位以隐性电平发送
dlc	数据长度代码	0-8 = CAN + CAN FD：发送帧具有 0-8 个数据字节 9-15 = CAN：发送帧有 8 个数据字节 9-15 = CAN FD：发送帧具有 12/16/20/24/32/48/64 个数据字节
brs	比特率切换	0 = 在未进行比特率切换的情况下发送 CAN FD 帧 1 = 在进行比特率切换的情况下发送 CAN FD 帧
fdf	FD 格式	0 = 以经典 CAN 格式发送帧 1 = 以 CAN FD 格式发送帧
efc	事件 FIFO 控制	0 = 不存储 Tx 事件 1 = 存储 Tx 事件
mm	消息标记	要放入 TX 事件 FIFO 中的消息标记
data	数据字节	只有前 dlc 个字节有效。

English Document: SLAAET4
Copyright © 2026 Texas Instruments Incorporated

4.2 RX 缓冲区元素

MCAN RX 缓冲区元素是一个 MSPM0 RAM 变量，用于存储从 CAN 总线接收的消息 ID、数据以及 CAN 控制字段信息。RX 缓冲区元素可以通过 API DL_MCAN_readMsgRam 从 MCAN 消息 RAM 读取。

以下代码展示了如何初始化该元素，并使用 driverlib API 将 CAN 消息从 MCAN 消息 RAM 读取到 RX 缓冲区元素中。

```
DL_MCAN_RxBufElement rxMsg;
/* Read from Message RAM to Rx Buffer Element. */
DL_MCAN_readMsgRam(MCAN0_INST, DL_MCAN_MEM_TYPE, bufIndex, fifoIndex, &rxMsg);
rxMsgId = rxMsg.id;
rxMsgDlc = rxMsg.dlc;
for(int i = 0; i <= rxMsgDlc; i++) {
    rxMsgData[i] = rxMsg.data[i];
}
```

MCAN Rx 缓冲区元素结构 展示了 RX 缓冲区元素各成员的说明。

表 4-2. MCAN Rx 缓冲区元素结构

成员	名称	说明
id	标识符	标识符，11 位标准标识符在从消息 RAM 读取后需要右移 18 位。
rtr	远程传输请求	0 = 接收到的帧是数据帧 1 = 接收到的帧是远程帧
xtd	扩展标识符	0 = 11 位标准标识符 1 = 29 位扩展标识符
esi	错误状态指示器	0 = 发送节点是错误主动节点 1 = 发送节点是错误被动节点
rxts	Rx 时间戳	时间戳值
dlc	数据长度代码	0-8 = CAN + CAN FD：接收到的帧具有 0-8 个数据字节 9-15 = CAN：接收到的帧有 8 个数据字节 9-15 = CAN FD：接收到的帧具有 12/16/20/24/32/48/64 个数据字节
brs	比特率切换	0 = 在未进行比特率切换的情况下接收帧 1 = 在进行比特率切换的情况下接收帧
fdf	FD 格式	0 = 标准帧格式 1 = CAN FD 帧格式（新的 DLC 编码和 CRC）
fidx	过滤器索引	滤波器索引
anmf	接受的不匹配帧	0 = 接收到的帧与过滤器索引 FIDX 相匹配 1 = 接收到的帧未匹配任何 Rx 过滤器元素
data	数据字节	只有前 dlc 个字节有效。

English Document: SLAAET4
Copyright © 2026 Texas Instruments Incorporated

4.3 TX 缓冲区处理模式

要在 TX 缓冲区模式下发送 CAN 消息，需要在 SysConfig 的 Number of Dedicated Transmit Buffers 项中为 Tx 缓冲区预留消息 RAM。

以下是 TX 缓冲区处理机制的一个示例流程：轮询“发送请求待处理”寄存器以查找可用缓冲区，然后将 CAN 消息写入缓冲区：

- 在消息 RAM 中查找空的 TX 缓冲区以写入 TX 缓冲区元素，或检查目标 TX 缓冲区空状态。
- 使用 API DL_MCAN_writeMsgRam 以 DL_MCAN_MEM_TYPE_BUF 模式写入消息 RAM。
- 向 CANTxBufferPutIndex 添加发送请求。
- 可选：等待发送完成。

```
uint8_t MCAN_TxBufPoll(MCAN_Regs *mcan, DL_MCAN_TxBufElement *txMsg, uint8_t length)
{
    uint8_t CANTxBufferPutIndex = 0;
    uint8_t loop_i = 0;

    for(loop_i = 0; loop_i < length; loop_i++) {
        /* Find the empty Tx buffer to start transfer. */
        do {
            CANTxBufferPutIndex = (__builtin_ctz(~DL_MCAN_getTxBufReqPend(mcan)));
        }
        while(CANTxBufferPutIndex >= MCAN0_INST_MCAN_TX_BUFF_SIZE);
        /* Write Tx Message to the Message RAM. */
        DL_MCAN_writeMsgRam(mcan, DL_MCAN_MEM_TYPE_BUF, CANTxBufferPutIndex, &txMsg[loop_i]);
        /* Add request for transmission. */
        DL_MCAN_TXBufAddReq(mcan, CANTxBufferPutIndex);
    }

    /* Wait until all pending transmission requirements are proceed */
    while(DL_MCAN_getTxBufReqPend(mcan) != 0x00);

    return loop_i;
}
```

TX 缓冲区的发送（即发送 CAN 消息）完全由 CPU 控制，CPU 可以通过调用添加请求 API DL_MCAN_TXBufAddReq 来控制先发送哪个缓冲区索引。如果向 TX 缓冲区写入多条消息并同时添加发送请求，则 ID 编号最低的消息最先发送。如果向 TX 缓冲区写入多条具有相同 ID 的消息，则缓冲区编号最低的消息最先发送。

4.4 TX FIFO 处理模式

要在 TX FIFO 模式下发送 CAN 消息，需要在 SysConfig 的 No of TX FIFO Elements 项中为 Tx FIFO 预留消息 RAM。

以下是 TX FIFO 处理机制的一个示例流程：轮询 TX FIFO 状态以等待 TX FIFO 非满状态，然后将 CAN 消息写入 FIFO：

- 检查并等待 TX FIFO 变为空。
- 使用 API DL_MCAN_writeMsgRam 以 DL_MCAN_MEM_TYPE_FIFO 模式写入消息 RAM。
- 向 txFS.putIdx 添加发送请求。
- 最佳：等待发送完成。

```
uint8_t MCAN_TxFIFOPoll(MCAN_Regs *mcan, DL_MCAN_TxBufElement *txMsg, uint8_t length)
{
    uint8_t loop_i = 0;

    while(loop_i < length) {
        do{
            /* Update the Tx FIFO Status. */
            DL_MCAN_getTxFIFOQueStatus(mcan, &txFS);
            /* Add timeout handling here */
        }
        while(txFS.fifoFull);
        /* Write Tx Message to the Message RAM. */
        DL_MCAN_writeMsgRam(mcan, DL_MCAN_MEM_TYPE_FIFO, txFS.putIdx, &txMsg[loop_i++]);
        /* Add request for transmission. */
```


English Document: SLAAET4
Copyright © 2026 Texas Instruments Incorporated

```
        DL_MCAN_TXBufAddReq(mcan, txFS.putIdx);
    }

    /* Wait until all pending transmission requirements are proceed */
    while(DL_MCAN_getTxBufReqPend(mcan) != 0x00);

    return loop_i;
}
```

存储在 Tx FIFO 消息中的数据，从 Get 索引 MCAN_TXFQS.TFGI 字段所引用的消息开始发送。每次传输后，Get 索引都会递增，直到 Tx FIFO 为空。

对于 TX 缓冲区和 FIFO 模式，MCAN 中断均可指示发送完成，可使用以下流程处理 TX 中断。用户可以参照上述 TX 缓冲区和 FIFO 轮询处理示例，编写中断处理程序 *MCAN_TxFIFOInt_Service*，或参考 MCAN 模块的 Sysconfig 配置中提到的演示代码。

- 确保在 Syscfg 的 MCAN 项中正确配置 MCAN 和 MSPM0 中断。
- 在 MCAN_TXBTIE 中启用相应的 TX 缓冲区中断。
- 为 MCAN 启用 TC 发送完成中断。
- 以缓冲区或 FIFO 模式启动发送。
- 在 IRQHandler 中处理 TC 中断。
- 最佳：使用 TX 事件 FIFO 中断。

```
    /* Enable all Tx Buffer's Interrupt */
    mcan->MCANSS.MCAN.MCAN_TXBTIE = 0xFFFFFFFF;
    /* Enable MCAN Transmission Completed interrupt. */
    DL_MCAN_enableIntr(mcan, DL_MCAN_INTERRUPT_TC, 1U);

void MCAN0_INST_IRQHandler(void)
{
    switch (DL_MCAN_getPendingInterrupt(MCAN0_INST)) {
        case DL_MCAN_IIDX_LINE1:
            /* Check MCAN interrupts fired during TX/RX of CAN package */
            gInterruptLine1Status = DL_MCAN_getIntrStatus(MCAN0_INST);

            /* Transmission Complete from one interrupt enabled buffer/FIFO */
            if(gInterruptLine1Status&DL_MCAN_INTERRUPT_TC) {
                MCAN_TxFIFOInt_Service(MCAN0_INST);
            }

        default:
            break;
    }
}
```


English Document: SLAAET4
Copyright © 2026 Texas Instruments Incorporated

4.5 RX 缓冲区处理模式

要在 RX 缓冲区模式下接收 CAN 消息，需要在 SysConfig 的 RX Buffer Start Address 项中为 **Dedicated Rx Buffers** 预留消息 RAM，设置有效的起始地址，并确保有足够的空闲空间容纳用户所需的 RX 缓冲区数量。这部分需要手动计算，用户可以参考 MCAN 消息 RAM 配置示例 和《技术参考手册 - Rx 缓冲区和 FIFO 元素》；起始地址之后的任何空闲空间都用作 RX 缓冲区，不能用于其他目的。

必须正确配置 ID 过滤器才能将 CAN 消息正确接收到 CAN RAM 中，过滤器配置指南请参阅标准和扩展 ID 滤波器配置。以下是一个标准 ID 过滤器示例，用于将 ID = 3 的消息存储到索引为 0 的 RX 缓冲区，并使用 API DL_MCAN_addStdMsgIDFilter 将配置保存到 CAN RAM。

```
static const DL_MCAN_StdMsgIDFilterElement gMCAN0StdFiltelem = {
    .sfec = 0x7,  // Save message to DRX
    .sft  = 0x0,  // Ignored when sfec = 0x7
    .sfid1 = 3,   // Filter ID, message must match this ID
    .sfid2 = 0x0, // RX buffer index when sfec = 0x7
};
/* Configure Standard ID filter element */
DL_MCAN_addStdMsgIDFilter(MCAN0_INST, 0U, (DL_MCAN_StdMsgIDFilterElement *) &gMCAN0StdFiltelem);
```

以下是 RX 缓冲区处理机制的一个示例流程：轮询“MCAN 新数据”寄存器 (MCAN_NDATx) 以查找接收到消息的缓冲区，然后从该缓冲区读取消息：

1. 根据给定的所需 bufIdx 设置 NDATIdx 和 canBufStatus。
2. 轮询 MCAN_NDATx，以等待有效 CAN 消息被接收到 CAN RX 缓冲区。
3. 使用 API DL_MCAN_readMsgRam 以 DL_MCAN_MEM_TYPE_BUF 模式读取消息 RAM。
4. 向对应状态位写 1 以清除该状态。

```
uint8_t MCAN_RxBufPoll(MCAN_Regs *mcan, DL_MCAN_RxBufElement *rxMsg, uint8_t bufIdx)
{
    uint8_t NDATIdx = 0;
    volatile uint32_t *canBufStatus = NULL;

    if(bufIdx <= 31) {
        NDATIdx = bufIdx;
        canBufStatus = &mcan->MCANSS.MCAN.MCAN_NDAT1;
    }
    else {
        NDATIdx = bufIdx - 32;
        canBufStatus = &mcan->MCANSS.MCAN.MCAN_NDAT2;
    }

    /* Wait for receiving */
    while( !((*canBufStatus) & (0x00000001 << NDATIdx)) );

    if( (*canBufStatus) & (0x00000001 << NDATIdx) ) {
        /* Read message to rxMsg from CAN buffer */
        DL_MCAN_readMsgRam(mcan, DL_MCAN_MEM_TYPE_BUF, bufIdx, 0, &rxMsg[0]);
        /* Clear corresponding new data status */
        *canBufStatus = 0x00000001 << NDATIdx;

        return 1;
    }

    return 0;
}
```

RX 缓冲区支持中断处理，以下是 RX 缓冲区中断处理示例。RX 缓冲区使用与 RX FIFO 分离的专用中断状态 DL_MCAN_INTERRUPT_DRX，并可使用 API DL_MCAN_enableIntr 启用。用户可以参照上述 RX 缓冲区轮询处理示例，编写中断处理程序 *MCAN_RxBufInt_Service*，或参考 MCAN 模块的 Sysconfig 配置中提到的演示代码。

```
DL_MCAN_enableIntr(mcan, DL_MCAN_INTERRUPT_DRX, 1U);

void MCAN0_INST_IRQHandler(void)
{
    switch (DL_MCAN_getPendingInterrupt(MCAN0_INST)) {
```


English Document: SLAAET4
Copyright © 2026 Texas Instruments Incorporated

```
        case DL_MCAN_IIDX_LINE1:
            /* Check MCAN interrupts fired during TX/RX of CAN package */
            gInterruptLine1Status = DL_MCAN_getIntrStatus(MCAN0_INST);

            /* Message Stored to Dedicated Rx Buffer interrupt */
            if(gInterruptLine1Status&DL_MCAN_INTERRUPT_DRX) {
                MCAN_RxBufInt_Service(MCAN0_INST);
            }

        default:
            break;
    }
}
```

备注

在常见用例中，为特定 CAN ID 配置专用 RX 缓冲区是实现硬件过滤式消息路由的有效方法。与 RX FIFO 中消息无论 ID 为何都按顺序排队不同，专用 RX 缓冲区可确保特定 CAN ID 始终写入完全相同的存储器位置。这可以防止高优先级或高频消息被其他流量覆盖或延迟，使消息处理能够用于网关路由、关键诊断跟踪和低延迟命令处理。可以将一个或多个 ID 过滤器分配给一个 RX 缓冲区，并且每个 RX 缓冲区可以对应不同的回调函数，以便基于 NDAT0 和 NDAT1（缓冲区索引）进行处理。

English Document: SLAAET4
Copyright © 2026 Texas Instruments Incorporated

4.6 RX FIFO 处理模式

要在 RX FIFO 模式下接收 CAN 消息，需要在 SysConfig 的 Number of RX FIFOx Elements 项中为 RX FIFO 预留消息 RAM。与 TX FIFO 不同，MSPM0 MCAN 模块支持两个 RX FIFO，用户可以将一个或多个 ID 过滤器分配给一个 RX FIFO。

必须正确配置 ID 过滤器才能将 CAN 消息接收到 CAN RAM 中，过滤器配置指南请参阅标准和扩展 ID 滤波器配置。以下是一个标准 ID 过滤器示例，用于将 ID = 3 的消息存储到 RX FIFO0，并使用 API DL_MCAN_addStdMsgIDFilter 将配置保存到 CAN RAM。因为 sfid2 = 0x7FF（对于对应掩码位 = 1 的每一位都检查 ID），所以消息的 ID 必须与 sfid1 完全相同。

```
static const DL_MCAN_StdMsgIDFilterElement gMCAN0StdFiltelem = {
    .sfec = 0x1,  // Save to FIFO0
    .sft  = 0x2,  // sfid1 is id, sfid2 is mask
    .sfid1 = 3,   // Filter ID, message must match this ID
    .sfid2 = 0x7FF, // RX buffer index when sfec = 0x7
};
/* Configure Standard ID filter element */
DL_MCAN_addStdMsgIDFilter(MCAN0_INST, 0, &gMCAN0StdFiltelem);
```

以下是 RX FIFO 处理机制的一个示例流程。在轮询并等待 RX FIFO 变为非空后，从 RX FIFO 读取并向 CAN 写入 RX FIFO ACK：

1. 轮询 RX FIFO 中断状态和 RX FIFO 空状态，以等待有效消息保存到 RX FIFO0。
2. 使用 API DL_MCAN_readMsgRam 以 DL_MCAN_MEM_TYPE_FIFO 模式读取消息 RAM。
3. 向 RX FIFO 写入应答 (ACK)。

```
uint8_t MCAN_RxFIFOPoll(MCAN_Regs *mcan, DL_MCAN_RxBufElement *rxMsg, uint8_t length)
{
    uint8_t loop_i = 0;

    for(loop_i = 0; loop_i < length; loop_i++) {
        rxFS.num = DL_MCAN_RX_FIFO_NUM_0;
        rxFS.fillLvl = 0;

        /* Waiting for New CAN Message Stored into FIFO 0 */
        while( !(DL_MCAN_getIntrStatus(mcan)&(DL_MCAN_INTERRUPT_RF0N|DL_MCAN_INTERRUPT_RF0F)) );
        /* Clear Receive FIFO 0 New Message Interrupt Flag */
        DL_MCAN_clearIntrStatus(mcan, DL_MCAN_INTERRUPT_RF0N|DL_MCAN_INTERRUPT_RF0F,
DL_MCAN_INTR_SRC_MCAN_LINE_1);

        /* Waiting for FIFO 0 Fill Level Not 0 */
        while ((rxFS.fillLvl) == 0) {
            DL_MCAN_getRxFIFOStatus(mcan, &rxFS);
        }
        DL_MCAN_readMsgRam(mcan, DL_MCAN_MEM_TYPE_FIFO, 0U, rxFS.num, &rxMsg[loop_i]);
        DL_MCAN_writeRxFIFOAck(mcan, rxFS.num, rxFS.getIdx);
    }

    return loop_i;
}
```

RX FIFO 支持中断处理，以下是 RX FIFO 处理示例。两个 RX FIFO 各自都有中断状态，如下所列：

- DL_MCAN_INTERRUPT_RF0N、DL_MCAN_INTERRUPT_RF1N：RX FIFO 新消息已存储。
- DL_MCAN_INTERRUPT_RF0F、DL_MCAN_INTERRUPT_RF1F：RX FIFO 新消息已存储且 FIFO 已满。
- DL_MCAN_INTERRUPT_RF0L、DL_MCAN_INTERRUPT_RF1L：发生 RX FIFO 消息丢失。
- **备注**

  RX FIFO 新消息中断和已满中断需要一起使用，以覆盖 RX FIFO 正常接收消息的所有场景。因为在写入一条消息后 FIFO 变满时，RX FIFO 新消息中断不会被触发。RX FIFO 消息丢失用作错误处理中断，用于指示在 RX FIFO 已满之后没有读取操作，新消息被阻止并丢弃，或旧消息被覆盖。

```
/* Enable MCAN receive FIFO 0 new message interrupt. */
DL_MCAN_enableIntr(mcan, DL_MCAN_INTERRUPT_RF0N|DL_MCAN_INTERRUPT_RF0F, 1U);

void MCAN0_INST_IRQHandler(void)
```


English Document: SLAAET4
Copyright © 2026 Texas Instruments Incorporated

```
{
    switch (DL_MCAN_getPendingInterrupt(MCAN0_INST)) {
        case DL_MCAN_IIDX_LINE1:
            /* Check MCAN interrupts fired during TX/RX of CAN package */
            gInterruptLine1Status = DL_MCAN_getIntrStatus(MCAN0_INST);

            /* New message received by Rx FIFO 0 */
            if( (gInterruptLine1Status & DL_MCAN_INTERRUPT_RF0N) ||
                (gInterruptLine1Status & DL_MCAN_INTERRUPT_RF0F)
              ) {
                MCAN_RxFIFOInt_Service(MCAN0_INST);
            }

        default:
            break;
    }
}
```

用户可以参照上述 RX FIFO 轮询处理示例，编写中断处理程序 *MCAN_RxFIFOInt_Service*，或参考 MCAN 模块的 Sysconfig 配置中提到的演示代码。

English Document: SLAAET4
Copyright © 2026 Texas Instruments Incorporated

4.7 在低功耗模式下使用 MSPM0 MCAN

用户需要将 MSP 器件置于低功耗模式，以满足应用功耗要求。然而，在低功耗模式下禁用 MCAN。作为一种解决方法，用户可以在进入低功耗模式之前将 MCAN RX 引脚配置为 GPIO 输入引脚。在 MCAN RX 引脚上启用下降沿中断。当在 MCAN RX 引脚上接收到消息时，MCU 由下降沿中断唤醒。然后，将 MCAN RX 引脚重新配置为 MCAN 功能，并重新配置 MCAN 模块和 MCAN 滤波器。MCAN 以这种方式恢复正常功能，并支持由 Rx 引脚唤醒。

备注

第一条 MCAN 消息用作 MSP 器件的唤醒信号。此唤醒功能请使用测试消息，切勿将关键消息用作唤醒消息。

下方显示了示例代码。用户必须调用 API *MCAN_LowPowerMode* 才能进入低功耗模式。

```
void MCAN0_Restart(void)
{
    /* Restart the MCAN */
    DL_MCAN_reset(CANFD0);
    delay_cycles(16);
    DL_MCAN_disablePower(CANFD0);
    delay_cycles(32);
    DL_MCAN_enablePower(CANFD0);
    /* Wait until MCAN module is ready */
    while(!(DL_SYSCTL_getStatus()&DL_SYSCTL_STATUS_MCAN0_READY));
    /* Init MCAN */
    SYSCFG_DL_MCAN0_init();
}

/**
 * Demo for enter and exit STANBY0 mode steps while using MCAN
 * Switch CAN Rx to GPIO input capture in STANDBY mode
 */
void MCAN_LowPowerMode(void)
{
    /* Switch CAN Rx pin to GPIO input mode */
    DL_GPIO_initDigitalInputFeatures(GPIO_MCAN0_IOMUX_CAN_RX,
         DL_GPIO_INVERSION_DISABLE, DL_GPIO_RESISTOR_PULL_UP,
         DL_GPIO_HYSTERESIS_DISABLE, DL_GPIO_WAKEUP_DISABLE);
    /* Enable GPIO interrupt */
    DL_GPIO_setLowerPinsPolarity(GPIO_MCAN0_CAN_RX_PORT, DL_GPIO_PIN_13_EDGE_FALL);
    DL_GPIO_clearInterruptStatus(GPIO_MCAN0_CAN_RX_PORT, GPIO_MCAN0_CAN_RX_PIN);
    DL_GPIO_enableInterrupt(GPIO_MCAN0_CAN_RX_PORT, GPIO_MCAN0_CAN_RX_PIN);

    /* Disable SYSPLL */
    DL_SYSCTL_switchMCLKfromHSCLKtoSYSOSC();
    /* Set default configuration */
    DL_SYSCTL_disableSYSPLL();
    /* Switch low power mode to STANDBY0 */
    DL_SYSCTL_setPowerPolicySTANDBY0();
    /* Enter low power mode here */
    __WFI();
    /* Switch low power mode to SLEEP0 */
    DL_SYSCTL_setPowerPolicyRUN0SLEEP0();
    /* Init the SYSCTL (Clock and power policy) */
    SYSCFG_DL_SYSCTL_init();

    /* Switch GPIO input mode to CAN Rx pin */
    DL_GPIO_initPeripheralInputFunction(GPIO_MCAN0_IOMUX_CAN_RX, GPIO_MCAN0_IOMUX_CAN_RX_FUNC);

    MCAN0_Restart();
}
```

备注

退出低功耗模式后，CAN 过滤器和 CAN 中断都需要手动重新配置为正常运行模式。

4.8 总线关闭处理

当 CAN 节点由于严重的总线错误而被强制隔离时，会出现总线关闭状态。在该状态下，节点停止发送和接收数据，从而有效地与总线断开连接。该机制可保护总线免受持续错误的影响并防止故障传播。

English Document: SLAAET4
Copyright © 2026 Texas Instruments Incorporated

主要触发是指当 TEC 超过阈值（通常为 255）时引起的触发。常见场景包括：

- 硬件故障：CAN 控制器或收发器损坏。
- 物理层问题：开路或短路、端接电阻器不正确或信号干扰（例如强 EMI）。
- 配置错误：波特率不匹配，导致调停失败或位错误。
- 软件错误：重复传输格式错误的帧。

例如，每个传输误差都会使 TEC 递增 1。如果误差快速累积且 TEC 超过 255，则节点进入总线关断状态。

该器件可以通过执行以下操作之一从总线关闭状态中恢复：

- 硬件复位：复位 CAN 控制器（通过软件复位或下电上电）以清除错误计数器。该方法可快速恢复 CAN 控制器。
- 接收恢复序列：检测 129 个连续 11 个隐性位序列（总线空闲信号），从而自动将节点恢复为*活动错误*状态。这需要足够的总线空闲时间（总持续时间= 129 × 11 位）。该方法满足 CAN 要求。

下述示例说明了如何首先在 SysConfig 中启用中断 Bus_Off 状态来检测总线关闭状态。当总线关闭状态发生变化时，MCAN 会触发中断 Bus_Off 状态以将这种情况通知用户。用户需要检查总线关闭状态是否在中断例程中。

```
/**
 * CAN protocol status
 *      Bus off
 */
DL_MCAN_ProtocolStatus gProtStatus;
volatile uint8_t CANBusOff = 0;

void MCAN0_INST_IRQHandler(void)
{
    switch (DL_MCAN_getPendingInterrupt(MCAN0_INST)) {
        case DL_MCAN_IIDX_LINE1:
            /* Check MCAN interrupts fired during TX/RX of CAN package */
            gInterruptLine1Status = DL_MCAN_getIntrStatus(MCAN0_INST);

            /* MCAN bus off status changed */
            if(gInterruptLine1Status&DL_MCAN_INTERRUPT_BO) {
                DL_MCAN_getProtocolStatus(MCAN0_INST, &gProtStatus);
                if(gProtStatus.busOffStatus == 1) { // Busoff entered
                    CANBusOff = 1;
                }
                else {  // Busoff exited
                    CANBusOff = 0;
                }
            }

        default:
            break;
    }
}
```

然后，检查主环路中的 CANBusOff 标志。检测到总线关闭状态时，重新启动 MCAN 模块。选择被动恢复或强制恢复方法。

```
main loop:
{
        /* CAN bus off recovery */
        if(CANBusOff == 1) {
            /* Passive recovery: detected 128 consecutive inst/ of 11 recessive bits */
            MCAN_BusoffRecovery();  // CANBusOff reset to 0 in interrupt
                                    // This API can be directly put into CAN interrupt

            /* Force recovery: reset CAN to restore from bus off */
            // MCAN0_Restart();
            // CANBusOff = 0;
        }
}

void MCAN0_Restart(void)
{
    /* Restart the MCAN */
    DL_MCAN_reset(CANFD0);
    delay_cycles(16);
```


English Document: SLAAET4
Copyright © 2026 Texas Instruments Incorporated

```
    DL_MCAN_disablePower(CANFD0);
    delay_cycles(32);
    DL_MCAN_enablePower(CANFD0);
    /* Wait until MCAN module is ready */
    while(!(DL_SYSCTL_getStatus()&DL_SYSCTL_STATUS_MCAN0_READY));
    /* Init MCAN */
    SYSCFG_DL_MCAN0_init();
}
```


English Document: SLAAET4
Copyright © 2026 Texas Instruments Incorporated

5 设计测试和调试提示

本节说明了实现 CAN 总线时的一些常见错误和疏忽。随后是一些有助于总线问题故障排除的调试提示。

5.1 所需的最少节点数

除非在自检模式下工作，否则 CAN 总线上至少需要两个节点，原因如下。当节点在 CAN 总线上传输帧时，该节点需要网络上至少一个其他节点的确认 (ACK)。只要 CAN 节点成功接收到消息，节点就会自动发送 ACK，除非该功能已关闭（*静默模式*。静默节点是节点接收帧但不提供 ACK 的位置；MCAN 中的总线监控模式）。提供 ACK 的节点不需要是帧的预期接收者，尽管可能会发生这种情况。（总线上的所有活动节点都提供 ACK，无论节点是否是该帧的预期接收者都是如此）。

当发送节点没有接收到 ACK 时，这会导致一个 ACK 错误并且发送节点一直在将帧永远重新传输出去。发送错误计数器 (TEC) 递增至 128 并在此处停止。REC 保持为 0。节点不会脱离 bus-off。也不会生成中断。如果另一个节点进入网络，则 TEC 在每次成功传输时开始递减（一直递减到 0）。

5.2 为何需要收发器

用户无法将节点 A 的 MCAN_TX 直接连接到节点 B 的 MCAN_RX，反之亦然，并期望 CAN 通信成功。在这种情况下，CAN 与 UART 或 SPI 等其他串行接口不同。例如，UART 可以与 RS232 收发器搭配使用，也可以通过直接连接（一个节点的 UART_TX 到另一个节点的 UART_RX，反之亦然）来使用。然而，出于以下原因，CAN 总线需要一个 CAN 收发器。除了转换单端 CAN 信号以进行差分传输之外，收发器还将 CAN_TX 引脚环回到节点的 CAN_RX 引脚。这是因为 CAN 节点需要能够监控传输。

- 这与 CAN 协议规定的 ACK 要求有关。当节点在 CAN 总线上传输帧时，该节点需要网络上至少一个其他节点的 ACK。在 ACK 阶段，发送器输出 1 并期望读回 0。
- 在调停期间，具有较高优先级消息 ID 的节点需要能够将 1 覆盖为 0。在这里，发送器需要读回传输的数据。当节点在调停阶段输出 1 并回读 0 时，该节点将失去调停。

为了节省收发器的成本，某些应用（所有节点都位于同一 PCB 上且靠近）使用二极管等分立式元件来满足 CAN 节点监控传输的要求。

5.3 调试检查清单

本节重点介绍一些常见错误并提供有用的调试技巧。

5.3.1 编程问题

- 是否启用了 MCAN 模块的时钟？查看 SysConfig 中的 CANCLK 配置。TI 建议使用外部晶体作为 CANCLK 时钟源，以获得较低的误差率。
- 首先尝试不使用中断的代码。请改用轮询。一旦轮询工作正常，用户可以在稍后添加中断。
- 当尝试首次在总线上发起通信时，请确保使用相同的消息 ID 对发送节点和接收节点中的邮箱进行编程。最初请勿使用滤波器功能。如果未确认硬件问题，则可以稍后添加滤波。

English Document: SLAAET4
Copyright © 2026 Texas Instruments Incorporated

5.3.2 物理层问题

- 总线是否仅在两端正确端接（使用 120Ω）？只能在两端使用 120Ω 电阻器时端接总线。总线上不能有超过两个终端电阻器，除非遵循分裂终端原则，在这种情况下，其中两端都有两个电阻器。在设计 CAN 总线系统时，可以从系统外壳外部启用或禁用端接电阻器。如必须在网络中添加或删除节点，这种方案很容易实现。
- 是否所有 CAN 节点都配置为相同的比特率？不匹配的节点比特率会在总线上重复引入错误帧。捕获示波器上 CAN_TX 引脚的输出，以物理验证位时间。
- 用户是否尝试过更低的比特率？例如，50kbps。当尝试使用较低的比特率时，可能会遇到与传播延迟有关的时序问题。确保在 SysConfig 中正确配置位时序参数。
- 用户是否尝试过缩短总线长度和减少节点数量？
- 在错误条件出现前，总线上是否有错误帧？这可能是时序违规或噪声问题。
- 总线中有多少个节点？（在非自检模式下，由于 CAN 协议规定的确认 (ACK) 要求，网络上必须至少有两个节点）。

5.3.3 硬件调试提示

- 要查看直至 ACK 阶段的波形，必须将收发器连接到节点。如果没有收发器，该节点立即进入错误状态。
- 检查是否能在发送 MCU 的 MCAN_TX 引脚上合适地看到 CAN 帧且 CAN 帧是否具备预期比特率。如果在 MCAN_TX 引脚上看到了预期数据，则检查 MCAN_RX 引脚上的数据。如果在 MCAN_RX 引脚上看到相同的数据，则收发器能正确地环回数据。
- 如果使用具有内置 CAN FD 触发器的示波器，请确保配置为触发的信号与在电路板上探测的信号相匹配。除了 Start-of_Frame (SOF)、远程帧、错误帧和特定消息 ID，许多示波器还能够触发 CAN 发送 (CANTX)、CAN 接收 (CANRX)、CAN_H 和 CAN_L 信号。
- 如果示波器没有解码波形，请确保通道的输入阈值正确。这与通常用于信号中的*触发电平*类似。
- 确保在示波器中正确配置标称阶段和数据阶段的比特率。否则，这会显示不正确的数据。
- CAN 总线分析器工具：确保正确配置标称阶段和数据阶段的比特率。

6 总结

本文档首先概述了 CAN 总线和 MSPM0 MCU 中集成的 MCAN 模块的特性。应用手册详细介绍了如何使用 SysConfig 配置 CAN 模块，以便用户能够调整相关参数以满足应用要求。本文档简要介绍了 MSPM0 SDK 中提供的与 MCAN 模块相关的演示示例。同时，根据生产经验，结合用户定义的示例代码介绍一些常见用例。最后，介绍了一些常见的调试问题以及软件和硬件方面的相关调试建议。

7 参考资料

- 德州仪器 (TI)，*MSPM0 G 系列 80MHz 微控制器*，技术参考手册
- 德州仪器 (TI)，*MSPM0-SDK*
- 德州仪器 (TI)，*控制器局域网 (CAN) 简介*，应用报告
- 德州仪器 (TI)，*控制器局域网物理层要求*，应用报告
- 德州仪器 (TI)，*控制器局域网 (CAN) 物理层调试基础知识*，模拟设计期刊
- 德州仪器 (TI)，*CAN 位时序参数计算器*，应用手册
- 德州仪器 (TI)，*3.3V CAN（控制器局域网）收发器概述*，应用手册
- 德州仪器 (TI)，*使用无扼流圈收发器简化 CAN 总线实施*，营销白皮书
- 德州仪器 (TI)，*CAN 总线连接的关键间距*，应用手册
- 德州仪器 (TI)，*CAN 总线上的消息优先级反转*，模拟设计期刊

English Document: SLAAET4
Copyright © 2026 Texas Instruments Incorporated

8 修订历史记录

Changes from Revision * (April 2025) to Revision A (October 2026) **Page**

- 添加了“CAN 基本标准”和“MSP MCAN 模块简介”章节 3
- 更新了整个文档中的表格、图和交叉参考的编号格式 3
- 添加了 CAN 位时序简介 3
- 将“MCAN 特性”更改为“MSPM0 MCAN 模块” 5
- 优化了所有图 6
- 添加了 Syscfg 的 CAN 位时序表 8
- 添加了表 2-3 10
- 添加了一个独立章节，介绍 MSP SDK 示例代码。 20
- 优化了现有的缓冲区/FIFO 章节 22
- 向 CAN 低功耗模式功能添加了 SYSPLL 低功耗模式处理代码。 30
- 默认使用被动恢复方法从 CAN 总线关闭状态恢复。 30

English Document: SLAAET4
Copyright © 2026 Texas Instruments Incorporated

重要通知和免责声明

TI“按原样”提供技术和可靠性数据（包括数据表）、设计资源（包括参考设计）、应用或其他设计建议、网络工具、安全信息和其他资源，不保证没有瑕疵且不做出任何明示或暗示的担保，包括但不限于对适销性、与某特定用途的适用性或不侵犯任何第三方知识产权的暗示担保。

这些资源可供使用 TI 产品进行设计的熟练开发人员使用。您将自行承担以下全部责任：(1) 针对您的应用选择合适的 TI 产品，(2) 设计、验证并测试您的应用，(3) 确保您的应用满足相应标准以及任何其他安全、安保法规或其他要求。

这些资源如有变更，恕不另行通知。TI 授权您仅可将这些资源用于研发本资源所述的 TI 产品的相关应用。严禁以其他方式对这些资源进行复制或展示。您无权使用任何其他 TI 知识产权或任何第三方知识产权。对于因您对这些资源的使用而对 TI 及其代表造成的任何索赔、损害、成本、损失和债务，您将全额赔偿，TI 对此概不负责。

TI 提供的产品受 TI 销售条款)、TI 通用质量指南 或 ti.com 上其他适用条款或 TI 产品随附的其他适用条款的约束。TI 提供这些资源并不会扩展或以其他方式更改 TI 针对 TI 产品发布的适用的担保或担保免责声明。 除非德州仪器 (TI) 明确将某产品指定为定制产品或客户特定产品，否则其产品均为按确定价格收入目录的标准通用器件。

TI 反对并拒绝您可能提出的任何其他或不同的条款。

版权所有 © 2026，德州仪器 (TI) 公司

最后更新日期：2025 年 10 月