

RES31A 100kΩ 输入匹配薄膜电阻分压器

1 特性

- 宽温度范围：-40°C 至 +125°C
- 比率 = $R_{IN} : R_G$ 、 $R_{IN} = 100k\Omega$ (标称值)
- 高精度比率容差：±0.05% (最大值)
- 温度范围内具有低漂移：
 - RES31A00 的最大 TCR_{ratio} 为 +2/- 5ppm/°C (±2ppm/°C 最大 TCR_{ratio} 从 -40°C 到 +105°C)
 - 其他比率的最大 TCR_{ratio} 为 ±2ppm/°C

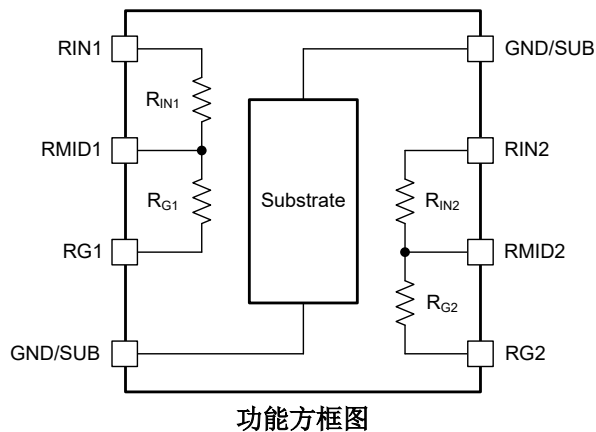
2 应用

- 精密分压器、精密电平转换
- 放大器增益和衰减配置
- 具有高 CMRR 和增益精度的分立式差分 and 仪表放大器方案
- 精确比较器阈值设置

3 说明

RES31A 是一款匹配电阻分压器对，采用德州仪器 (TI) 的现代、高性能模拟 CMOS 工艺和薄膜 SiCr。该器件的标称输入电阻为 100kΩ，可支持高于 RES11A 的分压电压，但比 RES21A 具有更低的电流消耗，并备有多种标称分压比，以适应多样化的系统应用需求。只需将器件放置位置旋转 180°，即可使用采用反相增益配置的 RES31A。此功能支持布局重复使用并提高了分立式仪表、差分放大器等应用的灵活性。

RES31A 系列具有高比率匹配精度，所测量的每个分压器的比率在标称的 0.05% (±500ppm) (典型值) 内。该精度在整个温度范围内保持不变。



RES31A 额定温度范围为 -40°C 至 +125°C。该器件采用 8 引脚 SOT-23-THIN 封装，封装尺寸为 2.9mm×1.6mm (封装尺寸为标称值，不包括引脚)。

封装信息

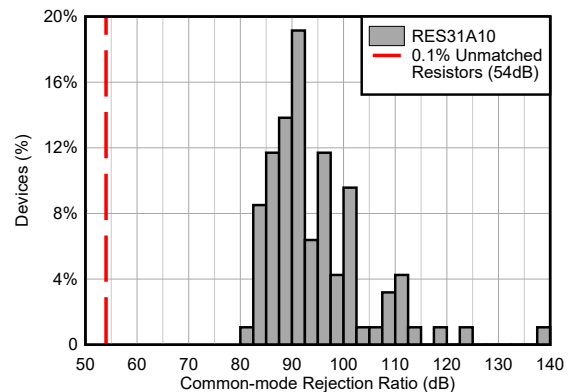
器件型号	封装 ⁽¹⁾	封装尺寸 ⁽²⁾
RES31A	DDF (SOT-23-THIN, 8)	2.9mm × 2.8mm

- (1) 有关更多信息，请参阅节 11。
(2) 封装尺寸 (长 × 宽) 为标称值，并包括引脚 (如适用)。

器件信息

器件型号	标称比率
RES31A10	1:1
RES31A15 ⁽¹⁾	1:1.5
RES31A16 ⁽¹⁾	1:1.667
RES31A20	1:2
RES31A25	1:2.5
RES31A30	1:3
RES31A40	1:4
RES31A50	1:5
RES31A90 ⁽¹⁾	1:9
RES31A00	01:10

- (1) 预发布信息 (非预告信息)。



内容

1 特性	1	7.3 特性说明.....	20
2 应用	1	7.4 器件功能模式.....	22
3 说明	1	8 应用和实施	23
4 引脚配置和功能	3	8.1 应用信息.....	23
5 规格	4	8.2 典型应用.....	34
5.1 绝对最大额定值.....	4	8.3 电源相关建议.....	37
5.2 ESD 等级.....	4	8.4 布局.....	37
5.3 建议运行条件.....	5	9 器件和文档支持	40
5.4 热性能信息.....	5	9.1 器件支持.....	40
5.5 电气特性.....	6	9.2 文档支持.....	41
5.6 典型特性.....	9	9.3 接收文档更新通知.....	41
6 参数测量信息	17	9.4 支持资源.....	41
6.1 直流测量配置.....	17	9.5 商标.....	41
6.2 交流测量配置.....	18	9.6 静电放电警告.....	41
6.3 误差表示法和单位.....	19	9.7 术语表.....	41
7 详细说明	20	10 修订历史记录	42
7.1 概述.....	20	11 机械、封装和可订购信息	42
7.2 功能方框图.....	20		

4 引脚配置和功能

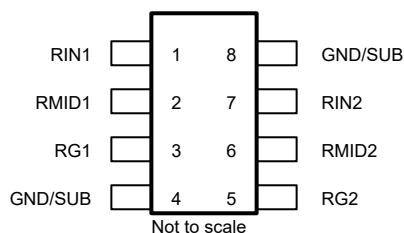


图 4-1. DDF 封装，8 引脚 SOT-23-THN (顶视图)

表 4-1. 引脚功能

引脚		类型	说明
名称	编号		
GND/SUB	4 , 8	接地	基板偏置连接。仅偏置一个 GND/SUB 引脚。使另一个 GND/SUB 引脚悬空，防止通过基板形成电流返回路径。另请参阅节 7.4。
RG1	3	输入	分压器 1 的增益电阻连接
RG2	5	输入	分压器 2 的增益电阻连接
RIN1	1	输入	分压器 1 的输入电阻连接
RIN2	7	输入	分压器 2 的输入电阻连接
RMID1	2	输出	分压器 1 的中心抽头
RMID2	6	输出	分压器 2 的中心抽头

5 规格

5.1 绝对最大额定值

在自然通风条件下的工作温度范围内测得 (除非另有说明) ⁽¹⁾

			最小值	最大值	单位
V _{CM}	最大持续共模电压 (任意引脚至 GND/SUB)		-85	85	V
ΔV _{DMAX}	每个分压器的最大瞬时过载电压 (RINx 引脚至 RGx 引脚) ⁽²⁾	RES31A10	-135	135	V
		RES31A15 ⁽³⁾	-135	135	
		RES31A16 ⁽³⁾	-135	135	
		RES31A20	-135	135	
		RES31A25	-135	135	
		RES31A30	-135	135	
		RES31A40	-135	135	
		RES31A50	-135	135	
		RES31A90 ⁽³⁾	-135	135	
		RES31A00	-135	135	
T _A	环境温度		-55	150	°C
T _J	结温		-55	150	°C
T _{stg}	贮存温度		-55	175	°C

- (1) 超出绝对最大额定值范围操作可能会导致器件永久损坏。绝对最大额定值并不表示器件在这些条件下或在建议的工作条件以外的任何其他条件下能够正常运行。如果超出建议运行条件但在绝对最大额定值范围内使用, 器件可能不会完全正常运行, 这可能影响器件的可靠性、功能和性能并缩短器件寿命。
- (2) 瞬态条件下允许的最大瞬时电压。避免在这些电压电平下持续工作。
- (3) 仅为预发布版。

5.2 ESD 等级

			值	单位
V _(ESD)	静电放电	人体放电模型 (HBM), 符合 ANSI/ESDA/JEDEC JS-001 ⁽¹⁾	±700	V
		充电器件模型 (CDM), 符合 ANSI/ESDA/JEDEC JS-002 ⁽²⁾	±750	

- (1) JEDEC 文档 JEP155 指出: 500V HBM 时能够在标准 ESD 控制流程下安全生产。
- (2) JEDEC 文档 JEP157 指出: 250V CDM 时能够在标准 ESD 控制流程下安全生产。

5.3 建议运行条件

在自然通风条件下的工作温度范围内测得 (除非另有说明)

			最小值	标称值	最大值	单位
V _{RECMAX}	最大持续分压器电压，直流 (T _A = 25°C 时 10 年) ⁽¹⁾	RES31A10	-85		85	V
		RES31A15 ⁽²⁾	-85		85	
		RES31A16 ⁽²⁾	-85		85	
		RES31A20	-85		85	
		RES31A25	-85		85	
		RES31A30	-85		85	
		RES31A40	-85		85	
		RES31A50	-85		85	
		RES31A90 ⁽²⁾	-85		85	
		RES31A00	-85		85	
	最大持续分压器电压，交流 (≥50Hz , T _A = 25°C 时 10 年) ⁽¹⁾	RES31A10	-85		85	V _{RMS}
		RES31A15 ⁽²⁾	-85		85	
		RES31A16 ⁽²⁾	-85		85	
		RES31A20	-85		85	
		RES31A25	-85		85	
		RES31A30	-85		85	
		RES31A40	-85		85	
		RES31A50	-85		85	
		RES31A90 ⁽²⁾	-85		85	
		RES31A00	-85		85	
T _A	环境温度		-40		125	°C

- (1) 假设 R_{θJA} = 156.2°C/W。适用于在单个分压器或两个分压器两端施加指定电压的情况。遵守绝对最大额定值中的限制。
(2) 仅为预发布版。

5.4 热性能信息

热指标 ⁽¹⁾		RES31A	单位
		DDF (SOT-23-THIN)	
		8 引脚	
R _{θJA}	结至环境热阻	156.2	°C/W
R _{θJC(top)}	结至外壳 (顶部) 热阻	77.0	°C/W
R _{θJB}	结至电路板热阻	73.7	°C/W
ψ _{JT}	结至顶部特征参数	4.5	°C/W
ψ _{JB}	结至电路板特征参数	73.5	°C/W
R _{θJC(bot)}	结至外壳 (底部) 热阻	不适用	°C/W

- (1) 有关新旧热指标的更多信息，请参阅 [半导体和 IC 封装热指标](#) 应用报告。

5.5 电气特性

$T_A = 25^\circ\text{C}$ (除非另有说明)

参数		测试条件		最小值	典型值	最大值	单位
初始电阻							
R _{INnom}	标称输入电阻			100			k Ω
R _{Gnom}	标称增益电阻	RES31A10		100			k Ω
		RES31A15 ⁽¹⁾		150			
		RES31A16 ⁽¹⁾		166.67			
		RES31A20		200			
		RES31A25		250			
		RES31A30		300			
		RES31A40		400			
		RES31A50		500			
		RES31A90 ⁽¹⁾		900			
		RES31A00		1000			
G _{nom}	标称比率 (R _{Gx} /R _{INx})	RES31A10		1			V/V
		RES31A15 ⁽¹⁾		1.5			
		RES31A16 ⁽¹⁾		1.667			
		RES31A20		2			
		RES31A25		2.5			
		RES31A30		3			
		RES31A40		4			
		RES31A50		5			
		RES31A90 ⁽¹⁾		9			
		RES31A00		10			
t _{D1}	分压器 1 的比率容差 ^{(2) (3)}	(R _{G1} /R _{IN1})/G _{nom} - 1	RES31A10	-500	±43	500	ppm
			RES31A15 ⁽¹⁾	-500		500	
			RES31A16 ⁽¹⁾	-500		500	
			RES31A20	-500	±48	500	
			RES31A25	-500	±138	500	
			RES31A30	-500	±100	500	
			RES31A40	-500	±55	500	
			RES31A50	-500	±112	500	
			RES31A90 ⁽¹⁾	-500		500	
			RES31A00	-500	±142	500	
t _{D2}	分压器 2 的比率容差 ^{(2) (3)}	(R _{G2} /R _{IN2})/G _{nom} - 1	RES31A10	-500	±77	500	ppm
			RES31A15 ⁽¹⁾	-500		500	
			RES31A16 ⁽¹⁾	-500		500	
			RES31A20	-500	±75	500	
			RES31A25	-500	±64	500	
			RES31A30	-500	±98	500	
			RES31A40	-500	±40	500	
			RES31A50	-500	±121	500	
			RES31A90 ⁽¹⁾	-500		500	
			RES31A00	-500	±105	500	

$T_A = 25^\circ\text{C}$ (除非另有说明)

参数		测试条件		最小值	典型值	最大值	单位
t _M	分压器 1 和 2 的匹配容差 ⁽³⁾	t _{D2} - t _{D1}	RES31A10	-1000	±68	1000	ppm
			RES31A15 ⁽¹⁾	-1000		1000	
			RES31A16 ⁽¹⁾	-1000		1000	
			RES31A20	-1000	±69	1000	
			RES31A25	-1000	±124	1000	
			RES31A30	-1000	±74	1000	
			RES31A40	-1000	±58	1000	
			RES31A50	-1000	±157	1000	
			RES31A90 ⁽¹⁾	-1000		1000	
			RES31A00	-1000	±99	1000	
t _{abs}	绝对容差 (每电阻) ^{(3) (4)}	(R _x /R _{xnom}) - 1 ⁽⁵⁾		-12	±2	12	%
	绝对容差范围	MAX (t _{abs} RIN1, t _{abs} RG1, t _{abs} RIN2, t _{abs} RG2) - MIN (t _{abs} RIN1, t _{abs} RG1, t _{abs} RIN2, t _{abs} RG2)		±140			ppm
电阻漂移							
TCR _{abs}	电阻的绝对温度系数 (每电阻) ⁽⁶⁾	(Δ R _x / R _{x(25°C)}) / Δ T _A	T _A = -40°C 至 +125°C	12			ppm/°C
			T _A = -40°C 至 -5°C	28			
			T _A = -5°C 至 +65°C	15			
			T _A = 65°C 至 105°C	3.2			
			T _A = 105°C 至 125°C	-7.5			
TCR _{ratio}	电阻的分压器温度系数 (每分压器) ⁽⁶⁾	Δ t _{Dx} / Δ T _A , T _A = -40C 至 +105°C	RES31A00	-2	-0.5	2	ppm/°C
			RES31A10 , RES31A15 ⁽¹⁾ , RES31A16 ⁽¹⁾ , RES31A20 , RES31A25 , RES31A30 , RES31A40 , RES31A50 , RES31A90 ⁽¹⁾	-2	±0.2	2	
		Δ t _{Dx} / Δ T _A , T _A = -40C 至 +125°C	RES31A00	-5	-1.5	2	
TCR _M	电阻的匹配温度系数 ⁽⁶⁾	Δ t _M / Δ T _A , T _A = -40C 至 +105°C	RES31A00	±0.05			ppm/°C
			RES31A10 , RES31A15 ⁽¹⁾ , RES31A16 ⁽¹⁾ , RES31A20 , RES31A25 , RES31A30 , RES31A40 , RES31A50 , RES31A90 ⁽¹⁾	±0.05			
		Δ t _M / Δ T _A , T _A = -40C 至 +125°C	RES31A00	-0.25			
VCR _{abs}	电阻的绝对电压系数 (每电阻) ^{(4) (6)}	Δ R _x / Δ V _{Rx} , V _{Dx} = - V _{RECMAX} 至 V _{RECMAX}	RES31A10 , RES31A15 ⁽¹⁾ , RES31A16 ⁽¹⁾ , RES31A20 , RES31A25 , RES31A30 , RES31A40 , RES31A50 , RES31A90 ⁽¹⁾	±1.1			Ω/V
			RES31A00	±5.6			
VCR _{ratio}	电阻的分压器电压系数 (每分压器) ⁽⁶⁾	Δ t _{Dx} / Δ V _{Dx} , V _{Dx} = - V _{RECMAX} 至 V _{RECMAX}		±0.2			ppm/V
VCR _M	电阻的匹配电压系数 ⁽⁶⁾	(Δ t _{D2} - Δ t _{D1}) / Δ V _{Dx} , V _{Dx} = - V _{RECMAX} 至 V _{RECMAX}		±0.15			ppm/V
任意匹配							
	分频器之间的 R _G 失配, 绝对 ⁽³⁾	(R _{G2} - R _{G1}) / R _{Gnom}		±60			ppm

$T_A = 25^\circ\text{C}$ (除非另有说明)

参数		测试条件	最小值	典型值	最大值	单位
	分压器之间的 R_G 失配, 比率式 ⁽³⁾	$(R_{G1} / R_{G2}) - 1$, 以及 $(R_{G2} / R_{G1}) - 1$		±60		ppm
		$((R_{G1}/R_{IN2})/G_{nom}) - 1$, 以及 $((R_{G2}/R_{IN1})/G_{nom}) - 1$		±87		
		$(R_{G1} / (R_{G2} + R_{IN2})) / (G_{nom}/(G_{nom}+1)) - 1$, 以及 $(R_{G2} / (R_{G1} + R_{IN1})) / (G_{nom}/(G_{nom}+1)) - 1$		±59		
	分频器之间的 R_{IN} 失配, 绝对 ⁽³⁾	$(R_{IN2} - R_{IN1}) / R_{INnom}$		±91		ppm
	分压器之间的 R_{IN} 失配, 比率式 ⁽³⁾	$(R_{IN1} / R_{IN2}) - 1$, 以及 $(R_{IN2} / R_{IN1}) - 1$		±91		ppm
		$(R_{IN1}/R_{G2}) \times (G_{nom}) - 1$, 以及 $(R_{IN2}/R_{G1}) \times (G_{nom}) - 1$		±87		
		$(R_{IN1} / (R_{G2} + R_{IN2})) \times (G_{nom}+1) - 1$, 以及 $(R_{IN2} / (R_{G1} + R_{IN1})) \times (G_{nom}+1) - 1$		±83		
	分频器之间的端到端不匹配, 绝对 ⁽³⁾	$((R_{G2} + R_{IN2}) - (R_{G1} + R_{IN1})) / (R_{INnom} + R_{Gnom})$		±57		ppm
	分压器之间的端到端不匹配, 比率式 ⁽³⁾	$((R_{G2}/R_{IN2})/(R_{G1}/R_{IN1})) - 1$		±57		ppm
阻抗						
C_{IN}	引脚电容 ⁽⁶⁾	RINx 至 GND/SUB		1.95		pF
		RGx 至 GND/SUB		1.45		
		RMIDx 至 GND/SUB		3.17		
	串扰 (RMID1 至 RMID2) ⁽⁶⁾	基板偏置到 GND	f = 10kHz	-63		dB
			f = 1MHz	-42		
	-3dB 带宽 ⁽⁶⁾	基板偏置到 GND ⁽⁷⁾	RES31A10	570		kHz
			RES31A15 ⁽¹⁾ 、 RES31A16 ⁽¹⁾ 、RES31A20	425		
			RES31A25, RES31A30	415		
			RES31A40	365		
			RES31A50	345		
			RES31A90 ⁽¹⁾ 、RES31A00	280		
CMRR	共模抑制比 ⁽⁸⁾	RES31A10		66.0	86.3	dB
		RES31A15 ⁽¹⁾		68.0		
		RES31A16 ⁽¹⁾		68.5		
		RES31A20		69.5	88.8	
		RES31A25		70.9	89.1	
		RES31A30		72.0	93.1	
		RES31A40		74.0	97.1	
		RES31A50		75.6	88.9	
		RES31A90 ⁽¹⁾		80.0		
		RES31A00		80.8	100.9	

(1) 仅为预发布版。

(2) R_{G1}/R_{IN1} 或 R_{G2}/R_{IN2} 与标称比率的关系。

(3) 误差项为零均值。出于误差分析目的, 将此处报告的典型值视为一个标准偏差 ($\pm 1\sigma$)。

(4) R_{G1} 、 R_{IN1} 、 R_{G2} 或 R_{IN2} 与标称电阻的关系。

(5) 规格是该表达式的结果, 以百分比 (乘以 100%) 的形式给出。

(6) 根据特征确定。

(7) 如果需要更高的带宽, 使基板悬空或使用保护缓冲器驱动基板可能会略微增加带宽。

(8) 规格是在差分放大器配置中实现且采用理想运算放大器时计算出的 CMRR, 使得共模误差仅来自电阻网络。有关更多信息, 请参阅 [使用精密匹配电阻分压器对优化差分放大器电路中的 CMRR 应用手册](#)。对频率的影响不包括在内。如果电路配置为衰减增益, 该结果会相应地改变。

5.6 典型特性

$T_A = 25^\circ\text{C}$ (除非另有说明)

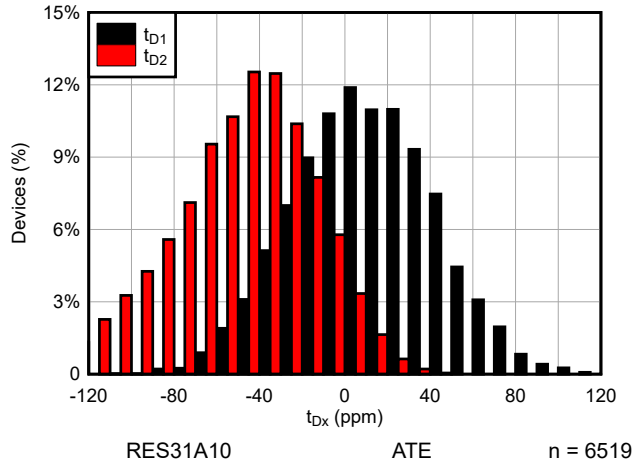


图 5-1. t_{Dx} 分布

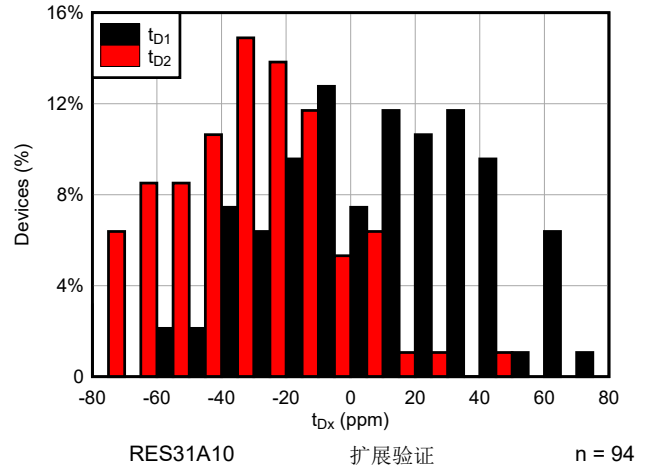


图 5-2. t_{Dx} 分布

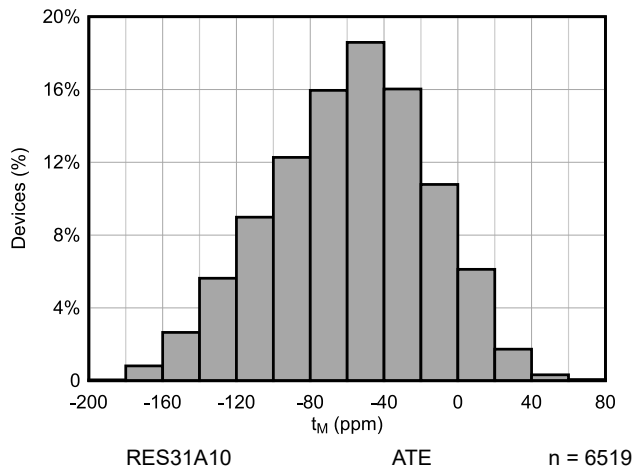


图 5-3. t_M 分布

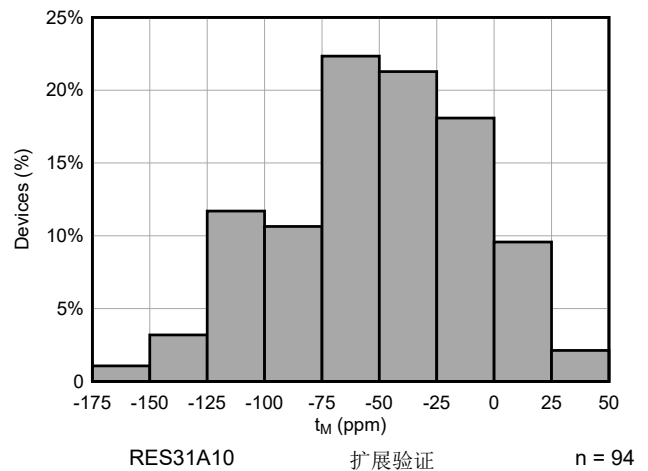


图 5-4. t_M 分布

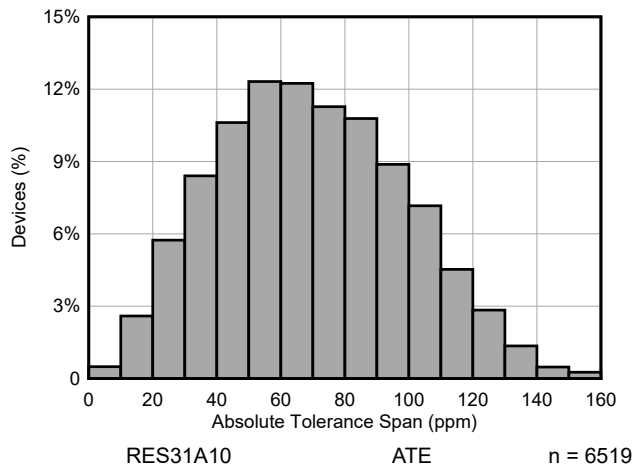


图 5-5. 绝对容差范围分布

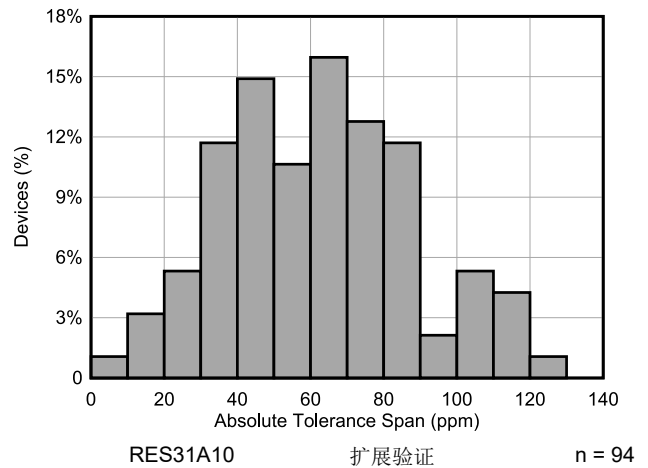


图 5-6. 绝对容差范围分布

5.6 典型特性 (续)

$T_A = 25^\circ\text{C}$ (除非另有说明)

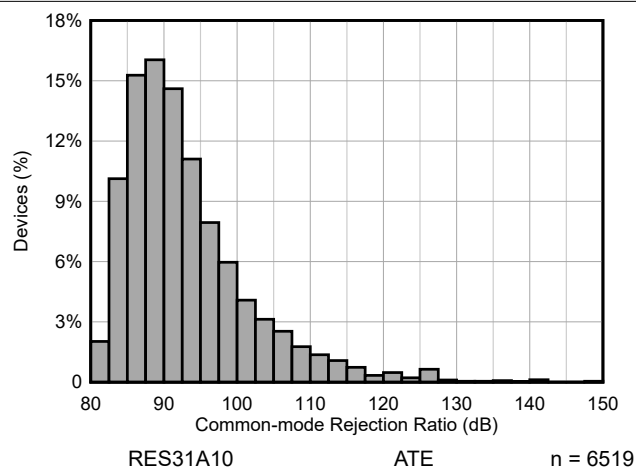


图 5-7. 共模抑制比分布图

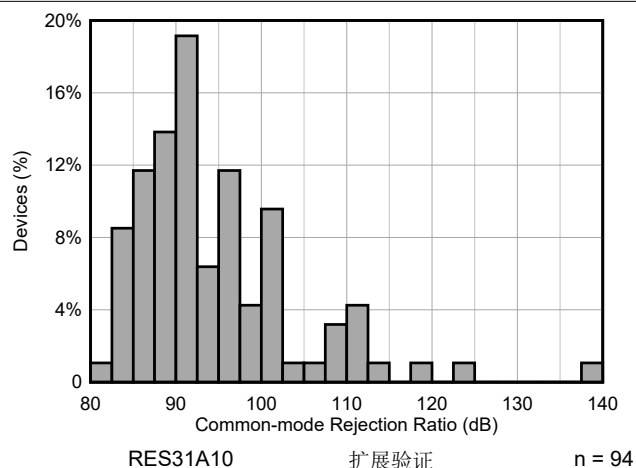


图 5-8. 共模抑制比分布图

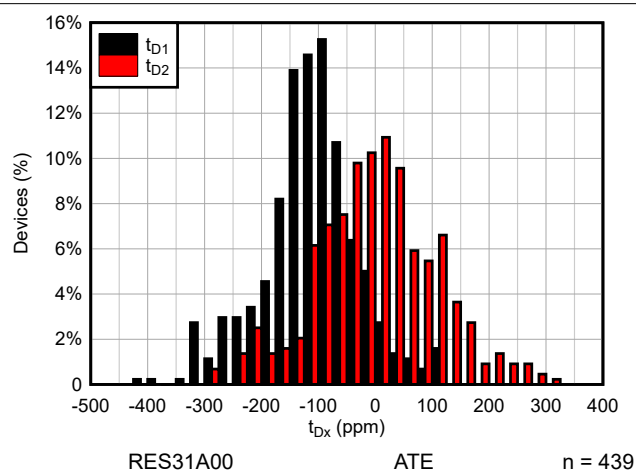


图 5-9. t_{Dx} 分布

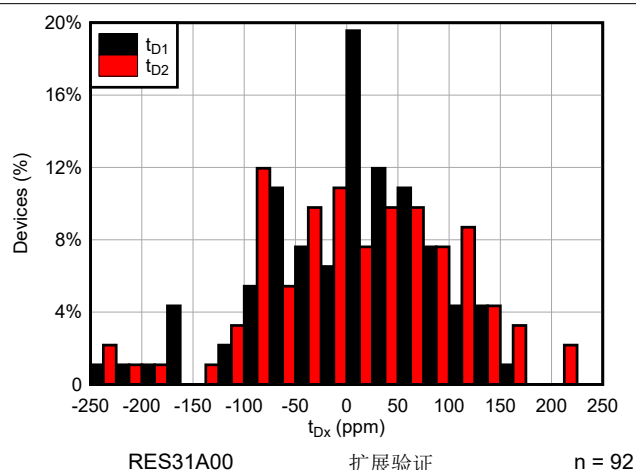


图 5-10. t_{Dx} 分布

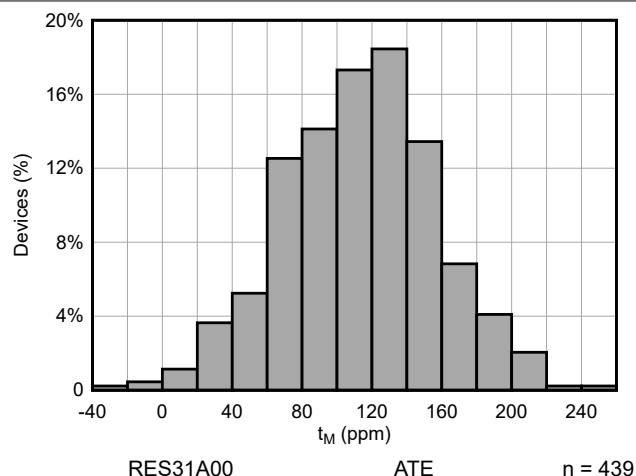


图 5-11. t_M 分布

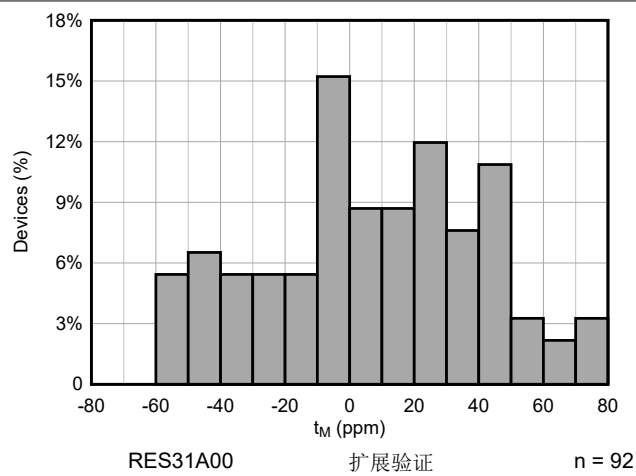


图 5-12. t_M 分布

5.6 典型特性 (续)

$T_A = 25^\circ\text{C}$ (除非另有说明)

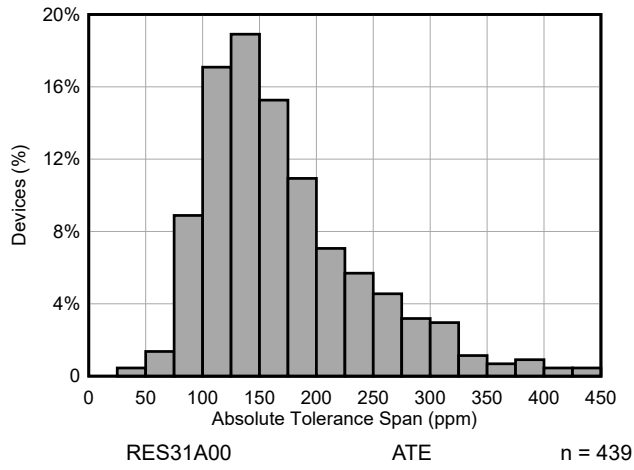


图 5-13. 绝对容差范围分布

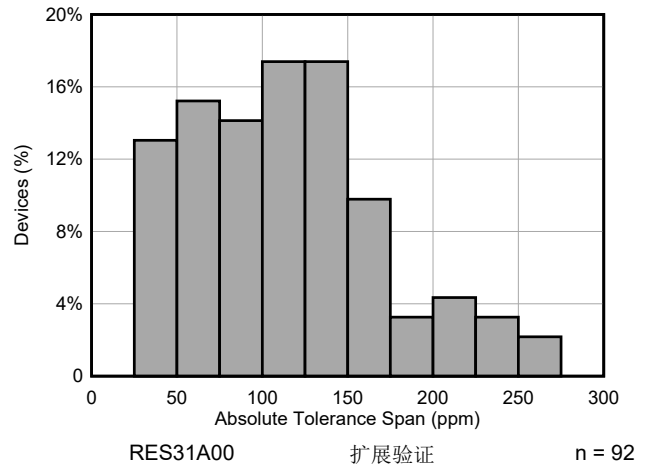


图 5-14. 绝对容差范围分布

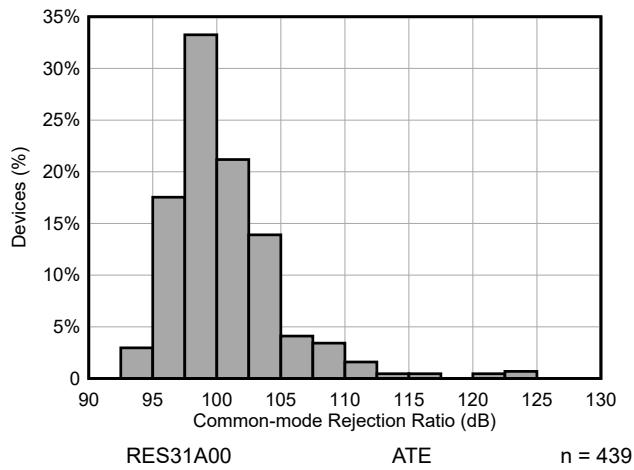


图 5-15. 共模抑制比分布图

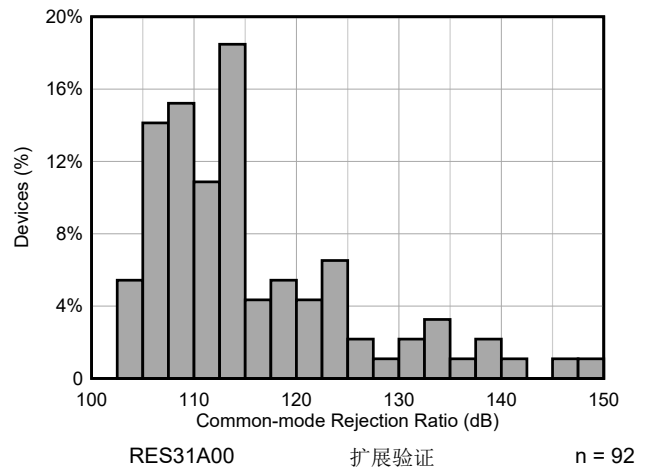


图 5-16. 共模抑制比分布图

5.6 典型特性 (续)

$T_A = 25^\circ\text{C}$ (除非另有说明)

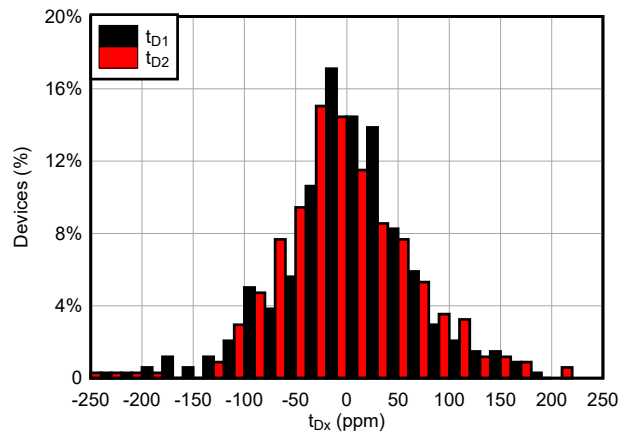


图 5-17. t_{Dx} 分布, 所有比率

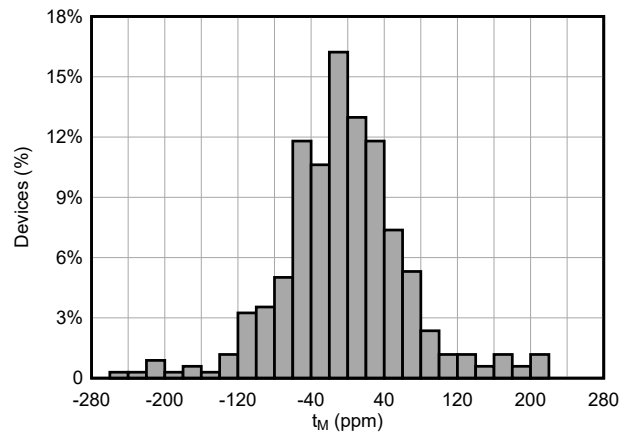


图 5-18. t_M 分布, 所有比率

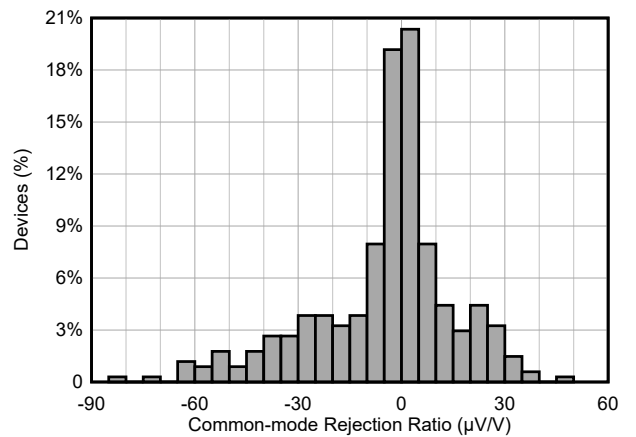


图 5-19. CMRR 分布, 所有比率

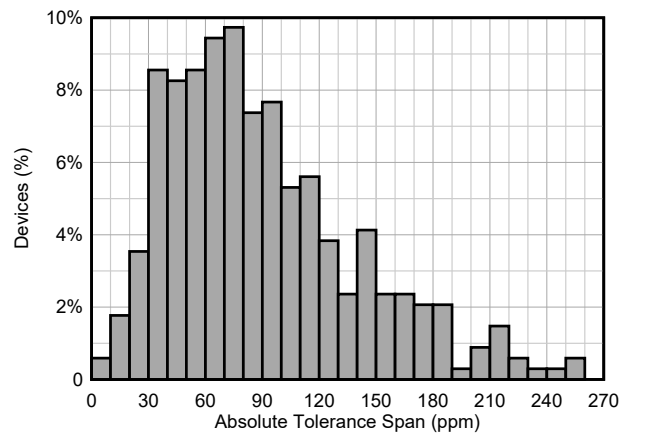


图 5-20. 绝对容差范围分布, 所有比率

5.6 典型特性 (续)

$T_A = 25^\circ\text{C}$ (除非另有说明)

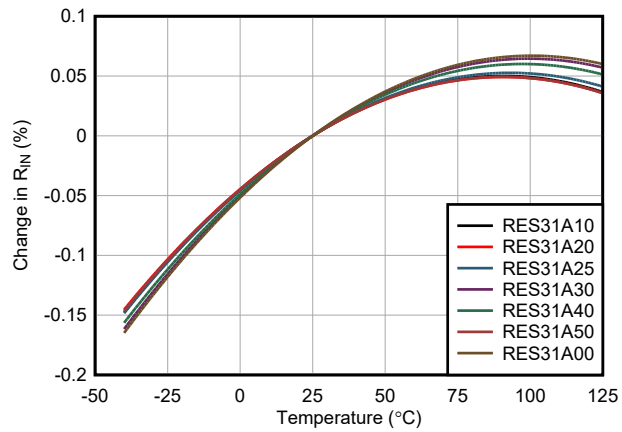


图 5-21. R_{INx} 与温度间的关系

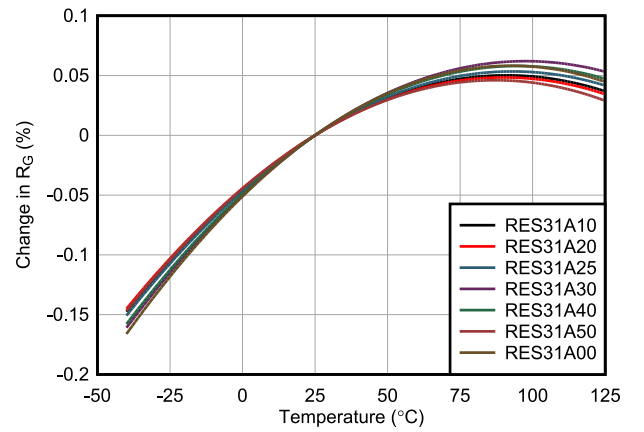


图 5-22. R_{Gx} 与温度间的关系

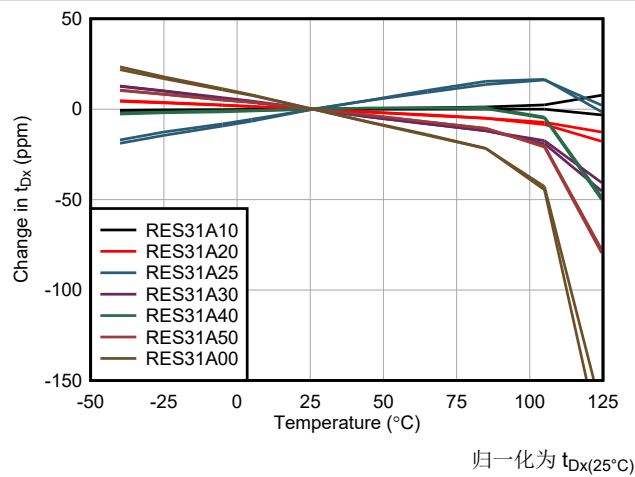


图 5-23. t_{Dx} 与温度间的关系

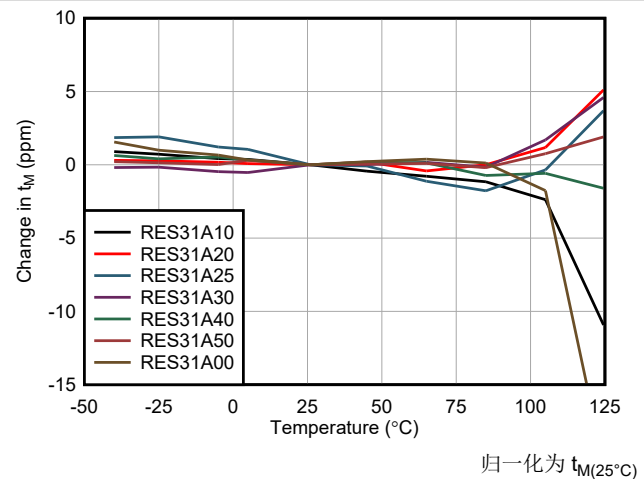


图 5-24. t_M 与温度间的关系

5.6 典型特性 (续)

$T_A = 25^\circ\text{C}$ (除非另有说明)

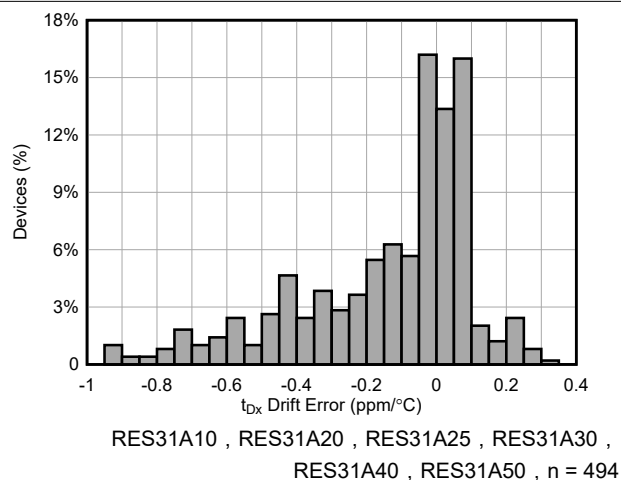


图 5-25. $\text{TCR}_{\text{ratio}}$ 温度系数分布

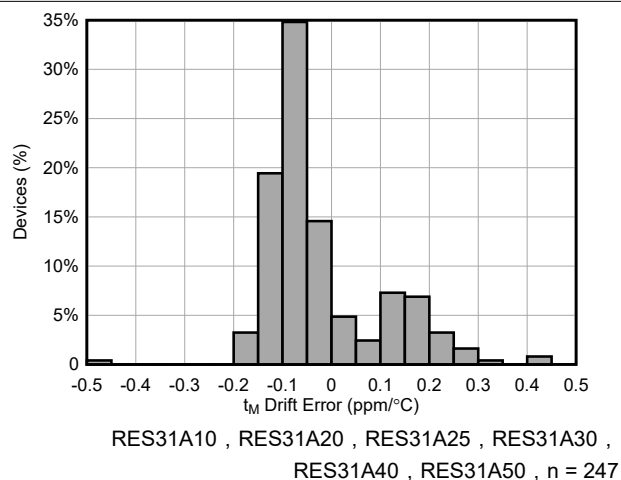


图 5-26. TCR_M 温度系数分布

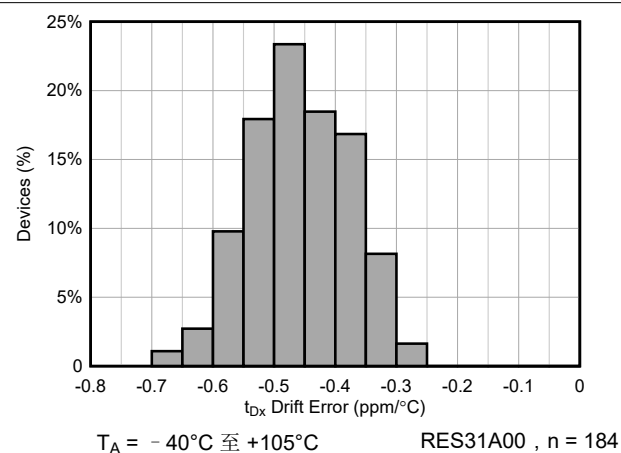


图 5-27. RES31A00 $\text{TCR}_{\text{ratio}}$ 温度系数分布

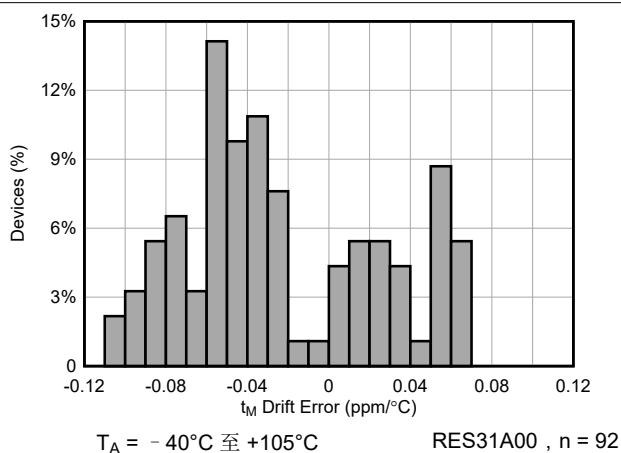


图 5-28. RES31A00 TCR_M 温度系数分布

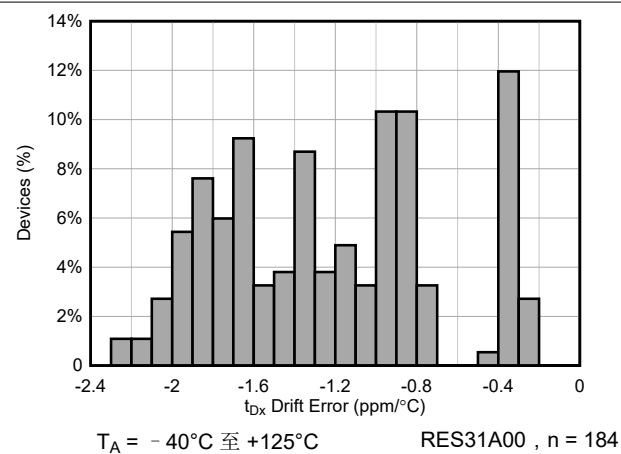


图 5-29. RES31A00 $\text{TCR}_{\text{ratio}}$ 温度系数分布

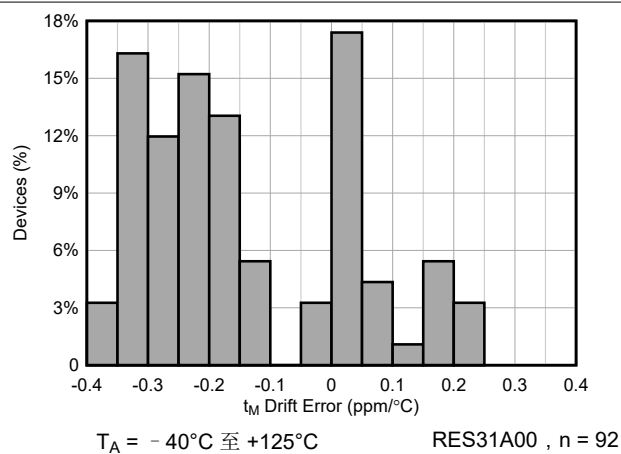


图 5-30. RES31A00 TCR_M 温度系数分布

5.6 典型特性 (续)

$T_A = 25^\circ\text{C}$ (除非另有说明)

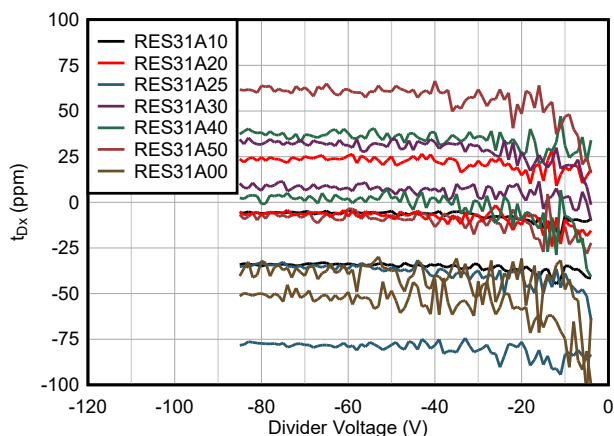


图 5-31. t_{Dx} 与分压器电压间的关系

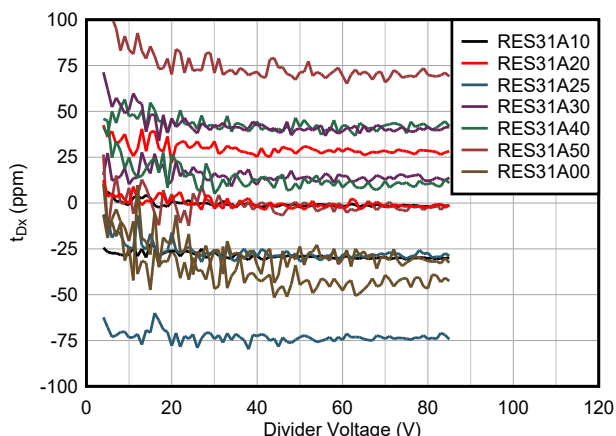


图 5-32. t_{Dx} 与分压器电压间的关系

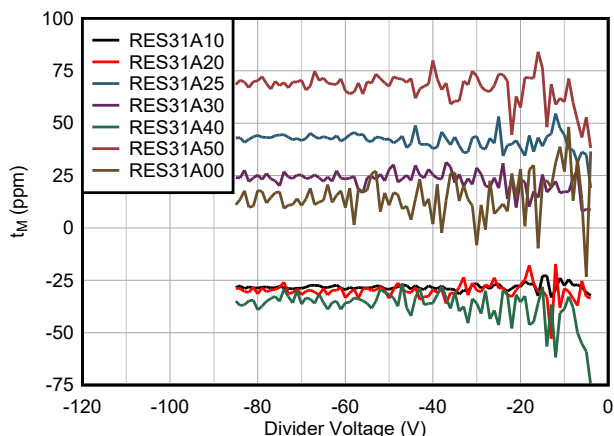


图 5-33. t_M 与分压器电压间的关系

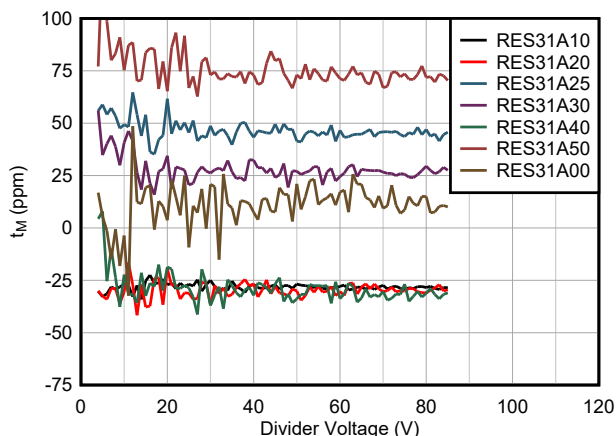
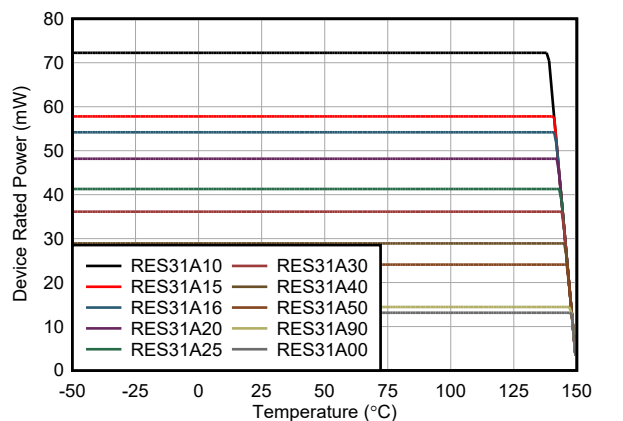
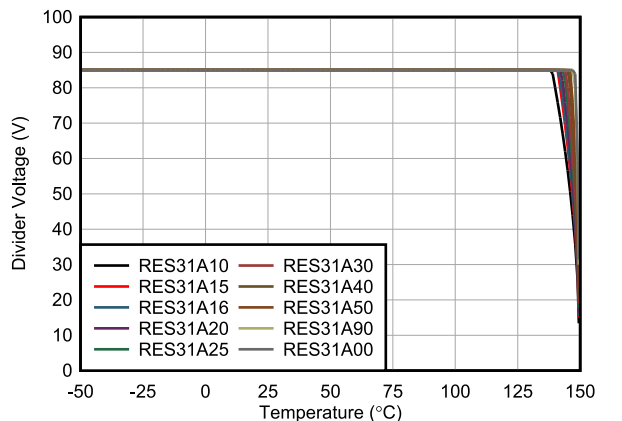


图 5-34. t_M 与分压器电压间的关系



$R_{\theta JA} = 156.2^\circ\text{C/W}$, $V_{DIV1} = V_{DIV2} = V_{RECMAX}$

图 5-35. 器件额定功率与环境温度间的关系



$R_{\theta JA} = 156.2^\circ\text{C/W}$, $V_{DIV1} = V_{DIV2} = V_{RECMAX}$

图 5-36. 最大建议分压器电压与环境温度间的关系

5.6 典型特性 (续)

$T_A = 25^\circ\text{C}$ (除非另有说明)

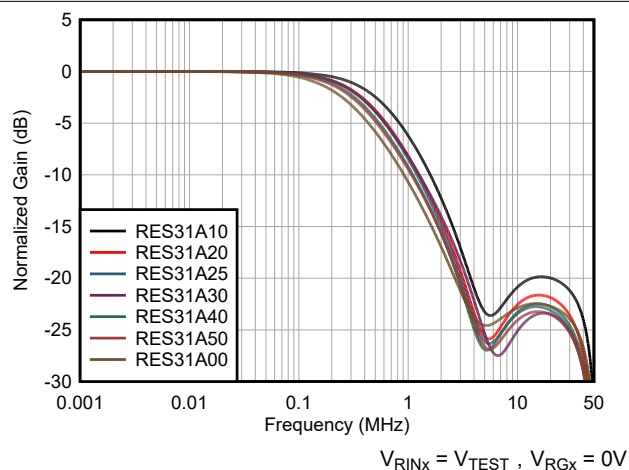


图 5-37. 带宽与频率间的关系, R_{INx}

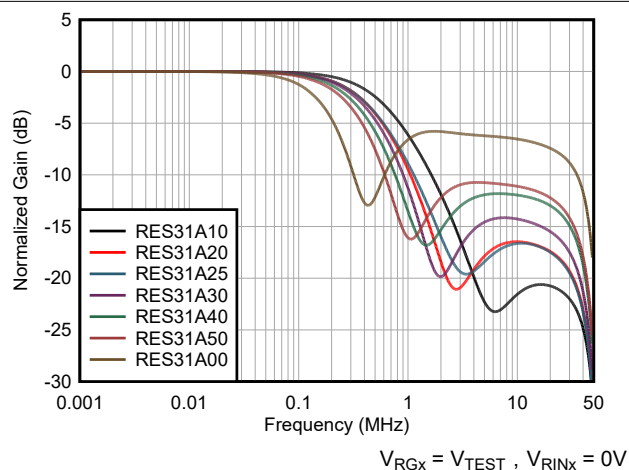


图 5-38. 带宽与频率间的关系, R_{Gx}

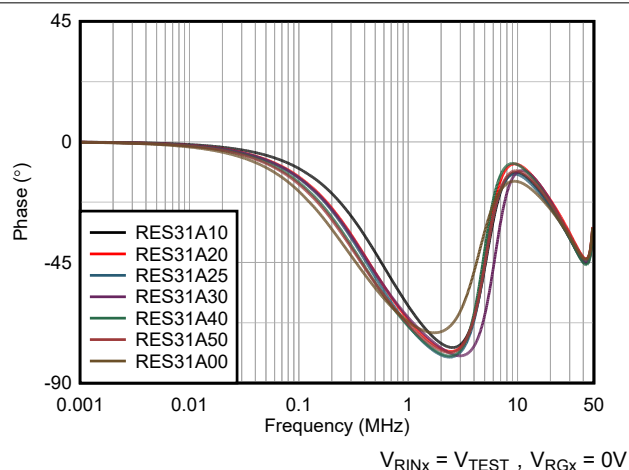


图 5-39. 相位与频率间的关系, R_{INx}

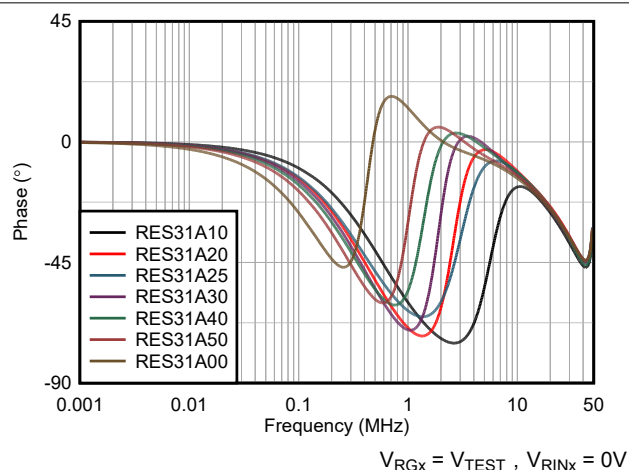


图 5-40. 相位与频率间的关系, R_{Gx}

6 参数测量信息

6.1 直流测量配置

图 6-1 展示了一个用于直流测量的电路配置示例。电压 V_{Dx} 表示给定分压器两端的电压，如分压器 1 的 V_{D1} 。电压 V_{Rx} 表示给定电阻两端的电压，如 V_{RIN1} 代表 R_{IN1} 的电压， V_{RG1} 代表 R_{G1} 的电压。

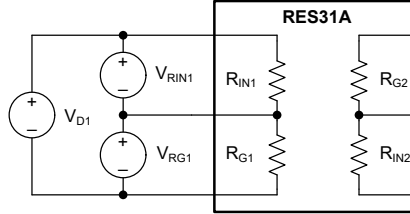


图 6-1. 分压器 1 的直流测量术语

当使用 RES31A 来设置运算放大器的增益时（如图 6-2 所示），可通过分压器中的电阻比率来设置放大器增益，从而 $V_{OUT} = -V_{IN} \times R_G / R_{IN}$ 。分立式差分放大器和仪表放大器电路是这种应用场景的变体。比率容差的典型及最大参数值（ t_{D1} 、 t_{D2} ）用 R_{Gx}/R_{INx} 表示，以便简化这些电路的计算。有关这些误差项的更详细讨论，请参阅节 7.3.1。

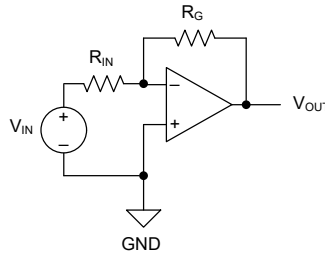


图 6-2. 放大器增益电路

RES31A 的另一个有效用例是简单分压器。图 6-3 展示了一个示例。在这种实现方案中，中点电压 V_{MID} 等于输入电压 V_D 乘以 $R_{IN} / (R_{IN} + R_G)$ 。

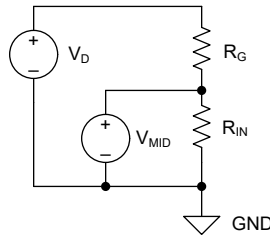


图 6-3. 分压器电路

虽然分压器用例的误差计算稍微复杂一些，但使用 RES31A 构建的分压器电路的增益误差始终小于使用同一器件实现的放大器增益电路的增益误差。换句话说，增益电路中为 RES31A 指定的 t_{D1} 或 t_{D2} 值对于分压器电路而言过于保守。有关详细讨论和示例，请参阅节 8.1.2。

图 6-4 展示了用于 CMRR 计算的电路配置。对于没有失调电压且具有无限 CMRR 的理想放大器，有效电路 CMRR 完全取决于电阻的匹配。有关更多信息，请参阅节 8.1.3.1 和 [使用精密匹配电阻分压器对优化差分放大器电路中的 CMRR 应用手册](#)。

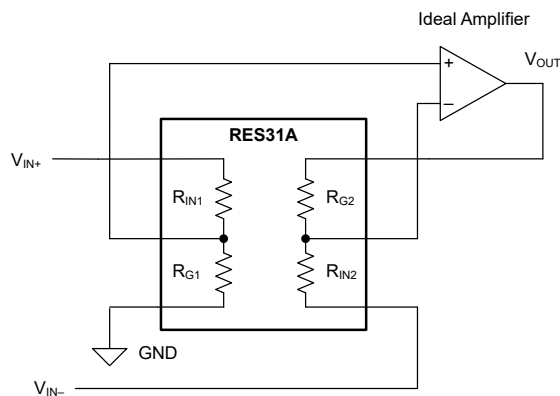


图 6-4. CMRR 计算参考原理图

6.2 交流测量配置

图 6-5 展示了用于电容测量的电路配置。对于 RES31A，使用了 $1\text{M}\Omega$ R_{KNOWN} 电阻和 10pF C_{KNOWN} 电容。该电路会创建一个阻抗分压器；得出的增益与频率关系用于计算与被测电阻（在本例中为 R_{IN1} ）并联的寄生电容。为了将电路板寄生效应考虑在内，使用了空测试座进行校准。扫描交流电源，从 100Hz 扫描至 50MHz 。

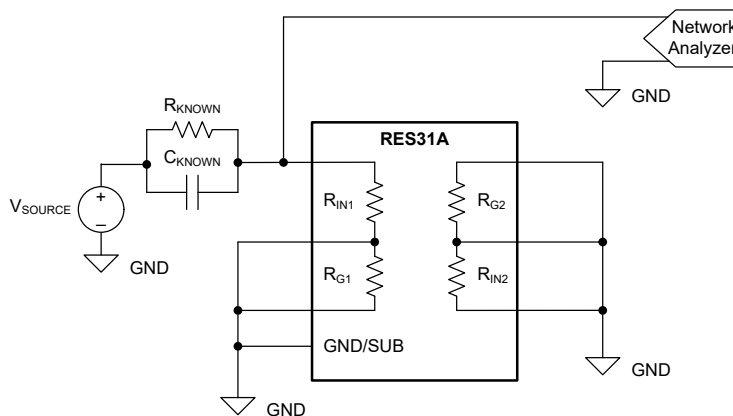


图 6-5. 电容测量参考原理图

图 6-6 展示了用于带宽测量的电路配置。扫描交流电源，从 100kHz 扫描至 500MHz 。

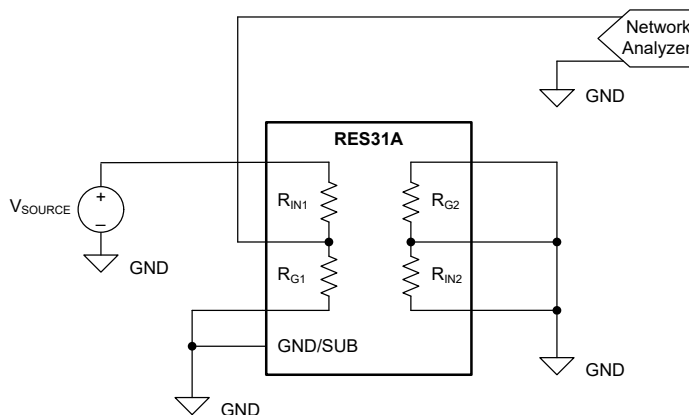


图 6-6. 带宽测量参考原理图

图 6-7 展示了用于串扰测量的电路配置。扫描交流电源，从 100Hz 扫描至 100MHz 。

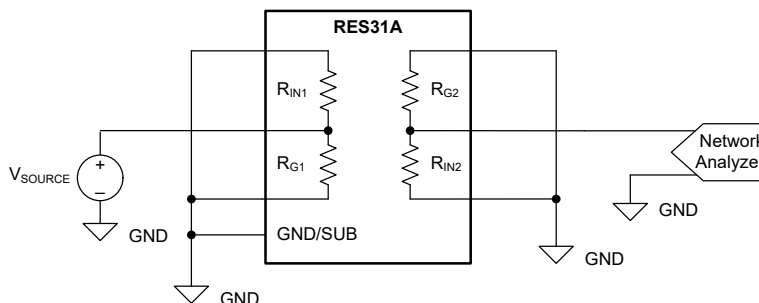


图 6-7. 串扰测量参考原理图

6.3 误差表示法和单位

本文档使用表单

$$\text{Param}_{\text{actual}} = \text{Param}_{\text{nominal}} \times (1 + t_{\text{param}}) \quad (1)$$

以比率方式描述许多 RES31A 参数的误差。该表达式扩展至

$$\text{Param}_{\text{actual}} = \text{Param}_{\text{nominal}} + (\text{Param}_{\text{nominal}} \times t_{\text{param}}) \quad (2)$$

因此，给定参数的实际值与标称值之间的差异或绝对误差为

$$\text{Param}_{\text{actual}} - \text{Param}_{\text{nominal}} = \text{Param}_{\text{nominal}} \times t_{\text{param}} \quad (3)$$

在描述电路增益时， t_{param} 默认为无单位， $\text{Param}_{\text{actual}}$ 与 $\text{Param}_{\text{nominal}}$ 共享相同单位，例如 V/V 或 Ω/Ω 。由于 RES31A 的误差容差很低，因此 t_{param} 误差通常以 ppm 为单位表示，方法是将误差乘以 10^6 。要将 t_{param} 从 ppm 转换回无单位的十进制值以进行误差计算，请将 t_{value} 除以 10^6 。有关此项的示例，请参阅节 7.3.1。

由于许多 RES31A 误差项（例如增益误差和增益温度系数）会根据标称增益进行缩放，这种表示法提供了一种方便的方法，在各种 RES31A 比率之间将值标准化。在将比率误差转换为绝对误差（或者相反）以进行误差分析计算时，请谨慎使用表示法，并记得在适当时使用 $\text{Param}_{\text{nominal}}$ 调整 t_{param} 误差。节 9.7 包括整个文档中出现的各种错误术语的列表，以及每个错误术语的摘要或定义。

在某些情况下，例如在描述分压器分压比或增益时，相同的公式适用于分压器 1 和分压器 2。在本例中，使用 Param_x 的表示法，其中 x 为 1 或 2。例如，当通常描述比率误差时，

$$G_x = G_{\text{nom}} \times (1 + t_{Dx}) \quad (4)$$

尤其对于分压器 2 的比率误差，

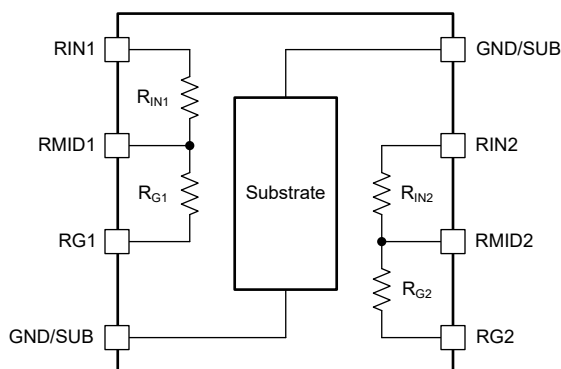
$$G_2 = G_{\text{nom}} \times (1 + t_{D2}) \quad (5)$$

7 详细说明

7.1 概述

RES31A 由四个精密薄膜 SiCr 电阻组成，它们排列成两个匹配的分压器。该器件具有两个输入电阻 R_{IN1} 和 R_{IN2} ，二者标称值均为 $100k\Omega$ 。该器件还具有两个增益电阻 R_{G1} 和 R_{G2} ，它们的值取决于标称比率 (R_{GX}/R_{INX})，即相关 RES31A 的标称比率。这些电阻的排列方式是， R_{IN1} 和 R_{G1} 串联组成第一个分压器， R_{IN2} 和 R_{G2} 串联组成第二个分压器。此外还提供两个 GND 引脚以偏置器件基板。

7.2 功能方框图



7.3 特性说明

7.3.1 低增益误差的比例匹配

RES31A 通常用于建立反馈路径和设置放大器电路的增益，或用作分压器来对输入信号进行电平转换。在这两种情况下，电路的电阻器比率描述了标称电路传递函数。由于给定 RES31A 的电阻呈叉指状，并且来自相同的晶圆区域，因此在计算实际或有效电路传递函数时，电阻器的许多绝对误差项会抵消。节 7.3.1.1 中提供了详细的数学分析和证明，但对于大多数用例，电气特性中报告的误差项直接用于计算相关的最大和典型电路增益误差。

RES31A 的规定最大分压器分压比容差为 500ppm，这有效地意味着实际分压器比率 G_x 和标称比率 G_{nom} (给定分压器 x) 之间的关系描述如下：

$$G_x = G_{nom} \times (1 + t_{Dx}) \quad (6)$$

使得 $t_{Dx} \leq 500ppm$ 。例如，RES31A40 的标称增益为 $G_{nom} = 4$ 。如果特定单元的 $t_{D1} = 130ppm$ 且 $t_{D2} = -40ppm$ ，则有效增益 G_1 和 G_2 的计算公式为

$$G_1 = G_{nom} \times (1 + t_{D1}) = 4 \times (1 + 0.00013) = 4.00052 \quad (7)$$

$$G_2 = G_{nom} \times (1 + t_{D2}) = 4 \times (1 - 0.00004) = 3.99984 \quad (8)$$

RES31A 的规定最大分压器匹配容差为 1000ppm，这意味着分压器 1 的比率 (G_1) 和分压器 2 的比率 (G_2) 描述如下：

$$t_M = t_{D2} - t_{D1} = \frac{G_2 - G_1}{G_{nom}} \quad (9)$$

根据定义， $|t_M| \leq 1000ppm$ 。由于两个分压器呈叉指状，因此 t_M 大约比这个最大值小一个数量级，具体取决于特定的 RES31A 器件。在实现差分放大器电路时，此值用于近似计算共模抑制比 (CMRR)。例如，典型的 t_M (RES31A40 的典型值) 大约为 58ppm，而典型 CMRR 为 97.1dB。

7.3.1.1 绝对容差和比率式容差

RES31A 的电阻通过以下公式来描述：

$$R_{IN1} = R_{INnom} \times (1+t_{absRIN1}) = R_{INnom} \times (1+t_{RIN1}) \times (1+t_{SiCr}) \quad (10)$$

$$R_{IN2} = R_{INnom} \times (1+t_{absRIN2}) = R_{INnom} \times (1+t_{RIN2}) \times (1+t_{SiCr}) \quad (11)$$

$$R_{G1} = R_{Gnom} \times (1+t_{absRG1}) = R_{Gnom} \times (1+t_{RG1}) \times (1+t_{SiCr}) \quad (12)$$

$$R_{G2} = R_{Gnom} \times (1+t_{absRG2}) = R_{Gnom} \times (1+t_{RG2}) \times (1+t_{SiCr}) \quad (13)$$

R_{INnom} 和 R_{Gnom} 是每个电阻的标称值。参数 t_{abs} 是误差项，用于描述相关 RES31A 电阻器的绝对容差，使得 $|t_{abs}| \leq 12\%$ 。例如， $t_{abs} = 10\%$ 的标称 100kΩ 电阻实际上测量为 110kΩ。此误差类似于大多数单元件电阻器的指定绝对容差，或更专业的电阻分压器的端到端容差。

备注

RES31A 不是激光修整器件。RES31A 的每个比率都有一个专门针对该比率进行优化的独特芯片，可提供实现极低温漂所需的精确匹配和一致热特性。

绝对容差主要取决于 SiCr 电阻率 (t_{SiCr}) 的变化。给定 RES31A 的四个电阻呈叉指状，并且来自相同的晶圆区域；因此， t_{SiCr} 对于四个电阻中的每一个来说实际上相同，但 t_{SiCr} 因器件而异。

以下示例显示，当从比例角度考虑每个分压器时， t_{SiCr} 误差项会消失。参数 t_{Rx} 是残留误差项，用于描述给定 RES31A 器件每个电阻的剩余有效容差（在考虑通用 t_{SiCr} 之后）。

$$\frac{R_{Gx}}{R_{INx}} = \frac{R_{Gnom} \times (1+t_{RGx}) \times (1+t_{SiCr})}{R_{INnom} \times (1+t_{RINx}) \times (1+t_{SiCr})} = \frac{R_{Gnom} \times (1+t_{RGx})}{R_{INnom} \times (1+t_{RINx})} = G_{nom} \times \frac{(1+t_{RGx})}{(1+t_{RINx})} = G_x \quad (14)$$

$$\frac{R_{INx}}{R_{INx} + R_{Gx}} = \frac{R_{INnom} \times (1+t_{RINx}) \times (1+t_{SiCr})}{R_{INnom} \times (1+t_{RINx}) \times (1+t_{SiCr}) + R_{Gnom} \times (1+t_{RGx}) \times (1+t_{SiCr})} = \frac{R_{INnom} \times (1+t_{RINx})}{R_{INnom} \times (1+t_{RINx}) + R_{Gnom} \times (1+t_{RGx})} \quad (15)$$

t_{RG1} 、 t_{RG2} 、 t_{RIN1} 和 t_{RIN2} 的独立值描述了每个电阻的容差，但不是高斯意义上的独立变量。相反，这些值之间的匹配（根据设计）用于在电阻器之间实现高度稳定的比率关系，从而提供极低误差的有效比率。

RES31A 的 t_{Dx} 限制通过在生产过程中进行的精确参数测试来强制实施，并使用 Kelvin 连接更好地抑制潜在的误差源。由于生成的 t_{D1} 和 t_{D2} 值是更多的随机误差项，因此 t_{D1} 和 t_{D2} 可以被视为独立的高斯分布，这使得这些变量对于误差分析更有用。单元件电阻器没有与 t_{Dx} 等效的，因为除了渐变限值之外，不考虑任何器件间匹配。在其他分频器数据表中， t_{Dx} 的等效值通常称为比率容差。

由于在最终测试阶段时会筛除所有不符合这些标准的器件，因此从技术上讲，这些公式可以结合 方程式 14 用于证明给定器件的 t_{Rx} 值之间的其他关系（如有效最大限值）。但是，这一做法最终会得出过于保守的结果。为了使用平方根总和方法进行更真实的统计分析，电气特性表的任意匹配部分提供了一些额外电阻器与电阻器关系的测量标准偏差。有关实践示例，请参阅 节 8.1.3.2。

7.3.2 比例漂移

RES31A 的比例匹配不仅对初始条件有益，而且在考虑参数漂移时也有益。就绝对值而言，必须分别考虑各个电阻，而就匹配而言，则必须考虑电阻相互之间的比例。每个电阻的绝对温度系数表现出很强的相关性，其中 R_{IN1} 的系数与 R_{IN2} 的系数相当， R_{G1} 的系数与 R_{G2} 的系数相当。每 R_G 的绝对温度系数（以 $\Omega/^\circ\text{C}$ 为单位）大约为相似 R_{IN} 绝对温度系数的 G_{nom} 倍；因此，每电阻的标准化绝对温度系数（以 ppm/ $^\circ\text{C}$ 为单位）大致相同。

由于 RES31A 的电阻呈叉指状，并且占用的空间很小，因而器件的芯片温度对于四个电阻器中的每一个来说实际上是相同的。随着温度的变化，每个电阻都会经历相似的温升。由于电阻具有非常相似的温度系数，因而 R_G 与 R_{IN} 的比率得以很好地保持。例如，RES31A40 的典型绝对温度系数约为 12ppm/ $^\circ\text{C}$ （ R_{IN} 或 R_G 的温度系数）。当从比率角度考虑时， t_{D1} 或 t_{D2} 的典型温度系数为 $\pm 0.2\text{ppm}/^\circ\text{C}$ ，而 t_m 的温度系数为 $\pm 0.05\text{ppm}/^\circ\text{C}$ 。环境温度、

湿度、散热、电路板清洁度和其他相关因素会影响 RES31A 的稳定时间，因此验证测试是在低湿度环境中通过严格的电路板清洁程序执行的。

7.3.3 超低噪声

电阻中的噪声可在两个单独的区域中进行评估：低频闪烁噪声和宽带热噪声。对于需要频率低于 100Hz 的信号增益的系统，闪烁（或 $1/f$ 噪声）非常重要。薄膜电阻器（包括 RES31A）的闪烁噪声低于厚膜电阻器工艺的闪烁噪声。在大于 1kHz 的区域中，通常以热噪声为主，该噪声会随着电阻幅度的增加而增加。噪声被建模为与电阻串联的电压源。

对于诸如 RES31A 等电阻分压器，在两个电阻器（ R_{IN} 和 R_G ）的中心抽头位置测量的热噪声等同于值为 $R_{IN} \parallel R_G$ 的电阻的热噪声：

$$e_N = \sqrt{(4k_B T R)} \quad (16)$$

其中：

- e_N 是以 $nV/\sqrt{Hz}$ 为单位的热噪声密度
- T 是以开尔文 (K) 为单位的绝对温度
- k_B 是玻尔兹曼常数， $1.381 \times 10^{-23} J/K$
- $R = R_{IN} \parallel R_G$

例如，对于 25°C 下的 RES31A40：

$$e_N = \sqrt{(4k_B T R)} = \sqrt{4 \times 1.38E^{-23} \frac{J}{K} \times 278K \times (100k\Omega \parallel 400k\Omega)} = 35.1nV/\sqrt{Hz} \quad (17)$$

7.4 器件功能模式

RES31A 通常与两个独立偏置电阻分压器搭配使用。 R_{IN1} 和 R_{G1} 串联组成电阻分压器，同时 R_{IN2} 和 R_{G2} 串联形成另一个分压器。不过，这两个分压器不必分开使用。这些电阻可以像任何其他电阻一样串联或并联。

使用两个 GND 引脚中的一个来偏置器件基板。将基板连接到信号接地或类似的低阻抗偏置点或平面，以获得最佳的噪声抑制效果。虽然器件上有两个 GND/SUB 连接引脚，但只将其中一个连接到接地平面。两个 GND 引脚在内部通过基板连接，不用于传导大电流。一次仅连接一个 GND 引脚，使另一个引脚悬空，防止通过基板形成电流返回路径。

8 应用和实施

备注

以下应用部分中的信息不属于 TI 元件规格，TI 不担保其准确性和完整性。TI 的客户负责确定元件是否适合其用途，以及验证和测试其设计实现以确认系统功能。

8.1 应用信息

8.1.1 放大器反馈电路

RES31A 通常用于实现运算放大器的反馈路径，从而设置电路增益。该电路被配置为反相或同相，输入电压被施加到该相应放大器输入上，通常如下图所示。

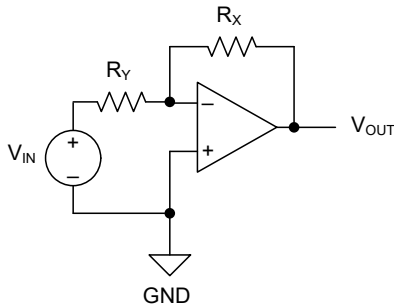


图 8-1. 反相放大器配置

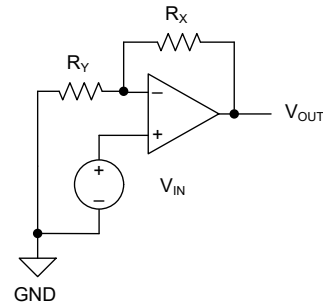


图 8-2. 同相放大器配置

对于反相电路配置：

$$G_{Inv} = \frac{R_X}{R_Y} \quad (18)$$

$$V_{OUT} = -V_{IN} \times G_{Inv} \quad (19)$$

对于同相电路配置：

$$G_{Noninv} = 1 + \frac{R_X}{R_Y} \quad (20)$$

$$V_{OUT} = V_{IN} \times G_{Noninv} \quad (21)$$

通常情况下，\$R_X = R_G\$ 且 \$R_Y = R_{IN}\$，可实现 2 到 11 的同相增益。该配置中的反相增益范围为 -1 至 -10。还可以使用更多独特的配置；另请参见节 8.1.6.2。

$$G_x = G_{nom}(1 + t_{Dx}) \quad (22)$$

8.1.1.1 放大器反馈电路示例

考虑以下示例。RES31A 的分压器 1 用于反相配置，而分压器 2 用于同相配置。两个通道都有相同的输入信号 V_{IN} ，但电路具有不同的传递函数，即 $V_{OUT1} = V_{IN} \times (-G_1)$ 和 $V_{OUT2} = V_{IN} \times (1 + G_2)$ 。

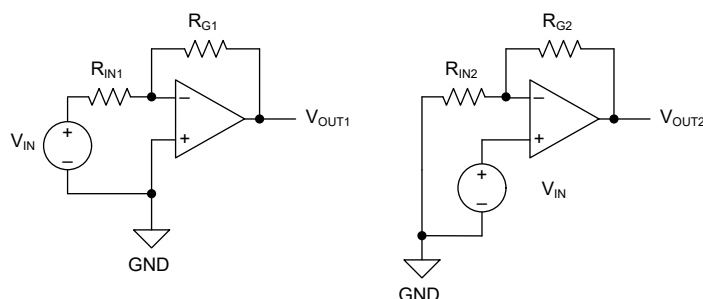


图 8-3. 放大器增益示例电路

下表显示了几个示例条件下的计算结果，旨在说明各种误差的影响。不考虑放大器失调电压或者输入偏置电流对 V_{OUTx} 的影响。每行代表 V_{IN} 、 G_{nom} 、 t_{D1} 及 t_{D2} 的不同假设条件。

表 8-1. 放大器增益示例电路条件，使用 RES31A

V_{IN}	G_{nom}	t_{D1}	t_{D2}	G_1	G_2	V_{OUT1}	V_{OUT2}
1V	4	0ppm	0ppm	4	4	-4V	5V
1V	4	100ppm	- 10ppm	4.00040	3.99996	-4.00040	4.99996
1V	4	40ppm	- 80ppm	4.00016	3.99968	-4.00016	4.99968
1V	4	- 80ppm	40ppm	3.99968	4.00016	-3.99968	5.00016
-2V	1.667	0ppm	0ppm	1.66667	1.66667	3.33333	-5.33333
-2V	1.667	100ppm	- 10ppm	1.66683	1.66665	3.33367	-5.33330
-2V	1.667	40ppm	- 80ppm	1.66673	1.66653	3.33347	-5.33307
-2V	1.667	- 80ppm	40ppm	1.66653	1.66673	3.33307	-5.33347

8.1.2 分压器电路

如节 6.1 中所述，RES31A 通常用作输入信号电平转换器或分压器。此电路通常在下图中绘制。

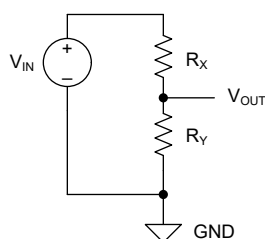


图 8-4. 一般分压器电路

$$G_{VD} = \frac{R_Y}{R_Y + R_X} \quad (23)$$

$$V_{OUT} = V_{IN} \times G_{VD} \quad (24)$$

$$G_{VDx} = G_{VDnom}(1 + t_{VDx}) \quad (25)$$

通常，此电路中 R_G 和 R_{IN} 分别充当 R_X 和 R_Y 。代入这些项后，可得到以下传递函数：

$$G_{VDx} = \frac{R_{INx}}{R_{INx} + R_{Gx}} = \frac{1}{G_x + 1} \quad (26)$$

由于 G_{VDx} 是 G_x 的直接函数，因此这些分压器电路的比率容差误差 t_{VDx} 是 t_{Dx} 的直接函数。此配置中 t_{VDx} 的典型参数值和最大参数值根据给定的 t_{Dx} 值计算得出，如下所示：

$$t_{VDx} = \frac{-G_{nom} \times t_{Dx}}{G_{nom} \times t_{Dx} + G_{nom} + 1} \quad (27)$$

例如，如果在此配置中使用 $t_{D1} = 130\text{ppm}$ 的 RES31A40，则相关的 t_{VD1} 误差为 -104ppm 。出现符号变化是因为正 t_{Dx} 误差意味着 $R_G > R_{Gnom}$ 或 $R_{IN} < R_{INnom}$ 。由于得到的 G_{VDx} 小于标称值，因此误差项为负。

对于交换 R_G 和 R_{IN} 位置的替代情况，使得 $R_X = R_{IN}$ 且 $R_Y = R_{IN}$ ，传递函数为：

$$G_{VDx} = \frac{R_{Gx}}{R_{INx} + R_{Gx}} = \frac{G_x}{G_x + 1} \quad (28)$$

此传递函数的误差描述如下：

$$t_{VDx} = \frac{t_{Dx}}{G_{nom} \times t_{Dx} + G_{nom} + 1} \quad (29)$$

如果在此替代配置中使用 $t_{D1} = 130\text{ppm}$ 的相同 RES31A40，则相关的 t_{VD1} 误差为 26ppm 。正 t_{Dx} 误差意味着 $R_G > R_{Gnom}$ 或 $R_{IN} < R_{INnom}$ ，因此不会发生符号变化。由于结果 G_{VDx} 大于标称值，因此误差项再次为正值。

8.1.2.1 分压器电路示例

考虑以下示例。RES31A 的分压器 1 和 2 都排列为分压器，但 R_{G1} 和 R_{IN2} 的相对位置会交换， R_{IN1} 和 R_{G2} 的位置也是如此。两个通道具有相同的输入信号 V_{IN} ，但具有不同的传递函数，即 $V_{OUT1} = V_{IN} \times G_1 / (1 + G_1)$ 和 $V_{OUT2} = V_{IN} \times 1 / (1 + G_2)$ 。

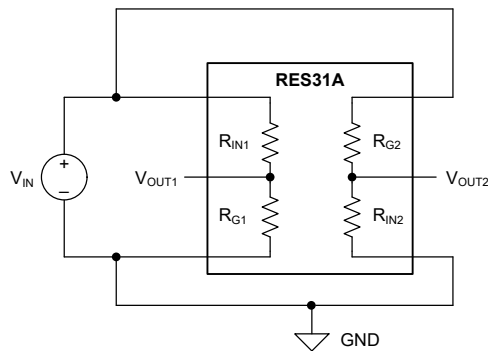


图 8-5. 分压器示例电路

下表显示了几个示例的计算结果，用于说明各种误差的影响。表中每一行表示不同的假设条件。每个表的最后一行出了替换 t_{Dx} 的绝对最大和最小限值时的结果。最终百分比误差 E_{OUTx} 的计算公式如下：

$$E_{OUTx} = \frac{V_{OUTx} - V_{OUTnom}}{V_{OUTnom}} \quad (30)$$

表 8-2. 分压器示例的计算误差，分压器 1

V_{IN}	G_{nom}	G_{VDnom}	$V_{OUT1nom}$	t_{D1}	t_{VD1}	G_{VD1}	V_{OUT1}	E_{OUT1}
5V	4	1/5	1V	60ppm	- 48ppm	0.19999	0.99995	- 48ppm
5V	4	1/5	1V	- 80ppm	64ppm	0.20001	1.00006	64ppm

表 8-2. 分压器示例的计算误差，分压器 1 (续)

V _{IN}	G _{nom}	G _{VDnom}	V _{OUT1nom}	t _{D1}	t _{VD1}	G _{VD1}	V _{OUT1}	E _{OUT1}
10V	4	1/5	2V	60ppm	- 48ppm	0.19999	1.99990	- 48ppm
10V	4	1/5	2V	- 80ppm	64ppm	0.20001	2.00013	64ppm
10V	4	1/5	2V	500ppm	- 400ppm	0.19992	1.99920	- 400ppm
10V	4	1/5	2V	- 500ppm	400ppm	0.20008	2.00080	400ppm

表 8-3. 分压器示例的计算误差，分压器 2

V _{IN}	G _{nom}	G _{VDnom}	V _{OUT2nom}	t _{D2}	t _{VD2}	G _{VD2}	V _{OUT2}	E _{OUT2}
5V	4	4/5	4V	75ppm	15ppm	0.80001	4.00006	15ppm
5V	4	4/5	4V	- 130ppm	- 26ppm	0.79998	3.99990	- 26ppm
10V	4	4/5	8V	75ppm	15ppm	0.80001	8.00012	15ppm
10V	4	4/5	8V	- 130ppm	- 26ppm	0.79998	7.99979	- 26ppm
10V	4	4/5	8V	500ppm	100ppm	0.80008	8.00080	100ppm
10V	4	4/5	8V	- 500ppm	- 100ppm	0.79992	7.99920	- 100ppm

如示例所示，每个分压器传递函数的最终误差 E_{OUTx} 相当于相应的有效分压器误差 t_{VDx}。在所有情况下，t_{VDx} 的幅度都小于 t_{Dx} 的幅度。

8.1.2.2 分压器电路漂移

如节 8.1.2 中所述，RES31A 的分压器电路误差 t_{VDx} 与增益电路误差 t_{Dx} 之间的关系是由以下两个表达式之一得出的 (取决于 R_G 和 R_{IN} 的位置)：

$$G_{VDx} = \frac{R_{INx}}{R_{INx} + R_{Gx}} = G_{VDnom}(1 + t_{VDx}) \rightarrow t_{VDx} = \frac{-G_{nom} \times t_{Dx}}{G_{nom} \times t_{Dx} + G_{nom} + 1} \quad (31)$$

$$G_{VDx} = \frac{R_{Gx}}{R_{INx} + R_{Gx}} = G_{VDnom}(1 + t_{VDx}) \rightarrow t_{VDx} = \frac{t_{Dx}}{G_{nom} \times t_{Dx} + G_{nom} + 1} \quad (32)$$

因此，分压器传递函数 G_{VDx} 随温度的变化是 t_{Dx} 随温度变化的直接函数。将温度系数 TCR_{ratio} 环境温度变化相乘得到 t_{Dx} 的变化，这反过来被上面的适当公式代入，以计算 t_{VDx} 的变化。t_{VDx} 中的变化直接描述了 G_{VDx} 中的变化。

例如，考虑一个 G_{nom} = 4 的 RES31A40 和一个如图 8-4 所示的电路配置，其中 R_x = R_{G1} 且 R_y = R_{IN1}。假设 t_{D1} 最初为 85ppm，并由于环境温度升高 25°C 而增加 5ppm。温度变化前 t_{VD1} 的初始值计算如下：

$$t_{VD1} = \frac{-G_{nom} \times t_{D1}}{G_{nom} \times t_{D1} + G_{nom} + 1} = \frac{-4 \times 0.000085}{4 \times 0.000085 + 4 + 1} = -0.000068 = -68\text{ppm} \quad (33)$$

温度变化后，t_{VD1} 新值的计算公式如下：

$$t_{VD1} = \frac{-G_{nom} \times t_{D1}}{G_{nom} \times t_{D1} + G_{nom} + 1} = \frac{-4 \times 0.000090}{4 \times 0.000090 + 4 + 1} = -0.000072 = -72\text{ppm} \quad (34)$$

在第一种情况下，t_{D1} 偏移为 5ppm 会导致 t_{VD1} 偏移 - 4ppm。

如果电路配置反转，使得 R_x = R_{IN1} 且 R_y = R_{G1}，则 t_{VD1} 的初始值计算如下：

$$t_{VD1} = \frac{t_{D1}}{G_{nom} \times t_{D1} + G_{nom} + 1} = \frac{0.000085}{4 \times 0.000085 + 4 + 1} = 0.000017 = 17\text{ppm} \quad (35)$$

温度变化后，t_{VD1} 新值的计算公式如下：

$$t_{VD1} = \frac{t_{D1}}{G_{nom} \times t_{D1} + G_{nom} + 1} = \frac{0.000090}{4 \times 0.000090 + 4 + 1} = 0.000018 = 18\text{ppm} \quad (36)$$

在第二种情况下， t_{D1} 中的漂移为 5ppm，会导致 t_{VD1} 中的漂移仅为 1ppm。

8.1.3 分立式差分放大器

RES31A 通常用于实现简单的差分放大器。与使用失配分立式电阻的类似实现相比，两个电阻分压器之间的比例匹配可以提高电路的 CMRR 性能和增益漂移。图 8-6 展示了基本电路。

$$V_{OUT} = (V_{IN+} - V_{IN-}) \times \left(\frac{R_G}{R_{IN}} \right) + V_{REF} \quad (37)$$

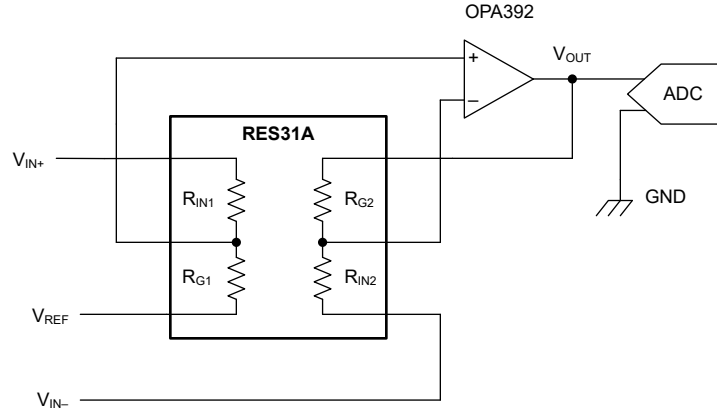


图 8-6. 使用 RES31A 的分立式差分放大器

8.1.3.1 差分放大器共模抑制分析

在这种简单差分放大器配置中，标称 CMRR 计算如下：

$$\text{CMRR} = 20 \times \log_{10} \left(\left| \frac{A_D}{A_{CM}} \right| \right) \quad (38)$$

A_D 项是电路的差分增益，而 A_{CM} 项是电路的共模增益。它们定义如下：

$$A_D \times = \frac{V_{OUT}}{V_D} = 0.5 \times \frac{\left(\frac{R_{G1}}{R_{G1} + R_{IN1}} \right) + \left(\frac{R_{G2}}{R_{G2} + R_{IN2}} \right)}{\left(\frac{R_{IN2}}{R_{G2} + R_{IN2}} \right)} \quad (39)$$

$$A_{CM} = \frac{V_{OUT}}{V_{CM}} = \frac{\left(\frac{R_{G1}}{R_{G1} + R_{IN1}} \right) - \left(\frac{R_{G2}}{R_{G2} + R_{IN2}} \right)}{\left(\frac{R_{IN2}}{R_{G2} + R_{IN2}} \right)} \quad (40)$$

因此，

$$\text{CMRR} = 20 \times \log_{10} \left(\left| 2 \times \frac{R_{G1} \times (R_{IN2} + R_{G2}) - R_{G2} \times (R_{IN1} + R_{G1})}{R_{G1} \times (R_{IN2} + R_{G2}) + R_{G2} \times (R_{IN1} + R_{G1})} \right| \right) \quad (41)$$

假设在分压器匹配最不平衡的最坏情况下，当使用节 7.3.1 中给出的定义对此表达式进行求值时，

$$\text{CMRR} = 20 \times \log_{10} \left(\left| \frac{G_{nom} + 1 + t_{Rx}^2 (1 - G_{nom})}{4 \times t_{Rx}} \right| \right) \quad (42)$$

$t_{Rx}^2 \ll 1$ ，所以最坏情况下 CMRR 近似为：

$$CMRR = 20 \times \log_{10} \left(\left| \frac{G_{nom} + 1}{4 \times t_{Rx}} \right| \right) \quad (43)$$

根据定义，参数 t_M 用于描述有效误差，对于不匹配分压器网络，该误差原本等于 $4 \times t_x$ ，因此可以使用 t_M 的最大值计算相同的最坏情况结果。同样， t_M 的典型值可用于近似得出典型的 CMRR。

$$CMRR = 20 \times \log_{10} \left(\left| \frac{G_{nom} + 1}{t_M} \right| \right) \quad (44)$$

例如， $G = 4$ 的 RES31A40 器件的最坏情况 CMRR 约为 74.0dB，而典型 CMRR 约为 97.1dB。相比之下，当实现采用失配 0.1% 容差电阻的相当 $G = 4$ 差分放大器时，最坏情况 CMRR 约为 62dB。

在差分放大器配置中，运算放大器的 CMRR 也会造成误差。根据以下公式，运算放大器 CMRR 与电阻网络的 CMRR 并行考虑：

$$\frac{1}{CMRR_{TOTAL}} = \frac{1}{CMRR_{AMP}} + \frac{1}{CMRR_{RESISTORS}} \quad (45)$$

额外的分压器端到端电阻不匹配会降低差分放大器的有效 CMRR。虽然 RES31A 的低绝对容差范围 (140ppm 典型值) 有助于减少这些问题，但寄生引线电阻可能会导致额外的不匹配，进而影响 CMRR 规格。

8.1.3.2 差分放大器增益误差分析

传递函数 [方程式 37](#) 假定 $R_{G1} = R_{G2}$ 并且 $R_{IN1} = R_{IN2}$ 。在没有此假设的情况下，如下所示对差分放大器的传递函数进行了更好的描述：

$$V_{OUT} = V_{IN+} \times \left(\frac{R_{G1}}{R_{G1} + R_{IN1}} \right) \left(\frac{R_{G2} + R_{IN2}}{R_{IN2}} \right) - V_{IN-} \times \left(\frac{R_{G2}}{R_{IN2}} \right) + V_{REF} \quad (46)$$

如果 $R_{G2} + R_{IN2}$ 和 $R_{G1} + R_{IN1}$ 的端到端值足够匹配，则上面公式中对应的项会抵消。RES31A 的端到端失配规格用比率项描述了这种误差的典型值；为简洁起见，该误差项表示为 t_{E2E} 。

$$\frac{R_{G2} + R_{IN2}}{R_{G1} + R_{IN1}} = 1 + t_{E2E} \quad (47)$$

$$V_{OUT} = V_{IN+} \times \left(\frac{R_{G1}}{R_{IN2}} \right) (1 + t_{E2E}) - V_{IN-} \times \left(\frac{R_{G2}}{R_{IN2}} \right) + V_{REF} \quad (48)$$

R_{G2} / R_{IN2} 的比率误差用 t_{D2} 表示。 R_{G1} / R_{IN2} 的比率误差通过分压器之间的 R_G 失配比率规格进行描述；为简洁起见，该误差项表示为 t_{D2D} 。

$$\frac{R_{G2}}{R_{IN2}} = (1 + t_{D2}) \times G_{nom} \quad (49)$$

$$\frac{R_{G2}}{R_{IN1}} = (1 + t_{D2D}) \times G_{nom} \quad (50)$$

因此，有效传递函数为

$$V_{OUT} = V_{IN+} \times G_{nom} \times (1 + t_{E2E})(1 + t_{D2D}) - V_{IN-} \times G_{nom} \times (1 + t_{D2}) + V_{REF} \quad (51)$$

为了进一步分析，输入电压 V_{IN+} 和 V_{IN-} 首先表示为共模输入电压 (V_{CM}) 和差分输入电压 (V_{DIFF})。

$$V_{CM} = \frac{(V_{IN+} + V_{IN-})}{2} \quad (52)$$

$$V_{DIFF} = V_{IN+} - V_{IN-} \quad (53)$$

方程式 51 依据 V_{CM} 和 V_{DIFF} 表示为

$$V_{OUT} = V_{CM} \times \left(\frac{\frac{R_{G1}}{R_{IN1} + R_{G1}} - \frac{R_{G2}}{R_{IN2} + R_{G2}}}{\frac{R_{IN2}}{R_{IN2} + R_{G2}}} \right) + V_{DIFF} \times \left(\frac{\frac{R_{G1}}{R_{IN1} + R_{G1}} + \frac{R_{G2}}{R_{IN2} + R_{G2}}}{2 \times \frac{R_{IN2}}{R_{IN2} + R_{G2}}} \right) \quad (54)$$

$$V_{OUT} = V_{CM} \times \left(\frac{R_{G1}}{R_{IN2}} \times \frac{R_{IN2} + R_{G2}}{R_{IN1} + R_{G1}} - \frac{R_{G2}}{R_{IN2}} \right) + \frac{V_{DIFF}}{2} \times \left(\frac{R_{G1}}{R_{IN2}} \times \frac{R_{IN2} + R_{G2}}{R_{IN1} + R_{G1}} + \frac{R_{G2}}{R_{IN2}} \right) \quad (55)$$

$$V_{OUT} = V_{CM} \times G_{nom} \times ((1 + t_{D2D}) \times (1 + t_{E2E}) - (1 + t_{D2})) + \frac{V_{DIFF}}{2} \times G_{nom} \times ((1 + t_{D2D}) \times (1 + t_{E2E}) + (1 + t_{D2})) \quad (56)$$

相对于 V_{CM} 或 V_{DIFF} 的增益误差通过对给定变量所求的方程式 56 部分导数来计算。

$$\frac{\partial V_{OUT}}{\partial V_{CM}} = G_{nom} \times ((1 + t_{D2D}) \times (1 + t_{E2E}) - (1 + t_{D2})) \quad (57)$$

$$\frac{\partial V_{OUT}}{\partial V_{DIFF}} = \frac{G_{nom}}{2} \times ((1 + t_{D2D}) \times (1 + t_{E2E}) + (1 + t_{D2})) \quad (58)$$

由于误差容差项 $(1 + t_{D2D})$ 和 $(1 + t_{E2E})$ 是乘法项，并且 t_{D2D} 和 t_{E2E} 都是零均值，而且在亚 200ppm 范围内具有标准偏差，因此 $t_{D2D} \times t_{E2E}$ 的误差贡献小于 0.01ppm，并假定可以忽略不计。结果是三个项的代数和，所有项都被视为独立的零均值高斯值，因此：

$$\frac{t_{ERR_{effective}}}{1} = \sqrt{\left(\frac{t_{D2D}}{1}\right)^2 + \left(\frac{t_{E2E}}{1}\right)^2 + \left(\frac{t_{D2}}{1}\right)^2} \quad (59)$$

通过代入 t_{D2D} 、 t_{E2E} 和 t_{D2} 的典型值，对结果项执行平方根总和误差分析，以描述传递函数的典型误差。

考虑一个使用 RES31A25 的示例，使得 $G_{nom} = 2.5$ 。假设 $t_{D2} = 64\text{ppm}$ 、 $t_{E2E} = 57\text{ppm}$ ，且 $t_{D2D} = 87\text{ppm}$ 。使用方程式 59，计算出 $t_{ERR_{effective}}$ 为 $\pm 122\text{ppm}$ ，用于相对于 V_{CM} 和 V_{DIFF} 计算 V_{OUT} 。前者是共模增益误差，而后者由所需的标称增益项 (G_{nom}) 和不需要的增益误差组成。

$$\frac{\partial V_{OUT}}{\partial V_{CM}} = G_{nom} \times t_{ERR_{effective}} = G_{nom} \times \pm 122\text{ppm} = \pm 305\text{ppm} \quad (60)$$

$$\frac{\partial V_{OUT}}{\partial V_{DIFF}} = \frac{G_{nom}}{2} \times (2 + t_{ERR_{effective}}) = G_{nom} \pm 153\text{ppm} \quad (61)$$

将 $t_{ERR_{effective}}$ 误差乘以所需的过程控制值（例如六 Σ 方法的 $\times 6$ ），可得到保守的最大范围。由于电气特性中报告的 $\pm 1\sigma$ 值已经包括保护带并考虑了平均偏移，因此在许多情况下，较低的过程控制值（如五西格玛）就已足够。例如，求解 CMRR 的前面表达式只得到 78.3dB，而 RES31A25 的实际典型 CMRR 为 89.1dB。出现差异的原因是 t_{D1} 、 t_{D2} 、 t_M 和 CMRR 的 ATE 测量分辨率高于 t_{D2D} 和 t_{E2E} 的 ATE 测量分辨率，因此后一个参数的报告值包括额外的保护带。此外，保守建模方法假设 t_{D2D} 、 t_{E2E} 和 t_{D2} 不相关，而对于许多器件，存在较弱相关性（例如 t_{D2D} 和 t_{E2E} 具有不同的极性），这会导致观察到的实际误差低于建模误差。

8.1.4 分立式仪表放大器

RES31A 可以与双通道运算放大器配合使用，从而实现一种分立式仪表放大器 (INA)。与使用失配分立式电阻的类似实现相比，两个电阻分压器之间的比例匹配可以提高电路的 CMRR 性能，最终产生更好的过温和过老化增益漂移特性。当需要高输入阻抗和低偏置电流时，如在测量桥式传感器时，通常使用 INA 而不是差分放大器。

分立式 INA 通常配置为差分输入差分输出电路，如图 8-7 所示。虽然未显示，但在需要时，可使用额外的分立式差分放大器级（需要第二个 RES31A 和另一个运算放大器通道），以便将差分输出电压转换为单端电压（例如，

驱动单端 ADC 时)。这个额外级还可以添加额外的失调电压并提供额外增益，从而有效地模拟常见的三放大器 INA 架构。

$$V_{OUT+} - V_{OUT-} = (V_{IN+} - V_{IN-}) \times \left(1 + \frac{R_G}{R_{IN}}\right) \quad (62)$$

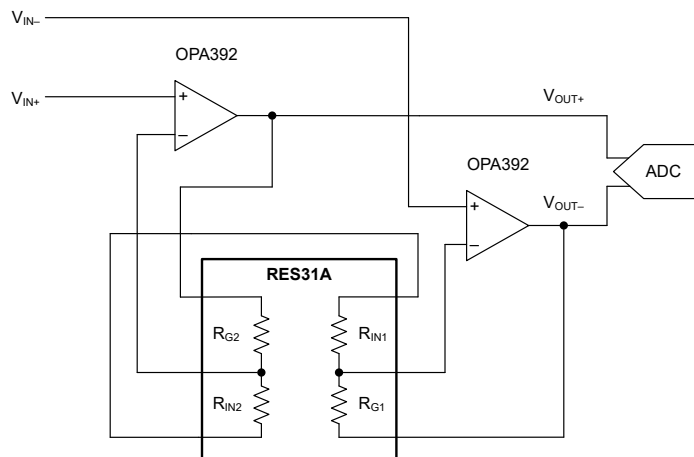


图 8-7. 使用 RES31A 的差分输入、差分输出仪表放大器

较不常见的是，可以将分立式 INA 实现为差分输入、单端输出电路，如图 8-8 所示。这种拓扑可保持高输入阻抗，允许施加失调电压，无需第三个放大器通道即可提供单端输出。失调电压必须由低阻抗源驱动，如基准缓冲器。在设计分立 INA 时，请仔细考虑电路设计过程中所用放大器的输出摆幅和输入共模范围限制。

$$V_{OUT} = (V_{IN+} - V_{IN-}) \times \left(1 + \frac{R_G}{R_{IN}}\right) + V_{REF} \quad (63)$$

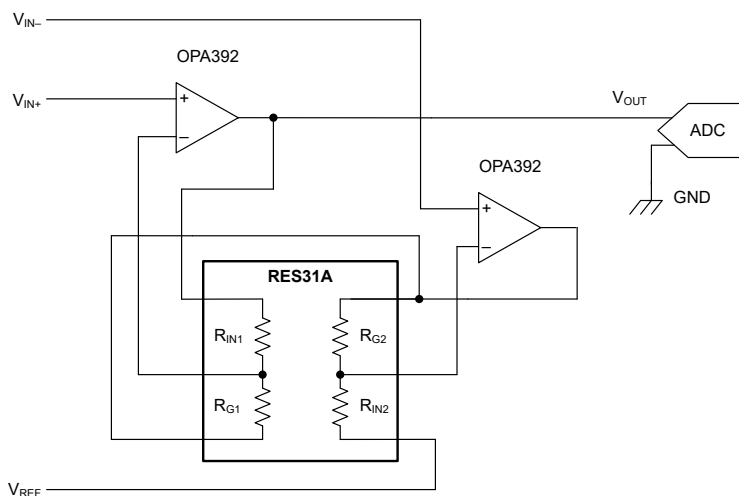


图 8-8. 使用 RES31A 的差分输入、单端输出仪表放大器

8.1.5 全差分放大器

RES31A 可用于设置全差分放大器 (如 THP210) 的增益。与使用失配分立式电阻的类似实现相比，两个电阻分压器之间的比例匹配会为电路带来更高的增益匹配和 CMRR 性能。

图 8-9 展示了一个驱动差分 ADC 的全差分放大器通用原理图表示，其中使用了 RES31A 来设置放大器增益。

$$V_{OUT+} - V_{OUT-} = (V_{IN+} - V_{IN-}) \times \left(\frac{R_G}{R_{IN}} \right) \quad (64)$$

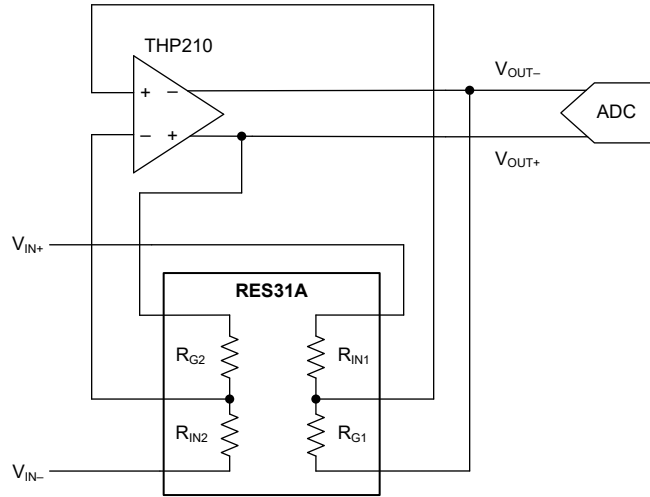


图 8-9. 使用 RES31A 的全差分放大器增益设置

8.1.6 非常规电路

RES31A 的两个匹配分压器通常相互独立使用，作为两个匹配良好的通道。电阻器在不太常规的方向上也很有用，在这种方向上，两个通道的电阻器相互连接，以实现更广泛的传递函数和有效“增益”。虽然分压器或放大器反馈路径显然是这种用途的候选路径，但“非平衡”仪表放大器电路等更独特的应用也会从这种方法中受益。

8.1.6.1 单通道电压分压器

如节 8.1.2 中所述，RES31A 通常用作输入信号电平转换器或分压器。通常， R_G 和 R_{IN} 在该电路中分别充当 R_X 和 R_Y （反之亦然），并与 RES31A 的两个分压器排列成独立通道。如果需要非常规的 V_D 值，可以在各种串联和并联组合中组合单个 RES31A 的四个电阻来实现所需的有效增益，但器件通道数实际上会从两个减少到一个。下表展示了可能的 RES31A 连接的一些排列，并报告了与每种连接相关的传递函数。因为 G_{VD} 的值总是小于 1，为便于阅读，表中给出的值是 G_{VD}^{-1} 或 $1/G_{VD}$ 。

表 8-4. 一些 RES31A 电阻排列的有效传递函数 G_{VD}^{-1} ，调整 R_Y

R_X	R_G	R_{G1}	R_{G1}	R_{G1}	R_{IN}	R_{IN1}	R_{IN1}	R_{IN1}
R_Y	R_{IN}	$R_{IN1} + R_{IN2}$	$R_{IN1} + R_{G2}$	$R_{IN1} + R_{IN2} + R_{G2}$	R_G	$R_{G1} + R_{IN2}$	$R_{G1} + R_{G2}$	$R_{G1} + R_{G2} + R_{IN2}$
G_{R31}	有效传递函数 G_{VD}^{-1}							
1	2	1.5	1.5	1.3333	2	1.5	1.5	1.3333
1.5	2.5	1.75	1.6	1.4286	1.6667	1.4	1.3333	1.25
1.6667	2.6667	1.8333	1.625	1.4545	1.6	1.375	1.3	1.2308
2	3	2	1.6667	1.5	1.5	1.3333	1.25	1.2
2.5	3.5	2.25	1.7143	1.5556	1.4	1.2857	1.2	1.1667
3	4	2.5	1.75	1.6	1.3333	1.25	1.1667	1.1429
4	5	3	1.8	1.6667	1.25	1.2	1.125	1.1111
5	6	3.5	1.8333	1.7143	1.2	1.1667	1.1	1.0909
9	10	5.5	1.9	1.8182	1.1111	1.1	1.0556	1.0526
10	11	6	1.9091	1.8333	1.1	1.0909	1.05	1.0476

表 8-5. 一些 RES31A 电阻排列的有效传递函数 G_{VD}^{-1} ，调整 R_X

R_X	R_{IN}	$R_{IN1} + R_{IN2}$	$R_{IN1} + R_{G2}$	$R_{IN1} + R_{IN2} + R_{G2}$	R_G	$R_{G1} + R_{IN2}$	$R_{G1} + R_{G2}$	$R_{G1} + R_{G2} + R_{IN2}$
R_Y	R_G	R_{G1}	R_{G1}	R_{G1}	R_{IN}	R_{IN1}	R_{IN1}	R_{IN1}
G_{R31}	有效传递函数 G_{VD}^{-1}							
1	2	3	3	4	2	3	3	4
1.5	1.6667	2.3333	2.6667	3.3333	2.5	3.5	4	5
1.6667	1.6	2.2	2.6	3.2	2.6667	3.6667	4.3333	5.3333
2	1.5	2	2.5	3	3	4	5	6
2.5	1.4	1.8	2.4	2.8	3.5	4.5	6	7
3	1.3333	1.6667	2.3333	2.6667	4	5	7	8
4	1.25	1.5	2.25	2.5	5	6	9	10
5	1.2	1.4	2.2	2.4	6	7	11	12
9	1.1111	1.2222	2.1111	2.2222	10	11	19	20
10	1.1	1.2	2.1	2.2	11	12	21	22

例如，考虑一个由 $R_X = R_{IN1} + R_{IN2} + R_{G2}$ 以及 $R_Y = R_{G1}$ 构成的分压器。对于此实现方案，在 $G_{nom} = 1.5$ 时使用 RES31A15 器件可提供有效的传递函数 $V_D = R_Y / (R_X + R_Y) = 150k\Omega / (100k\Omega + 100k\Omega + 150k\Omega + 150k\Omega) = 150k\Omega / 500k\Omega = 0.3$ ，使得 $G_{VD}^{-1} = 3.3333$ 。因此， $V_{OUT} = V_{IN} \times G_{VD} = V_{IN} / 3.3333$ 。

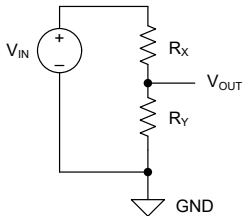


图 8-10. 1/3.3333 分压器，有效电路

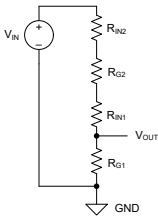


图 8-11. 1/3.3333 分压器，使用 RES31A15 实现

8.1.6.2 单通道放大器增益

RES31A 通常用于实现放大器的反馈网络及设置电路增益，如节 8.1.1 中所述。通常，在该电路中， R_G 和 R_{IN} 分别用作 R_X 和 R_Y （反之亦然），分压器 1 和 2 排列为两个独立通道。但是，如果需要 G_{Inv} 或 G_{Noninv} 的非常规值，则将单个 RES31A 的四个电阻以各种串联和并联组合的方式组合起来可满足该要求，但代价是通道数会减少。下表展示了可能的 RES31A 连接的一些排列，并报告与每个连接相关联的 G_{Inv} 传递函数。要计算每个方案的 G_{Noninv} ，只需在给定 G_{Inv} 的幅度中添加 1。

表 8-6. 一些 RES31A 电阻排列的有效传递函数 G_{Inv} ，调整 R_Y

R_X	R_{IN}	R_{IN1}	R_{IN1}	R_{IN1}	R_G	R_{G1}	R_{G1}	R_{G1}
R_Y	R_G	$R_{G1} + R_{IN2}$	$R_{G1} + R_{G2}$	$R_{G1} + R_{G2} + R_{IN2}$	R_{IN}	$R_{IN1} + R_{IN2}$	$R_{IN1} + R_{G2}$	$R_{IN1} + R_{G2} + R_{IN2}$
G_{R31}	有效传递函数 G_{Inv}							
1	1	0.5	0.5	0.3333	1	0.5	0.5	0.3333
1.5	0.6667	0.4	0.3333	0.25	1.5	0.75	0.6	0.4286
1.6667	0.6	0.375	0.3	0.2308	1.6667	0.8333	0.625	0.4545
2	0.5	0.3333	0.25	0.2	2	1	0.6667	0.5
2.5	0.4	0.2857	0.2	0.1667	2.5	1.25	0.7143	0.5556
3	0.3333	0.25	0.1667	0.1429	3	1.5	0.75	0.6
4	0.25	0.2	0.125	0.1111	4	2	0.8	0.6667
5	0.2	0.1667	0.1	0.0909	5	2.5	0.8333	0.7143

表 8-6. 一些 RES31A 电阻排列的有效传递函数 G_{INV} ，调整 R_Y （续）

R_X	R_{IN}	R_{IN1}	R_{IN1}	R_{IN1}	R_G	R_{G1}	R_{G1}	R_{G1}
R_Y	R_G	$R_{G1} + R_{IN2}$	$R_{G1} + R_{G2}$	$R_{G1} + R_{G2} + R_{IN2}$	R_{IN}	$R_{IN1} + R_{IN2}$	$R_{IN1} + R_{G2}$	$R_{IN1} + R_{G2} + R_{IN2}$
G_{R31}	有效传递函数 G_{INV}							
9	0.1111	0.1	0.0556	0.0526	9	4.5	0.9	0.8182
10	0.1	0.0909	0.05	0.0476	10	5	0.9091	0.8333

表 8-7. 一些 RES31A 电阻排列的有效传递函数 G_{INV} ，调整 R_X

R_X	R_G	$R_{G1} + R_{IN2}$	$R_{G1} + R_{G2}$	$R_{G1} + R_{G2} + R_{IN2}$	R_{IN}	$R_{IN1} + R_{IN2}$	$R_{IN1} + R_{G2}$	$R_{IN1} + R_{G2} + R_{IN2}$
R_Y	R_{IN}	R_{IN1}	R_{IN1}	R_{IN1}	R_G	R_{G1}	R_{G1}	R_{G1}
G_{R31}	有效传递函数 G_{INV}							
1	1	2	2	3	1	2	2	3
1.5	1.5	2.5	3	4	0.6667	1.3333	1.6667	2.3333
1.6667	1.6667	2.6667	3.3333	4.3333	0.6	1.2	1.6	2.2
2	2	3	4	5	0.5	1	1.5	2
2.5	2.5	3.5	5	6	0.4	0.8	1.4	1.8
3	3	4	6	7	0.3333	0.6667	1.3333	1.6667
4	4	5	8	9	0.25	0.5	1.25	1.5
5	5	6	10	11	0.2	0.4	1.2	1.4
9	9	10	18	19	0.1111	0.2222	1.1111	1.2222
10	10	11	20	21	0.1	0.2	1.1	1.2

例如，考虑一个由 $R_X = R_{G1} + R_{G2}$ 且 $R_Y = R_{IN1}$ 构成的反相放大器电路。对于该实现，使用 $G_{nom} = 10$ 的 RES31A00 器件可提供有效的传递函数 $G_{INV} = R_X / R_Y = (1M\Omega + 1M\Omega) / 100k\Omega = 2M\Omega / 100k\Omega = 20$ 。因此， $V_{OUT} = -V_{IN} \times G_{INV} = V_{IN} \times -20$ 。

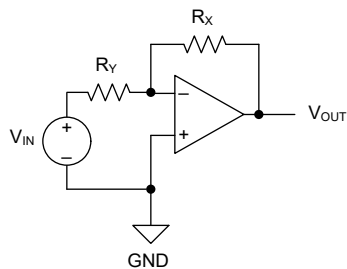


图 8-12. $V_{OUT} = -20 \times V_{IN}$ ，有效电路

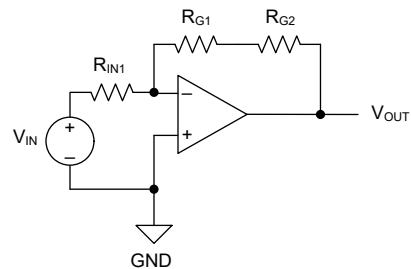


图 8-13. $V_{OUT} = -20 \times V_{IN}$ ，采用 RES31A00 实现

8.1.6.3 非常规的仪表放大器

图 8-7 和 图 8-8 中显示的基本仪表放大器电路将 RES31A 的两个 R_{IN} 电阻串联放置在两个放大器的反相输入引脚之间。相反，将这些电阻器并联，或者仅连接两个 R_{IN} 电阻器中的一个并使另一个电阻器悬空，以实现更广泛的有效电路增益。

另一种选择是 *非平衡 INA*，其中两个输入放大器的反馈路径具有不同的有效增益。对于 RES31A，这种配置的实现方式是：通过使用分压器元件的串联或并联组合来为一个放大器实现不同的有效反馈电阻。使用正常或平衡的 INA 方法时，如果输入信号 V_{CM} 不接近中点电压，则当输入接近其中一个电源电压时，放大器会耗尽余量和电源轨输出。通过实现异步增益，可以更大限度地扩大电路的动态范围，但代价是带宽和相位不匹配（对于直流和低频应用来说微不足道）。虽然电路的传递函数、稳定性和误差分析相对复杂，但不平衡的 INA 仍然是这种情况下的有用工具。

8.2 典型应用

8.2.1 共模转换输入级

RES31A 可用于在仪表放大器 (INA) 的高阻抗输入端实现共模衰减器。这种配置可以扩展可用信号范围，只是要遵守每个电阻分压器的最大差分电压限制。

图 8-14 展示了高侧电流检测电路的一个示例，在该电路中，检测电阻两端产生了一个差分电压 V_{SHUNT} 和过高的共模电压 V_{CM} 。 V_{REF} 用于将输入共模电压 V_{MID1} 和 V_{MID2} 转换为 INA 指定输入共模范围内的电平。放大器输出 V_{OUT} 是 V_{SHUNT} 的缩放函数，名义上使得以下结果成立：

$$V_{OUT} = V_{SHUNT} \times \left(\frac{R_{IN}}{R_G + R_{IN} + R_{EQUIV}} \right) \quad (65)$$

V_{OUT} 可通过 INA 级进一步增加，从而最大限度利用下游 ADC 的有效分辨率。在实践中， R_{EQUIV} 可选；但是，如果 $R_{EQUIV} = R_{SHUNT}$ ，则该电阻将均衡 V_{CM} 与每个 INA 高阻抗输入之间的标称阻抗，从而提高 CMRR 性能。选择输入偏置电流 I_{B1} 和 $I_{B2} \ll I_{STATIC1}$ 和 $I_{STATIC2}$ 的 INA，如 [INA333](#) 或 [INA823](#)。选择具有足够高分压器串联电阻的 RES31A 器件，使得 $I_{STATIC1}$ 和 $I_{STATIC2} \ll I_{LOAD}$ 。

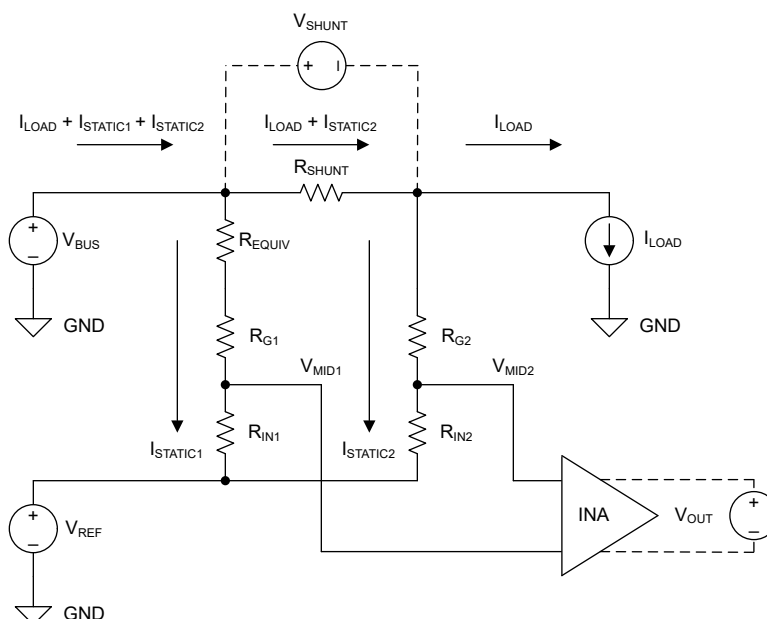


图 8-14. RES31A 共模转换电路

要获得所需的标称输入共模电压 $V_{MID1TARGET}$ ，请按如下所示设置 V_{REF} ：

$$V_{REF} = V_{MID1TARGET} \times \left(\frac{R_G + R_{IN} + R_{EQUIV}}{R_G + R_{EQUIV}} \right) - V_{CM} \times \left(\frac{R_G + R_{IN} + R_{EQUIV}}{R_G + R_{EQUIV}} - 1 \right) \quad (66)$$

请考虑一种电平转换应用，在该应用中，必须通过 3.3V 放大器和 ADC，测量来自 50V 电源轨的高侧电流分流。

参数	设计目标
输入 V_{BUS}	50V
I_{LOAD}	25A (最大值)
R_{SHUNT}	10m Ω
ADC 满标量程 (目标 V_{OUT})	3.3V
可能的 V_{REF} 电压	3.3 V、-3.3 V、0 V

8.2.1.2 详细设计过程

设计参数与上述公式一起用来选择标称目标 G 。在考虑系统中的可用 V_{REF} 电压时, $V_{REF} = -3.3V$ 且 $G = 10$ 结果可得出 V_{MID1} 值为 $1.54V$, 完全处于 $3.3V$ 轨到轨放大器 (如 [OPA392](#)) 的输入共模范围内。采用对应的 RES31A00 时, 在 $I_{LOAD} = 25A$ 下, $I_{STATIC1}$ 和 $I_{STATIC2}$ 的标称值为 $48.45\mu A$ 和 $48.23\mu A$ 为简单起见, INA 级 V_{OS} 和 I_B 的误差贡献忽略不计。

对于 INA 级，可以使用集成 TI 仪表放大器 (IA)。或者，可以额外使用 RES31A 或 RES21A 器件以及一个或多个运算放大器来实现分立式方法。在本例中，IA 级由 OPA4392 的两个通道和 RES21A00 (R_{IN3} 、 R_{G3} 、 R_{IN4} 和 R_{G4}) 构成。该级进而与一个差分放大器级进行级联，由第三个放大器通道和一个 RES21A00 (R_{IN5} 、 R_{G5} 、 R_{IN6} 和 R_{G6}) 构成。电平转换级增益 11^{-1} 乘以仪表放大器级增益 11，得出 V_{SHUNT} 的有效单位增益传递函数。因此，该级的差分输出电压约为 0.25V，放大器输出电压为 1.67V 和 1.42V。在最终差分放大器级增益 $G = 10$ 后，共模电压下降，产生的 V_{OUT} 的最大值标称值为 2.5V，与单端 3.3V ADC 兼容。如果需要，OPA4392 的第四个通道可用来缓冲该输出信号，并且充当专用 ADC 驱动器。

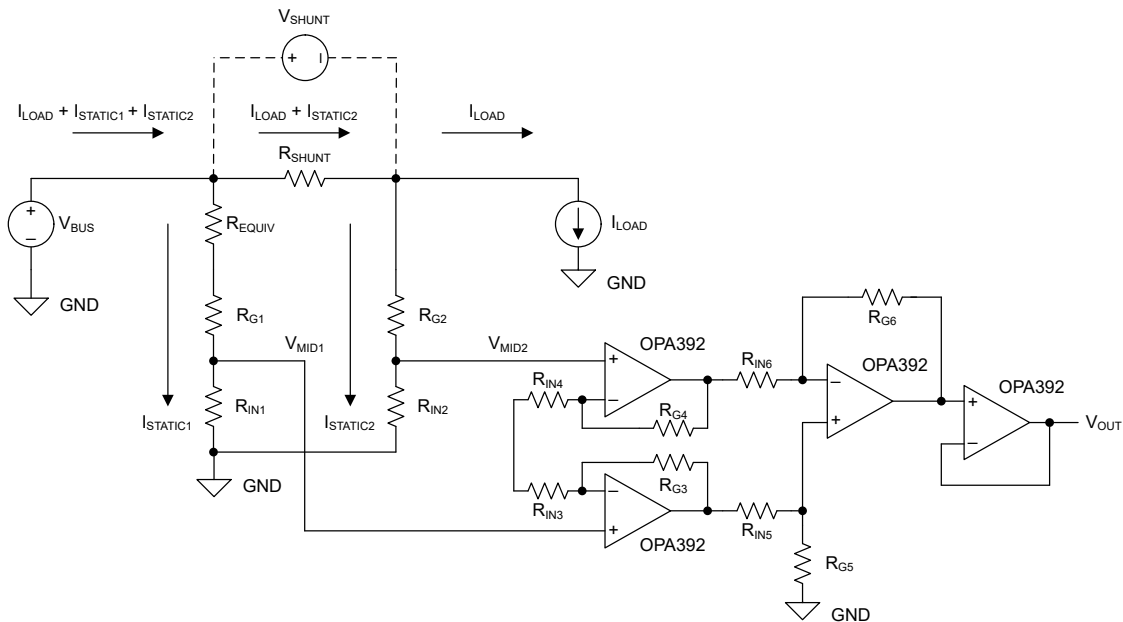


图 8-15. 高侧电流分流共模转换电路

8.2.1.3 应用曲线

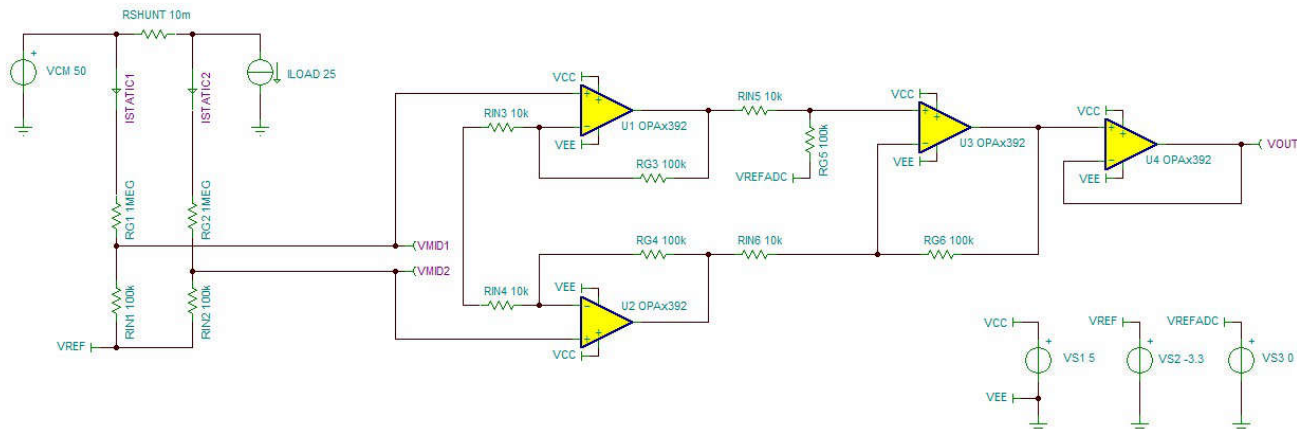
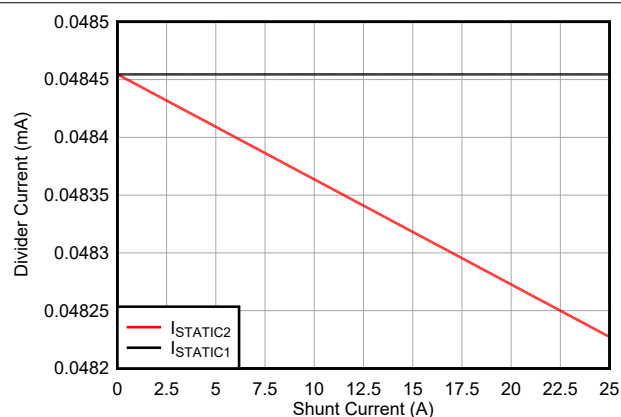
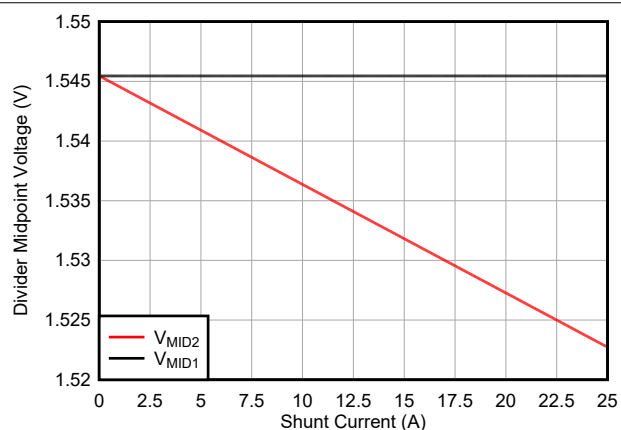
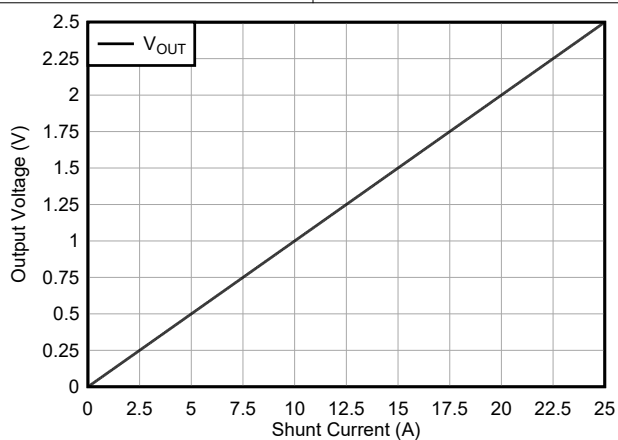


图 8-16. TINA-TI 中的电路模型

图 8-17. I_{STATIC} 的仿真结果图 8-18. V_{MID} 的仿真结果图 8-19. V_{OUT} 的仿真结果

8.3 电源相关建议

用于实现 RES31A 的 CMOS 工艺的认证限制，决定了各器件电阻分压器的最大共模电压和差分电压额定值。请参阅 *绝对最大额定值* 和 *建议运行条件*，分别了解瞬态及持续偏置条件下的器件特定值。

如果器件电压预计会超过最大持续分压器电压额定值，请考虑额外的保护电路元件。避免使用串联的外部限流电阻，因为这些导致分压器不平衡，并抵消了 RES31A 的许多比率测量和过热优势。保护 RES31A 分压器免受过载情况影响的最简单方法是将反向偏置或双向齐纳二极管与分压器并联，从而钳制有效分压器电压，而不会通过压器消耗任何漏电流。选择击穿电压大约等于最大分压器电压的二极管。

8.4 布局

8.4.1 布局指南

为了实现器件的最佳运行性能，应使用良好的印刷电路板 (PCB) 布局规范，包括：

- 通过尽可能远离电源或输出引线来布设输入引线，从而减少寄生耦合。如果这些走线不能保持分离，则敏感走线与有噪声走线垂直相交比平行更好。
- 外部元件应尽量靠近器件放置。
- 尽可能缩短输入走线的长度。切记：输入走线是电路中最敏感的部分。对于差分电路，应尽可能匹配输入引线的长度。
- 保持高阻抗输入信号远离高噪声引线。
- 确保对系统电源电压进行充分滤波。
- 在组装 PCB 板之后对其进行清洁，以获得最佳性能。
- 任何精密集成电路都可能因湿气渗入塑料封装中而出现性能变化。在执行任何 PCB 水清洁流程之后，将 PCB 组件烘干，以去除清洁时渗入器件封装中的湿气。在大多数情形下，清洗后在 85°C 下低温烘烤 30 分钟即可。
- 仅将两个 GND/SUB 引脚中的一个连接至接地平面，防止通过器件基板形成电流返回路径。使另一个 GND/SUB 引脚悬空。

8.4.2 布局示例

在以下示例中，显示 RES31A 带有 VSSOP 放大器 和 0402 尺寸去耦电容。

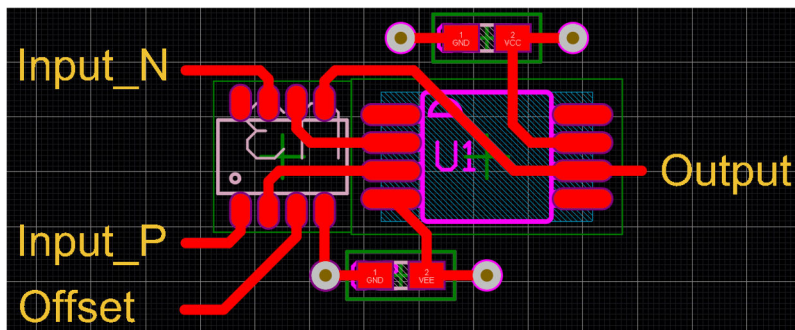


图 8-20. 单层差分放大器实现

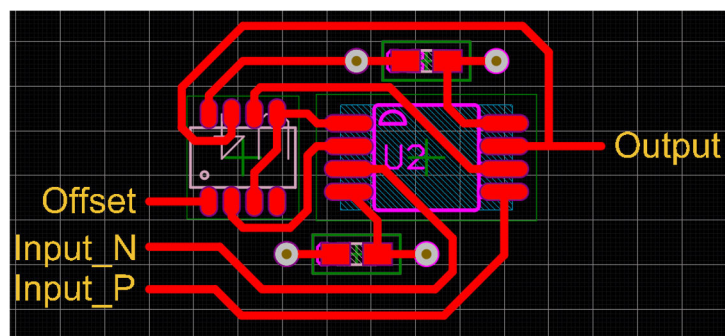


图 8-21. 单层仪表放大器实现

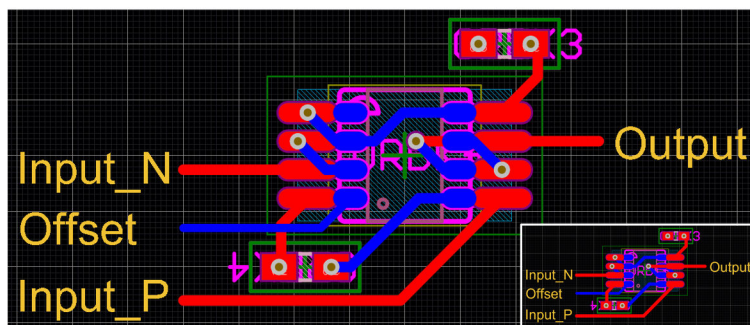


图 8-22. 前后仪表放大器实现

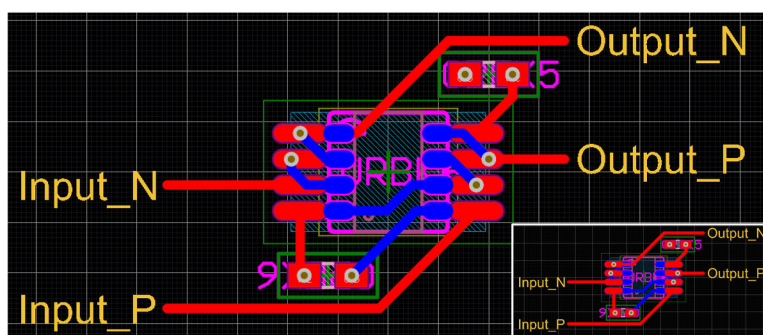


图 8-23. 前后差分输出仪表放大器实现

对于图 8-24，使用了两个 RES31A 器件（底部）和一个双通道运算放大器（顶部）。

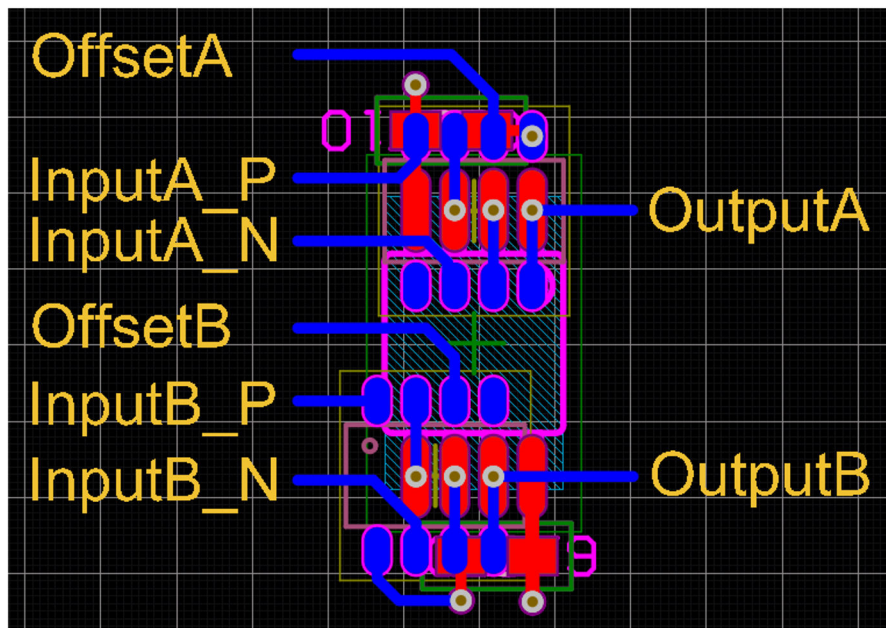


图 8-24. 前后双差分放大器实现

9 器件和文档支持

9.1 器件支持

9.1.1 开发支持

9.1.1.1 PSpice® for TI

PSpice® for TI 是可帮助评估模拟电路性能的设计和仿真环境。在进行布局和制造之前创建子系统设计和原型设计，可降低开发成本并缩短上市时间。

9.1.1.2 TINA-TI™ 仿真软件 (免费下载)

TINA-TI™ 仿真软件是一款简单易用、功能强大且基于 SPICE 引擎的电路仿真程序。TINA-TI 仿真软件是 TINA™ 软件的一款免费全功能版本，除了一系列无源和有源模型外，此版本软件还预先载入了一个宏模型库。TINA-TI 仿真软件提供所有传统的 SPICE 直流、瞬态和频域分析，以及其他设计功能。

TINA-TI 仿真软件提供全面的后处理能力，便于用户以多种方式获得结果，用户可从[设计和仿真工具网页](#)免费下载。虚拟仪器提供选择输入波形和探测电路节点、电压以及波形的能力，从而构建一个动态的快速启动工具。

备注

必须安装 TINA 软件或者 TINA-TI 软件后才能使用这些文件。请从 [TINA-TI™ 软件文件夹](#) 中下载免费的 TINA-TI 仿真软件。

9.1.1.3 TI 参考设计

TI 参考设计是由 TI 的精密模拟应用专家创建的模拟解决方案。TI 参考设计提供了许多实用电路的工作原理、组件选择、仿真、完整印刷电路板 (PCB) 电路原理图和布局布线、物料清单以及性能测量结果。TI 参考设计可在线获取，网址为 <https://www.ti.com/reference-designs>。

9.1.1.4 模拟滤波器设计器

[设计和仿真工具网页](#)以基于网络的工具形式提供[模拟滤波器设计器](#)，用户可以利用该设计器在短时间内完成多级有源滤波器设计方案的设计、优化和仿真。

9.2 文档支持

9.2.1 相关文档

请参阅以下相关文档：

- 德州仪器 (TI), [RES11A 匹配薄膜电阻分压器 \(具有 1kΩ 输入\)](#)
- 德州仪器 (TI), [RES21A 匹配薄膜电阻分压器 \(具有 10kΩ 输入\)](#)
- 德州仪器 (TI), [RES60A-Q1 汽车级 1400V_{DC} 精密电阻分压器](#)
- 德州仪器 (TI), [使用精密匹配电阻分压器对优化差分放大器电路中的 CMRR 应用手册](#)

9.3 接收文档更新通知

要接收文档更新通知，请导航至 [ti.com](#) 上的器件产品文件夹。点击 [通知](#) 进行注册，即可每周接收产品信息更改摘要。有关更改的详细信息，请查看任何已修订文档中包含的修订历史记录。

9.4 支持资源

[TI E2E™ 中文支持论坛](#) 是工程师的重要参考资料，可直接从专家处获得快速、经过验证的解答和设计帮助。搜索现有解答或提出自己的问题，获得所需的快速设计帮助。

链接的内容由各个贡献者“按原样”提供。这些内容并不构成 TI 技术规范，并且不一定反映 TI 的观点；请参阅 TI 的 [使用条款](#)。

9.5 商标

TINA-TI™ and TI E2E™ are trademarks of Texas Instruments.

TINA™ is a trademark of DesignSoft, Inc.

PSpice® is a registered trademark of Cadence Design Systems, Inc.

所有商标均为其各自所有者的财产。

9.6 静电放电警告



静电放电 (ESD) 会损坏这个集成电路。德州仪器 (TI) 建议通过适当的预防措施处理所有集成电路。如果不遵守正确的处理和安装程序，可能会损坏集成电路。

ESD 的损坏小至导致微小的性能降级，大至整个器件故障。精密的集成电路可能更容易受到损坏，这是因为非常细微的参数更改都可能会导致器件与其发布的规格不相符。

9.7 术语表

TI 术语表 本术语表列出并解释了常见的 TI 术语、首字母缩略词和定义。

分频器	匹配的 R_G 及 R_{IN} 电阻器的串联组合。以串联方式连接的两个电阻 R_{GX} 及 R_{INx} 形成一个给定的分压器 x 。分压器 x 的中点在引脚 $MIDx$ 处测量。RES31A 有两个分压器通道，分压器 1 ($R_{G1} + R_{IN1}$) 和分压器 2 ($R_{G2} + R_{IN2}$)。
G_{nom}	给定分压器的标称增益或者比率。计算方法为 R_{Gnom} / R_{INnom} 。RES31A 的每个可订购产品都具有不同的相关分压器分压比，因此具有不同的 G_{nom} 。
G_x	考虑分压器增益误差时给定分压器 x 的实际测量增益或比率。计算为 R_{Gx} / R_{INx} 。
G_{VDnom}	给定分压器的标称或者理想分压器电路增益。根据电路配置，计算为 $R_{Gnom} / (R_{INnom} + R_{Gnom})$ 或 $R_{INnom} / (R_{INnom} + R_{Gnom})$ 。
G_{VDx}	考虑分压器增益误差时，分压器 x 实际测量的分压器电路增益。根据电路配置，计算为 $R_{Gx} / (R_{INx} + R_{Gx})$ 或 $R_{INx} / (R_{INx} + R_{Gx})$ 。
t_{Dx}	与给定分压器 x 相关的标准化增益误差。计算有效增益时， $G_x = G_{nom} \times (1 + t_{Dx})$ 。对于理想分频器， $t_{Dx} = 0$ 且 $G_x = G_{nom}$ 。
t_M	给定 RES31A 器件的两个分压器增益误差不匹配。计算公式为 $t_M = t_{D2} - t_{D1}$ 。相当于 $(G_2 - G_1) / G_{nom}$ 。用于简化的 CMRR 计算。

- t_{VDx}** 与给定分压器 x 相关的标准化分压器电路增益误差。计算有效分压器电路增益时， $G_{VDx} = G_{VDnom} \times (1 + t_{VDx})$ 。对于理想电路， $t_{VDx} = 0$ 且 $G_{VDx} = G_{VDnom}$ 。
- V_{Dx}** 施加在给定分压器 x 上的电压。
- V_{Rx}** 施加在给定电阻 R_x 上的电压。例如， V_{RIN1} 描述 R_{IN1} 两端的电压。

10 修订历史记录

注：以前版本的页码可能与当前版本的页码不同

日期	修订版本	注释
December 2025	*	初始发行版

11 机械、封装和可订购信息

下述页面包含机械、封装和订购信息。这些信息是指定器件可用的最新数据。数据如有变更，恕不另行通知，且不会对此文档进行修订。有关此数据表的浏览器版本，请查阅左侧的导航栏。

PACKAGING INFORMATION

Orderable part number	Status (1)	Material type (2)	Package Pins	Package qty Carrier	RoHS (3)	Lead finish/ Ball material (4)	MSL rating/ Peak reflow (5)	Op temp (°C)	Part marking (6)
RES31A10DDFR	Active	Production	SOT-23-THIN (DDF) 8	3000 LARGE T&R	-	NIPDAU	Level-1-260C-UNLIM	-40 to 125	R3110
RES31A20DDFR	Active	Production	SOT-23-THIN (DDF) 8	3000 LARGE T&R	-	NIPDAU	Level-1-260C-UNLIM	-40 to 125	R3120
RES31A25DDFR	Active	Production	SOT-23-THIN (DDF) 8	3000 LARGE T&R	-	NIPDAU	Level-1-260C-UNLIM	-40 to 125	R3125
RES31A30DDFR	Active	Production	SOT-23-THIN (DDF) 8	3000 LARGE T&R	-	NIPDAU	Level-1-260C-UNLIM	-40 to 125	R3130
RES31A40DDFR	Active	Production	SOT-23-THIN (DDF) 8	3000 LARGE T&R	-	NIPDAU	Level-1-260C-UNLIM	-40 to 125	R3140
RES31A50DDFR	Active	Production	SOT-23-THIN (DDF) 8	3000 LARGE T&R	-	NIPDAU	Level-1-260C-UNLIM	-40 to 125	R3150

⁽¹⁾ **Status:** For more details on status, see our [product life cycle](#).

⁽²⁾ **Material type:** When designated, preproduction parts are prototypes/experimental devices, and are not yet approved or released for full production. Testing and final process, including without limitation quality assurance, reliability performance testing, and/or process qualification, may not yet be complete, and this item is subject to further changes or possible discontinuation. If available for ordering, purchases will be subject to an additional waiver at checkout, and are intended for early internal evaluation purposes only. These items are sold without warranties of any kind.

⁽³⁾ **RoHS values:** Yes, No, RoHS Exempt. See the [TI RoHS Statement](#) for additional information and value definition.

⁽⁴⁾ **Lead finish/Ball material:** Parts may have multiple material finish options. Finish options are separated by a vertical ruled line. Lead finish/Ball material values may wrap to two lines if the finish value exceeds the maximum column width.

⁽⁵⁾ **MSL rating/Peak reflow:** The moisture sensitivity level ratings and peak solder (reflow) temperatures. In the event that a part has multiple moisture sensitivity ratings, only the lowest level per JEDEC standards is shown. Refer to the shipping label for the actual reflow temperature that will be used to mount the part to the printed circuit board.

⁽⁶⁾ **Part marking:** There may be an additional marking, which relates to the logo, the lot trace code information, or the environmental category of the part.

Multiple part markings will be inside parentheses. Only one part marking contained in parentheses and separated by a "~" will appear on a part. If a line is indented then it is a continuation of the previous line and the two combined represent the entire part marking for that device.

Important Information and Disclaimer: The information provided on this page represents TI's knowledge and belief as of the date that it is provided. TI bases its knowledge and belief on information provided by third parties, and makes no representation or warranty as to the accuracy of such information. Efforts are underway to better integrate information from third parties. TI has taken and continues to take reasonable steps to provide representative and accurate information but may not have conducted destructive testing or chemical analysis on incoming materials and chemicals. TI and TI suppliers consider certain information to be proprietary, and thus CAS numbers and other limited information may not be available for release.

In no event shall TI's liability arising out of such information exceed the total purchase price of the TI part(s) at issue in this document sold by TI to Customer on an annual basis.

TAPE AND REEL INFORMATION



*All dimensions are nominal

Device	Package Type	Package Drawing	Pins	SPQ	Reel Diameter (mm)	Reel Width W1 (mm)	A0 (mm)	B0 (mm)	K0 (mm)	P1 (mm)	W (mm)	Pin1 Quadrant
RES31A10DDFR	SOT-23-THIN	DDF	8	3000	180.0	8.4	3.2	3.2	1.4	4.0	8.0	Q3
RES31A20DDFR	SOT-23-THIN	DDF	8	3000	180.0	8.4	3.2	3.2	1.4	4.0	8.0	Q3
RES31A25DDFR	SOT-23-THIN	DDF	8	3000	180.0	8.4	3.2	3.2	1.4	4.0	8.0	Q3
RES31A30DDFR	SOT-23-THIN	DDF	8	3000	180.0	8.4	3.2	3.2	1.4	4.0	8.0	Q3
RES31A40DDFR	SOT-23-THIN	DDF	8	3000	180.0	8.4	3.2	3.2	1.4	4.0	8.0	Q3
RES31A50DDFR	SOT-23-THIN	DDF	8	3000	180.0	8.4	3.2	3.2	1.4	4.0	8.0	Q3

TAPE AND REEL BOX DIMENSIONS



*All dimensions are nominal

Device	Package Type	Package Drawing	Pins	SPQ	Length (mm)	Width (mm)	Height (mm)
RES31A10DDFR	SOT-23-THIN	DDF	8	3000	210.0	185.0	35.0
RES31A20DDFR	SOT-23-THIN	DDF	8	3000	210.0	185.0	35.0
RES31A25DDFR	SOT-23-THIN	DDF	8	3000	210.0	185.0	35.0
RES31A30DDFR	SOT-23-THIN	DDF	8	3000	210.0	185.0	35.0
RES31A40DDFR	SOT-23-THIN	DDF	8	3000	210.0	185.0	35.0
RES31A50DDFR	SOT-23-THIN	DDF	8	3000	210.0	185.0	35.0

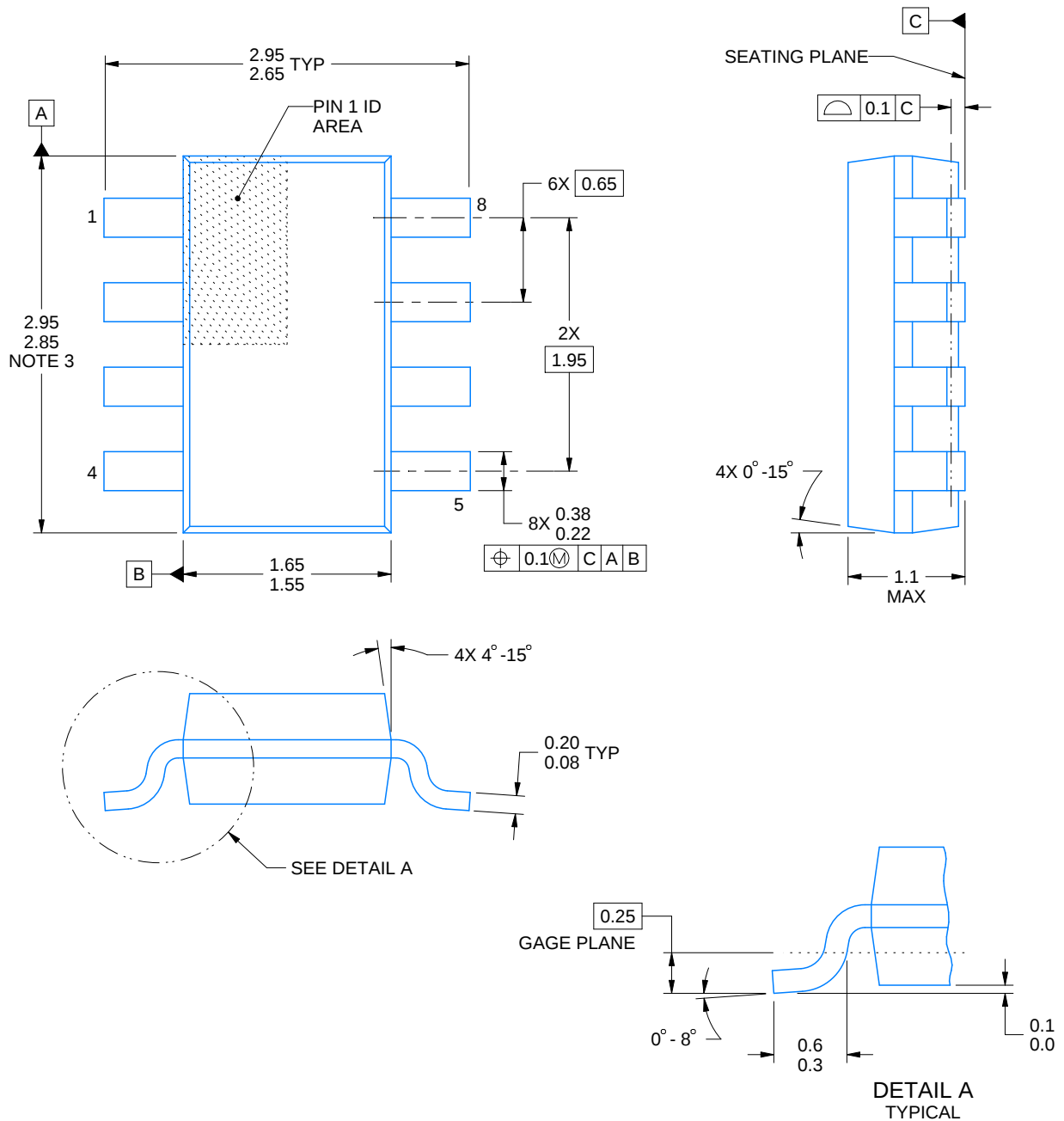
DDF0008A



PACKAGE OUTLINE

SOT-23-THIN - 1.1 mm max height

PLASTIC SMALL OUTLINE



4222047/E 07/2024

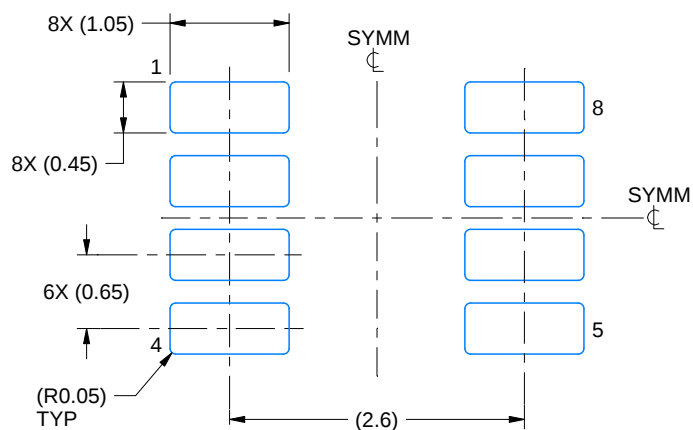
NOTES:

1. All linear dimensions are in millimeters. Any dimensions in parenthesis are for reference only. Dimensioning and tolerancing per ASME Y14.5M.
2. This drawing is subject to change without notice.
3. This dimension does not include mold flash, protrusions, or gate burrs. Mold flash, protrusions, or gate burrs shall not exceed 0.15 mm per side.

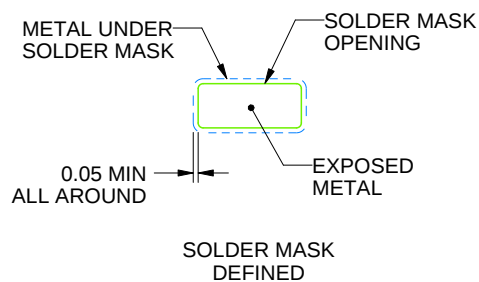
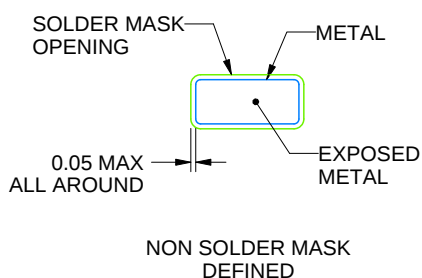
DDF0008A

SOT-23-THIN - 1.1 mm max height

PLASTIC SMALL OUTLINE



LAND PATTERN EXAMPLE
EXPOSED METAL SHOWN
SCALE:15X



SOLDER MASK DETAILS

4222047/E 07/2024

NOTES: (continued)

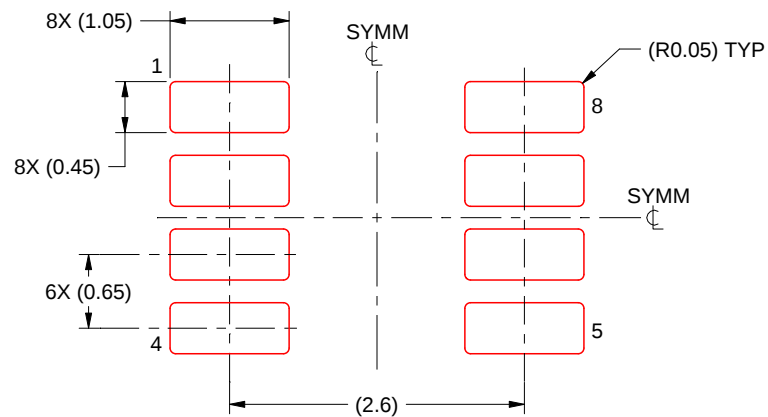
4. Publication IPC-7351 may have alternate designs.
5. Solder mask tolerances between and around signal pads can vary based on board fabrication site.

EXAMPLE STENCIL DESIGN

DDF0008A

SOT-23-THIN - 1.1 mm max height

PLASTIC SMALL OUTLINE



SOLDER PASTE EXAMPLE
BASED ON 0.125 mm THICK STENCIL
SCALE:15X

4222047/E 07/2024

NOTES: (continued)

6. Laser cutting apertures with trapezoidal walls and rounded corners may offer better paste release. IPC-7525 may have alternate design recommendations.
7. Board assembly site may have different recommendations for stencil design.

重要通知和免责声明

TI“按原样”提供技术和可靠性数据（包括数据表）、设计资源（包括参考设计）、应用或其他设计建议、网络工具、安全信息和其他资源，不保证没有瑕疵且不做任何明示或暗示的担保，包括但不限于对适销性、与某特定用途的适用性或不侵犯任何第三方知识产权的暗示担保。

这些资源可供使用 TI 产品进行设计的熟练开发人员使用。您将自行承担以下全部责任：(1) 针对您的应用选择合适的 TI 产品，(2) 设计、验证并测试您的应用，(3) 确保您的应用满足相应标准以及任何其他安全、安保法规或其他要求。

这些资源如有变更，恕不另行通知。TI 授权您仅可将这些资源用于研发本资源所述的 TI 产品的相关应用。严禁以其他方式对这些资源进行复制或展示。您无权使用任何其他 TI 知识产权或任何第三方知识产权。对于因您对这些资源的使用而对 TI 及其代表造成的任何索赔、损害、成本、损失和债务，您将全额赔偿，TI 对此概不负责。

TI 提供的产品受 [TI 销售条款](#)、[TI 通用质量指南](#) 或 [ti.com](#) 上其他适用条款或 TI 产品随附的其他适用条款的约束。TI 提供这些资源并不会扩展或以其他方式更改 TI 针对 TI 产品发布的适用的担保或担保免责声明。除非德州仪器 (TI) 明确将某产品指定为定制产品或客户特定产品，否则其产品均为按确定价格收入目录的标准通用器件。

TI 反对并拒绝您可能提出的任何其他或不同的条款。

版权所有 © 2025，德州仪器 (TI) 公司

最后更新日期：2025 年 10 月