

BQ79712B-Q1 功能安全合规型汽车级电池监测器

1 特性

- 符合 AEC-Q100 标准，环境温度范围为 -40°C 至 $+125^{\circ}\text{C}$
- **符合功能安全标准**
 - 可帮助进行 ISO 26262 系统设计的文档
 - 系统可满足 ASIL D 级要求
 - 硬件可满足 ASIL D 要求
- 每个器件可测量 9 至 12 节串联电池，最多可堆叠 64 个器件
- 每节电池具有专用 ADC
- 电池电压和电池包电流测量同步至 64 μs
- 支持完全冗余的跛行回家模式
- 集成式后 ADC 可配置数字低通滤波器
- 支持汇流条而不影响测量精度
- 7 个用于温度传感器/模拟/数字/I²C 控制器/SPI 控制器的 GPIO
- 内部电芯均衡
 - 均衡电流为 200mA (BQ79712SB)、400mA (BQ79712PB)
 - 用户控制 PWM 调节均衡电流
 - 内置平衡热管理，具有自动暂停和恢复控制功能
- 稳健的菊花链通信，支持环形架构
- 主机的硬件复位可在不移除电池的情况下模拟类似 POR 的事件
- 支持变压器和电容隔离
- 用于一次自定义编程的片上存储器
- 关断电流 6 μA
- 与具有 SPI/UART 接口的 BQ79600-Q1 兼容

2 应用

- **混合动力和电动动力总成系统中的电池管理系统 (BMS)**
- **带有电池管理系统的储能电池组**

3 说明

BQ79712SB-Q1 和 BQ79712PB-Q1 可对 xEV/EV 的高压电池管理系统中达 12 节串联的电池模块提供高精度的电芯电压测量。BQ797xx-Q1 系列监测器提供了不同的通道选项，并支持在任何平台上高度重复使用既有的软件和硬件。该器件具有先进的 ADC 架构和测量系统，可满足严格的汽车标准和安全要求。该器件通过变压器（或电容器）隔离菊花链，适用于 xEV 动力总成中的集中式或分布式架构。

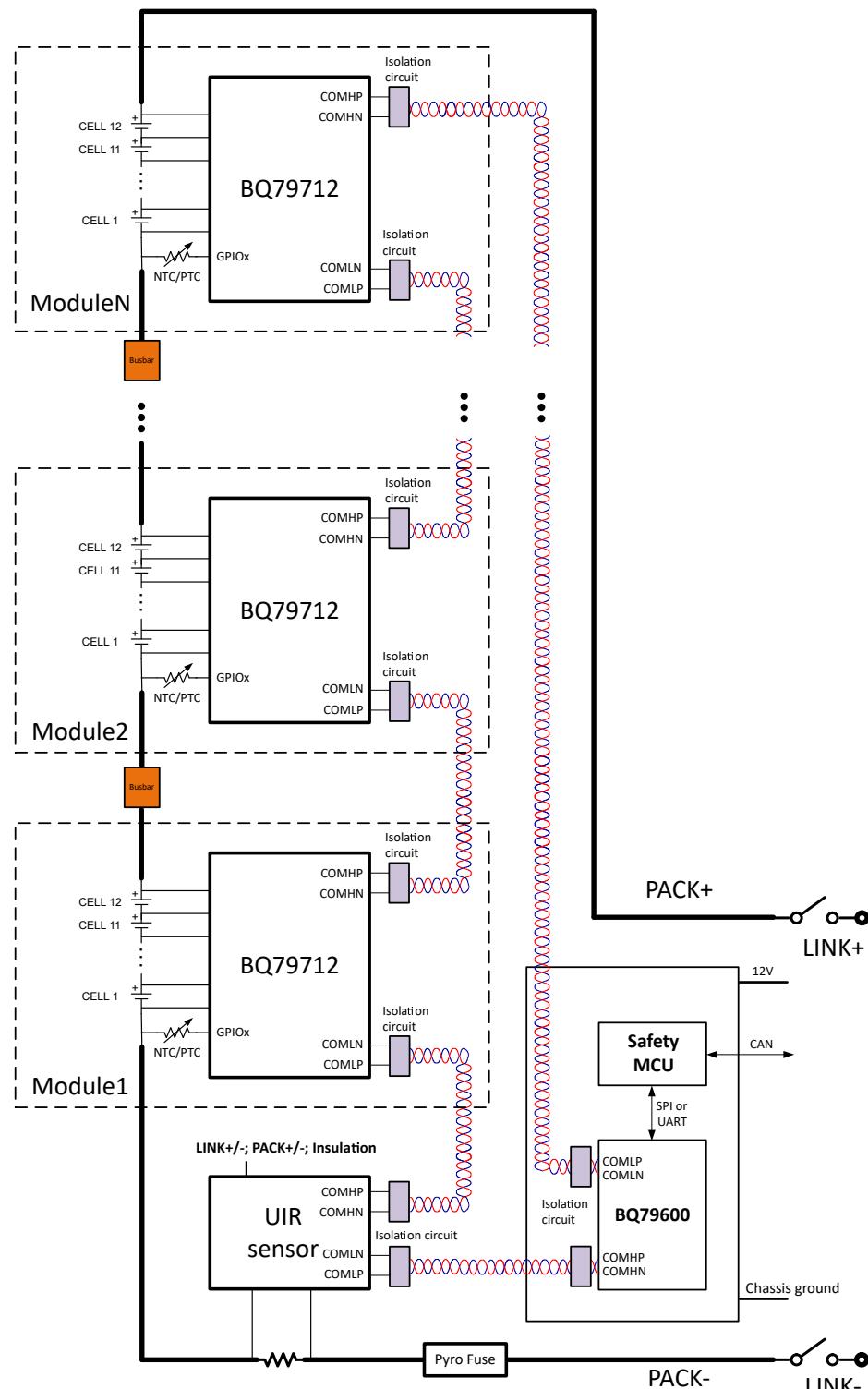
封装信息

器件型号 ⁽¹⁾	封装 ⁽²⁾	封装尺寸 ⁽³⁾
BQ79712PB-Q1	HTQFP (48)	7.00mm × 7.00mm
BQ79712SB-Q1		

- (1) 本数据表的图中提及的 BQ79712、BQ79712P 和 BQ79712S 分别指 BQ79712B、BQ79712PB 和 BQ79712SB。
- (2) 如需了解所有可用封装，请参阅数据表末尾的可订购产品附录。
- (3) 封装尺寸（长 × 宽）为标称值，并包括引脚（如适用）。



本资源的原文使用英文撰写。为方便起见，TI 提供了译文；由于翻译过程中可能使用了自动化工具，TI 不保证译文的准确性。为确认准确性，请务必访问 ti.com 参考最新的英文版本（控制文档）。



简化版系统图

4 器件比较表

器件	状态	说明
BQ79712PB-Q1	有效	12 节、7 个 GPIO、集成 DCDC
BQ79712SB-Q1	有效	12 节、7 个 GPIO、集成 LDO FET

5 器件和文档支持

5.1 器件支持

5.1.1 第三方产品免责声明

TI 发布的与第三方产品或服务有关的信息，不能构成与此类产品或服务或保修的适用性有关的认可，不能构成此类产品或服务单独或与任何 TI 产品或服务一起的表示或认可。

5.2 文档支持

5.2.1 相关文档

5.3 接收文档更新通知

要接收文档更新通知，请导航至 [ti.com](#) 上的器件产品文件夹。点击 [通知](#) 进行注册，即可每周接收产品信息更改摘要。有关更改的详细信息，请查看任何已修订文档中包含的修订历史记录。

5.4 支持资源

[TI E2E™ 中文支持论坛](#) 是工程师的重要参考资料，可直接从专家处获得快速、经过验证的解答和设计帮助。搜索现有解答或提出自己的问题，获得所需的快速设计帮助。

链接的内容由各个贡献者“按原样”提供。这些内容并不构成 TI 技术规范，并且不一定反映 TI 的观点；请参阅 TI 的 [使用条款](#)。

5.5 商标

TI E2E™ is a trademark of Texas Instruments.

所有商标均为其各自所有者的财产。

5.6 静电放电警告



静电放电 (ESD) 会损坏这个集成电路。德州仪器 (TI) 建议通过适当的预防措施处理所有集成电路。如果不遵守正确的处理和安装程序，可能会损坏集成电路。

ESD 的损坏小至导致微小的性能降级，大至整个器件故障。精密的集成电路可能更容易受到损坏，这是因为非常细微的参数更改都可能会导致器件与其发布的规格不相符。

5.7 术语表

TI 术语表

本术语表列出并解释了术语、首字母缩略词和定义。

6 机械、封装和可订购信息

以下页面包含机械、封装和可订购信息。这些信息是指定器件可用的最新数据。数据如有变更，恕不另行通知，且不会对此文档进行修订。有关此数据表的浏览器版本，请查阅左侧的导航栏。

6.1 封装选项附录

封装信息

可订购器件 ⁽¹⁾	状态	封装类型	封装图	引脚	包装数量	环保计划 ⁽²⁾	铅/焊球镀层 ⁽⁵⁾	MSL 峰值温度 ⁽³⁾	工作温度 (°C)	器件标识 ⁽⁴⁾
BQ79712PBQP HPRQ1	运行	HTQFP	PHP	48	1000	RoHS 和绿色环 保	NiPdAu	MSL-3-260C-16 8 HR	-40 至 125°C	BQ79712PBQ
BQ79712SBQP HPRQ1	运行	HTQFP	PHP	48	1000	RoHS 和绿色环 保	NiPdAu	MSL-3-260C-16 8 HR	-40 至 125°C	BQ79712SBQ

(1) 销售状态值定义如下：

正在供货：建议用于新设计的产品器件。

限期购买：TI 已宣布器件即将停产，但仍在购买期限内。

NRND：不推荐用于新设计。为支持现有客户，器件仍在生产，但 TI 不建议在新设计中使用此器件。

PRE_PROD：器件未发布，尚未量产，未向大众市场供货，也未在网络上供应，未提供样片。

预发布：器件已发布，但未量产。可能提供样片，也可能无法提供样片。

已停产：TI 已停止生产该器件。

(2) 环保计划 - 规划的环保分级包括：无铅 (RoHS)，无铅 (RoHS 豁免) 或绿色 (RoHS，无锑/溴) - 如需了解最新供货信息及更多产品内容详情，请访问 www.ti.com.cn/productcontent。
待定：无铅/绿色环保转换计划尚未确定。

无铅 (RoHS)：TI 所说的“无铅”或“无 Pb”是指半导体产品符合针对所有 6 种物质的现行 RoHS 要求，包括要求铅的重量不超过同质材料总重量的 0.1%。因在设计时就考虑到了高温焊接要求，因此 TI 的无铅产品适用于指定的无铅作业。

无铅 (RoHS 豁免)：该元件在以下两种情况下可享受 RoHS 豁免：1) 芯片和封装之间使用铅基倒装芯片焊接凸点；2) 芯片和引线框之间使用铅基芯片粘合剂。否则，元件将根据上述规定视为无铅（符合 RoHS）。

绿色环保 (RoHS, 无锑/溴)：TI 定义的“绿色环保”表示无铅（符合 RoHS 标准）、无溴 (Br) 和无锑 (Sb) 系阻燃剂（均质材料中 Br 或 Sb 的质量不超过总质量的 0.1%）。

(3) **MSL**，峰值温度--湿敏等级额定值（符合 JEDEC 工业标准分级）和峰值焊接温度。

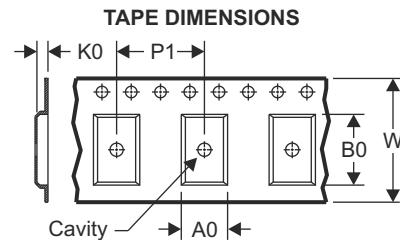
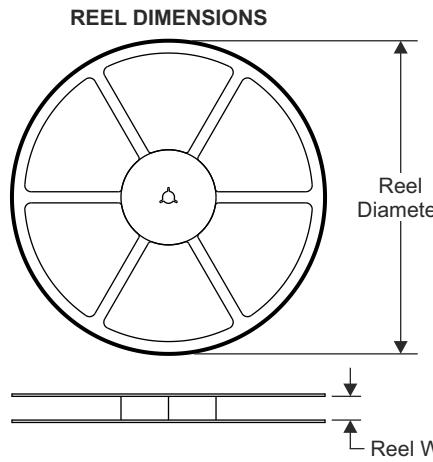
(4) 器件上可能还有与标识、批次跟踪代码信息或环境分类相关的其他标志。

(5) **铅/焊球镀层** - 可订购器件可能有多种镀层材料选项。各镀层选项用垂直线隔开。如果铅/焊球镀层值超出最大列宽，则会折为两行。

重要信息和免责声明：本页面上提供的信息代表 TI 在提供该信息之日的认知和观点。TI 的认知和观点基于第三方提供的信息，TI 不对此类信息的正确性做任何声明或保证。TI 正在致力于更好地整合第三方信息。TI 已经并将继续采取合理的措施来提供有代表性且准确的信息，但是可能尚未对引入的原料和化学制品进行破坏性测试或化学分析。TI 和 TI 供应商认为某些信息属于专有信息，因此可能不会公布其 CAS 编号及其他受限制的信息。

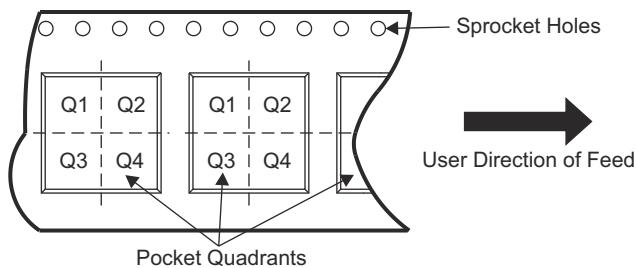
在任何情况下，TI 因此类信息产生的责任决不超过 TI 每年向客户销售的本文档所述 TI 器件的总购买价。

6.2 卷带包装信息



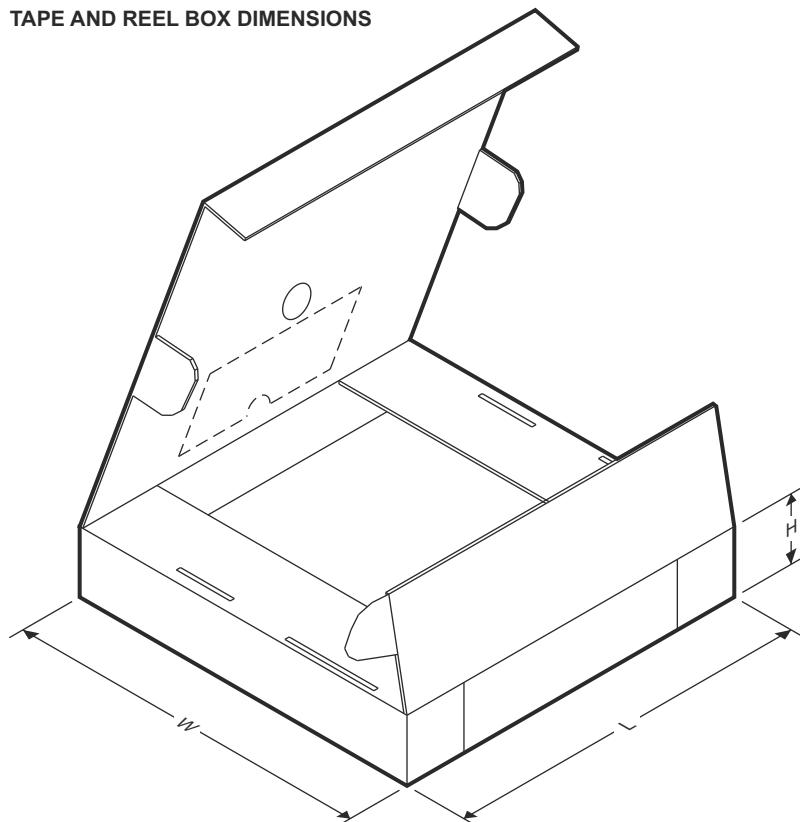
A0	Dimension designed to accommodate the component width
B0	Dimension designed to accommodate the component length
K0	Dimension designed to accommodate the component thickness
W	Overall width of the carrier tape
P1	Pitch between successive cavity centers

QUADRANT ASSIGNMENTS FOR PIN 1 ORIENTATION IN TAPE



器件	封装类型	封装图	引脚	SPQ	卷带直径 (mm)	卷带宽度 W1 (mm)	A0 (mm)	B0 (mm)	K0 (mm)	P1 (mm)	W (mm)	Pin1 象限
BQ79712PBQPHPRQ1	HTQFP	PHP	48	1000	330.0	16.4	9.6	9.6	1.5	12.0	16.0	Q2
BQ79712SBQPHPRQ1	HTQFP	PHP	48	1000	330.0	16.4	9.6	9.6	1.5	12.0	16.0	Q2

TAPE AND REEL BOX DIMENSIONS



器件	封装类型	封装图	引脚	SPQ	长度 (mm)	宽度 (mm)	高度 (mm)
BQ79712PBQPHPRQ1	HTQFP	PHP	48	1000	336.6	336.6	31.8
BQ79712SBQPHPRQ1	HTQFP	PHP	48	1000	336.6	336.6	31.8

6.3 机械数据

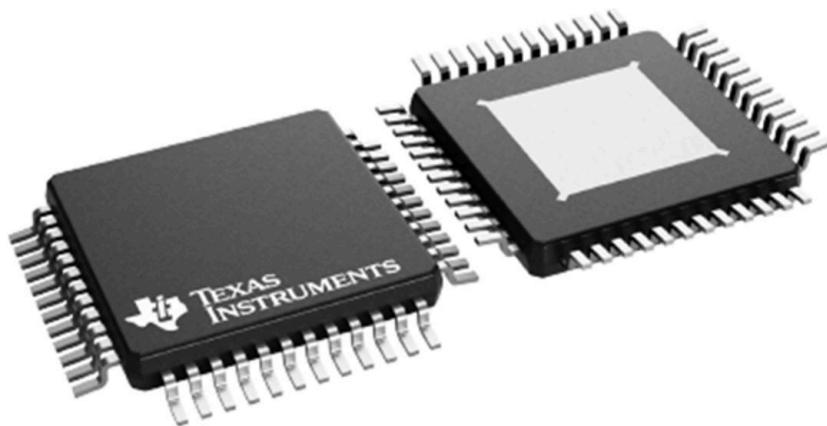
PHP 48

7 x 7, 0.5 mm pitch

TQFP - 1.2 mm max height

QUAD FLATPACK

This image is a representation of the package family, actual package may vary.
Refer to the product data sheet for package details.

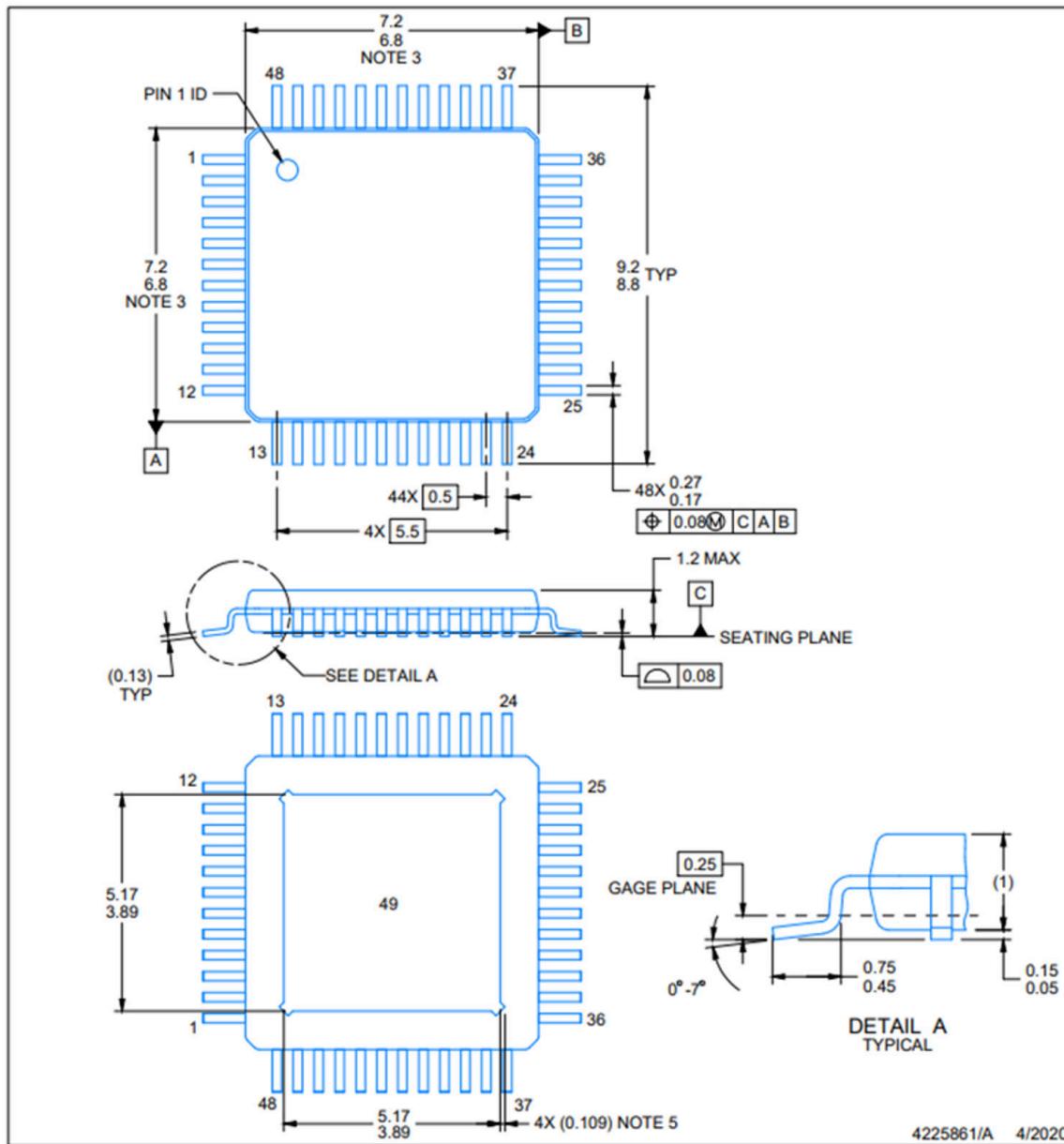


PACKAGE OUTLINE

PHP0048G

PowerPAD™ HTQFP - 1.2 mm max height

PLASTIC QUAD FLATPACK



NOTES:

PowerPAD is a trademark of Texas Instruments.

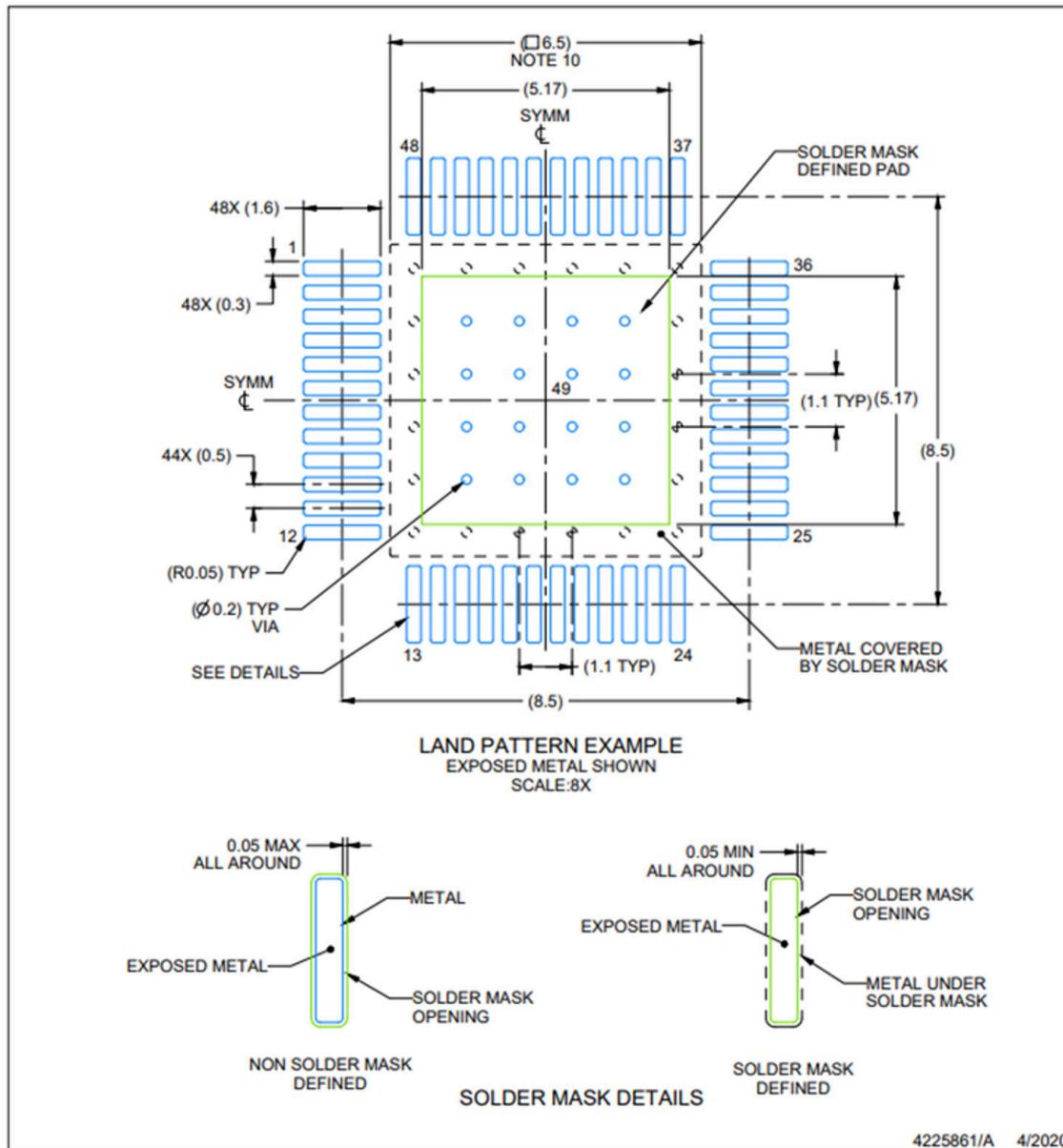
1. All linear dimensions are in millimeters. Any dimensions in parenthesis are for reference only. Dimensioning and tolerancing per ASME Y14.5M.
2. This drawing is subject to change without notice.
3. This dimension does not include mold flash, protrusions, or gate burrs. Mold flash, protrusions, or gate burrs shall not exceed 0.15 mm per side.
4. Reference JEDEC registration MS-026.
5. Feature may not be present.

EXAMPLE BOARD LAYOUT

PHP0048G

PowerPAD™ HTQFP - 1.2 mm max height

PLASTIC QUAD FLATPACK



4225861/A 4/2020

NOTES: (continued)

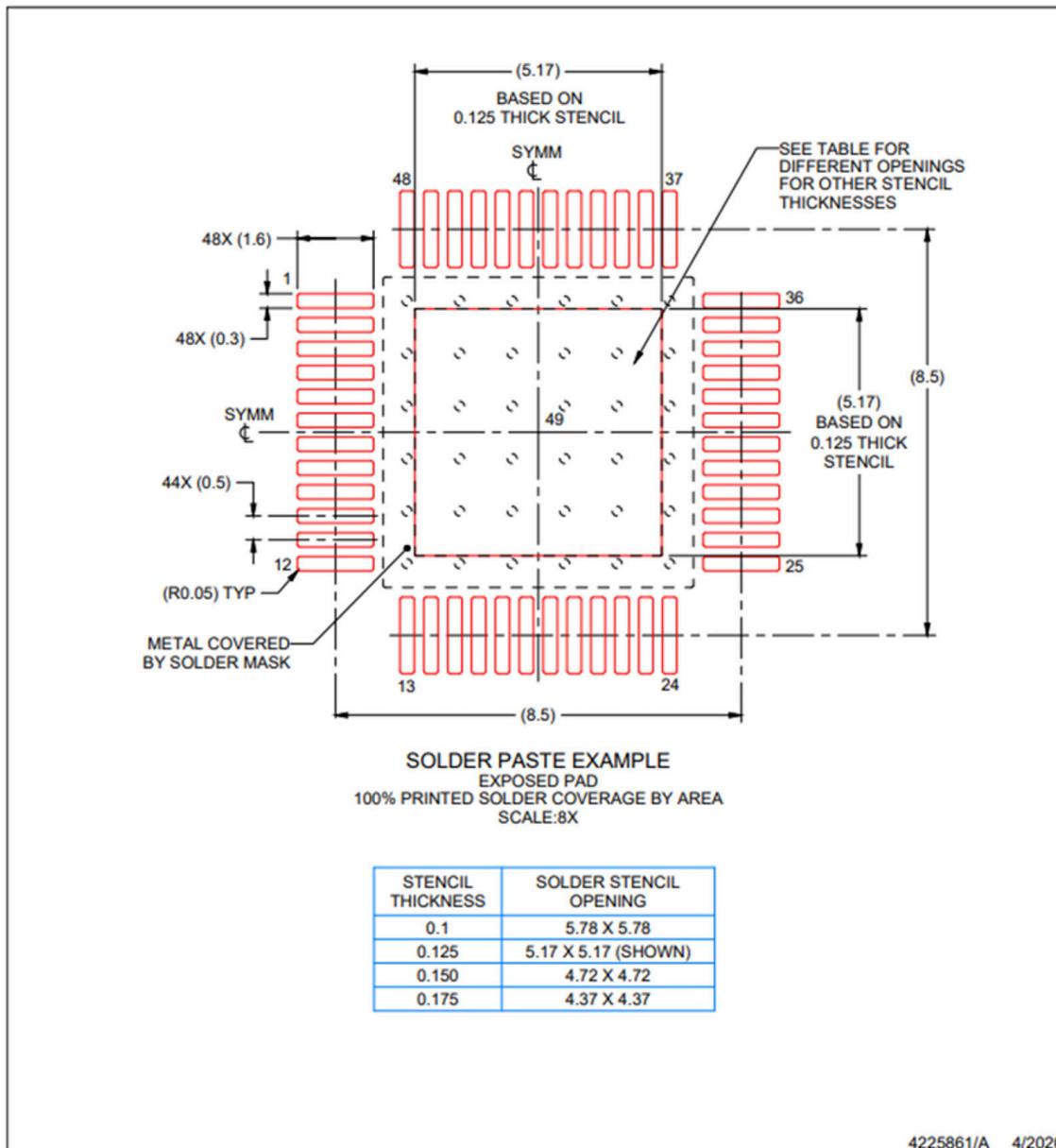
6. Publication IPC-7351 may have alternate designs.
7. Solder mask tolerances between and around signal pads can vary based on board fabrication site.
8. This package is designed to be soldered to a thermal pad on the board. See technical brief, Powerpad thermally enhanced package, Texas Instruments Literature No. SLMA002 (www.ti.com/lit/slma002) and SLMA004 (www.ti.com/lit/slma004).
9. Vias are optional depending on application, refer to device data sheet. It is recommended that vias under paste be filled, plugged or tented.
10. Size of metal pad may vary due to creepage requirement.

EXAMPLE STENCIL DESIGN

PHP0048G

PowerPAD™ HTQFP - 1.2 mm max height

PLASTIC QUAD FLATPACK



NOTES: (continued)

11. Laser cutting apertures with trapezoidal walls and rounded corners may offer better paste release. IPC-7525 may have alternate design recommendations.
12. Board assembly site may have different recommendations for stencil design.

重要通知和免责声明

TI“按原样”提供技术和可靠性数据（包括数据表）、设计资源（包括参考设计）、应用或其他设计建议、网络工具、安全信息和其他资源，不保证没有瑕疵且不做出任何明示或暗示的担保，包括但不限于对适销性、与某特定用途的适用性或不侵犯任何第三方知识产权的暗示担保。

这些资源可供使用 TI 产品进行设计的熟练开发人员使用。您将自行承担以下全部责任：(1) 针对您的应用选择合适的 TI 产品，(2) 设计、验证并测试您的应用，(3) 确保您的应用满足相应标准以及任何其他安全、安保法规或其他要求。

这些资源如有变更，恕不另行通知。TI 授权您仅可将这些资源用于研发本资源所述的 TI 产品的相关应用。严禁以其他方式对这些资源进行复制或展示。您无权使用任何其他 TI 知识产权或任何第三方知识产权。对于因您对这些资源的使用而对 TI 及其代表造成的任何索赔、损害、成本、损失和债务，您将全额赔偿，TI 对此概不负责。

TI 提供的产品受 [TI 销售条款](#))、[TI 通用质量指南](#) 或 [ti.com](#) 上其他适用条款或 TI 产品随附的其他适用条款的约束。TI 提供这些资源并不会扩展或以其他方式更改 TI 针对 TI 产品发布的适用的担保或担保免责声明。除非德州仪器 (TI) 明确将某产品指定为定制产品或客户特定产品，否则其产品均为按确定价格收入目录的标准通用器件。

TI 反对并拒绝您可能提出的任何其他或不同的条款。

版权所有 © 2026 , 德州仪器 (TI) 公司

最后更新日期 : 2025 年 10 月