

SN74LVC1T45-Q1 汽车级 1.65V 至 5.5V 一位双电源电平转换器

1 特性

- 符合汽车应用要求
- 具有符合 AEC-Q100 标准的下列特性：
 - 器件温度等级 1：-40°C 至 +125°C 环境温度范围
 - 器件 HBM ESD 分类等级 H2
 - 器件 CDM ESD 分类等级 C3B
- 完全可配置的双轨设计，支持各个端口在 1.65V 至 5.5V 的整个电源电压范围内运行
- V_{CC} 隔离特性 - 如果任何一个 V_{CC} 输入接地 (GND)，则两个端口均处于高阻抗状态
- DIR 输入电路以 V_{CCA} 为基准
- 3.3V 时，输出驱动为 $\pm 24\text{mA}$
- I_{off} 支持局部省电模式运行
- 最大数据速率：
 - 420Mbps (3.3V 至 5V 转换)
 - 210Mbps (转换至 3.3V)
 - 140Mbps (转换至 2.5V)
 - 75Mbps (转换至 1.8V)

2 应用

- 音响主机
- ADAS - 摄像头
- 远程信息处理系统

3 说明

SN74LVC1T45-Q1 器件是一款采用两个独立可配置电源轨的一位同相总线收发器。A 端口旨在跟踪 V_{CCA} 。 V_{CCA} 可接受从 1.65V 至 5.5V 间的任一电源电压值。B 端口旨在跟踪 V_{CCB} 。 V_{CCB} 可接受从 1.65V 至 5.5V 间的任一电源电压值。这可实现 1.8V、2.5V、3.3V 和 5V 电压节点间的通用低压双向转换。

SN74LVC1T45-Q1 器件是一款一位同相电平转换器。完全可配置的双轨设计支持各个端口在 1.65V 至 5.5V 的完整电源电压范围内运行。该器件非常适合需要双向宽转换范围的应用。

SN74LVC1T45-Q1 旨在实现通过 V_{CCA} 对 DIR 输入供电。

该器件专用于使用 I_{off} 的局部断电应用。 I_{off} 电路可禁用输出，以防在器件断电时电流回流对器件造成损坏。

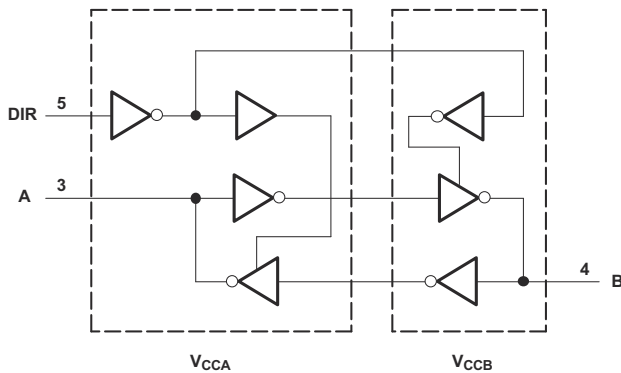
V_{CC} 隔离特性可确保任一 V_{CC} 输入接地时，两个端口都处于高阻抗状态。

封装信息

器件型号	封装 ⁽¹⁾	封装尺寸 ⁽²⁾
SN74LVC1T45-Q1	DCK (SC70 , 6)	2mm × 2.1mm

(1) 有关更多信息，请参阅节 9

(2) 封装尺寸 (长 × 宽) 为标称值，并包括引脚 (如适用)。



Copyright © 2016, Texas Instruments Incorporated

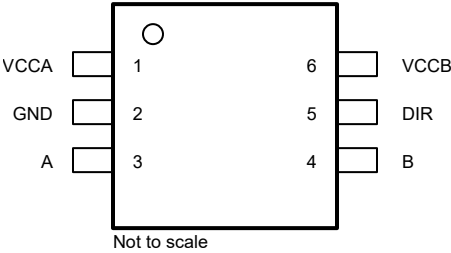
逻辑图 (正逻辑)



内容

1 特性	1	6 详细说明	13
2 应用	1	6.1 概述.....	13
3 说明	1	6.2 功能方框图.....	13
4 引脚配置和功能	2	6.3 特性说明.....	13
5 规格	3	6.4 器件功能模式.....	13
5.1 绝对最大额定值.....	3	7 器件和文档支持	18
5.2 ESD 等级.....	3	7.1 文档支持.....	18
5.3 建议运行条件.....	3	7.2 接收文档更新通知.....	18
5.4 热性能信息.....	4	7.3 支持资源.....	18
5.5 电气特性.....	5	7.4 商标.....	18
5.6 开关特性：V _{CCA} = 1.8V ±0.15V.....	6	7.5 静电放电警告.....	18
5.7 开关特性：V _{CCA} = 2.5V ±0.2V.....	7	7.6 术语表.....	18
5.8 开关特性：V _{CCA} = 3.3V ±0.3V.....	7	8 修订历史记录	18
5.9 开关特性：V _{CCA} = 5V ±0.5V.....	7	9 机械、封装和可订购信息	18
5.10 典型特性.....	9		

4 引脚配置和功能



请参阅机械制图，了解尺寸。

图 4-1. DCK 封装，6 引脚 SC70（顶视图）

表 4-1. 引脚功能

引脚		类型 ⁽¹⁾	说明
名称	编号		
A	3	I/O	输出电平取决于 V _{CC1} 电压
B	4	I/O	输入阈值取决于 V _{CC2} 电压
DIR	5	I	GND (低电平决定 B 端口至 A 端口方向
GND	2	G	器件 GND
V _{CCA}	1	P	SYSTEM-1 电源电压 (1.65V 至 5.5V)
V _{CCB}	6	P	SYSTEM-2 电源电压 (1.65V 至 5.5V)

(1) G = 地，I = 输入，O = 输出，P = 电源

5 规格

5.1 绝对最大额定值

在自然通风条件下的工作温度范围内测得 (除非另有说明) ⁽¹⁾

		最小值	最大值	单位
电源电压, V_{CCA} , V_{CCB}		-0.5	6.5	V
输入电压, V_I ⁽²⁾		-0.5	6.5	V
施加到任一处于高阻抗或断电状态的输出的电压, V_O ⁽²⁾		-0.5	6.5	V
施加到任一处于高电平或低电平状态的输出的电压, V_O ^{(2) (3)}	A 端口	-0.5	$V_{CCA} + 0.5$	V
	B 端口	-0.5	$V_{CCB} + 0.5$	
输入钳位电流, I_{IK} ($V_I < 0$)			-50	mA
输出钳位电流, I_{OK} ($V_O < 0$)			-50	mA
持续输出电流, I_O			±50	mA
通过 V_{CC} 或 GND 的持续电流			±100	mA
结温, T_J			150	°C
贮存温度, T_{stg}		-65	150	°C

(1) 应力超出绝对最大额定值下面列出的值可能会对器件造成永久损坏。这些列出的值仅仅是应力额定值, 这并不表示器件在这些条件下以及在建议运行条件以外的任何其他条件下能够正常运行。长时间处于绝对最大额定条件下可能会影响器件的可靠性。

(2) 如果遵守输入和输出钳位电流额定值, 则可能会超过输入和输出负电压额定值。

(3) V_{CC} 的值在建议运行条件中提供。

5.2 ESD 等级

		值	单位
$V_{(ESD)}$ 静电放电	人体放电模型 (HBM), 符合 ANSI/ESDA/JEDEC JS-001 标准 ⁽¹⁾	±2000	V
	充电器件模型 (CDM), 符合 JEDEC 规范 JESD22-C101 ⁽²⁾	±750	

(1) JEDEC 文档 JEP155 指出: 500V HBM 时能够在标准 ESD 控制流程下安全生产。

(2) JEDEC 文档 JEP157 指出: 250V CDM 时能够在标准 ESD 控制流程下安全生产。

5.3 建议运行条件

请参阅 ^{(1) (2) (3)}

		最小值	最大值	单位
V_{CCA}	电源电压	1.65	5.5	V
V_{CCB}	电源电压	1.65	5.5	V
V_{IH}	高电平输入电压, 数据输入 ⁽⁴⁾	$V_{CCI} = 1.65V$ 至 $1.95V$	$V_{CCI} \times 0.65$	V
		$V_{CCI} = 2.3V$ 至 $2.7V$	1.7	
		$V_{CCI} = 3V$ 至 $3.6V$	2	
		$V_{CCI} = 4.5V$ 至 $5.5V$	$V_{CCI} \times 0.7$	
V_{IL}	低电平输入电压, 数据输入 ⁽⁴⁾	$V_{CCI} = 1.65V$ 至 $1.95V$	$V_{CCI} \times 0.35$	V
		$V_{CCI} = 2.3V$ 至 $2.7V$	0.7	
		$V_{CCI} = 3V$ 至 $3.6V$	0.8	
		$V_{CCI} = 4.5V$ 至 $5.5V$	$V_{CCI} \times 0.3$	
V_{IH}	高电平输入电压, DIR (以 V_{CCA} 为基准) ⁽⁵⁾	$V_{CCI} = 1.65V$ 至 $1.95V$	$V_{CCA} \times 0.65$	V
		$V_{CCI} = 2.3V$ 至 $2.7V$	1.7	
		$V_{CCI} = 3V$ 至 $3.6V$	2	
		$V_{CCI} = 4.5V$ 至 $5.5V$	$V_{CCA} \times 0.7$	

5.3 建议运行条件（续）

请参阅(1) (2) (3)

		最小值	最大值	单位	
V _{IL}	低电平输入电压， DIR (以 V _{CCA} 为基准) (5)	V _{CCI} = 1.65V 至 1.95V	V _{CCA} × 0.35	V	
		V _{CCI} = 2.3V 至 2.7V	0.7		
		V _{CCI} = 3V 至 3.6V	0.8		
		V _{CCI} = 4.5V 至 5.5V	V _{CCA} × 0.3		
V _I	输入电压	0	5.5	V	
V _O	输出电压	0	V _{CCO}	V	
I _{OH}	高电平输出电流	V _{CCO} = 1.65V 至 1.95V	-4	mA	
		V _{CCO} = 2.3V 至 2.7V	-8		
		V _{CCO} = 3V 至 3.6V	-24		
		V _{CCO} = 4.5V 至 5.5V	-32		
I _{OL}	低电平输出电流	V _{CCO} = 1.65V 至 1.95V	4	mA	
		V _{CCO} = 2.3V 至 2.7V	8		
		V _{CCO} = 3V 至 3.6V	24		
		V _{CCO} = 4.5V 至 5.5V	32		
Δt/Δv	输入转换 上升或下降速率	数据输入	V _{CCI} = 1.65V 至 1.95V	20	ns/V
			V _{CCI} = 2.3V 至 2.7V	20	
			V _{CCI} = 3V 至 3.6V	10	
			V _{CCI} = 4.5V 至 5.5V	5	
			控制输入，V _{CCI} = 1.65V 至 5.5V	5	
T _A	自然通风条件下的工作温度范围		-40	125	°C

- (1) V_{CCI} 是与输入端口相关的 V_{CC}。
(2) V_{CCO} 是与输出端口相关的 V_{CC}。
(3) 器件所有未使用的数据输入必须保持在 V_{CCI} 或 GND，以确保器件正常运行。请参阅 [慢速或浮点 CMOS 输入的影响 \(SCBA004\)](#)。
(4) 对于数据表中未指定的 V_{CCI} 值，V_{IH} min = V_{CCI} × 0.7V，V_{IL} max = V_{CCI} × 0.3V。
(5) 对于数据表中未指定的 V_{CCI} 值，V_{IH} min = V_{CCA} × 0.7V，V_{IL} max = V_{CCA} × 0.3V。

5.4 热性能信息

热指标 ⁽¹⁾		SN74LVC1T45-Q1	单位
		DCK (SC70)	
		6 引脚	
R _{θJA}	结至环境热阻	210.9	°C/W
R _{θJC(top)}	结至外壳（顶部）热阻	139.2	°C/W
R _{θJB}	结至电路板热阻	72	°C/W
ψ _{JT}	结至顶部特征参数	54.9	°C/W
ψ _{JB}	结至电路板特征参数	71.7	°C/W
R _{θJC(bot)}	结至外壳（底部）热阻	—	°C/W

- (1) 有关新旧热指标的更多信息，请参阅 [半导体和 IC 封装热指标](#) 应用报告。

5.5 电气特性

在自然通风条件下的工作温度范围内,所有限值在 $T_A = -40^{\circ}\text{C}$ 至 125°C 时测得 (除非另有说明) (1) (2)

参数	测试条件		最小值	典型值	最大值	单位
V_{OH}	$V_I = V_{IH}$	$I_{OH} = -100\mu A, V_{CCA} = 1.65V \text{ 至 } 4.5V, V_{CCB} = 1.65V \text{ 至 } 4.5V$	$V_{CCO} - 0.1$		V	
		$I_{OH} = -4mA, V_{CCA} = 1.65V, V_{CCB} = 1.65V$	1.2			
		$I_{OH} = -8mA, V_{CCA} = 2.3V, V_{CCB} = 2.3V$	1.9			
		$I_{OH} = -24mA, V_{CCA} = 3V, V_{CCB} = 3V$	2.3			
		$I_{OH} = -32mA, V_{CCA} = 4.5V, V_{CCB} = 4.5V$	3.8			
V_{OL}	$V_I = V_{IL}$	$I_{OL} = 100\mu A, V_{CCA} = 1.65V \text{ 至 } 4.5V, V_{CCB} = 1.65V \text{ 至 } 4.5V$	0.1		V	
		$I_{OL} = 4mA, V_{CCA} = 1.65V, V_{CCB} = 1.65V$	0.45			
		$I_{OL} = 8mA, V_{CCA} = 2.3V, V_{CCB} = 2.3V$	0.4			
		$I_{OL} = 24mA, V_{CCA} = 3V, V_{CCB} = 3V$	0.65			
		$I_{OL} = 32mA, V_{CCA} = 4.5V, V_{CCB} = 4.5V$	0.65			
I_I	$DIR \text{ 为 } V_I = V_{CCA} \text{ 或 } GND, V_{CCA} = 1.65V \text{ 至 } 5.5V, V_{CCB} = 1.65V \text{ 至 } 5.5V$	$T_A = 25^{\circ}C$	± 1		μA	
		$T_A = -40^{\circ}C \text{ 至 } 125^{\circ}C$	± 4			
I_{off}	$V_I \text{ 或 } V_O = 0V \text{ 至 } 5.5V$	$A \text{ 端口为 } V_{CCA} = 0V, V_{CCB} = 0V \text{ 至 } 5.5V$	$T_A = 25^{\circ}C$	± 1		μA
			$T_A = -40^{\circ}C \text{ 至 } 125^{\circ}C$	± 10		
		$B \text{ 端口为 } V_{CCA} = 0 \text{ 至 } 5.5V, V_{CCB} = 0V$	$T_A = 25^{\circ}C$	± 1		
			$T_A = -40^{\circ}C \text{ 至 } 125^{\circ}C$	± 10		
I_{OZ}	$A \text{ 或 } B \text{ 端口为 } V_O = V_{CCO} \text{ 或 } GND, V_{CCA} = 1.65V \text{ 至 } 5.5V, V_{CCB} = 1.65V \text{ 至 } 5.5V$	$T_A = 25^{\circ}C$	± 1		μA	
		$T_A = -40^{\circ}C \text{ 至 } 125^{\circ}C$	± 10			
I_{CCA}	$V_I = V_{CCI} \text{ 或 } GND, I_O = 0$	$V_{CCA} = 1.65V \text{ 至 } 1.65V, V_{CCB} = 5.5V \text{ 至 } 5.5V$	10		μA	
		$V_{CCA} = 5.5V, V_{CCB} = 0V$	4			
		$V_{CCA} = 0V, V_{CCB} = 5.5V$	-10			
I_{CCB}	$V_I = V_{CCI} \text{ 或 } GND, I_O = 0$	$V_{CCA} = 1.65V \text{ 至 } 1.65V, V_{CCB} = 5.5V \text{ 至 } 5.5V$	10		μA	
		$V_{CCA} = 5.5V, V_{CCB} = 0V$	-10			
		$V_{CCA} = 0V, V_{CCB} = 5.5V$	4			
$I_{CCA} + I_{CCB}$	$V_I = V_{CCI} \text{ 或 } GND, I_O = 0, V_{CCA} = 1.65V \text{ 至 } 5.5V, V_{CCB} = 1.65V \text{ 至 } 5.5V$		20		μA	
ΔI_{CCA}	$V_{CCA} = 3V \text{ 至 } 5.5V, V_{CCB} = 3V \text{ 至 } 5.5V$	$A \text{ 端口为 } V_{CCA} - 0.6V, DIR \text{ 为 } V_{CCA}, B \text{ 端口} = \text{开路}$	50		μA	
		$DIR \text{ 为 } V_{CCA} - 0.6V, B \text{ 端口} = \text{开路}, A \text{ 端口为 } V_{CCA} \text{ 或 } GND$	50			
ΔI_{CCB}	$B \text{ 端口为 } V_{CCB} - 0.6V, DIR \text{ 为 } GND, A \text{ 端口} = \text{开路}, V_{CCA} = 3V \text{ 至 } 5.5V, V_{CCB} = 3V \text{ 至 } 5.5V$		50		μA	
C_i	$DIR \text{ 为 } V_I = V_{CCA} \text{ 或 } GND, T_A = 25^{\circ}C, V_{CCA} = 3.3V, V_{CCB} = 3.3V$		2.5		pF	
C_{io}	$A \text{ 或 } B \text{ 端口为 } V_O = V_{CCA/B} \text{ 或 } GND, T_A = 25^{\circ}C, V_{CCA} = 3.3V, V_{CCB} = 3.3V$		6		pF	

5.5 电气特性 (续)

在自然通风条件下的工作温度范围内,所有限值在 $T_A = -40^{\circ}\text{C}$ 至 125°C 时测得 (除非另有说明) (1) (2)

参数	测试条件			最小值	典型值	最大值	单位
C_{pdA} (3)	$C_L = 0\text{pF}$, $f = 10\text{MHz}$, $t_r = t_f = 1\text{ns}$	A 端口输入, B 端口输出	$V_{CCA} = V_{CCB} = 1.8\text{V}$		3		pF
			$V_{CCA} = V_{CCB} = 2.5\text{V}$		4		
			$V_{CCA} = V_{CCB} = 3.3\text{V}$		4		
			$V_{CCA} = V_{CCB} = 5\text{V}$		4		
		B 端口输入, A 端口输出	$V_{CCA} = V_{CCB} = 1.8\text{V}$		18		
			$V_{CCA} = V_{CCB} = 2.5\text{V}$		19		
			$V_{CCA} = V_{CCB} = 3.3\text{V}$		20		
			$V_{CCA} = V_{CCB} = 5\text{V}$		21		
C_{pdB} (3)	$C_L = 0\text{pF}$, $f = 10\text{MHz}$, $t_r = t_f = 1\text{ns}$	A 端口输入, B 端口输出	$V_{CCA} = V_{CCB} = 1.8\text{V}$		18		pF
			$V_{CCA} = V_{CCB} = 2.5\text{V}$		19		
			$V_{CCA} = V_{CCB} = 3.3\text{V}$		20		
			$V_{CCA} = V_{CCB} = 5\text{V}$		21		
		B 端口输入, A 端口输出	$V_{CCA} = V_{CCB} = 1.8\text{V}$		3		
			$V_{CCA} = V_{CCB} = 2.5\text{V}$		4		
			$V_{CCA} = V_{CCB} = 3.3\text{V}$		4		
			$V_{CCA} = V_{CCB} = 5\text{V}$		4		

(1) V_{CCO} 是与输出端口相关的 V_{CC} 。

(2) V_{CCI} 是与输入端口相关的 V_{CC} 。

(3) 每个收发器的功率耗散电容

5.6 开关特性 : $V_{CCA} = 1.8\text{V} \pm 0.15\text{V}$

在自然通风条件下的工作温度范围内 (除非另有说明; 请参阅图 6-1)

参数	从 (输入)	至 (输出)	$V_{CCB} = 1.8\text{V} \pm 0.15\text{V}$		$V_{CCB} = 2.5\text{V} \pm 0.2\text{V}$		$V_{CCB} = 3.3\text{V} \pm 0.3\text{V}$		$V_{CCB} = 5\text{V} \pm 0.5\text{V}$		单位
			最小值	最大值	最小值	最大值	最小值	最大值	最小值	最大值	
t_{PLH}	A	B	3	20.7	2.2	13.3	1.7	11.3	1.4	10.2	ns
t_{PHL}			2.8	17.3	2.2	11.5	1.8	10.1	1.7	10	
t_{PLH}	B	A	3	20.7	2.3	19	2.1	18.5	1.9	18.1	ns
t_{PHL}			2.8	17.3	2.1	15.9	2	15.6	1.8	15.2	
t_{PHZ}	DIR	A	5.2	22.7	4.8	21.5	4.7	21.4	5.1	20.1	ns
t_{PLZ}			2.3	13.5	2.1	13.5	2.4	13.7	3.1	13.9	
t_{PHZ}	DIR	B	5.2	27.9	4.9	14.5	3.6	13.3	2.3	11.2	ns
t_{PLZ}			4.2	19	2.2	12.2	2.3	11.4	2	9.4	
t_{PZH} (1)	DIR	A		39.7		31.2		29.9		27.5	ns
t_{PZL} (1)				45.2		30.4		28.9		26.4	
t_{PZH} (1)	DIR	B		34.2		26.8		25		24.1	ns
t_{PZL} (1)				40.7		33		31.5		30.1	

(1) 启用时间是计算得出的值, 使用 节 7.1.1 中显示的公式推导得出。

5.7 开关特性：V_{CCA} = 2.5V ±0.2V

在自然通风条件下的工作温度范围内（除非另有说明；请参阅图 6-1）

参数	从 (输入)	至 (输出)	V _{CCB} = 1.8V ±0.15V		V _{CCB} = 2.5V ±0.2V		V _{CCB} = 3.3V ±0.3V		V _{CCB} = 5V ±0.5V		单位
			最小值	最大值	最小值	最大值	最小值	最大值	最小值	最大值	
t _{PLH}	A	B	2.3	19	1.5	11.5	1.3	9.4	1.1	8.1	ns
t _{PHL}			2.1	15.9	1.4	10.5	1.3	8.4	0.9	7.6	
t _{PLH}	B	A	2.2	13.3	1.5	11.5	1.4	11	1	10.5	ns
t _{PHL}			2.2	11.5	1.4	10.7	1.3	10	0.9	9.2	
t _{PHZ}	DIR	A	3	11.1	3.1	11.1	2.8	11.1	3.2	11.1	ns
t _{PLZ}			1.3	8.9	1.3	8.9	1.3	8.9	1	8.8	
t _{PHZ}	DIR	B	5.2	26.7	4.1	14.4	3.9	13.2	2.4	10.1	ns
t _{PLZ}			3.9	21.9	3.2	12.6	2.8	11.4	1.8	8.3	
t _{PZH} ⁽¹⁾	DIR	A		35.2		24.1		22.4		18.8	ns
t _{PZL} ⁽¹⁾				38.2		24.9		23.2		19.3	
t _{PZH} ⁽¹⁾	DIR	B		27.9		20.4		18.3		16.9	ns
t _{PZL} ⁽¹⁾				27		21.6		19.5		18.7	

5.8 开关特性：V_{CCA} = 3.3V ±0.3V

在自然通风条件下的工作温度范围内（除非另有说明；请参阅图 6-1）

参数	从 (输入)	至 (输出)	V _{CCB} = 1.8V ±0.15V		V _{CCB} = 2.5V ±0.2V		V _{CCB} = 3.3V ±0.3V		V _{CCB} = 5V ±0.5V		单位
			最小值	最大值	最小值	最大值	最小值	最大值	最小值	最大值	
t _{PLH}	A	B	2.1	18.5	1.4	11	0.7	8.8	0.7	7.4	ns
t _{PHL}			2	15.6	1.3	10	0.8	8	0.7	7	
t _{PLH}	B	A	1.7	11.3	1.3	9.4	0.7	8.8	0.6	8.4	ns
t _{PHL}			1.8	10.1	1.3	8.4	0.8	8	0.7	7.5	
t _{PHZ}	DIR	A	2.9	10.3	3	10.3	2.8	10.3	3.4	10.3	ns
t _{PLZ}			1.8	8.6	1.6	8.6	2.2	8.7	2.2	8.7	
t _{PHZ}	DIR	B	5.4	27.5	3.9	13.1	2.9	11.8	2.4	9.8	ns
t _{PLZ}			3.3	17.5	2.9	10.8	2.4	10.1	1.7	7.9	
t _{PZH} ⁽¹⁾	DIR	A		26.8		20.2		18.9		16.3	ns
t _{PZL} ⁽¹⁾				37.6		21.5		19.8		17.3	
t _{PZH} ⁽¹⁾	DIR	B		27.1		19.6		17.5		16.1	ns
t _{PZL} ⁽¹⁾				25.9		20.3		18.3		17.3	

5.9 开关特性：V_{CCA} = 5V ±0.5V

在自然通风条件下的工作温度范围内（除非另有说明；请参阅图 6-1）

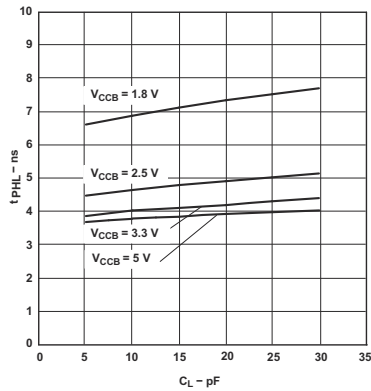
参数	从 (输入)	至 (输出)	V _{CCB} = 1.8V ±0.15V		V _{CCB} = 2.5V ±0.2V		V _{CCB} = 3.3V ±0.3V		V _{CCB} = 5V ±0.5V		单位
			最小值	最大值	最小值	最大值	最小值	最大值	最小值	最大值	
t _{PLH}	A	B	1.9	18.1	1	10.5	0.6	8.4	0.5	6.9	ns
t _{PHL}			1.8	15.2	0.9	9.2	0.7	7.5	0.5	6.5	
t _{PLH}	B	A	1.4	10.2	1	8.1	0.7	7.4	0.5	6.9	ns
t _{PHL}			1.7	10	0.9	7.6	0.7	7	0.5	6.5	

5.9 开关特性 : $V_{CCA} = 5V \pm 0.5V$ (续)

在自然通风条件下的工作温度范围内 (除非另有说明 ; 请参阅图 6-1)

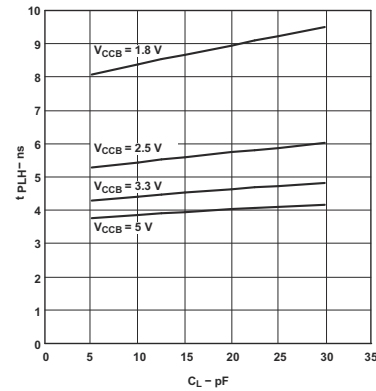
参数	从 (输入)	至 (输出)	$V_{CCB} = 1.8V$ $\pm 0.15V$		$V_{CCB} = 2.5V$ $\pm 0.2V$		$V_{CCB} = 3.3V$ $\pm 0.3V$		$V_{CCB} = 5V$ $\pm 0.5V$		单位
			最小值	最大值	最小值	最大值	最小值	最大值	最小值	最大值	
t_{PHZ}	DIR	A	2.1	8.4	2.2	8.4	2.2	8.5	2.2	8.4	ns
t_{PLZ}			0.9	6.8	1	6.8	0.7	6.7	0.7	6.7	
t_{PHZ}	DIR	B	4.8	26.2	2.5	14.8	1	11.5	2.5	9.5	ns
t_{PLZ}			3.2	17.8	2.5	10.4	2.5	10	1.6	7.5	
$t_{PZH}^{(1)}$	DIR	A		28		18.5		17.4		14.4	ns
$t_{PZL}^{(1)}$				36.2		22.4		18.5		16	
$t_{PZH}^{(1)}$	DIR	B		24.9		17.3		15.1		13.6	ns
$t_{PZL}^{(1)}$				23.6		17.6		16		14.9	

5.10 典型特性



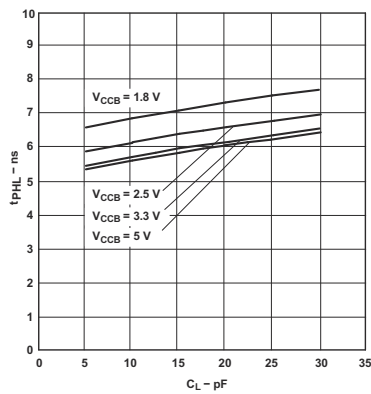
$T_A = 25^\circ\text{C}$, $V_{CCA} = 1.8\text{V}$

图 5-1. 典型传播延迟 (A 至 B)
与负载电容间的关系



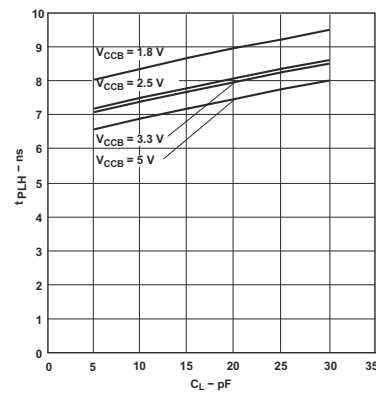
$T_A = 25^\circ\text{C}$, $V_{CCA} = 1.8\text{V}$

图 5-2. 典型传播延迟 (A 至 B)
与负载电容间的关系



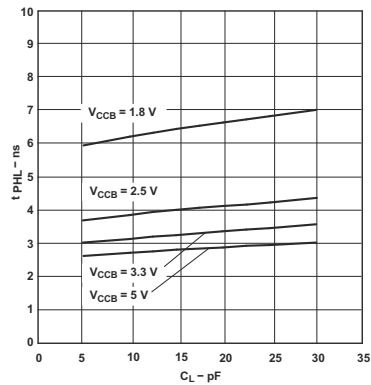
$T_A = 25^\circ\text{C}$, $V_{CCA} = 1.8\text{V}$

图 5-3. 典型传播延迟 (B 至 A)
与负载电容间的关系



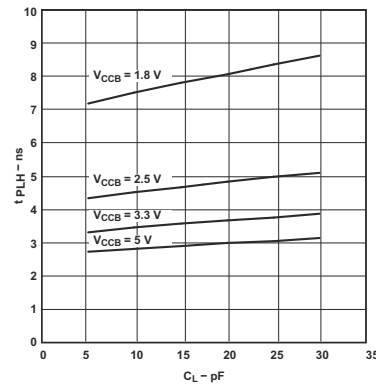
$T_A = 25^\circ\text{C}$, $V_{CCA} = 1.8\text{V}$

图 5-4. 典型传播延迟 (B 至 A)
与负载电容间的关系



$T_A = 25^\circ\text{C}$, $V_{CCA} = 2.5\text{V}$

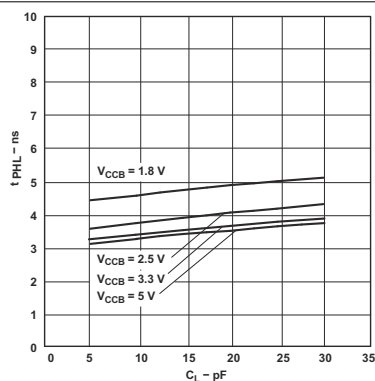
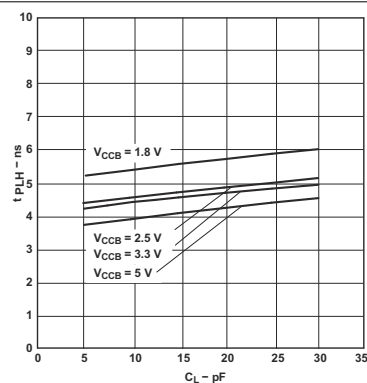
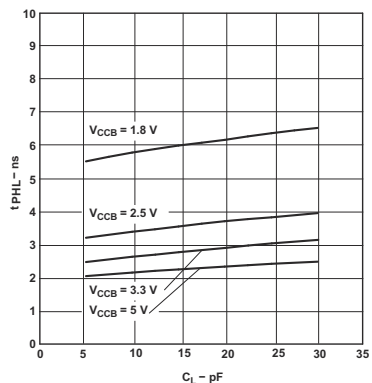
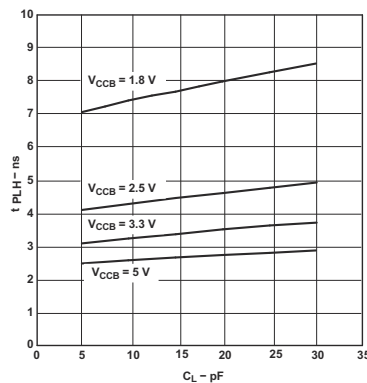
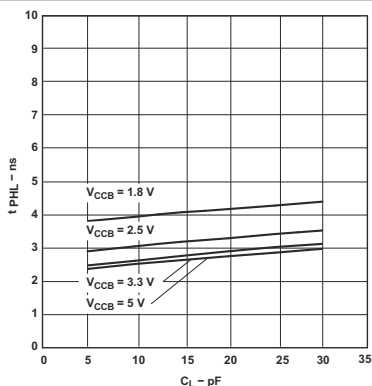
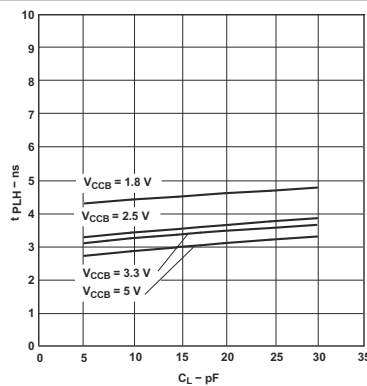
图 5-5. 典型传播延迟 (A 至 B)
与负载电容间的关系



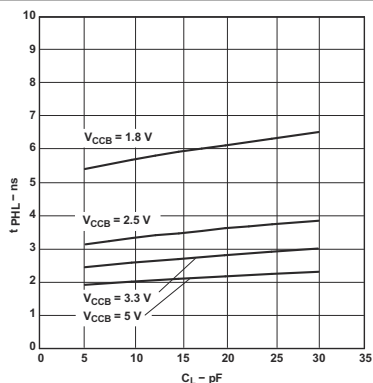
$T_A = 25^\circ\text{C}$, $V_{CCA} = 2.5\text{V}$

图 5-6. 典型传播延迟 (A 至 B)
与负载电容间的关系

5.10 典型特性 (续)

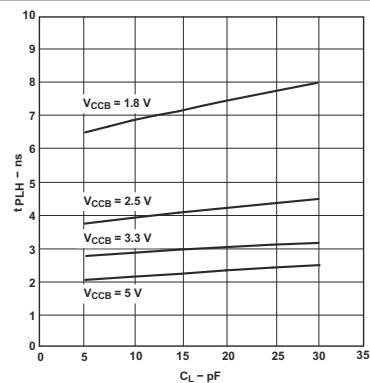
 $T_A = 25^\circ\text{C}$, $V_{CCA} = 2.5\text{V}$ 图 5-7. 典型传播延迟 (B 至 A)
与负载电容间的关系 $T_A = 25^\circ\text{C}$, $V_{CCA} = 2.5\text{V}$ 图 5-8. 典型传播延迟 (B 至 A)
与负载电容间的关系 $T_A = 25^\circ\text{C}$, $V_{CCA} = 3.3\text{V}$ 图 5-9. 典型传播延迟 (A 至 B)
与负载电容间的关系 $T_A = 25^\circ\text{C}$, $V_{CCA} = 3.3\text{V}$ 图 5-10. 典型传播延迟 (A 至 B)
与负载电容间的关系 $T_A = 25^\circ\text{C}$, $V_{CCA} = 3.3\text{V}$ 图 5-11. 典型传播延迟 (B 至 A)
与负载电容间的关系 $T_A = 25^\circ\text{C}$, $V_{CCA} = 3.3\text{V}$ 图 5-12. 典型传播延迟 (B 至 A)
与负载电容间的关系

5.10 典型特性 (续)



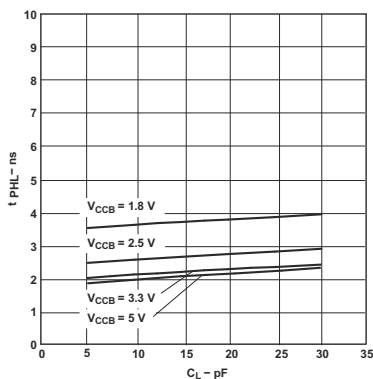
$T_A = 25^\circ\text{C}$, $V_{CCA} = 5\text{V}$

图 5-13. 典型传播延迟 (A 至 B)
与负载电容间的关系



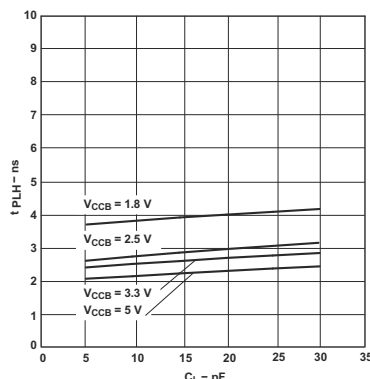
$T_A = 25^\circ\text{C}$, $V_{CCA} = 5\text{V}$

图 5-14. 典型传播延迟 (A 至 B)
与负载电容间的关系



$T_A = 25^\circ\text{C}$, $V_{CCA} = 5\text{V}$

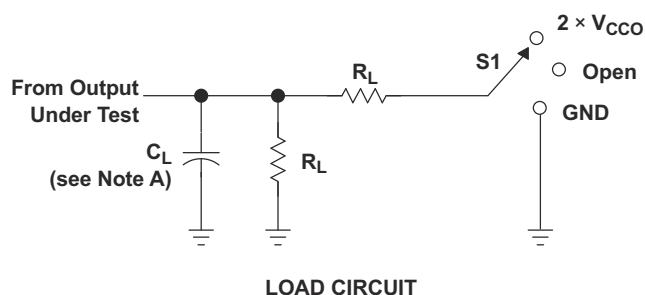
图 5-15. 典型传播延迟 (B 至 A)
与负载电容间的关系



$T_A = 25^\circ\text{C}$, $V_{CCA} = 5\text{V}$

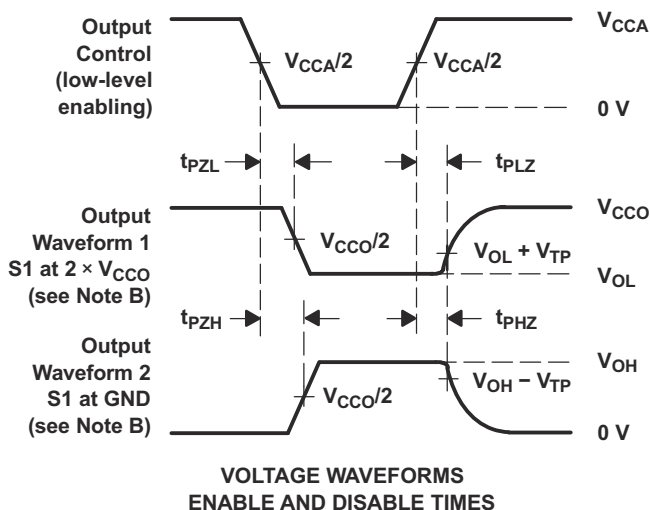
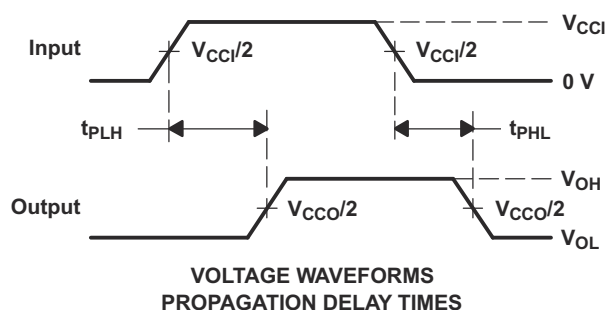
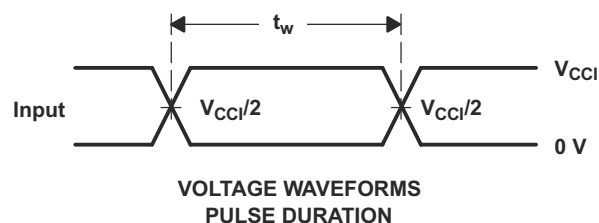
图 5-16. 典型传播延迟 (B 至 A)
与负载电容间的关系

参数测量信息



V_{CCO}	C_L	R_L	V_{TP}
1.8 V $\pm$ 0.15 V	15 pF	2 k Ω	0.15 V
2.5 V $\pm$ 0.2 V	15 pF	2 k Ω	0.15 V
3.3 V $\pm$ 0.3 V	15 pF	2 k Ω	0.3 V
5 V $\pm$ 0.5 V	15 pF	2 k Ω	0.3 V

TEST	S1
t_{pd}	Open
t_{PLZ}/t_{PZL}	$2 \times V_{CCO}$
t_{PHZ}/t_{PZH}	GND



- NOTES: A. C_L includes probe and jig capacitance.
 B. Waveform 1 is for an output with internal conditions such that the output is low except when disabled by the output control. Waveform 2 is for an output with internal conditions such that the output is high, except when disabled by the output control.
 C. All input pulses are supplied by generators having the following characteristics: $PRR \leq 10$ MHz, $Z_O = 50 \Omega$, $dv/dt \geq 1$ V/ns.
 D. The outputs are measured one at a time, with one transition per measurement.
 E. t_{PLZ} and t_{PHZ} are the same as t_{dis} .
 F. t_{PZL} and t_{PZH} are the same as t_{en} .
 G. t_{PLH} and t_{PHL} are the same as t_{pd} .
 H. V_{CCI} is the V_{CC} associated with the input port.
 I. V_{CCO} is the V_{CC} associated with the output port.
 J. All parameters and waveforms are not applicable to all devices.

图 6-1. 负载电路和电压波形

6 详细说明

6.1 概述

SN74LVC1T45-Q1 是一款一位双电源同相电压电平转换器。引脚 A 和方向控制引脚 (DIR) 由 V_{CCA} 支持，而引脚 B 由 V_{CCB} 支持。A 端口能够接受的 I/O 电压范围为 1.65V 至 5.5V，B 端口能够接受的 I/O 电压范围为 1.65V 至 5.5V。DIR 上为高电平时允许数据从 A 传输到 B，DIR 上为低电平时允许数据从 B 传输到 A。

6.2 功能方框图

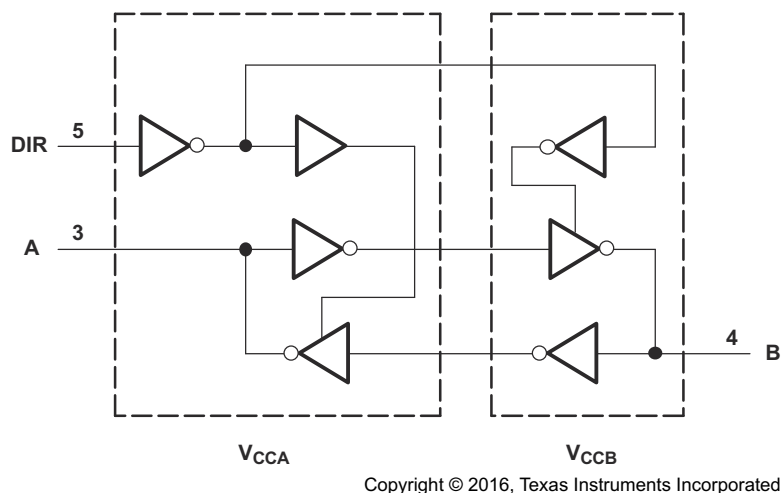


图 6-1. 逻辑图 (正逻辑)

6.3 特性说明

SN74LVC1T45-Q1 具有完全可配置的双轨设计，支持各个端口在 1.65V 至 5.5V 的完整电源电压范围内运行。可以在 1.65V 至 5.5V 之间的任何电压下为 V_{CCA} 和 V_{CCB} 供电；因而使得器件适合在任何电压节点 (1.8V、2.5V、3.3V 和 5V) 之间进行转换。

SN74LVC1T45-Q1 可支持高数据速率应用。当信号从 3.3V 转换到 5V 时，转换的信号数据速率可高达 420Mbps。

当器件处于局部省电模式时， I_{off} 电将通过禁用 I/O 输出电路来防止回流电流。

6.3.1 无干扰电源时序

任一电源轨都可以按任何顺序通电或断电，且不会在 I/O 上产生干扰 (即，应该保持低电平时输出错误地转换至 VCC，反之亦然)。这种性质的干扰脉冲可能会被外设误认为是有效的数据位，这可能会触发外设的器件错误复位、外设的错误器件配置甚至外设的数据初始化错误。

6.4 器件功能模式

表 6-1 列出了 SN74LVC1T45-Q1 的运行模式。

表 6-1. 功能表 (1)

输入 DIR	操作
L	B 数据到 A 总线
H	A 数据到 B 总线

(1) 数据 I/O 的输入电路始终处于激活状态。

应用和实施

备注

以下应用部分中的信息不属于 TI 元件规格，TI 不担保其准确性和完整性。TI 的客户应负责确定各元件是否适用于其应用。客户应验证并测试其设计是否能够实现，以确保系统功能。

1 应用信息

SN74LVC1T45-Q1 器件可在电平转换应用中用于将在不同接口电压下运行的器件或系统相互连接起来。当器件将信号从 3.3V 转换为 5V 时，最大数据速率可高达 420Mbps。

1.1 启用时间

使用以下公式计算 SN74LVC1T45-Q1 的启用时间：

- $t_{PZH} \text{ (DIR 至 A)} = t_{PLZ} \text{ (DIR 至 B)} + t_{PLH} \text{ (B 至 A)}$
- $t_{PZL} \text{ (DIR 至 A)} = t_{PHZ} \text{ (DIR 至 B)} + t_{PHL} \text{ (B 至 A)}$
- $t_{PZH} \text{ (DIR 至 B)} = t_{PLZ} \text{ (DIR 至 A)} + t_{PLH} \text{ (A 至 B)}$
- $t_{PZL} \text{ (DIR 至 B)} = t_{PHZ} \text{ (DIR 至 A)} + t_{PHL} \text{ (A 至 B)}$

在双向应用中，这些启用时间提供了从切换 DIR 位直至获得预期输出的最大延迟。例如，如果 SN74LVC1T45-Q1 最初是从 A 传输到 B，则切换 DIR 位；必须先禁用器件的 B 端口，然后为其提供输入。在 B 端口被禁用后，施加到它的输入信号会在指定的传播延迟后出现在相应的 A 端口上。

2 典型应用

2.1 单向逻辑电平转换应用

图 7-1 展示了 SN74LVC1T45-Q1 用于单向逻辑电平转换应用的示例。

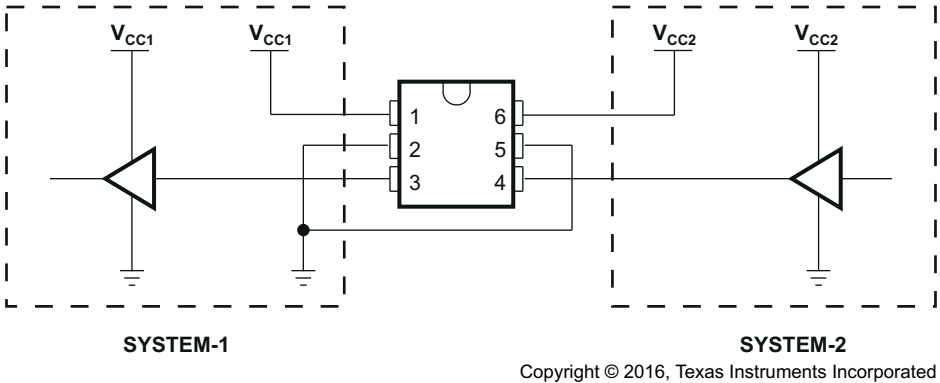


图 7-1. 单向逻辑电平转换应用

2.1.1 设计要求

对于这个设计示例，请使用表 7-1 中列出的参数。

表 7-1. 设计参数

参数	值
输入电压	1.65V 至 5.5V
输出电压	1.65V 至 5.5V

2.1.2 详细设计过程

要开始设计过程，请确定以下内容：

- 输入电压范围
 - 使用正在驱动 SN74LVC1T45-Q1 器件的器件电源电压来确定输入电压范围。要获得有效的逻辑高电平，此值必须超过输入端口的 V_{IH} 。要获得有效的逻辑低电平，此值必须小于输入端口的 V_{IL} 。
- 输出电压范围
 - 使用 SN74LVC1T45-Q1 器件正在驱动的器件电源电压来确定输出电压范围。

2.1.3 应用曲线

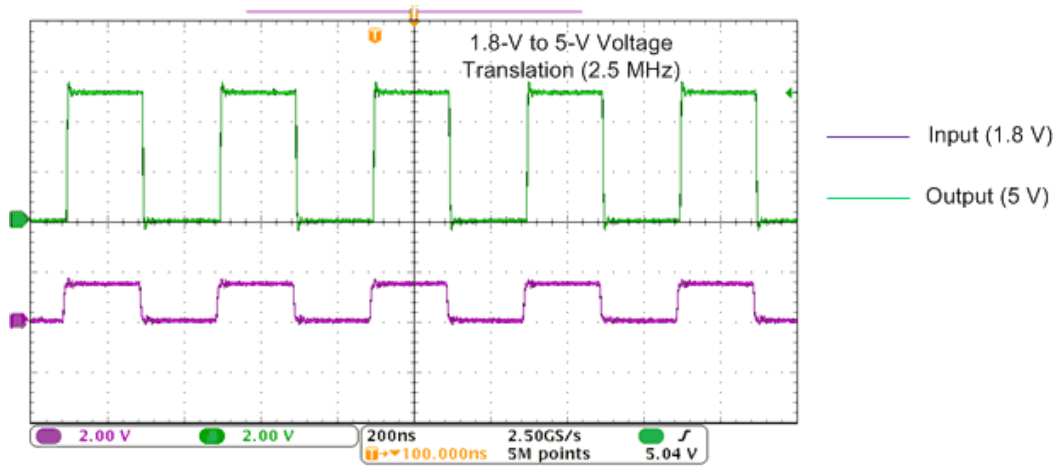
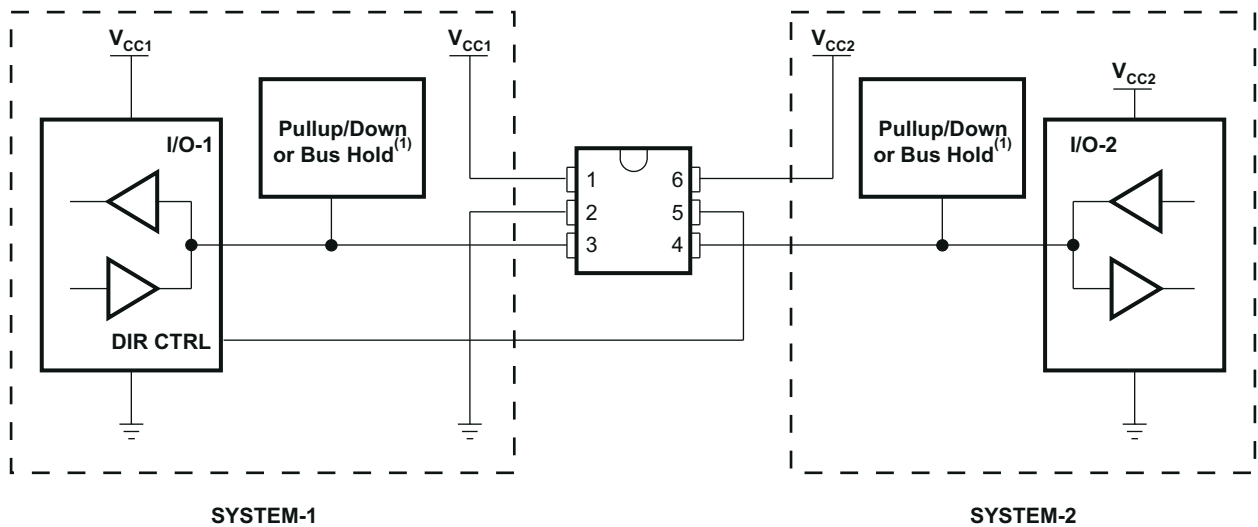


图 7-2. 在 2.5MHz 时向上转换 (1.8V 至 5V)

2.2 双向逻辑电平转换应用

图 7-3 显示了 SN74LVC1T45-Q1 用于双向逻辑电平转换应用。由于 SN74LVC1T45-Q1 没有输出使能 (OE) 引脚，因此系统设计人员在改变方向时应采取预防措施，避免 SYSTEM-1 和 SYSTEM-2 之间发生总线争用。



Copyright © 2016, Texas Instruments Incorporated

图 7-3. 双向逻辑电平转换应用

2.2.1 详细设计过程

表 7-2 显示了从 SYSTEM-1 到 SYSTEM-2，然后从 SYSTEM-2 到 SYSTEM-1 的数据传输。

表 7-2. 数据传输

状态	方向控制	I/O-1	I/O-2	说明
1	H	输出	输入	将 SYSTEM-1 数据发送到 SYSTEM-2
2	H	高阻态	高阻态	SYSTEM-2 已准备好向 SYSTEM-1 发送数据。I/O-1 和 I/O-2 被禁用。总线状态取决于上拉或下拉。 ⁽¹⁾
3	L	高阻态	高阻态	DIR 位被翻转。I/O-1 和 I/O-2 仍被禁用。总线状态取决于上拉或下拉。 ⁽¹⁾
4	L	输出	输入	将 SYSTEM-2 数据发送到 SYSTEM-1

(1) SYSTEM-1 和 SYSTEM-2 必须使用相同的条件，即同时上拉或同时下拉。

2.2.2 应用曲线

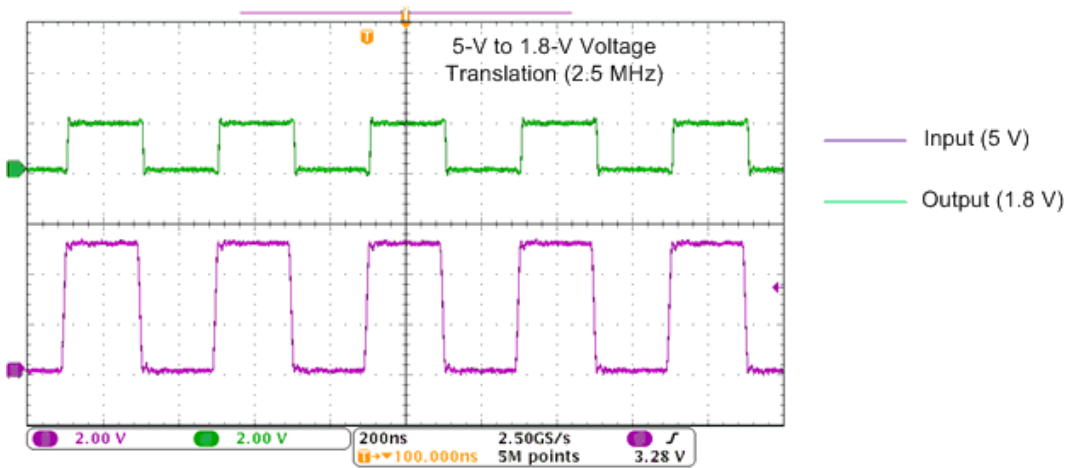


图 7-4. 在 2.5MHz 时向下转换 (5V 至 1.8V)

3 电源相关建议

始终首先对 GND 引脚应用接地基准。该器件专为无干扰电源时序而设计，没有任何电源时序要求，例如斜坡阶数或斜坡速率。

该器件在设计时考虑了各种电源时序方法，以帮助防止意外触发下游器件，如 [无干扰电源时序](#) 中所述。

4 布局

4.1 布局指南

为确保器件可靠性，建议按照以下常见印刷电路板布局布线指南进行操作：

- 必须在电源上使用旁路电容器。
- 为了避免过多负载，应该使用短布线。
- 应根据系统要求在信号路径上放置用于加载电容器或上拉电阻器的焊盘，以帮助调整信号的上升和下降时间。

4.2 布局示例

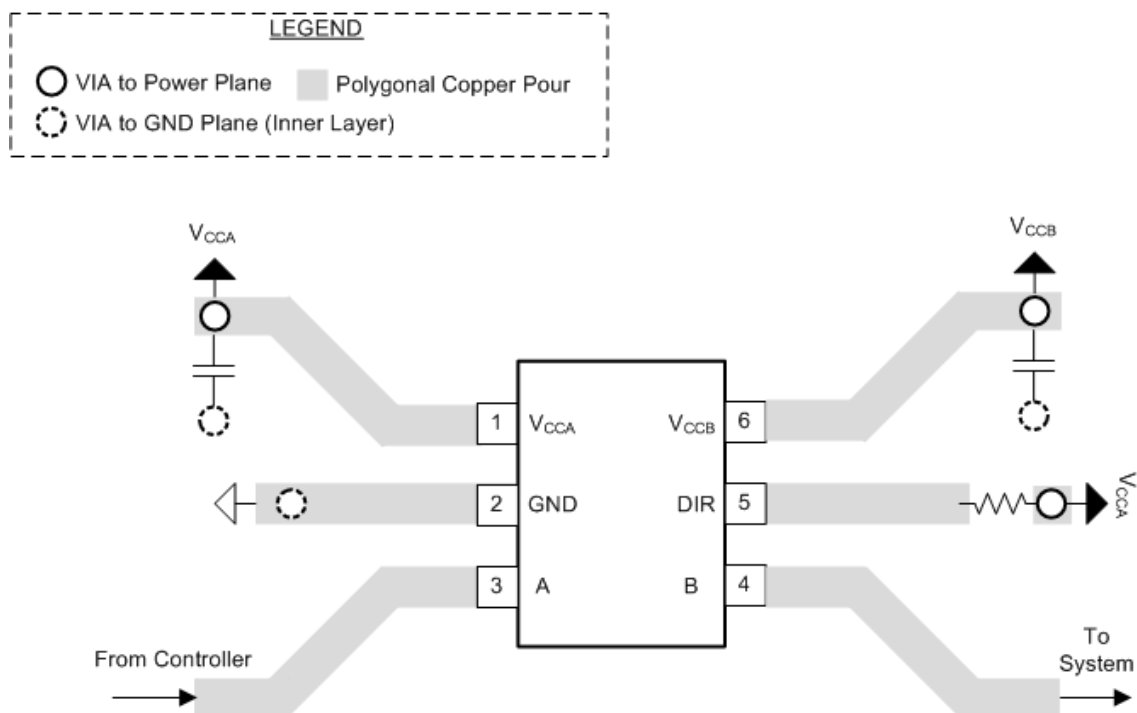


图 7-5. 布局原理图

7 器件和文档支持

7.1 文档支持

7.1.1 相关文档

请参阅以下相关文档：

- 德州仪器 (TI)，[CMOS 输入缓慢或悬空的影响 应用手册](#)

7.2 接收文档更新通知

要接收文档更新通知，请导航至 [ti.com](#) 上的器件产品文件夹。点击 [通知](#) 进行注册，即可每周接收产品信息更改摘要。有关更改的详细信息，请查看任何已修订文档中包含的修订历史记录。

7.3 支持资源

[TI E2E™ 中文支持论坛](#) 是工程师的重要参考资料，可直接从专家处获得快速、经过验证的解答和设计帮助。搜索现有解答或提出自己的问题，获得所需的快速设计帮助。

链接的内容由各个贡献者“按原样”提供。这些内容并不构成 TI 技术规范，并且不一定反映 TI 的观点；请参阅 TI 的[使用条款](#)。

7.4 商标

TI E2E™ is a trademark of Texas Instruments.

所有商标均为其各自所有者的财产。

7.5 静电放电警告



静电放电 (ESD) 会损坏这个集成电路。德州仪器 (TI) 建议通过适当的预防措施处理所有集成电路。如果不遵守正确的处理和安装程序，可能会损坏集成电路。

ESD 的损坏小至导致微小的性能降级，大至整个器件故障。精密的集成电路可能更容易受到损坏，这是因为非常细微的参数更改都可能会导致器件与其发布的规格不相符。

7.6 术语表

[TI 术语表](#) 本术语表列出并解释了术语、首字母缩略词和定义。

8 修订历史记录

注：以前版本的页码可能与当前版本的页码不同

Changes from Revision E (December 2022) to Revision F (June 2024)	Page
• 更新了 封装信息 表以包含封装引线尺寸.....	1
• 更新了 电源相关建议 部分.....	16

Changes from Revision D (July 2017) to Revision E (December 2022)	Page
• 通篇更新了表格、图和交叉参考的编号格式.....	1
• 更新了 热性能信息 部分中的所有热性能.....	4
• 更新了 开关特性 部分：扩展了一些最小规格以实现更低的延迟.....	6

9 机械、封装和可订购信息

以下页面包含机械、封装和可订购信息。这些信息是指定器件可用的最新数据。数据如有变更，恕不另行通知，且不会对此文档进行修订。有关此数据表的浏览器版本，请查阅左侧的导航栏。

PACKAGING INFORMATION

Orderable part number	Status (1)	Material type (2)	Package Pins	Package qty Carrier	RoHS (3)	Lead finish/ Ball material (4)	MSL rating/ Peak reflow (5)	Op temp (°C)	Part marking (6)
SN74LVC1T45QDCKRQ1	Active	Production	SC70 (DCK) 6	3000 LARGE T&R	Yes	NIPDAU	Level-1-260C-UNLIM	-40 to 125	5TR
SN74LVC1T45QDCKRQ1.A	Active	Production	SC70 (DCK) 6	3000 LARGE T&R	Yes	NIPDAU	Level-1-260C-UNLIM	-40 to 125	5TR
SN74LVC1T45QDCKRQ1.B	Active	Production	SC70 (DCK) 6	3000 LARGE T&R	Yes	NIPDAU	Level-1-260C-UNLIM	-40 to 125	5TR

⁽¹⁾ **Status:** For more details on status, see our [product life cycle](#).

⁽²⁾ **Material type:** When designated, preproduction parts are prototypes/experimental devices, and are not yet approved or released for full production. Testing and final process, including without limitation quality assurance, reliability performance testing, and/or process qualification, may not yet be complete, and this item is subject to further changes or possible discontinuation. If available for ordering, purchases will be subject to an additional waiver at checkout, and are intended for early internal evaluation purposes only. These items are sold without warranties of any kind.

⁽³⁾ **RoHS values:** Yes, No, RoHS Exempt. See the [TI RoHS Statement](#) for additional information and value definition.

⁽⁴⁾ **Lead finish/Ball material:** Parts may have multiple material finish options. Finish options are separated by a vertical ruled line. Lead finish/Ball material values may wrap to two lines if the finish value exceeds the maximum column width.

⁽⁵⁾ **MSL rating/Peak reflow:** The moisture sensitivity level ratings and peak solder (reflow) temperatures. In the event that a part has multiple moisture sensitivity ratings, only the lowest level per JEDEC standards is shown. Refer to the shipping label for the actual reflow temperature that will be used to mount the part to the printed circuit board.

⁽⁶⁾ **Part marking:** There may be an additional marking, which relates to the logo, the lot trace code information, or the environmental category of the part.

Multiple part markings will be inside parentheses. Only one part marking contained in parentheses and separated by a "~" will appear on a part. If a line is indented then it is a continuation of the previous line and the two combined represent the entire part marking for that device.

Important Information and Disclaimer: The information provided on this page represents TI's knowledge and belief as of the date that it is provided. TI bases its knowledge and belief on information provided by third parties, and makes no representation or warranty as to the accuracy of such information. Efforts are underway to better integrate information from third parties. TI has taken and continues to take reasonable steps to provide representative and accurate information but may not have conducted destructive testing or chemical analysis on incoming materials and chemicals. TI and TI suppliers consider certain information to be proprietary, and thus CAS numbers and other limited information may not be available for release.

In no event shall TI's liability arising out of such information exceed the total purchase price of the TI part(s) at issue in this document sold by TI to Customer on an annual basis.

OTHER QUALIFIED VERSIONS OF SN74LVC1T45-Q1 :

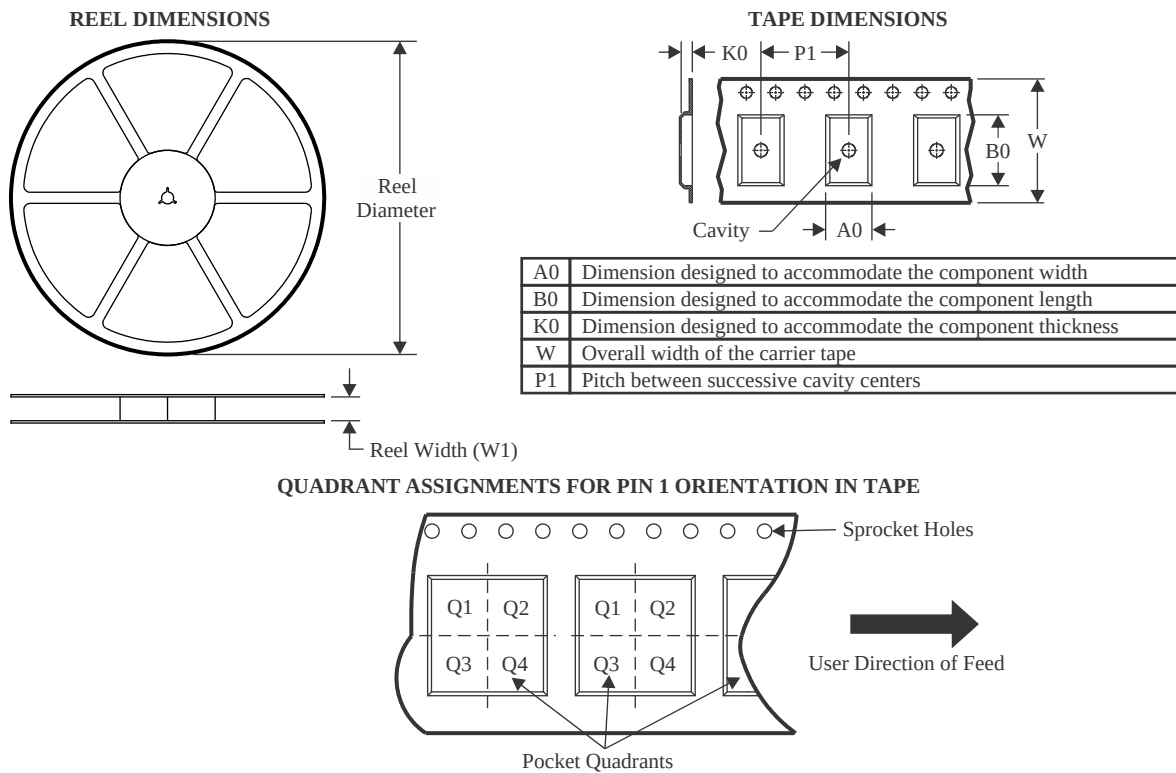
- Catalog : [SN74LVC1T45](#)

- Enhanced Product : [SN74LVC1T45-EP](#)

NOTE: Qualified Version Definitions:

- Catalog - TI's standard catalog product
- Enhanced Product - Supports Defense, Aerospace and Medical Applications

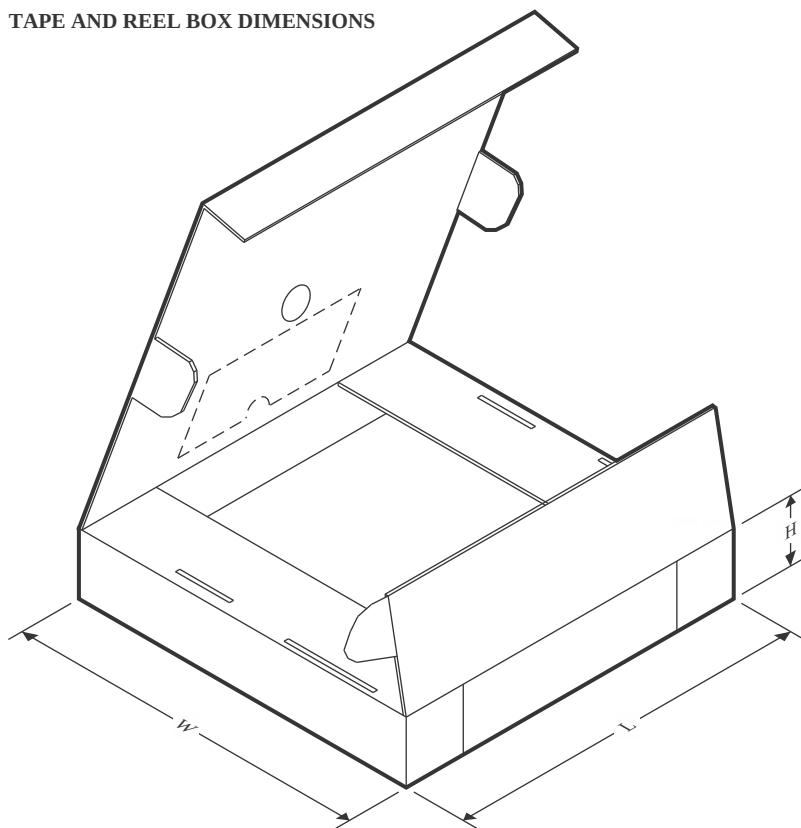
TAPE AND REEL INFORMATION



*All dimensions are nominal

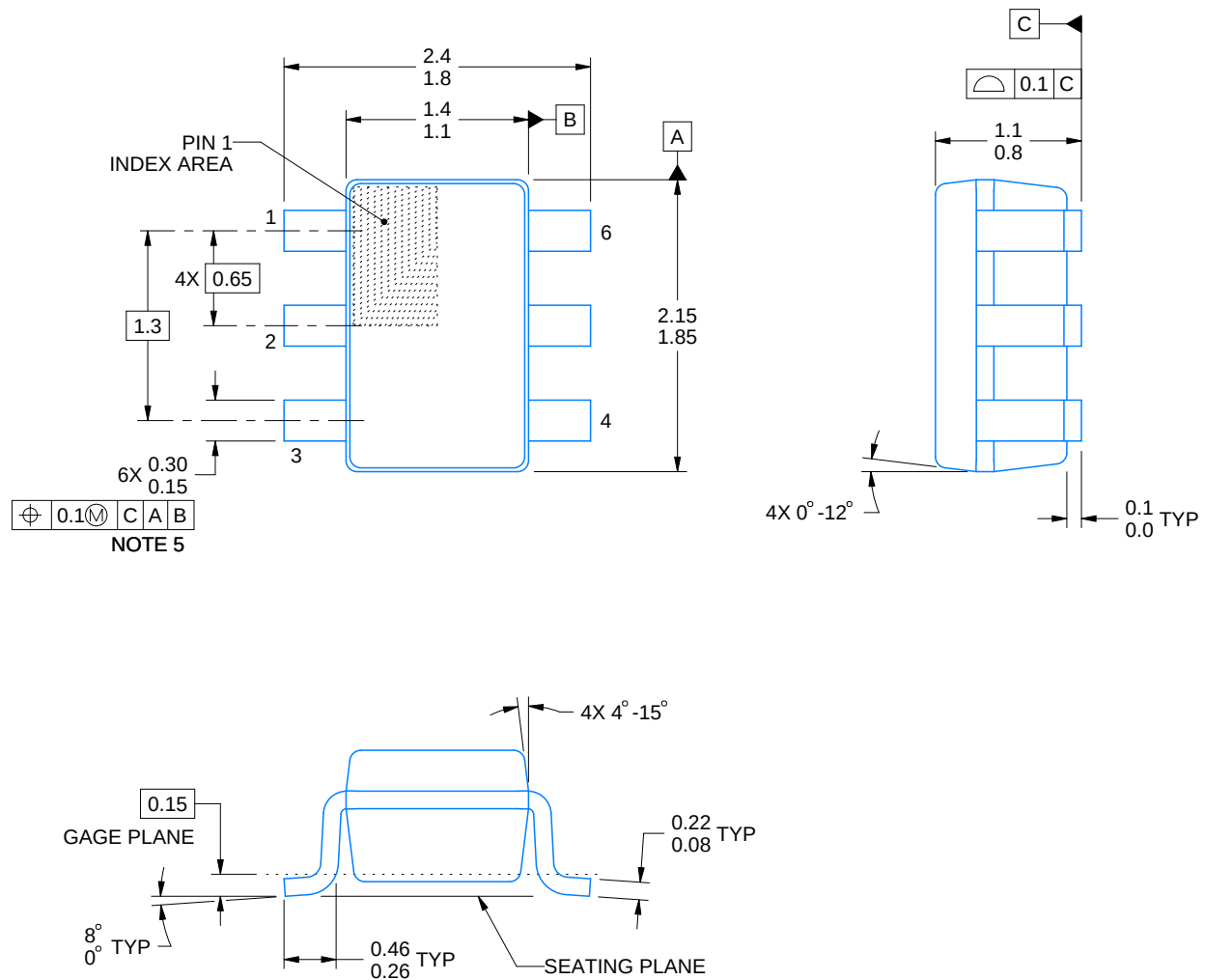
Device	Package Type	Package Drawing	Pins	SPQ	Reel Diameter (mm)	Reel Width W1 (mm)	A0 (mm)	B0 (mm)	K0 (mm)	P1 (mm)	W (mm)	Pin1 Quadrant
SN74LVC1T45QDCKRQ1	SC70	DCR	6	3000	180.0	8.4	2.47	2.3	1.25	4.0	8.0	Q3

TAPE AND REEL BOX DIMENSIONS



*All dimensions are nominal

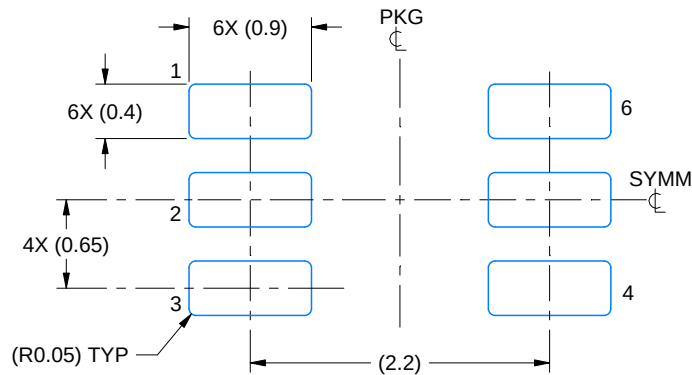
Device	Package Type	Package Drawing	Pins	SPQ	Length (mm)	Width (mm)	Height (mm)
SN74LVC1T45QDCKRQ1	SC70	DCK	6	3000	202.0	201.0	28.0



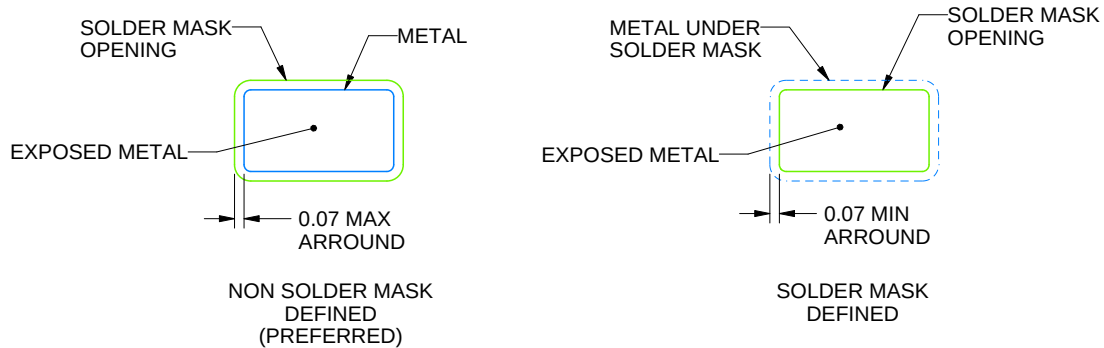
4214835/D 11/2024

NOTES:

1. All linear dimensions are in millimeters. Any dimensions in parenthesis are for reference only. Dimensioning and tolerancing per ASME Y14.5M.
2. This drawing is subject to change without notice.
3. Body dimensions do not include mold flash or protrusion. Mold flash and protrusion shall not exceed 0.15 per side.
4. Falls within JEDEC MO-203 variation AB.



LAND PATTERN EXAMPLE
EXPOSED METAL SHOWN
SCALE:18X

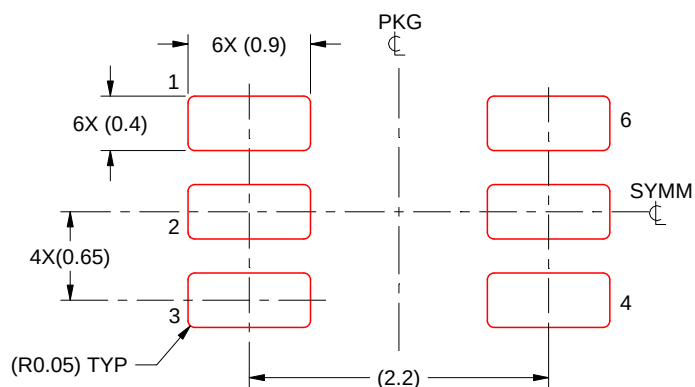


SOLDER MASK DETAILS

4214835/D 11/2024

NOTES: (continued)

5. Publication IPC-7351 may have alternate designs.
6. Solder mask tolerances between and around signal pads can vary based on board fabrication site.



SOLDER PASTE EXAMPLE
 BASED ON 0.125 THICK STENCIL
 SCALE:18X

4214835/D 11/2024

NOTES: (continued)

7. Laser cutting apertures with trapezoidal walls and rounded corners may offer better paste release. IPC-7525 may have alternate design recommendations.
8. Board assembly site may have different recommendations for stencil design.

重要通知和免责声明

TI“按原样”提供技术和可靠性数据（包括数据表）、设计资源（包括参考设计）、应用或其他设计建议、网络工具、安全信息和其他资源，不保证没有瑕疵且不做任何明示或暗示的担保，包括但不限于对适销性、与某特定用途的适用性或不侵犯任何第三方知识产权的暗示担保。

这些资源可供使用 TI 产品进行设计的熟练开发人员使用。您将自行承担以下全部责任：(1) 针对您的应用选择合适的 TI 产品，(2) 设计、验证并测试您的应用，(3) 确保您的应用满足相应标准以及任何其他安全、安保法规或其他要求。

这些资源如有变更，恕不另行通知。TI 授权您仅可将这些资源用于研发本资源所述的 TI 产品的相关应用。严禁以其他方式对这些资源进行复制或展示。您无权使用任何其他 TI 知识产权或任何第三方知识产权。对于因您对这些资源的使用而对 TI 及其代表造成的任何索赔、损害、成本、损失和债务，您将全额赔偿，TI 对此概不负责。

TI 提供的产品受 [TI 销售条款](#)、[TI 通用质量指南](#) 或 [ti.com](#) 上其他适用条款或 TI 产品随附的其他适用条款的约束。TI 提供这些资源并不会扩展或以其他方式更改 TI 针对 TI 产品发布的适用的担保或担保免责声明。除非德州仪器 (TI) 明确将某产品指定为定制产品或客户特定产品，否则其产品均为按确定价格收入目录的标准通用器件。

TI 反对并拒绝您可能提出的任何其他或不同的条款。

版权所有 © 2025，德州仪器 (TI) 公司

最后更新日期：2025 年 10 月