

LM3151, LM3152, LM3153

高输入电压、同步降压**SIMPLE SWITCHER®** 控制器



Literature Number: ZHCS534
August 2009

LM3151/LM3152/LM3153

高输入电压、同步降压SIMPLE SWITCHER®控制器

一般说明

LM3151/2/3 SIMPLE SWITCHER® 控制器是一款简单易用，且可在典型应用中提供达12A输出电流的简易降压电源控制器。工作输入电压范围为6V-42V 的LM3151/2/3可输出固定的 3.3V电压及 250 kHz、500 kHz 和 750 kHz开关频率。同步架构提供了更高效的设计。具有已注册专利的仿纹波模式(ERM)控制技术的LM3151/2/3控制器采用固定导通时间(COT)结构，可使用低等效串联电阻(ESR)输出电容器，从而降低了整体设计方案尺寸和输出电压纹波。固定导通时间(COT)调节结构具有特快的瞬态响应，且无需外置环路补偿，有助于减少外置元件数和降低设计复杂性。故障保护特性，比如热关断、欠电压锁定、过电压保护、短路保护、电流限制以及输出电压预偏压启动使一种可靠且稳定的解决方案得以实现。

LM3151/2/3 SIMPLE SWITCHER® 方案使用最少外置元件数和美国国家半导体的WEBENCH®网上设计工具来完成整套易用设计。WEBENCH®为每步设计过程提供设计支持，包括使用新的MOSFET 选择器进行外置元件计算、电气模拟、热模拟和建模板等。

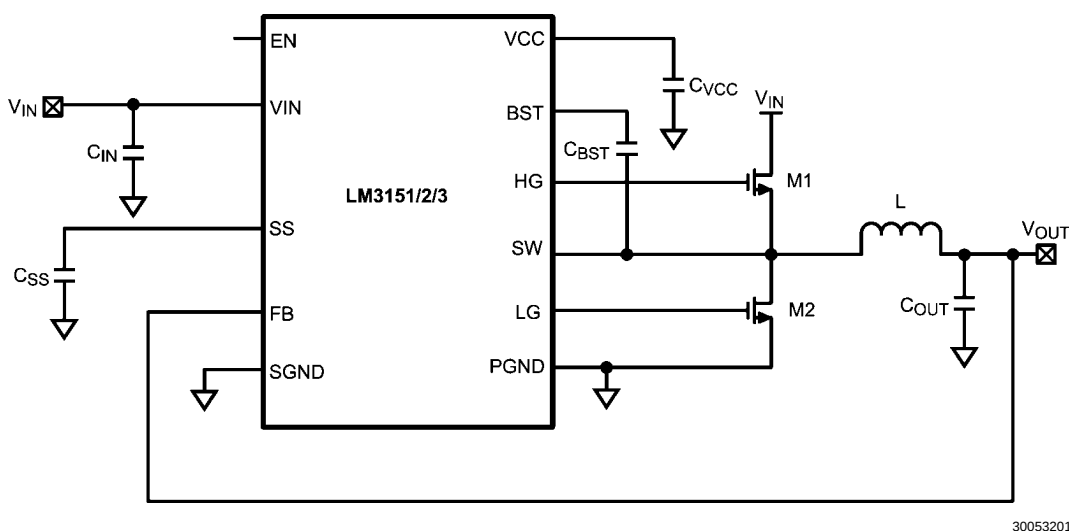
特性

- PowerWise®降压控制器
- 6V至42V宽输入电压范围
- 固定的输出电压3.3V
- 固定的开关频率: 250 kHz、500 kHz 和 750 kHz
- 无需外置环路补偿
- 完全WEBENCH®适用
- 最少外置元件数
- 固定导通时间控制
- 超快瞬态响应
- 稳定兼容于低ESR电容器
- 输出电压预偏压启动
- 谷值电流限制
- 可编程软启动

应用领域

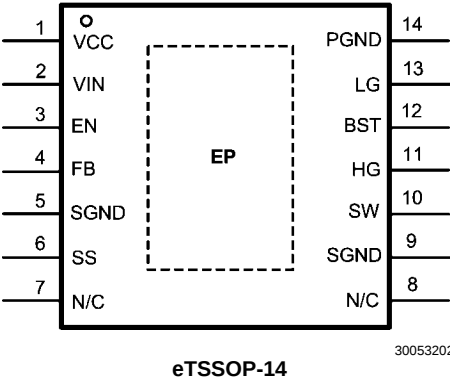
- 电信
- 网络设备
- 路由器
- 安全监视设备
- 电源模块

典型应用



SIMPLE SWITCHER®是美国国家半导体的注册商标

接线图



订购信息

订购号	包装型号	NSC包装图	输入电压范围	输出电压	开关频率	供货方式
LM3151MH-3.3	eTSSOP-14	MXA14A	6V - 42V	3.3V	250KHz	94件/抗静电管
LM3151MHE-3.3						带卷 · 每卷250件
LM3151MHX-3.3						带卷 · 每卷2500件
LM3152MH-3.3	eTSSOP-14	MXA14A	6V - 33V	3.3V	500KHz	94件/抗静电管
LM3152MHE-3.3						带卷 · 每卷250件
LM3152MHX-3.3						带卷 · 每卷2500件
LM3153MH-3.3	eTSSOP-14	MXA14A	8V - 18V	3.3V	750KHz	94件/抗静电管
LM3153MHE-3.3						带卷 · 每卷250件
LM3153MHX-3.3						带卷 · 每卷2500件

引脚说明

管脚	名称	说明	功能
1	VCC	FET驱动器的电源电压	调节至额定值5.95V。在引脚至接地间连接一个1 μ F至2.2 μ F 去藕电容器。
2	VIN	输入电源电压	设备供电引脚。额定输入范围为6V至42V。输入电压的限制请参考订购信息。
3	EN	启用	要启用IC，向该引脚提供大于1.26V典型逻辑高信号或让其浮接。要停用该零件，使EN引脚接地。
4	FB	反馈	内部连接至已经设定固定输出电压的电阻分压器网络。引脚可感测输出电压故障如过电压和短路。
5,9	SGND	信号地	所有内部偏压和参考电路的接地。在单点处应与PGND连接。
6	SS	软启动	内部7.7 μ A电源为外部电容器充电，以提供软启动功能。
7,8	N/C	没有连接	内部没有连接电源。引脚可不连接或接地。
10	SW	开关节点	控制器和高栅极驱动器下电源轨的开关引脚。在该引脚和BST引脚间还连接有升压电容器。
11	HG	高压侧栅极驱动	至高压侧NMOS开关的栅极驱动信号。高压侧栅极驱动器电压由BST引脚和SW引脚之间的差分电压提供。
12	BST	自举电容器的接头	高栅极驱动器上电源轨。SW引脚至该引脚间连接一个0.33 μ F-0.47 μ F电容器。内部二极管在开关断开时间为电容器充电。不要与外部电源轨相连。
13	LG	低压侧栅极驱动	至低压侧NMOS开关的栅极驱动信号。低压侧栅极驱动器电压由VCC 提供。
14	PGND	电源地	同步整流器MOSFET源极接头。与电源接地板相连。在单点处应与SGND 相连。
EP	EP	裸露焊盘	裸露芯片封装焊盘应直接与SGND相连。还可用来帮助IC散热。

绝对最大额定值 (注 1)

如需订购军用/航空专用设备，请联系美国国家半导体销售部/经销商，以了解可用性和规格。

V _{IN} 至 GND	-0.3V 至 47V
SW 至 GND	-3V 至 47V
BST 至 SW	-0.3V 至 7V
BST 至 GND	-0.3V 至 52V
所有其他输入端至 GND	-0.3V 至 7V
ESD 额定值 (注 2)	2 kV
储存温度范围	-65 °C 至 +150 °C

工作额定值 (注 1)

V _{IN}	6V 至 42V
接点温度反问(T _J)	-40 °C 至 +125 °C
EN	0V 至 5V

电气特性

以标准字体表示的限值仅在 T_J = 25 °C 时适用；以粗字体表示的限值适用于 -40°C 至 +125°C 的接点温度(T_J)范围。在测试、设计或统计相关期间均能保证最大和最小限值。典型值表示在 T_J = 25°C 时最有可能出现的参数标准值，且仅用作参考之目的。除非另有规定，以下条件适用：V_{IN} = 18V。

符号	参数	条件	最小值	典型值	最大值	单位
启动调节器 · VCC						
V _{CC}		C _{VCC} = 1 μF · 0 mA 至 40 mA	5.65	5.95	6.25	V
V _{IN} -V _{CC}	V _{IN} -V _{CC} 压差电压	I _{VCC} = 2 mA · V _{IN} = 5.5V		40		mV
		I _{VCC} = 30 mA · V _{IN} = 5.5V		330		
I _{VCCCL}	V _{CC} 电流限制 (注 3)	V _{CC} = 0V	65	100		mA
V _{CCUVLO}	V _{CC} 欠电压锁定限值 (UVLO)	V _{CC} 增加	4.75	5.1	5.40	V
V _{CCUVLO-HYS}	V _{CC} UVLO 磁滞	V _{CC} 降低		475		mV
t _{CC-UVLO-D}	V _{CC} UVLO 滤波器延时			3		μs
I _{IN}	输入工作电流	无切换		3.6	5.2	mA
I _{IN-SD}	输入工作电流，设备停机	V _{EN} = 0V		32	55	μA
栅极驱动						
I _{Q-BST}	升压引脚漏电流	V _{BST} - V _{SW} = 6V		2		nA
R _{DS-HG-上拉}	HG 驱动上拉导通电阻	I _{HG} 源极 = 200 mA		5		Ω
R _{DS-HG-下拉}	HG 驱动下拉导通电阻	I _{HG} 槽 = 200 mA		3.4		Ω
R _{DS-LG-上拉}	LG 驱动上拉导通电阻	I _{LG} 源极 = 200 mA		3.4		Ω
R _{DS-LG-下拉}	LG 驱动下拉导通电阻	I _{LG} 槽 = 200 mA		2		Ω
软启动						
I _{SS}	SS 引脚电源电流	V _{SS} = 0V	5.9	7.7	9.5	mA
I _{SS-DIS}	SS 引脚放电电流			200		μA
电流限制						
I _{CL}	电流限制电压阈值		175	200	225	mV
ON/OFF 定时器						
t _{ON-MIN}	ON 定时器最小脉冲宽度			200		ns
t _{OFF}	OFF 定时器最小脉冲宽度			370	525	ns
使能输入						
V _{EN}	EN 引脚输入限值分界点	V _{EN} 上升	1.14	1.20	1.26	V
V _{EN-HYS}	EN 引脚限值磁滞	V _{EN} 下降		120		mV

符号	参数	条件	最小值	典型值	最大值	单位
升压二极管						
V _f	正向电压	I _{BST} = 2 mA		0.7		V
		I _{BST} = 30 mA		1		V
热特性						
T _{SD}	热关断	上升		165		°C
	热关断磁滞	下降		15		°C
θ _{JA}	接点至环境	4层JEDEC印刷电路板， 9个过孔，无气流		40		°C/W
		2层JEDEC印刷电路板， 无气流		140		
θ _{JC}	接点至外壳	无气流		4		°C/W
3.3V 输出选择						
符号	参数	条件	最小值	典型值	最大值	单位
V _{OUT}	输出电压		3.234	3.3	3.366	V
V _{OUT-OV}	输出电压过压阈值		3.83	4.00	4.17	V
V _{IN-MAX}	最高输入电压 (注4)	LM3151-3.3		42		V
		LM3152-3.3		33		
		LM3153-3.3		18		
V _{IN-MIN}	最小输入电压 (注4)	LM3151-3.3		6		V
		LM3152-3.3		6		
		LM3153-3.3		8		
f _S	开关频率	LM3151-3.3, R _{ON} = 115 kΩ		250		kHz
		LM3152-3.3, R _{ON} = 51 kΩ		500		
		LM3153-3.3, R _{ON} = 32 kΩ		750		
t _{ON}	ON定时器脉冲宽度	LM3151-3.3, R _{ON} = 115 kΩ		730		ns
		LM3152-3.3, R _{ON} = 51 kΩ		400		
		LM3153-3.3, R _{ON} = 32 kΩ		330		
R _{FB}	反馈接地电阻			566		kΩ

注 1: 绝对最大额定值指的是超过将损坏设备的限值。工作额定值指的是设备能正常工作、但不保证特殊性能限制的条件。对于可保证的规格和条件，请参见电气特性。

注 2: 人体模型是一个通过1.5 k Ω 电阻器放电至每个引脚的100 pF电容器。测试方法符合JEDEC-22-A114的要求。

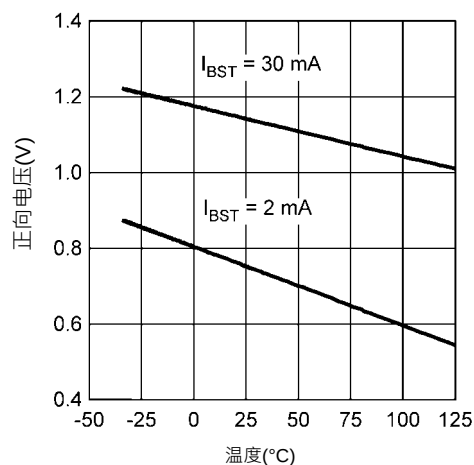
注 3: VCC为内部栅极驱动和控制电路提供自偏压。设备热限制外部负载。

注 4: 输入电压范围取决于最短导通时间，因此，选择MOSFET时频率也会受影响。



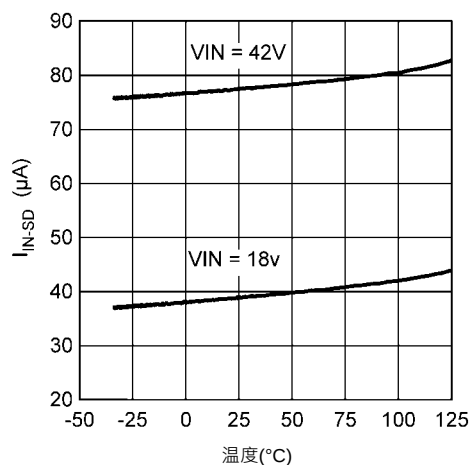
典型性能特征

升压二极管正向电流vs.温度关系图



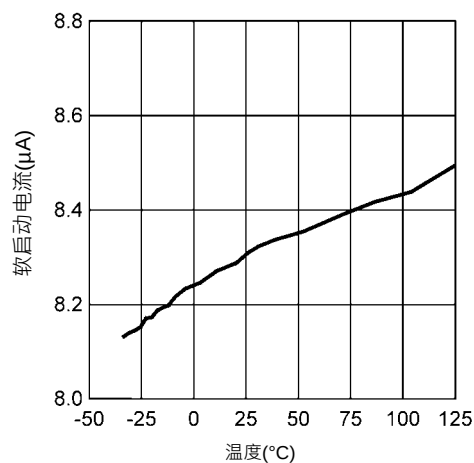
30053240

静态电流vs.温度关系图



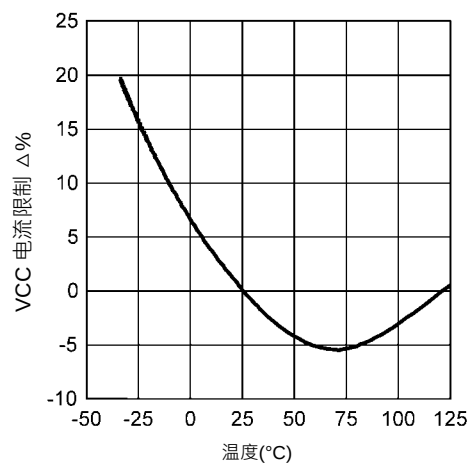
30053242

软启动电流vs.温度关系图



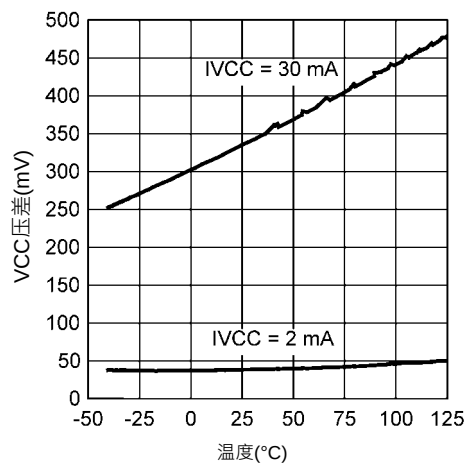
30053243

VCC vs. 温度关系图



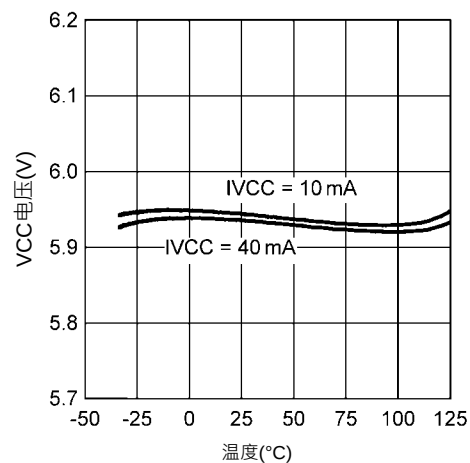
30053247

VCC压差 vs. 温度关系图



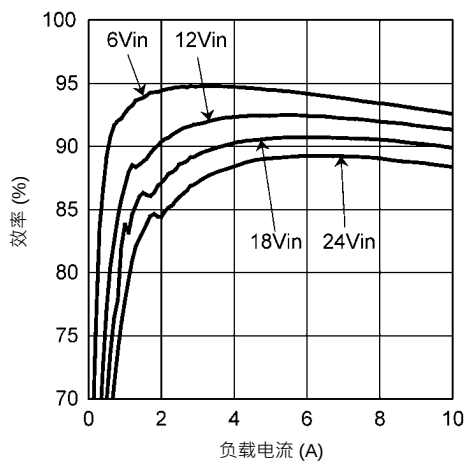
30053248

VCC vs. 温度关系图

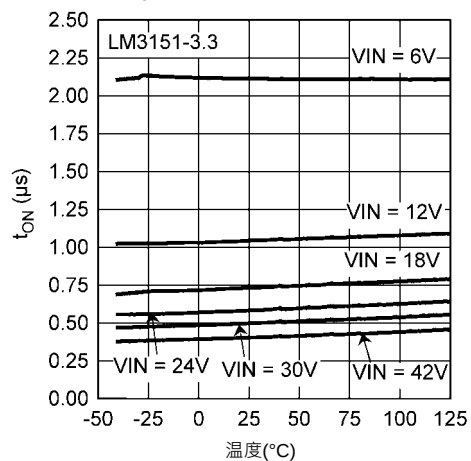


30053249

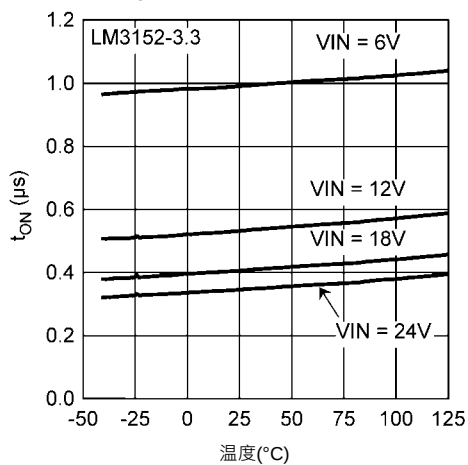
VCL vs.温度关系图



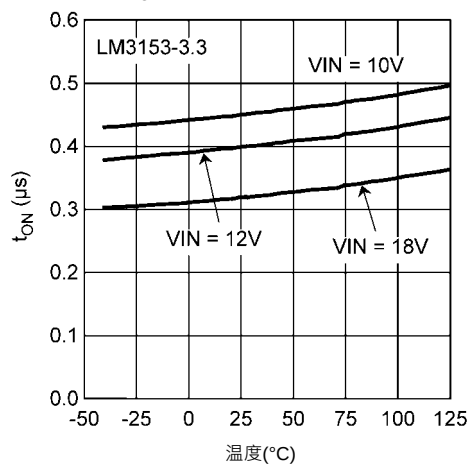
30053282

 t_{ON} vs.温度关系图(250 kHz)

30053283

 t_{ON} vs.温度关系图(500 kHz)

30053284

 t_{ON} vs.温度关系图(750 kHz)

30053286

工作原理

LM3151/2/3同步降压SIMPLE SWITCHER®控制器使用作为滞环控制策略的变体的固定导通时间(COT)结构。COT 依赖固定开关导通时间来调节输出。可通过调节外部电阻器(R_{ON})的尺寸来手动设置高压侧开关的导通时间。当 V_{IN} 变化时, 为保持相对稳定的开关频率, LM3151/2/3自动调节与输入电压成反比的导通时间。假定系统处于理想状态且 V_{IN} 大于1V, 可得出以下近似值: 导通时间, t_{ON} :

$$t_{ON} = \frac{K \times R_{ON}}{V_{IN}}$$

其中, 常数 $K = 100 \text{ pC}$
 R_{ON} 电阻值可以参考电气特性表。

在输出电压反馈(FB)与内部参考值0.6V进行比较的情况下, 控制取决于比较器和开启定时器。如果FB电平低于参考值, 高压侧开关开启并持续由输入电压和电阻器 R_{ON} 确定的固定时间 t_{ON} 。在该导通时间之后, 开关保持关闭并持续电气特性表中所规定的最短关断时间 t_{OFF} , 或直至FB引脚电压低于参考值, 之后开关再次开启并持续另一导通时间。开关将以这种方式继续, 以保持调节。在连续导电模式(CCM)期间, 理论上开关频率只取决于占空比和导通时间。不过在实际应用中, 时间存在稍稍延迟, 使得HG变低和SW节点变低, 且还影响在典型应用曲线中加以说明了的开关频率。可估算得出占空比和频率, 如下:

$$D = \frac{t_{ON}}{t_{ON} + t_{OFF}} = t_{ON} \times f_s \approx \frac{V_{OUT}}{V_{IN}}$$

其中, f_s 为想要的开关频率。

$$f_s = \frac{V_{OUT}}{K \times R_{ON}}$$

传统COT滞环控制器需使用大量的输出电容器ESR来保持FB引脚处的最小纹波值, 以便正确开关和保持高效调节。不过, 采用已注册专利的仿纹波模式控制策略(ERM)的LM3151/2/3可使用低ESR输出电容器, 这样不仅减少了对高输入电容器ESR的需要, 还大大降低了在传统滞环控制策略中可见的输出电压纹波值。输出纹波电压可变得非常低, 使之可与电压模式和电流模式控制策略相提并论。

调节比较器

输出电压通过FB引脚被采样, 经两个内部电阻分压, 然后利用误差比较器与内部0.6V的参考电压进行比较。正常工作中, 当误差比较器输入端的采样输出电压低于0.6V时, 导通时间段就会重新开始。高端开关在给定导通时间内保持导通, 这会使误差比较器输入端的采样电压提升到0.6V以上。导通时间段之后, 在以下较强的一种条件下, 高端开关会保持关断:

- 1) 电气特性表中给出的最小关断时间
- 2) 误差比较器的采样电压低于0.6V

过压比较器

提供的过电压比较器用来防止输出端因输入线路电压突然改变或输出负荷突然改变而出现过压情况。过压比较器连续监控FB引脚处的电压, 并将其与0.72V的内部参考值进行比较。如果FB处的电压高于0.72V, 导通时间脉冲立即停止。如果输入或输出负荷突然改变, 可出现该情况。一旦过电压保护激活, HG和LG信号保持关闭, 直至FB引脚处的电压降至0.72V以下。

电流限制

关断时间内会有电流极限探测, 这通过检测流过低端开关的电流实现。如果关断时间内低端开关的电流超过用户定义的电流极限值, 下一个导通周期就会立即终止。将低端开关上的电压和200 mV的内部参考电压 V_{CL} 进行比较可以实现电流检测。如果低端开关上的电压超过200 mV, 限流比较器就会触发逻辑来终止下一个导通周期。电流极限 I_{CL} 可通过下式确定:

$$V_{CL}(T_j) = V_{CL} \times [1 + 3.3 \times 10^{-3} \times (T_j - 27)]$$

$$I_{CL}(T_j) = \frac{V_{CL}(T_j)}{R_{DS(ON)max}}$$

其中 I_{OCL} 是用户定义的平均输出电流极限值, $R_{DS(ON)max}$ 是在预期最大FET结点温度处低端开关的阻值, V_{CL} 是内部电流极限参考电压, T_j 是LM3151/2/3的结点温度。

图1显示了电感电流波形。正常工作时, 输出电流纹波由FET的切换决定。流过低端开关的电流 I_{valley} 在每个开关周期未被采样, 然后与电流极限阈值电压 V_{CL} 进行比较。谷值电流计算如下:

$$I_{valley} = I_{OUT} - \frac{\Delta I_L}{2}$$

其中 I_{OUT} 是平均输出电流, ΔI_L 是电感纹波电流峰-峰值。如果出现过载情况, 流过低端开关的电流就会增大, 从而使限流比较器触发逻辑来跳过下一个导通周期。然后集成电路就通过在每段关断时间内检查谷值电流以设法恢复至正常状态。如果谷值电流大于或等于 I_{CL} , 集成电路就会保持低端FET导通, 允许电感电流继续衰减。整个过程中, 无论负载电流如何, 控制器的导通时间都保持恒定, 正纹波电流斜率因此也保持恒定。每段导通时间内电流的爬升量等于:

$$\Delta I = \frac{(V_{IN} - V_{OUT}) \times t_{ON}}{L}$$

谷值电流限制特性防止因传播延迟或电感器饱和而出现电流失控情况, 因为在出现过载情况后将迫使电感器电流衰减。

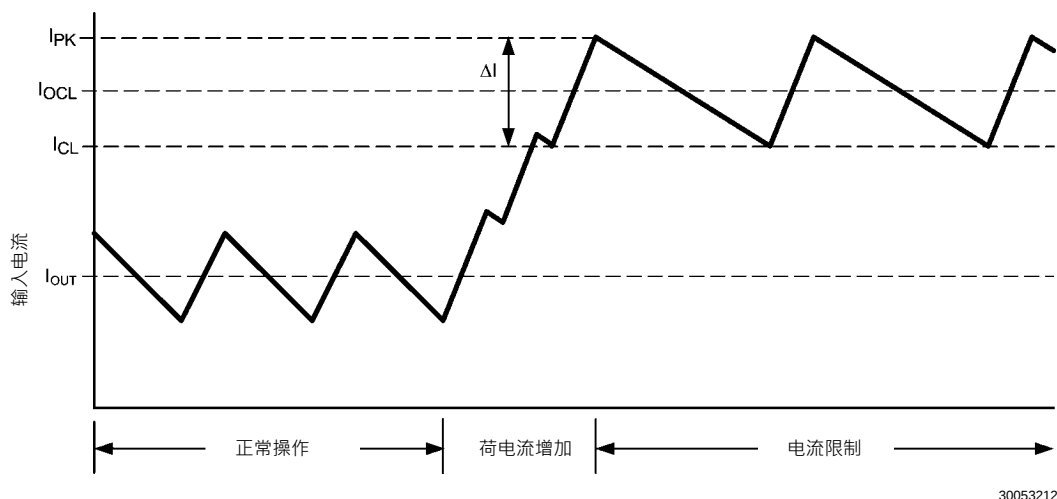


图1 电感器电流—电流限制操作

短路保护

LM3151/2/3通过监控输出电压来检测输出端短路。当反馈电压降至参考电压的60%以下时， $V_{ref} \times 0.6$ ($\approx 0.36V$)，操作将启动短路模式。在短路操作期间，SS引脚放电，输出电压将降至0V。SS引脚电压 V_{SS} 在SS电容器和 I_{SS} 确定的值处斜升，直至 V_{SS} 达到0.7V。在重新斜升期间，如果短路故障仍存在，输出电流将等于设置电流限制。一旦软启动电压达到0.7V，则再次检测输出电压，并且如果 V_{FB} 仍低于 $V_{ref} \times 0.6$ ，随后SS引脚再次放电，且循环重复，直至短路故障排除。

软启动

软启动(SS)特性可让调节器逐渐达到稳定状态工作点，从而降低启动应力和电流浪涌。在开启时，虽然VCC低于欠压限值，但SS引脚内部接地且 V_{OUT} 维持在0V。SS电容器用于使 V_{FB} 缓慢地从0V斜升至内部电阻分压器已设定的输出电压。通过改变电容器值，也可相应地改变启动时间。可使用以下等式计算启动时间：

$$t_{SS} = \frac{V_{ref} \times C_{SS}}{I_{SS}}$$

其中， t_{SS} 以秒计； $V_{ref} = 0.6V$ 且 I_{SS} 为软启动引脚电源电流，其通常为 $7.7 \mu A$ （参见电气表）。

如果VCC低于欠压锁定限值、如果热关断出现，或如果EN引脚接地，内部开关使SS引脚接地。通过使用外部控制开关，通过接地SS引脚可切断输出电压。

启动期间，LM3151/2/3将以二极管仿真模式工作，其中低压侧栅极LG将关闭，并当电感器电流降至0时保持关闭。二极管仿真模式将允许启动进入预偏压输出电压。当软启动大于0.7V时，LM3151/2/3将保持处于连续导电模式。在二极管仿真模式处于电流限制期间，当电感器电流切断时低栅极将保持关闭。

软启动时间应长于输入电压上升时间，还应满足以下等式，

$$t_{SS} \geq (V_{OUT} \times C_{OUT}) / (I_{OCL} - I_{OUT})$$

启动/关断

由于内部上拉电阻器与VIN相连，可通过让引脚浮接，或通过向EN引脚应用1.26V或更高的逻辑高信号来启用EN引脚。通过使EN引脚电压低于1.02V来远程关断LM3151/2/3。当VEN低于0.4V时实现低静态关断。在低静态关断期间，内部偏置电路关闭。

LM3151/2/3存在某些会触发关断的故障状态，比如过压保护、电流限制、欠压锁定或热关断。在关断期间，软启动电容器放电。

一旦排除故障状态，软启动电容器

开始充电，以一种可控方式让零件启动。在可能存在漏极开路连接至EN引脚的情况下，该引脚必须添加一个1000 pF旁路电容器。这可以帮助减弱来自EN引脚的噪声，以及防止错误停用。

热保护

应在接点温度不超过最大工作接点温度的情况下使用LM3151/2/3。在165°C(典型值)时启用的内部热关断电路通过关断降压开关和ON定时器，以及使SS引脚接地来使控制器处于低功率复位状态。该特性帮助防止因设备意外过热而出现灾难性故障。当接点温度降至150°C以下时，SS引脚释放，并恢复设备操作。

设计指南

设计指南提供了使用LM3151/2/3 SIMPLE SWITCHER®控制器进行设计所必需的等式。对于更完整和简单的设计过程，可随本部分一起使用WEBENCH®设计工具或在适当地方使用该工具。

1. 定义电源工作条件

- 最大和最小DC输入电压
- 正常工作期间最大期望负载电流
- 开关频率

2. 确定需要使用的集成电路控制器

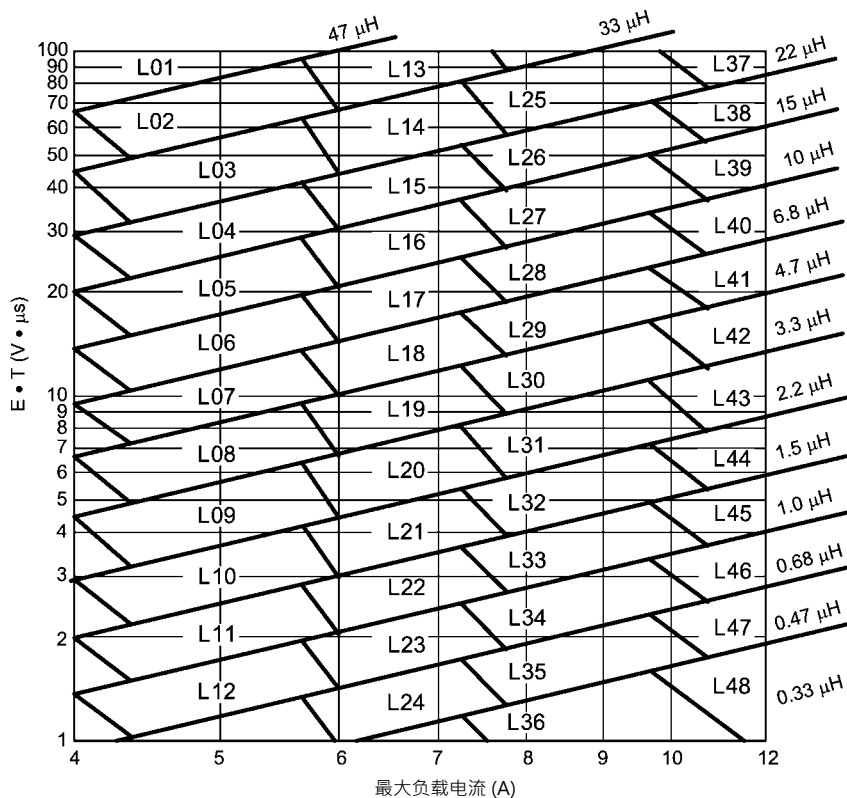
要确定使用哪个LM3151/2/3控制器，就要视乎所需的输入电压范围。开关频率越高，就允许使用越小的电感，但效率会降低。

3. 使用图2 确定所需电感器

要使用以下的列线图，使用下述公式计算电感器电压-微秒常数ET：

$$ET = (V_{inmax} - V_{out}) \times \frac{V_{out}}{V_{inmax}} \times \frac{1000}{f_s} \text{ (V} \times \mu\text{s)}$$

其中， f_s 的单位为kHz。下面图表上的负荷电流和电压-微秒线的交叉点将确定在设计中可使用哪个电感器。图表显示了一个可使用的零件样品。离线计算器工具和WEBENCH®将全面计算设计所需元件的要求。



30053252

图2 电感器列线图

表 1. 电感器选择表

电感器标识	电感(μ H)	电流(A)	零件名称	供应商
L01	47	7-9		
L02	33	7-9	SER2817H-333KL	COILCRAFT
L03	22	7-9	SER2814H-223KL	COILCRAFT
L04	15	7-9	7447709150	WURTH
L05	10	7-9	RLF12560T-100M7R5	TDK
L06	6.8	7-9	B82477-G4682-M	EPCOS
L07	4.7	7-9	B82477-G4472-M	EPCOS
L08	3.3	7-9	DR1050-3R3-R	COOPER
L09	2.2	7-9	MSS1048-222	COILCRAFT
L10	1.5	7-9	SRU1048-1R5Y	BOURNS
L11	1	7-9	DO3316P-102	COILCRAFT
L12	0.68	7-9	DO3316H-681	COILCRAFT
L13	33	9-12		
L14	22	9-12	SER2918H-223	COILCRAFT
L15	15	9-12	SER2814H-153KL	COILCRAFT
L16	10	9-12	7447709100	WURTH
L17	6.8	9-12	SPT50H-652	COILCRAFT
L18	4.7	9-12	SER1360-472	COILCRAFT
L19	3.3	9-12	MSS1260-332	COILCRAFT
L20	2.2	9-12	DR1050-2R2-R	COOPER
L21	1.5	9-12	DR1050-1R5-R	COOPER
L22	1	9-12	DO3316H-102	COILCRAFT
L23	0.68	9-12		
L24	0.47	9-12		
L25	22	12-15	SER2817H-223KL	COILCRAFT
L26	15	12-15		
L27	10	12-15	SER2814L-103KL	COILCRAFT
L28	6.8	12-15	7447709006	WURTH
L29	4.7	12-15	7447709004	WURTH
L30	3.3	12-15		
L31	2.2	12-15		
L32	1.5	12-15	MLC1245-152	COILCRAFT
L33	1	12-15		
L34	0.68	12-15	DO3316H-681	COILCRAFT
L35	0.47	12-15		
L36	0.33	12-15	DR73-R33-R	COOPER
L37	22	15-		
L38	15	15-	SER2817H-153KL	COILCRAFT
L39	10	15-	SER2814H-103KL	COILCRAFT
L40	6.8	15-		
L41	4.7	15-	SER2013-472ML	COILCRAFT
L42	3.3	15-	SER2013-362L	COILCRAFT
L43	2.2	15-		
L44	1.5	15-	HA3778-AL	COILCRAFT
L45	1	15-	B82477-G4102-M	EPCOS
L46	0.68	15-		
L47	0.47	15-		
L48	0.33	15-		

4. 确定输出电容

与LM3151/2/3类似的典型磁滞COT变流器需在穿过输出电容器的ESR时产生一定量的纹波，并将该纹波反馈至误差比较器。集成在LM3151/2/3中的仿真纹波模式控制会再产生相同的纹波信号，因此与典型磁滞COT变流器相比，对输出电容器ESR的要求将降低。通过检测穿过低压侧FET的电压信号来产生仿真纹波，之后在无误差比较器输入端与FB电压相比较，以确定什么时候启动下一导通时期。

$$C_{Omin} = 70 / (f_s^2 \times L)$$

正常工作期间，能防止过电压保护的最大ESR是：

$$ESR_{max} = (80 \text{ mV} \times L) / ET_{min}$$

使用 V_{IN-MIN} 来计算 ET_{min} 。

最小ESR必须符合以下两个标准：

$$ESR_{min} \geq (15 \text{ mV} \times L) / ET_{max}$$

$$ESR_{min} \geq [ET_{max} / (V_{IN} - V_{OUT})] / C_O$$

使用 V_{IN-MAX} 来计算 ET_{max} 。

应选择辅助并联电容器，以便其有效阻抗不会负衰减输出纹波电压。

5. 选取MOSFET

高压侧和低压侧FET必须带有一个至少为 $1.2 \times V_{IN}$ 的漏极到源(V_{DS})额定值。

来自VCC的栅极驱动电流不得超过VCC的最低电流限制。可使用以下等式计算来自VCC的驱动电流：

$$I_{VCCdrive} = Q_{gtotal} \times f_s$$

其中， Q_{gtotal} 为高压侧和低压侧FET的合并总栅极电荷。

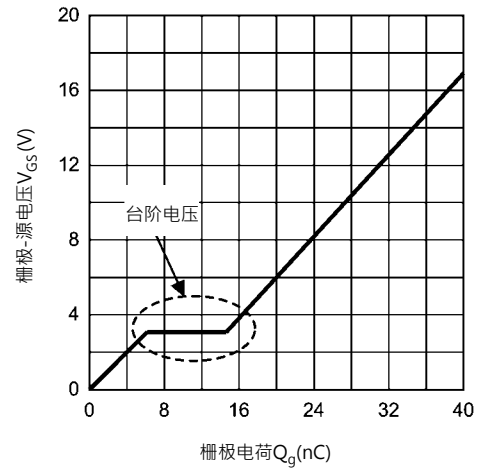
可用下式计算电流极限 I_{CL} ，如图1所示。

$$V_{CL}(T_j) = V_{CL} \times [1 + 3.3 \times 10^{-3} \times (T_j - 27)]$$

$$I_{CL}(T_j) = \frac{V_{CL}(T_j)}{R_{DS(ON)max}}$$

T_j 是LM3151/2/3的结点温度。

图3为FET的 V_{GS} 与 Q_g 曲线，其台阶电压必须小于 $V_{CC} - 750 \text{ mV}$ 。



30053281

图3. 典型的MOSFET栅极电荷曲线

关于功耗估算值的计算,请参见以下设计示例。

6. 计算输入电容

输入电容器的主要参数为必须大于或等于电源的最大DC输入电压的电压额定值及其均方根(rms)电流额定值。最大均方根电流接近于最大负荷电流的50%。

$$C_{IN} = \frac{I_{Omax} \times D \times (1-D)}{f_s \times \Delta V_{IN-MAX}}$$

其中， ΔV_{IN-MAX} 为最大容许输入纹波电压。输入纹波电压的较好初始值为 V_{IN} 的5%。

当在LM3151/2/3的输入端使用低ESR陶瓷电容器时，由于输入电源的阻抗以及至LM3151/2/3输入电容器的长引线/PCB线迹的寄生阻抗，可形成一个谐振电路。在这些情况下建议使用阻尼电容器，比如能防止在输入端形成环路的铝电解电容器。选用的阻尼电容器应约为并联陶瓷电容器组合的5倍大。整个输入电容应为电源引线/PCB线迹的输入电感的10倍大。选用的阻尼电容器还应处理其与均方根输入电流的共享，其在LM3151/2/3开关频率处与陶瓷电容器和铝电解电容器的并联阻抗按比例共享。CBYP电容器应直接置于VIN引脚处。推荐值为 $0.1 \mu\text{F}$ 。

7. 计算软启动电容器

$$C_{SS} = \frac{I_{SS} \times t_{SS}}{V_{ref}}$$

其中， t_{SS} 为软启动时间(单位：秒)， $V_{ref} = 0.6\text{V}$ 。

8. C_{VCC} 、 C_{BST} 和 C_{EN}

推荐值为 $1 \mu\text{F}$ 至 $2.2 \mu\text{F}$ 的 C_{VCC} 应直接置于VCC引脚处。对于包括电压低于8V的输入电压范围， C_{VCC} 必须使用 $1 \mu\text{F}$ 电容器。 C_{BST} 产生用来驱动高压侧FET的栅极的电压。

其在SW关断时间期间充电。 C_{BST} 的推荐值为 $0.47 \mu\text{F}$ 。在利用漏极开路型信号驱动EN引脚时，EN旁路电容器 C_{EN} 的推荐值为 1000 pF 。

设计实例

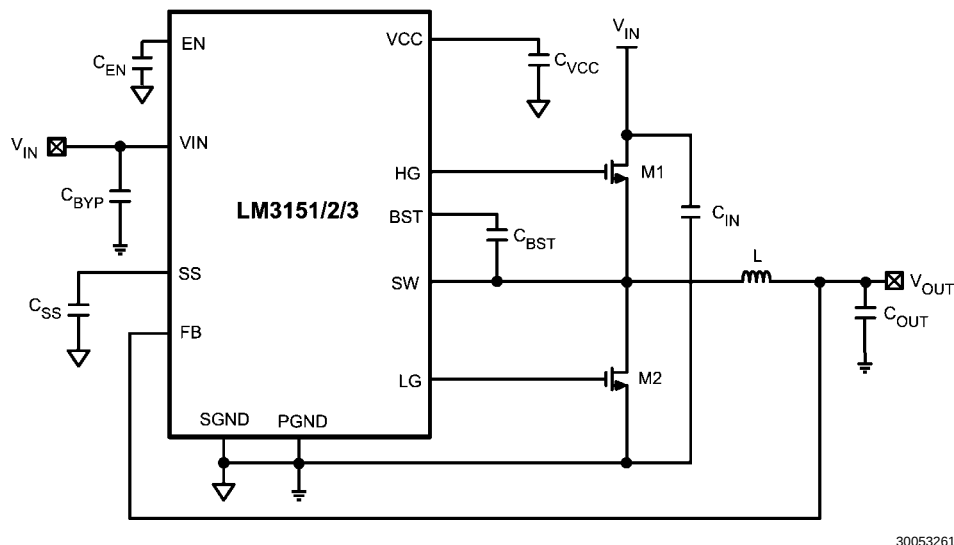


图4. 设计实例电路图

1. 定义电源工作条件

- $V_{OUT} = 3.3V$
- $V_{IN-MIN} = 6V$, $V_{IN-TYP} = 12V$, $V_{IN-MAX} = 24V$
- 典型负荷电流 = 12A, 最大负荷电流 = 15A
- 软启动时间 $t_{SS} = 5\text{ ms}$

2. 确定需要使用的集成电路控制器

LM3151和LM3152允许全范围的电压输入。但是，根据降压转换器基本理论，开关频率越高，就允许使用越小的电感。所以选择LM3152-3.3的500 kHz控制器，以使用更小的电感。

3. 确定所需电感器

- $ET = (24 - 3.3) \times (3.3 / 24) \times (1000 / 500) = 5.7\text{ V}\mu\text{s}$
- 从电感器列线图中可知，12A负荷和5.7 V μs 计算对应于L44型电感器。
- 根据表1中的电感器标识，选用Coilcraft HA3778-AL 1.65 μH 电感器。

4. 确定输出电容

输出电容上的电压额定值应该大于或等于输出电压，根据拇指规则，大多数电容器制造商建议不要超过电容器额定电压的90%。在使用多层陶瓷电容器的情况下，当应用电压增加至电容器额定电压时，电容趋向于骤减。当应用电压只有额定电压的30%时，电容将降低50%之多。所选电容器还应能够处理均方根电流，其值等于：

$$I_{rmsco} = I_{OUT} \times \frac{r}{\sqrt{12}}$$

对于本设计，所选纹波电流比率 $r=0.3$ 指的是电感器峰至峰电流与负荷电流 I_{OUT} 的比率。纹波比率的较好初始值为0.3，但在0.25至0.5之间选择也可接受。本数据表中的列线图全部使用0.3作为纹波电流比率。

$$I_{rmsco} = 12 \times \frac{0.3}{\sqrt{12}}$$

$$I_{rmsco} = 1A$$

$$t_{ON} = (3.3V / 12V) / 500\text{ kHz} = 550\text{ ns}$$

最小输出电容为：

$$C_{Omin} = 70 / (f_s^2 \times L)$$

$$C_{Omin} = 70 / (500\text{ kHz}^2 \times 1.65\text{ }\mu\text{H}) = 169\text{ }\mu\text{F}$$

正常工作期间，用来防止过压保护的最大ESR是：

$$ESR_{max} = (80\text{ mV} \times L) / ET$$

$$ESR_{max} = (80\text{ mV} \times 1.65\text{ }\mu\text{H}) / 5.7\text{ V}\mu\text{s}$$

$$ESR_{max} = 23\text{ m}\Omega$$

最小ESR必须符合以下两个标准：

$$ESR_{min} \geq (15\text{ mV} \times L) / ET$$

$$ESR_{\min} \geq [ET / (V_{IN} - V_{OUT})] / C_O$$

$$ESR_{\min} \geq (15 \text{ mV} \times 1.65 \text{ } \mu\text{H}) / 5.7 \text{ V } \mu\text{s} = 4.3 \text{ m}\Omega$$

$$ESR_{\min} \geq [5.7 \text{ V } \mu\text{s} / (12 - 3.3)] \times (1 / 169 \text{ } \mu\text{F}) = 3.9 \text{ m}\Omega$$

基于上述标准，从制造商松下公司选择两个有效ESR= 12 mΩ，并联ESR为6 mΩ的150 μF聚合铝电容器。零件号为EEF-UE0J151P。

5. MOSFET选取

LM3151/2/3设计用来驱动N-通道MOSFET。对于24V的最大输入电压，应选择带最大漏极-源电压VDS大于1.2 x 24V = 28.8V的N-通道MOSFET。带30V最大VDS的FET将是首选。高压侧和低压侧FET的组合总栅极电荷Q_{gtotal}应满足以下条件：

$$Q_{gtotal} \leq I_{VCC} / f_s$$

$$Q_{gtotal} \leq 65 \text{ mA} / 500 \text{ kHz}$$

$$Q_{gtotal} \leq 130 \text{ nC}$$

其中，在超出电气特性表中所规定的温度范围外，I_{VCC}为VCC的最小电流限制。对于高压侧MOSFET M1，在V_{GS} = 5V处通过读取MOSFET数据表的V_{GS} vs Q_g关系曲线图来获取MOSFET栅极电荷Q_g。对于低压侧MOSFET M2，在V_{GS} = 6V处来获取MOSFET栅极电荷Q_g。

Renesas MOSFET RJK0305DPB在V_{GS} = 5V处的栅极电荷为10 nC，在V_{GS} = 6V处则为12 nC。高压侧M1和低压侧M2的组合栅极电荷12 nC + 10 nC = 22 nC，低于计算的Q_{gtotal} 130 nC。

计算的MOSFET功耗必须低于MOSFET数据表中所规定的最大允许功耗P_{dmax}。高压侧和低压侧FET所消耗的FET功率近似计算值通过以下公式得出：

高压侧MOSFET

$$P_{cond} = I_{out}^2 \times R_{DS(ON)} \times D$$

$$P_{sw} = \frac{1}{2} \times V_{in} \times I_{out} \times Q_{gd} \times f_s \times \left(\frac{8.5}{V_{cc} - V_{th}} + \frac{6.8}{V_{th}} \right)$$

$$P_{dh} = P_{cond} + P_{sw}$$

$$P_{cond} = 12^2 \times 0.01 \times 0.275 = 0.396 \text{ W}$$

$$P_{sw} = \frac{1}{2} \times 12 \times 12 \times 1.5 \text{ nC} \times 500 \text{ kHz} \times \left(\frac{8.5}{6 - 2.5} + \frac{6.8}{2.5} \right) = 0.278 \text{ W}$$

$$P_{dh} = 0.396 + 0.278 = 0.674 \text{ W}$$

对于高于外壳温度的125°C接点温度和FET接点至壳的θ_{JC}为2.78°C/W的热电阻，RJK0305DPB的最大功耗额定值为45W。对于该类型的FET封装，当FET安装在PCB上时，PCB将产生一些额外热电阻，以致使FET封装和PCB的整个系统热电阻θ，通常处于30°C/W的范围内。当FET安装在PCB上时，利用升至高于环境温度125°C接点温度和θ_{JA} = 30°C/W，通过以下公式估算最大功耗P_{dmax}：

$$P_{dmax} = 125^\circ\text{C} / 30^\circ\text{C/W} = 4.1 \text{ W}$$

计算的0.674W的系统P_{dh}远低于PET 4.1W的P_{dmax}，因此RJK0305DPB最大容许功耗标准满足要求。

低压侧MOSFET

主要损耗为传导损耗，由以下公式得出：

$$P_{dl} = I_{out}^2 \times R_{DS(ON)} \times (1 - D) = 12^2 \times 0.01 \times (1 - 0.275) = 1 \text{ W}$$

P_{dl}同样小于RJK0305DPB MOSFET数据表中所规定的P_{dmax}。不过，高压侧和低压侧不必使用同一MOSFET。对于大多数应用而言，必须选择带最低栅极电荷的高压侧MOSFET，以及选择带最低允许R_{DS(ON)}的低压侧MOSFET。FET V_{GS} vs Q_g曲线的台阶电压必须低于VCC - 750 mV。

电流极限I_{OCL}可以通过估计最大结点温度100°C处低端FET的导通电阻R_{DS(ON)}得到。I_{OCL}的计算如下：

$$I_{OCL} = I_{CL} + \Delta I_L / 2$$

$$I_{CL} = 200 \text{ mV} / 0.014 = 14.2 \text{ A}$$

$$I_{OCL} = 14.2 \text{ A} + 3.6 / 2 = 16 \text{ A}$$

6. 计算输入电容

应选择输入电容器，以便电压额定值大于本例子中的24V最大输入电压。与输出电容器一样，所需的电压额定值将取决于所选用的电容器的类型。输入电容器同样也应能处理输入均方根电流，其最大值约为0.5 x I_{OUT}。对于本例子，均方根输入电流约为0.5 x 12A = 6A。

带最大5%输入纹波ΔV_{IN-MAX} = (0.05 x 12) = 0.6V的最小电容：

$$C_{IN} = [12 \times 0.275 \times (1 - 0.275)] / [500 \text{ kHz} \times 0.6] = 8 \text{ } \mu\text{F}$$

要处理大输入均方根电流，选择使用两个电压额定值为50V，外壳尺寸为1210的10 μF 陶瓷电容器。每个陶瓷电容器能处理3A的均方根电流。由于低ESR陶瓷输入电容器，因此选择比组合输入电容大5倍（5 x 20 μF = 100 μF）的铝电解电容器。C_{BYP} = 0.1 μF的陶瓷电容器的电压额定值大于最大V_{IN}。

7. 计算软启动电容器

软启动时间应大于输入电压上升时间，且还应满足以下等式，以便在启动期间保持让输出电压平稳过渡至已设置调节电压。通过使用在先前步骤中所选元件值，5 ms的预期软启动时间t_{ss}还需满足方程式12中的等式，如下所示：

$$t_{ss} \geq (V_{OUT} \times C_{OUT}) / (I_{OCL} - I_{OUT})$$

$$5 \text{ ms} > (3.3 \text{ V} \times 300 \text{ } \mu\text{F}) / (1.2 \times 12 \text{ A} - 12 \text{ A})$$

$$5 \text{ ms} > 0.412 \text{ ms}$$

由于预期的5 ms软启动时间能满足以上的方程式，因此通过以下等式可计算软启动电容器：

$$C_{SS} = (7.7 \text{ } \mu\text{A} \times 5 \text{ ms}) / 0.6 \text{ V} = 0.064 \text{ } \mu\text{F}$$

取 $C_{SS} = 0.068 \mu\text{F}$ ，其最接近下一标准值。其应为电压额定值大于10V的陶瓷电容器。

8. C_{VCC} 、 C_{EN} 和 C_{BST}

电压额定值大于10V的 $C_{VCC} = 1 \mu\text{F}$ 陶瓷电容器

电压额定值大于10V的 $C_{EN} = 1000 \text{ pF}$ 陶瓷电容器

电压额定值大于10V的 $C_{BST} = 0.47 \mu\text{F}$ 陶瓷电容器

物料清单

标识	值	参数	制造商	零件号
C_{BST}	0.47 μF	陶瓷，X7R，16V，10%	东电化	C2012X7R1C474K
C_{BYP}	0.1 μF	陶瓷，X7R，50V，10%	东电化	C2012X7R1H104K
C_{EN}	1000 pF	陶瓷，X7R，50V，10%	东电化	C1608X7R1H102K
C_{IN1}	100 μF	聚合铝，EEV-FK，63V，20%	松下	EEV-FK1J101P
C_{IN2} ， C_{IN3}	10 μF	陶瓷，X5R，35V，10%	太阳诱电	GMK325BJ106KN-T
C_{OUT1} ， C_{OUT2}	150 μF	聚合铝，6.3V，20%	松下	EEF-UE0J151R
C_{SS}	0.068 μF	陶瓷，16V，10%		0603YC683KAT2A
C_{VCC}	1 μF	陶瓷，X7R，16V，10%	基美电子	C0805C105K4RACTU
L1	1.65 μH	屏蔽鼓芯，A，2.53 m Ω	线艺电子	HA3778-AL
M1，M2	30V	8 nC， $R_{DS(ON)}$ @4.5V=10 m Ω	瑞萨	RJK0305DB
U1			美国国家半导体	LM3152MH-3.3

PCB布局考虑

在实践中首先布局功率元件，比如输入电容器和输出电容器、FET和电感器。首要任务是使输入电容器和低压侧FET源极之间的回路非常小，并使低压侧FET的接地和输入电容器彼此相连，然后经过通孔与接地层相连。如下图所示，当输入电容器接地直接与低压侧FET源极相连时，功率通道上的寄生效应电感，连同耦合进接地层的噪声将降低。

开关节点是下一个重要零件。只应将开关节点设计成处理负荷电流所需的大小。处于高频率时在开关节点上会产生快速电压转换，并且如果开关节点设计得过大，其可当天线使用，并将开关噪声耦

合进回路的其他零件。对于高功率设计，推荐使用多层线路板。FET将是设计中最大的热产生设备，因此应注意采取措施散热。在FET使用裸漏焊盘封装的多层线路板上，比如Power-PAK SO-8封装规格，在FET下面至内部层上的相同平面应使用通孔来帮助散热和冷却FET。对于典型单FET Power-Pak型FET，高压侧FET DAP是VIN。应将VIN平面复制到其他内部层至底层，以便最大程度散热。同样，低压侧FET的DAP与开关节点相连，且应将开关节点形状复制至其他PCB层，以便最大程度散热。对于典型多层线路板布局，参见评估板应用要点AN-1900，对于典型2层线路板布局，参见演示板参考设计应用要点。每个设计均允许单侧元件贴装。

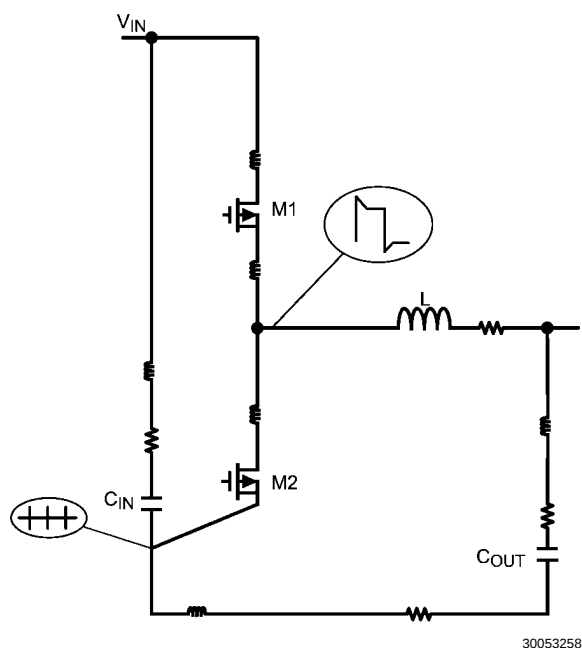


图5. 寄生效应示意图

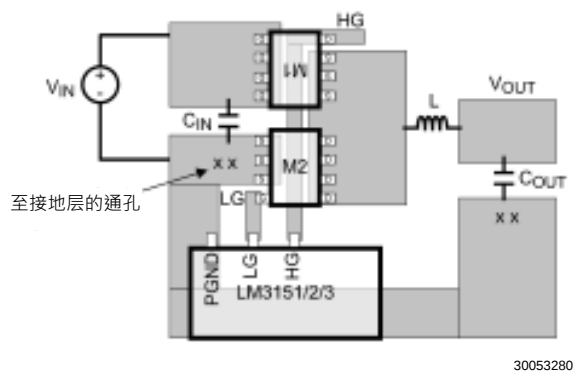
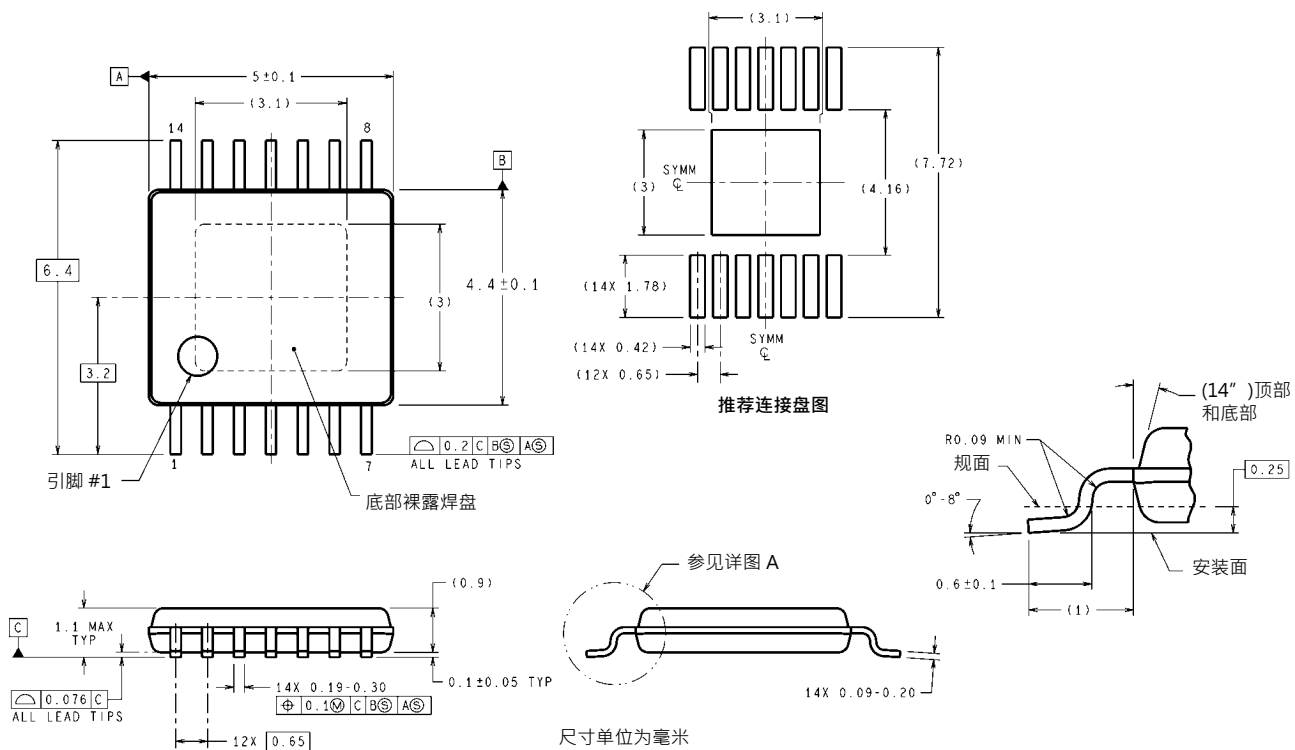


图 6.功率级PCB布局

物理尺寸 (除非另有说明)英寸(毫米)



注释

注释

欲了解有关美国国家半导体的产品和验证设计工具的更多信息，请访问以下站点：

www.national.com

产品		设计支持工具	
放大器	www.national.com/amplifiers	WEBENCH® 设计工具	www.national.com/webench
音频	www.national.com/audio	应用注解	www.national.com/appnotes
时钟及定时	www.national.com/timing	参考设计	www.national.com/refdesigns
数据转换器	www.national.com/adc	索取样片	www.national.com/samples
接口	www.national.com/interface	评估板	www.national.com/evalboards
LVDS	www.national.com/lvds	封装	www.national.com/packaging
电源管理	www.national.com/power	绿色公约	www.national.com/quality/green
开关稳压器	www.national.com/switchers	分销商	www.national.com/contacts
LDOs	www.national.com/lido	质量可靠性	www.national.com/quality
LED 照明	www.national.com/led	反馈及支持	www.national.com/feedback
电压参考	www.national.com/vref	简易设计步骤	www.national.com/easy
PowerWise® 解决方案	www.national.com/powerwise	解决方案	www.national.com/solutions
串行数字接口 (SDI)	www.national.com/sdi	军事 / 宇航	www.national.com/milaero
温度传感器	www.national.com/tempsensors	SolarMagic™	www.national.com/solarmagic
无线(PLL/VCO)	www.national.com/wireless	Analog University®	www.national.com/AU

本文内容涉及美国国家半导体公司(NATIONAL)产品。美国国家半导体公司对本文内容的准确性与完整性不作任何表示且不承担任何法律责任。美国国家半导体公司保留随时更改上述电路和规格的权利，恕不另行公司通知。本文没有明示或暗示地以禁止反言或其他任何方式，授予过任何知识产权许可。

美国国家半导体公司按照其认为必要的程度执行产品测试及其它质量控制以支持产品质量保证。没有必要对每个产品执行政府规定范围外的所有参数测试。美国国家半导体公司没有责任提供应用帮助或者购买者产品设计。购买者对其使用美国国家半导体公司的部件的产品和应用承担责任。在使用和分销包含美国国家半导体公司的部件的任何产品之前，购买者应提供充分的设计、测试及操作安全保障。

除非有有关该产品的销售条款规定，否则美国国家半导体公司不承担任何由此引出的任何责任，也不承认任何有关该产品销售权与/或者产品使用权的明示或暗示的授权，其中包括以特殊目的、以营利为目的的授权，或者对专利权、版权、或其他知识产权的侵害。

生命支持策略

未经美国国家半导体公司的总裁和首席律师的明确书面审批，不得将美国国家半导体公司的产品作为生命支持设备或系统中的关键部件使用。特此说明：

生命支持设备或系统指：(a)打算通过外科手术移植到体内的生命支持设备或系统；(b)支持或维持生命的设备或系统，其在依照使用说明书正确使用时，有理由认为其失效会造成用户严重伤害。关键部件是在生命支持设备或系统中，有理由认为其失效会造成生命支持设备或系统失效，或影响生命支持设备或系统的安全性或效力的任何部件。

National Semiconductor和National Semiconductor标志均为美国国家半导体公司的注册商标。其他品牌或产品名称均为有关公司所拥有的商标或注册商标。

美国国家半导体公司2009版权所有。

欲了解最新产品信息，请访问公司网站：www.national.com



**National Semiconductor
Americas Technical
Support Center**
Email: support@nsc.com
Tel: 1-800-272-9959

**National Semiconductor Europe
Technical Support Center**
Email: europe.support@nsc.com

**National Semiconductor Asia
Pacific Technical Support Center**
Email: ap.support@nsc.com

**National Semiconductor Japan
Technical Support Center**
Email: jpn.feedback@nsc.com

PACKAGING INFORMATION

Orderable part number	Status (1)	Material type (2)	Package Pins	Package qty Carrier	RoHS (3)	Lead finish/ Ball material (4)	MSL rating/ Peak reflow (5)	Op temp (°C)	Part marking (6)
LM3151MH-3.3/NOPB	Active	Production	HTSSOP (PWP) 14	94 TUBE	Yes	SN	Level-1-260C-UNLIM	-40 to 125	LM3151 -3.3
LM3151MH-3.3/NOPB.A	Active	Production	HTSSOP (PWP) 14	94 TUBE	Yes	SN	Level-1-260C-UNLIM	-40 to 125	LM3151 -3.3
LM3151MHE-3.3/NOPB	Active	Production	HTSSOP (PWP) 14	250 SMALL T&R	Yes	SN	Level-1-260C-UNLIM	-40 to 125	LM3151 -3.3
LM3151MHE-3.3/NOPB.A	Active	Production	HTSSOP (PWP) 14	250 SMALL T&R	Yes	SN	Level-1-260C-UNLIM	-40 to 125	LM3151 -3.3
LM3151MHX-3.3/NOPB	Active	Production	HTSSOP (PWP) 14	2500 LARGE T&R	Yes	SN	Level-1-260C-UNLIM	-40 to 125	LM3151 -3.3
LM3151MHX-3.3/NOPB.A	Active	Production	HTSSOP (PWP) 14	2500 LARGE T&R	Yes	SN	Level-1-260C-UNLIM	-40 to 125	LM3151 -3.3
LM3152MH-3.3/NOPB	Active	Production	HTSSOP (PWP) 14	94 TUBE	Yes	SN	Level-1-260C-UNLIM	-40 to 125	LM3152 -3.3
LM3152MH-3.3/NOPB.A	Active	Production	HTSSOP (PWP) 14	94 TUBE	Yes	SN	Level-1-260C-UNLIM	-40 to 125	LM3152 -3.3
LM3152MHE-3.3/NOPB	Active	Production	HTSSOP (PWP) 14	250 SMALL T&R	Yes	SN	Level-1-260C-UNLIM	-40 to 125	LM3152 -3.3
LM3152MHE-3.3/NOPB.A	Active	Production	HTSSOP (PWP) 14	250 SMALL T&R	Yes	SN	Level-1-260C-UNLIM	-40 to 125	LM3152 -3.3
LM3152MHX-3.3/NOPB	Active	Production	HTSSOP (PWP) 14	2500 LARGE T&R	Yes	SN	Level-1-260C-UNLIM	-40 to 125	LM3152 -3.3
LM3152MHX-3.3/NOPB.A	Active	Production	HTSSOP (PWP) 14	2500 LARGE T&R	Yes	SN	Level-1-260C-UNLIM	-40 to 125	LM3152 -3.3
LM3153MH-3.3/NOPB	Active	Production	HTSSOP (PWP) 14	94 TUBE	Yes	SN	Level-1-260C-UNLIM	-40 to 125	LM3153 -3.3
LM3153MH-3.3/NOPB.A	Active	Production	HTSSOP (PWP) 14	94 TUBE	Yes	SN	Level-1-260C-UNLIM	-40 to 125	LM3153 -3.3
LM3153MHE-3.3/NOPB	Active	Production	HTSSOP (PWP) 14	250 SMALL T&R	Yes	SN	Level-1-260C-UNLIM	-40 to 125	LM3153 -3.3
LM3153MHE-3.3/NOPB.A	Active	Production	HTSSOP (PWP) 14	250 SMALL T&R	Yes	SN	Level-1-260C-UNLIM	-40 to 125	LM3153 -3.3

Orderable part number	Status (1)	Material type (2)	Package Pins	Package qty Carrier	RoHS (3)	Lead finish/ Ball material (4)	MSL rating/ Peak reflow (5)	Op temp (°C)	Part marking (6)
LM3153MHX-3.3/NOPB	Active	Production	HTSSOP (PWP) 14	2500 LARGE T&R	Yes	SN	Level-1-260C-UNLIM	-40 to 125	LM3153 -3.3
LM3153MHX-3.3/NOPB.A	Active	Production	HTSSOP (PWP) 14	2500 LARGE T&R	Yes	SN	Level-1-260C-UNLIM	-40 to 125	LM3153 -3.3

⁽¹⁾ **Status:** For more details on status, see our [product life cycle](#).

⁽²⁾ **Material type:** When designated, preproduction parts are prototypes/experimental devices, and are not yet approved or released for full production. Testing and final process, including without limitation quality assurance, reliability performance testing, and/or process qualification, may not yet be complete, and this item is subject to further changes or possible discontinuation. If available for ordering, purchases will be subject to an additional waiver at checkout, and are intended for early internal evaluation purposes only. These items are sold without warranties of any kind.

⁽³⁾ **RoHS values:** Yes, No, RoHS Exempt. See the [TI RoHS Statement](#) for additional information and value definition.

⁽⁴⁾ **Lead finish/Ball material:** Parts may have multiple material finish options. Finish options are separated by a vertical ruled line. Lead finish/Ball material values may wrap to two lines if the finish value exceeds the maximum column width.

⁽⁵⁾ **MSL rating/Peak reflow:** The moisture sensitivity level ratings and peak solder (reflow) temperatures. In the event that a part has multiple moisture sensitivity ratings, only the lowest level per JEDEC standards is shown. Refer to the shipping label for the actual reflow temperature that will be used to mount the part to the printed circuit board.

⁽⁶⁾ **Part marking:** There may be an additional marking, which relates to the logo, the lot trace code information, or the environmental category of the part.

Multiple part markings will be inside parentheses. Only one part marking contained in parentheses and separated by a "-" will appear on a part. If a line is indented then it is a continuation of the previous line and the two combined represent the entire part marking for that device.

Important Information and Disclaimer: The information provided on this page represents TI's knowledge and belief as of the date that it is provided. TI bases its knowledge and belief on information provided by third parties, and makes no representation or warranty as to the accuracy of such information. Efforts are underway to better integrate information from third parties. TI has taken and continues to take reasonable steps to provide representative and accurate information but may not have conducted destructive testing or chemical analysis on incoming materials and chemicals. TI and TI suppliers consider certain information to be proprietary, and thus CAS numbers and other limited information may not be available for release.

In no event shall TI's liability arising out of such information exceed the total purchase price of the TI part(s) at issue in this document sold by TI to Customer on an annual basis.

TAPE AND REEL INFORMATION



*All dimensions are nominal

Device	Package Type	Package Drawing	Pins	SPQ	Reel Diameter (mm)	Reel Width W1 (mm)	A0 (mm)	B0 (mm)	K0 (mm)	P1 (mm)	W (mm)	Pin1 Quadrant
LM3151MHE-3.3/NOPB	HTSSOP	PWP	14	250	177.8	12.4	6.9	5.6	1.6	8.0	12.0	Q1
LM3151MHX-3.3/NOPB	HTSSOP	PWP	14	2500	330.0	12.4	6.9	5.6	1.6	8.0	12.0	Q1
LM3152MHE-3.3/NOPB	HTSSOP	PWP	14	250	177.8	12.4	6.9	5.6	1.6	8.0	12.0	Q1
LM3152MHX-3.3/NOPB	HTSSOP	PWP	14	2500	330.0	12.4	6.9	5.6	1.6	8.0	12.0	Q1
LM3153MHE-3.3/NOPB	HTSSOP	PWP	14	250	177.8	12.4	6.9	5.6	1.6	8.0	12.0	Q1
LM3153MHX-3.3/NOPB	HTSSOP	PWP	14	2500	330.0	12.4	6.9	5.6	1.6	8.0	12.0	Q1

TAPE AND REEL BOX DIMENSIONS



*All dimensions are nominal

Device	Package Type	Package Drawing	Pins	SPQ	Length (mm)	Width (mm)	Height (mm)
LM3151MHE-3.3/NOPB	HTSSOP	PWP	14	250	208.0	191.0	35.0
LM3151MHX-3.3/NOPB	HTSSOP	PWP	14	2500	367.0	367.0	35.0
LM3152MHE-3.3/NOPB	HTSSOP	PWP	14	250	208.0	191.0	35.0
LM3152MHX-3.3/NOPB	HTSSOP	PWP	14	2500	367.0	367.0	35.0
LM3153MHE-3.3/NOPB	HTSSOP	PWP	14	250	208.0	191.0	35.0
LM3153MHX-3.3/NOPB	HTSSOP	PWP	14	2500	367.0	367.0	35.0

TUBE


*All dimensions are nominal

Device	Package Name	Package Type	Pins	SPQ	L (mm)	W (mm)	T (μm)	B (mm)
LM3151MH-3.3/NOPB	PWP	HTSSOP	14	94	495	8	2514.6	4.06
LM3151MH-3.3/NOPB.A	PWP	HTSSOP	14	94	495	8	2514.6	4.06
LM3152MH-3.3/NOPB	PWP	HTSSOP	14	94	495	8	2514.6	4.06
LM3152MH-3.3/NOPB.A	PWP	HTSSOP	14	94	495	8	2514.6	4.06
LM3153MH-3.3/NOPB	PWP	HTSSOP	14	94	495	8	2514.6	4.06
LM3153MH-3.3/NOPB.A	PWP	HTSSOP	14	94	495	8	2514.6	4.06

重要通知和免责声明

TI“按原样”提供技术和可靠性数据（包括数据表）、设计资源（包括参考设计）、应用或其他设计建议、网络工具、安全信息和其他资源，不保证没有瑕疵且不做任何明示或暗示的担保，包括但不限于对适销性、与某特定用途的适用性或不侵犯任何第三方知识产权的暗示担保。

这些资源可供使用 TI 产品进行设计的熟练开发人员使用。您将自行承担以下全部责任：(1) 针对您的应用选择合适的 TI 产品，(2) 设计、验证并测试您的应用，(3) 确保您的应用满足相应标准以及任何其他安全、安保法规或其他要求。

这些资源如有变更，恕不另行通知。TI 授权您仅可将这些资源用于研发本资源所述的 TI 产品的相关应用。严禁以其他方式对这些资源进行复制或展示。您无权使用任何其他 TI 知识产权或任何第三方知识产权。对于因您对这些资源的使用而对 TI 及其代表造成的任何索赔、损害、成本、损失和债务，您将全额赔偿，TI 对此概不负责。

TI 提供的产品受 [TI 销售条款](#)、[TI 通用质量指南](#) 或 [ti.com](#) 上其他适用条款或 TI 产品随附的其他适用条款的约束。TI 提供这些资源并不会扩展或以其他方式更改 TI 针对 TI 产品发布的适用的担保或担保免责声明。除非德州仪器 (TI) 明确将某产品指定为定制产品或客户特定产品，否则其产品均为按确定价格收入目录的标准通用器件。

TI 反对并拒绝您可能提出的任何其他或不同的条款。

版权所有 © 2026，德州仪器 (TI) 公司

最后更新日期：2025 年 10 月