

BQ25751 具有直接电源路径控制功能的独立 I²C 控制型、70V 双向降压/升压铅酸电池充电控制器

1 特性

- 宽输入电压工作范围：4.4V 至 70V
- 宽电池电压工作范围：高达 70V
 - 6V 至 48V 铅酸电池充电曲线，具有快充、均充和浮充阶段
 - 充电电压温度补偿
- 具有 NFET 驱动器的同步降压充电控制器
 - 可调节开关频率范围：200kHz 至 600kHz
 - 可选择与外部时钟同步
 - 带有软启动的集成环路补偿
 - 可选栅极驱动器电源输入，可提高效率
- 双向转换器运行（反向模式），支持 USB-PD 扩展功率范围 (EPR)
 - 可调输入电压 (VAC) 调节范围为 3.3V 至 65V，步长为 20mV
 - 使用 $2\text{m}\Omega$ 电阻器实现可调输入电流调节 (R_{AC_SNS})，范围为 400mA 至 20A，步长为 50mA
- 直接电源路径管理，可实现超高的电源系统效率
 - 选择适配器或电池作为系统电源
 - 动态电源管理
 - 所有 N 沟道 FET 驱动器
- 高精度度
 - $\pm 0.5\%$ 充电电压调节
 - $\pm 3\%$ 充电电流调节
 - 输入电流调节范围为 $\pm 3\%$
- 通过 I²C 控制，用于通过电池可编程选项实现出色的系统性能
 - 硬件可调输入和输出电流限制
- 用于电压、电流和温度监控的集成 16 位 ADC
- 低电池静态电流
- 高安全集成
 - 可调输入过压和欠压保护
 - 电池过压和过流保护
 - CV 模式下充电安全计时器
 - 热关断
- 状态输出
 - 适配器存在状态 ($\overline{PG}$)
 - 充电器运行状态
- 封装
 - 36 引脚 6mm × 5mm QFN 封装

2 应用

- 火警控制面板
- 麻醉给药系统
- 电池备份单元 (BBU)
- 电梯主控板
- 紧急电源
- HVAC 网关
- 入侵控制面板

3 说明

BQ25751 是一款具有直接电源路径控制功能的宽输入电压、开关模式降压/升压电池充电控制器。该器件能够在宽电压范围内实现电池高效充电，并为铅酸电池提供快充、浮充和均充。该器件集成了降压/升压转换器的所有环路补偿功能，因此可提供易于使用的高密度解决方案。

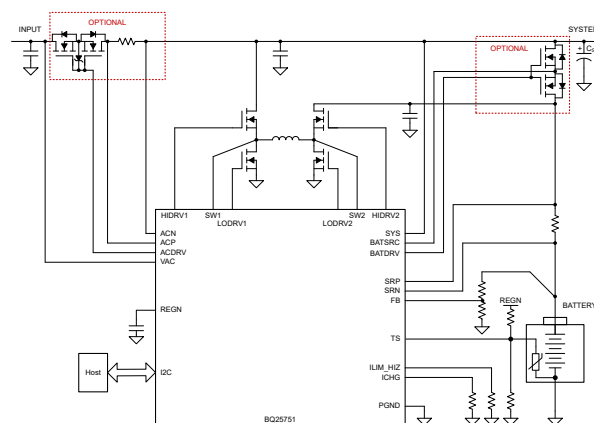
除了 I²C 主机控制的充电模式，该器件还通过电阻器可编程限制支持独立充电模式。输入电流、充电电流和充电电压调节目标可分别通过 ILIM_HIZ、ICHG 和 FB 引脚进行设置。

封装信息

器件型号	封装 ⁽¹⁾	封装尺寸 ⁽²⁾	封装尺寸(标称值)
BQ25751	RRV (VQFN 36)	6.0mm x 5.0mm	6.0mm x 5.0mm

(1) 有关所有可用封装，请参阅节 14。

(2) 封装尺寸 (长×宽) 为标称值, 并包括引脚 (如适用)。



简化版原理图

内容

1 特性	1	7.5 BQ25751 寄存器	36
2 应用	1	8 应用和实施	58
3 说明	1	8.1 应用信息.....	58
4 器件比较	3	8.2 典型应用.....	58
5 引脚配置和功能	4	9 电源相关建议	66
6 规格	7	10 布局	67
6.1 绝对最大额定值.....	7	10.1 布局指南.....	67
6.2 ESD 等级.....	7	10.2 布局示例.....	68
6.3 建议运行条件.....	8	11 电源相关建议	69
6.4 热性能信息.....	8	12 器件和文档支持	70
6.5 电气特性.....	9	12.1 器件支持.....	70
6.6 时序要求.....	14	12.2 接收文档更新通知.....	70
6.7 典型特性 (BQ25751).....	15	12.3 支持资源.....	70
7 详细说明	18	12.4 商标.....	70
7.1 概述.....	18	12.5 静电放电警告.....	70
7.2 功能方框图.....	19	12.6 术语表.....	70
7.3 特性说明.....	20	13 修订历史记录	70
7.4 器件功能模式.....	34	14 机械、封装和可订购信息	71

4 器件比较

器件型号	BQ25856-Q1	BQ25756	BQ25750	BQ25751
主要特性	推出锂离子、LFP 和 DRSS 电池，TSHUT 增加→150 C，符合汽车标准	锂离子电池、LFP	锂离子电池、LFP	铅酸
充电器拓扑	降压/升压	降压/升压	降压/升压	降压/升压
电源拓扑	非电源路径	非电源路径	电源路径	电源路径
I ² C 地址	0X6B	0X6B	0X6B	0X6B
默认充电曲线	锂离子电池 (涓流、预充电、CC、CV)	锂离子电池 (涓流、预充电、CC、CV)	锂离子电池 (涓流、预充电、CC、CV)	铅酸 (CC、CV 吸收、CV 浮充)
配置	I ² C + 独立	I ² C + 独立	I ² C + 独立	I ² C + 独立
工作 VIN	4.4V → 70V	4.4V → 70V	4.4V → 70V	4.4V → 70V
引脚数	36	36	36	36
封装	5X6 QFN	5X6 QFN	5X6 QFN	5X6 QFN
TS 引脚功能	JEITA 曲线	JEITA 曲线	JEITA 曲线	CV 电压变化 (FB 引脚处温度系数为 -2mV/°C)

5 引脚配置和功能

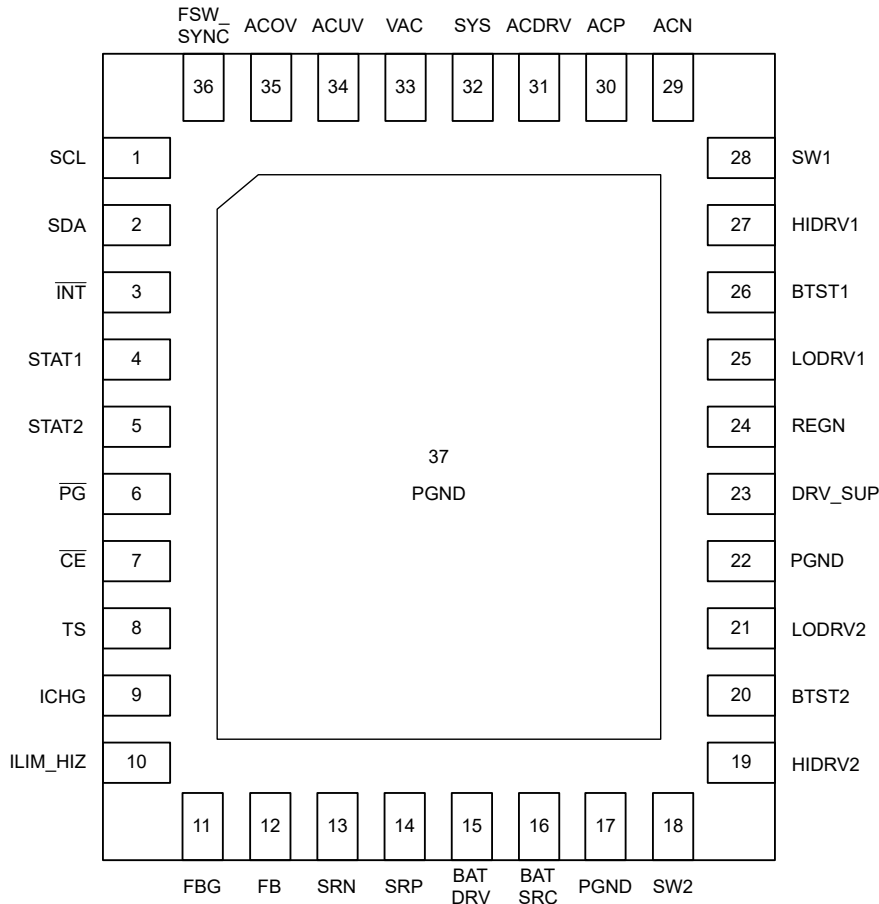


图 5-1. BQ25751 , RRV 封装 36 引脚 VQFN 顶视图

表 5-1. 引脚功能

引脚		I/O	说明
名称	编号		
SCL	1	I	I ² C 接口时钟 - 通过 10k Ω 电阻器将 SCL 连接到逻辑轨。
SDA	2	IO	I ² C 接口数据 - 通过 10k Ω 电阻器将 SDA 连接到逻辑轨。
INT	3	O	开漏中断输出 - 通过 10k Ω 电阻器将 INT 引脚连接到逻辑轨。INT 引脚向主机发送一个低电平有效的 256 μ s 脉冲, 以报告充电器器件状态和故障。
STAT1	4	O	开漏充电状态 1 输出 - STAT1 和 STAT2 表示各种充电器操作, 请参阅表 7-6。通过 10k Ω 电阻器连接到上拉电源轨。当 DIS_STAT_PINS 位设置为 1 时, 可以禁用 STAT1、STAT2 引脚功能。禁用后, 该引脚可通过 FORCE_STAT1_ON 位用作通用指示器。
STAT2	5	O	开漏充电状态 2 输出 - STAT1 和 STAT2 表示各种充电器操作, 请参阅表 7-6。通过 10k Ω 电阻器连接到上拉电源轨。当 DIS_STAT_PINS 位设置为 1 时, 可以禁用 STAT1、STAT2 引脚功能。禁用后, 该引脚可通过 FORCE_STAT2_ON 位用作通用指示器。
PG	6	O	开漏低电平有效电源正常状态指示器 - 通过 10k Ω 电阻器连接到上拉电源轨。如果 VAC 处于编程的 ACUV/ACOV 工作窗口之内, 则 LOW 表示输入源良好。当 DIS_PG_PIN 位设置为 1 时, 可以禁用 PG 引脚功能。禁用后, 该引脚可通过 FORCE_STAT3_ON 位用作通用指示器。
CE	7	IO	低电平有效充电使能引脚 - 当 EN_CHG 位为 1 且 CE 引脚为低电平时, 会启用电池充电。必须将 CE 引脚拉至高电平或低电平, 不要保持悬空。当 DIS_CE_PIN 位设置为 1 时, 可以禁用 CE 引脚功能。禁用后, 该引脚可通过 FORCE_STAT4_ON 位用作通用指示器。
TS	8	I	温度鉴定电压输入 - 连接负温度系数热敏电阻。使用从 REGN 到 TS 再到 PGND 的电阻分压器对温度窗口进行编程。当 TS 引脚电压超出范围时, 充电暂停。建议使用 103AT-2 10k Ω 热敏电阻。

表 5-1. 引脚功能 (续)

引脚		I/O	说明
名称	编号		
ICHG	9	I	充电电流限制设置 - ICHG 引脚设置最大充电电流, 并可用于监测充电电流。连接到 PGND 的编程电阻用于将充电电流限制设置为 $I_{CHG} = K_{ICHG}/R_{ICHG}$ 。当器件处于充电电流调节状态时, ICHG 引脚电压为 V_{REF_ICHG} 。当 ICHG 引脚电压小于 V_{REF_ICHG} 时, 实际充电电流可按下式计算: $I_{BAT} = K_{ICHG} \times V_{ICHG} / (R_{ICHG} \times V_{REF_ICHG})$ 。实际充电电流限制是 ICHG 引脚或 ICHG_REG 寄存器位设置的限制中的较低者。当 EN_ICHG_PIN 位为 0 时, 可以禁用该引脚功能。如果不使用 ICHG 引脚, 该引脚应拉至 PGND, 不要悬空。
ILIM_HIZ	10	I	输入电流限制设置和高阻态模式控制引脚 - ILIM_HIZ 引脚设置最大输入电流限制, 可用于监测输入电流, 并可拉至高电平以强制器件进入高阻态模式。连接到 PGND 的编程电阻用于将输入电流限制设置为 $I_{LIM} = K_{ILIM}/R_{ILIM}$ 。当器件处于输入电流调节状态时, ILIM_HIZ 引脚上的电压为 V_{REF_ILIM} 。当 ILIM_HIZ 引脚电压小于 V_{REF_ILIM} 时, 实际输入电流可按下式计算: $I_{AC} = K_{ILIM} \times V_{ILIM} / (R_{ILIM} \times V_{REF_ILIM})$ 。实际输入电流限制是 ILIM_HIZ 引脚或 IAC_DPM 寄存器位设置的限制中的较低者。当 EN_ILIM_HIZ_PIN 位为 0 时, 可以禁用该引脚功能。如果不使用 ILIM_HIZ 引脚, 该引脚应拉至 PGND, 不要悬空。
FBG	11	I	电压反馈分压器返回 - 连接到电池反馈电阻的底部。充电时, 该引脚在内部被驱动至 PGND。当输入电压超出 ACUV/ACOV 工作窗口时, 该引脚处于高阻抗状态, 从而更大幅度减少电池漏电流。
FB	12	I	充电电压模拟反馈调节 - 将电阻分压器的输出从电池端子连接到该节点, 以调整输出电池调节电压。
SRN	13	I	充电电流检测电阻, 负输入 - 在 SRN 和 SRP 之间放置一个 $0.47 \mu F$ 陶瓷电容器, 以提供差模滤波。在 SRN 引脚和 PGND 之间放置一个可选的 $0.1 \mu F$ 陶瓷电容器, 实现共模滤波。
SRP	14	I	充电电流检测电阻, 正输入 - 在 SRN 和 SRP 之间放置一个 $0.47 \mu F$ 陶瓷电容器, 以提供差模滤波。在 SRP 引脚和 PGND 之间放置一个 $0.1 \mu F$ 陶瓷电容器, 实现共模滤波。
BATDRV	15	O	N 沟道电池 FET 栅极驱动 - 直接连接到 BATFET 栅极。当输入电压超出 ACUV/ACOV 工作窗口时, 引脚以相对于 BATSRC 10V 的电压驱动栅极, 以打开 BATFET。BATDRV 至 BATSRC 之间的可选电容器可用于减慢开启转换。
BATSRC	16	I	N 沟道电池 FET 源 - 直接连接到 BATFET 共源。
PGND	17	I	将该引脚直接连接到 PGND。
SW2	18	P	升压侧半桥开关节点 - 连接到升压 HS FET 的源极和升压 LS FET 的漏极。在 SW1 和 SW2 之间连接电感器。
HIDRV2	19	O	升压侧高侧栅极驱动器 - 连接到升压高侧 N 沟道 MOSFET 栅极。
BTST2	20	P	升压侧高侧功率 MOSFET 栅极驱动器电源 - 在 BTST2 和 SW2 之间连接一个电容器, 为高侧 MOSFET 栅极驱动器提供偏置。
LODRV2	21	O	升压侧低侧栅极驱动器 - 连接到升压低侧 N 沟道 MOSFET 栅极。
PGND	22	P	电源接地回路 - 低侧栅极驱动器的高电流接地连接。
DRV_SUP	23	P	充电器栅极驱动电源输入 - 该引脚上的电压用于驱动降压/升压转换器开关 FET 的栅极。在 DRV_SUP 与电源地之间连接一个 $4.7 \mu F$ 陶瓷电容器。通过将 REGN 连接到 DRV_SUP 引脚, REGN LDO 电压可用作所有开关 FET 的栅极驱动器电源。在高压应用中, 可以通过外部电源直接提供高达 12V 的 DRV_SUP 电压, 以实现更高的开关效率。有关更多详细信息, 请参阅节 7.3.3.2。
REGN	24	P	充电器内部线性稳压器输出 - 在 REGN 与电源接地之间连接一个 $4.7 \mu F$ 陶瓷电容器。通过将 REGN 连接到 DRV_SUP 引脚, REGN LDO 电压可用作所有开关 FET 的栅极驱动器电源。在高压应用中, 可以通过外部电源直接提供高达 12V 的 DRV_SUP 电压, 以实现更高的开关效率。有关更多详细信息, 请参阅节 7.3.3.2。
LODRV1	25	O	降压侧低侧栅极驱动器 - 连接到降压低侧 N 沟道 MOSFET 栅极。
BTST1	26	P	降压侧高侧功率 MOSFET 栅极驱动器电源 - 在 BTST1 和 SW1 之间连接一个电容器, 为高侧 MOSFET 栅极驱动器提供偏置。
HIDRV1	27	O	降压侧高侧栅极驱动器 - 连接到降压高侧 N 沟道 MOSFET 栅极。
SW1	28	P	降压侧半桥开关节点 - 连接到降压 HS FET 的源极和降压 LS FET 的漏极。在 SW1 和 SW2 之间连接电感器。
ACN	29	I	适配器电流检测电阻, 负输入 - 在 ACN 和 ACP 之间放置一个 $0.47 \mu F$ 陶瓷电容器, 以提供差模滤波。在 ACN 引脚和 PGND 之间放置一个可选的 $0.1 \mu F$ 陶瓷电容器, 以实现共模滤波。
ACP	30	I	适配器电流检测电阻, 正输入 - 在 ACN 和 ACP 之间放置一个 $0.47 \mu F$ 陶瓷电容器, 以提供差模滤波。在 ACP 引脚和 PGND 之间放置一个 $0.1 \mu F$ 陶瓷电容器, 以实现共模滤波。

表 5-1. 引脚功能 (续)

引脚		I/O	说明
名称	编号		
ACDRV	31	O	N 沟道输入 FET 栅极驱动 - 直接连接到背对背输入 FET (ACFET) 栅极。当输入电压位于 ACUV/ACOV 工作窗口内时, 引脚以 10V 电压驱动栅极以打开 ACFET。如果输入电压超出有效工作窗口, 该引脚将拉至 PGND 以关闭 FET。将 15V 齐纳二极管从 ACDRV 连接到 ACFET 的共源。
SYS	32	I	系统电压检测点 - 系统电压的检测点。如果 VAC 超出 ACUV/ACOV 工作窗口, 则仅当 SYS 电压低于电池电压 (理想二极管导通) 时, BATFET 才会导通。启用反向模式时, 该引脚电压将调节至 VSYS_REV。
VAC	33	P	输入电压检测和电源 - VAC 是为 IC 供电的输入偏置。在引脚和 PGND 之间连接一个 1μF 电容器。
ACUV	34	I	交流欠压比较器输入 - 在 VAC 和 PGND 之间连接一个电阻分压器以对欠压保护进行编程。当该引脚低于 V_{REF_ACUV} 时, 器件停止充电, 禁用 ACFET 并启用 BATFET。输入电压调节基准的硬件限制为 V_{ACUV_DPM} 。实际输入电压调节是引脚编程值和 VAC_DPM 寄存器值中的较高者。如果不使用 ACUV 编程, 则将该引脚拉至 VAC, 不要悬空。
ACOV	35	I	交流过压比较器输入 - 在 VAC 和 PGND 之间连接一个电阻分压器以对过压保护进行编程。当该引脚升至高于 V_{REF_ACOV} 时, 器件停止充电, 禁用 ACFET 并启用 BATFET。如果不使用 ACOV 编程, 则将该引脚拉至 PGND, 不要悬空。
FSW_SYNC	36	I	开关频率和同步输入 - 将外部电阻连接到 FSW_SYNC 引脚和 PGND 以设置标称开关频率。该引脚还用于将 PWM 控制器与频率为 200kHz 至 600kHz 的外部时钟同步。
散热焊盘	37	P	IC 下方的裸露焊盘 - 始终将散热焊盘焊接到电路板上, 并在散热焊盘平面上通过过孔星形连接到 PGND 和大电流电源转换器的接地平面。它还用作散热焊盘以进行散热。

6 规格

6.1 绝对最大额定值

在自然通风条件下的工作温度范围内测得（除非另有说明）⁽¹⁾

		最小值	最大值	单位
电压	VAC、ACUV、ACOV、ACP、ACN、 、SYS、ACDRV、BATDRV、BATSRC、SRP、SRN、FB、FBG	-0.3	85	V
电压	SW1、SW2	-2	85	V
电压	$\overline{PG}$	-0.3	40	V
电压	BATDRV，以 BATSRC 为基准	-0.3	12	V
电压	BTST1、HIDRV1，以 SW1 为基准	-0.3	14	V
电压	BTST2、HIDRV2，以 SW2 为基准	-0.3	14	V
电压	ACP，以 ACN 为基准；SRP，以 SRN 为基准	-0.3	0.3	V
电压	$\overline{CE}$ 、FSW_SYNC、ICHG、ILIM_HIZ、 $\overline{INT}$ 、REGN、SCL、SDA、MODE、STAT1、STAT2、TS	-0.3	6	V
输出灌电流	$\overline{CE}$ 、 $\overline{PG}$ 、STAT1、STAT2		5	mA
T _J	结温	-40	150	°C
T _{stg}	贮存温度	-65	150	°C

- (1) 超出“绝对最大额定值”运行可能会对器件造成永久损坏。“绝对最大额定值”并不表示器件在这些条件下或在“建议运行条件”以外的任何其他条件下能够正常运行。如果超出“建议运行条件”但在“绝对最大额定值”范围内使用，器件可能不会完全正常运行，这可能影响器件的可靠性、功能和性能并缩短器件寿命。

6.2 ESD 等级

			值	单位
V _(ESD)	静电放电	人体放电模式 (HBM)，符合 ANSI/ESDA/JEDEC JS-001 标准，所有引脚 ⁽¹⁾	±2000	V
		充电器件模型 (CDM)，符合 ANSI/ESDA/JEDEC JS-002 标准，所有引脚 ⁽²⁾	±500	

- (1) JEDEC 文档 JEP155 指出：500V HBM 时能够在标准 ESD 控制流程下安全生产。
 (2) JEDEC 文档 JEP157 指出：250V CDM 时能够在标准 ESD 控制流程下安全生产。

6.3 建议运行条件

在自然通风条件下的工作温度范围内测得（除非另有说明）

		最小值	标称值	最大值	单位
V_{AC}	输入电压	4.2		70	V
V_{BAT}	电池电压	0		70	V
V_{DRV_SUP}	DRV_SUP 引脚直接驱动电压范围	4.0		12	V
F_{SW}	开关频率	200		600	kHz
T_J	结温	-40		125	°C
T_A	环境温度	-40		105	°C
C_{VAC}	VAC 电容器	1			μF
C_{IN}	降压/升压输入电容（降额后的最小值）	160			μF
C_{OUT}	降压/升压输出电容（降额后的最小值）	160			μF
C_{REGN}	REGN 电容器（降额前的标称值）	4.7			μF
C_{DRV_SUP}	DRV_SUP 电容器（降额前的标称值）	4.7			μF
L	开关电感器	2.2		15	μH
R_{DCR}	电感器直流电阻	1.75		60	mΩ
R_{AC_SNS}	输入电流检测电阻	0 ⁽¹⁾	2	10	mΩ
R_{BAT_SNS}	电池电流检测电阻		5		mΩ
R_{ICHG}	ICHG 编程下拉电阻器	0.0 ⁽²⁾		100	kΩ
R_{ILIM_HIZ}	ILIM_HIZ 编程下拉电阻器	0.0 ⁽³⁾		50	kΩ

(1) 当 R_{AC_SNS} 为 0mΩ 时，输入电流限制功能被禁用

(2) 当 R_{ICHG} 被拉至 GND 时，硬件充电电流限制被禁用，实际充电电流由 ICHG_REG 寄存器设置控制

(3) 当 R_{ILIM_HIZ} 被拉至 GND 时，硬件输入电流限制被禁用，实际输入电流由 IAC_DPM 寄存器设置控制

6.4 热性能信息

热指标 ⁽¹⁾		BQ25751	单位
		RRV	
		36 引脚	
R _{θJA}	结至环境热阻 (JEDEC ⁽¹⁾)	29.4	°C/W
R _{θJC(top)}	结至外壳 (顶部) 热阻	18.8	°C/W
R _{θJB}	结至电路板热阻	9.9	°C/W
Ψ _{JT}	结至顶部特征参数	0.2	°C/W
Ψ _{JB}	结至电路板特征参数	9.8	°C/W
R _{θJC(bot)}	结至外壳 (底部) 热阻	2.5	°C/W

(1) 有关新旧热指标的更多信息，请参阅 [半导体和 IC 封装热指标](#) 应用手册。

6.5 电气特性

典型值在 $V_{AC} = ACP = ACN = SYS = SRP = SRN = 28V$ 、 $T_J = -40^{\circ}C$ 至 $+125^{\circ}C$ 和 $T_J = 25^{\circ}C$ 条件下测得 (除非另有说明)

参数		测试条件	最小值	典型值	最大值	单位	
静态电流							
I_{SD_BAT}	BATFET 关闭时的关断电池电流 ($I_{SRN} + I_{SRP}$)	$V_{BAT} = 28V$, $V_{AC} = 0V$, $ADC_EN = 0$, $FORCE_BATFET_OFF = 1$, $T_J < 105^{\circ}C$		10		μA	
I_{Q_BAT}	BATFET 开启时的静态电池电流 ($I_{SRN} + I_{SRP}$)	$V_{BAT} = 28V$, $V_{AC} = 0V$, $ADC_EN = 0$, $T_J < 105^{\circ}C$		17		μA	
		$V_{BAT} = 28V$, $V_{AC} = 0V$, $ADC_EN = 1$, $T_J < 105^{\circ}C$		500	700	μA	
I_{HIZ_VAC}	高阻态输入电流 (I_{VAC})	$EN_HIZ = 1$		10	30	μA	
I_{Q_VAC}	静态输入电流 (I_{VAC})	不进行开关		0.75	1	mA	
I_{Q_REV}	反向模式下的静态电池电流 ($I_{SRN} + I_{SRP}$)	不进行开关		0.75	1	mA	
VAC/BAT 上电							
V_{VAC_OP}	VAC 工作范围		4.4		70	V	
V_{VAC_OK}	VAC 转换器启用阈值	VAC 上升, 无电池	4.4			V	
V_{VAC_OKZ}	VAC 转换器禁用阈值	VAC 下降, 无电池			3.5	V	
V_{REF_ACUV}	进入 VAC_UVP 的 ACUV 比较器阈值	V_{ACUV} 下降	1.095	1.1	1.106	V	
$V_{REF_ACUV_HYS}$	ACUV 比较器阈值迟滞	V_{ACUV} 上升		50		mV	
$V_{VAC_INT_OV}$	进入 VAC_OVP 的 VAC 内部阈值	IN 上升	72	74	76	V	
$V_{VAC_INT_OVZ}$	退出 VAC_OVP 的 VAC 内部阈值	IN 下降	69	71	73	V	
V_{REF_ACOV}	进入 VAC_OVP 的 ACOV 比较器阈值	V_{ACOV} 上升	1.184	1.2	1.206	V	
$V_{REF_ACOV_HYS}$	ACOV 比较器阈值迟滞	V_{ACOV} 下降		50		mV	
V_{SRN_OK}	启用 BATFET 的电池电压	V_{SRN} 上升, 无输入			3.1	V	
V_{SRN_OKZ}	禁用 BATFET 的电池电压	$-V_{SRN}$ 下降, 无输入	2.15		2.65	V	
充电电压调节							
V_{VFB_RANGE}	反馈电压范围		1.504		1.566	V	
V_{VFB_NOM}	标称反馈电压	$V_{FB_REG} = 0x10$		1.536		V	
V_{VFB_ACC}	反馈电压调节精度	$T_J = 0^{\circ}C$ 至 $85^{\circ}C$	-0.5		0.5	%	
		$T_J = -40^{\circ}C$ 至 $125^{\circ}C$	-0.7		0.7	%	
V_{VFB_ABSORB}	吸收阶段充电电压	偏移高于 V_{FB_REG} , $VBAT_ABSORB[2:0] = 3$		140		mV	
		偏移高于 V_{FB_REG} , $VBAT_ABSORB[2:0] = 1$		84		mV	
R_{FBG}	FBG 到 PGND 的电阻	$I_{FBG} = 1mA$		33	55	Ω	
快速充电电流调节							
$I_{CHG_REG_RANGE}$	充电电流调节范围		0.4		20	A	
$I_{CHG_REG_ACC}$	I^2C 设置充电电流调节精度	$R_{BAT_SNS} = 5m\Omega$, $VBAT = 12V$ 、 $36V$ 、 $55V$ 。 $ICHG_REG = 0x012C$		15		A	
			-3		3	%	
		$R_{BAT_SNS} = 5m\Omega$, $VBAT = 12V$ 、 $36V$ 、 $55V$ 。 $ICHG_REG = 0x0064$		5		A	
			-3		3	%	
		$R_{BAT_SNS} = 5m\Omega$, $VBAT = 12V$ 、 $36V$ 、 $55V$ 。 $ICHG_REG = 0x0028$		2		A	
			-5		5	%	

6.5 电气特性 (续)

典型值在 $VAC = ACP = ACN = SYS = SRP = SRN = 28V$ 、 $T_J = -40^{\circ}C$ 至 $+125^{\circ}C$ 和 $T_J = 25^{\circ}C$ 条件下测得 (除非另有说明)

参数		测试条件	最小值	典型值	最大值	单位	
K _{ICHG}	硬件充电电流限制设置系数 (ICHG 引脚上每 kΩ 充电电流的安培数)	R _{BAT_SNS} = 5mΩ , R _{ICHG} = 10kΩ、5kΩ 和 3.33kΩ	48	50	52	A × kΩ	
V _{REF_ICHG}	ICHG 引脚处于调节状态时的 ICHG 引脚电压			2.0		V	
预充电电流调节							
充电终止							
I _{TERM_RANGE}	终止电流范围	V _{FB} = V _{VFB_REG}	0.25		10	A	
I _{TERM_ACC}	终止电流精度	R _{BAT_SNS} = 5mΩ , V _{BAT} = 12V、36V、55V。 I _{TERM} = 0x001E		1.5		A	
			-7		7	%	
		R _{BAT_SNS} = 5mΩ , V _{BAT} = 12V、36V、55V。 I _{TERM} = 0x000A		0.50		A	
			-20		20	%	
		R _{BAT_SNS} = 5mΩ , V _{BAT} = 12V、36V、55V。 I _{TERM} = 0x0005		0.250		A	
			-50		50	%	
电池电压比较器							
输入电流调节							
I _{REG_DPM_ACC}	正向模式下的 I ² C 设置输入电流调节精度	R _{AC_SNS} = 2mΩ , I _{AC_DPM} = 0x00A0		20		A	
			-3		3	%	
		R _{AC_SNS} = 2mΩ , I _{AC_DPM} = 0x0050		10		A	
			-4		4	%	
		R _{AC_SNS} = 2mΩ , I _{AC_DPM} = 0x0028		5		A	
			-7		7	%	
K _{ILIM}	硬件输入电流限制设置系数 (ILIM_HIZ 引脚上每 kΩ 输入电流的安培数)	R _{AC_SNS} = 2mΩ , R _{ILIM} = 5kΩ、2.5kΩ 和 1.67kΩ	48	50	52	A × kΩ	
V _{REF_ILIM_HIZ}	ILIM_HIZ 引脚处于调节状态时的 ILIM_HIZ 引脚电压			2.0		V	
V _{IH_ILIM_HIZ}	进入高阻态模式的 ILIM_HIZ 输入高电平阈值	V _{ILIM_HIZ} 上升	3.7			V	
输入电压调节							
V _{VREG_DPM_RANGE}	输入电压 DPM 调节范围		4.4		65	V	
V _{VREG_DPM_ACC}	I ² C 设置输入电压调节精度	V _{AC_DPM} = 0x076C		38		V	
			-2		2	%	
V _{VREG_DPM_ACC}	正向模式下的 I ² C 设置输入电压调节精度	V _{AC_DPM} = 0x04E2		25		V	
			-2		2	%	
		V _{AC_DPM} = 0x03B6		19		V	
			-2		2	%	
V _{ACUV_DPM}	处于 VDPM 调节状态时的 ACUV 引脚电压		1.198	1.210	1.222	V	
反向模式电压调节							
V _{REV_RANGE}	反向模式下的 SYS 电压调节范围		3.3		65	V	
V _{REV_ACC}	反向模式下的电压调节精度	V _{SYS_REV} = 0x0960		48		V	
			-2		2	%	
		V _{SYS_REV} = 0x0578		28		V	
			-2		2	%	

6.5 电气特性 (续)

典型值在 $VAC = ACP = ACN = SYS = SRP = SRN = 28V$ 、 $T_J = -40^{\circ}C$ 至 $+125^{\circ}C$ 和 $T_J = 25^{\circ}C$ 条件下测得 (除非另有说明)

参数		测试条件	最小值	典型值	最大值	单位	
V _{REV_ACC}	反向模式下的 VAC 电压调节精度	VSYS_REV = 0x02EE	15			V	
			-2		2	%	
		VSYS_REV = 0x00FA	5			V	
			-2		2	%	
反向模式电流调节							
I _{IREV_ACC}	反向模式下的输入电流调节精度	R _{AC_SNS} = 2mΩ , IAC_REV = 0x00A0	20			A	
			-3.5		3.5	%	
		R _{AC_SNS} = 2mΩ , IAC_REV = 0x0028	5			A	
			-5.5		5.5	%	
充电模式电池包 NTC 监控器							
V _{T1_RISE}	TS 引脚电压上升 T1 阈值，高于该电压时充电暂停。	以 REGN 的百分比表示，TS_T1 = 0°C（带 103AT）	72.75	73.25	73.85	%	
V _{T1_FALL}	TS 引脚电压下降 T1 阈值，低于该电压时重新启用充电。	以 REGN 的百分比表示，TS_T1 = 0°C（带 103AT）	71.5	72	72.5	%	
V _{T5_FALL}	TS 引脚电压下降 T5 阈值，低于该电压时充电暂停	以 REGN 的百分比表示，TS_T5 = 60°C（带 103AT）	33.875	34.375	34.875	%	
V _{T5_RISE}	TS 引脚电压上升 T5 阈值。高于该电压时重新充电至 ICHG 和降低的 V _{FB_REG} 。	以 REGN 的百分比表示，TS_T5 = 60°C（带 103AT）	35	35.5	36	%	
反向模式电池包 NTC 监控器							
V _{BCOLD_RISE}	TS 引脚电压上升 TCOLD 阈值。高于该电压时反向模式暂停	以 REGN 的百分比表示（BCOLD = -20°C，带 103AT）	79.45	80.0	80.55	%	
V _{BCOLD_RISE}	TS 引脚电压上升 TCOLD 阈值。高于该电压时反向模式暂停	以 REGN 的百分比表示（BCOLD = -10°C，带 103AT）	76.65	77.15	77.65	%	
V _{BCOLD_FALL}	TCOLD 比较器下降阈值。	以 REGN 的百分比表示（-20°C，带 103AT）	78.2	78.7	79.2	%	
V _{BCOLD_FALL}	TCOLD 比较器下降阈值。	以 REGN 的百分比表示（-10°C，带 103AT）	75.5	75.6	76.5	%	
V _{BHOT_FALL}	TS 引脚电压下降 THOT 阈值。低于该电压时反向模式暂停	以 REGN 的百分比表示（BHOT = 55°C，带 103AT）	37.2	37.7	38.2	%	
V _{BHOT_FALL}	TS 引脚电压下降 THOT 阈值。低于该电压时反向模式暂停	以 REGN 的百分比表示（BHOT = 60°C，带 103AT）	33.875	34.375	34.875	%	
V _{BHOT_FALL}	TS 引脚电压下降 THOT 阈值。低于该电压时反向模式暂停	以 REGN 的百分比表示（BHOT 65°C，带 103AT）	30.75	31.25	31.75	%	
V _{BHOT_RISE}	TS 引脚电压上升 THOT 阈值。高于该电压时允许进入反向模式	以 REGN 的百分比表示（BHOT = 55°C，带 103AT）	38.5	39.0	39.95	%	
V _{BHOT_RISE}	TS 引脚电压上升 THOT 阈值。高于该电压时允许进入反向模式	以 REGN 的百分比表示（BHOT = 60°C，带 103AT）	35	35.5	36	%	
V _{BHOT_RISE}	TS 引脚电压上升 THOT 阈值。高于该电压时允许进入反向模式	以 REGN 的百分比表示（BHOT 65°C，带 103AT）	32.0	32.5	33.0	%	
电池充电器保护							
V _{BAT_ABSORB_OV}	铅酸电池充电的电池过压阈值（仅限规格）	V _{FB} 上升，以 V _{FB_REG} + V _{BAT_ABSORB} 的百分比表示。EN_3_STAGE_CHARGE = 1，吸收充电阶段	113			%	
V _{BAT_ABSORB_OVZ}	铅酸电池充电的电池过压下降阈值（仅限规格）	V _{FB} 下降，以 V _{FB_REG} + V _{BAT_ABSORB} 的百分比表示。EN_3_STAGE_CHARGE = 1，吸收充电阶段	111			%	

6.5 电气特性 (续)

典型值在 $V_{AC} = ACP = ACN = SYS = SRP = SRN = 28V$ 、 $T_J = -40^{\circ}C$ 至 $+125^{\circ}C$ 和 $T_J = 25^{\circ}C$ 条件下测得 (除非另有说明)

参数		测试条件	最小值	典型值	最大值	单位	
$V_{BAT_FLOAT_OV}$	铅酸电池充电的电池过压阈值 (仅限规格)	V_{FB} 上升, 以 V_{FB_REG} 的百分比表示。 $EN_3_STAGE_CHARGE = 1$, 浮充电阶段		113		%	
$V_{BAT_FLOAT_OVZ}$	铅酸电池充电的电池过压下降阈值 (仅限规格)	V_{FB} 下降, 以 V_{FB_REG} 的百分比表示。 $EN_3_STAGE_CHARGE = 1$, 浮充电阶段		111		%	
V_{ICHG_OC}	电池充电过流阈值	$V_{SRP} - V_{SRN}$ 上升	120		170	mV	
热关断							
T_{SHUT}	热关断上升阈值	温度升高		150		$^{\circ}C$	
	热关断下降阈值	温度降低		135		$^{\circ}C$	
REGN 稳压器和栅极驱动电源 (DRV_SUP)							
V_{REGN}	REGN LDO 输出电压	$I_{REGN} = 20mA$	4.8	5	5.2	V	
		$V_{AC} = 5V$, $I_{REGN} = 20mA$	4.35	4.6		V	
I_{REGN}	REGN LDO 电流限制	$V_{REGN} = 4.5V$	70			mA	
V_{REGN_OK}	允许开关的 REGN 正常阈值	REGN 上升		3.55		V	
V_{DRV_UVPZ}	允许开关的 DRV_SUP 欠压阈值	DRV_SUP 上升			3.7	V	
V_{DRV_OVP}	禁用开关的 DRV_SUP 过压阈值	DRV_SUP 上升	12.8	13.2	13.6	V	
电源路径管理器							
V_{ACDRV_REG}	ACFET 驱动电压	$V_{ACDRV} - V_{VAC}$, $I_{ACDRV} = 10\mu A$		10		V	
I_{ACDRV_ON}	ACFET 电荷泵电流限制	$V_{ACDRV} - V_{VAC} = 5V$		40		μA	
I_{ACDRV_OFF}	ACFET 关断电流		3			mA	
V_{BATDRV_REG}	BATFET 驱动电压	$V_{BATDRV} - V_{BATSRC}$, $V_{AC} = 0V$, $I_{BATDRV} = 10\mu A$		10		V	
I_{BATDRV_REG}	BATFET 电荷泵电流限制	$V_{BATDRV} - V_{BATSRC} = 5V$, $V_{AC} = 0V$		40		μA	
I_{BATDRV_OFF}	BATFET 关断电流			400		μA	
I_{AC_LOAD}	VAC 放电负载电流		16			mA	
I_{BAT_LOAD}	电池 (SRP) 放电负载电流		16			mA	
开关频率和同步							
f_{SW}	开关频率	$R_{FSW_SYNC} = 133k\Omega$	212	250	288	kHz	
		$R_{FSW_SYNC} = 50k\Omega$	425	500	575	kHz	
V_{IH_SYNC}	FSW_SYNC 输入高电平阈值		1.3			V	
V_{IL_SYNC}	FSW_SYNC 输入低电平阈值				0.4	V	
PW_{SYNC}	FSW_SYNC 输入脉冲宽度		80			ns	
PWM 驱动器							
R_{HIDRV1_ON}	降压侧高侧导通电阻	$V_{BTST1} - V_{SW1} = 5V$		3.4		Ω	
R_{HIDRV1_OFF}	降压侧高侧关断电阻	$V_{BTST1} - V_{SW1} = 5V$		1.0		Ω	
$V_{BTST1_REFRESH}$	自举刷新比较器阈值电压	BTST1 下降, 当请求低侧刷新脉冲时 $V_{BTST1} - V_{SW1}$	2.7	3.1	3.9	V	
R_{LODRV1_ON}	降压侧低侧导通电阻	$V_{REGN} = 5V$		3.4		Ω	
R_{LODRV1_OFF}	降压侧低侧关断电阻	$V_{REGN} = 5V$		1.0		Ω	
t_{DT1}	降压侧死区时间, 两个边沿			45		ns	
R_{HIDRV2_ON}	升压侧高侧导通电阻	$V_{BTST2} - V_{SW2} = 5V$		3.4		Ω	
R_{HIDRV2_OFF}	升压侧高侧关断电阻	$V_{BTST2} - V_{SW2} = 5V$		1.0		Ω	

6.5 电气特性 (续)

典型值在 $V_{AC} = ACP = ACN = SYS = SRP = SRN = 28V$ 、 $T_J = -40^{\circ}C$ 至 $+125^{\circ}C$ 和 $T_J = 25^{\circ}C$ 条件下测得 (除非另有说明)

参数		测试条件	最小值	典型值	最大值	单位	
V _{BTST2_REFRESH}	自举刷新比较器阈值电压	BTST2 下降，当请求低侧刷新脉冲时 V _{BTST2} - V _{SW2}	2.7	3.1	3.9	V	
R _{LODRV2_ON}	升压侧低侧导通电阻	V _{REGN} = 5V		3.4		Ω	
R _{LODRV2_OFF}	升压侧低侧关断电阻	V _{REGN} = 5V		1.0		Ω	
t _{DT2}	升压侧死区时间，两个边沿			45		ns	
模数转换器 (ADC)							
t _{ADC_CONV}	转换时间，每次测量	ADC_SAMPLE[1:0] = 00		24		ms	
		ADC_SAMPLE[1:0] = 01		12		ms	
		ADC_SAMPLE[1:0] = 10		6		ms	
ADC _{RES}	有效分辨率	ADC_SAMPLE[1:0] = 00	14	15		位	
		ADC_SAMPLE[1:0] = 01	13	14		位	
		ADC_SAMPLE[1:0] = 10	12	13		位	
ADC 测量范围和 LSB							
I _{AC_ADC}	输入电流 ADC 读数 (正或负)	使用 2mΩ R _{AC_SNS} 时的范围	-50000		50000	mA	
		使用 2mΩ R _{AC_SNS} 时的 LSB		2		mA	
I _{BAT_ADC}	电池电流 ADC 读数 (正或负)	使用 5mΩ R _{BAT_SNS} 时的范围	-20000		20000	mA	
		使用 5mΩ R _{BAT_SNS} 时的 LSB		2		mA	
V _{AC_ADC}	输入电压 ADC 读数	范围	0		65534	mV	
		LSB		2		mV	
V _{BAT_ADC}	电池电压 ADC 读数	范围	0		65534	mV	
		LSB		2		mV	
V _{SYS_ADC}	系统电压 ADC 读数	范围	0		65534	mV	
		LSB		2		mV	
TS _{ADC}	TS 电压 ADC 读数，以 REGN 的百分比表示	范围	0		99.9	%	
		LSB		0.098		%	
V _{FB_ADC}	FB 电压 ADC 读数	范围	0		2047	mV	
		LSB		1		mV	
I ² C 接口 (SCL、SDA)							
V _{IH}	输入高阈值电平		1.3			V	
V _{IL}	输入低阈值电平			0.4		V	
V _{OL}	输出低阈值电平	灌电流 = 5mA		0.4		V	
I _{IN_BIAS}	高电平漏电流	上拉电源轨 3.3V		1		μA	
逻辑 I/O 引脚 ($\overline{CE}$ 、 $\overline{PG}$ 、STAT1、STAT2)							
V _{IH}	输入高阈值电平 ($\overline{CE}$)		1.3			V	
V _{OL}	输出低阈值电平 ($\overline{CE}$ 、 $\overline{PG}$ 、STAT1、STAT2)	灌电流 = 5mA		0.4		V	
V _{IL}	输入低阈值电平 ($\overline{CE}$)			0.4		V	
I _{OUT_BIAS}	高电平漏电流 ($\overline{CE}$ 、 $\overline{PG}$ 、STAT1、STAT2)	上拉电源轨 3.3V		1		μA	

6.6 时序要求

		最小值	标称值	最大值	单位
VAC/BAT 上电					
t_{ACOV_DGL}	进入 ACOV 抗尖峰脉冲时间, ACOV 上升		100		μs
t_{ACOVZ_DGL}	退出 ACOV 抗尖峰脉冲时间, ACOV 下降		12		ms
t_{ACUV_DGL}	进入 ACUV 抗尖峰脉冲时间, ACUV 下降		100		μs
t_{ACUVZ_DGL}	退出 ACUV 抗尖峰脉冲时间, ACUV 上升		12		ms
电池充电器					
t_{TERM_DGL}	充电终止的抗尖峰脉冲时间, $V_{SRP} - V_{SRN}$ 下降		220		ms
t_{TOPOFF}	充电完成计时器精度, $TOPOFF_TMR = 30$ 分钟	25.5	30	34.5	最小值
t_{CV_TIMER}	CV 计时器精度, $CV_TMR = 10$ 小时	8.5	10	11.5	hr
电池组 NTC 监控					
t_{TS_DGL}	TS 阈值交叉的抗尖峰脉冲时间		25		ms
MPPT 计时器					
t_{FULL_SWEEP}	全电池板扫描计时器精度, $FULL_SWEEP_TMR = 10$ 分钟	8.5	10	11.5	最小值
I²C 接口					
f_{SCL}	SCL 时钟频率			1000	kHZ
数字时钟和看门狗					
t_{LP_WDT}	I ² C 看门狗复位时间 ($EN_HIZ = 1$, $WATCHDOG[1:0] = 160s$)	100	160		s
t_{WDT}	I ² C 看门狗复位时间 ($EN_HIZ = 0$, $WATCHDOG[1:0] = 160s$)	130	160		s

6.7 典型特性 (BQ25751)

$C_{VAC} = 160\mu F$, $C_{OUT} = 160\mu F$, $f_{SW} = 250kHz$, $L = 10\mu H$, $T_A = 25^\circ C$ (除非另有说明)

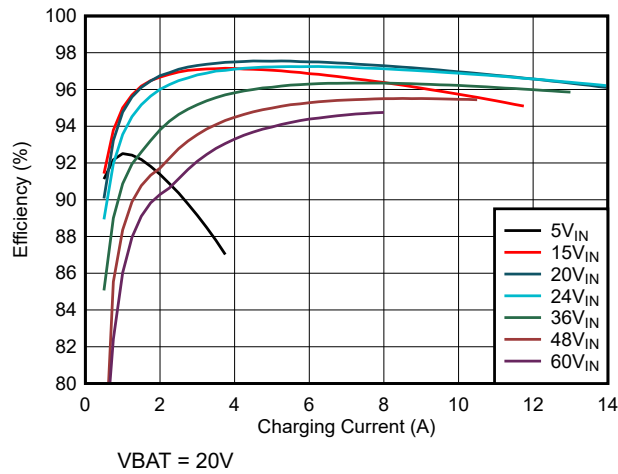


图 6-1. 充电效率与充电电流间的关系 (5 节串联电池配置)

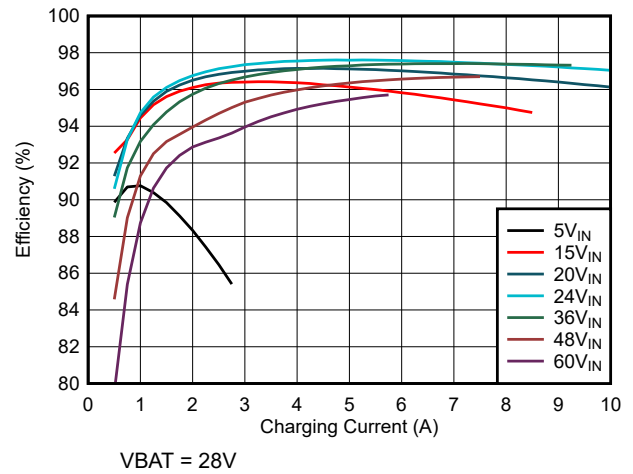


图 6-2. 充电效率与充电电流间的关系 (7 节串联电池配置)

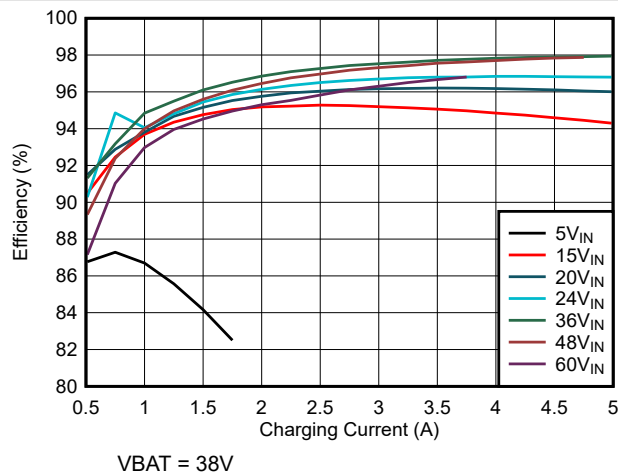


图 6-3. 充电效率与充电电流间的关系 (10 节串联电池配置)

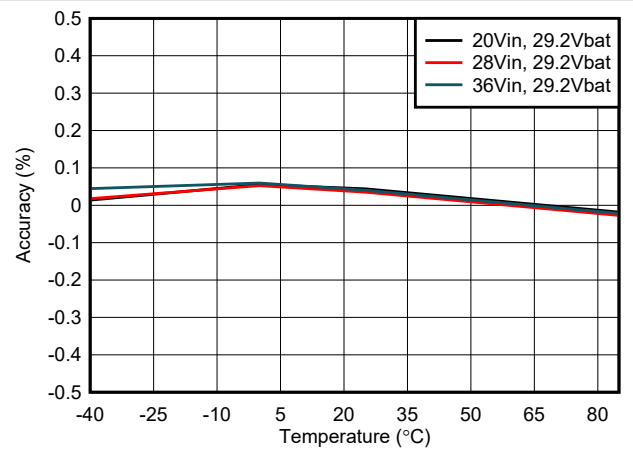
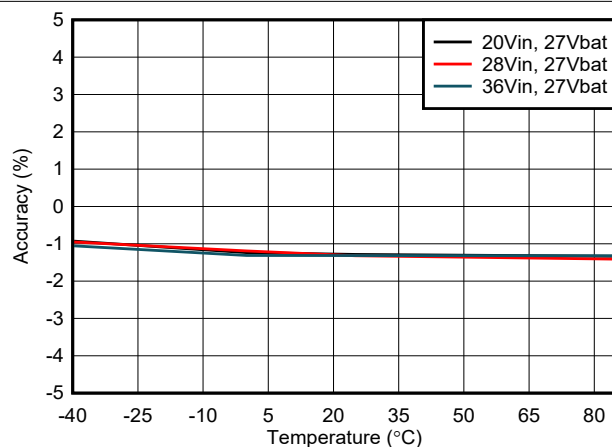


图 6-4. 充电电压精度与温度间的关系

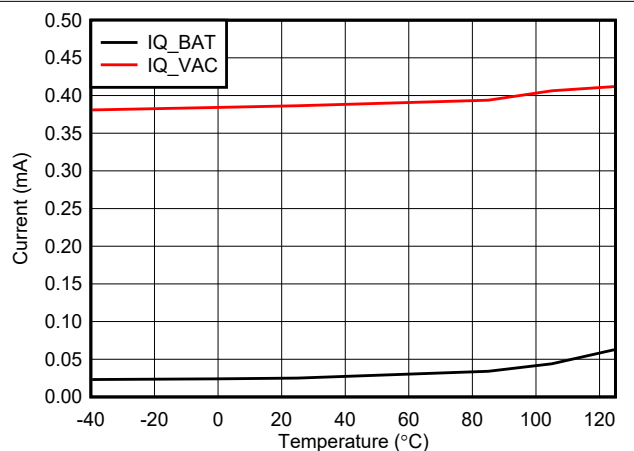
6.7 典型特性 (BQ25751) (续)

$C_{VAC} = 160\mu F$, $C_{OUT} = 160\mu F$, $f_{SW} = 250kHz$, $L = 10\mu H$, $T_A = 25^\circ C$ (除非另有说明)



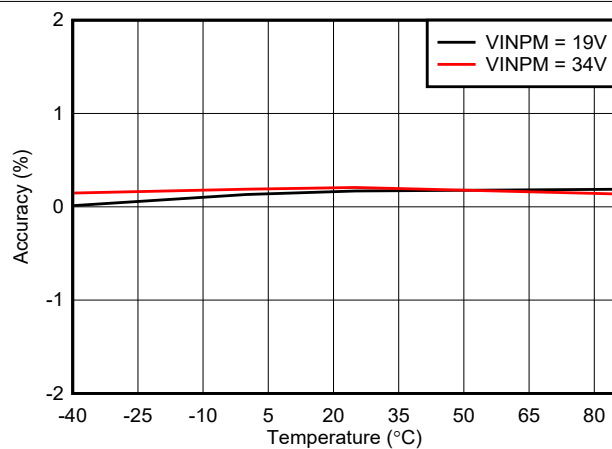
ICHG = 5A

图 6-5. 充电电流精度与温度间的关系



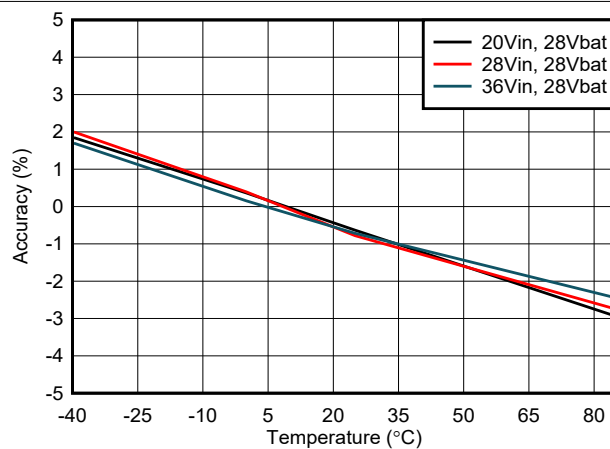
IQ_BAT : VAC = 0V IQ_VAC : VAC = 20V EN_HIZ = 1

图 6-6. VBAT = 28V 时电池和输入静态电流与温度间的关系



VBAT = 28V

图 6-7. 输入电压 (VAC_DPM) 调节精度与温度间的关系



IAC_DPM = 3A

图 6-8. 输入电流 (IAC_DPM) 调节精度与温度间的关系

6.7 典型特性 (BQ25751) (续)

$C_{VAC} = 160\mu\text{F}$, $C_{OUT} = 160\mu\text{F}$, $f_{SW} = 250\text{kHz}$, $L = 10\mu\text{H}$, $T_A = 25^\circ\text{C}$ (除非另有说明)

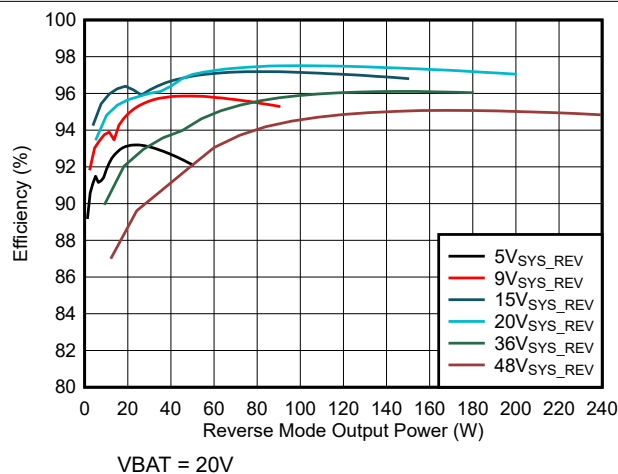


图 6-9. 反向模式效率 (5 节串联电池配置)

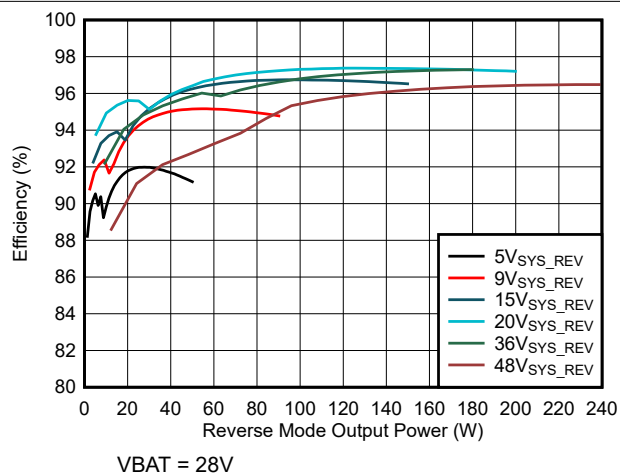


图 6-10. 反向模式效率 (7 节串联电池配置)

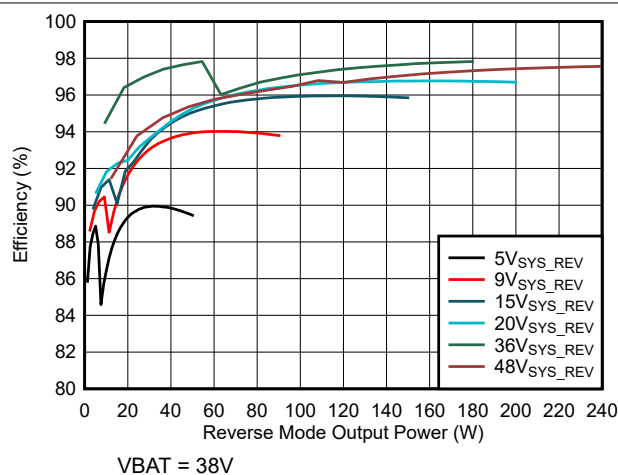


图 6-11. 反向模式效率 (10 节串联电池配置)

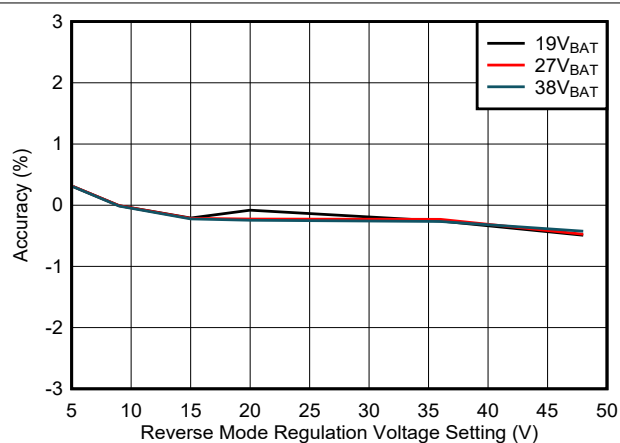


图 6-12. 反向模式输出电压精度与 VAC_REV 设置间的关系

7 详细说明

7.1 概述

BQ25751 是一款具有直接电源路径控制功能的宽输入电压、开关模式降压/升压铅酸电池充电控制器。该器件不仅能提供精确且可编程的充电电流和充电电压调节，还能提供自动充电预调节、充电终止和充电状态指示，可在宽电压范围内实现电池高效充电。该器件集成了降压转换器的所有环路补偿功能和 5V 栅极驱动器，因此可提供易于使用的高密度解决方案。器件的开关频率可进行编程，或通过 FSW_SYNC 引脚强制遵循外部时钟频率。在轻负载下进行开关时，该器件提供可选的脉冲频率调制 (PFM) 模式以提高效率。该充电器具有一个数字状态机，当转换器模拟反馈环路将控制权相互移交时，该状态机可以推进充电器的状态。它还管理故障保护比较器。环路进行调节，比较器与 I²C 寄存器中的基准值进行比较，除非由外部电阻器进行钳位。

对于铅酸化学电池，该器件会检查电池电压并相应分三个不同阶段为电池充电：恒流 (CC) 充电、恒压均充 (CV) 和恒压浮充 (CV)。当充电电流低于终止电流限制或 CV 计时器到期时，将会从均充阶段过渡到浮充阶段。在此过渡之后，该器件会无限期地保持在浮充阶段。

输入工作窗口通过 ACUV 和 ACOV 引脚进行编程。当输入电压超出编程窗口时，器件自动停止充电器，转换至通过电池为系统负载供电并且 PG 引脚拉至高电平。在没有输入源的情况下，该器件可以通过 BATFET 使用电池或通过反向功率流为系统负载供电，通过降压转换器对电池进行放电，以在系统上生成高于或低于电池电压的可编程调节电压。

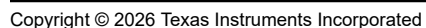
该充电器为电池充电和系统运行提供各种安全功能，包括电池温度负热敏电阻 (NTC) 监控、以及电池和输入的过压/过流保护。当结温超过 T_{SHUT} 限值时，热关断功能会阻止充电。

该器件具有三个状态引脚 (STAT1、STAT2 和 $\overline{\text{PG}}$) 来指示充电状态和输入电压状态。这些引脚可用于驱动 LED 或与主机处理器通信。如果需要，这些引脚还可以用作通用指示器，其状态直接由 I²C 接口控制。此外， $\overline{\text{CE}}$ 引脚也可用作通用指示器。当器件状态发生变化 (包括故障) 时， $\overline{\text{INT}}$ 引脚会立即通知主机。

该器件还提供一个 16 位模数转换器 (ADC)，用于监控输入电流、充电电流和输入/电池/系统/热敏电阻电压 (IAC、IBAT、VAC、VBAT、VSYS、TS)。

该器件采用 36 引脚 5mm × 6mm QFN 封装，引脚间距为 0.5mm。

BQ25751



7.3 特性说明

7.3.1 器件上电复位

内部偏置电路由 VAC 或 SRN 供电。当 VAC 升至 V_{VAC_OK} 以上时，ACFET 驱动器处于活动状态，允许充电。当 BAT 电压升至 3V 以上时，BATFET 驱动器处于活动状态，允许反向模式运行。

当其中一个电源上升至高于其相应的 V_{OK} 电平，而另一个电源低于其相应的 V_{OK} 电平时，就会发生 POR。POR 后，I²C 接口已为通信做好准备，并且所有寄存器均复位至默认值。主机可以在 POR 后访问所有寄存器。

7.3.2 无输入源时通过电池实现器件上电

如果仅存在电池且电压高于 V_{SRN_OK} 阈值，则 BATFET 将导通并将电池连接到系统。REGN LDO 保持关闭状态，以最大程度地减小静态电流。 $\bar{N}$ 型驱动器允许使用低 $R_{DS,ON}$ 外部 BATFET，从而更大幅度地减少导通损耗。BAT 上的低静态电流可更大幅度地延长电池运行时间。ADC 可用于通过 SRP 和 SRN 引脚监控放电电流。可以通过 FORCE_BATFET_OFF 寄存器位强制 BATFET 关断。

7.3.3 通过输入源实现器件上电

当检测到有效输入源 ($V_{VAC_OK} < VAC$ 且 VAC 处于 ACUV 和 ACOV 运行窗口内) 时，ACFET 导通以将输入连接到系统，并且 $\overline{PG}$ 引脚被拉至低电平。如果启用充电，则器件继续启用 REGN LDO 并为降压转换器上电。

7.3.3.1 VAC 操作窗口编程 (ACUV 和 ACOV)

可以使用连接在 VAC 和 PGND 之间的三电阻分压器通过 ACUV 和 ACOV 引脚对 VAC 工作窗口进行编程，如图 7-1 所示。

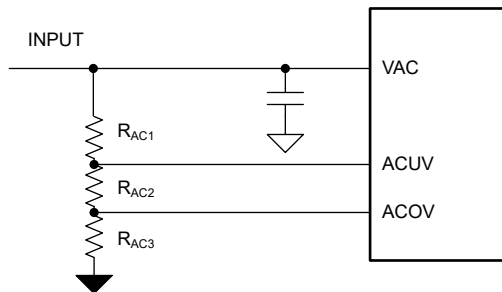


图 7-1. ACUV 和 ACOV 编程

当 V_{ACUV} 下降并达到 V_{ACUV_DPM} 时，器件进入输入电压调节，从而降低充电电流。 V_{ACUV} 继续降至 V_{REF_ACUV} 以下，器件会自动停止转换器，关断 ACFET，导通 BATFET， $\overline{PG}$ 引脚拉至高电平。

系统说明：如果 VAC_DPM 寄存器被编程为高于 POR 的值，则器件会将 VAC 电压调节至 VAC_DPM 寄存器和 V_{ACUV_DPM} 引脚电压中的较高者。有关更多信息，请参阅节 7.3.5.1.2。

当 V_{ACOV} 升至高于 V_{REF_ACOV} 时，器件会自动停止转换器，关断 ACFET，导通 BATFET， $\overline{PG}$ 引脚拉至高电平。

以下公式控制电阻分压器与 ACOV 和 ACUV 引脚编程的目标工作电压窗口之间的关系：

$$V_{ACOV_TARGET} = V_{REF_ACOV} \times \frac{R_{AC1} + R_{AC2} + R_{AC3}}{R_{AC3}} \quad (1)$$

$$V_{ACUV_TARGET} = V_{REF_ACUV} \times \frac{R_{AC1} + R_{AC2} + R_{AC3}}{R_{AC2} + R_{AC3}} \quad (2)$$

如果未使用，请将 ACUV 连接到 VAC，将 ACOV 连接到 PGND，以应用内部 VAC 工作窗口 (V_{VAC_OP})。

7.3.3.2 REGN 稳压器 (REGN LDO)

REGN LDO 稳压器为 IC 和 TS 外部电阻器提供稳压辅助电源。此外，通过将 DRV_SUP 引脚连接到 REGN，REGN 电压可用于直接驱动降压开关 FET。PG、STAT1 和 STAT2 的上拉电源轨也可连接至 REGN。满足以下条件时将启用 REGN LDO：

1. VAC 电压高于 V_{VAC_OK} 并且在正向模式下启用充电。
2. 反向模式下 BAT 电压高于 3.8V，且启用了反向模式 (EN_REV = 1)

在高输入电压和/或大栅极驱动要求下，通过 REGN LDO 进行栅极驱动功率损耗可能会过大。栅极驱动器的电源可以通过使用 4.5V 至 12V 的高效电源直接驱动 DRV_SUP 引脚来从外部提供。该电源必须能够根据需要至少提供 50mA 或更高电压来驱动开关 FET 栅极电荷。当转换器被禁用时，需要禁用 DRV_SUP 电源，以便 BTST1/BTST2 和 DRV_SUP 引脚不被偏置。

通过 REGN LDO 驱动栅极的功率耗散为： $P_{REGN} = (V_{AC} - V_{REGN}) \times Q_{G(TOT)1,2} \times f_{SW}$ ，其中 $Q_{G(TOT)1,2}$ 是所有开关 FET 的总栅极电荷之和， f_{SW} 是编程的开关频率。下面的安全工作区 (SOA) 基于 1W 的功率损耗限制。

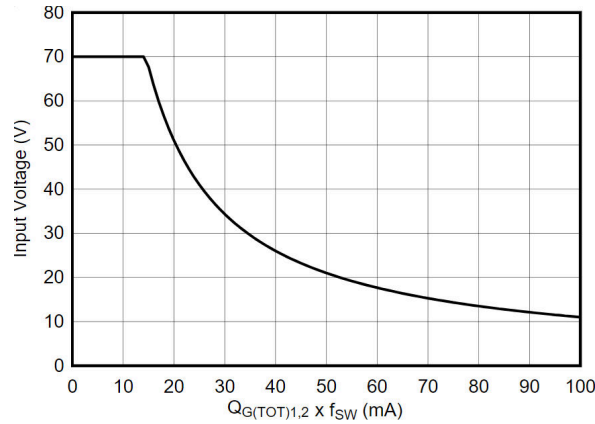


图 7-2. REGN LDO 安全工作区 (SOA)

7.3.3.3 无补偿降压/升压转换器运行

该器件集成了所有环路补偿功能，因此可提供易于使用的高密度解决方案。启动时，该器件会切换 SW 节点约 40ms，以确定给定的一组无源器件的正确补偿值。如果电池高于 VBAT_LOWV，则切换 SW2。否则会切换 SW1。

充电器采用同步降压/升压转换器，这允许从多种输入电压源进行充电。充电器以降压、降压/升压或升压模式运行。转换器可跨三种工作模式不间断地连续运行。在降压/升压模式期间，转换器交替使用 SW1 脉冲和 SW2 脉冲，有效开关频率在这些脉冲之间交错，以实现最高效率运行。

在升压模式运行期间，HS FET 在每个开关周期中被强制开启 225ns，以确保将电感器能量传递到输出，从而有效限制最大升压比。例如，当器件配置为以 500kHz 的频率开关时，开关周期为 2 μ s，产生的占空比限制为 $(1 - 0.225 \mu s / 2 \mu s) = 88.75\%$ 。假设效率为 100%，给定 5V 输入，这将转换为最大 44V 输出。真实输出将低于该理想限制。在较低的开关频率下，最大占空比会增加，从而使限制变得不那么重要。

表 7-1. 开关 MOSFET 运行

模式	降压	降压/升压	升压
HS 降压 FET	以 f_{SW} 频率进行开关	开关 (f_{SW} 在 SW1 和 SW2 之间交错)	导通
LS 降压 FET	以 f_{SW} 频率进行开关	开关 (f_{SW} 在 SW1 和 SW2 之间交错)	关断
LS 升压 FET	关断	开关 (f_{SW} 在 SW1 和 SW2 之间交错)	以 f_{SW} 频率进行开关

表 7-1. 开关 MOSFET 运行 (续)

模式	降压	降压/升压	升压
HS 升压 FET	导通	开关 (f_{SW} 在 SW1 和 SW2 之间交错)	以 f_{SW} 频率进行开关

7.3.3.4 轻负载运行

为了提高转换器轻负载效率, 当 EN_PFM 位被设置为 1 时, 器件会在轻负载时切换到脉冲频率调制 (PFM) 控制。当输出负载降低时, 有效开关频率相应降低。

每次转换器启动并且在 FSW_SYNC 引脚上检测到有效的 SYNC 时钟输入时, EN_PFM 位都会自动清 0, 以实现无论输出电流如何, 都以固定频率运行。即使存在 SYNC 信号, 该位也可以被覆盖为 1, 以在启动后允许 PFM。

可以通过将 EN_PFM 位清零来禁用轻负载 PFM 模式。在这种情况下, 器件以固定开关频率在 PWM 模式下进行开关。建议在启用终止且设置低于 2A 时禁用 PFM 模式 (EN_PFM = 0)。

7.3.3.5 开关频率和同步 (FSW_SYNC)

可以使用连接在 FSW_SYNC 引脚和 PGND 之间的电阻器将器件开关频率编程为介于 200kHz 和 600kHz 之间的值。以下公式说明了 R_{FSW} 电阻器与标称开关频率 (f_{SW}) 之间的关系:

$$R_{FSW} = \frac{1}{10 \times (f_{SW} \times 5 \times 10^{-12} - 500 \times 10^{-9})} \quad (3)$$

必须使用 R_{FSW} 将该引脚拉至 PGND, 不要将其置于悬空状态。除了对标称开关频率进行编程之外, FSW_SYNC 引脚还可用于将内部振荡器与外部时钟信号同步。同步功能的工作范围与开关频率相同: 200kHz 至 600kHz 范围。

表 7-2. 常见的 R_{FSW} 和开关频率值

R_{FSW} (k Ω)	开关频率 (kHz)
200	200
133	250
100	300
80	350
66.67	400
57.1	450
50	500
44.4	550
40	600

7.3.3.6 器件高阻态模式

当存在有效输入电源时, 可以强制器件进入高阻态模式, 从而禁用开关、禁用 REGN LDO、关断 ACFET、导通 BATFET。在该模式下系统负载由电池提供。在该模式下, 器件从输入电源汲取的电流小于 I_{HIZ_VAC} 。当 EN_HIZ 位设置为 1 或 引脚被拉至高于 $V_{IH_ILIM_HIZ}$ 时, 充电器进入高阻态模式 (请参阅节 7.3.5.1.1)。

如果器件在转换器开启的情况下在反向模式下运行, 并且器件进入高阻态模式 (EN_HIZ 位被设置为 1 或 引脚被拉至高于 $V_{IH_ILIM_HIZ}$), 则开关停止, 系统负载由电池通过 BATFET 提供。一旦主机清除高阻态模式条件, 器件就会恢复反向模式运行, 在 BATFET 关断的情况下通过转换器为系统供电。

当 EN_HIZ 位被清除为 0 且 引脚被拉至 0.4V 以下时, 器件退出高阻态模式。

7.3.4 电池充电管理

该器件可为 6V 至 48V 铅酸电池充电。充电周期是自主的, 不需要主机交互。

7.3.4.1 自主充电周期

当电池充电启用 (EN_CHG 位 =1 且 $\overline{\text{CE}}$ 引脚为低电平) 时, 器件自主完成一个充电周期, 而无需主机参与。器件充电参数可由硬件设置, 通过 FB 引脚来设置调节电压, 通过 ICHG 引脚来设置充电电流。主机始终可以通过 I^2C 写入相应的寄存器来控制充电操作并优化充电参数。

表 7-3. 铅酸电池充电参数默认设置

默认模式	BQ25751
充电阶段	快速充电 (CC) → 吸收充电 → 浮充电
FB 电压调节目标 (VFB_REG) - 浮充电压	1.536V
吸收电压	$109.1\% \times \text{VFB_REG} = 1.6758\text{V}$
充电电流	ICHG
终止电流	$10\% \times \text{ICHG}$
CV 计时器	5 小时
NTC 温度浮充电压补偿 (电池处)	-3mV/°C/节 (1 节 = 约 2.2V)
安全计时器	禁用

当以下条件有效时, 新的充电周期启动:

- VAC 处于 ACUV 和 ACOV 工作窗口之内
- 器件未处于 HIZ 模式 ($\text{EN_HIZ} = 0$ 并且 ILIM_HIZ 引脚电压低于 $\text{V}_{\text{IH_ILIM_HIZ}}$)
- REGN 高于 $\text{V}_{\text{REGN_OK}}$
- 电池充电启用 ($\text{EN_CHG} = 1$ 并且 $\overline{\text{CE}}$ 引脚为低电平)
- TS 上无热敏电阻故障
- 无安全计时器故障

对于铅酸电池充电 ($\text{EN_3_STAGE_CHARGE} = 1$), 当充电电流低于终止阈值且器件不处于 DPM 模式时, 充电器会自动从吸收阶段转换到浮充电压阶段。此外, 该器件还提供专用 CV 计时器, 可在可编程周期 (CV_TMR 位) 后从吸收阶段转换到浮充电阶段, 不管充电电流值如何都是如此。该器件无限期地保持在浮充电阶段。可以通过切换 $\overline{\text{CE}}$ 引脚或 EN_CHG 位来启动新的充电周期。此外, 该器件还提供专用 CV 计时器, 可在 CV 模式下的可编程周期 (CV_TMR 位) 后停止充电, 无论充电电流值如何都是如此。

状态寄存器 (CHARGE_STAT) 指示不同的充电阶段, 如下所示:

- 000 - 未充电
- 011 - 快速充电 (CC 模式)
- 100 - 吸收充电 (CV 模式)
- 101 - 浮充电 (CV 模式)
- 110 - 充电完成计时器激活充电
- 所有其他代码保留

当充电器转换到任何这些状态时 (包括充电周期完成时), 一个 INT 脉冲被置为有效以通知主机。

对于超级电容器充电, 只要反馈电压 (V_{FB}) 低于 VFB_REG , 充电器就会输出 ICHG 电流。建议对超级电容器充电采用以下设置:

- $\text{EN_TERM} = 0$

7.3.4.1.1 充电电流编程 (ICHG 引脚和 ICHG_REG)

有两个不同的阈值用于限制充电电流 (如果两者都启用, 则其中的最低限制适用):

1. ICHG 引脚下拉电阻器 (硬件控制)
2. ICHG_REG 寄存器位 (主机软件控制)

要使用 ICHG 引脚设置最大充电电流，需要使用一个连接到 PGND 的下拉电阻器。需要使用一个 $5\text{m}\Omega$ $R_{\text{BAT_SNS}}$ 检测电阻。充电电流限制由以下公式控制：

$$I_{\text{CHG_MAX}} = \frac{K_{\text{ICHG}}}{R_{\text{ICHG}}} \quad (4)$$

实际充电电流限制是 ICHG 引脚设置和 I²C 寄存器设置 (ICHG_REG) 之间的较低值。例如，如果寄存器设置为 10A (0xC8)，并且 ICHG 引脚有一个 $10\text{k}\Omega$ 的接地电阻器 ($K_{\text{ICHG}} = 50\text{Ak}\Omega$)，从而使电流为 5A，则实际输出电流限制为 5A。该器件将 ICHG 引脚调节为 $V_{\text{REF_ICHG}}$ 。如果 ICHG 引脚电压超过 $V_{\text{REF_ICHG}}$ ，则器件进入充电电流调节状态。

当器件不处于充电电流调节状态时，也可使用 ICHG 引脚来监控充电电流。当未处于充电电流调节状态时，ICHG 引脚上的电压 (V_{ICHG}) 与实际充电电流成正比。ICHG 引脚可用于监控电池电流，其关系如下：

$$I_{\text{BAT}} = \frac{K_{\text{ICHG}} \times V_{\text{ICHG}}}{R_{\text{ICHG}} \times V_{\text{REF_ICHG}}} \quad (5)$$

例如，如果 ICHG 引脚使用 $10\text{k}\Omega$ 电阻器进行设置，ICHG 电压为 1.0V，则实际充电电流介于 2.4A 和 2.6A 之间（基于指定的 K_{ICHG} ）。

如果 ICHG 引脚短接至 PGND，则充电电流限制由 ICHG_REG 寄存器设置。如果不需要硬件充电限流功能，建议将该引脚短接至 PGND。可以通过将 EN_ICHG_PIN 位设置为 0 来禁用 ICHG 引脚功能（建议在引脚短接至 PGND 时执行该操作）。当该引脚被禁用时，通过 ICHG 引脚实现的充电电流限制和监控功能不可用。

要使用 ICHG_REG 寄存器位设置最大充电电流，请对 ICHG_REG 寄存器位进行写入。充电电流限制范围为 400mA 至 20,000mA，阶跃为 50mA。默认 ICHG_REG 被设置为最大代码，从而允许 ICHG 引脚限制硬件中的电流。

7.3.4.2 铅酸电池充电曲线

该器件分三个阶段对电池充电：恒流充电、均充电压和浮充电压充电。在充电周期开始时，器件会检查电池电压并相应地调节电流/电压。下表总结了将器件配置为铅酸电池充电器的寄存器位建议。

表 7-4. 建议的铅酸电池充电设置

参数	I ² C 寄存器位	值	13.2V 浮充电压的等效值 (V)
三阶段充电控制	EN_3_STAGE_CHARGE	1	不适用
吸收电压	VBAT_ABSORB	$0\text{x}3 = 140\text{mV} + V_{\text{FB_REG}}$	14.4V
均充计时器	CV_TMR	$0\text{x}5 = 5$ 小时	不适用
温度补偿充电	EN_VREG_TEMP_COMP	1	-18mV/°C

如果充电器器件在充电期间处于 DPM 调节状态，则实际充电电流将小于编程值。在这种情况下，通过终止比较器实现的均充至浮充转换被暂时禁用。器件将保持在均充阶段，直到电池电流降至 ITERM 阈值以下或 CV 计时器到期。均充阶段后，充电电压降至 $V_{\text{FB_REG}}$ ，此后无限期地保持该值。

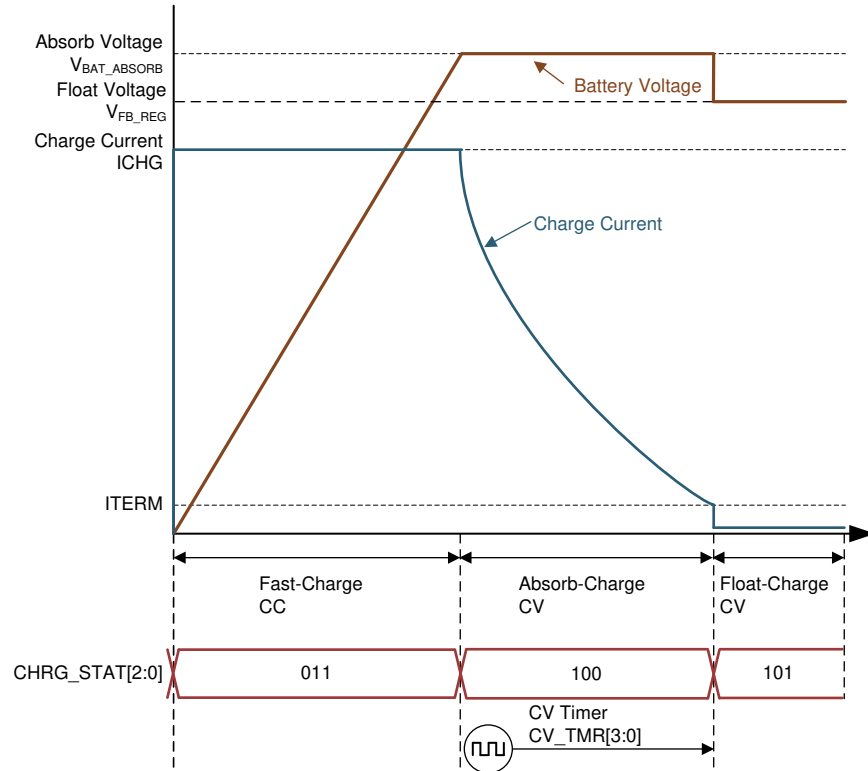


图 7-3. 典型铅酸电池充电曲线

7.3.4.3 针对铅酸电池从吸收充电转换至浮充电

为铅酸电池充电时，该器件使用终止比较器从吸收充电转换至浮充电。当电池电压处于吸收阶段调节状态且电流低于终止电流时达到阈值。终止电流阈值由 ICHG 引脚设置的 10% 或 ITERM 寄存器设置之间的较低选项控制。

在使用 ICHG 引脚对电流进行编程的独立应用中，终止阈值设置为 ICHG 引脚值的 10% (10A ICHG 引脚编程会产生 1A 终止)。当 ICHG 引脚电压降至 V_{REF_ITERM} 以下时，检测到终止。

在主机控制型应用中，可以使用 ITERM 寄存器位对终止电流进行编程。ICHG 引脚仍可用于设置充电电流的硬件限制。

当终止发生时，器件将电池电压降低至浮充电调节，状态寄存器 CHRG_STAT 被设置为 101，并且一个 INT 脉冲被置为有效以发送至主机。当充电器器件处于输入电流或输入电压调节状态时，终止功能被暂时禁用。在充电终止之前，可以通过向 EN_TERM 写入 0 来永久禁用终止。在这种情况下，当 CV 计时器到期时，器件仍然可以退出吸收阶段电压。有关更多详细信息，请参阅节 7.3.4.4。

在低终止电流下，由于比较器偏移，实际终止电流可能显著高于终止目标。为了补偿比较器偏移，可在检测到终止后应用可编程充电完成计时器 (默认禁用)。充电完成计时器将遵循安全计时器限制，因此，如果安全计时器暂停，充电完成计时器也将暂停。同样，如果安全计时器加倍，则充电完成计时器也将加倍。CHRG_STAT 通过 110 代码报告充电完成计时器是否处于活动状态。充电完成计时器到期后，CHRG_STAT 寄存器会被设置为 111，并且一个 INT 脉冲被置为有效以发送至主机。请注意，如果器件处于充电完成计时器模式时 CV 计时器到期，则器件将立即从吸收充电电压转换至浮充电电压。

7.3.4.4 CV 计时器

在某些应用中，例如高漏电流电池或与系统负载并联的电池，在 CV 模式下电池电流可能永远不会达到 ITERM 阈值。该器件提供专用 CV 计时器来控制充电器保持在吸收阶段的时间。这对于铅酸电池尤其重要，因为限制电池端子暴露于吸收电压是理想的选择。

当器件进入吸收阶段时，CV 计时器开始计数，其持续时间可通过 CV_TMR 寄存器位进行编程。请注意，CV_TMR = 0 会完全禁用计时器。CV 计时器是绝对计时器。

在禁用充电的故障期间或当器件由于 IAC_DPM 或 VAC_DPM 而下降到 CV 调节范围之外时，CV 计时器会暂停。一旦器件返回至 CV 模式，CV 计时器就会恢复。如果充电周期停止并再次启动，计时器将复位（切换 $\overline{\text{CE}}$ 引脚或 EN_CHG 位会重新启动计时器）。

当 CV 计时器到期时，一个 INT 脉冲被置为有效以发送至主机，可以通过 CV_TMR_MASK 位进行屏蔽。

7.3.4.5 热敏电阻认证

充电器器件提供单个热敏电阻输入来监测电池温度。

7.3.4.5.1 温度补偿充电

为了提高铅酸电池充电的安全性，系统会根据电池温度来修改目标调节电压。当使用建议的 AT103-2 热敏电阻（ $10\text{k}\Omega$ ， $\beta = 3435\text{K}$ ）时，该器件提供 $-3\text{mV}/^\circ\text{C}$ /电芯温度系数。FB 引脚温度系数为 $-2\text{mV}/^\circ\text{C}$ 。电池温度影响均充阶段充电电压和浮充阶段电压目标。该功能由 EN_VREG_TEMP_COMP 寄存器位控制。

表 7-5. 温度补偿充电的建议 I2C 设置

位名称	位值
EN_VREG_TEMP_COMP	1
EN_TS	1

当 EN_VREG_TEMP_COMP = 1 时，该器件实现温度补偿充电。在这种情况下，TS_COOL ($V_{T2} < V_{TS} < V_{T1}$) 和 TS_WARM ($V_{T5} < V_{TS} < V_{T3}$) 区域被忽略，器件继续使用 V_FB_REG 温度补偿值进行充电，直到 TS 超出冷/热 (V_{T1}/V_{T5}) 阈值。

当启用温度补偿时，器件将自动使 ADC 每两秒测量一次 TS 引脚。EN_ADC 寄存器位将被设置为高电平，并且 TS_ADC_DIS 位将被清零。由于 ADC 用于检测电芯温度并校正电压，因此当 EN_VREG_TEMP_COMP 位被设置为 1 时 TS_ADC_DIS 位无效。为了降低功耗，主机可以禁用其他 ADC 通道。该器件不会更改寄存器中的其他位，例如 ADC_RATE、ADC_SAMPLE、ADC_AVG、ADC_AVG_INIT。建议在使用温度补偿充电时将这些寄存器保留为默认状态。

7.3.4.5.2 反向模式下的冷/热温度窗口

为了在反向或自动反向模式运行期间保护电池，该器件会监控电池温度，使其处于 VBCOLD 至 VBHOT 阈值范围内。当温度超出阈值时，反向模式关闭，器件返回至电池为系统供电的状态。此外，EN_REV、EN_AUTO_REV 和 REVERSE_STAT 位被清除为 0，并且会报告相应的 TS_STAT（TS 冷或 TS 热）。通过将 EN_TS 位清除为 0 可以完全禁用反向模式下的温度保护。

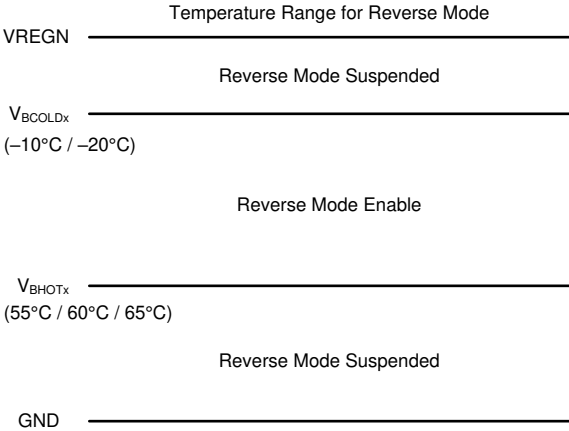


图 7-4. 反向模式下的 TS 引脚热敏电阻检测阈值

7.3.5 电源路径管理

该器件能够适应 4.4V 至 70V 的多种输入源。该器件提供动态电源管理和自动电源路径选择功能，以通过输入源 (VAC) 或电池 (BAT) 为系统 (SYS) 供电。

7.3.5.1 动态电源管理：输入电压和输入电流调节

该器件具有动态电源管理 (DPM) 功能，可连续监控输入电流和输入电压。当输入源过载时，电流超过输入电流限制 (IAC_DPM 和 引脚设置中的较低者)，或者电压低于输入电压限制 (VAC_DPM 和 ACUV 引脚设置 V_{ACUV_DPM} 中的较高者)。该器件随后会降低充电电流，直到输入电流降至输入电流限值以下以及输入电压上升至输入电压限值以上。

当充电电流降至零，但输入源仍然过载时，输入电压继续下降。一旦输入电压降至 ACUV 限制以下 (V_{ACUV} < V_{REF_ACUV})，充电器就停止开关并且器件会自动转换至仅电池模式，以便系统由电池支持。

7.3.5.1.1 输入电流调节

总输入电流是系统电源电流和 电池充电电流的函数。系统电流通常会随着系统某些部分的上电或断电而波动。如果没有 DPM，电源必须能够同时提供最大系统电流和最大 充电器输入电流。通过使用 DPM，当输入电流超过 IAC_DPM 寄存器低位或 引脚设置的输入电流限制时，电池充电器会降低充电电流。这允许降低输入源的电流能力，从而降低系统成本。

有两个阈值用于限制输入电流 (如果两者都启用，则两者中的较低限制适用)：

1. IAC_DPM 寄存器位 (主机软件控制)
2. 下拉电阻器 (硬件控制)

默认 IAC_DPM 被设置为最大代码，从而允许 引脚限制硬件中的电流。

要使用 引脚设置最大电流，请参阅节 7.3.5.1.1.1。

例如，使用 5mΩ 电阻器可实现从 400mA 到 20A 的可编程性 (50mA/阶跃)。

7.3.5.1.1.1 ILIM_HIZ 引脚

为了使用 ILIM_HIZ 引脚设置最大输入电流，使用了一个连接至 PGND 的下拉电阻器。在使用 2mΩ R_{AC_SNS} 电阻器时，输入电流限制由以下公式控制：I_{AC_MAX} = K_{ILIM}/R_{ILIM_HIZ}。

实际输入电流限制是 ILIM_HIZ 引脚设置和寄存器设置 (IAC_DPM) 之间的较低值。例如，如果寄存器设置为 20A，并且 ILIM_HIZ 引脚有一个 5kΩ 的接地电阻器 (K_{ILIM} = 50AkΩ)，从而使电流为 10A，则实际输出电流限制为 10A。当 EN_ILIM_HIZ_PIN 位设置为 1 时，ILIM_HIZ 引脚可用于设置输入电流限制。器件将引脚调节至 V_{REF_ILIM_HIZ}。如果引脚电压超过 V_{REF_ILIM_HIZ}，则器件进入输入电流调节。通过引脚进入输入电流调节会设置 IAC_DPM_STAT 和 FLAG 位，并向主机产生中断。可以通过 IAC_DPM_MASK 位屏蔽该中断。

ILIM_HIZ 引脚还可用于监测输入电流。当未处于输入电流调节状态时，ILIM_HIZ 引脚上的电压 (V_{ILIM_HIZ}) 与输入电流成正比。引脚电压可用于监测输入电流，其关系如下：IAC = K_{ILIM} × V_{ILIM_HIZ} / (R_{ILIM_HIZ} × V_{REF_ILIM_HIZ})。

如果 ILIM_HIZ 引脚短路，则输入电流限制由 IAC_DPM 寄存器设置。如果不需要硬件输入电流限制功能，建议将该引脚短接至 GND。如果 ILIM_HIZ 引脚被拉至高于 V_{IH_ILIM_HIZ}，则器件进入高阻态模式 (请参阅节 7.3.3.6)。可以通过将 EN_ILIM_HIZ_PIN 位设置为 0 来禁用 ILIM_HIZ 引脚功能。当该引脚被禁用时，通过该引脚实现的输入电流限制和监测功能以及高阻态模式控制不可用。

K_{ILIM} 被定义为以 2mΩ 检测电阻为基准的 50A×kΩ。较大的检测电阻可提供较大的检测电压和较高的调节精度，但会改变通过 ILIM_HIZ 引脚产生的增益。例如，使用 5mΩ 电阻器可得到 K_{ILIM} = 50 (A×kΩ) × 2 (mΩ)/5 (mΩ) = 20 (A×kΩ)。

7.3.5.1.2 输入电压调节

除了输入电流调节之外，该器件还提供输入电压调节功能以限制输入功率。这在处理太阳能电池板等输入源时特别有用，因为必须控制工作电压才能获取最大功率。或者，如果输入源电流限制未知，则可以使用输入电压调节

来限制输入源的功耗。通过使用输入电压调节，当输入电压低于由 VAC_DPM 寄存器较高位或 ACUV 引脚设置的输入电压限制时，电池充电器会降低充电电流。

有两个阈值来限制输入电压（其中的较高限制适用）

1. VAC_DPM 寄存器位（主机软件控制）
2. ACUV 引脚下降阈值（硬件控制）

要使用 VAC_DPM 寄存器位设置最小输入电压，请将所需值直接写入 VAC_DPM 寄存器位。默认 VAC_DPM 被设置为最小代码，从而允许 ACUV 引脚限制硬件中的输入电压。

要使用 ACUV 引脚设置最小输入电压，请参阅节 7.3.3.1。

7.3.5.1.2.1 用于太阳能 PV 电池板的最大功率点跟踪 (MPPT)

当 EN_MPPT 位为 1 时，器件为太阳能 PV 电池板输入源提供最大功率点跟踪 (MPPT) 算法。输入功率最大化算法通过全电池板扫描来查找并跟踪最大功率点。

全电池板扫描用于查找向电池提供最大充电电流的输入工作电压。在运行全电池板扫描之前，器件会暂时进入高阻态模式以测量输入源开路电压 (V_{OC})。该器件继续降低输入电压调节目标，测量每个设置下的充电电流输出。VAC_DPM 寄存器用于对退出全电池板扫描的最小电压进行编程。扫描完成后，器件将 VAC_MPP 寄存器更新为产生最大充电电流的输入电压调节值。然后，器件会等待 FULL_SWEEP_TMR[1:0] 时长，然后再执行新的全电池板扫描。可以随时通过将 FORCE_SWEEP 位设置为 1 来强制进行全电池板扫描。请注意，要使 FORCE_SWEEP 正常运行，需要 EN_MPPT = 1。全电池板扫描完成后，FORCE_SWEEP 位自动清 0。请注意，器件使用内部 ADC 来确定全电池板扫描每一步的充电电流，因此在 MPPT 启用 (EN_MPPT = 1) 时，对 IBAT_ADC_DIS 位的写入将被忽略。

请注意，当系统直接连接到输入电源时，器件无法限制系统负载。因此，MPPT 算法可能无法在所有条件下找到并跟踪真实的 MPP。要启用 MPPT 操作，建议将系统负载直接并联至电池包。

必须禁用 EN_VREG_TEMP_COMP 位（即置为 0b），才能成功运行全电池板扫描并利用 MPPT 功能。

7.3.5.2 理想二极管 BATFET 控制

当器件转换为仅电池模式时，BATFET 通过理想二极管控制（如果 EN_BATFET_IDEAL_DIODE = 1）导通，以防止在系统电压高于电池电压时反向电流流入电池。BATFET 栅极采用较高电压进行调节，以降低 $R_{DS(on)}$ ，直到 BATFET 完全导通。此时，BATFET V_{DS} 随着放电电流线性增加。

系统说明：理想二极管模式可能需要很长时间才能启用 FET，因此仅建议在使用带有体二极管的单个 BATFET 来支持转换时使用。当禁用理想二极管模式 (EN_BATFET_IDEAL_DIODE = 0) 时，器件通过 IBATDRV_REG 导通 BATFET 栅极。这为 BATFET 提供了快速导通转换。理想二极管模式还会在环路处于稳压状态时消耗来自电池的较高静态电流。

7.3.6 反向模式电源方向

该器件支持降压反向电源方向，可在适配器不存在时将电池电力输送到系统。在该运行模式下，ACFET 和 BATFET 均保持关断状态。反向模式输出电压调节在 VSYS_REV 寄存器位中进行设置。反向模式还通过 R_{AC_SNS} 电阻器提供输出电流调节。该参数由 IAC_REV 寄存器位控制。如果满足以下条件，则可以启用反转模式运行：

1. SRN 大于 3.8V。
2. DRV_SUP 电压处于有效工作窗口之内 ($V_{DRV_UVP} < V_{DRV} < V_{DRV_OVP}$)。
3. VAC 处于 ACOV/ACUV 工作窗口之外，或 $V_{VAC} < V_{VAC_OK}$ ，或 $V_{VAC} > V_{VAC_INT_OV}$
4. 反向模式运行启用 (EN_REV = 1)
5. TS（热敏电阻）引脚上的电压处于反向温度监视器配置的范围之内（由 BHOT 和 BCOLD 寄存器位配置）

当反向模式有效时，器件将 **REVERSE_STAT** 位设置为 1。主机可以随时通过将 **EN_REV** 位设置为 0 来禁用反向运行。该器件禁用转换器，并开启 **BATFET** 以将电池直接连接到系统。

该充电器还在反向模式下监控和调节电池放电电流。当电池放电电流升至 **IBAT_REV** 寄存器设置以上时，充电器会降低反向模式功率流以限制放电电流。

成功启动反向模式需要至少 3.8V 的电压。不过，处于反向模式后，**VBAT** 侧的电压在反向模式关闭前最低可降至 2.5V。

检测到用于正向运行的有效 **VAC** 电压后，器件会自动禁用反向模式 (**EN_REV** = 0)，开启 **ACFET** 并继续为电池充电（如果已启用）。

7.3.6.1 自动反转模式

在某些应用中，当适配器电源被移除后，需要稳定的系统电压。该器件集成了自动反向功能，一旦输入电源被移除，该功能就会反向使用降压/升压转换器提供稳定的系统电压。

当通过将 **AUTO_REV** 寄存器位设置为 1 来启用时，自动反向模式可用于在输入电源移除后立即提供稳定的系统电压。当输入低于 **ACUV** 阈值时，器件会转换为反向模式，**BATFET** 关闭且转换器开启。

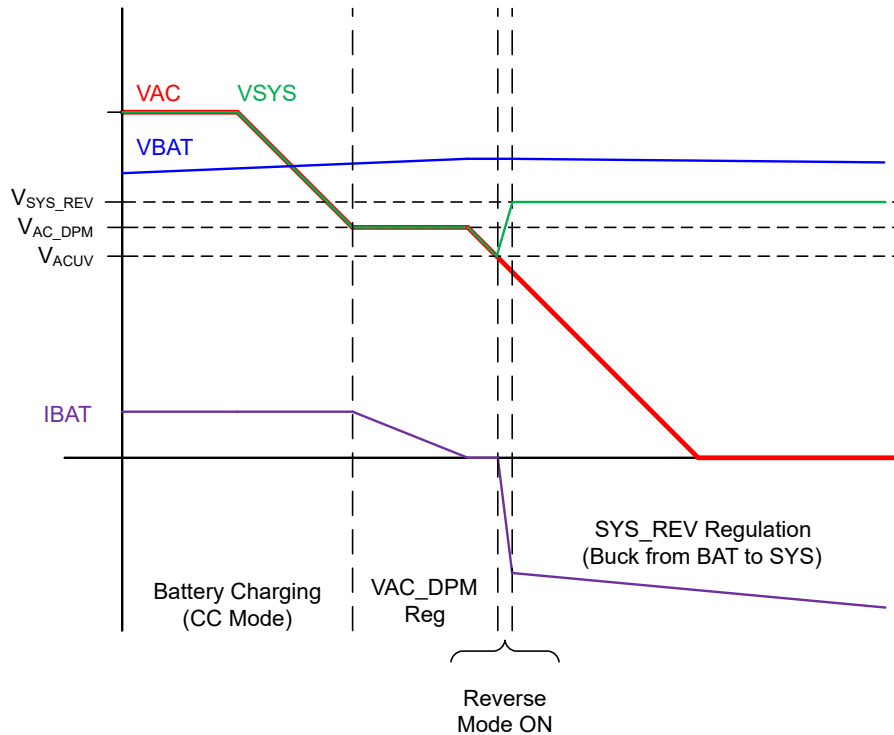


图 7-5. 移除 **VAC** 后，如果 **BAT** > **VSYS_REV**，则进入自动反向模式

如果满足以下条件，将自动启用自动反转模式运行：

1. **SRN** 电压高于 V_{SRN_OK}
2. **VAC** 处于 **ACOV/ACUV** 运行窗口之外，或 $VAC < V_{VAC_OK}$ ，或 $VAC > V_{VAC_INT_OV}$
3. 启用自动反向模式运行 (**EN_AUTO_REV** = 1)
4. **TS** (热敏电阻) 引脚上的电压处于反向温度监视器配置的范围之内 (由 **BHOT** 和 **BCOLD** 寄存器位配置)

当自动反向模式有效时，器件将 **REVERSE_STAT** 位设置为 1。主机可以随时通过设置 **EN_AUTO_REV** = 0 和 **EN_REV** = 0 来禁用自动反向运行。然后，该器件禁用转换器，并开启 **BATFET** 以将电池直接连接到系统。

7.3.7 用于监测的集成 16 位 ADC

该器件包括一个 16 位 ADC，用于根据器件的运行模式监视关键系统信息。如果 $V_{VAC} > V_{VAC_OK}$ 或 $VBAT > V_{REGN_OK}$ 有效，则允许 ADC 运行。ADC_EN 位可用于启用和禁用 ADC 以节省功耗。ADC_RATE 位可控制连续转换或单次转换行为。单次转换完成后，ADC_EN 位清零，必须重新被置为有效才能开始新的转换。

ADC_SAMPLE 位控制 ADC 的分辨率和采样速度。默认情况下，除非在 ADC 功能禁用寄存器中进行禁用，否则 ADC 通道都将以单次转换或连续转换模式进行转换。如果通过设置相应的位禁用了某个 ADC 参数，则相应寄存器中的读回值将是来自最后一次有效 ADC 转换的值或是默认的 POR 值（如果没有发生任何转换则为全零）。如果在 ADC 测量周期中间禁用某个 ADC 参数，则器件会完成该参数的转换，但不会在下一个转换周期开始时转换该参数。如果在单次转换模式下禁用所有通道，则 ADC_EN 位被清零。

仅在单次转换模式下完成转换时，ADC_DONE_STAT 和 ADC_DONE_FLAG 位产生信号。该事件产生一个 INT 脉冲，可以使用 ADC_DONE_MASK 屏蔽该脉冲。在连续转换模式期间，ADC_DONE_STAT 位没有任何意义，将为“0”。在连续转换模式下，ADC_DONE_FLAG 位将保持不变。

无论器件中是否存在故障，都会运行 ADC 转换。即使发生故障（例如导致功率级禁用的故障），ADC 转换也会继续，主机必须设置 ADC_EN = “0” 以禁用 ADC。ADC 读数仅对直流状态有效，对瞬态无效。当主机写入 ADC_EN = 0 时，ADC 立即停止，ADC 测量值对应于上次有效的 ADC 读数。

如果主机需要更平稳地退出 ADC，则可以执行以下任一操作：

1. 向 ADC_RATE 写入单次转换，ADC 将在一个完整的转换周期结束时停止，或者
2. 禁用所有 ADC 转换通道，ADC 将在电流测量结束时停止。

当系统负载由电池供电（输入源被移除或器件处于高阻态模式）时，启用 ADC 会自动为 REGN 供电并增大静态电流。为了保持低电池漏电流，建议为 ADC 设置占空比或完全将其禁用。

7.3.8 状态输出 ($\overline{PG}$ 、STAT1、STAT2 和 $\overline{INT}$)

7.3.8.1 电源正常状态指示器 ($\overline{PG}$)

当检测到有效的 VAC 电压时，PG_STAT 位变为高电平， $\overline{PG}$ 引脚拉至低电平以指示输入源良好。 $\overline{PG}$ 引脚可驱动一个 LED。必须满足所有条件才能指示电源正常：

1. $V_{VAC_OK} < V_{VAC} < V_{VAC_INT_OV}$
2. $V_{ACUV} > V_{REF_ACUV}$
3. $V_{ACOV} < V_{REF_ACOV}$
4. 器件未处于高阻态模式

可以通过 DIS_PG_PIN 位禁用 $\overline{PG}$ 引脚。禁用时，可以使用 FORCE_STAT3_ON 位控制该引脚被拉至低电平。

7.3.8.2 充电状态指示器 (STAT1、STAT2 引脚)

该器件在开漏 STAT1 和 STAT2 引脚上指示充电状态。STAT1、STAT2 引脚可以驱动 LED。

表 7-6. STAT1、STAT2 引脚状态

充电状态	STAT1	STAT2
正在进行充电（包括再充电）	打开	关闭
充电完成	关闭	打开
检测到充电故障（TS 超出范围、安全计时器故障等）	打开	打开
禁用充电（EN_CHG = 0 或 $\overline{CE}$ 引脚为高电平）	关闭	关闭

可以通过 DIS_STAT_PINS 位来禁用 STAT1、STAT2 引脚功能。禁用时，可以使用 FORCE_STAT1_ON 和 FORCE_STAT2_ON 位控制这些引脚单独拉至低电平。STAT 引脚不受反向模式的影响，在该模式下保持关闭状态。

7.3.8.3 主机中断 ($\overline{\text{INT}}$)

在某些应用中，主机并不总是监视充电器的运行情况。 $\overline{\text{INT}}$ 引脚向系统主机通知有关器件运行的信息。默认情况下，以下事件将生成低电平有效的 256 μs INT 脉冲。

1. 检测到有效的输入源条件 (请参阅 $\overline{\text{PG}}$ 引脚的条件)
2. 消除了有效的输入源条件 (请参阅 $\overline{\text{PG}}$ 引脚的条件)
3. 通过寄存器或 引脚进入 IAC_DPM 调节
4. 通过寄存器或 ACUV 引脚进入 VAC_DPM 调节
5. I²C 看门狗计时器到期
6. 充电器状态改变状态 (CHARGE_STAT 值改变)，包括充电完成
7. TS_STAT 改变状态 (TS_STAT 值改变)
8. 结温关断 (TSHUT)
9. 检测到电池过压 (BATOVP)
10. 充电安全计时器到期
11. 任何 *_STAT 位的上升沿

这些 INT 源中的每一个都可以被屏蔽，以防止 INT 脉冲在发生时被发送出去。针对这些事件中的每一个存在三个位：

- STAT 位保存每个 INT 源的 *当前状态*
- FLAG 位保存有关哪个源生成 INT 的信息，无论当前状态如何都是如此
- MASK 位用于防止器件为每个特定事件发送 INT

当上述条件之一发生 (任何 *_STAT 位上的上升沿) 时，器件发出 INT 脉冲并通过标志寄存器跟踪哪个源生成 INT。主机读取标志寄存器位后，这些位会自动复位为零，并且需要 STAT 位上的新边沿才能重新将 FLAG 置为有效。

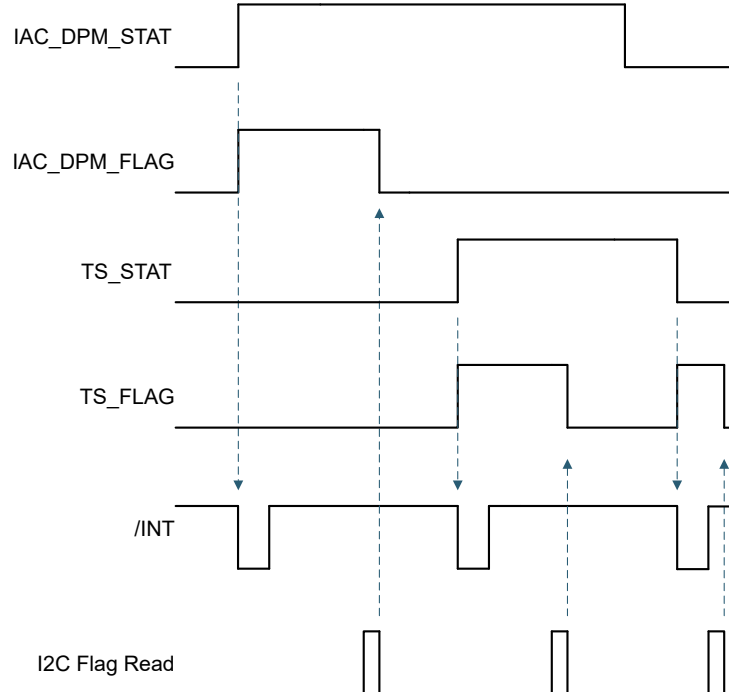


图 7-6. INT 生成行为示例

7.3.9 串行接口

该器件使用与 I^2C 兼容的接口，可实现灵活的充电参数编程和瞬时器件状态报告。 I^2C 是一种双向 2 线制串行接口。只需要两条开漏总线线路：一条串行数据线 (SDA) 和一条串行时钟线 (SCL)。在执行数据传输时，器件可被视为控制器或目标。控制器是在总线上发起数据传输并生成时钟信号以允许该传输的器件。此时，任何被寻址的器件都被视为目标。

该器件作为地址为 0x6B 的目标器件运行，通过“寄存器映射”中定义的寄存器从控制器器件（例如微控制器或数字信号处理器）接收控制输入。读取的寄存器超出映射中定义的值，返回 0xFF。 I^2C 接口支持标准模式（高达 100kb/s）、快速模式（高达 400kb/s）和超快速模式（高达 1Mb/s）。当总线空闲时，两条线路都为高电平。SDA 和 SCL 引脚为漏极开路，必须通过电流源或上拉电阻器连接到正电源电压。

系统说明：所有 16 位寄存器都定义为小端字节序，最高有效字节被分配给较高的地址。16 位寄存器写入必须按顺序完成，建议使用节 7.3.9.7 中所述的多重写入方法对其进行编程。

7.3.9.1 数据有效性

在时钟的高电平期间，SDA 线上的数据必须保持稳定。数据线的高电平或低电平状态只能在 SCL 线上的时钟信号为低电平时发生变化。为每个已传输的数据位生成一个时钟脉冲。

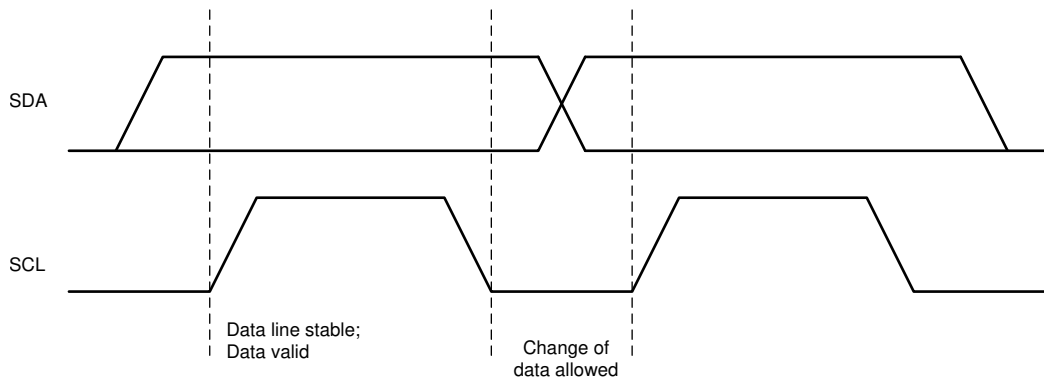


图 7-7. I^2C 总线上的位传输

7.3.9.2 START 和 STOP 条件

所有事务均以 START (S) 开始，并以 STOP (P) 终止。当 SCL 为高电平时，SDA 线上从低电平到高电平的转换将定义 START 条件。当 SCL 为高电平时，SDA 线上从低电平到高电平的转换定义了 STOP 条件。

START 和 STOP 条件始终由控制器产生。总线在 START 条件之后被视为繁忙状态，在 STOP 条件之后被视为空闲状态。当满足超时条件（例如启动条件有效超过 2 秒并且没有触发停止条件）时，充电器 I^2C 通信将自动复位，通信线路空闲，可进行另一次传输。

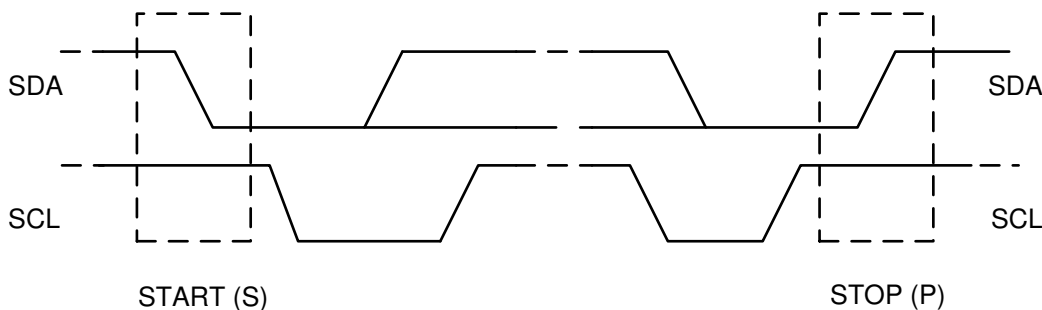


图 7-8. I^2C 总线上的 START 和 STOP 条件

7.3.9.3 字节格式

SDA 线上每个字节的长度都必须为 8 位。每次传输所要传输的字节数不受限制。每个数据字节必须后跟一个确认 (ACK) 位。传输数据时，最高有效位 (MSB) 优先。

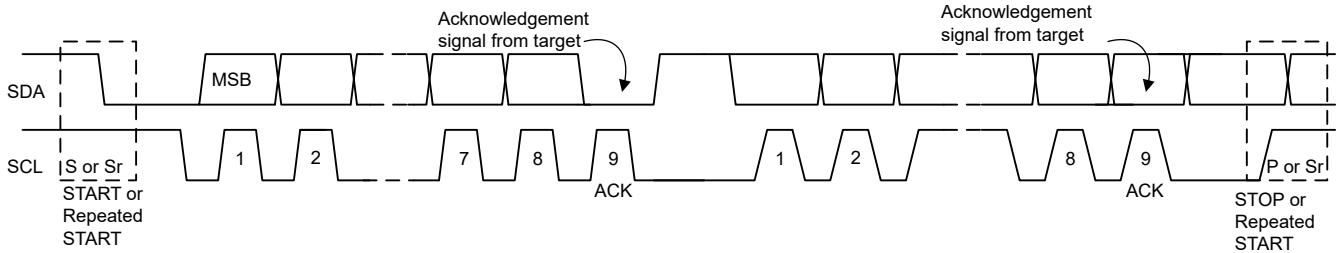


图 7-9. I²C 总线上的数据传输

7.3.9.4 确认 (ACK) 和否定确认 (NACK)

ACK 信号在每个字节之后发生。ACK 位允许目标向控制器发送信号，指示已成功接收该字节且可发送另一个字节。所有时钟脉冲 (包括确认第 9 个时钟脉冲) 均由控制器生成。

控制器在确认时钟脉冲期间释放 SDA 线，让目标可以将 SDA 线拉至低电平，并在此第 9 个时钟脉冲的高电平期间保持稳定的低电平。

当 SDA 线在第 9 个时钟脉冲期间保持高电平时，会发出 NACK 信号。然后，控制器可以生成 STOP (停止) 来中止传输，或者生成重复的 START (开始) 来开始新的传输。

7.3.9.5 目标地址和数据方向位

在 START 信号之后会发送目标地址。该地址为 7 位长，后跟第 8 位作为数据方向位 (位 $R/\bar{W}$)。零表示传输 (WRITE)，一表示数据请求 (READ)。器件 7 位地址默认定义为 1101 011' (0x6B)。

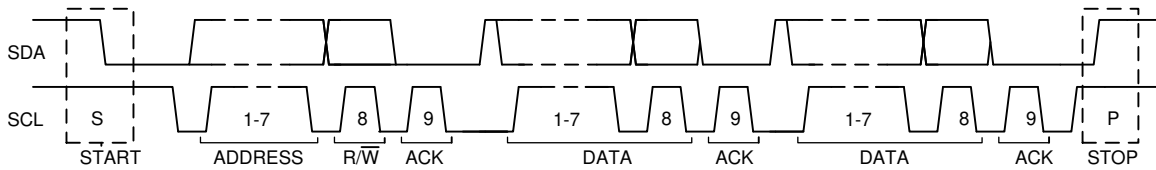


图 7-10. I²C 总线上的完整数据传输

7.3.9.6 单独写入和读取

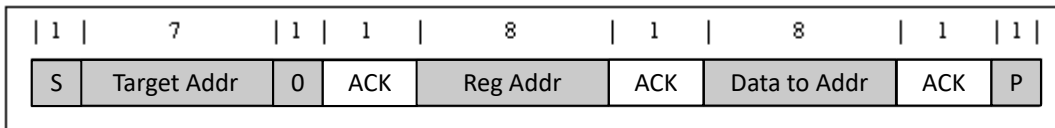


图 7-11. 单独写入

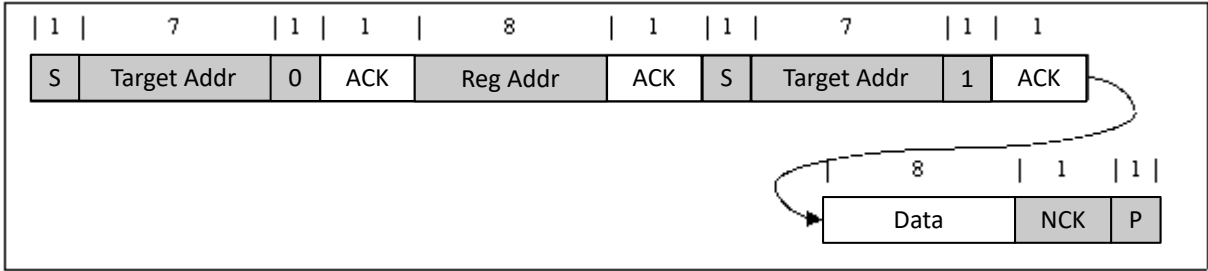


图 7-12. 单次读取

如果未定义寄存器地址，则充电器 IC 发回 NACK 并返回到空闲状态。

7.3.9.7 多个写入和多个读取

充电器器件支持对所有寄存器进行多重读取和多重写入。

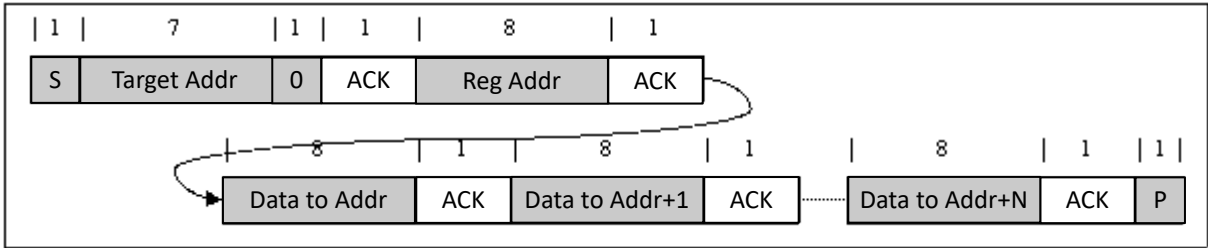


图 7-13. 多重写入



图 7-14. 多重读取

7.4 器件功能模式

7.4.1 主机模式和默认模式

该器件是主机控制的充电器，但可在默认模式下运行，无需主机管理。在默认模式下，该器件可用作无主机或主机处于睡眠模式的自主充电器。当充电器处于默认模式时，WD_STAT 位变为高电平，WD_FLAG 设置为 1，INT 置为低电平以提醒主机（除非被 WD_MASK 屏蔽）。在第一次读取时，WD_FLAG 位读取值为“1”，在后续读取时读取值为“0”。当充电器处于主机模式时，WD_STAT 位为低电平。

上电复位后，该器件在看门狗计时器到期的状态下以默认模式启动。所有寄存器均处于默认设置。

在默认模式下，该器件通过默认的 2 小时预充电安全计时器和 12 小时快速充电安全计时器为电池充电。在 2 小时或 12 小时计时器到期时，如果未检测到终止，则充电将停止。

对任何 I²C 寄存器的写入值均会将充电器从默认模式转换为主机模式，并启动看门狗计时器。主机可对所有器件参数进行编程。为了使器件保持在主机模式下，主机必须在看门狗计时器到期（WD_STAT 位被置位）之前通过向 WD_RST 位写入 1 来复位看门狗计时器，或者通过设置 WATCHDOG 位 = 00 来禁用看门狗计时器。

当看门狗计时器到期时，器件恢复默认模式，并且选择的寄存器复位至默认值，“寄存器映射”部分对此进行了详细介绍。如果看门狗计时器已过期，则在进行任何写入时都会将看门狗计时器复位。当看门狗计时器到期时，WD_STAT 和 WD_FLAG 被设置为 1，/INT 被置为低电平以提醒主机（除非被 WD_MASK 屏蔽）。

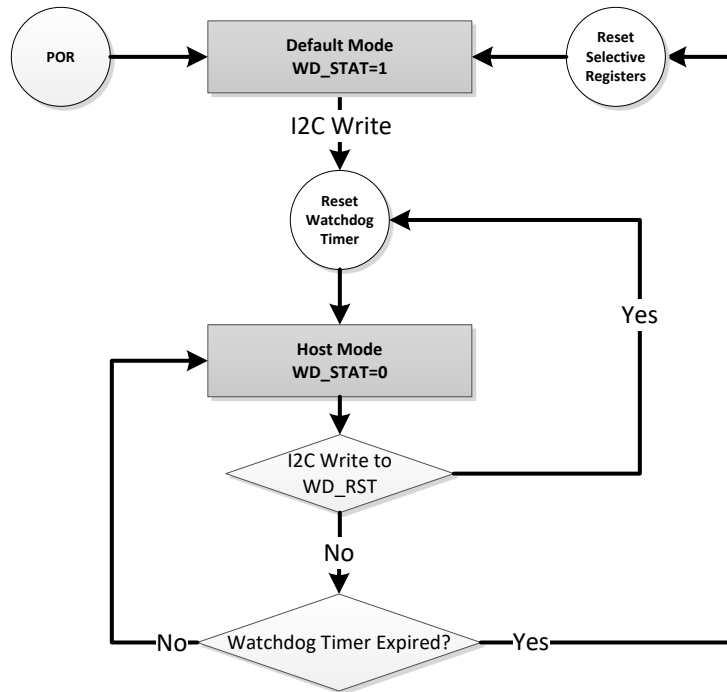


图 7-15. 看门狗计时器流程图

7.4.2 复位寄存器位

除了在默认模式下由看门狗计时器复位寄存器外，还可以通过向 REG_RST 位写入 1 将寄存器和计时器复位为默认值。“寄存器映射”部分中针对可由 REG_RST 位进行复位的寄存器位进行了说明。寄存器复位后，REG_RST 位将自动从 1 恢复为 0。

7.5 BQ25751 寄存器

表 7-7 列出了 BQ25751 寄存器的存储器映射寄存器。表 7-7 中未列出的所有寄存器偏移地址都应视为保留的位置，并且不得修改寄存器内容。

表 7-7. BQ25751 寄存器

地址	首字母缩写词	寄存器名称	部分
0x0	REG0x00_Charge_Voltage_Limit	充电电压限值	转到
0x2	REG0x02_Charge_Current_Limit	充电电流限制	转到
0x6	REG0x06_Input_Current_DPM_Limit	输入电流 DPM 限制	转到
0x8	REG0x08_Input_Voltage_DPM_Limit	输入电压 DPM 限制	转到
0xA	REG0x0A_Reverse_Mode_Input_Current_Limit	反向模式输入电流限制	转到
0xC	REG0x0C_Reverse_Mode_System_Voltage_Limit	反向模式系统电压限制	转到
0x12	REG0x12_Termination_Current_Limit	终止电流限制	转到
0x14	REG0x14_Termination_Control	端接控制	转到
0x15	REG0x15_Timer_Control	计时器控制	转到
0x16	REG0x16_Three-Stage_Charge_Control	三阶段充电控制	转到
0x17	REG0x17_Charger_Control	充电器控制	转到
0x18	REG0x18_Pin_Control	引脚控制	转到
0x19	REG0x19_Power_Path_and_Reverse_Mode_Control	电源路径和反向模式控制	转到
0x1A	REG0x1A_MPPT_Control	MPPT 控制	转到
0x1B	REG0x1B_TS_Charging_Threshold_Control	TS 充电阈值控制	转到
0x1C	REG0x1C_TS_Charging_Region_Behavior_Control	TS 充电区域行为控制	转到
0x1D	REG0x1D_TS_Reverse_Mode_Threshold_Control	TS 反向模式阈值控制	转到
0x1E	REG0x1E_Reverse_Undervoltage_Control	反向欠压控制	转到
0x1F	REG0x1F_VAC_Max_Power_Point_Detected	检测到 VAC 最大功率点	转到
0x21	REG0x21_Charger_Status_1	充电器状态 1	转到
0x22	REG0x22_Charger_Status_2	充电器状态 2	转到
0x23	REG0x23_Charger_Status_3	充电器状态 3	转到
0x24	REG0x24_Fault_Status	故障状态	转到
0x25	REG0x25_Charger_Flag_1	充电器标志 1	转到
0x26	REG0x26_Charger_Flag_2	充电器标志 2	转到
0x27	REG0x27_Fault_Flag	故障标志	转到
0x28	REG0x28_Charger_Mask_1	充电器屏蔽 1	转到
0x29	REG0x29_Charger_Mask_2	充电器屏蔽 2	转到
0x2A	REG0x2A_Fault_Mask	故障屏蔽	转到
0x2B	REG0x2B_ADC_Control	ADC 控制	转到
0x2C	REG0x2C_ADC_Channel_Control	ADC 通道控制	转到
0x2D	REG0x2D_IAC_ADC	IAC ADC	转到
0x2F	REG0x2F_IBAT_ADC	IBAT ADC	转到
0x31	REG0x31_VAC_ADC	VAC ADC	转到
0x33	REG0x33_VBAT_ADC	VBAT ADC	转到
0x35	REG0x35_VSYS_ADC	VSYS ADC	转到
0x37	REG0x37_TS_ADC	TS ADC	转到
0x39	REG0x39_VFB_ADC	VFB ADC	转到
0x3B	REG0x3B_Gate_Driver_Strength_Control	栅极驱动器强度控制	转到
0x3C	REG0x3C_Gate_Driver_Dead_Time_Control	栅极驱动器死区时间控制	转到

表 7-7. BQ25751 寄存器 (续)

地址	首字母缩写词	寄存器名称	部分
0x3D	REG0x3D_Part_Information	器件信息	转到
0x62	REG0x62_Reverse_Mode_Battery_Discharge_Current	反向模式电池放电电流	转到

复杂的位访问类型经过编码可适应小型表单元。[表 7-8](#) 展示了适用于此部分中访问类型的代码。

表 7-8. BQ25751 访问类型代码

访问类型	代码	说明
读取类型		
R	R	读取
写入类型		
W	W	写入
复位或默认值		
-n		复位后的值或默认值

7.5.1 REG0x00_Charge_Voltage_Limit 寄存器 (地址 = 0x0) [复位 = 0x0010]

REG0x00_Charge_Voltage_Limit 如[表 7-9](#) 所示。

返回到[汇总表](#)。

I2C REG0x01=[15:8] , I2C REG0x00=[7:0]

表 7-9. REG0x00_Charge_Voltage_Limit 寄存器字段说明

位	字段	类型	复位	注释	说明
15:5	RESERVED	R	0x0		保留
4:0	VFB_REG	R/W	0x10	复位方式： REG_RESET	FB 电压调节限制： POR : 1536mV (10h) 范围 : 1504mV-1566mV (0h-1Fh) 位步长 : 2mV 偏移 : 1504mV

7.5.2 REG0x02_Charge_Current_Limit 寄存器 (地址 = 0x2) [复位 = 0x0640]

REG0x02_Charge_Current_Limit 如[表 7-10](#) 所示。

返回到[汇总表](#)。

I2C REG0x03=[15:8] , I2C REG0x02=[7:0]

表 7-10. REG0x02_Charge_Current_Limit 寄存器字段说明

位	字段	类型	复位	注释	说明
15:11	RESERVED	R	0x0		保留
10:2	ICHG_REG	R/W	0x190	复位方式： REG_RESET 看门狗	使用 5mΩ RBAT_SNS 时的快速充电电流调节限制： 实际充电电流是 ICHG_REG 和 ICHG 引脚中的较低者 POR : 20000mA (190h) 范围 : 400mA-20000mA (8h-190h) 钳位至低电平 钳位至高电平 位步长 : 50mA
1:0	RESERVED	R	0x0		保留

7.5.3 REG0x06_Input_Current_DPM_Limit 寄存器 (地址 = 0x6) [复位 = 0x0640]

REG0x06_Input_Current_DPM_Limit 如表 7-11 所示。

返回到[汇总表](#)。

I2C REG0x07=[15:8] , I2C REG0x06=[7:0]

表 7-11. REG0x06_Input_Current_DPM_Limit 寄存器字段说明

位	字段	类型	复位	注释	说明
15:11	RESERVED	R	0x0		保留
10:2	IAC_DPM	R/W	0x190	复位方式： REG_RESET	使用 2mΩ RAC_SNS 时的输入电流 DPM 调节限制： 实际输入电流限制是 IAC_DPM 和 ILIM_HIZ 引脚中的较低者 POR : 50000mA (190h) 范围 : 1000mA-50000mA (8h-190h) 钳位至低电平 钳位至高电平 位步长 : 125mA
1:0	RESERVED	R	0x0		保留

7.5.4 REG0x08_Input_Voltage_DPM_Limit 寄存器 (地址 = 0x8) [复位 = 0x0348]

REG0x08_Input_Voltage_DPM_Limit 如表 7-12 所示。

返回到[汇总表](#)。

I2C REG0x09=[15:8] , I2C REG0x08=[7:0]

表 7-12. REG0x08_Input_Voltage_DPM_Limit 寄存器字段说明

位	字段	类型	复位	注释	说明
15:14	RESERVED	R	0x0		保留
13:2	VAC_DPM	R/W	0xD2	复位方式： REG_RESET	输入电压调节限制： 请注意，如果 EN_MPPT = 1，则全扫描方法将使用该限制作为全电池板扫描的下搜索窗口 POR : 4400mV (DCH) 范围 : 4400mV-65000mV (DCh-CB2h) 钳位至低电平 钳位至高电平 位步长 : 20mV
1:0	RESERVED	R	0x0		保留

7.5.5 REG0x0A_Reverse_Mode_Input_Current_Limit 寄存器 (地址 = 0xA) [复位 = 0x0640]

REG0x0A_Reverse_Mode_Input_Current_Limit 如表 7-13 所示。

返回到[汇总表](#)。

I2C REG0x0B=[15:8] , I2C REG0x0A=[7:0]

表 7-13. REG0x0A_Reverse_Mode_Input_Current_Limit 寄存器字段说明

位	字段	类型	复位	注释	说明
15:11	RESERVED	R	0x0		保留

表 7-13. REG0x0A_Reverse_Mode_Input_Current_Limit 寄存器字段说明 (续)

位	字段	类型	复位	注释	说明
10:2	IAC_REV	R/W	0x190	复位方式： REG_RESET	使用 2mΩ RAC_SNS 时反向模式下的输入电流调节： POR：50000mA (190h) 范围：1000mA-50000mA (8h-190h) 钳位至低电平 钳位至高电平 位步长：125mA
1:0	RESERVED	R	0x0		保留

7.5.6 REG0x0C_Reverse_Mode_System_Voltage_Limit 寄存器 (地址 = 0xC) [复位 = 0x03E8]

REG0x0C_Reverse_Mode_System_Voltage_Limit 如表 7-14 所示。

返回到[汇总表](#)。

I2C REG0x0D=[15:8] , I2C REG0x0C=[7:0]

表 7-14. REG0x0C_Reverse_Mode_System_Voltage_Limit 寄存器字段说明

位	字段	类型	复位	注释	说明
15:14	RESERVED	R	0x0		保留
13:2	VSYS_REV	R/W	0xFA	复位方式： REG_RESET	反向模式下的系统电压调节： POR：5000mV (FAh) 范围：3300mV-65000mV (A5h-CB2h) 钳位至低电平 钳位至高电平 位步长：20mV
1:0	RESERVED	R	0x0		保留

7.5.7 REG0x12_Termination_Current_Limit 寄存器 (地址 = 0x12) [复位 = 0x00A0]

REG0x12_Termination_Current_Limit 如表 7-15 所示。

返回到[汇总表](#)。

I2C REG0x13=[15:8] , I2C REG0x12=[7:0]

表 7-15. REG0x12_Termination_Current_Limit 寄存器字段说明

位	字段	类型	复位	注释	说明
15:10	RESERVED	R	0x0		保留
9:2	ITERM	R/W	0x28	实际终止电流是 ITERM 和 ICHG 引脚中的较低者 (如果启用这两项功能) 复位方式： REG_RESET	使用 5mΩ RBAT_SNS 时的终止电流阈值： POR：2000mA (28h) 范围：250mA-10000mA (5h-C8h) 钳位至低电平 钳位至高电平 位步长：50mA
1:0	RESERVED	R	0x0		保留

7.5.8 REG0x14_Termination_Control 寄存器 (地址 = 0x14) [复位 = 0x08]

REG0x14_Termination_Control 如表 7-16 所示。

返回到[汇总表](#)。

表 7-16. REG0x14_Termination_Control 寄存器字段说明

位	字段	类型	复位	注释	说明
7:4	RESERVED	R	0x0		保留
3	EN_TERM	R/W	0x1	复位方式： REG_RESET	启用终止控制： 在铅酸电池充电中使用 TERM 从吸收阶段转换至浮充电阶段 0b = 禁用 1b = 启用
2:1	RESERVED	R	0x0		保留
0	RESERVED	R	0x0		保留

7.5.9 REG0x15_Timer_Control 寄存器 (地址 = 0x15) [复位 = 0x10]

REG0x15_Timer_Control 如表 7-17 所示。

返回到[汇总表](#)。

表 7-17. REG0x15_Timer_Control 寄存器字段说明

位	字段	类型	复位	注释	说明
7:6	TOPOFF_TMR	R/W	0x0	复位方式： REG_RESET	充电完成计时器控制： 00b = 禁用 01b = 15 分钟 10b = 30 分钟 11b = 45 分钟
5:4	看门狗	R/W	0x1	复位方式： REG_RESET	看门狗计时器控制： 00b = 禁用 01b = 40s 10b = 80s 11b = 160s
3	RESERVED	R	0x0		保留
2:1	RESERVED	R	0x0		保留
0	RESERVED	R	0x0		保留

7.5.10 REG0x16_Three-Stage_Charge_Control 寄存器 (地址 = 0x16) [复位 = 0xD5]

表 7-18 展示了 REG0x16_Three-Stage_Charge_Control。

返回到[汇总表](#)。

表 7-18. REG0x16_Three-Stage_Charge_Control 寄存器字段说明

位	字段	类型	复位	注释	说明
7:6	VBAT_ABSORB	R/W	0x3	复位方式： REG_RESET	吸收电压控制，偏移高于 VFB_REG： 00b = 50mV + VFB_REG - 浮充电压 = 13.65V，吸收 = 14.1V 01b = 84mV + VFB_REG - 浮充电压 = 13.65V，吸收 = 14.4V 10b = 118mV + VFB_REG - 浮充电压 = 13.65V，吸收 = 14.7V 11b = 140mV + VFB_REG - 浮充电压 = 13.2V，吸收 = 14.4V
5	RESERVED	R	0x0		保留

表 7-18. REG0x16_Three-Stage_Charge_Control 寄存器字段说明 (续)

位	字段	类型	复位	注释	说明
4	EN_3_STAGE_CHARGE	R/W	0x1	复位方式： REG_RESET	启用三阶段充电： 启用后，器件将在终止后将调节降低至 VFLOAT，并永远继续充电 0b = 禁用 1b = 启用
3:0	CV_TMR	R/W	0x5	复位方式： REG_RESET 看门狗	CV 计时器设置： 0000b = 禁用 0001b = 1 小时 0010b = 2 小时 ... = ... 1110b = 14 小时 1111b = 15 小时

7.5.11 REG0x17_Charger_Control 寄存器 (地址 = 0x17) [复位 = 0x09]

REG0x17_Charger_Control 如表 7-19 所示。

返回到[汇总表](#)。

表 7-19. REG0x17_Charger_Control 寄存器字段说明

位	字段	类型	复位	注释	说明
7:6	VRECHG	R/W	0x0	复位方式： REG_RESET	电池自动充电阈值，以 VFB_REG 的百分比表示： 00b = 93.0% x VFB_REG 01b = 94.3% x VFB_REG 10b = 95.2% x VFB_REG 11b = 97.6% x VFB_REG
5	WD_RST	R/W	0x0	复位方式： REG_RESET	I2C 看门狗计时器复位控制： 0b = 正常 1b = 复位 (计时器复位后位恢复为 0)
4	DIS_CE_PIN	R/W	0x0	复位方式： REG_RESET	禁用 /CE 引脚功能： 0b = 启用 /CE 引脚 1b = 禁用 /CE 引脚
3	EN_CHG_BIT_RESET_BEHAVIOR	R/W	0x1	复位方式： REG_RESET	控制 WATCHDOG 到期时的 EN_CHG 位行为： 0b = EN_CHG 位复位为 0 1b = EN_CHG 位复位为 1
2	EN_HIZ	R/W	0x0	复位方式： REG_RESET 看门狗 适配器插入	启用高阻态模式： 0b = 禁用 1b = 启用
1	EN_IBAT_LOAD	R/W	0x0	将电流从 SRN 灌入 GND。建议在该位有效时禁用 IBAT ADC (IBAT_ADC_DIS = 1)。复位方式： REG_RESET 看门狗	启用电池负载 (IBAT_LOAD)： 0b = 禁用 1b = 启用
0	EN_CHG	R/W	0x1	复位方式： REG_RESET 看门狗	充电启用控制： 0b = 禁用 1b = 启用

7.5.12 REG0x18_Pin_Control 寄存器 (地址 = 0x18) [复位 = 0xC0]

REG0x18_Pin_Control 如表 7-20 所示。

返回到[汇总表](#)。

表 7-20. REG0x18_Pin_Control 寄存器字段说明

位	字段	类型	复位	注释	说明
7	EN_ICHG_PIN	R/W	0x1	复位方式： REG_RESET 看门狗	启用 ICHG 引脚功能： 0b = 禁用 ICHG 引脚 1b = 启用 ICHG 引脚
6	EN_ILIM_HIZ_PIN	R/W	0x1	复位方式： REG_RESET 看门狗	启用 ILIM_HIZ 引脚功能： 0b = 禁用 ILIM_HIZ 引脚 1b = 启用 ILIM_HIZ 引脚
5	DIS_PG_PIN	R/W	0x0	复位方式： REG_RESET	禁用 PG 引脚功能： 0b = 启用 PG 引脚 1b = 禁用 PG 引脚
4	DIS_STAT_PINS	R/W	0x0	复位方式： REG_RESET	禁用 STAT1、STAT2 引脚功能： 0b = 启用 STAT 引脚 1b = 禁用 STAT 引脚
3	FORCE_STAT4_ON	R/W	0x0	复位方式： REG_RESET	CE_STAT4 引脚覆盖： 仅当 DIS_CE_PIN = 1 时才能强制开启 0b = CE_STAT4 开漏关闭 1b = CE_STAT4 拉至低电平
2	FORCE_STAT3_ON	R/W	0x0	复位方式： REG_RESET	PG_STAT3 引脚覆盖： 仅当 DIS_PG_PIN = 1 时才可能强制开启 0b = PG_STAT3 开漏关闭 1b = PG_STAT3 拉至低电平
1	FORCE_STAT2_ON	R/W	0x0	复位方式： REG_RESET	STAT2 引脚覆盖： 仅当 DIS_STAT_PINS = 1 时才能强制开启 0b = STAT2 开漏关闭 1b = STAT2 拉至低电平
0	FORCE_STAT1_ON	R/W	0x0	复位方式： REG_RESET	STAT1 引脚覆盖： 仅当 DIS_STAT_PINS = 1 时才能强制开启 0b = STAT1 开漏关闭 1b = STAT1 拉至低电平

7.5.13 REG0x19_Power_Path_and_Reverse_Mode_Control 寄存器 (地址 = 0x19) [复位 = 0x00]

REG0x19_Power_Path_and_Reverse_Mode_Control 如表 7-21 所示。

返回到[汇总表](#)。

表 7-21. REG0x19_Power_Path_and_Reverse_Mode_Control 寄存器字段说明

位	字段	类型	复位	注释	说明
7	REG_RST	R/W	0x0	复位方式： REG_RESET	寄存器复位为默认值： 0b = 不复位 1b = 复位 (寄存器复位后位恢复为 0)
6	EN_IAC_LOAD	R/W	0x0	复位方式： REG_RESET 看门狗	启用 VAC 负载 (IAC_LOAD)： 0b = 禁用 1b = 启用

表 7-21. REG0x19_Power_Path_and_Reverse_Mode_Control 寄存器字段说明 (续)

位	字段	类型	复位	注释	说明
5	EN_PFM	R/W	0x0	建议在 $I_{TERM} < 2A$ 时禁用 PFM 复位方式： REG_RESET	在轻负载下启用 PFM 模式： 请注意，在 FSW_SYNC 引脚上检测到有效的 SYNC 信号时，该位会复位为 0。即使存在有效的 SYNC 输入，主机也可以将该位重新设置为 1 以强制实现 PFM 运行 0b = 禁用 (固定频率 DCM 运行) 1b = 启用 (PFM 运行)
4	FORCE_BATFET_OFF	R/W	0x0	复位方式： REG_RESET 适配器插入	强制 BATFET 关闭控制： 0b = 允许 BATFET 正常运行 1b = 强制 BATFET 关闭
3	PWRPATH_REDUCE_VDRV	R/W	0x0	复位方式： REG_RESET 看门狗	电源路径 (ACFET、BATFET) 驱动电压选择： 0b = 10V 1b = 7V
2	EN_BATFET_IDEAL_DIODE	R/W	0x0	复位方式： REG_RESET	启用 BATFET 理想二极管导通模式： 注意：仅建议用于单个 BATFET 0b = 禁用 1b = 启用
1	EN_AUTO_REV	R/W	0x0	要退出反向模式，建议清除 EN_AUTO_REV 和 EN_REV 位 复位方式： REG_RESET 看门狗	当 $V_{BAT} < V_{SYS_REV}$ 寄存器时启用自动反向模式来调节 SYS： 0b = 禁用自动反向 1b = 启用自动反向
0	EN_REV	R/W	0x0	要退出反向模式，建议清除 EN_AUTO_REV 和 EN_REV 位 复位方式： REG_RESET 看门狗 适配器插入	反向模式控制： 0b = 禁用 1b = 启用

7.5.14 REG0x1A_MPPT_Control 寄存器 (地址 = 0x1A) [复位 = 0x20]

REG0x1A_MPPT_Control 如表 7-22 所示。

返回到[汇总表](#)。

表 7-22. REG0x1A_MPPT_Control 寄存器字段说明

位	字段	类型	复位	注释	说明
7	FORCE_SWEEP	R/W	0x0	复位方式： REG_RESET	强制进行全电池板扫描并复位 MPPT 计时器： 0b = 正常 1b = 开始全电池板扫描 (在全电池板扫描完成后位恢复为 0)
6:5	RESERVED	R	0x0		保留
4:3	RESERVED	R	0x0		保留
2:1	FULL_SWEEP_TMR	R/W	0x0	复位方式： REG_RESET	全电池板扫描计时器控制： 00b = 3 分钟 01b = 10 分钟 10b = 15 分钟 11b = 20 分钟

表 7-22. REG0x1A_MPPT_Control 寄存器字段说明 (续)

位	字段	类型	复位	注释	说明
0	EN_MPPT	R/W	0x0	启用 MPPT 时, ADC 由器件控制, 对 REG2A 的写入被忽略 复位方式: REG_RESET	MPPT 算法控制: 0b = 禁用 MPPT 1b = 启用 MPPT

7.5.15 REG0x1B_TS_Charging_Threshold_Control 寄存器 (地址 = 0x1B) [复位 = 0x82]

REG0x1B_TS_Charging_Threshold_Control 如表 7-23 所示。

返回到[汇总表](#)。

表 7-23. REG0x1B_TS_Charging_Threshold_Control 寄存器字段说明

位	字段	类型	复位	注释	说明
7:6	TS_T5	R/W	0x2	复位方式: REG_RESET	TS T5 (热) 阈值控制: 00b = 41.2% (50C) 01b = 37.7% (55C) 10b = 34.375% (60C) 11b = 31.25% (65C)
5:4	RESERVED	R	0x0		保留
3:2	RESERVED	R	0x0		保留
1:0	TS_T1	R/W	0x2	复位方式: REG_RESET	TS T1 (冷) 阈值控制: 00b = 77.15% (-10C) 01b = 75.32% (-5C) 10b = 73.25% (0C) 11b = 71.1% (5C)

7.5.16 REG0x1C_TS_Charging_Region_Behavior_Control 寄存器 (地址 = 0x1C) [复位 = 0x81]

REG0x1C_TS_Charging_Region_Behavior_Control 如表 7-24 所示。

返回到[汇总表](#)。

表 7-24. REG0x1C_TS_Charging_Region_Behavior_Control 寄存器字段说明

位	字段	类型	复位	注释	说明
7	EN_VREG_TEMP_COMP	R/W	0x1	复位方式: REG_RESET	为铅酸电池充电启用 VFB_REG 温度补偿: 0b = 禁用 1b = 启用
6:5	RESERVED	R	0x0		保留
4	RESERVED	R	0x0		保留
3:2	RESERVED	R	0x0		保留
1	RESERVED	R	0x0		保留
0	EN_TS	R/W	0x1	复位方式: REG_RESET	TS 引脚功能控制 (适用于正向充电和反向放电模式): 0b = 禁用 (忽略 TS 引脚) 1b = 启用

7.5.17 REG0x1D_TS_Reverse_Mode_Threshold_Control 寄存器 (地址 = 0x1D) [复位 = 0x40]

REG0x1D_TS_Reverse_Mode_Threshold_Control 如表 7-25 所示。

返回到[汇总表](#)。

表 7-25. REG0x1D_TS_Reverse_Mode_Threshold_Control 寄存器字段说明

位	字段	类型	复位	注释	说明
7:6	BHOT	R/W	0x1	复位方式： REG_RESET	反向模式 TS 热温度阈值控制： 00b = 37.7% (55C) 01b = 34.2% (60C) 10b = 31.25% (65C) 11b = 禁用
5	BCOLD	R/W	0x0	复位方式： REG_RESET	反向模式 TS 冷温度阈值控制： 0b = 77.15% (-10C) 1b = 80% (-20C)
4:0	RESERVED	R	0x0		保留

7.5.18 REG0x1E_Reverse_Undervoltage_Control 寄存器 (地址 = 0x1E) [复位 = 0x00]

REG0x1E_Reverse_Undervoltage_Control 如表 7-26 所示。

返回到[汇总表](#)。

表 7-26. REG0x1E_Reverse_Undervoltage_Control 寄存器字段说明

位	字段	类型	复位	注释	说明
7	RESERVED	R	0x0		保留
6	RESERVED	R	0x0		保留
5	SYSREV_UV	R/W	0x0	复位方式： REG_RESET	反向模式系统 UVP： 0b = VSYS_REV 目标的 80% 1b = 固定为 3.3V
4	RESERVED	R	0x0		保留
3	RESERVED	R	0x0		保留
2	RESERVED	R	0x0		保留
1	RESERVED	R	0x0		保留
0	RESERVED	R	0x0		保留

7.5.19 REG0x1F_VAC_Max_Power_Point_Detected 寄存器 (地址 = 0x1F) [复位 = 0x0000]

REG0x1F_VAC_Max_Power_Point_Detected 如表 7-27 所示。

返回到[汇总表](#)。

I2C REG0x20=[15:8] , I2C REG0x1F=[7:0]

表 7-27. REG0x1F_VAC_Max_Power_Point_Detected 寄存器字段说明

位	字段	类型	复位	注释	说明
15:14	RESERVED	R	0x0		保留
13:2	VAC_MPP	R	0x0		检测到最大功率点的输入电压： POR : 0mV (0h) 范围 : 0mV-60000mV (0h-BB8h) 钳位至高电平 位步长 : 20mV
1:0	RESERVED	R	0x0		保留

7.5.20 REG0x21_Charger_Status_1 寄存器 (地址 = 0x21) [复位 = 0x08]

REG0x21_Charger_Status_1 如表 7-28 所示。

返回到[汇总表](#)。

表 7-28. REG0x21_Charger_Status_1 寄存器字段说明

位	字段	类型	复位	注释	说明
7	ADC_DONE_STAT	R	0x0		ADC 转换状态 (仅限单次触发模式) : 0b = 转换未完成 1b = 转换完成
6	IAC_DPM_STAT	R	0x0		输入电流调节状态 : 0b = 正常 1b = 处于输入电流调节状态 (ILIM 引脚或 IAC_DPM)
5	VAC_DPM_STAT	R	0x0		输入电压调节状态 : 0b = 正常 1b = 处于输入电压调节状态 (VAC_DPM 或 VSYS_REV)
4	RESERVED	R	0x0		保留
3	WD_STAT	R	0x1		I2C 看门狗计时器状态 : 0b = 正常 1b = WD 计时器到期
2:0	CHARGE_STAT	R	0x0		充电周期状态 : 000b = 未充电 001b = 保留 010b = 保留 011b = 快速充电 (CC 模式) 100b = 吸收充电 (CV 模式) 101b = 浮充电 (CV 模式) 110b = 充电完成计时器充电 111b = 保留

7.5.21 REG0x22_Charger_Status_2 寄存器 (地址 = 0x22) [复位 = 0x80]

REG0x22_Charger_Status_2 如表 7-29 所示。

返回到[汇总表](#)。

表 7-29. REG0x22_Charger_Status_2 寄存器字段说明

位	字段	类型	复位	注释	说明
7	PG_STAT	R	0x1		输入电源正常状态 : 0b = 电源不正常 1b = 电源正常
6:4	TS_STAT	R	0x0		TS (电池 NTC) 状态 : 000b = 正常 001b = TS 温 010b = TS 凉 011b = TS 冷 100b = TS 热
3:2	RESERVED	R	0x0		保留
1:0	MPPT_STAT	R	0x0		最大功率点跟踪算法状态 : 00b = 禁用 MPPT 01b = 启用 MPPT, 但未运行 10b = 正在进行全电池板扫描 11b = 检测到最大电源电压

7.5.22 REG0x23_Charger_Status_3 寄存器 (地址 = 0x23) [复位 = 0x02]

REG0x23_Charger_Status_3 如表 7-30 所示。

返回到[汇总表](#)。

表 7-30. REG0x23_Charger_Status_3 寄存器字段说明

位	字段	类型	复位	注释	说明
7:6	RESERVED	R	0x0		保留
5:4	FSW_SYNC_STAT	R	0x0		FSW_SYNC 引脚状态： 00b = 正常，未检测到外部时钟 01b = 检测到有效的外部时钟 10b = 引脚故障 (频率超出范围) 11b = 保留
3	CV_TMR_STAT	R	0x0		CV 计时器状态： 0b = 正常 1b = CV 计时器到期
2	REVERSE_STAT	R	0x0		转换器反向模式状态： 0b = 反向模式关闭 1b = 反向模式开启
1	ACFET_STAT	R	0x1		ACFET 驱动器状态： 0b = ACFET 关闭 1b = ACFET 开启
0	BATFET_STAT	R	0x0		BATFET 驱动器状态： 0b = BATFET 关闭 1b = BATFET 开启

7.5.23 REG0x24_Fault_Status 寄存器 (地址 = 0x24) [复位 = 0x00]

REG0x24_Fault_Status 如表 7-31 所示。

返回到[汇总表](#)。

表 7-31. REG0x24_Fault_Status 寄存器字段说明

位	字段	类型	复位	注释	说明
7	VAC_UV_STAT	R	0x0		输入欠压状态： 0b = 输入正常 1b = 器件处于输入欠压保护状态
6	VAC_OV_STAT	R	0x0		输入过压状态： 0b = 输入正常 1b = 器件处于输入过压保护状态
5	IBAT_OCP_STAT	R	0x0		电池过流状态： 0b = 电池电流正常 1b = 检测到电池过流
4	VBAT_OV_STAT	R	0x0		电池过压状态： 0b = 正常 1b = 器件处于电池过压保护状态
3	TSHUT_STAT	R	0x0		热关断状态： 0b = 正常 1b = 器件处于热关断保护状态
2	RESERVED	R	0x0		保留

表 7-31. REG0x24_Fault_Status 寄存器字段说明 (续)

位	字段	类型	复位	注释	说明
1	DRV_OKZ_STAT	R	0x0	在禁用 ADC 的仅电池模式下, 该位始终为“1”	DRV_SUP 引脚电压状态: 0b = 正常 1b = DRV_SUP 引脚电压超出有效范围
0	RESERVED	R	0x0		保留

7.5.24 REG0x25_Charger_Flag_1 寄存器 (地址 = 0x25) [复位 = 0x88]

REG0x25_Charger_Flag_1 如表 7-32 所示。

返回到[汇总表](#)。

表 7-32. REG0x25_Charger_Flag_1 寄存器字段说明

位	字段	类型	复位	注释	说明
7	ADC_DONE_FLAG	R	0x1		ADC 转换 INT 标志 (仅限单次触发模式): 注意: 在连续模式下始终为 0 访问: R (ClearOnRead) 0b = 转换未完成 1b = 转换完成
6	IAC_DPM_FLAG	R	0x0		输入电流调节 INT 标志: 访问: R (ClearOnRead) 0b = 正常 1b = 器件进入输入电流调节状态
5	VAC_DPM_FLAG	R	0x0		输入电压调节 INT 标志: 访问: R (ClearOnRead) 0b = 正常 1b = 器件进入输入电压调节状态
4	RESERVED	R	0x0		保留
3	WD_FLAG	R	0x1		I2C 看门狗计时器 INT 标志: 访问: R (ClearOnRead) 0b = 正常 1b = 检测到 WD_STAT 上升沿
2	RESERVED	R	0x0		保留
1	CV_TMR_FLAG	R	0x0		CV 计时器 INT 标志: 访问: R (ClearOnRead) 0b = 正常 1b = 检测到 CV 计时器到期上升沿
0	CHARGE_FLAG	R	0x0		充电周期 INT 标志: 访问: R (ClearOnRead) 0b = 未充电 1b = CHARGE_STAT[2:0] 位已更改 (转换至任何状态)

7.5.25 REG0x26_Charger_Flag_2 寄存器 (地址 = 0x26) [复位 = 0xE0]

REG0x26_Charger_Flag_2 如表 7-33 所示。

返回到[汇总表](#)。

表 7-33. REG0x26_Charger_Flag_2 寄存器字段说明

位	字段	类型	复位	注释	说明
7	PG_FLAG	R	0x1		输入电源正常 INT 标志： 访问：R (ClearOnRead) 0b = 正常 1b = 检测到 PG 信号切换
6	ACFET_FLAG	R	0x1		ACFET 驱动器 INT 标志： 访问：R (ClearOnRead) 0b = 正常 1b = 检测到 ACFET 信号切换
5	BATFET_FLAG	R	0x1		BATFET 驱动器 INT 标志： 访问：R (ClearOnRead) 0b = 正常 1b = 检测到 BATFET 信号切换
4	TS_FLAG	R	0x0		TS (电池 NTC) INT 标志： 访问：R (ClearOnRead) 0b = 正常 1b = TS_STAT[2:0] 位已更改 (转换至任何状态)
3	REVERSE_FLAG	R	0x0		反向模式 INT 标志： 访问：R (ClearOnRead) 0b = 正常 1b = 检测到反向模式切换
2	RESERVED	R	0x0		保留
1	FSW_SYNC_FLAG	R	0x0		FSW_SYNC 引脚信号 INT 标志： 访问：R (ClearOnRead) 0b = 正常 1b = FSW_SYNC 状态已更改
0	MPPT_FLAG	R	0x0		最大功率点跟踪 INT 标志：访问：R (ClearOnRead) 0b = 正常 1b = MPPT_STAT[1:0] 位已更改 (转换至任何状态)

7.5.26 REG0x27_Fault_Flag 寄存器 (地址 = 0x27) [复位 = 0x02]

REG0x27_Fault_Flag 如表 7-34 所示。

返回到[汇总表](#)。

表 7-34. REG0x27_Fault_Flag 寄存器字段说明

位	字段	类型	复位	注释	说明
7	VAC_UV_FLAG	R	0x0		输入欠压 INT 标志： 访问：R (ClearOnRead) 0b = 正常 1b = 进入输入欠压故障状态
6	VAC_OV_FLAG	R	0x0		输入过压 INT 标志： 访问：R (ClearOnRead) 0b = 正常 1b = 进入输入过压故障状态
5	IBAT_OCP_FLAG	R	0x0		电池过流 INT 标志： 访问：R (ClearOnRead) 0b = 正常 1b = 进入电池过流故障状态

表 7-34. REG0x27_Fault_Flag 寄存器字段说明 (续)

位	字段	类型	复位	注释	说明
4	VBAT_OV_FLAG	R	0x0		电池过压 INT 标志： 访问：R (ClearOnRead) 0b = 正常 1b = 进入电池过压故障状态
3	TSHUT_FLAG	R	0x0		热关断 INT 标志： 访问：R (ClearOnRead) 0b = 正常 1b = 进入 TSHUT 故障状态
2	RESERVED	R	0x0		保留
1	DRV_OKZ_FLAG	R	0x1		DRV_SUP 引脚电压 INT 标志： 访问：R (ClearOnRead) 0b = 正常 1b = 检测到 DRV_SUP 引脚故障
0	RESERVED	R	0x0		保留

7.5.27 REG0x28_Charger_Mask_1 寄存器 (地址 = 0x28) [复位 = 0x00]

REG0x28_Charger_Mask_1 如表 7-35 所示。

返回到[汇总表](#)。

表 7-35. REG0x28_Charger_Mask_1 寄存器字段说明

位	字段	类型	复位	注释	说明
7	ADC_DONE_MASK	R/W	0x0	复位方式： REG_RESET	ADC 转换 INT 屏蔽 (仅限单次触发模式)： 0b = ADC_DONE 生成 INT 脉冲 1b = ADC_DONE 不生成 INT 脉冲
6	IAC_DPM_MASK	R/W	0x0	复位方式： REG_RESET	输入电流调节 INT 屏蔽： 0b = IAC_DPM_FLAG 产生 INT 脉冲 1b = IAC_DPM_FLAG 不产生 INT 脉冲
5	VAC_DPM_MASK	R/W	0x0	复位方式： REG_RESET	输入电压调节 INT 屏蔽： 0b = VAC_DPM_FLAG 产生 INT 脉冲 1b = VAC_DPM_FLAG 不产生 INT 脉冲
4	RESERVED	R	0x0		保留
3	WD_MASK	R/W	0x0	复位方式： REG_RESET	I2C 看门狗计时器 INT 屏蔽： 0b = WD 到期产生 INT 脉冲 1b = WD 到期不产生 INT 脉冲
2	RESERVED	R	0x0		保留
1	CV_TMR_MASK	R/W	0x0	复位方式： REG_RESET	CV 计时器 INT 屏蔽： 0b = CV 计时器到期上升沿产生 INT 脉冲 1b = CV 计时器到期上升沿不产生 INT 脉冲
0	CHARGE_MASK	R/W	0x0	复位方式： REG_RESET	充电周期 INT 屏蔽： 0b = CHARGE_STAT 变化产生 INT 脉冲 1b = CHARGE_STAT 变化不产生 INT 脉冲

7.5.28 REG0x29_Charger_Mask_2 寄存器 (地址 = 0x29) [复位 = 0x00]

REG0x29_Charger_Mask_2 如表 7-36 所示。

返回到[汇总表](#)。

表 7-36. REG0x29_Charger_Mask_2 寄存器字段说明

位	字段	类型	复位	注释	说明
7	PG_MASK	R/W	0x0	复位方式： REG_RESET	输入电源正常 INT 屏蔽： 0b = PG 切换产生 INT 脉冲 1b = PG 切换不产生 INT 脉冲
6	ACFET_MASK	R/W	0x0	复位方式： REG_RESET	ACFET 驱动器 INT 屏蔽： 0b = ACFET 切换产生 INT 脉冲 1b = ACFET 切换不产生 INT 脉冲
5	BATFET_MASK	R/W	0x0	复位方式： REG_RESET	BATFET 驱动器 INT 屏蔽： 0b = BATFET 切换产生 INT 脉冲 1b = BATFET 切换不产生 INT 脉冲
4	TS_MASK	R/W	0x0	复位方式： REG_RESET	TS (电池 NTC) INT 屏蔽： 0b = TS_STAT 变化产生 INT 脉冲 1b = TS_STAT 变化不产生 INT 脉冲
3	REVERSE_MASK	R/W	0x0	复位方式： REG_RESET	反向模式 INT 屏蔽： 0b = REVERSE_STAT 切换产生 INT 脉冲 1b = REVERSE_STAT 切换不产生 INT 脉冲
2	RESERVED	R	0x0		保留
1	FSW_SYNC_MASK	R/W	0x0	复位方式： REG_RESET	FSW_SYNC 引脚信号 INT 屏蔽： 0b = FSW_SYNC 状态变化产生 INT 脉冲 1b = FSW_SYNC 状态变化不产生 INT 脉冲
0	RESERVED	R	0x0		保留

7.5.29 REG0x2A_Fault_Mask 寄存器 (地址 = 0x2A) [复位 = 0x00]

REG0x2A_Fault_Mask 如表 7-37 所示。

返回到[汇总表](#)。

表 7-37. REG0x2A_Fault_Mask 寄存器字段说明

位	字段	类型	复位	注释	说明
7	VAC_UV_MASK	R/W	0x0	复位方式： REG_RESET	输入欠压 INT 屏蔽： 0b = 输入欠压事件产生 INT 脉冲 1b = 输入欠压事件不产生 INT 脉冲
6	VAC_OV_MASK	R/W	0x0	复位方式： REG_RESET	输入过压 INT 屏蔽： 0b = 输入过压事件产生 INT 脉冲 1b = 输入过压事件不产生 INT 脉冲
5	IBAT_OCP_MASK	R/W	0x0	复位方式： REG_RESET	电池过流 INT 屏蔽： 0b = 电池过流事件产生 INT 脉冲 1b = 电池过流事件不产生 INT 脉冲
4	VBAT_OV_MASK	R/W	0x0	复位方式： REG_RESET	电池过压 INT 屏蔽： 0b = 电池过压事件产生 INT 脉冲 1b = 电池过压事件不产生 INT 脉冲
3	TSHUT_MASK	R/W	0x0	复位方式： REG_RESET	热关断 INT 屏蔽： 0b = TSHUT 事件产生 INT 脉冲 1b = TSHUT 事件不产生 INT 脉冲
2	RESERVED	R	0x0		保留

表 7-37. REG0x2A_Fault_Mask 寄存器字段说明 (续)

位	字段	类型	复位	注释	说明
1	DRV_OKZ_MASK	R/W	0x0	复位方式： REG_RESET	DRV_SUP 引脚电压 INT 屏蔽： 0b = DRV_SUP 引脚故障产生 INT 脉冲 1b = DRV_SUP 引脚故障不产生 INT 脉冲
0	RESERVED	R	0x0		保留

7.5.30 REG0x2B_ADC_Control 寄存器 (地址 = 0x2B) [复位 = 0xE0]

REG0x2B_ADC_Control 如表 7-38 所示。

返回到[汇总表](#)。

表 7-38. REG0x2B_ADC_Control 寄存器字段说明

位	字段	类型	复位	注释	说明
7	ADC_EN	R/W	0x1	当 EN_VREG_TEMP_COMP = 1 时, 无论 ADC_EN 的 状态如何, ADC 都将自动 启用 复位方式： REG_RESET 看门狗	ADC 控制： 0b = 禁用 ADC 1b = 启用 ADC
6	ADC_RATE	R/W	0x1	复位方式： REG_RESET	ADC 转换率控制： 0b = 连续转换 1b = 单次转换
5:4	ADC_SAMPLE	R/W	0x2	复位方式： REG_RESET	ADC 采样速度： 00b = 15 位有效分辨率 01b = 14 位有效分辨率 10b = 13 位有效分辨率 11b = 保留
3	ADC_AVG	R/W	0x0	复位方式： REG_RESET	ADC 平均值控制： 0b = 单个值 1b = 运行平均值
2	ADC_AVG_INIT	R/W	0x0	复位方式： REG_RESET	ADC 平均初始值控制： 0b = 使用现有寄存器值开始计算平均值 1b = 使用新的 ADC 转换开始计算平均值
1:0	RESERVED	R	0x0		保留

7.5.31 REG0x2C_ADC_Channel_Control 寄存器 (地址 = 0x2C) [复位 = 0x02]

REG0x2C_ADC_Channel_Control 如表 7-39 所示。

返回到[汇总表](#)。

表 7-39. REG0x2C_ADC_Channel_Control 寄存器字段说明

位	字段	类型	复位	注释	说明
7	IAC_ADC_DIS	R/W	0x0	复位方式： REG_RESET	IAC ADC 控制 0b = 启用 1b = 禁用

表 7-39. REG0x2C_ADC_Channel_Control 寄存器字段说明 (续)

位	字段	类型	复位	注释	说明
6	IBAT_ADC_DIS	R/W	0x0	建议在 EN_IBAT_LOAD 位为 1 时禁用 IBAT ADC 通道 复位方式： REG_RESET	IBAT ADC 控制 0b = 启用 1b = 禁用
5	VAC_ADC_DIS	R/W	0x0	复位方式： REG_RESET	VAC ADC 控制 0b = 启用 1b = 禁用
4	VBAT_ADC_DIS	R/W	0x0	复位方式： REG_RESET	VBAT ADC 控制 0b = 启用 1b = 禁用
3	VSYS_ADC_DIS	R/W	0x0	复位方式： REG_RESET	VSYS ADC 控制 0b = 启用 1b = 禁用
2	TS_ADC_DIS	R/W	0x0	复位方式： REG_RESET	TS ADC 控制 0b = 启用 1b = 禁用
1	VFB_ADC_DIS	R/W	0x1	复位方式： REG_RESET	VFB ADC 控制 建议在启用充电时禁用该通道 0b = 启用 1b = 禁用
0	RESERVED	R	0x0		保留

7.5.32 REG0x2D_IAC_ADC 寄存器 (地址 = 0x2D) [复位 = 0x0000]

REG0x2D_IAC_ADC 如表 7-40 所示。

返回到[汇总表](#)。

I2C REG0x2E=[15:8] , I2C REG0x2D=[7:0]

表 7-40. REG0x2D_IAC_ADC 寄存器字段说明

位	字段	类型	复位	注释	说明
15:0	IAC_ADC	R	0x0		使用 2mΩ RAC_SNS 时的 IAC ADC 读数： 报告为二进制补码 POR : 0mA (0h) 格式：二进制补码 范围：-50000mA-50000mA (9E58h-61A8h) 钳位至低电平 钳位至高电平 位阶跃：2mA

7.5.33 REG0x2F_IBAT_ADC 寄存器 (地址 = 0x2F) [复位 = 0x0000]

REG0x2F_IBAT_ADC 如表 7-41 所示。

返回到[汇总表](#)。

I2C REG0x30=[15:8] , I2C REG0x2F=[7:0]

表 7-41. REG0x2F_IBAT_ADC 寄存器字段说明

位	字段	类型	复位	注释	说明
15:0	IBAT_ADC	R	0x0		使用 5mΩ RBAT_SNS 时的 IBAT ADC 读数： 报告为二进制补码 POR : 0mA (0h) 格式：二进制补码 范围：-20000mA-20000mA (D8F0h-2710h) 钳位至低电平 钳位至高电平 位阶跃：2mA

7.5.34 REG0x31_VAC_ADC 寄存器 (地址 = 0x31) [复位 = 0x16F8]

REG0x31_VAC_ADC 如表 7-42 所示。

返回到[汇总表](#)。

I2C REG0x32=[15:8] , I2C REG0x31=[7:0]

表 7-42. REG0x31_VAC_ADC 寄存器字段说明

位	字段	类型	复位	注释	说明
15:0	VAC_ADC	R	0x16F8		VAC ADC 读数： 报告为无符号整数 POR : 0mV (0h) 格式：二进制补码 范围：0mV-65534mV (0h-7FFFh) 钳位至低电平 位步长：2mV

7.5.35 REG0x33_VBAT_ADC 寄存器 (地址 = 0x33) [复位 = 0x16DE]

REG0x33_VBAT_ADC 如表 7-43 所示。

返回到[汇总表](#)。

I2C REG0x34=[15:8] , I2C REG0x33=[7:0]

表 7-43. REG0x33_VBAT_ADC 寄存器字段说明

位	字段	类型	复位	注释	说明
15:0	VBAT_ADC	R	0x16DE		VBAT ADC 读数： 报告为无符号整数 POR : 0mV (0h) 格式：二进制补码 范围：0mV-65534mV (0h-7FFFh) 钳位至低电平 位步长：2mV

7.5.36 REG0x35_VSYS_ADC 寄存器 (地址 = 0x35) [复位 = 0x171B]

REG0x35_VSYS_ADC 如表 7-44 所示。

返回到[汇总表](#)。

I2C REG0x36=[15:8] , I2C REG0x35=[7:0]

表 7-44. REG0x35_VSYS_ADC 寄存器字段说明

位	字段	类型	复位	注释	说明
15:0	VSYS_ADC	R	0x171B		VSYS ADC 读数： 报告为无符号整数 POR : 0mV (0h) 格式：二进制补码 范围：0mV-65534mV (0h-7FFFh) 钳位至低电平 位步长：2mV

7.5.37 REG0x37_TS_ADC 寄存器 (地址 = 0x37) [复位 = 0x0253]

REG0x37_TS_ADC 如表 7-45 所示。

返回到[汇总表](#)。

I2C REG0x38=[15:8] , I2C REG0x37=[7:0]

表 7-45. REG0x37_TS_ADC 寄存器字段说明

位	字段	类型	复位	注释	说明
15:0	TS_ADC	R	0x0253		以 REGN 的百分比表示的 TS ADC 读数： 报告为无符号整数 POR : 0%(0h) 范围：0% - 99.90234375% (0h-3FFh) 钳位至高电平 位步长：0.09765625%

7.5.38 REG0x39_VFB_ADC 寄存器 (地址 = 0x39) [复位 = 0x0000]

REG0x39_VFB_ADC 如表 7-46 所示。

返回到[汇总表](#)。

I2C REG0x3A=[15:8] , I2C REG0x39=[7:0]

表 7-46. REG0x39_VFB_ADC 寄存器字段说明

位	字段	类型	复位	注释	说明
15:0	VFB_ADC	R	0x0		VFB ADC 读数： POR : 0mV (0h) 范围：0mV-2047mV (0h-7FFh) 钳位至高电平 位步长：1mV

7.5.39 REG0x3B_Gate_Driver_Strength_Control 寄存器 (地址 = 0x3B) [复位 = 0x00]

REG0x3B_Gate_Driver_Strength_Control 如表 7-47 所示。

返回到[汇总表](#)。

表 7-47. REG0x3B_Gate_Driver_Strength_Control 寄存器字段说明

位	字段	类型	复位	注释	说明
7:6	BOOST_HS_DRV	R/W	0x0	复位方式： REG_RESET	升压高侧 FET 栅极驱动器强度： 00b = 最快 01b = 较快 10b = 较慢 11b = 最慢

表 7-47. REG0x3B_Gate_Driver_Strength_Control 寄存器字段说明 (续)

位	字段	类型	复位	注释	说明
5:4	BUCK_HS_DRV	R/W	0x0	复位方式： REG_RESET	降压高侧 FET 栅极驱动器强度： 00b = 最快 01b = 较快 10b = 较慢 11b = 最慢
3:2	BOOST_LS_DRV	R/W	0x0	复位方式： REG_RESET	升压低侧 FET 栅极驱动器强度： 00b = 最快 01b = 较快 10b = 较慢 11b = 最慢
1:0	BUCK_LS_DRV	R/W	0x0	复位方式： REG_RESET	降压低侧 FET 栅极驱动器强度： 00b = 最快 01b = 较快 10b = 较慢 11b = 最慢

7.5.40 REG0x3C_Gate_Driver_Dead_Time_Control 寄存器 (地址 = 0x3C) [复位 = 0x00]

REG0x3C_Gate_Driver_Dead_Time_Control 如表 7-48 所示。

返回到[汇总表](#)。

表 7-48. REG0x3C_Gate_Driver_Dead_Time_Control 寄存器字段说明

位	字段	类型	复位	注释	说明
7:4	RESERVED	R	0x0		保留
3:2	BOOST_DEAD_TIME	R/W	0x0	复位方式： REG_RESET	升压侧 FET 死区时间控制： 00b = 45ns 01b = 75ns 10b = 105ns 11b = 135ns
1:0	BUCK_DEAD_TIME	R/W	0x0	复位方式： REG_RESET	降压侧 FET 死区时间控制： 00b = 45ns 01b = 75ns 10b = 105ns 11b = 135ns

7.5.41 REG0x3D_Part_Information 寄存器 (地址 = 0x3D) [复位 = 0x0A]

REG0x3D_Part_Information 如表 7-49 所示。

返回到[汇总表](#)。

表 7-49. REG0x3D_Part_Information 寄存器字段说明

位	字段	类型	复位	注释	说明
7	RESERVED	R	0x0		保留
6:3	PART_NUM	R	0x1		器件型号： 001 - BQ25751
2:0	DEV_REV	R	0x2		器件修订版本：

7.5.42 REG0x62_Reverse_Mode_Battery_Discharge_Current 寄存器 (地址 = 0x62) [复位 = 0x02]

REG0x62_Reverse_Mode_Battery_Discharge_Current 如表 7-50 所示。

返回到[汇总表](#)。

表 7-50. REG0x62_Reverse_Mode_Battery_Discharge_Current 寄存器字段说明

位	字段	类型	复位	注释	说明
7:6	IBAT_REV	R/W	0x0	复位方式： REG_RESET	反向模式电池放电电流限制： 00b = 20A 01b = 15A 10b = 10A 11b = 5A
5:2	RESERVED	R	0x0		保留
1	EN_CONV_FAST_TRANSIENT	R/W	0x1	复位方式： REG_RESET	仅在反向模式下启用转换器快速瞬态响应 - 0b = 禁用 1b = 启用
0	HANDOFF_OC_DG	R/W	0x0	复位方式： REG_RESET	切换期间 OC 跳闸的抗尖峰脉冲 0b = 同步 1b = 100us

8 应用和实施

备注

以下应用部分中的信息不属于 TI 器件规格的范围，TI 不担保其准确性和完整性。TI 的客户应负责确定器件是否适用于其应用。客户应验证并测试其设计，以确保系统功能。

8.1 应用信息

BQ25751 电池充电器非常适合高电流充电（高达 **20A**），并且可为铅酸电池充电（高达 **70V**）。**BQ25751EVM** 评估模块是一款用于评估器件性能的完整充电模块。应用曲线是使用 **BQ25751EVM** 绘制的。

8.2 典型应用

8.2.1 典型应用 (独立)

该器件可配置用于直接电源路径应用，在此类应用中，输入源可用于为两个系统供电并为电池充电。当输入源超出通过 ACUV 和 ACOV 编程的 VAC 工作窗口时，电池自动连接到系统。图 8-1 显示了使用具有电源路径的器件从 48V 输入源为 48V 铅酸电池充电时的典型原理图。

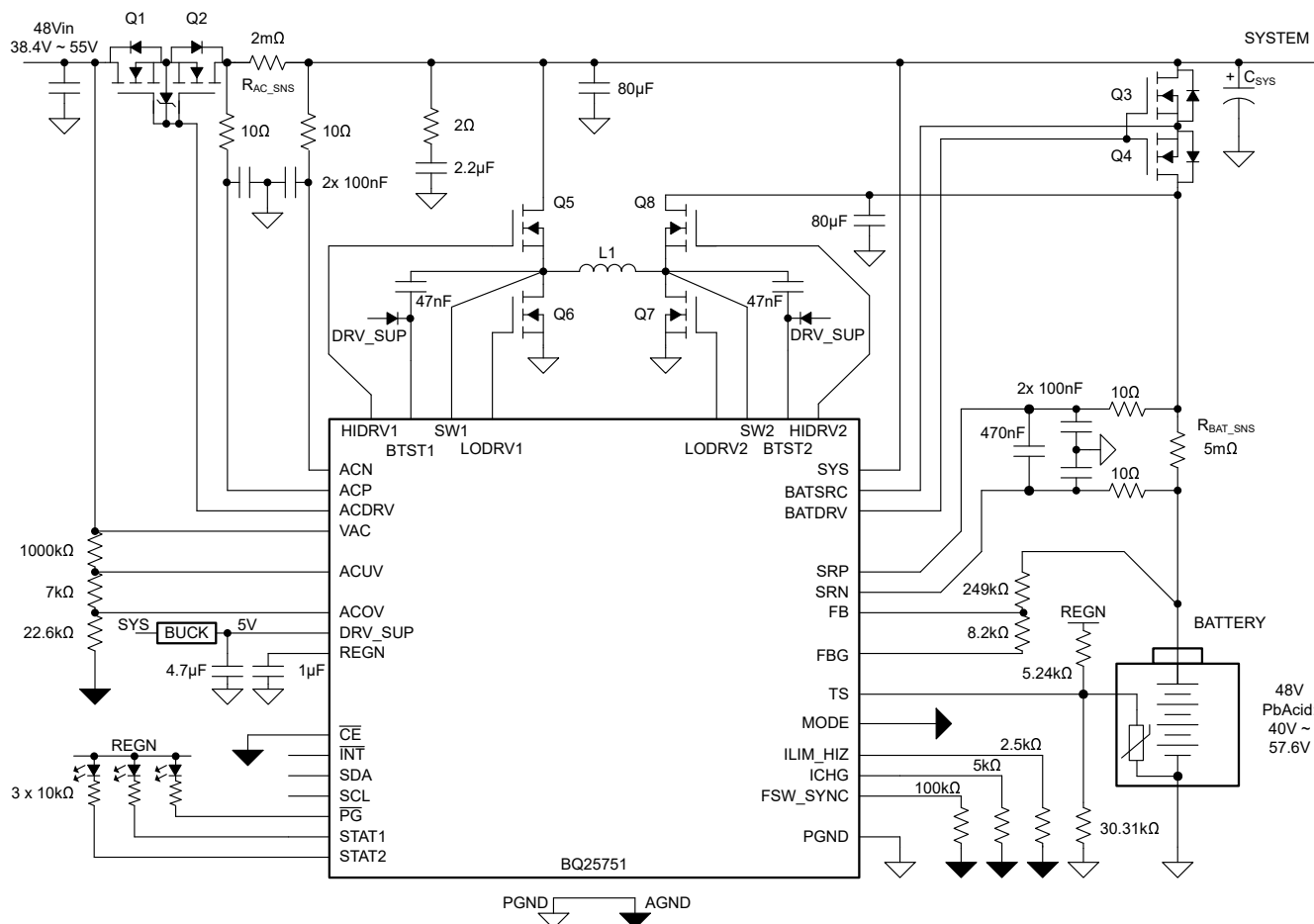


图 8-1. BQ25751：独立，48VAC，具有 48V 铅酸电池和 10A 充电电流

表 8-1. 建议的器件型号：

元件	值	建议的器件型号
Q1、Q2	80V, 2.6mΩ	AON6276
Q3、Q4	100V, 4.3mΩ	NTMFSC4D2N10MC
Q5、Q6、Q7、Q8	100V, 8.2mΩ	AONS66920
L1	4.7uH、15mΩ	IHLP5050EZER4R7M01

8.2.1.1 设计要求

本设计示例使用下表中显示的参数。

表 8-2. 设计参数

参数	值
输入电压工作范围 (V _{AC})	48V
输入电流限制 (I _{AC})	10A
快速充电电流限制 (I _{CHG})	10A
电池充电电压 (V _{BAT_REG})	48V
开关频率	300kHz

8.2.1.2 详细设计过程

8.2.1.2.1 ACUV/ACOV 输入电压运行窗口编程

输入电压运行窗口通过 ACUV/ACOV 窗口以及连接在 VAC 和 GND 之间的电阻分压器进行编程。顶部电阻器 R_{AC1} 通常选择为 1,000kΩ，以更大限度地减小输入电压漏电流。假设欠压和过压保护所需的跳闸点被标记为 V_{VACUVP} 和 V_{VACOV}，则可以通过以下公式来计算所需的电阻分压器。过压阈值 (VREF_ACOV) 的内部基准电压为 1.2V。欠压阈值 (VREF_ACUV) 的内部基准电压为 1.1V。

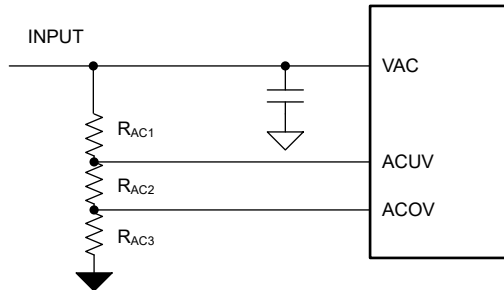


图 8-2. ACUV 和 ACOV 电阻分压器

$$V_{VACOV} = \frac{1.2V(1,000k\Omega + R_{AC2} + R_{AC3})}{R_{AC3}} \quad (6)$$

$$V_{VACUVP} = \frac{1.1V(1,000k\Omega + R_{AC2} + R_{AC3})}{R_{AC2} + R_{AC3}} \quad (7)$$

对于 4.4V 至 60V 的默认器件运行窗口，ACUV 可以被直接上拉至 VAC，而 ACOV 可以被直接拉至 GND。

8.2.1.2.2 充电电压选择

使用连接到 FB 引脚的电阻分压器对电池调节电压进行编程。默认内部电压基准为 1.536V，可以通过 VFB_REG 寄存器位进行更改。电阻分压器的顶部选择为 249kΩ。

$$R_{TOP} = 249 \text{ k}\Omega$$

可以通过以下公式来计算底部电阻器：

$$R_{BOT} = R_{TOP} \times \frac{V_{FB}}{V_{BATREG} - V_{FB}} - R_{FBG} \quad (8)$$

其中

- V_{FB} 是通过 I²C 编程的目标反馈电压 (默认为 1.536V) ,
- V_{BATREG} 是所需的电池调节目标值 (在本例中为 48V)
- R_{FBG} 是内部 FBG 下拉电阻器 (33 Ω)

$R_{FB_BOT} = 8.2 \text{ k}\Omega$ 。

选择最接近的 0.1% 电阻器阻值, 可得出 $R_{FB_BOT} = 8.2 \text{ k}\Omega$, 标称充电电压为 48V。通过改变内部反馈基准可以实现调节电压的进一步微调。

建议使用精度为 0.1% 的电阻器来更大幅度地提高充电电压精度。

8.2.1.2.3 开关频率选择

通过连接在 FSW_SYNC 引脚和 PGND 之间的电阻器来设置开关频率。可以使用 [方程式 3](#) 或 [表 7-2](#) 来计算设置目标频率所需的 RFSW 电阻器。选择了 100k Ω 的 0.1% 标准电阻器来设置 $f_{SW} = 300 \text{ kHz}$ 。

8.2.1.2.4 电感器选型

更高的开关频率允许使用更小的电感器和电容器值。电感器饱和电流应高于电感器电流 (I_L) 加上一半的纹波电流 (I_{RIPPLE}) :

$$I_{SAT} \geq I_L + \frac{1}{2} I_{RIPPLE} \quad (9)$$

降压运行模式下的电感器纹波电流取决于输入电压 (V_{AC})、占空比 ($D_{BUCK} = V_{BAT} / V_{AC}$)、开关频率 (f_{SW}) 和电感 (L) :

$$I_{RIPPLE_BUCK} = \frac{V_{AC} \times D_{BUCK} \times (1 - D_{BUCK})}{f_{SW} \times L} \quad (10)$$

最大电感器纹波电流发生在 $D = 0.5$ 或接近 0.5 时。如果适用, 应对正向和反向运行模式的纹波计算进行分析。

通常, 电感器纹波的设计范围为 (20 - 40%) 最大电感器电流 (采用正向或反向模式), 这是实际设计中电感器尺寸和效率之间的折衷。为保证系统稳定性, 电感器的时间常数必须介于 0.05 $\mu\text{H}/\text{m}\Omega$ 至 1.26 $\mu\text{H}/\text{m}\Omega$ 之间。

8.2.1.2.5 输入 (VAC/SYS) 电容器

输入电容器应具有足够的纹波电流等级以吸收输入开关纹波电流。当正向降压模式或反向升压模式下的占空比为 0.5 时, 最坏情况下的 RMS 纹波电流为输出的一半。如果转换器不以 50% 的占空比运行, 则最坏情况下的电容器 RMS 电流发生在占空比最接近 50% 的位置, 可通过 [方程式 11](#) 估算得出:

$$I_{CIN} = I_{CHG} \times \sqrt{D \times (1 - D)} \quad (11)$$

必须使用陶瓷电容器和大容量电容器的组合来为高 di/dt 电流提供短路径并降低电压纹波。陶瓷电容器应靠近开关半桥放置。考虑到总大容量输入电容, 建议在 R_{AC_SNS} 的任一侧均匀分布。完整的原理图是处理典型应用中的输入电容器的良好起点。

8.2.1.2.6 输出 (VBAT) 电容器

输出电容器会传导高纹波电流。输出电容器 RMS 纹波电流由下式给出, 其中最小 VAC 对应于最大电容器电流。

$$I_{CBAT} = I_{BAT} \sqrt{\frac{V_{BAT}}{V_{AC}} - 1} \quad (12)$$

5m Ω 输出电容器 ESR 会产生 74mV 的输出电压纹波, 如下所示:

$$\Delta V_{RIPPLE(ESR)} = I_{BAT} \times \frac{V_{BAT}}{V_{AC,min}} \times ESR \quad (13)$$

140 μ F 输出电容器会产生 66mV 的电容纹波电压，计算公式如下：

$$\Delta V_{RIPPLE(CBAT)} = I_{BAT} \times \frac{\left(1 - \frac{V_{AC,min}}{V_{BAT}}\right)}{C_{BAT} \times f_{SW}} \quad (14)$$

应使用陶瓷电容器和大容量电容器的组合来提供低 ESR 和高纹波电流容量。陶瓷电容器应靠近开关半桥放置。考虑到总大容量输出电容，建议在 R_{BAT_SNS} 的任一侧均匀分布。完整的原理图是处理典型应用中的 C_{BAT} 的良好起点。

8.2.1.2.7 检测电阻 (R_{AC_SNS} 和 R_{BAT_SNS}) 和电流编程

SRP 和 SRN 之间的电池电流检测电阻固定为 $5m\Omega$ ；不建议使用不同的值。ACP 和 ACN 之间的输入电流检测电阻通常为 $2m\Omega$ ，但可以更改为 $5m\Omega$ 。在 USB-PD 应用中，建议使用 $5m\Omega$ 的检测电阻以实现可编程性（步长为 50mA）；而在电源路径应用中，首选使用 $2m\Omega$ 的检测电阻。此外，如果不需要输入电流限制功能，则可以将 ACP 和 ACN 短接在一起。对于这两个检测电阻，建议使用滤波器网络，如典型应用中所示。

对于输入电流和输出电流，可以分别使用 I²C 接口或 ILIM_HIZ 和 ICHG 引脚上的外部编程电阻器对限制进行编程。

表 8-3. 检测电阻和电流编程

参数	公式	值
输入电流硬件限制	$R_{ILIM_HIZ} = K_{ILIM}/20A$	对于 20A（具有 $2m\Omega$ R_{AC_SNS} ）为 2.5k Ω
输出电流硬件限制	$R_{ICHG} = K_{ICHG}/10A$	对于 10A（具有 $5m\Omega$ R_{BAT_SNS} ）为 5k Ω

默认输入检测电阻 (R_{AC_SNS}) 为 $2m\Omega$ ，寄存器允许高达 50A 的输入电流限制。如果使用 $5m\Omega$ R_{AC_SNS} ，并且寄存器被编程为值 0x60，则 R_{AC_SNS} 上的真实最大电流将为：50A * 2/5 = 20A。使用 $5m\Omega$ R_{AC_SNS} 电阻器，将实现 6A 电流限制，如下所示： $R_{ILIM} = K_{ILIM} * (2/5)/6A = 3.3k\Omega$ 。

8.2.1.2.8 ACFET 和 BATFET 选择

外部 N 沟道 MOSFET 用于电源路径传输。VAC 侧的 MOSFET 称为 ACFET，VBAT 侧的 MOSFET 称为 BATFET。

选择这些 MOSFET 的适当权衡取决于 SOA 特性。所有 FET 都遵循相同的趋势，因此可在所有位置使用同一 FET，进行常规运行和电源路径切换。必须选择一个 MOSFET，它不仅能够在直流条件下电压为 V_{DS} 时提供接近 10A 的漏极电流，而且能够在 10 μ s 条件下电压为 30V V_{DS} 时提供不中断的 100A 漏极电流。此外，SOA 特性使最大结温必须至少为 125°C。为此应用选择的 FET 是 AON6276，可以承受从 VAC 到 VBAT 的高达 30V 的电压摆幅，反之亦然。

尽管使用了坚固的高 SOA MOSFET，但仍必须限制可从电池流向系统负载的最大电流量。这是通过将电源路径过流保护设置为 15A 限值来实现的。这意味着成功实现从 VAC 到 VBAT 的电源路径传输的最大负载为 15A。此外还必须注意，在 $VAC > VBAT$ 的情况下，ACUV 必须设置为介于 VAC 和 VBAT 之间的值。在 $VBAT > VAC$ 的情况下，ACUV 必须设置为刚好低于 VAC。

在某些特殊情况下，电池必须突然以非常高的电压插入系统，这会导致大浪涌电流。此情况称为电池热插拔。在这种应用中，我们建议将 BATFET 替换为 NTMFSC4D2N10MC FET。这些 FET 具有更高的阈值电压，非常适合热插拔应用。对于热插拔应用，EVM 上的 R9 和 C36 必须分别安装 10 Ω 电阻器和 10nF 电容器。这可防止电流突然上升和击穿，保护 FET 免受损坏。

8.2.1.2.9 转换器快速瞬态响应

该器件集成了所有环路补偿功能，因此可提供易于使用的高密度解决方案。为实现更快的瞬态响应，可将 EN_CONV_FAST_TRANSIENT 位设置为 1。如果未在升压模式运行时使用该器件，则可以忽略该部分。

当转换器在升压模式下运行时，流向负载的非连续电感器电流会产生右半平面 (RHP) 零点。RHP 零点位置为：

$$RHPz = \frac{V_{IN,boost}}{I_{IN,boost}} \frac{1}{2\pi L} \quad (15)$$

为了获得良好的相位裕度，转换器的单位增益带宽 (UGBW) 必须约为 RHPz 的 1/3。需要调整升压输出电容器 (C_{load}) 和转换器瞬态参数 (R_1 、 gm_1) 以移动转换器 UGBW 的位置。

$$1 \approx \frac{Adiv \times gm_1 (sR_1 C_1 + 1)}{sC_1} \left[\frac{V_i}{I_o \times 50m} \right] \left[\frac{1}{1 + s \frac{C_{load} R_{load}}{2}} \right] \quad (16)$$

该器件会根据输出电压和 EN_CONV_FAST_TRANSIENT 位设置来调整 Adiv、 gm_1 和 R_1 ，如下表所示。在某些升压情况下，需要调整 C_{load} 以限制转换器带宽。

表 8-4. 转换器快速瞬态响应

升压输出电压	Adiv	C_1	EN_CONV_FAST_TRANSIENT = 0		EN_CONV_FAST_TRANSIENT = 1	
			gm_1	R_1	gm_1	R_1
≤8V	1/5	75pF	0.4 μ	600k Ω	2 μ	1.3M Ω
8V 至 16V	1/10	75pF	0.47 μ	1M Ω	2 μ	1.8M Ω
16V 至 32V	1/20	75pF	0.67 μ	2.8M Ω	2 μ	2.8M Ω
>32V	1/40	75pF	2 μ	2.8M Ω	2 μ	2.8M Ω

例如，假设器件采用 5V 电源在反向升压模式下运行以提供 7V 升压输出电压，负载高达 5A，电感器为 10 μH。RHPz 大约位于：

$$RHPz = \frac{V_{IN,boost}}{I_{IN,boost}} \frac{1}{2\pi L} = 11.4kHz \quad (17)$$

为了获得理想稳定性，转换器的 UGBW 必须限制为 RHP 零点的 1/3 或 3.8kHz。如果 EN_CONV_FAST_TRANSIENT = 1，则公式变为：

$$1 \approx \frac{0.2 \times 2\mu (j\omega \times 1.3M\Omega \times 75pF + 1)}{j\omega \times 75pF} \left[\frac{5V}{5A \times 50m} \right] \left[\frac{1}{1 + j\omega \frac{C_{load} \times 1.4}{2}} \right] \quad (18)$$

求解上式中的 C_{load} ，可得到电容器 ≥674 μF 的要求。

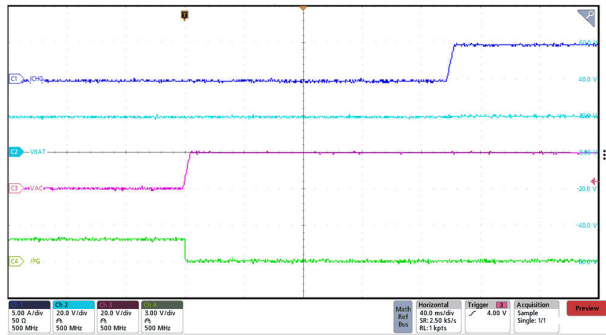
相反，如果 EN_CONV_FAST_TRANSIENT = 0，则 UGBW 公式变为：

$$1 \approx \frac{0.2 \times 0.4\mu (j\omega \times 0.6M\Omega \times 75pF + 1)}{j\omega \times 75pF} \left[\frac{5V}{5A \times 50m} \right] \left[\frac{1}{1 + j\omega \frac{C_{load} \times 1.4}{2}} \right] \quad (19)$$

求解上式中的 C_{load} ，可得到电容器 ≥51 μF 的要求。然而，为了保证转换器的稳定性，建议的最小电容器为 80 μF，因此必须使用该最小值。

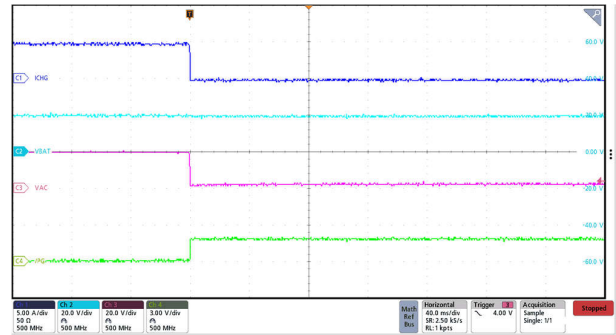
8.2.1.3 应用曲线

$C_{VAC} = 160\mu F$, $C_{OUT} = 160\mu F$



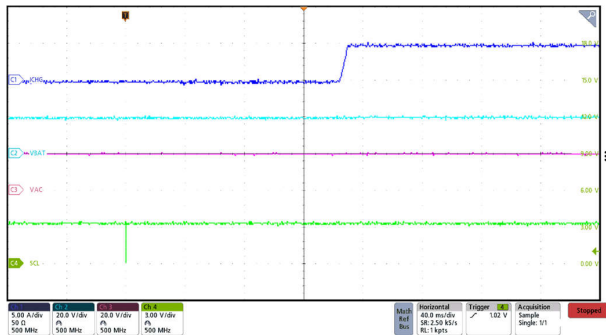
VAC = 20V VBAT = 20V ICHG = 5A

图 8-3. 5A ICHG 下的 VAC 插入上电



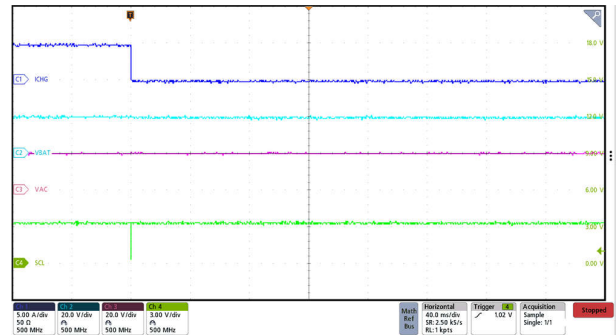
VAC = 20V → 0V VBAT = 20V ICHG = 5A

图 8-4. 5A ICHG 下的 VAC 拔下断电



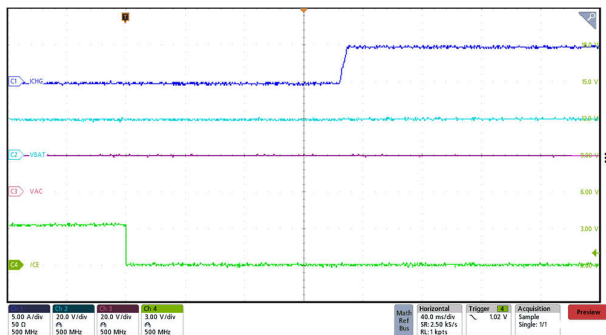
VAC = 20V VBAT = 24V ICHG = 5A

图 8-5. 5A ICHG 下通过 I²C 实现的充电启用



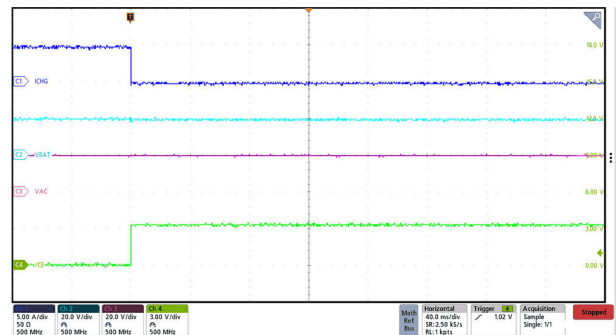
VAC = 20V VBAT = 24V ICHG = 5A

图 8-6. 5A ICHG 下通过 I²C 实现的充电禁用



VAC = 20V VBAT = 24V ICHG = 5A

图 8-7. 5A ICHG 下通过 $\overline{CE}$ 引脚实现的充电启用

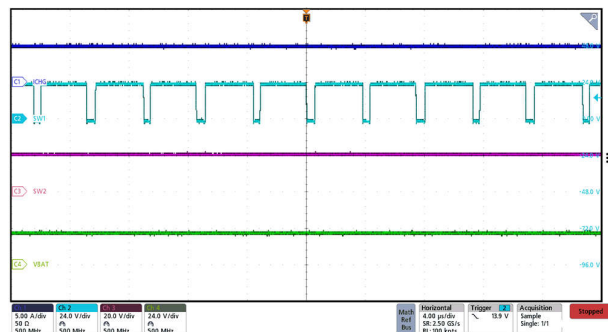


VAC = 20V VBAT = 24V ICHG = 5A

图 8-8. 5A ICHG 下通过 $\overline{CE}$ 引脚实现的充电禁用

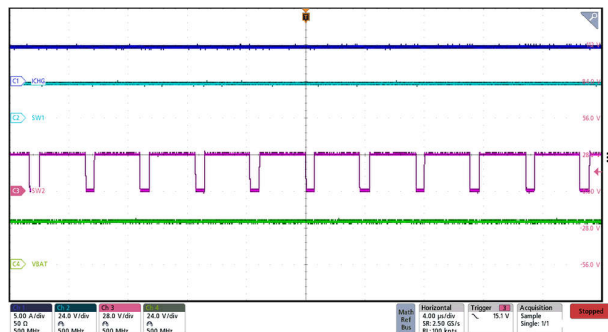
BQ25751

ZHDS400A - DECEMBER 2024 - REVISED SEPTEMBER 2026



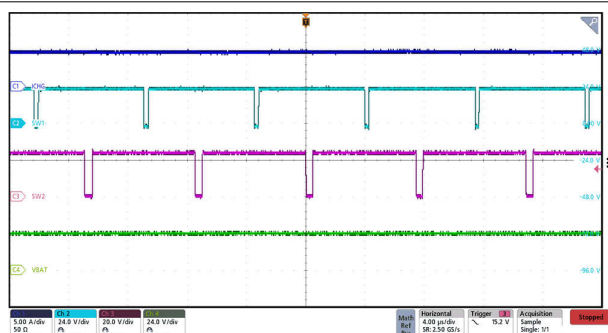
VAC = 24V VBAT = 20V ICHG = 5A

图 8-9. 降压开关波形



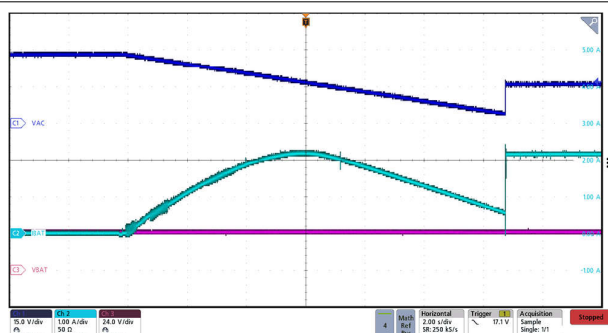
VAC = 24V VOUT = 28V ICHG = 5A

图 8-10. 升压开关波形



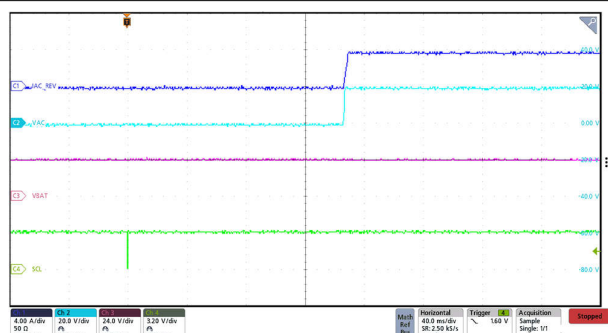
VAC = 24V VBAT = 24V ICHG = 5A

图 8-11. 降压/升压开关波形



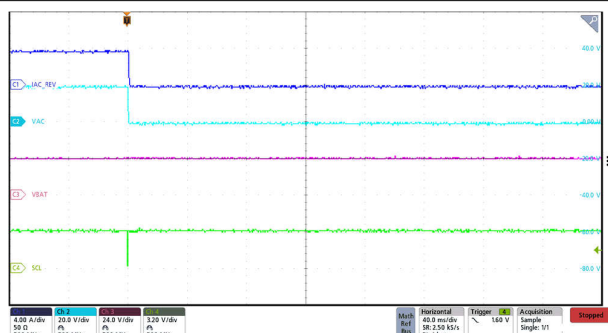
V_{OC} = 30V VBAT = 24V EN_CHG = 0 → 1
I_{SC} = 3.5A

图 8-12. 最大功率点跟踪 (MPPT) 全电池板扫描



VBAT = 24V VAC_REV = 20V ILOAD = 4A

图 8-13. 4A 负载下的反向模式上电



VBAT = 24V VAC_REV = 20V ILOAD = 4A

图 8-14. 4A 负载下的反向模式断电

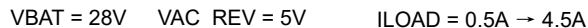


图 8-15. 反向模式降压瞬态响应



图 8-16. 反向模式降压/升压瞬态响应

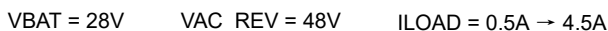


图 8-17. 反向模式升压瞬态响应

9 电源相关建议

器件的电源可以是指定输入范围内的任何直流电压源。电源还必须能够根据编程的输入电流限制提供足够的电流。应使用电解电容器和陶瓷电容器的组合来旁路输入电源，以避免由于连接电缆的寄生阻抗而产生振铃。

当器件反向运行时，输出端的电源应遵循与上述输入电源相同的建议。

10 布局

10.1 布局指南

为了防止电场和磁场辐射以及高频谐振问题，采用合适的元件布局来尽可能简化高频电流路径环路非常重要。以下是正确布局的 PCB 布局优先级列表。

表 10-1. PCB 布局指南

元件	功能	影响	指南
降压高侧 FET、降压低侧 FET、输入电容器	降压输入环路	高频噪声、纹波、效率	由于降压输入端的脉动电流，该路径形成高频开关环路。将元件放置在电路板的同一侧。更大限度地减小环路面积以减小寄生电感。更大限度地增加引线宽度以减小寄生电阻。将输入陶瓷电容器放置在靠近开关 FET 的位置。
升压低侧 FET、升压高侧 FET、输出电容器	升压输出环路	高频噪声、纹波、效率	由于升压输出端的脉动电流，该路径形成高频开关环路。将元件放置在电路板的同一侧。更大限度地减小环路面积以减小寄生电感。更大限度地增加引线宽度以减小寄生电阻。将输出陶瓷电容器放置在靠近开关 FET 的位置。
检测电阻、开关 FET、电感器	电流路径	效率	通过功率级和检测电阻器从输入到输出的电流路径需要具有低阻抗。请注意元件不在同一侧时的过孔电阻。对于 1oz 铜厚度的 10mil 过孔，过孔数量可估算出每个过孔 1A 至 2A。
开关 FET、电感器	功率级	热性能、效率	开关 FET 和电感器是功率损耗最高的元件。留出足够的铜面积来散热。多个散热过孔可用于将更多铜层连接在一起并散发更多热量。
DRV_SUP、BTST1、BTST2 电容器	开关 FET 栅极驱动	高频噪声、寄生振铃、栅极驱动完整性	DRV_SUP 电容器用于提供驱动低侧 FET 的电源。BTST 电容器用于驱动高侧 FET。建议将电容器尽可能靠近 IC 放置。
LODRV1、LODRV2	低侧栅极驱动	高频噪声、寄生振铃、栅极驱动完整性	LODRV1 和 LODRV2 提供栅极驱动电流以导通低侧 FET。LODRV1 和 LODRV2 返回至 PGND。由于电流采用阻抗最小的路径，因此建议使用靠近低侧栅极驱动引线的接地平面。更大限度地减小栅极驱动长度并争取实现至少 20mil 的栅极驱动引线宽度。
HIDRV1、HIDRV2、SW1 (引脚引线)、SW2 (引脚引线)	高侧栅极驱动	高频噪声、寄生振铃、栅极驱动完整性	HIDRV1 和 HIDRV2 提供栅极驱动电流以导通高侧 FET。HIDRV1 和 HIDRV2 分别返回至 SW1 和 SW2。将 HIDRV1/SW1 和 HIDRV2/SW2 对彼此相邻布线，以减小栅极驱动寄生电感。更大限度地减小栅极驱动长度并争取实现至少 20mil 的栅极驱动引线宽度。不要将 HIDRV1/HIDRV2 引线 LODRV1/LODRV2 引线相邻布线。
限流电阻器、FSW_SYNC 电阻器	IC 可编程设置	调节精度、开关完整性	引脚电压决定输入电流限制、输出电流限制和开关频率的设置。这些引脚上的接地噪声可能会导致不准确。更大限度地减小从这些电阻器到 IC 接地引脚的接地回路。
输入 (ACP、ACN) 和输出 (SRP、SRN) 电流检测	电流调节	调节精度	对输入和输出电流检测电阻使用开尔文检测技术。将电流检测引线连接到焊盘的中心，并将电流检测引线作为差分对进行排布，使其远离开关节点。

表 10-1. PCB 布局指南 (续)

元件	功能	影响	指南
输入 (ACUV) 和输出 (FB、VO_SNS) 电压检测	电压检测和调节	调节精度	ACUV 分压器设置正向模式下的内部输入电压调节 (V_{ACUV_DPM})。FB 分压器设置正向模式下的电池电压调节 (V_{FB_ACC})。将分压器点的顶部排布至目标调节位置。避免在靠近大功率开关节点的位置布线。
旁路电容器	噪声滤波器	噪声抗扰度	容值最小的电容器要最靠近 IC 放置。

10.2 布局示例

根据上述布局指南，PCB 布局示例顶视图如下所示，其中包括所有关键电源元件。

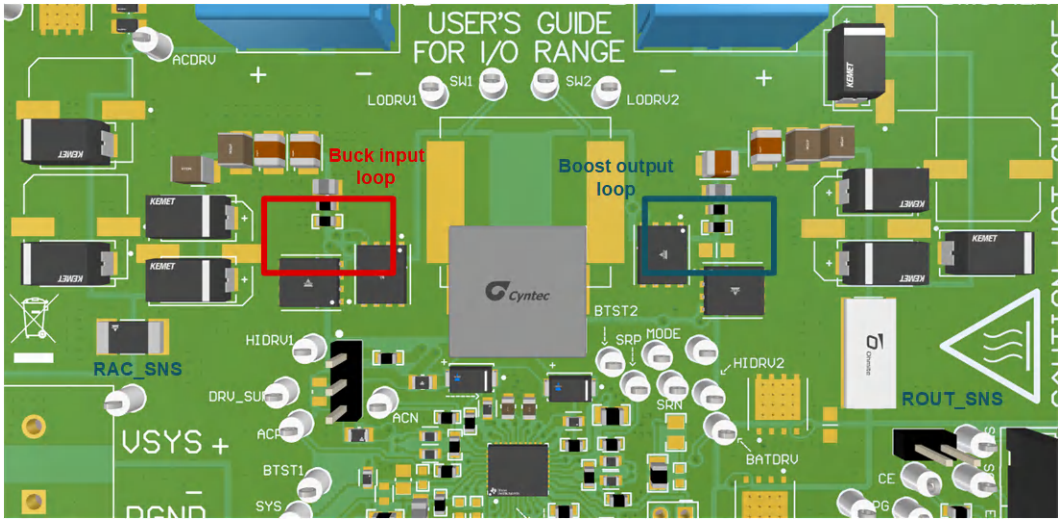


图 10-1. PCB 布局参考示例顶视图

对于输入和输出电流检测电阻器，建议使用差分检测和布线方法，如下图中突出显示的那样。栅极驱动布线使用宽迹线，迹线宽度最小为 20mil。将所有模拟接地端连接到专用的低阻抗覆铜平面，该覆铜平面连接到 IC 外露焊盘下方的电源接地端。

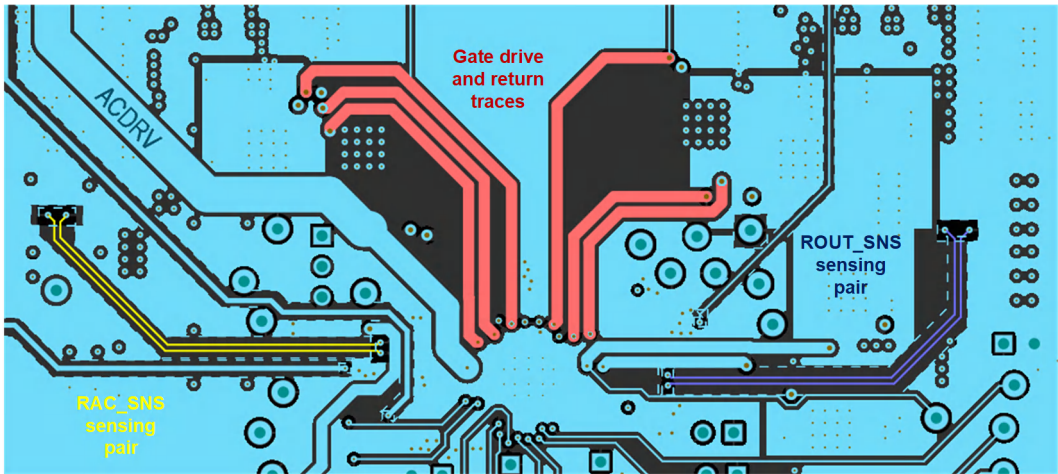


图 10-2. PCB 布局栅极驱动和电流检测信号层布线

11 电源相关建议

器件的电源可以是指定输入范围内的任何直流电压源。电源还必须能够根据编程的输入电流限制提供足够的电流。应使用电解电容器和陶瓷电容器的组合来旁路输入电源，以避免由于连接电缆的寄生阻抗而产生振铃。

当器件反向运行时，输出端的电源应遵循与上述输入电源相同的建议。

12 器件和文档支持

12.1 器件支持

12.1.1 第三方产品免责声明

TI 发布的与第三方产品或服务有关的信息，不能构成与此类产品或服务或保修的适用性有关的认可，不能构成此类产品或服务单独或与任何 TI 产品或服务一起的表示或认可。

12.2 接收文档更新通知

要接收文档更新通知，请导航至 [ti.com](https://www.ti.com) 上的器件产品文件夹。点击 [通知](#) 进行注册，即可每周接收产品信息更改摘要。有关更改的详细信息，请查看任何已修订文档中包含的修订历史记录。

12.3 支持资源

[TI E2E™ 中文支持论坛](#) 是工程师的重要参考资料，可直接从专家处获得快速、经过验证的解答和设计帮助。搜索现有解答或提出自己的问题，获得所需的快速设计帮助。

链接的内容由各个贡献者“按原样”提供。这些内容并不构成 TI 技术规范，并且不一定反映 TI 的观点；请参阅 TI 的 [使用条款](#)。

12.4 商标

TI E2E™ is a trademark of Texas Instruments.

所有商标均为其各自所有者的财产。

12.5 静电放电警告



静电放电 (ESD) 会损坏这个集成电路。德州仪器 (TI) 建议通过适当的预防措施处理所有集成电路。如果不遵守正确的处理和安装程序，可能会损坏集成电路。

ESD 的损坏小至导致微小的性能降级，大至整个器件故障。精密的集成电路可能更容易受到损坏，这是因为非常细微的参数更改都可能会导致器件与其发布的规格不相符。

12.6 术语表

[TI 术语表](#) 本术语表列出并解释了术语、首字母缩略词和定义。

13 修订历史记录

注：以前版本的页码可能与当前版本的页码不同

Changes from Revision * (November 2024) to Revision A (September 2026)		Page
• 将模式更改为 PGND.....		4
• 添加了“当转换器被禁用时，需要禁用 DRV_SUP 电源，以便 BTST1/BTST2 和 DRV_SUP 引脚不被偏置。”.....		21
• 添加了 节 7.3.3.3		21
• 添加了 节 7.3.3.4		22

日期	修订版本	注释
2024 年 11 月	*	初始发行版

14 机械、封装和可订购信息

下述页面包含机械、封装和订购信息。这些信息是指定器件可用的最新数据。数据如有变更，恕不另行通知，且不会对此文档进行修订。有关此数据表的浏览器版本，请查阅左侧的导航栏。

PACKAGING INFORMATION

Orderable part number	Status (1)	Material type (2)	Package Pins	Package qty Carrier	RoHS (3)	Lead finish/ Ball material (4)	MSL rating/ Peak reflow (5)	Op temp (°C)	Part marking (6)
BQ25751RRVR	Active	Production	VQFN (RRV) 36	3000 LARGE T&R	Yes	NIPDAU	Level-1-260C-UNLIM	-40 to 125	BQ25751
BQ25751RRVR.A	Active	Production	VQFN (RRV) 36	3000 LARGE T&R	Yes	NIPDAU	Level-1-260C-UNLIM	-40 to 125	BQ25751

⁽¹⁾ **Status:** For more details on status, see our [product life cycle](#).

⁽²⁾ **Material type:** When designated, preproduction parts are prototypes/experimental devices, and are not yet approved or released for full production. Testing and final process, including without limitation quality assurance, reliability performance testing, and/or process qualification, may not yet be complete, and this item is subject to further changes or possible discontinuation. If available for ordering, purchases will be subject to an additional waiver at checkout, and are intended for early internal evaluation purposes only. These items are sold without warranties of any kind.

⁽³⁾ **RoHS values:** Yes, No, RoHS Exempt. See the [TI RoHS Statement](#) for additional information and value definition.

⁽⁴⁾ **Lead finish/Ball material:** Parts may have multiple material finish options. Finish options are separated by a vertical ruled line. Lead finish/Ball material values may wrap to two lines if the finish value exceeds the maximum column width.

⁽⁵⁾ **MSL rating/Peak reflow:** The moisture sensitivity level ratings and peak solder (reflow) temperatures. In the event that a part has multiple moisture sensitivity ratings, only the lowest level per JEDEC standards is shown. Refer to the shipping label for the actual reflow temperature that will be used to mount the part to the printed circuit board.

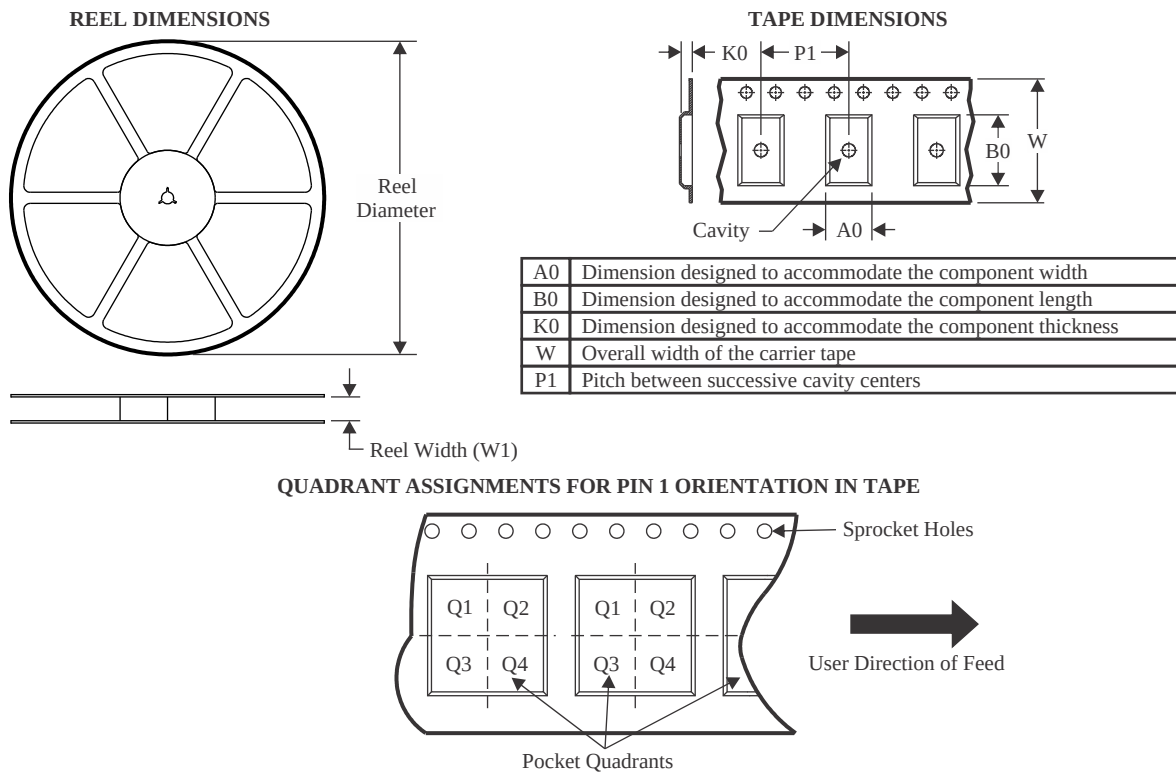
⁽⁶⁾ **Part marking:** There may be an additional marking, which relates to the logo, the lot trace code information, or the environmental category of the part.

Multiple part markings will be inside parentheses. Only one part marking contained in parentheses and separated by a "~" will appear on a part. If a line is indented then it is a continuation of the previous line and the two combined represent the entire part marking for that device.

Important Information and Disclaimer:The information provided on this page represents TI's knowledge and belief as of the date that it is provided. TI bases its knowledge and belief on information provided by third parties, and makes no representation or warranty as to the accuracy of such information. Efforts are underway to better integrate information from third parties. TI has taken and continues to take reasonable steps to provide representative and accurate information but may not have conducted destructive testing or chemical analysis on incoming materials and chemicals. TI and TI suppliers consider certain information to be proprietary, and thus CAS numbers and other limited information may not be available for release.

In no event shall TI's liability arising out of such information exceed the total purchase price of the TI part(s) at issue in this document sold by TI to Customer on an annual basis.

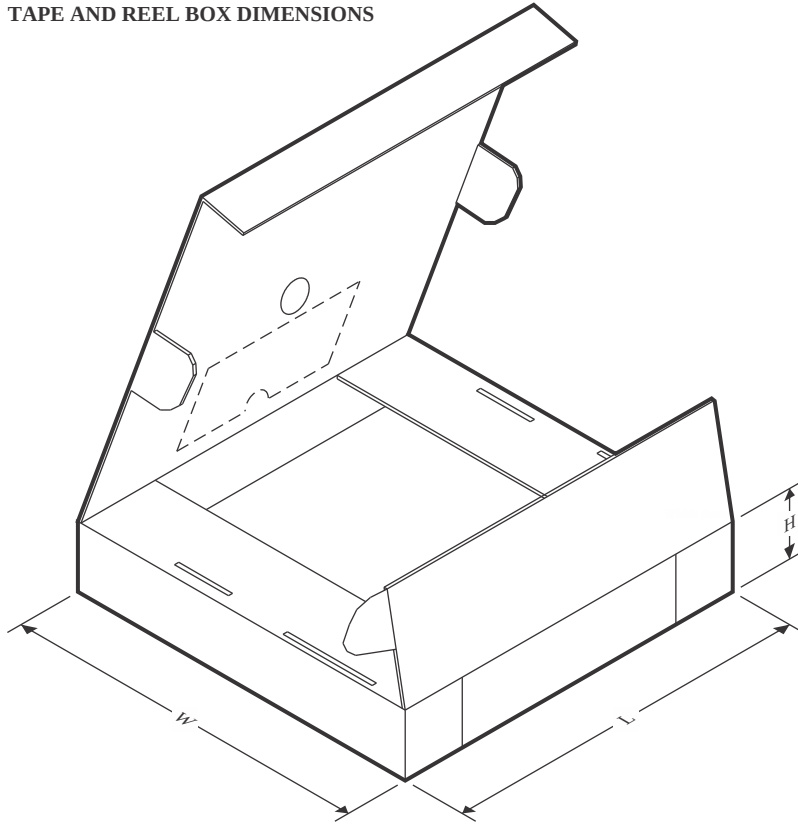
TAPE AND REEL INFORMATION



*All dimensions are nominal

Device	Package Type	Package Drawing	Pins	SPQ	Reel Diameter (mm)	Reel Width W1 (mm)	A0 (mm)	B0 (mm)	K0 (mm)	P1 (mm)	W (mm)	Pin1 Quadrant
BQ25751RRVR	VQFN	RRV	36	3000	330.0	12.4	5.3	6.3	1.15	8.0	12.0	Q1

TAPE AND REEL BOX DIMENSIONS



*All dimensions are nominal

Device	Package Type	Package Drawing	Pins	SPQ	Length (mm)	Width (mm)	Height (mm)
BQ25751RRVR	VQFN	RRV	36	3000	367.0	367.0	35.0

GENERIC PACKAGE VIEW

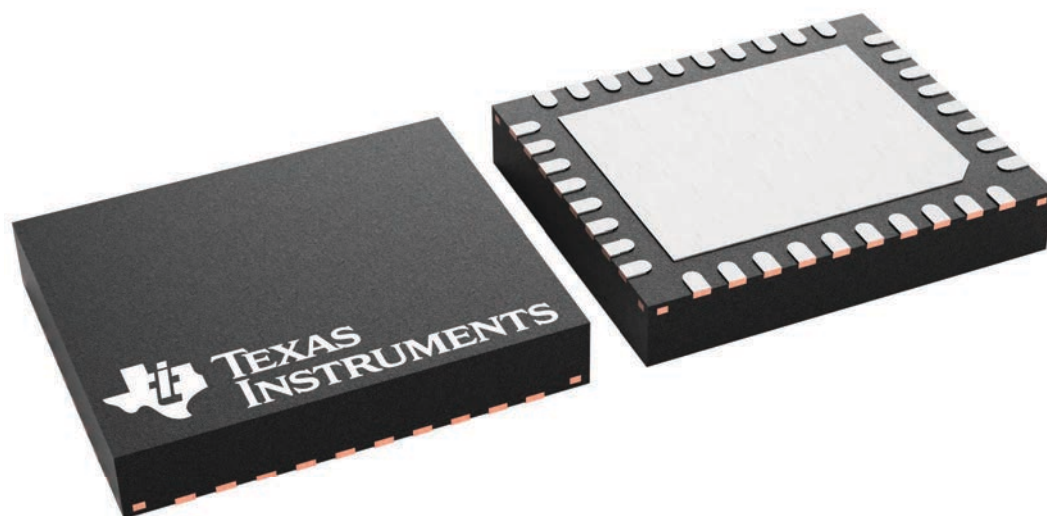
RRV 36

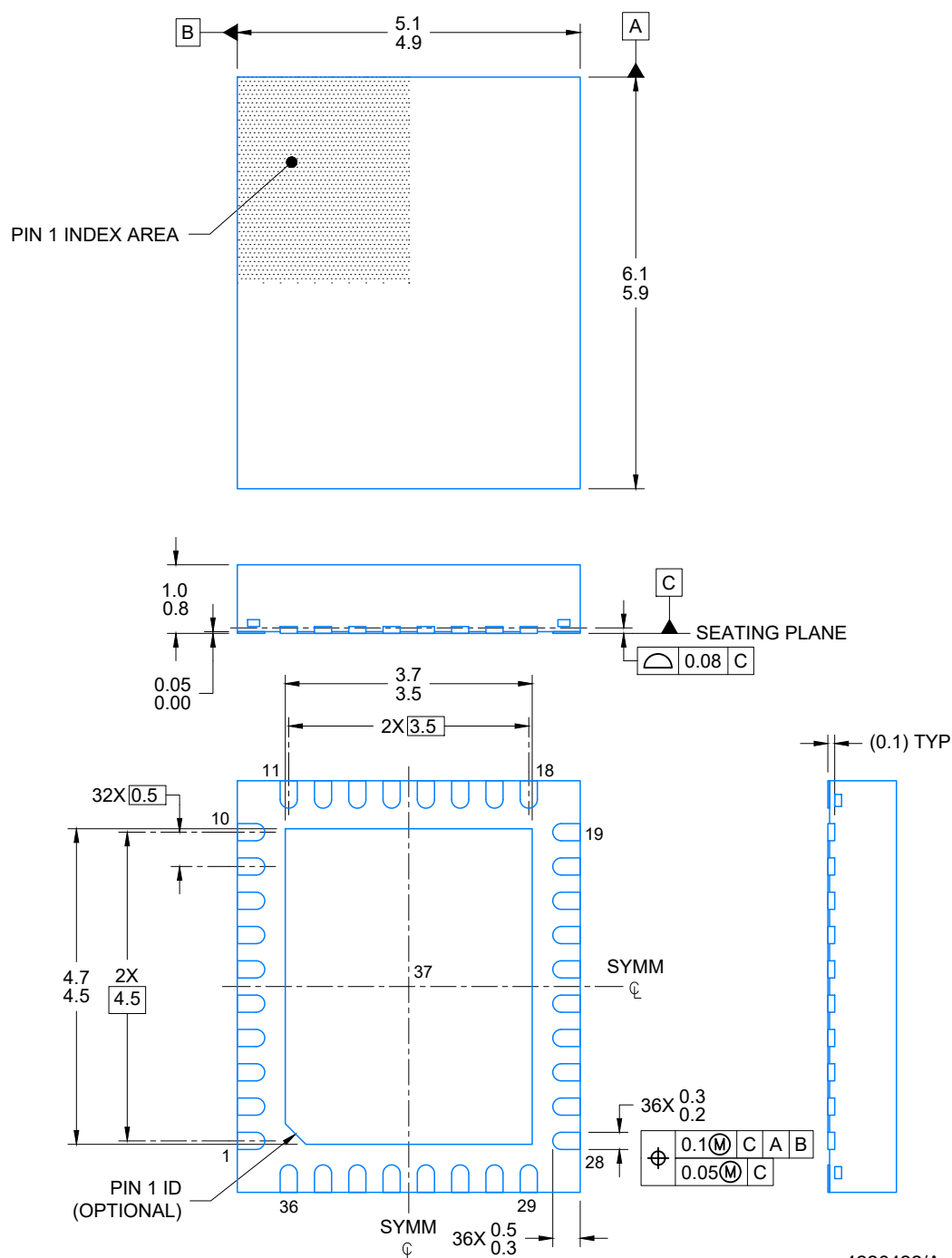
VQFN - 1 mm max height

5 x 6, 0.5 mm pitch

PLASTIC QUAD FLATPACK - NO LEAD

This image is a representation of the package family, actual package may vary.
Refer to the product data sheet for package details.

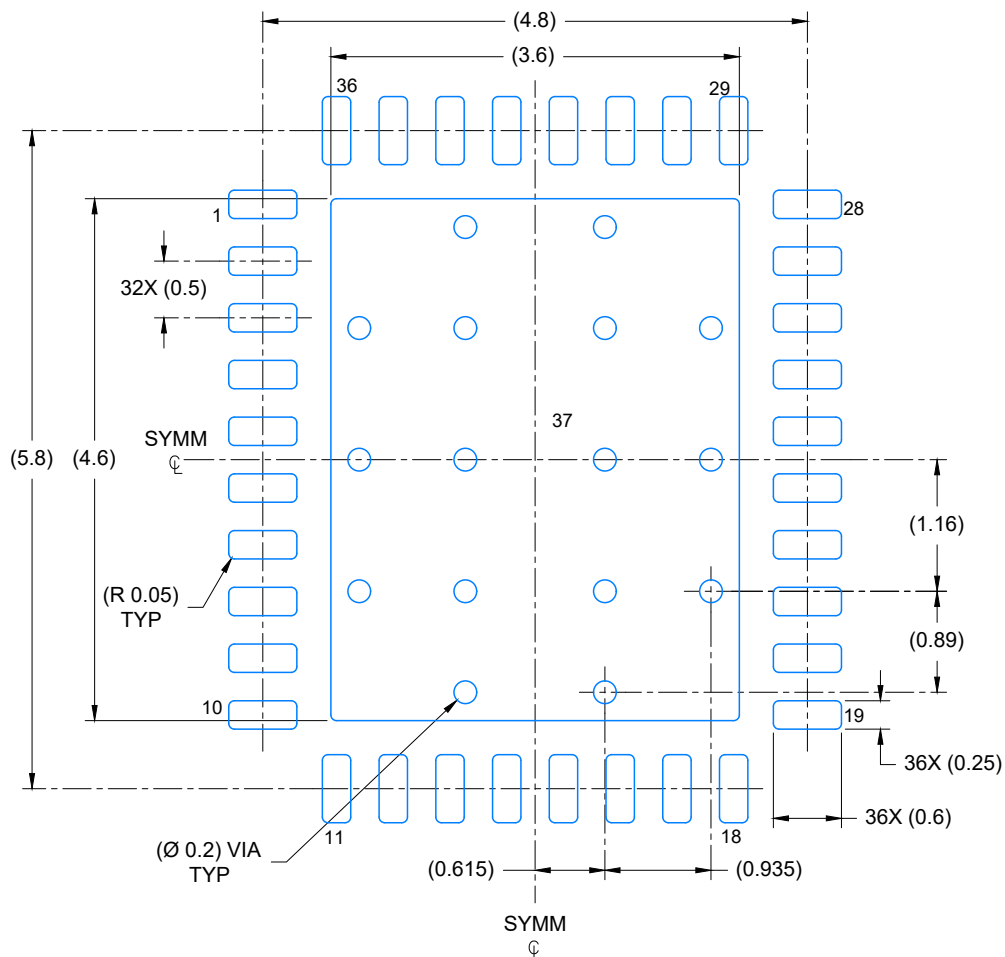




4226422/A 11/2020

NOTES:

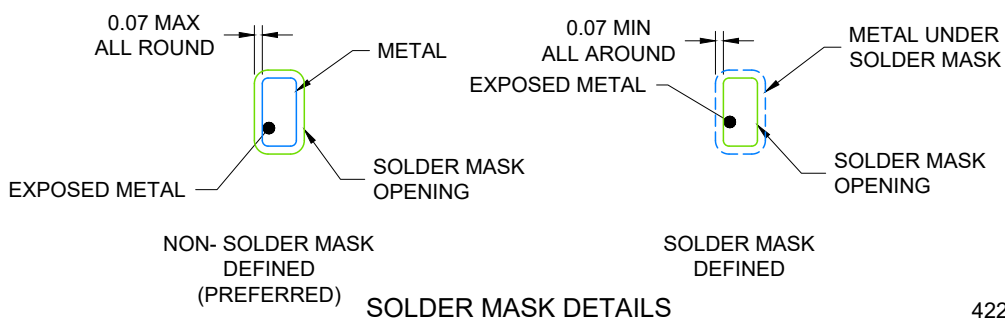
1. All linear dimensions are in millimeters. Any dimensions in parenthesis are for reference only. Dimensioning and tolerancing per ASME Y14.5M.
2. This drawing is subject to change without notice.
3. The package thermal pad must be soldered to the printed circuit board for optimal thermal and mechanical performance.



LAND PATTERN EXAMPLE

EXPOSED METAL SHOWN

SCALE: 15X

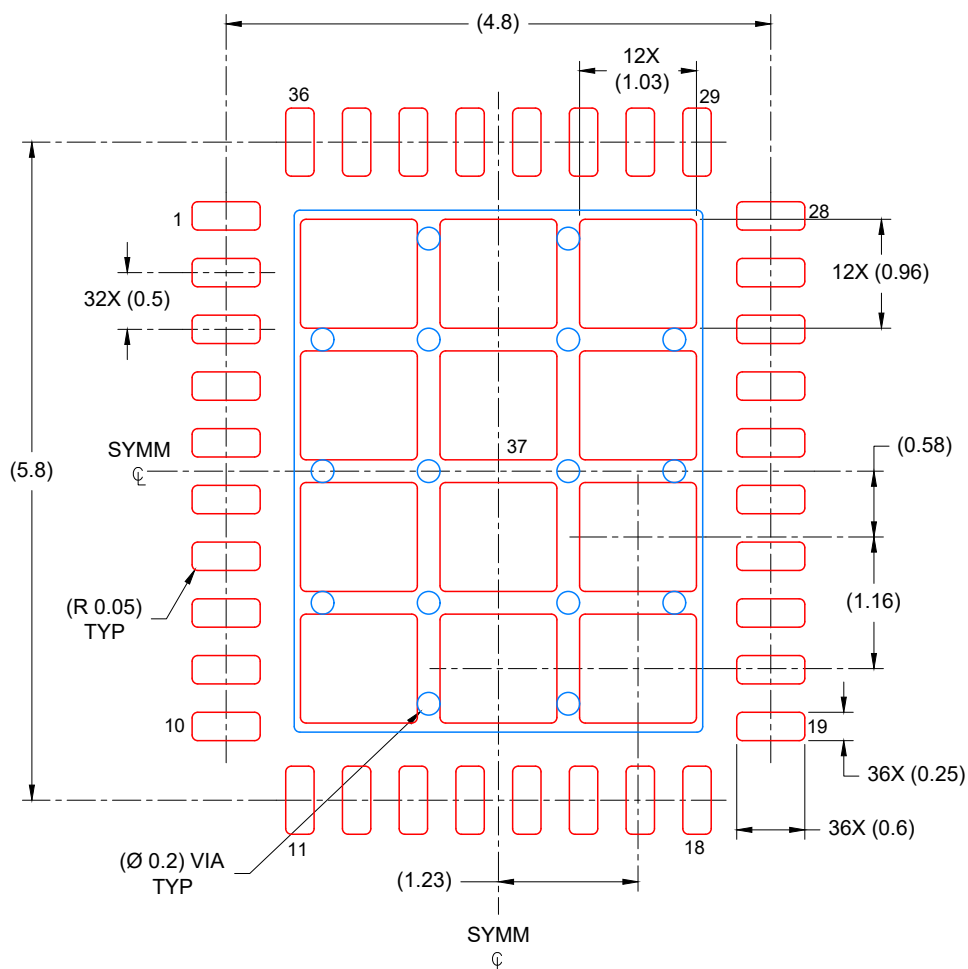


SOLDER MASK DETAILS

4226422/A 11/2020

NOTES: (continued)

- This package is designed to be soldered to a thermal pad on the board. For more information, see Texas Instruments literature number SLUA271 (www.ti.com/lit/sluea271).
- Vias are optional depending on application, refer to device data sheet. If any vias are implemented, refer to their locations shown on this view. It is recommended that vias under paste be filled, plugged or tented.



SOLDER PASTE EXAMPLE
 BASED ON 0.125 mm THICK STENCIL

EXPOSED PAD
 72% PRINTED COVERAGE BY AREA
 SCALE: 15X

4226422/A 11/2020

NOTES: (continued)

6. Laser cutting apertures with trapezoidal walls and rounded corners may offer better paste release. IPC-7525 may have alternate design recommendations.

重要通知和免责声明

TI“按原样”提供技术和可靠性数据（包括数据表）、设计资源（包括参考设计）、应用或其他设计建议、网络工具、安全信息和其他资源，不保证没有瑕疵且不做任何明示或暗示的担保，包括但不限于对适销性、与某特定用途的适用性或不侵犯任何第三方知识产权的暗示担保。

这些资源可供使用 TI 产品进行设计的熟练开发人员使用。您将自行承担以下全部责任：(1) 针对您的应用选择合适的 TI 产品，(2) 设计、验证并测试您的应用，(3) 确保您的应用满足相应标准以及任何其他安全、安保法规或其他要求。

这些资源如有变更，恕不另行通知。TI 授权您仅可将这些资源用于研发本资源所述的 TI 产品的相关应用。严禁以其他方式对这些资源进行复制或展示。您无权使用任何其他 TI 知识产权或任何第三方知识产权。对于因您对这些资源的使用而对 TI 及其代表造成的任何索赔、损害、成本、损失和债务，您将全额赔偿，TI 对此概不负责。

TI 提供的产品受 [TI 销售条款](#)、[TI 通用质量指南](#) 或 [ti.com](#) 上其他适用条款或 TI 产品随附的其他适用条款的约束。TI 提供这些资源并不会扩展或以其他方式更改 TI 针对 TI 产品发布的适用的担保或担保免责声明。除非德州仪器 (TI) 明确将某产品指定为定制产品或客户特定产品，否则其产品均为按确定价格收入目录的标准通用器件。

TI 反对并拒绝您可能提出的任何其他或不同的条款。

版权所有 © 2026，德州仪器 (TI) 公司

最后更新日期：2025 年 10 月